



OPERATING SYSTEM W

-10 %

* Lab & Assignment Activity

Midterm & Final

. WHAT'S AN OPERATING SYSTEM? เป็น software ที่ใช่ในการจักการ resource ของคอมพิวเตอร์ , รวมถึงจักการ resource ของ hardware may ex. CPU, mouse, keyboard

- แยกแต่ละ file ว่า user คนใจเข้าทั้งได้บ้าง 2 กรรมการ คอยทำการทัดสีหว่าใครจาได้ใช้ resource ใจ , เมื่อไหร่
 - ท้องมีความ isolation เจ้าสังยตัวของมีปรองตัวเคียง communication เกลาพืชไม่คึ่งอย่างอื่นไปส่วย

 - ระหว่าง program หลายๆ program ปหเครื่อง
- 2. illusionist สรับ illusion ขั้นมาว่า program ที่กำลัง run อยสามารถใช้งาน ได้เพิ่มกำลัง ใช้ได้ทั้งเครื่อง
 - สมมติว่ามี infinite number of processor infinite amout of memory reliable storage

reliable transport network

3. Glue เชื่อม library เข้าถ้วยกีน (ราหว่าง interface, Libraries)

HALLENGES

* MTTF (Mean time to Failure) - ค่าเฉลียของการ Fail ของแต่ละ disk เกียวกับพวกทำ disk , RAID

1. Reliability : ต่องมีความเสถียร

2. Availability: ค้องพร้อมใช้งานคลอกผลา

3. Security : ปองกันพวกไวรัส

Privacy: เย่างเยก ไปล่งองแก่ละคน ex. ไฟล์ของ application ใกกมีแก่ app มีมา ทัสามารถเข้าถึงได้

Portability: สามารถเคลื่อนย้ายโปรแกรมได้

For programs Mosworson API, Abstraction virtual Machine

For os "hardware abstraction layer"

(...) เป็นกรสร้าง abstraction ก็ใช้ในกรรักงอิงราหลางฝั่ง hardware กับผิงคัญมลคมเขียม operating system

6. Performance

ความเร็วใหญ่จหของ response

จำผลผงานที่ทำใก per time unit Throughput

Overhead li overhead Hoy

ความ fair ของ การใช้งานของแต่ลง program Fairness

- Predicability:



Subject

EARLY OPERATING

- · รื่น 1 application ต่อ านห่วยเวลา
- · Batch system

computer bows

TIME-SHARING

 เริ่มให้หลาย user ทำภน พร้อมกันในช่วงเวลานังได้ (multiprocessing) ราคาเริ่มถูกลง

TODAY'S

COMPUTER IS CHEAT

TOMORROW

· data center ใหญ่ข้ำผ พ้องรองรับให้ได้

THE KERNEL ABSTRACTION

7 การเขียน kernel คือต้องเขียน code ให้ง่ายสุด เข้าใจง่ายสุด

BOOTING

1 Blos ทำการ run Blos ที่เก็บอยู่ใน ROM บน Mainboard (เมื่อทำการ พาก

(Blos copies bootloader) เป็นโปรแกรมแรกที่ หาก หลังจาก 8105

3 Bootloader or recognise lumine partition in program lune 194 partition in (Bootloader copies os kerne)) a monitorio run mine application

● os kernel copies login application → ชั้นอย่กับแก่ละ os

DEVICE INTERRUPT

· Os kernel ต้องมีการ่ communication กับพลก device ต่างๆ

Device operate asynchronous จาก CPU แบ่งออกเป็น และกับงานๆ เกี่ยว code สั้นกว่า 👉 เ. polling คือ kernel จะทำการรอจนกอ่าการศึกต่อของ 1/0 เสร็จสิ้น 🛫

มี cost ใน 2. Interrupt คือ kernel สามารถไปทำอย่างชี่นได้ พอเสร็จแล้วจะส่งสัญญาณมาบอก กรสอบการที่งานเยอะ (overhead เยอะ) การีงมี interrupt เยอะอิงทำใน code เยอะ

- · Device access memory
 - า. programmed I/O (CPU เป็นตัวเขียนอ่าน memory โดยตรง)
 - 2. DMA (เขียหลว memory Tar device เอง)
 - 3. Buffer descriptor (list was address was dma)
 - 4. Queve Buffer descriptor (เชียนตัวเก็บ buffer เว้ได้ผลายๆ ก)





PROTECTION

ท่องมีการปองกัน code บางตัวว่าสามารถรั้นคำสั่งใหนใน ceu ได้บ้าง เพื่อป้องกันไม่ให้มีหนั้มพร้อมกัน * os กำการ manage process ของแต่ละ program ว่าต้องใช้องไรเท่าในร่, ตรงในน

- * MAIN POINTS * กลองเน็นแต่ลาprocess เป็น abstract virtual machine ก็อกุขอย่าง unlimited
 - 1. Process concept
 สหาจใหกระบวนการทำงานของแต่ละ process ย่อยๆ manage แต่ละอย่างก่อยู่ภายใน
 process โดย อรจงทำการรั้นแต่ลง process ด้วย limited privileges
 - 2. Dual-mode operation แบ่งออกเป็นกรรัพบน สเบาถึงได้ทุก file , CPU , memory
 Kernal-mode : ทำการรัพแบบ complete privileges คือสามารถ access ได้ทุกอย่าง
 User-mode : โปรแกรมส่วนใหญ่ run แบบ user-mode คือเข้าถึงฯสังนบางส่วน
 - 3. safe control transfer

นาที่ที่ , 50 กรา-

1 PROCESS ABSTRACTION > process คือช่องๆ นหึ่งของการทำงานให program

> • Address space: หน่วยความจำ บ่วบอกว่าส่วนในน access ได้ ส่วนในหน้มได้ , ความ สามารถในการเข้าถึงอื่นๆ

THOUGHT EXPERIMENT > are some execution las limited privilege

เวลาทำการ implement execution with limited privilege ใช้ simulator แกน แต่ปัญหาคือมีหช้า แต่มีนทำงานได้แค่ก็ละ operation ส่วนในญิจเใช้บน web browser พจก java script

- 2 * HARDWARE SUPPORT " DUAL-MODE OPERATION"
 - · kernel mode
 - → สามารถรันได้ทุกอย่าง แก้ไขได้ทุกอย่าง เลือน เล้อน เล้อน
 - · user mode < kernel เป็นตัวกำหนด privileges ต่างๆให้
 - Thimited privileges , มีการจำกัดบางส่วนในการทำงาน ถ้ามีการรันคำสั่งกันอกเหนือ สั่งก็ทำได้ใน user mode CPU จะ throw exception x86 กุลาก EFLAGS
 - ต้องประกอบด้วย privileged instruction (ตัว ผพ ที่สามารถ กรเกิดถึปทำงานที่ฝั่ง kernel mode 18 mode user หาม!
 - · มีmร limit memory access ปละกัน user เข้าใปขอกับ code ส่วนที่เป็น kernel mode



MIPS from status register



Subject

ใช้ timer สร้าง Interrupt เพื่อ swap mode กลับมาจาก user mode

. ปการกำหนด timer เพื่อหยุลการทำงานของ program บางอย่าง ไม่ให้มีนิซึล cpu ไว้ตลอดเวลา (106 ms, 10 ms)

safe way สำหรับการ switch user

* กับ user พยายามเรียกใช้ส่วนที่เป็น privileged จะเกิดการ throw exception

PRIVILEGED INSTRUCTION

Hello world " ทำเม kernel ต้องเป็นคนทำภาช copy string ลง buffer เอง ไม่ยอมให้ app เปียนลง buffer โกยตรง

ANS เพราะเราควบคุมไม่ได้ว่า app ใหนจะไปเขียนลง boffer ส่วนใหม่ ปองกัน การเขียนทับ บห Screen's buffer memory

→ ใช้เทคนิคที่เรียกว่า Base & Bound ถ้าออกหอกหีแล้ง Exception
allowed address
space for user range ของ address space น้ามตำกว่า Base น้ามสุดกว่า Bound
ปัญนาคือ า. ไม่รู้ว่า โปรแกรมใหน่ใช้ memory ส่วนใหน

2. Heap & Stack ที่ใช้ใน memory มีนมีโอกาสซื้อนกับถึง

> LEADS TO VIRTUAL ADDRESS

process ๆก process จามอาณ์หเป็น virtual address อยากใช้ส่วนใหมก์ใช้ไป โกยที่มี
OS คอยเป็นคน map virtual address เข้ากับ memory

ปล่อยให้ process ทำงาน Os กำลัง บ้างาน อยู่ แล้วต้องการที่จาถึง process กลับมา ชาว kernal ต้อง

ANS Interrupt , Polling , timer event

เป็นช่วงเวลาที่ต้องสร้าง interrupt ชักมาเรื่อยๆ เพื่อให้กลับจาก user > kernal

> ต้องมีความถึงหากใหม ? (ไม่เกิม 150 ms)

คมกัจมปั่นคน Set ควรจะเป็นโปรแกรมที่ vser process ? หรืe kernel? อย่างเดียวเท่านั้น

ว ก๊ามี interrupt เกิดซ้อมก็มต้องมี feature ที่กำการรอเพื่อทำอมีรที่สำคัญ ๆ ก่อน แล้วค่อย

ไปรับมือกับ interrupt ตัจอีหาด ex. ms switch mode (deferred interrupt)
* ถ้ามีการ deferred interrupt เยอง จากำให้ไม่สามารถทำงานกัน ต้องยอม lost

interrupt ที่เกิดขึ้นจะมีการเช็ค priority ด้วย ถ้า priority ต่ำกว่า process ที่มีหกำลังทำอยู่ก็สามารถผัดไปได้ (deferred)



Date System calls - เป็นการเข้ากัง kernal โดยตรงผ่านการ program
ของ User เช่น ตัวภาราข้าถึง hard disk drive เป็นตัน
Subject เพื่อท้างานบางอย่างที่มีกดี kernel ทำได้เท่านั้น



	HARDWARE TIMER
	🏓 คืน controls ให้กับตัว kernel หลังจากกั kernel เปิดโอกาสให้ user process
	Interrupt frequency กุก set โดย kernel switch mode st temporarily deferred เพื่อชาลอ interrupt โดยรอให้ทำงาหสำคัญเสร์จก่อม
	deterred two bias interrupt maranamias anax
0 .	MODE SWITCH Warn user mode > kernel mode
	1. Interrupts
	- เกิดปั๊นโดย timer หรือ 1/0 GPF
	2. Exceptions overflow, null pointer exception, segmentation fault, out of memory
	- เกิดชีหโดยการกำงานบางอย่างใน program ก็เป็น unexpected
	ex. เบียน progrom ในส่วนกัญก ปังค์บาร ว่าไม่ในเข้าถึง , divide by zero , overflow
	3. system calls (จากาเรียกให้ kernel กำงาน)
	not printf x ex msimn's disk (hard disk drive), create new process
2	กรงบวนการ เปลี่ยนจาก kernel mode -> user mode
	1. new process, hew thread "start"
	- is inversely supported in a moto first to the second
	- เริ่มกำงานโกยโปรแกรมใหม่ jump into Arst instruction in program 2. return from interrupt
	3. context switch (run process A sissmooth run process B)
	4. System calls (upcall) kernel ไปเรียกใช host ก่อยู่บน Usen space
	- คร้างโดยการใช้ UNIX signal โดยตรงเนมือม system call ex. การ notification user program
•	TAKE INTERRUPT SAFELY
	1. Interrupt vector (va kerne!),
	ว มี array ของ pointer ที่ชี้ไปที่ส่วนของ interrupt handler ว่าต้องไป run ส่วนไหน
	2. Atomic transfer ควรทำงานที่น single instruction
	-> คราการหาปีนแบบ atomic transfer คือกุกอย่างรวมกัน เปลี่ยนพร้อม ๆ กัน ทั้ง
	stack pointer, program counter, memory protection
	3. Transparent restorable execution
	😝 หลังจากเกิดการ interrupt แล้ว ควรจะกลับมากำงานกั่ program เดิมได้ โดยไม่มืองไรเกิดขึ้ง
11/2	TERRUPT TERRUPT TO THE PROPERTY OF THE PROPERT
	setup land setup land as kernel mulicipus to mucho posedi .
1.	interrupt vector สร้าง table โดย kernel โดยกำการชีโปที่ code ส่วนที่ต้องกำการ run เมื่อเลอ
	events ก็แตกต่างกัน
	processor register interrupt vector table interrupt handler address
	Year fable interrupt handler address
	Wishnessing handle Timer Interrupt() 5
	Children Constitution of the Constitution of t
	handle System Call() {
	HIGH QUALITY
w lacta	SOV COM SOV COM

- * Interrupt masking

 allows run interrupt handler laums
 disable interrupt to

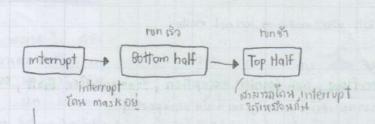
 * lothers implement synchronization
- ความแผกต่างของ interrupt แบบ top half สบ bottom half คือ ถ้าเป็น bottom half จึงถ้าเป็น bottom half จึงมีการ enabled interrupt ด้วย คือถ้า interrupt จันใหม่สำคัญกว่า มีหลุ,ทำการไปทำ Interrupt นั้นก่อน



Subject

per-processor เก็บไว้บห kernel เพื่อของ User เคบ state

- ถ้าเก็บ Interrupt stack ไว้ช่วมกับ User process memory จะทำให้ User process สามารถท้าองไร กับ stack พี่หลังดี เลยต้องทำการแยก Interrupt stack ออกมา
- คัว 1/0 Driver จ.กกแบ่งออกเป็น 2 ส่วน 1/0 Top Half กับ 1/0 Bottom Half



ส่วนที่ขบอง code ที่เบกตอน interrupt ถูก mask ส่วนใหญ่ เป็น command & control จาชังวลา เบก เรื่อมาก (ไม่การใช้เวลานานมาก)

10:00

. Interrupt handler

(Linux's top) - Bottom Half Non-Blocking เป็นส่วนที่สถาบาที่ interrupt พอท้างาน (Linux's Bottom) - Top Half เสร็จก้าป wake up thread อื่น

Run as another kernel thread (กลับไป เบก หลังจากทำ Interrupt เสร็จแล้ว)
ก็อกับวรอรัพเสร็จ

- * เมื่อเกิดการ interrupt บน interrupt stack จะเก็บ sp ไว้ 2 ตัว ซึ่ง แตกต่างกัน ตัวนึงเป็น ของ user program อีกตัวเป็นส่วนของ interrupt ทั่วงเขามาที่ handler เพื่อไว้ในกรณีที่มี interrupt อื่นเข้ามาอีก
- 4. เมื่อจบการทำงานของ handler จำทำการคืนค่าต่างๆ ของที่เคยถึงค่ารับ interrupt ไว้ ทั้ง pc, program stack แล้ว switch กลับไปเป็น user mode

SYSTEM CALL ex. milan file win won 1/0

> เป็นส่วนที่เป็น interface เชื่อมต่อง,หล่าง kernel กับ user

- Calling convention เป็นตัวบอกว่าส่วนใหนของโปรแกรมอยู่ตรงใหม่ ชื่ออก็ว เมื่อกำให้เกิด กราช้อมต่อกันใจ้ของ User ก็ป process ต่างๆ เรียกตัวเชื่อมต่อหึ่ว่า ABI — Bindry จะถูก implement แตกต่างกันไประหว่าง system os แต่ละตัว

ว ใช้นลักการ switching ที่เรียกว่า software interrupt

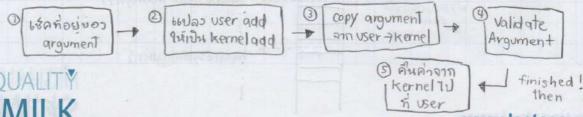
> Defensive Programming เตืองฆ่ากรเชียน code ให้ครอบคลุม security)

Kernel system call handler 784 register 180 user stack

- 1. ต้องรู้ว่า argument อยู่ตรงไหน , ต้องแปลง user address > kernel address
- 2. copy arguments จาก user memory ใปเก็บทั่ kernel memory เพรางต้องป้องกัน การเข้าถึง จาก user โดยตรง

3. Validate argument

4. copy ค่าจาก kernel memory กลับไปที่ User memory



www.lactasoy.com



* kernel เรียกใช้งาน user เช่นการ notify
UNIX→" signal " window → " asynchronous"

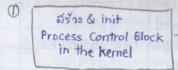
UPCALL → User-level event delivery with mrcall on kernel Yukn user

- Time expiration ex Real-time UI
- Exception handling ex. การส่วคากขอาต้องการ Save file ในม ? ตอนกลปิลโปรแกรม
- Asynchronous 10 ex. ตุลทั้ง 1/0 าสรีจแล้ว
- * มีการ implement Signal handler ให user ซึ่งประกอบถ้วยส่วนประกอบคล้ายๆ ให kernel ex. signal handler, signal stack, signal masking

1.01.25

- 1. VM Player
 - มีการ install kernel driver ถ้วย เพื่อแยกการ handler interrupt แยกมหวาว host หรือ guest (มีตัวเช็คว่าเป็น host หรือ guest)
- PROGRAMMING INTERFACE ช่วนที่ใช้ในการติดต่อกับผู้ใช้
 - shell หน้าที่ 1. job control system (พืชส่วนที่ควบคุมการทำอานของ programmer ในการ create, manage program ต่างๆ ... ใช้ system call ในการสร้าง process

window create process (system call) simple in theory but difficult in practice





Load Program
Author that
address Space

copy arguments into memory in the address space

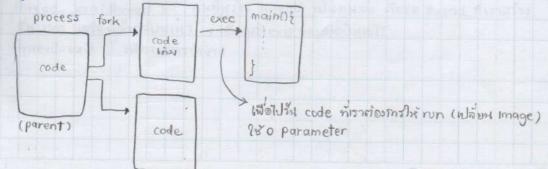
Bris 10 parameter

© บอก scheduler อ่า new process พร้อม RUN แล้ว

र्जं Hardware १में start

unix process management simple practice but difficult in theory (1)

- 1. Unix fork : concept คือการ clone process เดิม ไม่ต้องใช่ argument สักตัว
- 2. Unix exec: mrivaux code run
- 3. Unix wait: to process 1230
- 4. unix signal: made notification



www.lactasoy.com

(child)
process id = 0
นภายความสากาน child

HIGH QUALITY SOYMILK

mรยายจาก kernel > user

UPCALL

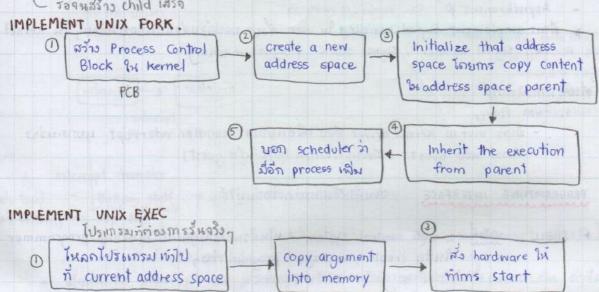
INTERRUPT

- 1) 98 signal handler 1) interrupt vector
- 1 Interrupt stack 2 signal stack
- 3 transparent S) Automatic save & restore register resume
 - * ให signal handler จากใน signal masking



Subject

- FORK () return error ไม่ได้เลย เพรางมีนเหมือนเดิมเลย
- . EXEC() "ม่มีการ return เลย เป็น yord
- WAIT () return ได้ กรณีที่ Child pid = 0 เล้า เเล, parent ได้รั้นพอดี ก็ return ค่าโด้เลย



UNIX 1/0

- 1. uniformity กุกอย่างเป็น file หมด ทั้ง mouse , keyboard
 - 2. open before use สามารถส่งการ open ไฟล์ฯกั open เพื่อเอา File descripter
 - 3. Byte-oriented ms access 19th Byte (array of byte)
 - 4. kernel-buffered เพื่อเปลี่ยนตัวไฟล์ชันๆ ให้เป็น array เพื่อ programmer

Interface desige question?
กำไมไม่แยกคำสั่งในการ open เป็น open/create/exist? ทำไมต้องยุบรวมเป็น open อันเดียว
os ไม่ได้รั้นแค่ process เดียว ถ้าเขียน code แบบ ifc!existschame))

create (name);

fd = open (name);

แล้วมีการเข้าถึงใฟล่เดียวกัน อาจเกิดการแปง content กันได้เพรางเราไป plit ข้นตอนมีนออก





cies shanso handle multiple things happen at the same time.

os สามารถทำงานแบบ concurrently เพรา,ต่องสามารถ handle interrupt เกี เช่น process execution, interrupts, bakground tasks เพราะละสีมาต่องใช้ thread เบา มาชายในกรทำงาน

THREAD DEFINITIONS

single execution sequence

เป็น single execution กำชสำหรับการ scheduler - separately schedulable

สามารถมีได้หลายๆ thread เพื่อใช้ใหการสลับ execute

พHy? ทำไมต้องมี concurrency (หลาย thread)

- * 1. Server ต้องรองรีบ multiple connections
 - Parallel programs ช่วยกันทำงาช
 - Program with user interface งพื่อให้ user รู้สึกจาฆ์ห interactive
 - (rouln'my hide network/disk latency - สามารถขาม thread ที่อ่าน disk ไปก่อน แล้วเอาอันอื่นมา execute ก่อนได้
- THREAD AT USER LEVEL & KERNEL
 - (1.) Multithread kernel สามารถใช้ privileged instructions ใก้ Juaney thread In kernel Tabilini Share wan data structure
 - multiprocess Kernel มี process นลายy อัน โดยแต่ล, process มีเพียง า thread แต่ล, process จเมื่ heap, stack ของตัวเอา
 - Multiple multi-thread user processes kernel กักก implement ให้มีได้หลาย process ผผล หลาย process มีได้หลาย thread nda, process nen data structures, heap, stack ออกจากกัน แต่ threads ใน แต่ละ process ใช้ช่วมกัน

THREAD ABSTRACTION

มุมมองของการเขียน code คือมองเป็น infinite number of processer แต่ในความจริงมัน ภูก จาก็กลัวยจำนวน core vos hardware โดย การสันของแต่ล, thread มีใต้หลายรูปแบบ

- OPERATION (thread, func, args)
 - า. thread_create : สร้าง thread ใหม่ชีนมา เพื่อรื่น func(args)
 - 2. thread_yield() : ยอมไม่ใช้ processor ยอมให้คหอันใช้ก่อง
 - thread_ join (thread): คหกัสร้าง thread เป็นคนส่ง คือรอ thread ที่เราสร้าง ชั้น run เสร็จ แล้วกลับมาหา - เพื่อกค่าexit ของสหาปินองไร
 - 4. thread_exit: เพื่อจบกรทำงาน





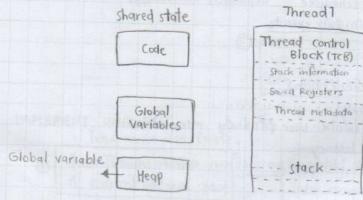
-			
	-	4	-
	\mathbf{a}	N	\sim

Subject

- thread สามารถสร้างลูกตัวเองได้ และสามารถรอเพื่อ joinได้ , data จ.มีการแชร์กันเฉพาะ before fork , after join เพราะพอ join มีหลังกิจกิจกลับมาหา parent มีนาพื่อทำภาพต่อ
 - ex. web server : สร้าง thread ใหม่ทุกๆ connection
 - merge sort

parallel memory copy : copy memory เยองๆ เเบ่งเป็นย่อยๆ

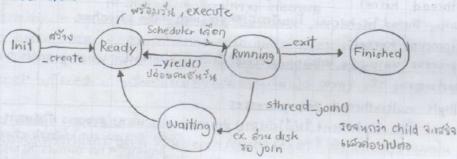
THREAD DATA STRUCTURE เลาเลเอเกาย์ thread เป็นของตัวเอง



begins Thread gross

- 1. TCB
- 2. stack information
- 3. saved Register
- thread Metadata
- Stack (local variable)

parent THREAD LIFE CYCLE



- กับปั่น kernel thread จ available only in kernel , user กับกราช thread ใน kernel เรียก sy ก คองใช่ func (args) ลงบน stack แลวค่อยยึกลง ready list
- 1) Thread_fork (func, args) : มีการสร้างส่วนต่าง ๆ ของ thread ex. TcB , stack , pointer สางๆ สร้างเสร็จแล้วต้องใช้ใส่ใน ready list แล้วค่อยรอรีน หรืออาจรั้นเคยกำถึ
 - * ปัญหาของ stack คือ

ภาเรามีการเรียก procedure เยอะๆ เช่นทางานแบบ Recursive จะทำให้เกิดปัญหาบน physical memory, virtual memory กับกัน limit ที่ memory รับไก้ล, error > cRASH! 05161, JAVA Linux kernel



BZERO - คือปกติเวลา process มีหรืนสีนาเมื่ากร เจียนข้อมูลลงใน memory ซึ่ง เวลาคืนโปเพื่อใน้ process อื่นเอาไปใช้ต่อมันไม่ได้ลบ memory กัง ดังหั้น os กำใช้ Blockzero ในการใส่ลบ แทน ป้อง กันการเกิด data leak ถ้ามีหลายๆ gig ก็ใช้หลาย ๆ thread ช่วยกันลป

BZERO (1)



SOYMILK

(เก็มข้นใน kernel thread not between kernel & user • THREAD CONTEXT SWITCHING : การสลับ thread การทำงาน ในstack ของ old thread Voluntary Thread-yield (wow) 1 save register - 0 Switch to Restor Thread_join ถ้าลูกษุยังในเสร็จ new stack registe ก็ข้ามโปร้าthread อื่นก่อน Return Into Involuntary - interrupt or exception mem ไม่เต็มใจ - some higher priority rossims call stubiling man function return 244, return sun stub A SUBTLETY พอเรามีการ create thread จะมีการ put thread ให้ไปอยู่บห ready list wouldn's run thread จาไป calls switchframe เพื่อทำหหาก save old thread & restore new thread จากกั save ไปเมื่อก็ INVOLUNTARY PROCESS SWITCH 1. timer , I/o interrupt นล้องกาทำ interrupt handler - กัวมีหอย่าง kernel ทั้งคู่ก็ไม่ต้อง switch mode กิสบายไป เหล่า ถ้า resume แล้วจะ ทำ thread อื่นต่อเลยก็ใต้ ไม่ต่อง switch กลับ MULTITHREADED USER PROCESS (IN LINUS , Macos) จะมองว่า user thread = kernel thread เวลามีการ fork join, exit จะเกิดชีนก kernel mode thread เอลากางานจริงจาฆีการ switch ระหว่าง user mode กับ kernel mode A JAVA Green Thread ทำกาอย่างอยู่ใน user level หมดเลย กาจามีการส่ง interrupt timer ต่องใช้ UPCALL | UNIX SIGNAL ROISTIL > มีการสร้าง Thread lib เพื่อทำการ switching เองเพรางไม่ได้ปล่อยใน kernel ทำ Application ฐามารถ control ms switch ได้ดีชิ้น ขอเวีย กัส thread บห user space ขอใช้ 1/0 ลูไม่สามารถใช้ thread อีหได้ Scheduler Activations oon midterm 2015 EVENT DRIVEN PROGRAMMING! - เมื่อมี event เข้ามาก็เอา thread พึ่งเข้าไปรับๆ ทุกๆ event แล้วค่อยมกลว่า event ใหหต้องทำองไร บ้าง แต่กำเป็นแบบ multithreaded คือทุก connection คือ 1 thread เเล้วทำงานตั้งแต่ต้น ใจรางการบางที่เกี่ยวเลย event # 1 levent #1 ex subsconnection THREADI THREADI event # 2 event # > THREAD? EVEIN # 3 event # 31 THREAD2 THREADS even+ # 4 ex. LOAD webpage event # a THREADY! event # revent # 5 THREAUS (event - driven) (multithread) HIGH QUALIT

* ใช้ให่งานประเภทในม? เพราะอเปร? ex?



Subject

SYNCHRONI	ATION ตลาที่มีการเข้าถึง object เกียวกำน
* ปารัยที่กำ	triña synchronization
- 9Hns	ณีทั่ thread ที่ทำงานเบบ concurrently read/write memory ตัวเดียวกัน ตัวในหลุปถึใ ory ก่อน? (กามีนเข้าไปเปลี่ยนค่าพร้อมๆกัน)
- thre	ad scheduling ไม่สามารถคาดเกาได้ (เปลี่ยนโป-มาศลอดเวลา)
Com	piler/ hardware instruction reordering (เอา instruction มาเรียงใหม่ ทำให้เร็วขึ้น)
- Mul	iword operations ใม่ปีความเป็น atomic
MHY R	DRDENING? พ คือทำการ quess ว่าค่าควรจะเป็นอะไร แล้วทำปีป ก่อน เลงเ
100	compilers: การที่จาสร้าง codeให้มีปราสิทธิภาพ requires การวิเคภาะน์ (analyzing control นรื่อ data dependency
	IPU : เป็นการ เชียน buffering คือจงให้คำสั่งต่อไปทำงานที่นที่ที่มีการ เขียน buffer เสร็จ
रेडे	กาง ที่หาวอ่าให้กางข้างหน้าก่อน ก็อนองใบoptimize ทำให้ compiler ไม่เข้ามายุ่ง กับส่วนนี้
MEM BAR	/KY - mg - + + - 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 -
Unit.	ไม่มี operation ในหเริ่มทำงาหก่อนที่ barrier จะ returns
DEFINITION	
Race condition	. เพรางเวลามีนาข้าถึงการทำงานพร้อมๆ กันการที่อีกตั้งกำหลังแต่ศึ่งในเอ็กเกา อีกตั้งเอาข้อมคล : output ของ <u>โปรแกรมที่ทำงานพร้อมๆกัน</u> ซึ่ง depends on order ของ operations ระหว่าง
believe party	แพละ threads ex. แย่งกันไปชื่อนม พยงามแบ่งกันไปชื่อนม
Mutual Exclusion	มีแต่ only thread ที่ไปทำทุนจัดการกับสำ นั้น กู เวลาใดก
	critical session : code ที่มีแค่ 1 thread ที่จะสามารถเข้ากึ่งใต้เเต่ 1 ครั้ง (ส่งกัมผลา) ส่วนที่จะเข้าถึงใด้แค่ thread เดียวเท่านี้ป
Lock : J	องกันการเข้าถึงองรบางอย่าง 1. ก่อนจะเข้าถึง critical session ก่อน accessing shared date
Correctnes Saf	ness: กรุ่นตัวาต้องมี 2. ต้องมีการ unlock when leaving มากาส่งงาน จ.กิคนก์แล้งแต่ 3. มีการรอภัาสิ่งที่เราต้องการ Is locked!
L. ola. 1162 Sal	ว่า กับเมื่นการคบค่านเดียว อักกับในคนกำ
(1) 1001	1. Lock acquire
उस ए०८५ थ्रम	→ รอจนกว่า lock จะว่าง ผลัวค่อยเข้าใช้ ถ้า lock ไม่ว่างกรออยู่ในสภาพ. wait queu
Ju "critical	z. Lock Release
session "	🍑 คีน lock แล้วทำการ waking up คนกัรอาช Lock ต่อ แล้วไปอยู่ใน ready qu
* 着	โล้แค่ าคนทั้งเถือ lock ให าช่วงเวลา ถ้าไม่มีคนถือ lock คนที่มี priority สูงสุดจะได้
	าธิใน กรครอบครองก่อน

HIGH QUALITY SOYMILK

O LOCK IS INITIALLY FREE.

ถือ lock เป็นของตัวเอง เอา Lock ไปครอบไว้ beginning of procedure!

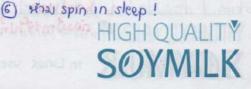
(คืองทำการ acquire ก่อนที่จะมีการเข้าถึง data structure ที่ใช้ร่วมกันเสมอ

* ถ้ามีการ share data structure ต้องเอา lock ไป *



ห้าม return ก่อน unlock end of procedure ต้อง release after finish ทุกครั้ง ต่องในคนที่ครอบครองเป็นคน release เท่านั้น! นาม! เข้าถือ shared data without lock (Condition variable > กราบานกรรอภายใน critical section จากกรียกใช้กล่อเมื่อไล้ hold lock ไว้แล้ว กัก wait A lock กิจาทีาภาษาลย กักไม่มีจ. รอ waiting state มีการเช็ดได้ wait = no automatically bretease lock (automatically execute) sighal คือ ทำการ wake up ตัวทัรออยู่ (ถ้ามี) } แล้วเอาเข้าไปอยู่ใน ready queve รามีคนต่อง 2. mst& lock Broadcast no wake up mninging lock of หรือเปล่า example (2) จะสามารถท่าการ put ได้ put (item) { เพรางไม่ต้อ while พี lock. acquire 0; lock, aquire(); ถ้าเป็นกรณีที่ while (front == tail) 2 while ((tail-front) == MAX) bounded queue empty. walt (lock); full, wait (lock); ว่าว item = buf[front / max] but [tail * max] = item; (3) nons put item will (5) หลุดจาก while morila full.signal (lock empty signal (lock); (Signal ไปบอกตัวกั wait BU signal an lock, release (); lock, release(); (empty) ว่ามี item แล้ง return item; สงมันใบรอใน waiting queue ถ้ามี variable ที่ต้องแหร่กัน ต้องมีการเอา lock มาครอบก่อนทั่ง ทำการเช็ค มีการใส่ wait เพื่อช่วยใหการจานลปรอ เพื่อรอรับ signal ** ถ้าไม่เกิด wait จาไม่ได้รับ signal ก่อนจะมีการใช้ Condition Variable ต้องมีการ hold lock เสมอ เพื่อให้ได้ State กัฏกูต้อง ะปิง memory less ครรจ.ทำให้มีง wait รอใน loop จนกว่าจ.มีการส่ว Signal มา wait จาเป็นตัวกั automaticcally release lock ก้อง hold lock กอน wait หรือ signal ก้อย เพราะมี mi เมื่อ walting state ถูก signal ตัวก็กำลังอยู่ใน waiting state จะย้ายไปอย่าน ready list share state เพื่อรอให้ cpu มาเอามีหไป execute เมื่อ lock release ใครกำเกลาเป็นคห acquire มีหแทน * ให JAVA อาจเกิด "spurious Wakeup" คือเป็น wake up ที่เกิดมาจากในหไม่รู้ wake up โดยที่ยัง ไม่ได้รับการ signal เลย วิธีแก้คือต้องเอา code เข้าไป อยู่ให while loop เมื่อรอรับ signal ଖର୍ଚ୍ଚ (ବର) RULES FOR 1 Use consistent structure 1 Ams hold lock Mool 8514 USING LOCKS @ Most& lock nu conditional Variable 6) wait in while loop

3 ams acquire nu release nness





คา้องทำการ while (need To Wait()) Date while loop condition Nait (lock); Mait south

STRUCTURED SYNCHRONIZATION + ถ้าต่องเขียน code ที่เป็นการ synchronization

1 Identify object ทัศองใช้แชร์กัน (มีมากกว่า 1 thread ในกรทางาน)

เอา lock เข้าไปครอบ แล้วต้อง rekoise lock ทุกครั้งก่อนมีการออกจากการทำงาน ไม่ควร lock แล้ว sleep เพรางจาทำให้ทุกคหตังงรอ จหกว่ามีหลุง wake up

อย่า lock condition ก็ต่องกำการรอนาษๆ

(4) กัวจิง wake up ให้ใช้ signal or Boardcast เพวางมีหนึ่งจาว่ามีหลังง signal ใครี

(5) Condition variable ต้องกำงานใน consistent state เท่านั้น

COMMON MESA & HOARE SEMANTICS DES SIGNAL TO Wait

1 MESA - con while loop thatou wait to

M เกาะเมื่อมี wake up ก่าอาไปใส่ใน ready list

🖟 🗎 🕒 มี Queve ที่เก็บตัวที่ wait (signal จาเลือกตัวแรกออกไป wake up)

2 HOARE - Tilly while unitside if une

· IMPLEMENT SYNCHRONIZATION

1. Using memory load/store

2. ต้องมีการ Lock: acquire() Lock: release() * disable interrupts * enable interrupts

จ.ไม่ทำนาน เพรา ไม่งัน interrupt ส่งมาเยอ ลัน buffer จ.ต่อง drop คือ (critical session ตัวเล่ก)

- * ถ้าเป็นการ implement ขน บทเคลองEssor ไม่ควร disable interrupt นานเกินไป พอมีการ enable interrupt CPU ก็ไม่การันตัวกาเกลับมาทำงานเดิมรับขลา
- MULTI PROCESSOR จะมีการเอาคำสั่ง Read-modify-write instructions มาช่วย โดยทำ read, modify, write ที่เกี่ยวเลย ไม่มีใครแทรกได้ milkisty atomic

SPINLOCKS

เวลามีหรอมีหลาทำการ spin cpu คือมีการใช้ cpu กลอดเวลา ex. พอก kernel เวลาลามีการสลับ thread ให การทำงาน มีนจะเกิด costสูงมาก ทำให้มันเลือกที่จะ spin ของยู่เฉยๆ ลีกว่า (context switching cost เยอ,)

spinlock: acquire() { ... }

spinlock: release () { ··· } มีคำลัง memorybarrier() เพื่อบอกวาห้ามท่ามไปทำ code ในส่วน ถือไปก่อน ต้องทำขึ้นตอนสำนักสร็จก่อน

how many spinlock?

คอรสหๆ เล่กๆ ไม่กั operation คองเสร็จ

one spin lock per kernel hilming bottle neck!

use one spin lock per lock, scheduler ready list

* ให้ uniprocessor เราละวัสาเรา run thiread เหมอยู่คือ use global แต่ถ้าเป็น multiprocessor แต่ละ ตัวจะมี register เป็นของตัวเองเพื่อเก็บ TCB pointer ต้องใช้วิธีแก้คือ

1. hardware: perseg per-processor register 12 50000 mistry address voo TCB at the bottom of the stack

SOYMIK In Linux user-level use test a set for fast path

www.lactasoy.com

Subject

· Amsøsna lock • ฮรัวง method ให lock . มีการ send message & reply message

· · only a sigle thread

- · wait
- - · garn queve inny
- · Signal



Semaphores: ทำงานอยู่บน non-negative value o ถึงค่าบาก

- P() รอให้ค่าเพิ่มจาก o -ไปเป็นมากกว่า o แล้วค่อยๆลดลง (wait)
- v() เพิ่มค่าขั้นที่ลา 1 เรื่อย (signal)
- มีการจ้า Number คือมีการจ้า state จ่าอยู่ที่ใหม (ไม่เหมือน lock) แต่การ implement มีนคิดยาก ต้อง คิดเยอเทาให้ ภมส่วนใหญ่ใช้ lock แล้วแยก state เอา (front, tail)
- ต้องมีการสร้าง queve

-มีการเช็ด หนรง

- Unlock are interrupt handler, fork/join

เป็นการสังค่ำสั่งเป็น message ส่งพำไป คนทำงานมีแค่คนเดียว (only thread allowed to touch data) ล้าต่องกร่ทำงาน ก็แค่ส่ง message กับ method name + argument เข้าไป ดีกว่าการทำงานแบบ lock กับ semaphores คือ No Memory races!

- มีหลายๆ object และหลายๆ thread ต้องมีการคำหือถึง performance, semantics, Deadlock
- 1) Synchronization performance

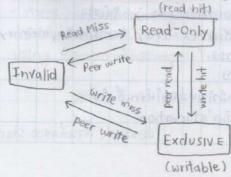
โปรแกรมป์ concurrent threads เยอะๆ และมหลายๆ core จะทำให้ต้องพิจารณาปัญหา

- overhead ในการสร้าง threads (สร้างมาแล้วไม่ฯสำชัง)
- Lock contention ถ้ามี cpu หลายตัวก็ต้องแย่งกันใช้ lock ตัวย
- ต้อง protect shared data กรุเข้ากึ่งข้อมูลเลี้ยวกันจากหลาย core อาจทำให้ไข้ากั้ง ถึงข้อมูลผิด
- · False Sharing การเข้าถึงข้อมูลที่ไม่ได้เป็น shared data เกก invalidate ให cache ไปด้วย)

1) MULTIPROCESSOR CACHE COHERENCE < RCU locks

สมมุติว่า Thread A ทำการ modified data เสร็จ แล้วทำการ release lock แล้ว thread 8 ทำการ acquire lock แล้ว read เกิก ก็ก hew data cached ที่ processor A มีหลังงทำการ invalidate cache ก็อห ก็อหทั processor "เขียนไก้

คือเป็นเหมือนกันใหกกy cache cache coherence ทำให่เปรียบเสมือหว่า data ทัสนใจมีแค่ copy เกียว (ถ้าเป็นกรอ่านอย่างเถียวจเมี่นลาย copy ได้) แต่เก็บในการเขียนจะต้องมีแค่ one cached copy ใช้หลักการการ take ownership โดยทำการ Invalidate ทุกๆ cache ทุกๆ copy ของ line พอเขียนผลัง modified data จะยังอยู่ใน cache เรียกว่า "write back" + เชียหลง cache ก่อนค่อยในเขียนลง primary storage เวลาคนอื่นจะมาอ่าน ก็กำการ อาหจาก cached ของคน owner (ถ้าไม่มีคนเป็นเจ้าของค่อยไปอ่าน ที่ main memory)



- (Invalid (no data) → Read Miss > Tul fetch data มาจาก memory จะย้ายไปอย่
 - (Read-Only monosmanituales with owner (write hit) ไปอยู่ Exclusive กหอีหเขียห (peer write) ก่องทำการ Invalidate cache การาราออย
- 3 Exclusive เป็น owner อย่างออกก็ต่อเมื่อ 1, คนขางๆ ลงอ่าน 2, ถนขางๆ จงเขียน HIGH QUAI



Subject

Compare-and-swap () คือที่มุกราชควาค่าที่มีมา เขียนที่ปเป็นคาเถมใหม่ ถ้าเป็นคาเถ็ม เชียนเลย แต่ ถ้าเป็นค่าใหม่ต้องคิดใหม่

test_and_set(dlock) คือเป็นการ เชื่อว่า ค่า lock น้ำเป็น o, า อยู่ กำ า แล้ดอว่ามีคนใช้งานอยู่ ให้ spin ร่อ จนกว่า จะเป็น o มีนา: set ล่าให้เป็น 1 แล้ว enter critical section

DIRECTORY-BASED CACHE COHERENCE

- เพื่อใช้ในการบอกว่า address มีอยู่ก core ใหม่บ้าง ถ้าเกิด read miss → ไปเอาจาก owner แล้ว invalidate write miss → invalidate ทุกตัว เพื่อให้ตัวเองเป็น owner
- Read-modify-write กำการ fetch cache ให้เป็น exclusive เพื่อกันคนอื่นมา Read, Write จนกว่าจา complete ทั้ง instruction ex. การตรวจาชัค spin lock

REDUCING LOCK CONTENTION

- ① Fine-grained locking คือการแบ่ง object แบ่ง Lock กันแต่ละตัว ex. hash buckets โดยแต่ละ bucke
- 2 Per- processor data structure บอกเลยว่า processor core ใหมอก data สุภาพมาป
- 3 Owner ship / Staged Architecture มี thread เกี่ยวทั้ง access data ได้ ต้องกังงานแบบ pipeline คือแต่ลง stage รันบน core ที่แตกต่างกัน (ไม่มีการพักถึง data จากหลายๆ thread)
 7 ex. fanpage net idol คนหลายๆ คนต้องการเข้าถึง data เกี่ยวกัน

มเพ่สมมติว่า Lock ยัง busy อย์ตองใช้วิถือเในการจุดการ

Mcs Locks → ต่องการ implement กอน lock กุก contend เยองๆ แต่ยังมีปัญนาเรื่อง overhead RCU Locks → cread-copy-update)

TEST & SET กับ TEST AND TEST & SET ต่างกันธารงที่ 🔾 จ.มีการ เช็กก่อนว่ามัน Busy อยู่ในมกำ Busy ก็ทำการ again Test & SET ช่วยลด overhead ลงในระดับนึ่ง หรือไม่ก็เพิ่ม delay ใน loop / กำให้เป็น adaptive โดยถ้ามีคนรอเยอง ก็ delay เยองกว่า waiter น้อยๆ ทำให้มีน

- Mcs สร้าง Inked list ขึ้นมาสำหรับคนที่รอ แล้วทุกคนใปหมุนที่ memory ของตัวเอง รอุจนกว่าคนที่ connect hold lock จา release () แล้วใปบอกเพื่อนที่ spin ชองปู่ ใช้หลักการ compare Andswap คือการ operate memory word โดย compare data รามีปฏิกิช์งาน มีการเปลี่ปนเปลารับปล่า กัวไม่มีก็ใช้งาน ใต้เลย แต่ถ้ามีคน compare & swap ก่อนมีน ก็ต่องกลับไปรอ return an error and loop again) cons overhead เของในการสร้าง linked list
 - READ-COPY-UPDATE (RCU) เห็นว่า data ที่ก็องการใช้คืออ่านอย่างเลี้ยวเท่านั้น เลยเห็นอ่านใจ จะเขียนที่ช้า ช่างมีน คือกำการอ่านโดยไม่ต้องใช้ Lock สามารถทำให้มีหลาย version ได้ ขึ้นอยู่กับว่า Reader มีการ อ่านเมื่อในร ex. facebook news feed คือเวลาจะเขียนไม่ต้องหยุด ขึ้นอยู่กับเวลาก publish โดย reader ไม่ต้องใช้ Lock และทำการ disabled interrupt ได้เลย แต่ writer ต้อง acquire write lock แล้วหลังจา publish ก็รอจนกว่าจะกับ glance time แล้วค่อยทำการ delete old data

DEAD LOCK DEFINITION resource คือ สิ่งที่ thread ต้องการใช้เพื่อทำ Job ให้เสร็จ เพื่อมีการใช้ Lock มากขึ้นก็มีการใช้ resource ที่มากขึ้นถ้วย ex. (PU) disk space , memory) แบ่งเ

- 1. preemptable สามารถฤกแยกคืนได้ (แย่งโดย os)
 2. Non-preemptable ไม่โดนแย่ง จนกว่าจะปล่อย
- → อาจทำให้เกิด starvation การ resource ที่มีอันเลียวแล้วไม่ปล่อยให้คนฮื่นใช้ K
- Deadlock การรอดอยอย่างเป็นจากลม ร่อกันไปมา ทำให้เกิด "starvation" deadlock ก่อนนี้ของ starvation

HIGH QUALITY SOYMILK

www.lactasoy.com