



LPC1100 系列微控制器

第七章 I/O 口配置

用户手册 Rev1.00

广州周立功单片机发展有限公司

地址：广州市天河北路 689 号光大银行大厦 12 楼 F4

网址：<http://www.zlgmcu.com>

销售与服务网络（一）

广州周立功单片机发展有限公司

地址：广州市天河北路 689 号光大银行大厦 12 楼 F4

邮编：510630

电话：(020)38730916 38730917 38730972 38730976 38730977

传真：(020)38730925

网址：www.zlgmcu.com



广州专卖店

地址：广州市天河区新赛格电子城 203-204 室

电话：(020)87578634 87569917

传真：(020)87578842

南京周立功

地址：南京市珠江路 280 号珠江大厦 1501 室

电话：(025) 68123901 68123902

传真：(025) 68123900

北京周立功

地址：北京市海淀区知春路 113 号银网中心 A 座
1207-1208 室（中发电子市场斜对面）

电话：(010)62536178 62536179 82628073

传真：(010)82614433

重庆周立功

地址：重庆市石桥铺科园一路二号大西洋国际大厦
（赛格电子市场）1611 室

电话：(023)68796438 68796439

传真：(023)68796439

杭州周立功

地址：杭州市天目山路 217 号江南电子大厦 502 室

电话：(0571)89719480 89719481 89719482

89719483 89719484 89719485

传真：(0571)89719494

成都周立功

地址：成都市一环路南二段 1 号数码科技大厦 403 室

电话：(028)85439836 85437446

传真：(028)85437896

深圳周立功

地址：深圳市深南中路 2070 号电子科技大厦 C 座 4 楼 D 室

电话：(0755)83781788（5 线）

传真：(0755)83793285

武汉周立功

地址：武汉市洪山区广埠屯珞瑜路 158 号 12128 室
（华中电脑数码市场）

电话：(027)87168497 87168297 87168397

传真：(027)87163755

上海周立功

地址：上海市北京东路 668 号科技京城东座 7E 室

电话：(021)53083452 53083453 53083496

传真：(021)53083491

西安办事处

地址：西安市长安北路 54 号太平洋大厦 1201 室

电话：(029)87881296 83063000 87881295

传真：(029)87880865

销售与服务网络（二）

广州致远电子有限公司

地址：广州市天河区车陂路黄洲工业区3栋2楼

邮编：510660

传真：(020)38601859

网址：www.embedtools.com （嵌入式系统事业部）

www.embedcontrol.com （工控网络事业部）

www.ecardsys.com （楼宇自动化事业部）



技术支持：

CAN-bus:

电话：(020)22644381 22644382 22644253

邮箱：can.support@embedcontrol.com

MiniARM:

电话：(020)28872684 28267813

邮箱：miniarm.support@embedtools.com

无线通讯：

电话：(020) 22644386

邮箱：wireless@embedcontrol.com

编程器：

电话：(020)22644371

邮箱：programmer@embedtools.com

ARM 嵌入式系统：

电话：(020) 22644383 22644384

邮箱：NXPARM@zlgmcu.com

销售：

电话：(020)22644249 22644399 22644372 22644261 28872524

28872342 28872349 28872569 28872573 38601786

维修：

电话：(020)22644245

iCAN 及数据采集：

电话：(020)28872344 22644373

邮箱：ican@embedcontrol.com

以太网：

电话：(020)22644380 22644385

邮箱：ethernet.support@embedcontrol.com

串行通讯：

电话：(020)28267800 22644385

邮箱：serial@embedcontrol.com

分析仪器：

电话：(020)22644375

邮箱：tools@embedtools.com

楼宇自动化：

电话：(020)22644376 22644389 28267806

邮箱：mjs.support@ecardsys.com

mifare.support@zlgmcu.com

目 录

第 7 章 I/O 口配置	2
7.1 本章导读	2
7.2 简介	2
7.3 概述	2
7.3.1 管脚功能	2
7.3.2 管脚模式	2
7.3.3 滞后作用	3
7.3.4 A/D 模式	3
7.3.5 I ² C 模式	3
7.4 寄存器描述	3
7.4.1 I/O 配置寄存器 IOCON_PIO _n	6
7.4.2 IOCON 位置寄存器	25

第7章 I/O 口配置

7.1 本章导读

对于不同的 LPC1110 系列 ARM 器件和封装，I/O 配置寄存器的执行各不相同。表 7.2 显示在不同的封装上使用哪个 IOCON 寄存器。

7.2 简介

- I/O 配置寄存器控制引脚的电气特性。配置如下：
- 管脚功能；
- 内部上拉/下拉电阻或总线保持功能；
- 滞后；
- 引脚控制 ADC 输入的模拟输入或数字模式；
- 引脚控制 I²C 功能的 I²C 模式。

7.3 概述

IOCON 寄存器控制功能（GPIO 或外设功能）、输入模式和所有 PION_m 管脚的滞后。另外，可以为不同的 I²C 总线模式配置 I²C 总线管脚。如果管脚用作 ADC 的输入管脚，那么可以选择模拟输入模式。

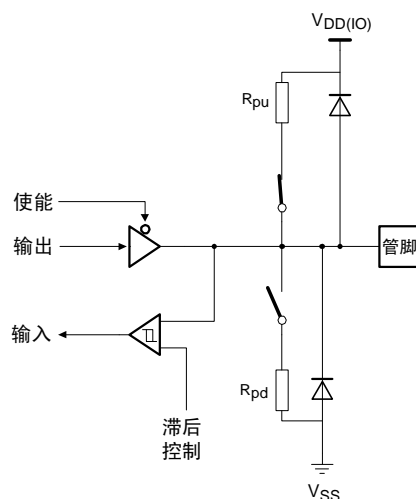


图 7.1 标准 I/O 管脚配置

7.3.1 管脚功能

IOCON 寄存器的 FUNC 位可以设为 GPIO（FUNC=000）或者一种外设功能。如果管脚用作 GPIO 管脚，那么 GPIO_nDIR 寄存器确定哪个管脚配置为输入或输出。对于任何外设功能，根据管脚功能来自动控制管脚的方向。对于外设功能来说，GPIO_nDIR 寄存器没有作用。

7.3.2 管脚模式

IOCON 寄存器的 MODE 位允许为每个管脚选择片内上拉或下拉寄存器或者选择中继模式（repeater mode）。

片内电阻配置有上拉使能、下拉使能或无上拉/下拉。缺省值是上拉使能。

如果管脚处于逻辑高电平，则中继模式使能上拉电阻；如果管脚处于逻辑低电平，则中继模式使能下拉电阻。这样，如果管脚配置为输入并且不被外部驱动，那么它可以保持上一

种已知状态。这种状态的保持不适用于深度掉电模式。中继模式可以用来在暂时不被驱动时防止管脚悬空（并且如果悬空到未知状态时使用关键电源）。

7.3.3 滞后作用

数字功能的输入缓冲可以通过 IOCON 寄存器配置为滞后或用作普通的缓冲器（详情见 *LPC111X 数据手册*）。

如果外部引脚电源电压 $V_{DD(I/O)}$ 在 2.5V 和 3.6V 之间，则滞后缓冲器可以被使能或禁能。如果 $V_{DD(I/O)}$ 低于 2.5V，则滞后缓冲器必须被禁能以使管脚用于输入模式。

7.3.4 A/D 模式

在 A/D 模式中，数字接收器断开连接，用来为模数转换获取精确的输入电压。在控制带模拟功能管脚的 IOCON 寄存器中都可以选择该模式。如果选择了 A/D 模式，那么滞后和管脚模式设置都无效。

对于没有模拟功能的管脚，A/D 模式设置无效。

7.3.5 I²C 模式

如果寄存器 IOCON_PIO0_4（表 7.13）和 IOCON_PIO0_5（表 7.14）的 FUNC 位选择 I²C 功能，则 I²C 总线管脚可以配置为不同的 I²C 模式：

带输入干扰滤波的标准模式/快速模式的 I²C（包括根据 I²C 总线规格的开漏输出）；

带输入干扰滤波的 Fast-mode Plus 模式（包括根据 I²C 总线规格的开漏输出）。在该模式中，管脚汲取很高的灌电流；无需输入滤波的标准 I/O 功能。

备注：如果管脚用作 GPIO 管脚，那么必须选择标准模式/快速模式的 I²C 或者标准 I/O 功能。

7.4 寄存器描述

I/O 配置寄存器控制 PIO 端口管脚、所有外设和功能模块的输入和输出、I²C 总线管脚和 ADC 输入管脚。每个端口管脚 PIO_n_m 都分配一个 IOCON 寄存器，以控制管脚功能和电气特性。某些输入功能（SCK0、DSR0 和 RI0）在几个物理管脚中复用。IOCON_LOC 寄存器为每个功能选择管脚位置。

备注：表 7.1 中按照存储单元列出了 IOCON 寄存器，这和它们在 LQFP48 封装中的物理管脚编号一一对应，从左上角的管脚 1（PIO2_6）开始。按照端口编号排列的 IOCON 寄存器见表 7.2。

表 7.1 寄存器汇总：I/O 配置（基址 0x4004 4000）

名称	访问	地址偏移	描述	复位值	参考
IOCON_PIO2_6	R/W	0x000	管脚 PIO2_6 的 I/O 配置	0xD0	表 7.3
-	R/W	0x004	保留	-	-
IOCON_PIO2_0	R/W	0x008	管脚 PIO2_0/ \overline{DTR} /SSEL1 的 I/O 配置	0xD0	表 7.4
IOCON_RESET_PIO0_0	R/W	0x00C	管脚 \overline{RESET} /PIO0_0 的 I/O 配置	0xD0	表 7.5
IOCON_PIO0_1	R/W	0x010	管脚 PIO0_1/CLKOUT/CT32B0_MAT2 的 I/O 配置	0xD0	表 7.6
IOCON_PIO1_8	R/W	0x014	管脚 PIO1_8/CT16B1_CAP0 的 I/O 配置	0xD0	表 7.7
-	R/W	0x018	保留	-	-
IOCON_PIO0_2	R/W	0x01C	管脚 PIO0_2/SSEL0/CT16B0_CAP0 的 I/O 配置	0xD0	表 7.8

续上表

名称	访问	地址 偏移	描述	复位 值	参考
IOCON_PIO2_7	R/W	0x020	管脚 PIO2_7 的 I/O 配置	0xD0	表 7.9
IOCON_PIO2_8	R/W	0x024	管脚 PIO2_8 的 I/O 配置	0xD0	表 7.10
IOCON_PIO2_1	R/W	0x028	管脚 PIO2_1/ $\overline{\text{DSR}}$ /SCK1 的 I/O 配置	0xD0	表 7.11
IOCON_PIO0_3	R/W	0x02C	管脚 PIO0_3 的 I/O 配置	0xD0	表 7.12
IOCON_PIO0_4	R/W	0x030	管脚 PIO0_4/SCL 的 I/O 配置	0xC0	表 7.13
IOCON_PIO0_5	R/W	0x034	管脚 PIO0_5/SDA 的 I/O 配置	0xC0	表 7.14
IOCON_PIO1_9	R/W	0x038	管脚 PIO1_9/CT16B1_MAT0 的 I/O 配置	0xD0	表 7.15
IOCON_PIO3_4	R/W	0x03C	管脚 PIO3_4 的 I/O 配置	0xD0	表 7.16
IOCON_PIO2_4	R/W	0x040	管脚 PIO2_4 的 I/O 配置	0xD0	表 7.17
IOCON_PIO2_5	R/W	0x044	管脚 PIO2_5 的 I/O 配置	0xD0	表 7.18
IOCON_PIO3_5	R/W	0x048	管脚 PIO3_5 的 I/O 配置	0xD0	表 7.19
IOCON_PIO0_6	R/W	0x04C	管脚 PIO0_6/SCK0 的 I/O 配置	0xD0	表 7.20
IOCON_PIO0_7	R/W	0x050	管脚 PIO0_7/ $\overline{\text{CTS}}$ 的 I/O 配置	0xD0	表 7.21
IOCON_PIO2_9	R/W	0x054	管脚 PIO2_9 的 I/O 配置	0xD0	表 7.22
IOCON_PIO2_10	R/W	0x058	管脚 PIO2_10 的 I/O 配置	0xD0	表 7.23
IOCON_PIO2_2	R/W	0x05C	管脚 PIO2_2/ $\overline{\text{DCD}}$ /MISO1 的 I/O 配置	0xD0	表 7.24
IOCON_PIO0_8	R/W	0x060	管脚 PIO0_8/MISO0/CT16B0_MAT0 的 I/O 配置	0xD0	表 7.25
IOCON_PIO0_9	R/W	0x064	PIO0_9/MOSI0/CT16B0_MAT1 的 I/O 配置	0xD0	表 7.26
IOCON_JTAG_TCK_PIO0_10	R/W	0x068	管脚 SWCLK/PIO0_10/SCK0/CT16B0_MAT2 的 I/O 配置	0xD0	表 7.27
IOCON_PIO1_10	R/W	0x06C	管脚 PIO1_10/AD6/CT16B1_MAT1 的 I/O 配置	0xD0	表 7.28
IOCON_PIO2_11	R/W	0x070	管脚 PIO2_11/SCK0 的 I/O 配置	0xD0	表 7.29
IOCON_JTAG_TDI_PIO0_11	R/W	0x074	管脚 TDI/PIO0_11/AD0/CT32B0_MAT3 的 I/O 配置	0xD0	表 7.30
IOCON_JTAG_TMS_PIO1_0	R/W	0x078	管脚 TMS/PIO1_0/AD1/CT32B1_CAP0 的 I/O 配置	0xD0	表 7.31
IOCON_JTAG_TDO_PIO1_1	R/W	0x07C	管脚 TDO/PIO1_1/AD2/CT32B1_MAT0 的 I/O 配置	0xD0	表 7.32
IOCON_JTAG_nTRST_PIO1_2	R/W	0x080	管脚 $\overline{\text{TRST}}$ /PIO1_2/AD3/CT32B1_MAT1 的 I/O 配置	0xD0	表 7.33
IOCON_PIO3_0	R/W	0x084	管脚 PIO3_0/ $\overline{\text{DTR}}$ 的 I/O 配置	0xD0	表 7.34
IOCON_PIO3_1	R/W	0x088	管脚 PIO3_1/ $\overline{\text{DSR}}$ 的 I/O 配置	0xD0	表 7.35
IOCON_PIO2_3	R/W	0x08C	管脚 PIO2_3/ $\overline{\text{RI}}$ /MOSI1 的 I/O 配置	0xD0	表 7.36
IOCON_SWDIO_PIO1_3	R/W	0x090	管脚 SWDIO/PIO1_3/AD4/CT32B1_MAT2 的 I/O 配置	0xD0	表 7.37
IOCON_PIO1_4	R/W	0x094	管脚 PIO1_4/AD5/CT32B1_MAT3 的 I/O 配置	0xD0	表 7.38

续上表

名称	访问	地址 偏移	描述	复位 值	参考
IOCON_PIO1_11	R/W	0x098	管脚 PIO1_11/AD7 的 I/O 配置	0xD0	表 7.39
IOCON_PIO3_2	R/W	0x09C	管脚 PIO3_2/ $\overline{\text{DCD}}$ 的 I/O 配置	0xD0	表 7.40
IOCON_PIO1_5	R/W	0x0A0	管脚 PIO1_5/ $\overline{\text{RTS}}$ /CT32B0_CAP0 的 I/O 配置	0xD0	表 7.41
IOCON_PIO1_6	R/W	0x0A4	管脚 PIO1_6/RXD/CT32B0_MAT0 的 I/O 配置	0xD0	表 7.42
IOCON_PIO1_7	R/W	0x0A8	管脚 PIO1_7/TXD/CT32B0_MAT1 的 I/O 配置	0xD0	表 7.43
IOCON_PIO3_3	R/W	0x0AC	管脚 PIO3_3/ $\overline{\text{RI}}$ 的 I/O 配置	0xD0	表 7.44
IOCON_SCK_LOC	R/W	0x0B0	SCK 管脚位置选择寄存器	0x00	表 7.45
IOCON_DSR_LOC	R/W	0x0B4	$\overline{\text{DSR}}$ 管脚位置选择寄存器	0x00	表 7.46
IOCON_DCD_LOC	R/W	0x0B8	$\overline{\text{DCD}}$ 管脚位置选择寄存器	0x00	表 7.47
IOCON_RI_LOC	R/W	0x0BC	$\overline{\text{RI}}$ 管脚位置寄存器	0x00	表 7.48

表 7.2 按端口编号排列的 I/O 配置寄存器

端口 管脚	寄存器名	LPC1111 HVQFN33	LPC1112 HVQFN33	LPC1113 HVQFN33	LPC1113 PLCC44	LPC1113 LQFP48	参考
PIO0_0	IOCON_RESET_PIO0_0	有	有	有	有	有	表 7.5
PIO0_1	IOCON_PIO0_1	有	有	有	有	有	表 7.6
PIO0_2	IOCON_PIO0_2	有	有	有	有	有	表 7.8
PIO0_3	IOCON_PIO0_3	有	有	有	有	有	表 7.12
PIO0_4	IOCON_PIO0_4	有	有	有	有	有	表 7.13
PIO0_5	IOCON_PIO0_5	有	有	有	有	有	表 7.14
PIO0_6	IOCON_PIO0_6	有	有	有	有	有	表 7.20
PIO0_7	IOCON_PIO0_7	有	有	有	有	有	表 7.21
PIO0_8	IOCON_PIO0_8	有	有	有	有	有	表 7.25
PIO0_9	IOCON_PIO0_9	有	有	有	有	有	表 7.26
PIO0_10	IOCON_JTAG_TCK_PIO0_10	有	有	有	有	有	表 7.27
PIO0_11	IOCON_JTAG_TDI_PIO0_11	有	有	有	有	有	表 7.30
PIO1_0	IOCON_JTAG_TMS_PIO1_0	有	有	有	有	有	表 7.31
PIO1_1	IOCON_JTAG_TDO_PIO1_1	有	有	有	有	有	表 7.32
PIO1_2	IOCON_JTAG_nTRST_PIO1_2	有	有	有	有	有	表 7.33
PIO1_3	IOCON_SWDIO_PIO1_3	有	有	有	有	有	表 7.37
PIO1_4	IOCON_PIO1_4	有	有	有	有	有	表 7.38
PIO1_5	IOCON_PIO1_5	有	有	有	有	有	表 7.41
PIO1_6	IOCON_PIO1_6	有	有	有	有	有	表 7.42
PIO1_7	IOCON_PIO1_7	有	有	有	有	有	表 7.43
PIO1_8	IOCON_PIO1_8	有	有	有	有	有	表 7.7
PIO1_9	IOCON_PIO1_9	有	有	有	有	有	表 7.15

续上表

端口 管脚	寄存器名	LPC1111 HVQFN33	LPC1112 HVQFN33	LPC1113 HVQFN33	LPC1113 PLCC44	LPC1113 LQFP48	参考
PIO1_10	IOCON_PIO1_10	有	有	有	有	有	表 7.28
PIO1_11	IOCON_PIO1_11	有	有	有	有	有	表 7.39
PIO2_0	IOCON_PIO2_0	有	有	有	有	有	表 7.4
PIO2_1	IOCON_PIO2_1	无	无	无	有	有	表 7.11
PIO2_2	IOCON_PIO2_2	无	无	无	有	有	表 7.24
PIO2_3	IOCON_PIO2_3	无	无	无	有	有	表 7.36
PIO2_4	IOCON_PIO2_4	无	无	无	有	有	表 7.17
PIO2_5	IOCON_PIO2_5	无	无	无	有	有	表 7.18
PIO2_6	IOCON_PIO2_6	无	无	无	有	有	表 7.3
PIO2_7	IOCON_PIO2_7	无	无	无	有	有	表 7.9
PIO2_8	IOCON_PIO2_8	无	无	无	有	有	表 7.10
PIO2_9	IOCON_PIO2_9	无	无	无	有	有	表 7.22
PIO2_10	IOCON_PIO2_10	无	无	无	有	有	表 7.23
PIO2_11	IOCON_PIO2_11	无	无	无	有	有	表 7.29
PIO3_0	IOCON_PIO3_0	无	无	无	无	有	表 7.34
PIO3_1	IOCON_PIO3_1	无	无	无	无	有	表 7.35
PIO3_2	IOCON_PIO3_2	有	有	有	无	有	表 7.40
PIO3_3	IOCON_PIO3_3	无	无	无	无	有	表 7.44
PIO3_4	IOCON_PIO3_4	有	有	有	有	有	表 7.16
PIO3_5	IOCON_PIO3_5	有	有	有	有	有	表 7.19
-	IOCON_SCK_LOC	有 (SCKL OC=01 保留)	有 (SCKL OC=01 保留)	有 (SCKL OC=01 保留)	有	有	表 7.45
-	IOCON_DSR_LOC	无	无	无	无	有	表 7.46
-	IOCON_DCD_LOC	无	无	无	无	有	表 7.47
-	IOCON_RI_LOC	无	无	无	无	有	表 7.48

7.4.1 I/O 配置寄存器 IOCON_PIO_n

对于 I/O 配置设置的详细情况，见本章的“概述”小节。

表 7.3 IOCON_PIO2_6 寄存器（IOCON_PIO2_6，地址 0x4004 4000）位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO2_6 保留	000
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10

续上表

位	符号	值	描述	复位值
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.4 IOCON_PIO2_0 寄存器 (IOCON_PIO2_0, 地址 0x4004 4008) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011—111	选择管脚功能 选择功能 PIO2_0 选择功能 \overline{DTR} 选择功能 SSEL1 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.5 IOCON_nRESET_PIO0_0 寄存器 (IOCON_nRESET_PIO0_0, 地址 0x4004 400C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010—111	选择管脚功能 选择功能 \overline{RESET} 选择功能 PIO0_0 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.6 IOCON_PIO0_1 寄存器 (IOCON_PIO0_1, 地址 0x4004 4010) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000	选择管脚功能	000
		001	选择功能 PIO0_1	
		010	选择功能 CLKOUT	
		011-111	选择功能 CT32B0_MAT2 保留	
4:3	MODE	00	选择功能模式 (片内上拉/下拉电阻控制)	10
		01	无效 (无下拉/上拉电阻使能)	
		10	下拉电阻使能	
		11	上拉电阻使能 中继模式	
5	HYS	0	滞后作用	0
		1	禁能 使能	
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.7 IOCON_PIO1_8 寄存器 (IOCON_PIO1_8, 地址 0x4004 4014) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000	选择管脚功能	000
		001	选择功能 PIO1_8	
		010-111	选择功能 CT16B1_CAP0 保留	
4:3	MODE	00	选择功能模式 (片内上拉/下拉电阻控制)	10
		01	无效 (无下拉/上拉电阻使能)	
		10	下拉电阻使能	
		11	上拉电阻使能 中继模式	
5	HYS	0	滞后作用	0
		1	禁能 使能	
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.8 IOCON_PIO0_2 寄存器 (IOCON_PIO0_2, 地址 0x4004 401C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000	选择管脚功能	000
		001	选择功能 PIO0_2	
		010	选择功能 SSEL0	
		011-111	选择功能 CT16B0_CAP0 保留	

续上表

位	符号	值	描述	复位值
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.9 IOCON_PIO2_7 寄存器（IOCON_PIO2_7，地址 0x4004 4020）位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO2_7 保留	000
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.10 IOCON_PIO2_8 寄存器（IOCON_PIO2_8，地址 0x4004 4024）位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO2_8 保留	000
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.11 IOCON_PIO2_1 寄存器 (IOCON_PIO2_1, 地址 0x4004 4028) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000	选择管脚功能	000
		001	选择功能 PIO2_1	
		010	选择功能 $\overline{\text{DSR}}$	
		011—111	选择功能 SCK1 保留	
4:3	MODE	00	选择功能模式 (片内上拉/下拉电阻控制)	10
		01	无效 (无下拉/上拉电阻使能)	
		10	下拉电阻使能	
		11	上拉电阻使能 中继模式	
5	HYS	0	滞后作用	0
		1	禁能 使能	
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.12 IOCON_PIO0_3 寄存器 (IOCON_PIO0_3 地址 0x4004 402C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000	选择管脚功能	000
		001	选择功能 PIO0_3	
		011—111	保留	
4:3	MODE	00	选择功能模式 (片内上拉/下拉电阻控制)	10
		01	无效 (无下拉/上拉电阻使能)	
		10	下拉电阻使能	
		11	上拉电阻使能 中继模式	
5	HYS	0	滞后作用	0
		1	禁能 使能	
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.13 IOCON_PIO0_4 寄存器 (IOCON_PIO0_4, 地址 0x4004 4030) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000	选择管脚功能	000
		001	选择功能 PIO0_4	
		010—111	选择 I ² C 功能 SCL 保留	
7:3	-	-	保留	10000

续上表

位	符号	值	描述	复位值
9:8	I2CMODE	00 ^[1] 01 ^[1] 10 11	选择 I ² C 模式 标准模式/快速模式 I ² C 标准 I/O 功能 快速模式 plus 的 I ² C 保留	00
31:10	-	-	保留	-

[1] 如果管脚功能是 GPIO (FUNC=000), 则选择标准模式 (I2CMODE = 0, 缺省) 或标准 I/O 功能 (I2CMODE = 01)。

表 7.14 IOCON_PIO0_5 寄存器 (IOCON_PIO0_5, 地址 0x4004 4034) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010-111	选择管脚功能 选择功能 PIO0_5 选择 I ² C 功能 SDA 保留	000
7:3		-	保留	10000
9:8	I2CMODE	00 ^[1] 01 ^[1] 10 11	选择 I ² C 模式 标准模式/快速模式 I ² C 标准模式/快速模式 I ² C 标准 I/O 功能 保留	00
31:10	-	-	保留	-

[1] 如果管脚功能是 GPIO (FUNC=000), 则选择标准模式 (I2CMODE = 0, 缺省) 或标准 I/O 功能 (I2CMODE = 01)。

表 7.15 IOCON_PIO1_9 寄存器 (IOCON_PIO1_9, 地址 0x4004 4038) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010-111	选择管脚功能 选择功能 PIO1_9 选择功能 CT16B1_MAT0 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.16 IOCON_PIO3_4 寄存器 (IOCON_PIO3_4, 地址 0x4004 403C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO3_4 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.17 IOCON_PIO2_4 寄存器 (IOCON_PIO2_4, 地址 0x4004 4040) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO2_4 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.18 IOCON_PIO2_5 寄存器 (IOCON_PIO2_5, 地址 0x4004 4044) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO2_5 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10

续上表

位	符号	值	描述	复位值
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.19 IOCON_PIO3_5 寄存器 (IOCON_PIO3_5, 地址 0x4004 4048) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO3_5 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.20 IOCON_PIO0_6 寄存器 (IOCON_PIO0_6, 地址 0x4004 404C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011—111	选择管脚功能 选择功能 PIO0_6 保留 选择功能 SCK0 (只有当按照表 7.45 选择管脚 PIO0_6/SCK0 时) 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.21 IOCON_PIO0_7 寄存器 (IOCON_PIO0_7, 地址 0x4004 4050) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010—111	选择管脚功能 选择功能 PIO0_7 选择功能 \overline{CTS} 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.22 IOCON_PIO2_9 寄存器 (IOCON_PIO2_9, 地址 0x4004 4054) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO2_9 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.23 IOCON_PIO2_10 寄存器 (IOCON_PIO2_10, 地址 0x4004 4058) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO2_10 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10

续上表

位	符号	值	描述	复位值
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.24 IOCON_PIO2_2 寄存器 (IOCON_PIO2_2, 地址 0x4004 405C) 位描述

位	符号	值	描述	复位值
2::0	FUNC	000 001 010 011—111	选择管脚功能 选择功能 PIO2_2 选择功能 $\overline{\text{DCD}}$ 选择功能 MISO1 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.25 IOCON_PIO0_8 寄存器 (IOCON_PIO0_8, 地址 0x4004 4060) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 PIO0_8 选择功能 MISO0 选择功能 CT16B0_MAT0 保留 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.26 IOCON_PIO0_9 寄存器 (IOCON_PIO0_9, 地址 0x4004 4064) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 PIO0_9 选择功能 MO0 选择功能 CT16B0_MAT0 保留 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.27 IOCON_JTAG_TCK_PIO0_10 寄存器 (IOCON_JTAG_TCK_PIO0_10, 0x4004 4068) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 SWCLK 选择功能 PIO0_10 选择功能 SCK0 (只有当按照表 7.45 选择管脚 SWCLK/PIO0_10/SCK0/CT16B0_MAT2 时) 选择功能 CT16B0_MAT2 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.28 IOCON_PIO1_10 寄存器（地址 0x4004 406C）位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011—111	选择管脚功能 选择功能 PIO1_10 选择功能 AD6 选择功能 CT16B1_MAT1 保留	000
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

表 7.29 IOCON_PIO2_11 寄存器（地址 0x4004 4070）位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010—111	选择管脚功能 选择功能 PIO2_11 选择功能 SCK0（只有当按照表 7.45 选择管脚 PIO2_11/SCK0 时） 保留	000
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
31:8	-	-	保留	0

表 7.30 IOCON_JTAG_TDI_PIO0_11 寄存器 (IOCON_JTAG_TDI_PIO0_11,0x4004 4074) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 TDI 选择功能 PIO0_11 选择功能 AD0 选择功能 CT32B0_MAT3 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

表 7.31 IOCON_JTAG_TMS_PIO1_0 寄存器 (IOCON_JTAG_TMS_PIO1_0,0x4004 4078) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 TMS 选择功能 PIO1_0 选择功能 AD1 选择功能 CT32B1_CAP0 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

表 7.32 IOCON_JTAG_TDO_PIO1_1 寄存器 (IOCON_JTAG_TDO_PIO1_1, 0x4004 407C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 TDO 选择功能 PIO1_1 选择功能 AD2 选择功能 CT32B1_MAT0 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

表 7.33 IOCON_JTAG_nTRST_PIO1_2 寄存器 (IOCON_JTAG_nTRST_PIO1_2, 地址 0x4004 4080)

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 $\overline{\text{TRST}}$ 选择功能 PIO1_2 选择功能 AD3 选择功能 CT32B1_MAT1 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

表 7.34 IOCON_PIO3_0 寄存器 (IOCON_PIO3_0, 地址 0x4004 4084) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 011—111	选择管脚功能 选择功能 PIO3_0 选择功能 \overline{DTR} 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.35 IOCON_PIO3_1 寄存器 (IOCON_PIO3_1, 地址 0x4004 4088) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001—111	选择管脚功能 选择功能 PIO3_0/ \overline{DSR} 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.36 IOCON_PIO2_3 寄存器 (IOCON_PIO2_3, 地址 0x4004 408C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010—111	选择管脚功能 选择功能 PIO2_3/MOSI1 选择功能 \overline{RI} 保留	000

续上表

位	符号	值	描述	复位值
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.37 IOCON_SWDIO_PIO1_3 寄存器（IOCON_SWDIO_PIO1_3，地址 0x4004 4090）位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011 100—111	选择管脚功能 选择功能 SWDIO 选择功能 PIO1_3 选择功能 AD4 选择功能 CT32B1_MAT2 保留	000
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

表 7.38 IOCON_PIO1_4 寄存器 (IOCON_PIO1_4, 地址 0x4004 4094) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 100—111	选择管脚功能 选择功能 PIO1_4 选择功能 AD5 选择功能 CT32B1_MAT3 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

[1] 如果 LPC1110 系列 ARM 处于深度掉电模式, 无论 FUNC 为何值, 该管脚功能为 WAKEUP 管脚。

表 7.39 IOCON_PIO1_11 寄存器 (IOCON_PIO1_11, 地址 0x4004 4098) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010—111	选择管脚功能 选择功能 PIO1_11 选择功能 AD7 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
6	-	-	保留	1
7	ADMODE	0 1	选择模拟/数字模式 模拟输入模式 数字功能模式	1
31:8	-	-	保留	-

表 7.40 IOCON_PIO3_2 寄存器 (IOCON_PIO3_2, 地址 0x4004 409C) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010—111	选择管脚功能 选择功能 PIO2_3 选择功能 $\overline{\text{DCD}}$ 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.41 IOCON_PIO1_5 寄存器 (IOCON_PIO1_5, 地址 0x4004 40A0) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011—111	选择管脚功能 选择功能 PIO1_5 选择功能 $\overline{\text{RTS}}$ 选择功能 CT32B0_CAP0 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.42 IOCON_PIO1_6 寄存器 (IOCON_PIO1_6, 地址 0x4004 40A4) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011—111	选择管脚功能 选择功能 PIO1_6 选择功能 RXD 选择功能 CT32B0_MAT0 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.43 IOCON_PIO1_7 寄存器 (IOCON_PIO1_7, 地址 0x4004 40A8) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010 011—111	选择管脚功能 选择功能 PIO1_7 选择功能 TXD 厦门站功能 CT32B0_MAT1 保留	000
4:3	MODE	00 01 10 11	选择功能模式 (片内上拉/下拉电阻控制) 无效 (无下拉/上拉电阻使能) 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

表 7.44 IOCON_PIO3_3 寄存器 (IOCON_PIO3_3, 地址 0x4004 40AC) 位描述

位	符号	值	描述	复位值
2:0	FUNC	000 001 010—111	选择管脚功能 选择功能 PIO3_3 选择功能 \overline{RI} 保留	000

续上表

位	符号	值	描述	复位值
4:3	MODE	00 01 10 11	选择功能模式（片内上拉/下拉电阻控制） 无效（无下拉/上拉电阻使能） 下拉电阻使能 上拉电阻使能 中继模式	10
5	HYS	0 1	滞后作用 禁能 使能	0
7:6	-	-	保留	11
31:8	-	-	保留	0

7.4.2 IOCON 位置寄存器

IOCON 位置寄存器用于为复用的功能选择物理管脚。

备注：注意一旦选择了管脚位置，则仍必须在相应的 IOCON 寄存器中配置管脚上可用的功能。

表 7.45 IOCON SCK 位置寄存器（IOCON_SCK_LOC，地址 0x4004 40B0）位描述

位	符号	值	描述	复位值
1:0	FUNC	00 01 10 11	选择 SCK0 管脚的位置 在管脚位置 SWCLK/PIO0_10/SCK0/CT16B0_MAT2 选择 SCK0 功能（见表 7.27） 在管脚位置 PIO2_11/SCK0 选择 SCK0 功能（见表 7.29） 在管脚位置 PIO0_6/SCK0 选择 SCK0 功能（见表 7.45） 保留	00
31:2	-	-	保留	-

表 7.46 IOCON $\overline{\text{DSR}}$ 位置寄存器（IOCON_DSR_LOC，地址 0x4004 40B4）位描述

位	符号	值	描述	复位值
1:0	DSRLOC	00 01 10 11	选择 DSR0 管脚的位置 在管脚位置 PIO2_1/ $\overline{\text{DSR}}$ /SCK1 选择 $\overline{\text{DSR}}$ 功能 在管脚位置 PIO3_1/ $\overline{\text{DSR}}$ 选择 $\overline{\text{DSR}}$ 功能 保留 保留	00
31:2	-	-	保留	-

表 7.47 IOCON $\overline{\text{DCD}}$ 位置寄存器（IOCON_DCD_LOC，地址 0x4004 40B8）位描述

位	符号	值	描述	复位值
1:0	DCDLOC	00 01 10 11	选择 DCD 管脚的位置 在管脚位置 PIO2_2/ $\overline{\text{DCD}}$ /MISO1 选择 $\overline{\text{DCD}}$ 功能 在管脚位置 PIO3_2/ $\overline{\text{DCD}}$ 选择 $\overline{\text{DCD}}$ 功能 保留 保留	00
31:2	-	-	保留	-

表 7.48 IOCON $\overline{\text{RI}}$ 位置寄存器 (IOCON_RI_LOC, 地址 0x4004 40BC) 位描述

位	符号	值	描述	复位值
1:0	RILOC	00	选择 RI 管脚的位置	00
		01	在管脚位置 PIO2_3/ $\overline{\text{RI}}$ /MOSI1 选择 $\overline{\text{RI}}$ 功能	
		10	在管脚位置 PIO3_3/ $\overline{\text{RI}}$ 选择 $\overline{\text{RI}}$ 功能	
		11	保留	
31:2	-	-	保留	-