

SM16126

概述

SM16126 是专为 LED 显示屏设计的驱动芯片,内建 CMOS 位移寄存器与锁存功能,可以将串行的输入数据转换成并行输出数据格式。

SM16126 工作电压为 3.3V—5.0V,提供 16 个电流源,可以在每个输出端口提供 3—45mA 的恒定电流;且单颗 IC 片内输出通道的电流差异小于±3%;多颗 IC 间的输出电流差异小于±6%;通道输出电流不随着输出端耐受电压(V_{DS})的变化而变化;且电流受电压和环境温度影响的变化小于 1%;每个通道的输出电流大小由外接电阻来调整。

SM16126 输出端口耐压可达 18V 以上, 因此可以在 每个输出端串接多个 LED 灯; 另外, SM16126 高达 25MHz 的时钟频率可以满足系统对大量数据传输的需求。

特点

- ◆ 16 通道恒流源输出
- ◆ 电流输出大小不因输出端负载电压变化而变化
- ◆ 恒流电流范围:
 - 3-45mA@VDD=5.0V;
 - 3-30mA@VDD=3.3V
- ◆ 极为精确的电流输出

片内最大误差: <±3%

片间最大误差: <±6%

- ◆ 通过外部电阻调节,设定电流输出值
- ◆ 高达 25MHz 时钟频率
- ◆ 工作电压: 3.3V~5.0V
- ◆ 封装形式: SSOP24-3、QSOP24、QFN24(4*4)

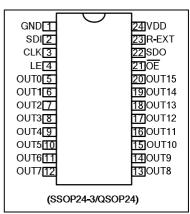
应用领域

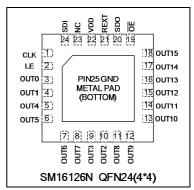
- ◆ 广告屏
- ◆ LED 照明

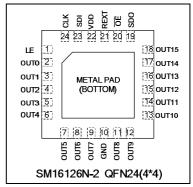
封装信息

产品名称	封装形式	塑封体尺寸 (mm)	脚间距 (mm)
SM16126D	SSOP24-3	13.0*6.0*1.8	1.0
SM16126ES	QSOP24	8.65*3.9*1.4	0.635
SM16126N	QFN24(4*4)	4*4*0.85	0.5
SM16126N-2	QFN24(4*4)	4*4*0.85	0.5

管脚定义







电子邮件: market@chinaasic.com

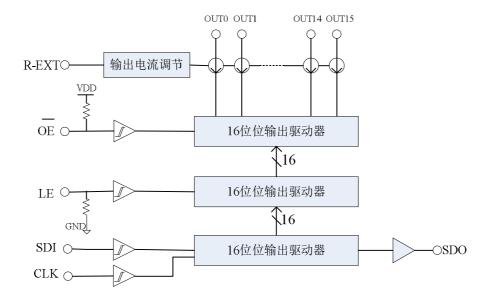
网址: www.chinaasic.com

注: 说明书更新版本请以公司网站公布为准

Tel: 0755-26991392

Fax: 0755-26991336

内部功能简单框图



管脚说明

名称	功能说明
GND	芯片地
SDI	串行数据输入端口
CLK	时钟信号的输入端口; 时钟上升沿时移位数据
LE	数据锁存控制端口。当 LE 为高电平时,串行数据会被传入至输出锁存器;当 LE 为低电平时,资料会被锁
LL	存
OUT0~OUT15	恒流源输出端口
OE	输出使能控制端口。当 \overline{OE} 为低电平时,即会启动 OUT0 \sim OUT15 输出;当 \overline{OE} 为高电平时,OUT0 \sim OUT15
OE	输出会被关闭
SDO	串行数据输出端口;可接至下一个芯片的 SDI 端口
R-EXT	连接外接电阻的输入端口;此外接电阻可设定所有输出通道的输出电流
VDD	芯片电源

电子邮件: market@chinaasic.com

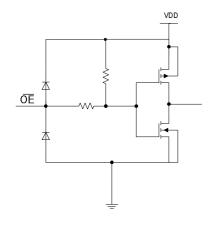
Tel: 0755-26991392

Fax: 0755-26991336

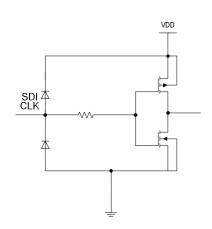
网址: www.chinaasic.com

输出及输入等效电路

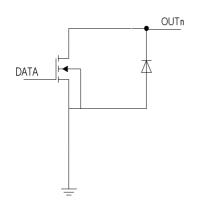
◆ OE 输入端



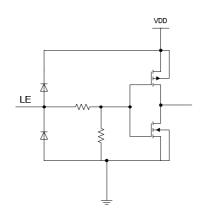
◆ CLK,SDI 输入端



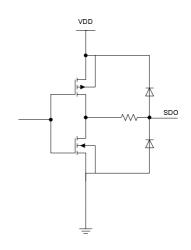
◆ OUT0~OUT15 输出端



LE 输入端



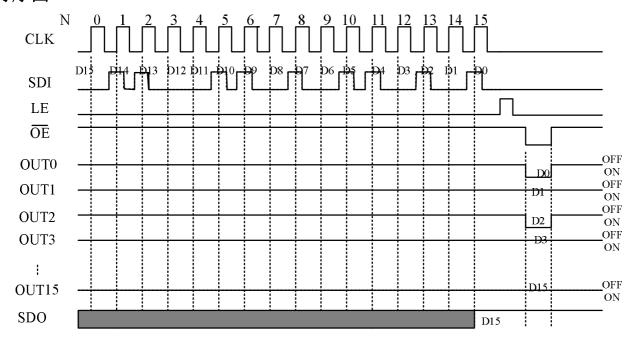
SDO 输出端



电子邮件: market@chinaasic.com

网址: www.chinaasic.com

时序图



:不用关注

真值表

CLK	LE	OE	SDI	OUT0···OUT7···OUT15	SDO
—	Н	L	Dn	DnDn-7Dn-15	Dn-15
—	L	L	Dn+1	No Change	Dn-14
—	Н	L	Dn+2	Dn+2Dn-5Dn-13	Dn-13
Y	X	L	Dn+3	Dn+2Dn-5Dn-13	Dn-13
T	X	Н	Dn+3	off	Dn-13

最大极限参数

特性	代表符号	最大限定范围	单位
电源电压	VDD	0~7.0	V
输入端电压	V _{SDA} ,V _{CLK} ,V _{LE} ,V _{OE}	-0.4∼VDD+0.4V	V
电流输出端电流	Іоит	+65	mA
输出端承受电压	V _{DS}	-0.5∼+18.0	V
时钟频率	f _{CLK}	25	MHz
IC 工作时的环境温度	T _{opr}	-40∼+85	$^{\circ}$
IC 储存时的环境温度	T _{stg}	-55∼+150	$^{\circ}$

电子邮件: market@chinaasic.com

Tel: 0755-26991392

Fax: 0755-26991336

网址: www.chinaasic.com

注: 说明书更新版本请以公司网站公布为准



直流特性(VDD= 5.0V, Ta = 27℃)

特性	代表符号	测量	量条件	最小值	典型值	最大值	单位
电源电压	VDD			4.5	5.0	5.5	V
静态电流	IDD	VDD=5.0V,R-EX	XT 悬空,lout 关闭	-	1.9	-	mA
OUT 端口耐压	V _{DS} (MAX)	OUT0	~OUT15	-	-	18	V
OUT 端口输出电流	l _{out}	VDI	D=5.0V	3	-	45	mA
	I _{OH}	\/D	D-F 0V	-	-22	-	mA
SDO 驱动电流	I _{OL}	VDL	D=5.0V	-	21	-	mA
+A) -	V _{IH}			0.7*VDD	-	VDD	V
输入端口翻转电平	V _{IL}			GND	-	0.3*VDD	V
OUT 输出端漏电流	Іон	V _{DS}	s =18V	-	-	0.5	uA
ODO #A II) 제 소 로	V _{OL}	I _{OL} =	=+1mA	-	-	0.4	V
SDO 输出端电压	V _{OH}	Іон:	=-1mA	4.6	-	-	V
OUT 输出端电流 1	Іоит1	V _{DS} =1.0V	R _{ext=1100} Ω	-	16.9	-	mA
输出电流误差	Dюит	I _{OUT} =16.9mA V _{DS} =1.0V	片内	-	-	±3%	
	DIOUT	$R_{\text{ext}=1100\Omega}$	片间	-	-	±6%	
输出端电流 2	Іоит2	V _{DS} =1.0V	R _{ext=620Ω}	-	30.0	-	mA
		I _{OUT} =30.0mA	片内	-	-	±3%	
输出电流误差	Diouт	V_{DS} =1.0V R_{ext} =620 Ω	片间	-	-	±6%	
输出电流误差N _{DS} 变化量	%/ΔV _{DS}	V _{DS} =1.	.0V~3.0V	-	±0.1%	-	%/V
输出电流误差/vob 变化量	%/∆V _{DD}	V _{DD} =4.	.5V∼5.5V	-	±0.5%	-	%/V
Pull-up 电阻	R _{OE} (up)		ŌĒ	-	600	-	ΚΩ
Pull-down 电阻	R _{LE} (down)		LE	-	610	-	ΚΩ
	I _{DD} (off)1	Rext = 未接,O	UT0~OUT15 = OFF	-	1.9	-	
	I _{DD} (off)2	Rext = 1100Ω , O	OUTO~OUT15 = OFF	-	4.2	-	
IC 工作电流	I _{DD} (on)3	Rext =620 Ω , Ol	JT0∼OUT15 = OFF	-	6.0	-	mA
	I _{DD} (off)4	Rext = 1100Ω , (OUTO∼OUT15 = ON	-	20.8	-	
	I _{DD} (off)5	Rext = 620Ω , O	OUTO~OUT15 = ON	-	22.0	-	

电子邮件: market@chinaasic.com

Tel: 0755-26991392

Fax: 0755-26991336

网址: www.chinaasic.com



直流特性(VDD= 3.3V, Ta = 27℃)

与 (VDD- 3.3V, 特性	代表符号	测量	量条件	最小值	典型值	最大值	单位
电源电压	VDD			3.0	3.3	3.6	٧
静态电流	IDD	VDD=3.3V,R-E	(T 悬空,lout 关闭	-	1.5	-	mA
OUT 端口耐压	V _{DS} (MAX)	OUTO ~OUT15		-	-	18	٧
OUT 端口输出电流	I _{OUT}	VDD)=3.3V	3	-	30	mA
000 距击击冰	Іон	VDD	. 2 20	-	-11.0	-	mA
SDO 驱动电流	I _{OL}	VDL)=3.3V	-	11.0	-	mA
炒)进口翻 	V _{IH}			0.7*VDD	-	VDD	V
输入端口翻转电平	VIL			GND	-	0.3*VDD	V
OUT 输出端漏电流	Іон	V _{DS}	=18V	-	-	0.5	uA
000 松山神市区	V _{OL}	I _{OL} =	+1mA	-	-	0.3	V
SDO 输出端电压	V _{OH}	Іон=	=-1mA	3.0	-	-	V
OUT 输出端电流 1	I _{OUT1}	V _{DS} =1.0V	R _{ext=1100} Ω	-	17.3	-	mA
输出电流误差	D _{IOUT}	I _{OUT} =17.3mA V _{DS} =1.0V	片内	-	-	±3%	
		R _{ext=1100Ω}	片间	-	-	±6%	
输出端电流 2	Іоит2	V _{DS} =1.0V	R _{ext=620Ω}	-	30.0	-	mA
输出电流误差	D	I _{OUT=} 30.0mA V _{DS} =1.0V	片内	-	-	±3%	
棚山电视庆左	D _{IOUT}	$R_{\text{ext}=620\Omega}$	片间	-	-	±6%	
输出电流误差N _{DS} 变化量	%/ΔV _{DS}	V _{DS} =1.	0V∼3.0V	-	±0.1%	-	%/V
输出电流误差/vpp 变化量	%/ΔV _{DD}	V _{DD} =3.	0V∼3.6V	-	±0.5%	-	%/V
Pull-up 电阻	R _{OE} (up)		OE OE	-	600	-	ΚΩ
Pull-down 电阻	R _{LE} (down)		LE	-	610	-	ΚΩ
	I _{DD} (off)1	Rext = 未接,OI	UT0∼OUT15 = OFF	-	1.5	-	
	I _{DD} (off)2	Rext = 1100Ω, O	UT0~OUT15 = OFF	-	3.9	-	
IC 工作电流	I _{DD} (on)3	Rext =620 Ω , OU	JT0∼OUT15 = OFF	-	5.7	-	mA
	I _{DD} (off)4	Rext = 1100Ω , C	OUTO∼OUT15 = ON	-	17.6	-	
	I _{DD} (off)5	Rext = 620Ω , O	UT0∼OUT15 = ON	-	18.3	-	

电子邮件: market@chinaasic.com

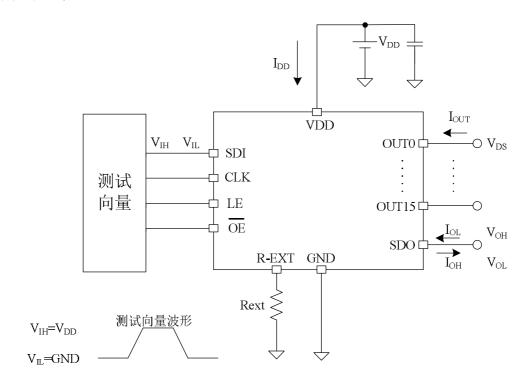
网址: <u>www.chinaasic.com</u>

注: 说明书更新版本请以公司网站公布为准

Tel: 0755-26991392

Fax: 0755-26991336

直流特性测试电路



电子邮件: market@chinaasic.comTel: 0755-26991392Fax: 0755-26991336网址: www.chinaasic.com地址: 深圳市南山区高新技术产业园南区高新南一道 015 号国微研发大楼三层

动态特性 (VDD=5.0V)

特	生	代表符	测量条件	最小值	一般值	最大值	单位
	CLK-OUT	t _{pLH1}		-	30		ns
延迟时间	LEOUT	t _{pLH2}		1	25		ns
(低电平到高电平)	OEOUT	t _{pLH3}	V _{IH} =VDD	1	27		ns
	CLK—SDO	t _{pLH}	V _{IL} =GND	-	24		ns
	CLK-OUT	t _{pHL1}	Rext=1100Ω	-	40		ns
延迟时间	LEOUT	t _{pHL2}	VDD=5.0V	1	38		ns
(高电平到低电平)	OEOUT	t _{pHL3}	R _L =240Ω	1	37		ns
	CLK—SDO	t_{pHL}	C _L =10pF	-	24		ns
电流输出上	:升沿时间	t _{out-Rise}		-	40		ns
电流输出下	降沿时间	tout-fall			30		ns

动态特性 (VDD= 3.3V)

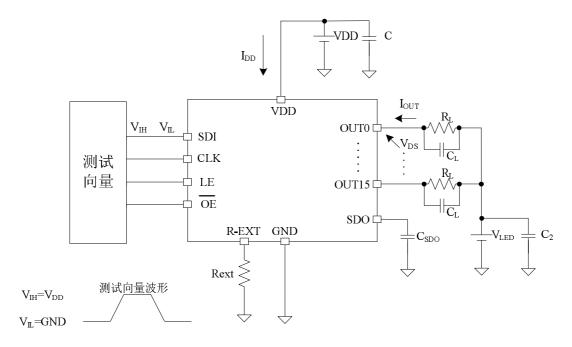
· >4 · C · 1 · C · C · C · C · C · C · C · C	d.	11) + 66			for the		36.10
特位	生	代表符	测量条件	最小值	一般值	最大值	单位
	CLK-OUT	t _{pLH1}			24		ns
延迟时间	LEOUT	t _{pLH2}			22		ns
(低电平到高电平)	OEOUT	t _{pLH3}	V _{IH} =VDD		25		ns
	CLK-SDO	t _{pLH}	V _{IL} =GND		30		ns
	CLK—OUT	t _{pHL1}	Rext=1100Ω VDD=3.3V		42		ns
延迟时间	LEOUT	t _{pHL2}			39		ns
(高电平到低电平)	OEOUT	t _{pHL3}	R∟=120Ω		39		ns
	CLK—SDO	t _{pHL}	C _L =10pF		30		ns
电流输出上	升沿时间	tout-rise			38		ns
电流输出下	降沿时间	t _{OUT-FALL}			24		ns

电子邮件: market@chinaasic.com

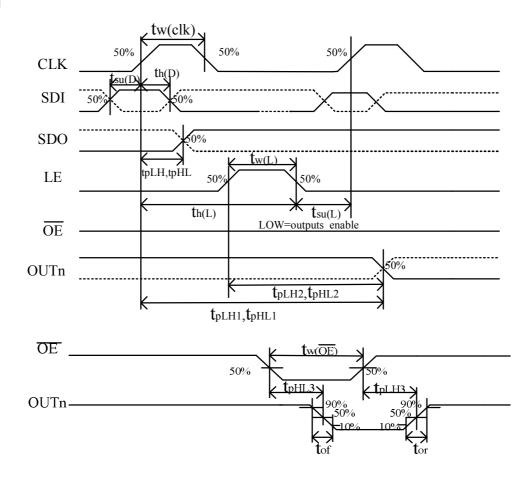
Tel: 0755-26991392

网址: www.chinaasic.com 注: 说明书更新版本请以公司网站公布为准 Fax: 0755-26991336

动态特性测试电路



时序波形图



电子邮件: market@chinaasic.com

Tel: 0755-26991392

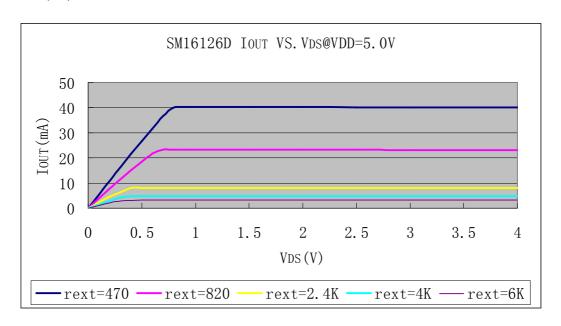
Fax: 0755-26991336

网址: www.chinaasic.com

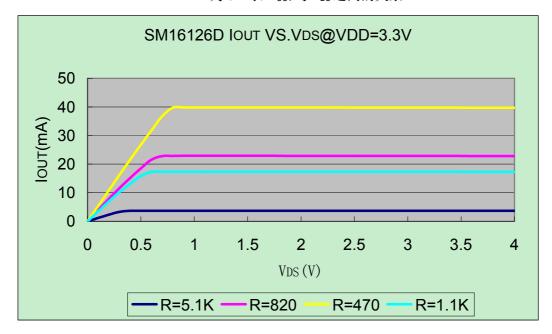
产品应用

将 SM16126 应用于 LED 面板设计上时,通道间甚至芯片间的电流,差异极小。此源自于 SM16126 的优异特性:

- ◆ 片内通道间的最大电流误差小于±3%,而芯片间的最大电流误差小于±6%。
- ◆ 当负载端电压(V_{DS})变化时,其输出电流的稳定性不受影响,如下图所示。



VDD 为 5V 时,lout 与 Vps 之间的关系



VDD 为 3.3V 时,lour 与 Vps 之间的关系

电子邮件: market@chinaasic.com

网址: www.chinaasic.com

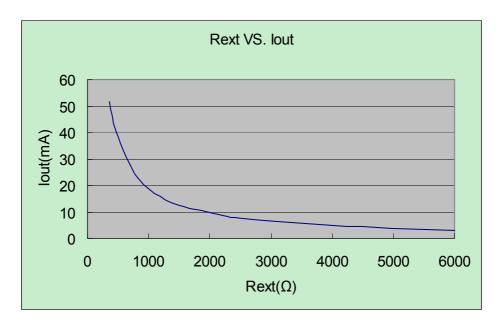
调整输出电流

如下图所示,由外接一个电阻(Rext)调整输出电流(lour),套用下列公式可计算出输出电流值:

V_{R-EXT}=1.27V

 $I_{OUT}=V_{R-EXT}*(1/REXT)*15$

公式中的 V_{R-EXT} 是指 R-EXT 端口的电压值,Rext 是指外接至 R-EXT 端口的电阻值。当电阻值是 700Ω,通过公式 计算可得输出电流值 27.21mA; 当电阻值是 1000Ω 时,输出的电流则为 19.05mA。



Rext 与 lout 的关系图

电子邮件: market@chinaasic.com Tel: 0755-26991392 Fax: 0755-26991336

注: 说明书更新版本请以公司网站公布为准

网址: www.chinaasic.com

封装散热功率(Po)

封装的最大散热功率是由公式:

$$P_{D(max)} = \frac{(T_j - T_a)}{R_{th(j-a)}}$$
来决定的

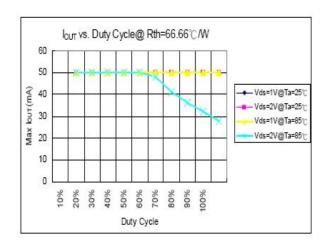
当 16 个通道完全打开时,实际功耗为:

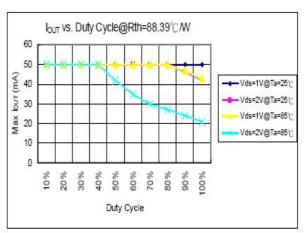
$$P_{D(act)}$$
=IDD*VDD+I_{OUT}*Duty*V_{DS}*16

实际功耗必须小于最大功耗,即 PD(act) < PD(max),为了保持 PD(act) < PD(max),输出的最大电流与占空比的关系为:

$$I_{out} = \frac{\frac{T_j - T_a}{R_{th(j-a)}} - IDD*VDD}{V_{DS}*Duty*16}$$

其中 T_j 为 IC 的工作温度, T_a 为环境温度, V_{DS} 为稳流输出端口电压,Duty 为占空比, $R_{th (j_a)}$ 为封装的热阻。下图为最大输出电流与占空比的关系:





如果需要更大的输出电流 lour,则需要加一定的散热片,其计算公式为:

由
$$\frac{1}{R_{\text{th(j-a)}}} + \frac{1}{R_{\text{fc}}} = \frac{P_{D \text{ (act)}}}{T_{\text{j-}} T_{a}}$$
 得:

$$R_{\mathrm{fc}} = \frac{R_{th(j\text{-a})} * \left(T_{j\text{-}}T_{a}\right)}{P_{D}\left(\mathsf{act}\right) * R_{th(j\text{-a})\text{-}}T_{j} + T_{a}}$$

其中 P_{D(act)}=IDD*VDD+I_{OUT}*Duty*V_{DS}*16

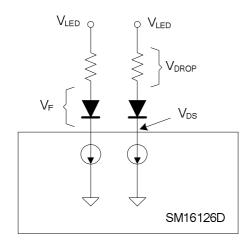
因此如果要输出更大的电流 lour,由上面公式可以计算出必须给 IC 加热阻为 Rfc 的散热片。

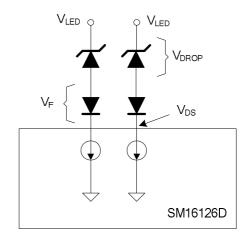
电子邮件: market@chinaasic.com

网址: www.chinaasic.com

负载端供应电压(VLED)

为使封装体散热能力达到最佳化,建议输出端电压(V_{DS})的最佳工作范围是 1.0V 左右(依据 I_{OUT} = 3~45mA)。如果 V_{DS} = V_{LED} - V_F 且 V_{LED} = 5.0V 时,此时过高的输出端电压(V_{DS})可能会导致 $P_D(act)$ > $P_D(max)$ 。在此状况,建议尽可能使用较低的 V_{LED} 电压供应,也可用外串电阻或稳压管当做 V_{Drop} ,此可导致 V_{DS} =(V_{LED} - V_F)- V_{DROP} ,达到降低输出端电压(V_{DS})的效果。





电子邮件: market@chinaasic.com

网址: <u>www.chinaasic.com</u>

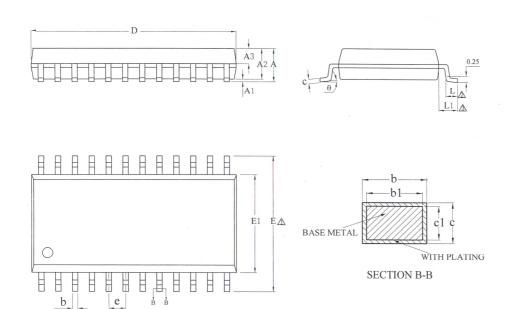
注: 说明书更新版本请以公司网站公布为准

Tel: 0755-26991392

Fax: 0755-26991336

封装形式

SSOP24-3

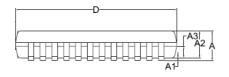


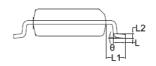
SYMBOL	MI	MILLIMETER				
3 I MBOL	MIN	NOM	MAX			
A			2.20			
A1	0.10	_	0.30			
A2	1.70	1.80	1.90			
A3	0.62	0.82	0.92			
b	0.39		0.47			
b1	0.38	0.40	0.43			
С	0.15	_	0.20			
c1	0.14	0.15	0.16			
D	12.80	13.00	13.20			
Е	8.20	8.40	8.60			
E1	5.80	6.00	6.20			
e	1	.00BS0	2			
L	0.60	0.70	0.80			
L1	1.20BSC					
θ	0		8°			
L/F载体尺寸 (mil)		160*170				

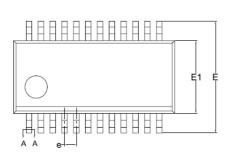
电子邮件: market@chinaasic.com

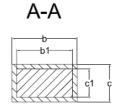
网址: <u>www.chinaasic.com</u>

QSOP24







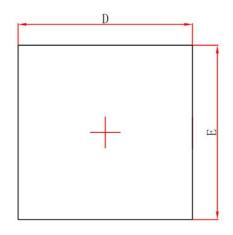


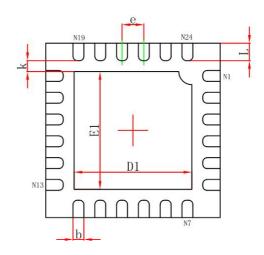
SYMBOL	MIN(mm)	NOM(mm)	MAX(mm)		
А	1.35	1.57	1.80		
A1	0.05	0.15	0.25		
A2	1.25	1.45	1.65		
A3	0.52	0.62	0.75		
b	0.20	-	0.45		
b1	0.18	-	0.35		
С	0.17	-	0.25		
c1	0.17	-	0.23		
D	8.45	8.65	8.85		
Е	5.80	6.00	6.20		
E1	3.70	3.90	4.10		
е		0.635BSC			
L	0.35	0.65	0.84		
L1	1.04	-	1.05		
L2	0.25BSC				
Ø	0°	-	8°		

电子邮件: market@chinaasic.com

网址: <u>www.chinaasic.com</u>

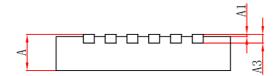
QFN24(4*4)





Top View





Side View

Symbol	Dimensions In	n Millimeters	Dimensions In Inches		
Symbol	Min.	Max.	Min.	Max.	
Α	0.700/0.800	0.800/0.900	0.028/0.031	0.031/0.035	
A1	0.000	0.050	0.000	0.002	
A3	0.2031	REF.	0.008	REF.	
D	3.924	4.076	0.154	0.160	
E	3.924	4.076	0.154	0.160	
D1	2.600	2.800	0.102	0.110	
E1	2.600	2.800	0.102	0.110	
k	0.200	MIN.	0.008	BMIN.	
b	0.200	0.300	0.008	0.012	
е	0.500TYP.		0.020	TYP.	
L	0.324	0.476	0.013	0.019	

电子邮件: market@chinaasic.com

网址: www.chinaasic.com

Tel: 0755-26991392

Fax: 0755-26991336

注: 说明书更新版本请以公司网站公布为准