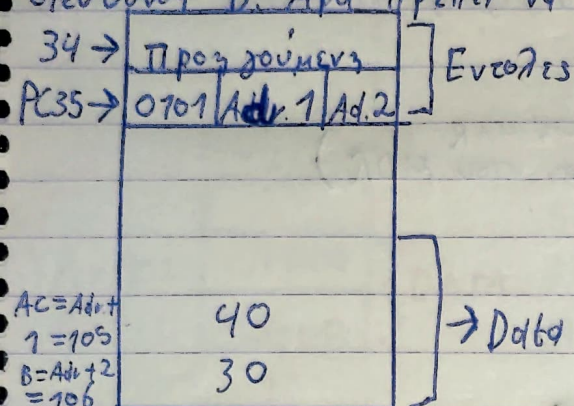


Αρχιτεκτονική Διάλεξη 7

$A = A + B$ Ο MDR θα χρειαστεί να φέρει δεδομένα από την μνήμη. Αρα όταν θα φέρει την ειμή 4 ο από την A θα χάσει την διεύθυνση B. Αρα πρέπει να αποθηκεύσει σε έναν βοηθητικό καταχωρητή R



• Όταν ανακληθεί η εντολή της δ. 34
ο $PC \leftarrow 35$

OPC Ad.1 Ad.2

Ανάκληση

T0: $MAR \leftarrow PC, Z \leftarrow PC + 1$
T1: $MDR \leftarrow M[MAR], PC \leftarrow Z$
T2: $IR \leftarrow MDR[OPCODE]$
T3: $R \leftarrow MDR, MAR \leftarrow MDR[Ad.1]$
T4: $MDR \leftarrow M[MAR]$
T5: $ACC \leftarrow MDR$
T6: $MAR \leftarrow R[Ad.2]$
T7: $MDR \leftarrow M[MAR]$
T8: $Z \leftarrow ACC + MDR$
T9: $MDR \leftarrow Z$

$MAR \leftarrow 35, Z = 36$

$MDR \leftarrow 0101AB$

$IR \leftarrow 0101$

$R \leftarrow 0101AB$

$MDR \leftarrow 40$

$ACC \leftarrow 40$

$MAR = 106$

$MDR \leftarrow 30$ Στο σημείο αυτό κάνει την δ.θ των οποίων θα πάρουμε αυτό το R

$MDR \leftarrow 70$

• Ο MAR διαβάζει από τον MDR μια διεύθ. Ο MAR έχει μέγεθος όσο το μήκος της δ. αρα διαβάζει μια δ. Την δ.Α. μπορεί να την διαβάσει από τον MDR. αλλα την 2η ~~δ.Α.~~ φορα δεν μπορεί

Γενικά:

1) Εντολή 2 παραγόντων = Α + Β έχω 2 μεταφορές-διαβασματα από την μνήμη
 $R \leftarrow MDR$: κατά την ανάκληση, ο MDR περιέχει τις δ. (2) επειδή θα χάνουν 2 αναγνώσεις, οι δ. πρέπει να σωθούν $R \leftarrow MDR$ αμέσως μετά την ανάκληση

2) Φέρνω την λέξη A (2 χρόνοι, ενημέρωση MAR, εγγραφή δεδομένων στον MDR)
 $ACC \leftarrow MDR$ 2 αναγνώσεις δεδομένων. Αν ο MDR ~~περιέχει το 0~~ μετά την
 1η δ. δεν αποθηκεύεται, η CPU θα χάσει δεδομένα

3) Φέρνω την λέξη B (2 χρόνος, ενημέρωση MAR, εγγραφή δεδομένων στον MDR)

4) προσθέτω

5) Δίνω το αποτέλεσμα στο MDR

6) Έξ 2 χρόνους γράφω στην μνήμη (ενημέρωση MAR (εγγραφή στον MDR)

• $C = A + B$

OPC	Ad 1	Ad 2	Ad 3
-----	------	------	------

- T0: $MAR \leftarrow PC, Z \leftarrow PC + 1$
- T1: $MDR \leftarrow M[MAR], PC \leftarrow Z$
- T2: $IR \leftarrow MDR$ *
- T3: $MAR \leftarrow IR[Ad 1]$
- T4: $MDR \leftarrow M[MAR]$
- T5: $ACC \leftarrow MDR$
- T6: $MAR \leftarrow IR[Ad 2]$
- T7: $MDR \leftarrow M[MAR]$
- T8: $Z \leftarrow MDR + ACC$
- T9: $MDR \leftarrow Z$
- T10: $MAR \leftarrow IR[Ad 3]$
- T11: $M[MAR] \leftarrow MDR$

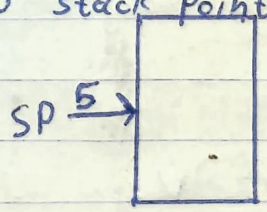
$MDR \leftarrow$

OP	A	B	C
----	---	---	---

Το IR διαβάζει από τον MDR, άρα OPCODE και τις
 A, B, C δεν χρειάζεται. $R \leftarrow MDR$
 Εναλλακτικά από τον MDR
 Ο MDR περιέχει την τιμή της δ. A.
 Ο MDR περιέχει την τιμή της δ. B

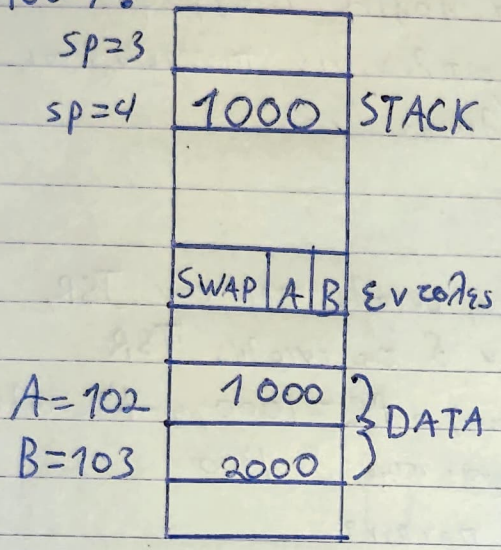
* Όταν δεν μπορώ να χρησιμοποιήσω βοηθητικούς
 καταχωρητές, χρησιμοποιώ τον IR άρα έχει μήκος όσο η δ.

- Στοιβά - Stack: Μνήμη που χρησιμοποιείται για αποθήκευση ειδικών τιμών.
- CPU → Επικοινωνεί με την στοιβά μέσω του stack pointer → SP
- SP: Δείχνει στην τελευταία γεμάτη θέση.
- Αν $SP \leq 5$ θέσεις είναι οι θέσεις 4-0.
- Ισχύει: Για γράψιμο: $SP - 1$, Για ανάγνωση $SP + 2$



11. X. Να υλοποιήσετε την εντολή SWAP(A,B) η οποία εναλλάσσει τις τιμές που αποθηκεύονται στις δ. A, B

Λύση:

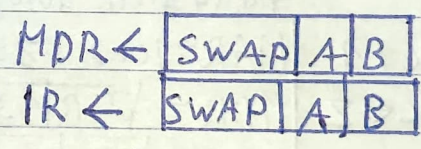


- 1) Θα ζήτησω την διεύθυνση A
- 2) Θα φέρω τα δεδομένα στο MDR
- 3) Θα ζητήσω την κορυφή της στοίβας
- 4) Θα γράψω το A στη στοίβα
- 5) Θα ζητήσω το B
- 6) Θα στείλω το B → A
- 7) Θα πάρω την τιμή από την στοίβα
- 8) Θα στείλω την τιμή της στοίβας στοίβα → B

• Για να ζήτησω θέση μνήμης δίνω στον MAR την τιμή της δ. Τυπικά από τον MDR ή IR ή από κάποιον καταχωρητή R
Για να ζήτησω στοίβα: $MAR \leftarrow SP$

Βήματα:

- T0: $MAR \leftarrow PC, Z \leftarrow PC + 1$
- T1: $MDR \leftarrow M[MAR], PC \leftarrow Z$
- T2: $IR \leftarrow MDR$
- T3: $MAR \leftarrow IR[Ad1]$
- T4: $MDR \leftarrow M[MAR], Z \leftarrow SP - 1$
- T5: $SP \leftarrow Z, MAR \leftarrow Z$
- T6: $M[MAR] \leftarrow MDR$
- T7: $MAR \leftarrow IR[Ad2]$
- T8: $MDR \leftarrow M[MAR]$
- T9: $MAR \leftarrow IR[Ad1]$
- T10: $M[MAR] \leftarrow MDR$
- T11: $MAR \leftarrow SP, Z \leftarrow SP + 1$
- T12: $MDR \leftarrow M[MAR], SP \leftarrow Z$
- T13: $MAR \leftarrow IR[Ad2]$
- T14: $M[MAR] \leftarrow MDR$



ο επωφελημένος διαυγός είναι ελεύθερος, αρα ξεκινάει την μείωση.
Ο SP → (τελευταία γέφυρα 000), ο MAR ζητάει την 13 (η θέση μνήμης 3 στην στοίβα έχει το 1000)

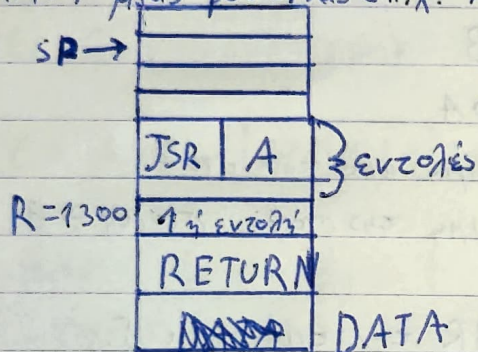
$MAR \leftarrow B$
 $MDR = 2000$

Η θ. μνήμης
* από πύσω
 $SP: 4 \quad MDR: 1000$
 $B = 1000$

Ο Stack Pointer έχει μήκος όσο και η δ. μνήμης

* T11: Ο MAR διαβάσει την τιμή $SP=3$ για να πάρει να διαβάσουμε από την κορυφή της στοίβας. Όμως όταν γίνεται αναγνώση $SP \leftarrow SP+1$ για να δείχνει στην επόμενη θέση. Προκύπτει για λογική διαγραφής. Η τιμή 1000 της θέσης 3 δεν διαγράφεται, απλώς δεν προσπελάζεται. Θα η στοίβα διαγράφεται στο τέλος της εκτέλεσης

Κλήση μιας ρουτίνας (π.χ. $x = \text{sum}(A, B)$)



Όταν ανακληθεί η εντολή πριν τον JSR, ο PC δείχνει στην δ. της εντολής JSR (Jump to SubRoutine) ο $PC=1000$, η 1^η εντολή της υπορουτίνας είναι στην δ. 1300

Για να γίνει αλλαγή πρέπει:

1) Η τιμή του PC (μετά την ανάλυση της) JSR πρέπει να αποθηκευτεί γιατί μετά την ρουτίνα θα ~~πάλι~~ γυρίσουμε εκεί δηλ στην εντολή της δ. 1001

2) Το πρόγραμμα πρέπει να μεταθεί στην δ. A, αλλιώς για να γίνει αυτό, πρέπει $PC = A$

T0: $MAR \leftarrow PC, Z \leftarrow PC+1$

T1: $MDR \leftarrow M[MAR], PC \leftarrow Z$

T2: $IR \leftarrow MDR$

T3: $Z \leftarrow SP-1$

T4: $MAR \leftarrow Z, SP \leftarrow Z$

T5: $MDR \leftarrow PC$

T6: $M[MAR] \leftarrow MDR, PC \leftarrow IR(Adress)$

$MAR=1000, Z=1001$

$MDR = \boxed{JSR \mid 1300}$

$IR = \boxed{JSR \mid 1300}$

$Z = SP-1 = 4-1=3$

Ο MDR διαβάσει την τιμή $PC=1001$ για να την δώσει στην στοίβα

$M[3] = 1001$ (η τιμή 1001) | ο PC λαμβάνει την τιμή 1300 για να ξεκινήσει το άλμα

1) Πρέπει να γράψουμε τον PC στη στοίβα. Αρα να μειώσουμε το SP και να περάσουμε την μειωμένη τιμή στον MAR για να αποκωδικοποιηθεί η δ. της στοίβας

2) Ο PC να πάρει στην στοίβα μέσω του MDR

3) Γράψιμο από MDR στην στοίβα (Εξωτερικός δισύκλος) και ο $PC \leftarrow A$ για να πάει το πρόγραμμα στην υπορουτίνα