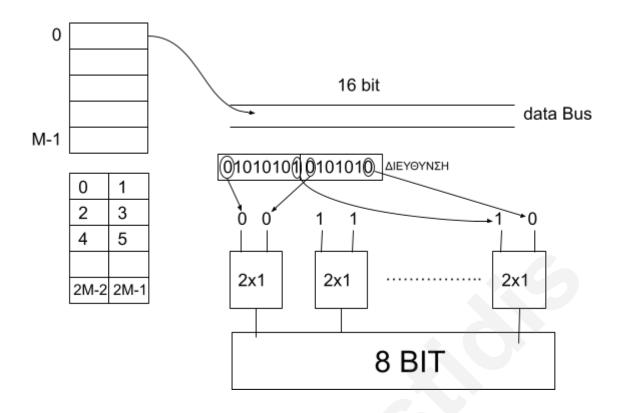
Διάλεξη Ασκήσεων Αρχιτεκτονικής

Τι ασκήσεις μπορεί να πέσουν:

- 1) Απλοποιήσεις με χάρτες Karnaugh
- 2) Αποκωδικοποιητές και εφαρμογές (λογικές συναρτήσεις) (Cascading) (μονάδα ελέγχου)
- 3) Πολυπλέκτες (εφαρμογές
- **4) RAM**
- 5) FLIP-FLOP
- 6) Σχεδίαση CPU με 1/2 διαύλους)
- 7) Σχεδίαση μονάδα ελέγχος (προκατασκευασμένος μικρο προγραμματιζόμενος έλεγχος)
- 8) Κρυφή μνήμη και 3 μορφές οργάνωσης
 - Αμεση συσχέτιση
 - Πλήρη συσχέτισή
 - -Συσχέτιση συνόλων
- 9) Pipeline

Άσκηση για 3)Πολυπλέκτες

Δίνεται μια μνήμη 1M x 16bit. Εχει 1M θέσεις, 2 byte /θέση . Να χρησιμοποιησετε πολυπλέκτες, ώστε η ίδια η μνήμη να χρησιμοποιηθεί ως μνήμη 2Mx8 , η οποια θα συνδεθεί με δίαυλο δεδομένων 8 Bit



Άσκηση για 2) Αποκωδικοποιητές

- 1) Πόσα Chips με 2^{20} λέξεις (μέγεθος λέξης 8 byte) χρειαζονται για να κατασκευάσουμε μνήμη 128 MBytes
- 2) Να σχεδιάσετε το CS με Decoder 2x4 3) Να σχεδιάσετε το WS με Decoder 5x32 Cascading
- 4)Να δείξετε την αποκωδικοποίηση της λέξης με διεύθυνση 262145

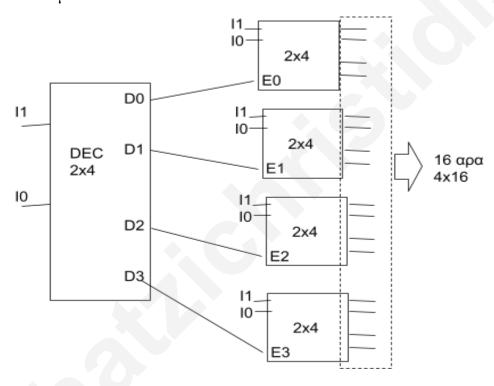
Λύση

1) Μια μνήμη 128Mbyte= 2^{27} byte, διαθέτει $2^{27}/2^3 = 2^{24}$ λέξεις των 8 Byte $2^{24}/2^{20} = 2^4$ Chips με 2^{20} λέξεις των 8 byte απαιτούνται για αυτήν την μνήμη

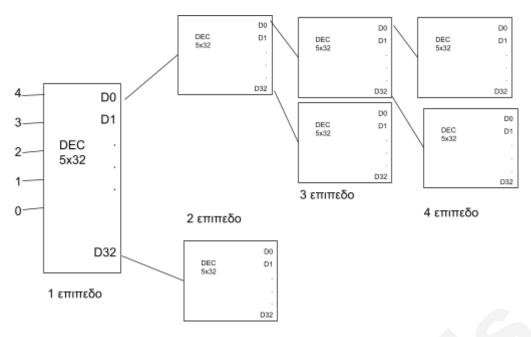
CS
$$4x \ 2^4$$

WS $20x \ 2^{20}$

2) CHIP 2x4Θέλουμε 4x16



3) 5x32 $2x 2^{20}$ $5+5+5+5 \rightarrow 4$ επίπεδα



(Δεν τα ζωγράφισα όλα)

4) 262145

Αφου
$$2^{18}$$
= 262144 δηλαδή
1000000000000000000000 = 262144

Εχουμέ 2^{24} λέξεις αρα θελουμέ 24 bit διευθυνσιοδότησης 4 CS

20 WS

1000000000000000001

και εφόσον 4 είναι Chipselect και 20 ws

100000000000000000001

CS WS