

Ayadi Nourhene

Elève ingénieur en génie électrique- Automatique et informatique industriel

A la recherche d'un stage de fin d'études



Dynamique, innovatrice, ayant sens de discipline ,rigoureuse, travail en équipe, sociable, autonome , et cherchant toujours à s'améliorer et apprendre

contact

Age 24 ans



Tunis, Montfleury

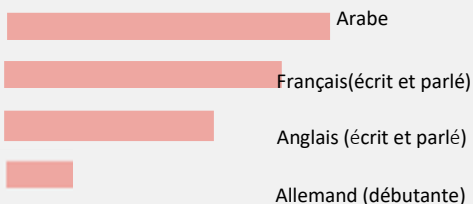


+21694424772



nourheneayadi2@gmail.com

Langues



Personnalité

Responsabilité ponctualité

Créativité leadership

Vie associative

Responsable d'organisation du

Forum de l'Ensit 2018

Club Evo meca (membre actif)

Club Espoir Ensit

Centre d'intérêts

Musique ,Yoga ,Peinture

Expérience professionnelle

► Juillet 2019



Stage technicien : FRACARRO Tunis

- Diagnostic d'un four défectueux de la ligne CMS
- Poursuite de fabrication d'une carte électronique
- Etude et automatisation d'un convoyeur à bande

► Aout 2018



Stage ouvrier : Sumitomo Electric Bordnetz Tunisie

- Initiation à la vie professionnelle
- Participation aux travaux des pannes des tables de test électrique

Formation

► 2017-présent

Cycle d'ingénieur en Génie électrique

Ecole Nationale Supérieur d'Ingénieurs de Tunis : ENSIT

► 2014-2017

Cycle de préparatoire, Math physique

Institut préparatoire aux études d'ingénieurs Bizerte

► 2014

Baccalauréat en Mathématiques avec la mention Bien

Lycée pilote – Kef

Compétences

Compétence informatique : Microsoft office , Matlab,Labview , Quartus , proteus ISIS,STEP7, QElectroTech ,TIA PORTAL,Code Composer studio

Langages : C++, C , vhdl , python

Microcontrôleurs : STM32,FPGA(Quartus cycloneII),PIC16F,TMS320

Outils de qualité : AMDEC,5S,8D...

Projets académiques

Projet automatique :Supervision d'une station automatisée de mélange de couleur (en cours)

Mots clés : automate S7-1200,Tia portal

Projet systèmes embarqués :Implémentation d'un calculateur sur FPGA par l'algorithme CORDIC(en cours)

Mots clés : VHDL,CORDIC,FPGA

Projet électronique :Pilotage d'un robot via bluetooth HC-06 (mots clés :STM32F401,PWM,GPIO,USART)

Mise en état d'un LOGICLAB (mots clés : technologie TTL,ISIS)

Détection et localisation des défauts dans un réseau HTA(mots clés :indicateur de passage des défauts IPD,GED)