电子科技大学 2019-2020 学年第<u>1</u>学期期<u>中</u>考试<u>A</u>卷 参考答案

			考试科目:	计算机组成	原理与结构	_考试形式:	闭卷 考	试日期 : _	年月_	日
座位号	戶	戈绩	构成比例:	平时10	%, 期中	10	_%, 实验	10 %,	期末70	%
	效		本试卷由_	三_部分构成	t,共 <u>3</u> 页	。考试时长:	60分包	中注:		
			题号	_	=	三	合计			
考场教室	光	-	得分							
*	题		得 分	一、选择	圣 题(每小点	题 2 分,共	(20分)	-		
任课教师	.内答		由编译程序] 原程序经过语 字生成的目标 字生成的目标	文件运行时	,不再需要都	翻译源程序之	支持。	的是(A)	
新	· 线······· ····························	D, 2, A, B,	由编译程序如果 X 为证 [X]**各位位 除符号位外	字或解释程序 字或解释程序 E数,有[X] _* 直保持不变 小,各位变反 立变反,其他	生成的目标 求[-X] **是 0 , 末位加 1	文件运行时,				
体名	…密封宏	D、3、A、C、4、	[X]**连同名 一个 n+1 d -(1-2 ⁻ⁿ) ≈ -1≤x≤(1	符号位一起变 立原码的定点 ≤x≤(1-2 ⁻ⁿ)	反,末位加 小数 x 的表 B、-2 D 对尾数采用	示范围是(⁻ ≤x≤(1- 、-1≤x≤1		5		
死		5,	用补码表示		定点整数 11	0110 进行算		运算,正确	自结果是(C))

第 1 页

邻

6、n+1 位定点整数(1 位符号位, n 位数值位)的补码运算中, 需要多少次加法操作(D)

- A, n-1 B, n C, n+1
- D、n 或 n+1



7、在串行进位的并行加法器中,影响加法器运算数度的关键因素是(C)

A、门电路的级延迟

B、元器件的速度

- C、讲位传递延迟
- D、各位加法器速度的不同

8、假设变址寄存器 R 的内容为 1000H, 指令中的形式地址为 2000H, 地址 1000H 中的内容 2000H, 地址 2000H 中的内容是 3000H, 地址 3000H 中的内容为 4000H, 则变址寻址方式下 访问到操作数是 (D)

- A 1000H
- В、2000Н С、3000Н D、4000Н

9、偏移寻址通过将某个寄存器内容与一个形式地址相加而生成有效地址,下列寻址方式中, 不属于偏移寻址方式的是(A)

- A、间接寻址
- B、基址寻址
- C、相对寻址
- D、变址寻址

越来到了一种

10、模型机中,下列信号不需要作为控制器输入的信号是(D)

- A、程序状态字寄存器 PSW B、时钟信号
- C、指令寄存器 IR
- D、程序计数器 PC



二、计算题(20分)

某浮点数用 IEEE754 表示为 2AB02700H, 求其十进制的真值, 并写出转换过程。

IEEE754 格式: 1 位数符 S+8 位阶码 E+23 位尾数 M

而 2AB03700H=0010 1010 1011 0000 0011 0111 0000 0000

符号位 S=0; 阶码 E=010 1010 1=85, e=85-127=-42; M=011 0000 0011 0111 0000 0000

 $= (1+2^{-2}+2^{-3}+2^{-10}+2^{-11}+2^{-13}+2^{-14}+2^{-15})$

所以十讲制数= +(1+2-2+2-3+2-10+2-11+2-13+2-14+2-15)×2-42

E = 64+1+4+16= 85 -127= -42

得 分

三、下面是模型机的某条机器指令的操作时间表,请补充指令流程