## Questionário 3

Total de pontos 50/50

Questionário à respeito do conteúdo GPIO.

O e-mail do participante (**gustavozeni@alunos.utfpr.edu.br**) foi registrado durante o envio deste formulário.



7/7

Os GPIOs (General Purpose Input/Output) são pinos responsáveis por fazer a comunicação de entrada e saída de sinais digitais, como o controle de LEDs e chaves.

2) Nos microcontroladores da família Cortex-M4, os GPIOs são acessados por: **\***7/7

Mapeamento em memória



Instruções específicas

√ 3) Como fazer para definir se um pino é de entrada ou saída nos GPIOs \*8/8
dos microcontroladores da família Cortex-M4?

Entrada: 0 no registrador direção Saída: 1 no registrador direção

1 of 3 13/06/2022 21:08

<b>✓</b>	4) Qual registrador é utilizado para habilitar o clock de uma ou mais portas GPIO?	<b>*</b> 7/7
0	GPIOAMSEL	
0	GPIODIR	
0	GPIOAFSEL	
•	RCGCGPIO	<b>✓</b>
0	GPIOPCTL	
<b>✓</b>	5) Como fazer para ligar ou desligar uma bomba d'água, que por sua vez está conectada a um driver no Port MO do microcontrolador TM4C1294?	*7/7
0	Fazer uma operação de MOV para o registrador GPIODATA do Port M.	
•	Fazer uma operação de STR para o registrador GPIODATA do Port M.	<b>✓</b>
0	Fazer uma operação de STR para a memória RAM, que por sua vez aponta para o endereço de GPIODATA do Port M	

2 of 3

<b>✓</b>	6) Marque TODAS as alternativas corretas em relação ao microcontrolador TM4C1294.	<b>*</b> 7/7	
	Os GPIO precisam ser inicializados antes da utilização.	<b>✓</b>	
<b>~</b>	Para configurar como uma porta como GPIO, os pinos a serem utilizados precisam ter a função digital ativada no registrador GPIODEN.	<b>✓</b>	
	Para cada pino a ser utilizado como entrada a configuração no registrador GPIOD deve ser 1, e como saída 0.	OIR	
<b>~</b>	Para evitar escritas indesejáveis nos pinos, utiliza-se o método da escrita amigável (read-modify-write).	<b>✓</b>	
	Não é permitida a leitura de um pino de GPIO configurado para saída.		
<b>~</b>	Para a correta leitura de uma chave táctil, é necessário haver um resistor de pull- up conectado a porta, que pode ser externo ou interno configurado por registrador.	<b>✓</b>	
<b>✓</b>	7) Descreva como funciona o mecanismo de escrita "amigável" ou "read modify-write" nos GPIOs.	- 7/7	
<ul><li>1 - read: lê o valor da porta</li><li>2 - modify: faz OOR pra manter valores anteriores e setar apenas o bit</li><li>3 - write: escreve o novo valor da porta</li></ul>			

Este formulário foi criado em Universidade Tecnologica Federal do Paraná.

## Google Formulários

3 of 3