

## Programación orientativa T4: Fundamentos de la Tecnología CMOS

**Tiempo estimado:** 6 sesiones

### Recursos didácticos

- Transparencias comentadas (nueva versión reducida), en PoliformaT:
  - [CMOSCAST-online.pdf](#)
  - [CMOSVAL-online.pdf](#)
- Ejercicios propuestos: [CMOS- Ejercicios propuestos.pdf](#)
- Ejercicios resueltos: [CMOS - Soluciones a los Ejercicios propuestos.pdf](#)
- Ejercicios resueltos en detalle:
- Problemas tipo propuestos: [CMOS-ProblemasTipo.pdf](#)
- Problemas tipo resueltos:
- Videos

*Nota: la numeración de las transparencias se refiere a la nueva versión reducida*

Sesión	Contenidos
1	Introducción. Diseño de puertas básicas Transparencias 1-28 Vídeo: <a href="#">CMOS PuertasBasicas</a> Ejercicios: 1.1, 1.3
2	Análisis y diseño de funciones lógicas generales Transparencias 29-33 Vídeo: <a href="#">CMOS FunctionDesign</a> Incluye <a href="#">Transcripción</a> de la locución en inglés Ejercicios: 1.2, 1.4, 1.6 Problemas tipo (incluye un ejemplo de análisis y un ejemplo de diseño)
3	Diseño con puertas de transmisión. Multiplexores Transparencias 34-42 Ejercicios: 2.1, 2.2, 2.3, 2.7
4	Diseño de biestables. Salidas especiales. Transparencias 43-50 Ejercicios: 2.8, 3.5, 3.6, 3.2, 3.3
5	Parámetros característicos. Subfamilias CMOS. Transparencias 51-62 Ejercicios: 4.1, 4.4, 4.6, 4.7
6	Tendencias actuales y futuras Transparencias 63-66 Ejercicios: problemas tipo 1 y 2.

*Nota: tanto la planificación como los ejercicios recomendados son **orientativos**. Tenga en cuenta que el profesor de su grupo puede adaptarla a la marcha del mismo.*