

FCO – Tema3 – Exercicis – Rúbriques

Ejer.	A	B	C	D	E
3.1.1	Completa la taula de veritat d'un descodificador (50%)	Interpreta correctament l'activació de l'entrada d'habilitació a nivell alt o baix (25%)	Interpreta correctament l'activació de les eixides a nivell alt o baix (25%)		
3.1.2	Dibuixa correctament el símbol lògic, i identifica totes les entrades i totes les eixides al interior del rectangle. (50%)	Interpreta correctament l'activació de l'entrada d'habilitació a nivell alt o baix (25%)	Interpreta correctament l'activació de les eixides a nivell alt o baix (25%)		
3.1.3	Dibuixa correctament el símbol lògic, i identifica totes les entrades i totes les eixides. (25%)	Interpreta correctament l'activació de l'entrada d'habilitació a nivell alt o baix (25%)	Interpreta correctament l'activació de les eixides a nivell alt o baix (25%)	Identifica i resol correctament els cassos impossibles. (25%)	
3.2.1	Identifica la quantitat de descodificadors necessaris (40%)	Utilitza les entrades d'habilitació per a l'activació dels descodificadors (20%)	Utilitza les variables de major pes per a la selecció dels descodificadors (20%)	Connecta correctament les variables d'entrada (20%)	
3.2.2	Raona teòricament sobre la composició de descodificadors de grans mides (50%)	Identifica la quantitat de descodificadors necessaris sense dibuixar-los (40%)	Determina si són necessàries o no portes addicionals (10%)		
3.2.3 al 3.2.7	Identifica la quantitat de descodificadors necessaris (25%)	Utilitza les entrades d'habilitació per a l'activació dels descodificadors amb els nivells d'activació correctes (25%)	Connecta correctament les variables d'entrada (25%)	Etiqueta correctament tots el símbols lògics i les entrades i eixides del circuit resultant. (25%)	
3.3.1	Correcte (100%)				
3.3.2	Presenta un estructura de nivells (25%)	En cadascun dels nivells multiplica per 8 (25%)	Suma els muxs que empra en cada nivell (25%)	El resultat és correcte en tots els aspectes (25%)	
3.4.1	Identifica la quantitat de multiplexors necessaris (40%)	Interconnecta els multiplexors correctament (20%)	Connecta correctament les variables de selecció (20%)	Connecta juntes totes les entrades d'habilitació (20%)	
3.4.2 i 3.4.11	Raona teòricament sobre la composició de multiplexors de grans mides (50%)	Identifica la quantitat de multiplexors necessaris sense dibuixar-los (40%)	Determina si són necessàries o no portes addicionals (10%)		
3.4.3	Elabora la taula de veritat correctament, identificant i anomenant entrades i eixides (50%)	Selecciona el mètode de Karnaugh per a dur a terme el disseny (25%)	Completa el disseny correctament (25%)		
3.4.4	Dibuixa correctament el símbol lògic, i identifica totes les entrades i totes les eixides. (25%)	Dibuixa correctament el símbols lògics dels multiplexors bàsics utilitzats. (25%)	Identifica el nombre de multiplexors bàsics necessaris. (25%)	Identifica i connecta correctament les entrades i eixides del circuit. (25%)	
3.4.5	Correcte (100%)				

Ejer.	A	B	C	D	E
3.4.6 3.4.7 3.4.10	Indica correctament els nivells de la composició (10%)	Connecta correctament les entrades de dades (40%)	Connecta correctament les entrades de selecció (50%)		
3.4.8 i 3.4.9	Correcte (100%)				
3.4.12	Connecta correctament les entrades de dades (25%)	Connecta correctament les entrades de selecció (25%)	Connecta correctament les habilitacions (50%)		
3.5.1 i 3.5.2	Raona sobre l'ús de circuits combinacionals bàsics (40%)	Utilitza correctament el descodificador i el codificador (20%)	Utilitza correctament el multiplexor i el demultiplexor (20%)	Raona sobre la interconnexió de circuits combinacionals bàsics (10%)	Interconnecta correctament uns quants circuits bàsics (10%)