d)

a)

Direcciones lógicas: 16 bits-> 4 bits tabla pag 1 nivel + 4 bits tabla pag 2° nivel + 8 bits desplazamiento Direcciones físicas: 24 bits -> 16 n° de marco + 8 desplazamiento

b) De las referencias eliminamos las repetidas y dejamos solo los bits de página, con lo que obtenemos la serie de referencias:

Marc	Referencias a páginas									
0	A,1	В,2	В,3	(B,4)	(A, 1)	(B,5)	(A,3)	(B, 3)	(A, 2)	(B,1)
0	A,1	A,1	A,1	(A,1)	(A, 1)	(B,1)				
1		В,2	В,2	(B,2)	(B, 2)	(B, 2)	(A,3)	(A, 3)	(A, 3)	(A, 3)
2			В,3	(B,3)	(B, 3)					
3				(B,4)	(B, 4)	(B 4)	(B, 4)	(B, 4)	(A,2)	(A, 2)
4						(B,5)	(B,5)	(B,5)	(B,5)	(B,5)

(A, 0x01), (B, 0x02), (B, 0x03), (B, 0x04), (A, 0x01), (B, 0x05), (A, 0x05)

(B, 0x03), (A, 0x02), (B, 0x01)

Todas las referencias pertenecen a la página 0 de primer

Total 8 Fallos de Página (5 fallos sin reemplazo + 3 con reemplazo)

C)

Se trata de la página de (A,0x01) que no está en memoria → se generaría fallo de página ya que se trata de una página que pertenece al proceso > la victima según LRU sería (B,0x05) en el marco 4, luego Dirección física=0x000445

d)

256 es el grado de multiprogramación