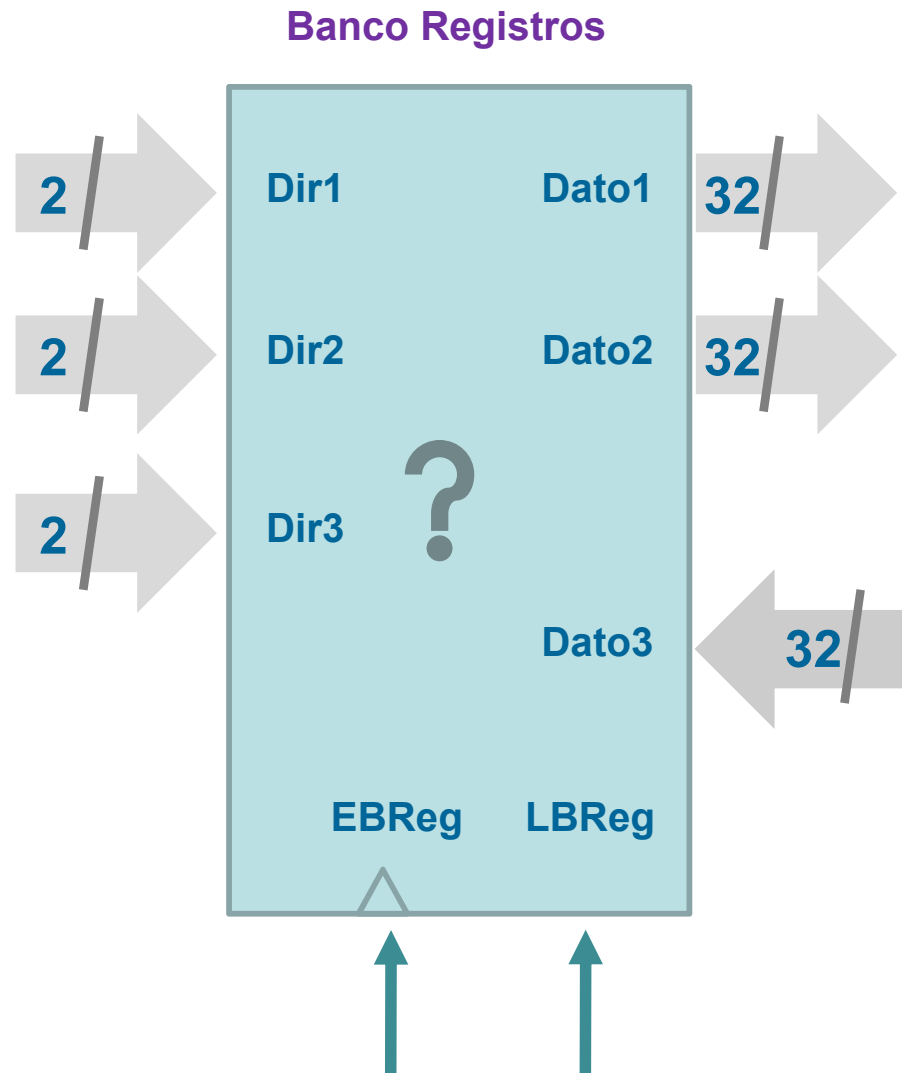


Implementación de un Banco de 4 registros de 32 bits



Operación Lectura (por nivel)

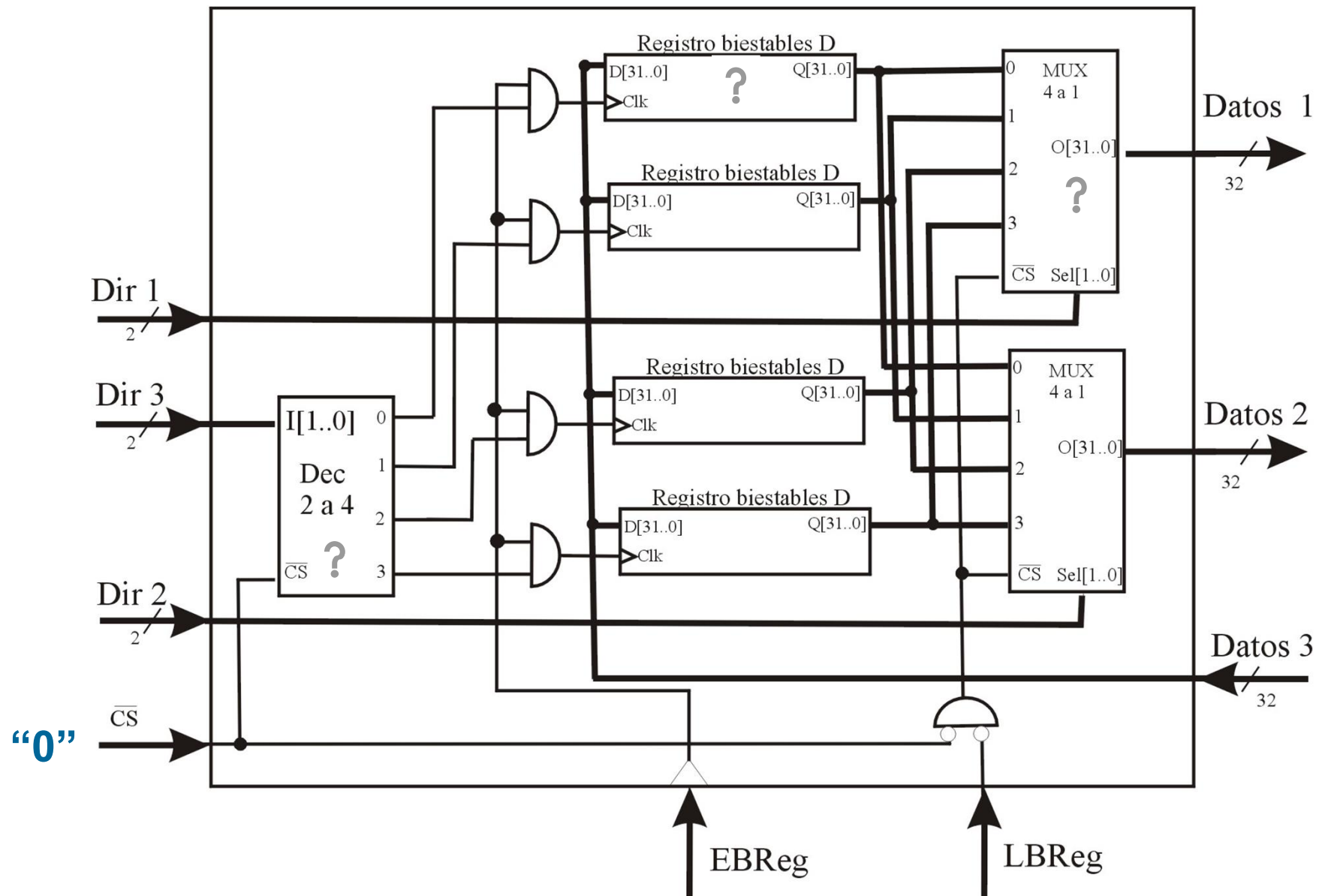
- LBReg = “1”
- Dir1 y Dir 2
✓ direcciones de los registros a leer
- Dato1 y Dato2 muestran el contenido de los registros

Operación Escritura

(por flanco)

- EBReg = “flanco de subida”
- En el registro Dir3 se escribe el dato Dato3

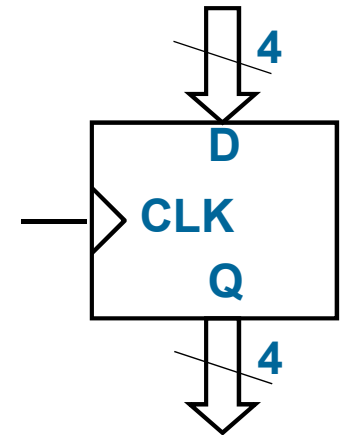
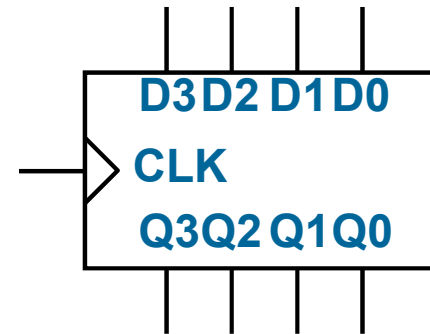
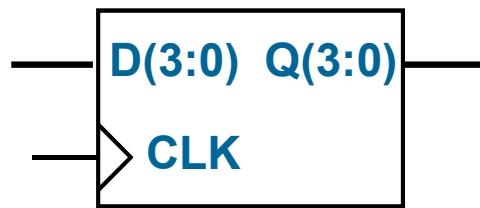
Banco de Registros (ejem. Solo 4 reg.)



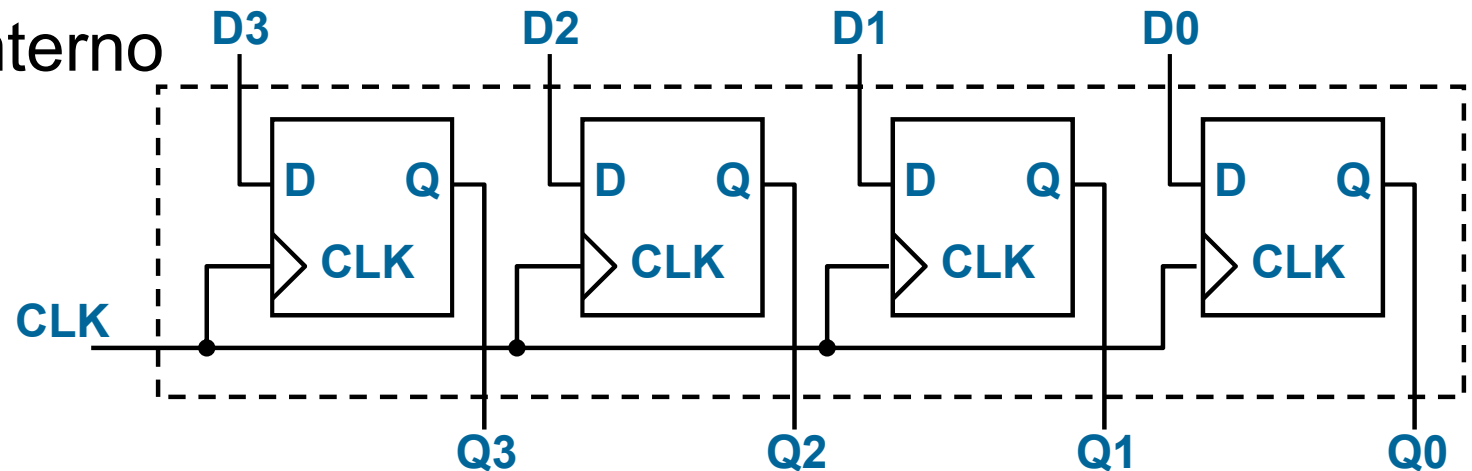
Registro tipo D (Ejem. 4 bits)

- Ejemplo: Registro de almacenamiento de 4 bits activo por flanco de subida

- Símbolos lógicos posibles

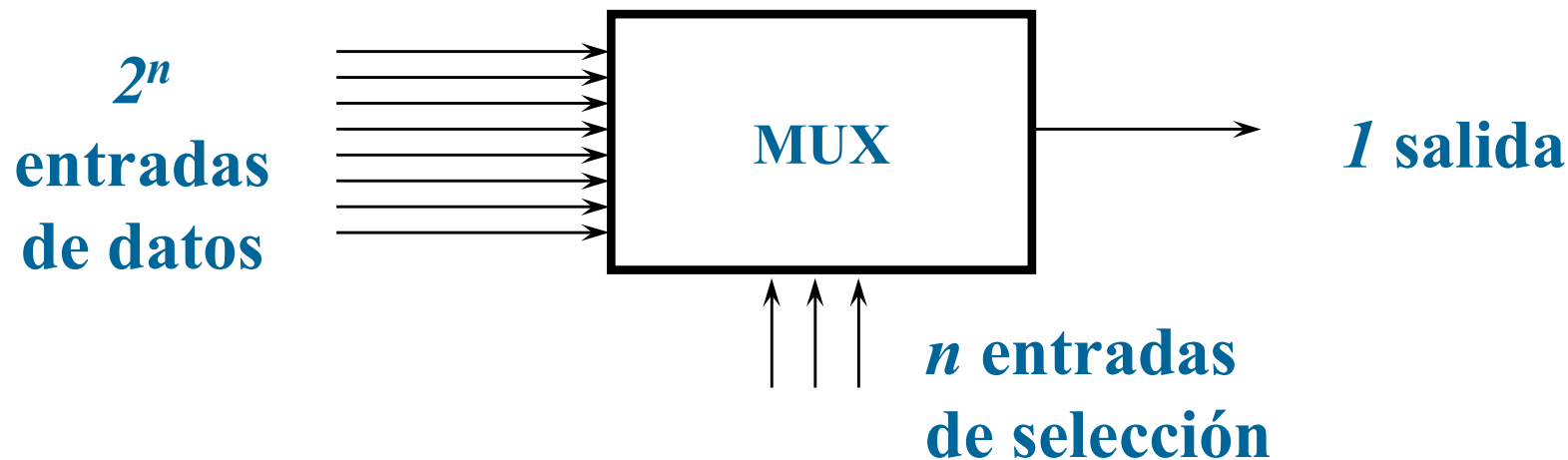


- Esquema interno



¿Qué es un multiplexor?

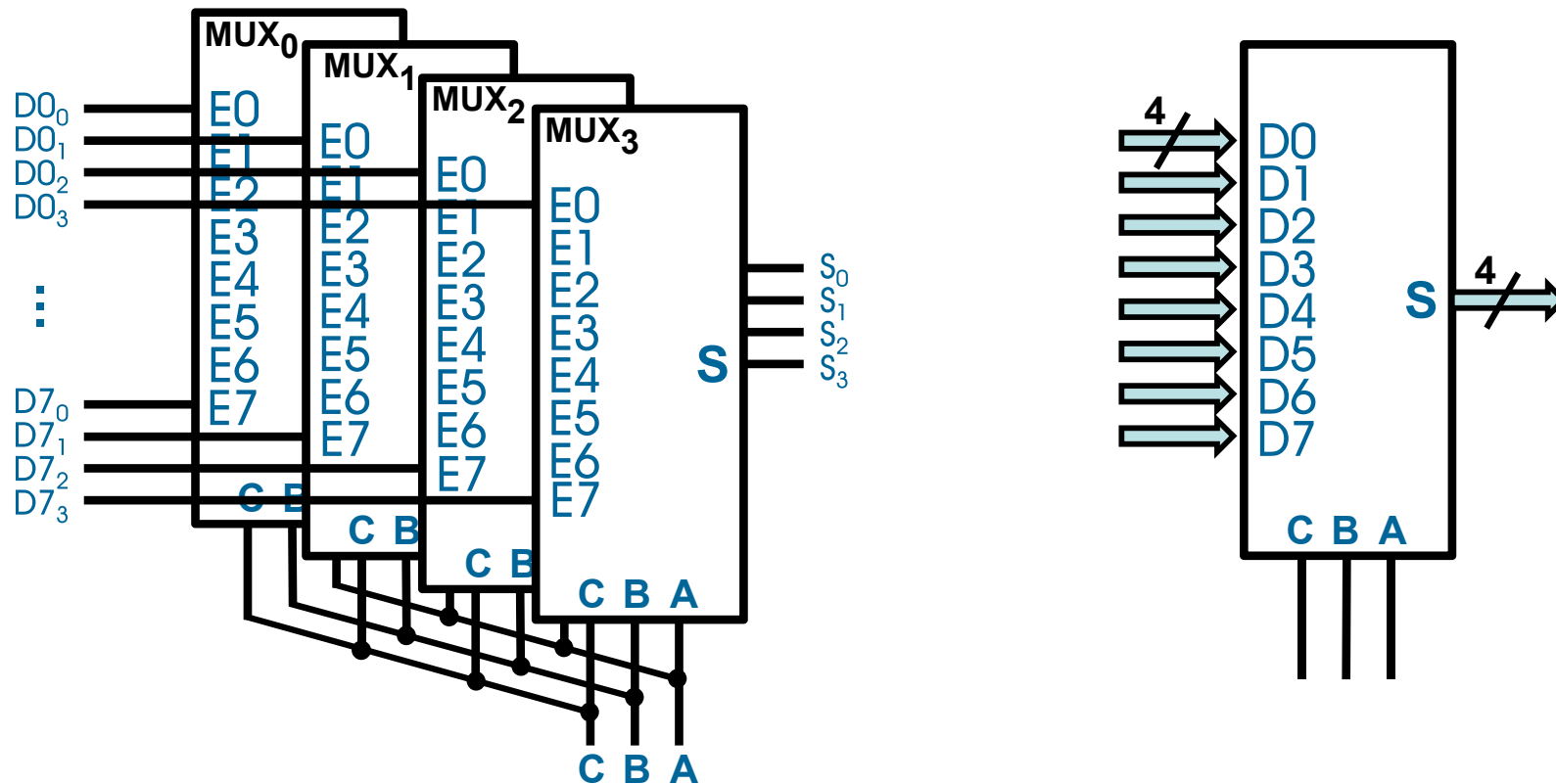
- Circuito combinacional muy utilizados en los caminos que sigue la información en los sistemas informáticos
- Las líneas de selección indican qué entrada se obtendrá en la salida

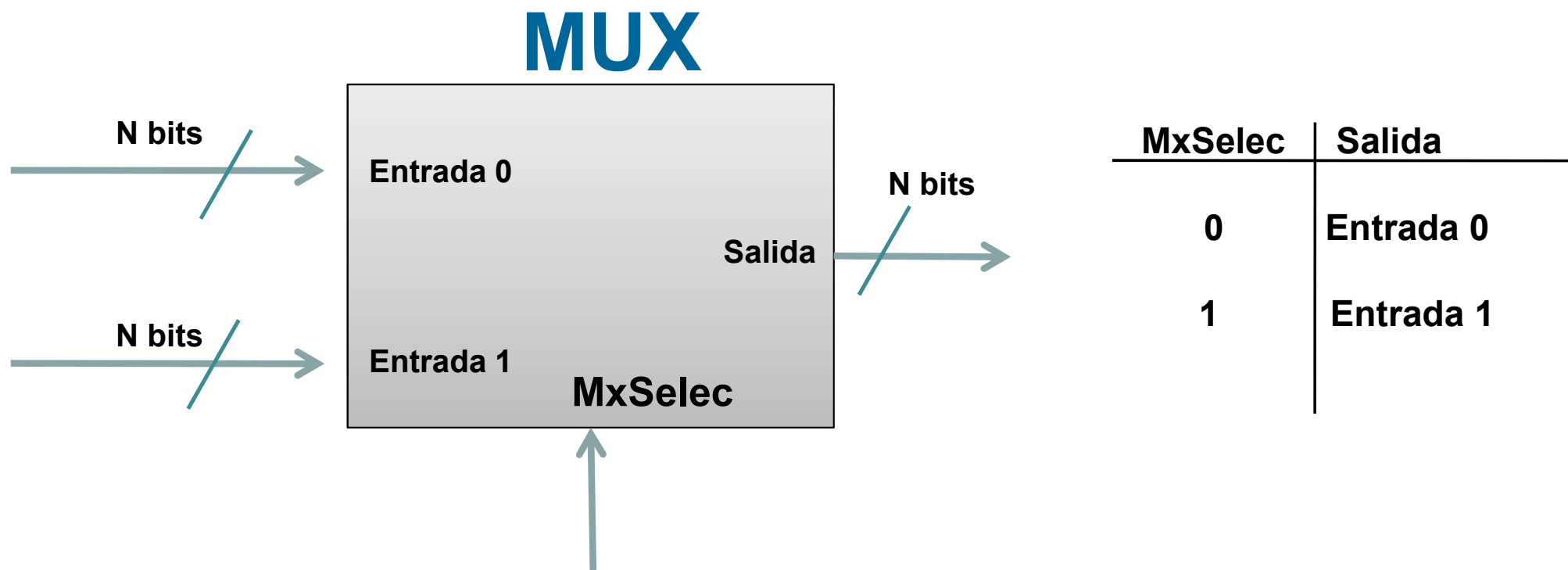


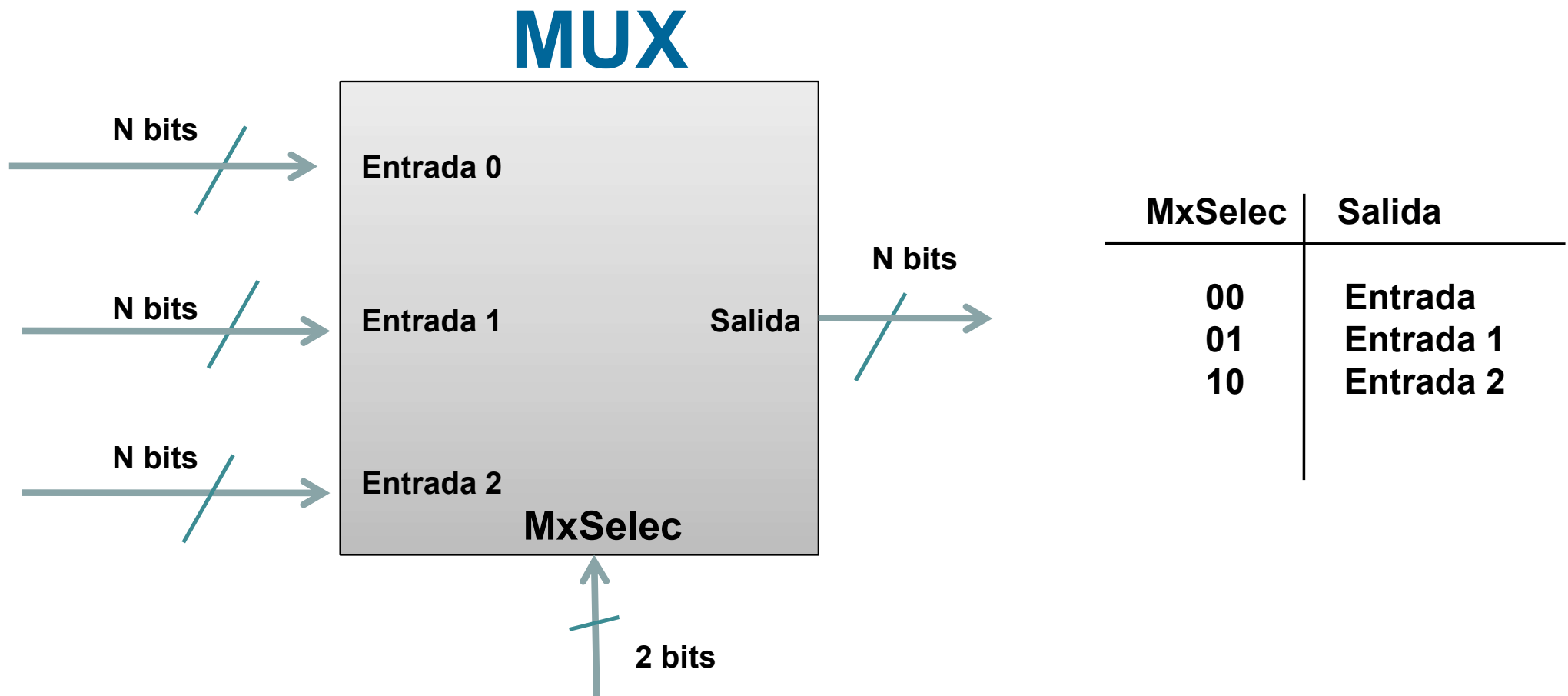
¿Y si las entradas son de n bits?

FCO

- Se colocarán “n” multiplexores
 - Ejemplo: MUX de 8 entradas de datos de 4 bits

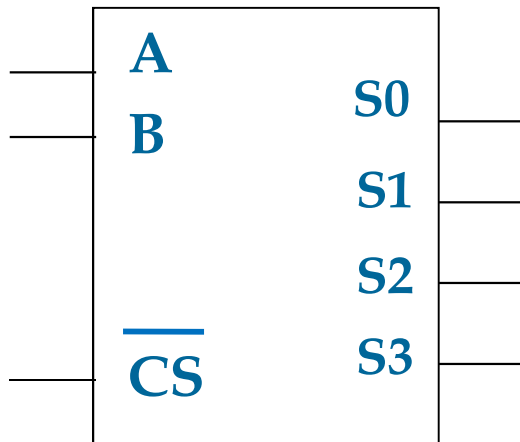






- Decodificador binario

Si la entrada $\overline{CS} = "0"$ la salida es:



ENTRADAS		SALIDAS			
B	A	S3	S2	S1	S0
0	0	0	0	0	1
0	1	0	0	1	0
1	0	0	1	0	0
1	1	1	0	0	0

Si $\overline{CS} = "1"$ todas las salidas son cero.