

Programación orientativa T5: Tecnología de memorias semiconductoras

Tiempo estimado: 4 sesiones

Recursos didácticos

- Transparencias comentadas *Memorias Online*, en PoliformaT
- Ejercicios propuestos
- Ejercicios resueltos
- Videos

Sesión	Contenidos
1	Organización básica. Memorias no volátiles (I). ROM. Transparencias 1-13 Ejercicios: 1, 2, 3
2	Memorias no volátiles (II). ROM, Flash. Transparencias 14-19 Vídeo Design with ROM (incluye transcripción) Ejercicios: 5, 18, 21, 23, 27
3	Memorias SRAM (I). Estructura. Celda de almacenamiento. Transparencias 20-28 Vídeo SRAM (incluye transcripción) Ejercicios: 15, 17, 20, 26
4	Memorias SRAM (II). Cronogramas de lectura y escritura. Memorias DRAM. Celda de almacenamiento. Transparencias 29-36 Vídeo DRAM (incluye transcripción) Ejercicios: 13, 22, 28, 29

*Nota: tanto la planificación como los ejercicios recomendados son **orientativos**. Tenga en cuenta que el profesor de su grupo puede adaptarla a la marcha del mismo.*