



Apéndice. Periféricos del PCSpim

El teclado

Interfaz del teclado (DB = 0xFFFF0000, Int0)

Nombre	Dirección	Acceso	Estructura
Estado/órdenes	DB	LE	
Datos	DB+4	L	

Registro de órdenes y estado (Lectura/escritura. Dirección = Base)



- R (bit 0, sólo lectura). Indicador de dispositivo preparado: R = 1 cada vez que se pulsa una tecla
- Cancelación (hacer R = 0) : es necesario realizar un acceso de lectura en el registro de datos.
- E: (bit 1, lectura/escritura). Habilitación de la interrupción (mientras E = 1, el valor R = 1 activa la línea de interrupción del dispositivo)

Registro de datos (Sólo lectura. Dirección = Base + 4)

- COD (bits 7...0). Código ASCII de la tecla pulsada. Leer de este registro provoca que R = 0.

La consola

Interfaz de la consola (DB = 0xFFFF0008, Int1)

Nombre	Dirección	Acceso	Estructura
Estado/órdenes	DB	LE	
Datos	DB+4	E	

Registro de órdenes y estado (Lectura/escritura. Dirección = Base)

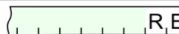
- R (bit 0, sólo lectura). Indicador de dispositivo preparado: R = 1 cuando la consola está disponible.
- Cancelación (R = 0) : cuando se escribe en el registro de datos.
- E: (bit 1, lectura/escritura). Habilitación de la interrupción (mientras E = 1, el valor R = 1 activa la línea de interrupción del dispositivo)

Registro de datos (Sólo escritura. Dirección = Base + 4)

- COD (bits 7...0). Código ASCII de del carácter que se ha de escribir en la consola. Escribir de este registro provoca que R = 0.

El reloj

Interfaz del reloj (DB = 0xFFFF0010, Int2)

Nombre	Dirección	Acceso	Estructura
Estado/órdenes	DB	LE	

Registro de órdenes y estado (Lectura/escritura. Dirección = Base)

- R (bit 1, lectura/escritura). Indicador de dispositivo preparado: R = 1 a cada segundo.
- Cancelación (R = 0): se escribirá en bit R un 0.
- E: (bit 0, lectura/escritura). Habilitación de la interrupción (mientras E = 1, el valor R = 1 activa la línea de interrupción del dispositivo)