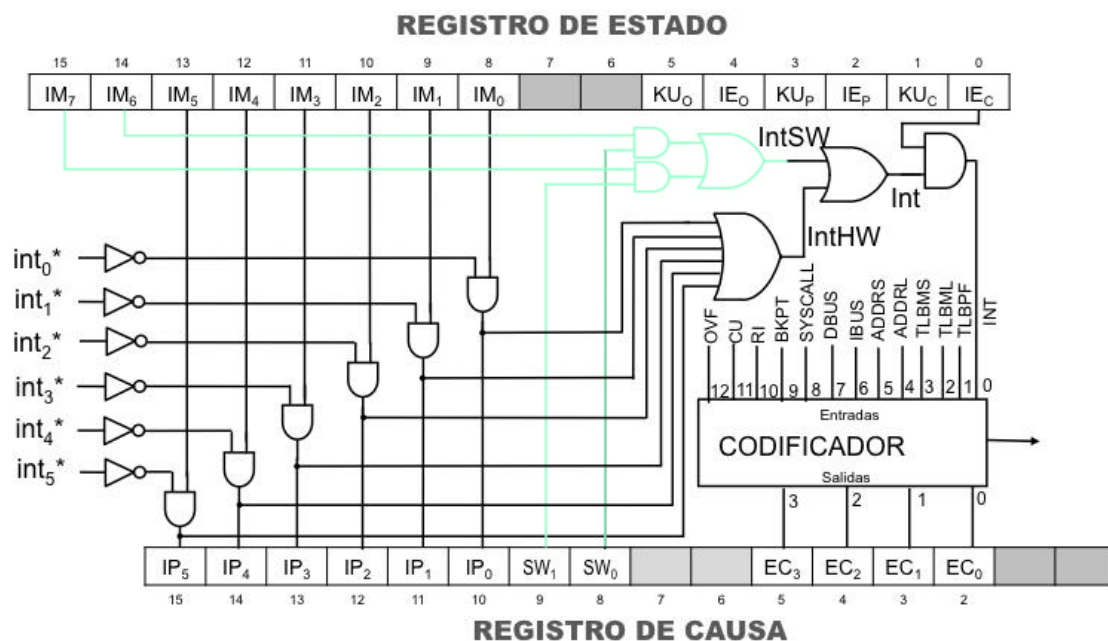


Apéndice. El coprocesador de excepciones

Registros

Número	Nombre	Descripción
\$12	Status	Máscara y habilitación de interrupciones
\$13	Cause	Tipo de excepciones e interrupciones pendientes
\$14	EPC	Dirección de la instrucción (PC) donde se produce la excepción.

Registros de estado y de causa



Causas de excepción

Cód	Nombre	Causa
0	INT	Interrupción (hardware o software)
1	TLBPF	(TLB) Intento de escritura en página protegida
2	TLBML	(TLB) Intento de lectura de instrucción en página inválida
3	TLBMS	(TLB) Intento de lectura de datos en página inválida
4	ADDRL	Error en dirección durante una operación de lectura
5	ADDRS	Error en dirección durante una operación de escritura
6	IBUS	Error en el bus externo
7	DBUS	Error en el bus externo
8	SYSCALL	Ejecución de instrucción de llamada al sistema operativo
9	BKPT	Ejecución de instrucción de punto de ruptura
10	RI	Ejecución de instrucción reservada (ilegal)
11	CU	Coprocesador no utilizable
12	OVF	Desbordamiento aritmético