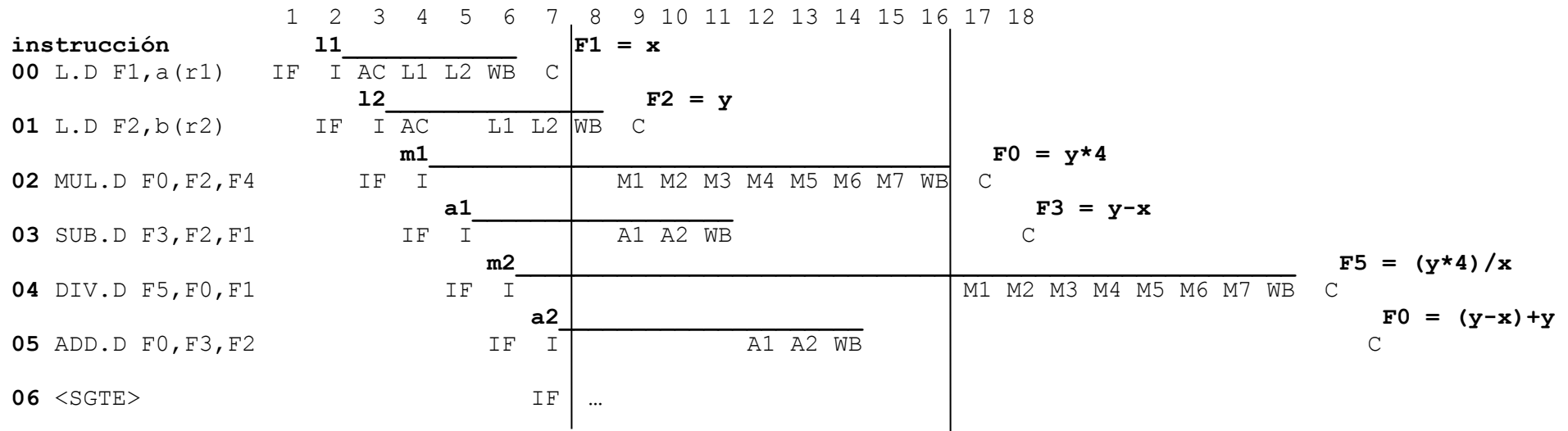


Diagrama instrucción/tiempo del Tema 2.4, ejemplo 1



Estado al final del ciclo 7

ROB

	I/C	I	WB	I	WB	I	I ← Etapas que pueden modificar el campo
	busy	instr	completed	dest	value	pred	PC
00	NO	L.D F1,a(r1)	SÍ	F1	x		00
01	SI	L.D F2,b(r2)		F2			04
02	SI	MUL.D F0,F2,F4		F0			08
03	SI	SUB.D F3,F2,F1		F3			12
04	SI	DIV.D F5,F0,F1		F5			16
05	SI	ADD.D F0,F3,F2		F0			20
06	NO						

Registros

	F0	F1	F2	F3	F4	F5	R1	R2
I/C	rob	05	00	01	03	04		
C	value	x			4.0		8	32

← La marca depende de la última instr. que ha hecho I pero no C con destino registro

← Sólo hay que mirar qué instrucción ya ha hecho C

Tampones de lectura

	I/WB	I/WBprod	I	AC	I	L2	← Etapas que pueden modificar el campo
	busy	Q1	V1	disp	addr	rob	result
11	NO	8	a	8+a	00	x	
12	SI	32	b	32+b	01	y	

I/WBprod: Comprobar estado productoras en diagrama

Estaciones de reserva

	I/WB	I	I/WBprod	I/WBprod	I	A2/M7	← Etapas que pueden modificar el campo
	busy	op	Q1	V1	Q2	V2	rob result
a1	SI	-	01			x	03
a2	SI	+	03		01		05
m1	SI	*	01			4.0	02
m2	SI	/	02			x	04

I/WBprod: Comprobar estado productoras en diagrama