

APÉNDICE 2. Registro de Estado del MIPS R2000

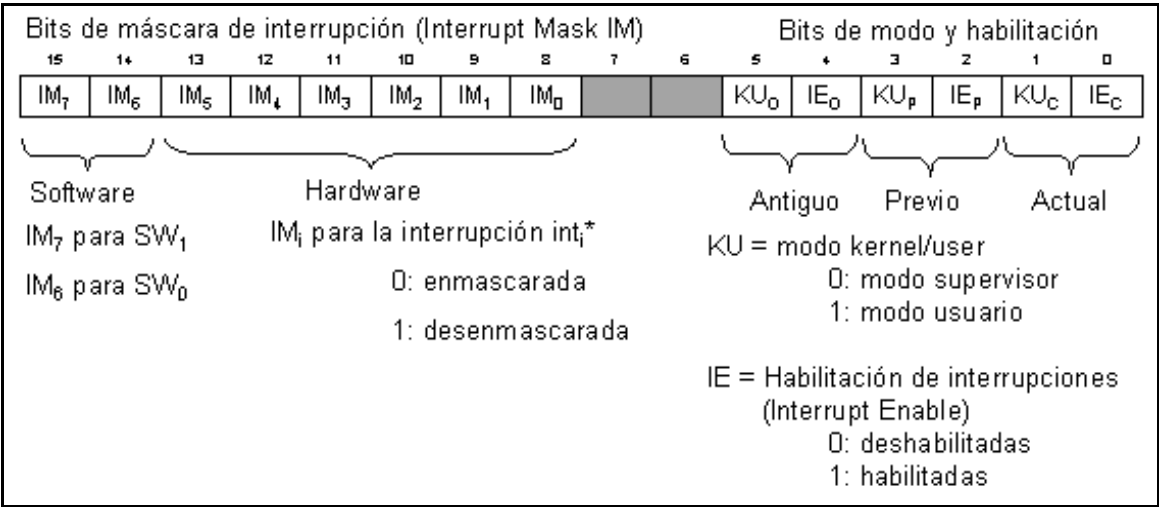


Figura 3: Registro de estado.