

FCO – Tema3 – Ejercicios – Rúbricas

Ejer.	A	B	C	D	E
3.1.1	Completa la tabla de verdad de un decodificador (50%)	Interpreta correctamente la activación de la entrada de habilitación a nivel alto o bajo (25%)	Interpreta correctamente la activación de las salidas a nivel alto o bajo (25%)		
3.1.2	Dibuja correctamente el símbolo lógico, identificando todas las entradas y salidas. (25%)	Interpreta correctamente la activación de la entrada de habilitación a nivel alto o bajo (25%)	Interpreta correctamente la activación de las salidas a nivel alto o bajo (25%)	Identifica y soluciona correctamente los casos imposibles (25%)	
3.1.3	Dibuja bien el símbolo lógico (10%)	Especifica X en las salidas, (50%)	Salidas a uno y cero correctamente (40%)		
3.2.1	Identifica el número de decodificadores necesario (40%)	Utiliza las entradas de habilitación para la activación de los decodificadores (20%)	Utiliza las variables de mayor peso para la selección de los decodificadores (20%)	Conecta correctamente las variables de entrada (20%)	
3.2.2	Razona teóricamente sobre la composición de decodificadores de gran tamaño (50%)	Identifica el número de decodificadores necesario sin dibujarlos (40%)	Determina si son necesarias o no puertas adicionales (10%)		
3.2.3 al 3.2.7	Identifica el número de decodificadores necesario y su organización (20%)	Conecta correctamente las variables de entrada. No hay entrada de habilitación. (26,67%)	Utiliza correctamente las entradas de habilitación para la activación de los decodificadores, con niveles de activación correctos. (26,67%)	Etiqueta correctamente los símbolos lógicos y las entradas y salidas del circuito (26,67%)	
3.3.1	Bien (100%)				
3.3.2	No está bien porque se ha equivocado en una operación aritmética (producto o potencia) o falta el paso final. (75%)	organiza en niveles, suma los multiplexores de cada nivel,.. pero no acaba de hacerlo bien. (25%)			
3.4.1	Identifica el número de multiplexores necesario (40%)	Interconecta los multiplexores correctamente (20%)	Conecta correctamente las variables de selección (20%)	Conecta juntas todas las entradas de habilitación (20%)	
3.4.2 y 3.4.11	Razona teóricamente sobre la composición de multiplexores de gran tamaño (50%)	Identifica el número de multiplexores necesario sin dibujarlos (40%)	Determina si son necesarias o no puertas adicionales (10%)		

Ejer.	A	B	C	D	E
3.4.3	Elabora la tabla de verdad correctamente, identificando y nombrando entradas y salidas (50%)	Selecciona el método de Karnaugh para llevar a cabo el diseño (25%)	Completa el diseño correctamente (25%)		
3.4.4	Dibuja correctamente el símbolo lógico del circuito, identificando todas las entradas y salidas. (25%)	Dibuja correctamente los símbolos lógicos de los mux. básicos usados. (25%)	Identifica el número de mux. básicos necesarios. (25%)	Identifica y conecta correctamente las entradas y salidas del circuito (25%)	
3.4.5	Bien (100%)				
3.4.6 y 3.4.7 y 3.4.10	Bien nivel (10%)	Bien conectadas entradas de datos (40%)	Bien conectadas entradas de selección (50%)		
3.4.8	Bien (100%)				
3.4.9	Bien (100%)				
3.5.1 y 3.5.2	Razona sobre el uso de circuitos combinacionales básicos (40%)	Utiliza correctamente el decodificador y el codificador (20%)	Utiliza correctamente el multiplexor y el demultiplexor (20%)	Razona sobre la interconexión de circuitos combinacionales básicos (10%)	Interconecta correctamente varios circuitos básicos (10%)