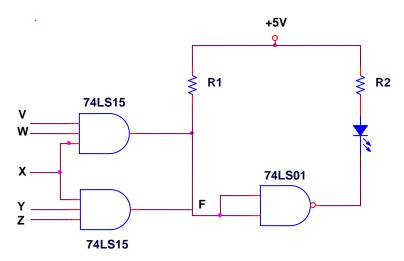
### TEMA 3 – Introducción a las familias lógicas – Ejercicios de conexión y compatibilidad

El circuito siguiente utiliza puertas con salida en colector abierto (circuitos integrados 74LS01 y 74LS15) para implementar "lógica cableada" y para activar el LED de salida.



- A. Escriba la expresión lógica para la función implementada por el circuito en la señal F.
- **B.** Cuando F = '1', ¿el LED está apagado o encendido?
- C. Diseñe R2, suponiendo que la corriente por el LED encendido es I<sub>LED</sub> = I<sub>OLmax</sub> y que V<sub>LED</sub> = 1.2V.
   D. Teniendo en cuenta las siguientes características para los circuitos integrados 74LS01 y 74LS15, calcule el rango de valores permitido para R1:

Vcc	V <sub>IHmin</sub>	V <sub>ILmax</sub>	V <sub>OLmax</sub>	I <sub>IHmax</sub>	I <sub>OHmax</sub> (fugas)	l <sub>OLmax</sub>	l <sub>ILmax</sub>
5 V	2.5V	0.8 V	0.5 V	20 μΑ	100 μΑ	7 mA	-0.36 mA

## TEMA 3 - Introducción a las familias lógicas - Ejercicios de conexión y compatibilidad

2. Sea un circuito TTL con 4 puertas NOT 7405 con salida en colector abierto conectadas entre sí, unidas a su vez a 2 puertas NOR 7402, según puede verse en la figura adjunta. Determine el rango de valores permitido para la resistencia de pull-up  $R_L$ .

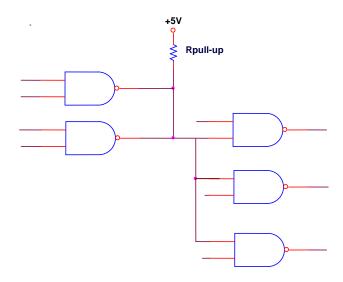
		Vcc
		₹ RL
<b>7405</b> V <sub>cc</sub> = 5V	<b>7402</b> V <sub>cc</sub> = 5V	A 7405
$V_{OLmax} = 0.4V$ $I_{OHmax} = 0.25mA$ $I_{OLmax} = 16mA$	$V_{IHmin} = 2.4V$ $I_{IHmax} = 40\mu A$ $I_{ILmax} = -1.6mA$	7405 F 7402
		<b>C</b> 7405
		<b>D</b> 7402

# TEMA 3 – Introducción a las familias lógicas – Ejercicios de conexión y compatibilidad

3. Se quiere realizar la conexión de la figura. Basándose en los parámetros del fabricante, diseñe los elementos necesarios para llevarla a cabo.

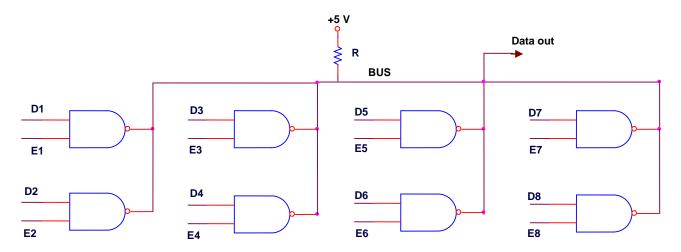
#### Parámetros:

$$\begin{split} &V_{OHmin}=2.4V\\ &V_{OLmax}=0.4V\\ &I_{OHmax}=0.25~mA\\ &I_{IHmax}=40~\mu A\\ &I_{OLmax}=16~mA\\ &I_{ILmax}=-1.6~mA \end{split}$$



### TEMA 3 - Introducción a las familias lógicas - Ejercicios de conexión y compatibilidad

4. La figura muestra 8 salidas en drenador abierto conectadas a un bus. En un momento dado, solo una puerta es habilitada, permaneciendo las otras con un nivel alto en la salida. Atendiendo a las especificaciones de las puertas, indique el valor máximo y mínimo de la resistencia de *pull-up* R.



[A]  $0.5K \le R \le 4.7K$ 

[B]  $0.5K \le R \le 10K$ 

[C]  $1.5K \le R \le 3.3K$ 

[D]  $1.17K \le R \le 29K$ 

#### Especificaciones puertas:

 $I_{OLmax} = 4mA$ ,

 $V_{OLmax} = 0.33V$ 

 $V_{OHmin} = 3.84V$ 

 $I_{OHmax} = 5\mu A$  (corrientes de fuga en el nivel alto de salida)