Examen Parcial de FCO – Temas 1 al 4

23 de enero 2020

APELLIDOS:		NOMBRE:		
DNI:	FIRMA:			
•	lativa: La duración del examen es de 2:00h. Por favor, escriba su nombre y apellidos en letra DEBE responder en el espacio asignado. No se permiten calculadoras ni apuntes. Debe permanecer en silencio durante la realizaci No se puede abandonar el examen hasta que el p Debe tener una identificación en la mesa a la visi UPV, tarjeta residente, etc.)	ión del examen. profesor lo indique.		
1. (1,00 punto) Dado el siguiente número octal: A = 27,34 ₈				
Se	<u>pide</u> :			
a)	a) (0'6 puntos) Su valor en decimal. Indique cuatro decimales de precisión (Justificar/mostrar cálculos).			
	$2 \times 8^{1} + 7 \times 8^{0} + 3/8 + 4/64 = 16 + 7 + 0.375$ 3/8 = 0.375 4/64 = 0.0625			
b)	(0,2 puntos) Su valor en binario. (Justificar/n	nostrar cálculos)		
	Cada dígito lo represento en tres bits 010111,011100 ₂			
c)	(0,2 puntos) Su valor en hexadecimal. (Justi	ficar/mostrar cálculos)		
	Reagrupamos desde binario, a grupos de 4	bits y luego convertimos		
	$0001\ 0111,0111\ 0000_2 = 17,70_{16}$			

Examen Parcial de FCO

23 de enero 2020

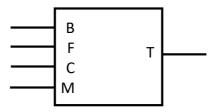
2. **(2 puntos)** En la Escuela de Informática han decidido poner una máquina expendedora de bolis y folios para los alumnos que los olvidan en casa. La máquina debe suministrar un **Boli** cuando está pulsada la opción B, y un **Folio** cuando está pulsada la opción F.

Para evitar atascos resulta imposible activar la opción de compra de Bolis y Folios al mismo tiempo. Se dispone además de dos sensores C y M. El primero nos indica, activándose, si se ha metido la **Cantidad** de dinero correspondiente a la opción que queremos comprar y el segundo se activa cuando ya no quedan productos disponibles indicando **Malasuerte**.

Si se cumplen las condiciones de suministro, un motor deberá abrir una **Trampilla** que dé acceso a los bolis y folios. Nos piden que diseñemos en FCO el circuito lógico que controle el motor de apertura de la Trampilla de la máquina y para ello os pedimos vuestra colaboración dibujando el símbolo lógico y completando la tabla de verdad del circuito.

Todas las entradas y salidas son activas a nivel alto.

a) (0,25 puntos) Dibuje el símbolo lógico del circuito



b) (1,75 puntos) Tabla de verdad

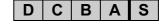
В	F	С	М	Т
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	1
0	1	1	1	0
1	0	0	0	0
1	0	0	1	0
1	0	1	0	1
1	0	1	1	0
1	1	0	0	X
1	1	0	1	X
1	1	1	0	X
1	1	1	1	X

Entradas imposibles: activar la opción de compra de Bolis y Folios al mismo tiempo
Apertura de la trampilla:

(a)Folios+Cantidad+NoMalasuerte

(b)Bolis+Cantidad+NoMalasuerte En el resto la trampilla está cerrada

3. **(1,5 Puntos)** Dada la siguiente tabla de verdad:



a) **(0,5 Pu** canónic la funci anterior

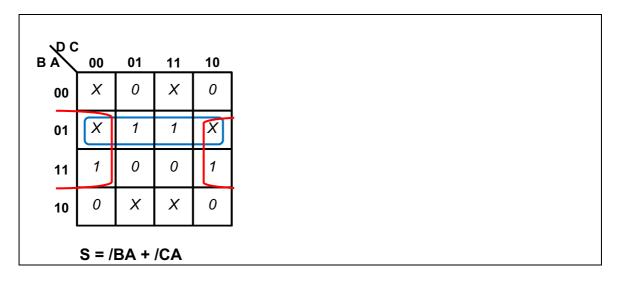
> sumator respecti

Examen Parcial de FCO

23 de enero 2020

0	0	0	0	Χ
0	0	0	1	Χ
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	1
0	1	1	0	Χ
0	1	1	1	0
1	0	0	0	0
1	0	0	1	Χ
1 1 1	0	1	0	0
1	0	1	1	1 X
1	1	0	0	Χ
1	1	0	1	1 X
1	1	1	0	Χ
1	1	1	1	0

b) (1 Punto) Simplifique la función correspondiente en forma de suma de productos (por unos), mediante mapas de Karnaugh



4. **(0,5 puntos)** Para la expresión algebraica siguiente, aplique las propiedades del álgebra de Boole para obtener la expresión equivalente utilizando únicamente puertas NOR de dos entradas Indique los pasos realizados y las propiedades aplicadas en cada paso

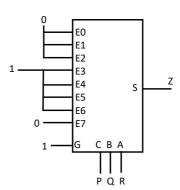
$$(a \cdot b \cdot c) + (a + d) = \text{Involución } \overline{(a \cdot b \cdot c)} + (a + d) = \\ \text{De Morgan } (\overline{a} + \overline{b} + \overline{c}) + (a + d) = \\ \text{asociativa para la OR de a, b y c } (\overline{(\overline{a} + \overline{b}) + \overline{c}}) + (a + d) = \\ \text{involución, tres veces, para obtener NOR (convirtiendo las OR)}$$

5. **(0,5 puntos)** Implemente la siguiente función lógica utilizando un multiplexor CON ENTRADA DE HABILITACIÓN ACTIVA A NIVEL ALTO.

$$Z(P,Q,R) = \sum_{P,Q,R} (3,4,5) + \sum_{\emptyset} (1,2,6)$$

Solucion:

P	Q	R	S
0	0	0	0
0	0	1	X
0	1	0	X
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	X
1	1	1	0



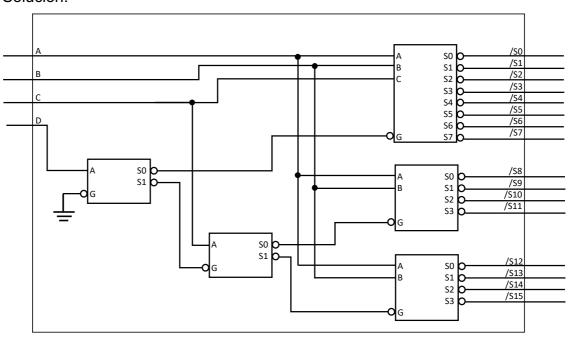
Esta es una posible solución. Las entradas 1, 2 y 6 las podemos poner tanto a valor lógico 0 como a valor lógico 1.

Examen Parcial de FCO 23 de enero 2020

- 6. **(1 punto)** Para el diseño de un decodificador de 4 a 16 **SIN** entrada de habilitación y con salidas activas a nivel bajo se dispone de los siguientes componentes:
 - 1 decodificador de 3 a 8 **CON** entrada de habilitación /G y salidas activas a nivel bajo.
 - 2 decodificadores de 2 a 4 **CON** entrada de habilitación /G y salidas activas a nivel bajo.
 - 2 decodificadores de 1 a 2 **CON** entrada de habilitación /G y salidas activas a nivel bajo.

Dibuje el esquema y etiquete todas las entradas y salidas de los componentes y del decodificador construido. No se puede utilizar ningún componente adicional a los indicados.

Solución:

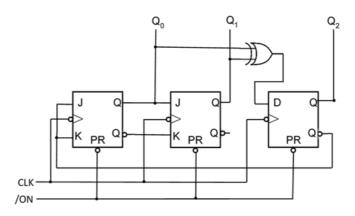


Examen Parcial de FCO

23 de enero 2020

7. **(1 punto)** Rellene la tabla de funcionamiento del biestable mostrado en la figura.

8. (2,5 puntos) A partir del siguiente circuito secuencial:



Se pide:

a) (0.5 puntos) Obtenga las funciones para las entradas de los biestables del circuito

$$J_0 = /Q_2$$
; $K_0 = /Q_2$
 $J_1 = Q_0$; $K_1 = /Q_0$
 $D_2 = (Q_0 \oplus Q_1)$

b) (2 puntos) Obtenga el cronograma de funcionamiento

La cuenta del circuito secuencial es: 7 3 2 5 7 3 2 5

