**Lab5**

שאלה 1

בHarvard architecture למעבד יש 2 זכרונות sram בגודל המקורי של sram, אחד להוראות: srami ואחד למידע: sramd.

יתרונות:

* מאפשר ל"חסוך" בתלויות קריאה וכתיבה לזיכרון - מפני שכתיבה וקריאה של data מופרדת מקריאה של ההוראה מהזיכרון האחר. כלומר, חוסך זמן ריצה.
* יותר בטיחותי מבחינת ניהול זיכרון: כתיבת מידע לא יכולה לדרוס את התוכנית.

חסרונות:

* משתמש בפי 2 זיכרון מהארכיטקטורה הקודמת
* צריך לתמוך בכתיבות וקריאות ל2 זכרונות שונים - ללא דריסות זיכרון

שאלה 2

שאלה 3

שאלה 4

שאלה 5

שאלה 6

שאלה 7