|  |  |
| --- | --- |
| **Lab 0 FPGA Test** | |
| 學號: 109062202 | 姓名: 陳禹辰 |

一張含有 文字, 電子用品, 電路 的圖片

自動產生的描述

FPGA 編號：LDLab F0032

(請填入你的FPGA編號)

FPGA編號

(檢查正常請打)

 可正常通電，傳輸線接上電腦後 POWER LED (LD20) 有亮紅燈。

 可正常 Program, Program 後 DONE LED (LD19) 有亮綠燈。

 LED (LD15-LD0) 正常。

 Slide Switches (SW15-SW0) 正常。

 7-Segment Display正常。

 Pushbuttons (BTNU, BTND, BTNL, BTNR, BTNC) 正常。

有問題請聯絡助教 <eecs2070@gmail.com> 並簡述於下：

|  |
| --- |
|  |