/SU/FSI/MASTER/INFO/MU4IN503 (APS) Analyse des Programmes et Sémantique

Janvier 2021

Pascal Manoury - Romain Demandeon pascal.manoury@lip6.fr

6: APS2: tableaux

Tableaux

Structure séquentielle statique

Zone mémoire contigüe

- ► taille fixe
- ► lecture/écriture indicée

(bloc mémoire)

(longueur)

(position)

APS2

Type Syntaxe

```
Un nouveau type paramétré: vec (vec bool) (vec int) (vec (vec int)) etc. Restriction au types représentables en mémoire Storable \ types STYPE := bool | int | ( vec STYPE )
```

| (Types -> Type)

Restriction justifiée par la sémantique

Type ::= SType

Déclaration de variable

Syntaxe

On n'admet que des types représentables en mémoire

Remarque : on aurait pu aussi le repérer au typage (cf. régle de typage (VAR) de APS1a)

Opérateurs

Syntaxe

```
Trois opérateurs primitifs : alloc len nth (EXPR)
```

Affectation

- une nouvelle expression assignable
- ▶ un nouveau non terminal LVALUE

```
STAT ::= ...

| SET LVALUE EXPR
| ...

LVALUE ::= ident
| ( nth LVALUE EXPR )
```

Opérateurs Typage

Opérateurs polymorphes

```
Pour tout type t:

(ALLOC) \operatorname{si} \Gamma \vdash_{\operatorname{EXPR}} e : \operatorname{int}

\operatorname{alors} \Gamma \vdash_{\operatorname{EXPR}} (\operatorname{alloc} e) : (\operatorname{vec} t)

(LEN) \operatorname{si} \Gamma \vdash_{\operatorname{EXPR}} e : (\operatorname{vec} t)

\operatorname{alors} \Gamma \vdash_{\operatorname{EXPR}} (\operatorname{len} e) : \operatorname{int}

(NTH) \operatorname{si} \Gamma \vdash_{\operatorname{EXPR}} e_1 : (\operatorname{vec} t) \operatorname{et} \operatorname{si} \Gamma \vdash_{\operatorname{EXPR}} e_2 : \operatorname{int}

\operatorname{alors} \Gamma \vdash_{\operatorname{EXPR}} (\operatorname{nth} e_1 e_2) : t
```

Affectation

Typage

Valeurs modifiables : Ivalue

- ightharpoonup variables de type (ref t) (APS1a)
- expression (nth e_1 e_2) lorsque e_1 est de type (vec t)

```
Nouvelle relation de typage : \vdash_{\mathrm{LVAL}}
```

(SET) si
$$\Gamma \vdash_{\text{LVAL}} e_1 : t \text{ et si } \Gamma \vdash_{\text{EXPR}} e_2 : t$$
 alors $\Gamma \vdash_{\text{STAT}} (\text{SET } e_1 \ e_2) : \text{void}$

(LVAR) si
$$\Gamma(x) = (\text{ref } t)$$

alors $\Gamma \vdash_{\text{LVAL}} x : t$
(LNTH) si $\Gamma \vdash_{\text{EXPR}} e_1 : (\text{vec } t) \text{ et } \Gamma \vdash_{\text{EXPR}} e_2 : \text{int}$
alors $\Gamma \vdash_{\text{LVAL}} (\text{nth } e_1 e_2) : t$

Domaines sémantiques

Nouvelle valeur pour les tableaux : bloc mémoire

- une adresse pour le début de bloc (adresse de base)
- calcul d'adresse pour les éléments du bloc : adresse de base + décalage ¹

Domaine des adresses : A = N (entiers naturels) Identifier les adresses des blocs mémoires : B = A

Nouveau domaine de valeurs :

$$V = Z \oplus A \oplus B \oplus F \oplus FR \oplus P \oplus PR$$

Environnement : $E = ident \rightarrow V$ Mémoire : $S = A \rightarrow (Z \oplus B)$

1. arithmétique pointeur

Représentation d'un bloc

Intervalle d'adresses
$$[a, a + 1, \dots, a + n]$$

En mémoire :

- ▶ adresse a: taille du bloc (inZ(n))
- ▶ adresses a + 1 ... a + n: éléments du bloc (inZ(x) ou inB(a))

Fonction d'allocation : $allocb : S \times N \rightarrow (A \times S)$

$$allocb(\sigma, n) = (a, \sigma')$$

si et seulement si
 $n > 0$
et pour $i \in [0, n]$, $a + i \notin dom(\sigma)^2$
et $\sigma' = \sigma[a = InZ(n)]$

Expression: alloc

Sémantique

L'expression (alloc e) a un effet sur la mémoire

Nouveau domaine de \vdash_{Expr}

$$E \times S \times \text{Expr} \times (V \times S)$$

$$\rho, \sigma \vdash_{\text{Expr}} e \leadsto (v, \sigma')$$

(ALLOC) si
$$\rho, \sigma \vdash_{\text{EXPR}} e \leadsto inZ(n)$$
, avec $n > 0$,
si $allocb(\sigma, n) = (a, \sigma')$, avec $\sigma' = \sigma[a = inZ(n)]$,
alors $\rho, \sigma \vdash_{\text{EXPR}}$ (alloc $e) \leadsto (inB(a), \sigma')$

Expression: len et nth

Sémantique

La longueur est donnée par la 1ère valeur du bloc, à l'adresse de base du bloc :

(LEN) si
$$\rho, \sigma \vdash_{\text{EXPR}} e \leadsto (inB(a), \sigma')$$

alors $\rho, \sigma \vdash_{\text{EXPR}}$ (len $e) \leadsto (\sigma'(a), \sigma')$

Le i-ème élément est donné par décalage à partir de l'adresse de base du bloc :

$$\begin{array}{l} \text{(NTH)} \ \ \mathsf{si} \ \rho, \sigma \vdash_{\mathrm{EXPR}} e_1 \leadsto (\mathsf{inB}(\mathsf{a}), \sigma') \\ \ \ \ \ \mathsf{et} \ \mathsf{si} \ \rho, \sigma' \vdash_{\mathrm{EXPR}} e_2 \leadsto (\mathsf{inZ}(i), \sigma'') \\ \ \ \ \ \ \mathsf{alors} \\ \ \ \rho, \sigma \vdash_{\mathrm{EXPR}} (\mathsf{nth} \ e_1 \ e_2) \leadsto (\sigma''(\mathsf{a}+\mathsf{i}+1), \sigma'') \\ \mathsf{D\'efensif} : 0 < \mathsf{i} < \sigma(\mathsf{a}) \end{array}$$

Intruction: affectation

Sémantique

Nouvelle relation pour l'adresse assignable :

Distinguera 4 cas :

- 1. identificateur
 - 1.1 de variable (déclaration VAR)
 - 1.2 de bloc (de type (vec t))
- 2. n-ième d'un bloc
 - 2.1 valeur immédiate (inZ(x))
 - 2.2 bloc (inB(a))

lvalue

Sémantique

(LID0) si
$$x \in ident$$
, si $\rho(x) = inA(a)$
alors $\rho, \sigma \vdash_{\text{LVAL}} x \leadsto a$
(LID1) si $x \in ident$, si $\rho(x) = inB(a)$
alors $\rho, \sigma \vdash_{\text{LVAL}} x \leadsto a + 1$
(LNTH1) si $\rho, \sigma \vdash_{\text{LVAL}} e_1 \leadsto a$, si
 $\rho, \sigma \vdash_{\text{EXPR}} e_2 \leadsto (inZ(i), \sigma')$
et si $\sigma'(a+i) = InZ(n)$
alors $\rho, \sigma \vdash_{\text{LVAL}} e_1 \leadsto a$, si
 $\rho, \sigma \vdash_{\text{EXPR}} e_2 \leadsto (inZ(i), \sigma')$
et si $\sigma'(a+i) = InB(a')$
alors $\rho, \sigma \vdash_{\text{LVAL}} (\text{nth } e_1 e_2) \leadsto (a'+1)$

Discussion

Des tableaux (de tableaux)* Les tableaux sont passés par référence Les fonctions ne calculent pas de tableau