# 1 研究主要内容

在高压大功率电机驱动应用中，随着电压等级的提升，所需功率开关器件的电压容量也随之升高，为了满足工程应用需求，国内外学者与工程公司提出了很多方法解决高压大功率应用领域中单管的局限性，如多重化技术、功率器件串并联技术、多电平技术等。

多电平技术将低压小功率器件应用与新的拓扑结构以适用于高压大功率应用，通过增加电平的数目降低每个功率器件上的电压应力。相对于其他方式，多电平技术有器件实际开关频率低、单个功率器件承受电压应力小、输出电压谐波含量低等优势，目前在中压变频器行业中正受到越来越多的关注和研究。

## 1.1 多电平变换器拓扑研究

电压型多电平变换器拓扑可分为两类，如图1.1所示，第一类是以二极管钳位型、飞跨电容型以及演化而来的有源中点钳位型为代表的钳位型多电平变换器；第二类为级联型多电平逆变器，主要有模块化多电平变换器以及级联H桥型等。

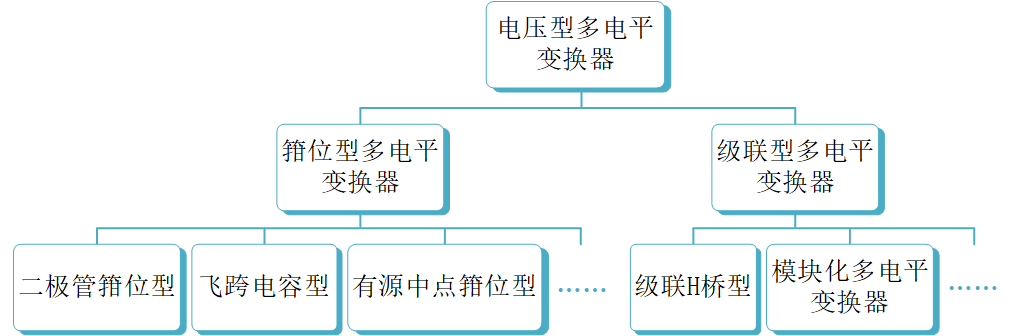


图1.1 电压型多电平变换器拓扑分类

### 1.1.1 二极管钳位型多电平变换器

二极管钳位型也称为中点钳位型（Neutral Point Clamped , NPC），最早由德国学者Holtz在1997年提出，在20世纪80年代得以发展，是多电平拓扑结构中发展最早的一种。对于个电平数的NPC变换器，其直流侧包含个分压电容，每个桥臂由个主开关器件和个钳位二极管组成。图1.2所示为典型三电平NPC拓扑，以A相为例，开关管和，和互补工作，当和同时导通时，输出电压为；当和同时导通时，输出电压为；当和同时导通时，输出电压为。

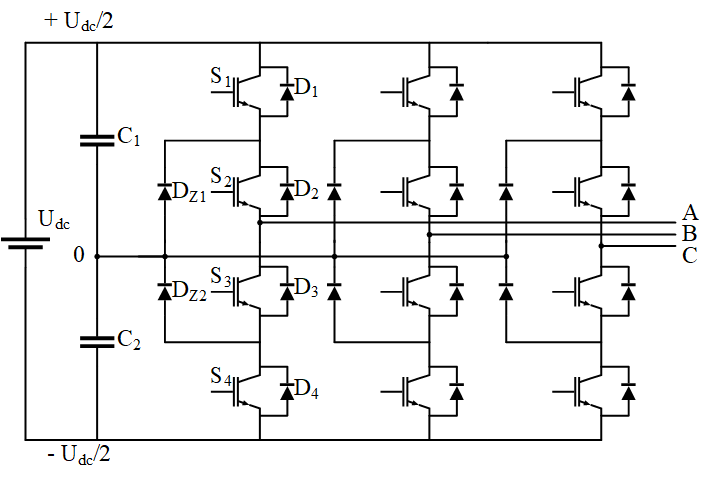


图1.2 三电平NPC变换器拓扑

NPC多电平变换器具有主电路拓扑简单，易于功率集成的特点，但是其所需的钳位二极管数量随着电压电平数的增加而二次方增加，当电平数较高时，二极管数目对于成本的影响相对明显。此外，直流侧电容电压均衡控制也是需要着重考虑的问题。因此NPC拓扑主要应用于电平数较少的中低压领域。

### 1.1.2 模块化多电平变换器

模块化多电平变换器（Modular multilevel converter , MMC）如图1.3所示，MMC每相由上下两个桥臂组成，每个桥臂又由若干半桥子模块（Submodule , SM）串联而成，每个子模块由两个开关器件和一个电容构成，上下桥臂各需串入一个电感以限制桥中的环路电流。

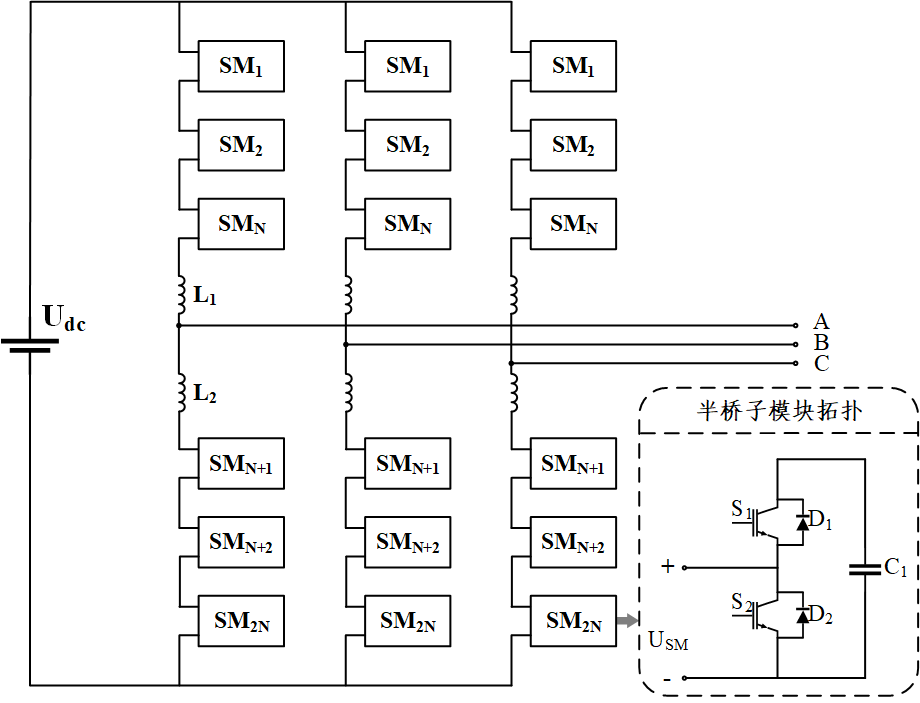


图1.3 模块化多电平变换器拓扑

MMC的拓扑模块化使其具有以下优点：易于扩展串联子模块数量，实现电压和功率等级的增加；桥臂由子模块串联，避免了开关器件的直接串联，降低了器件的均压难度；随着串联子模块的增加，电平数随之增加，降低了交流输出的谐波含量等。但是其缺点也较为明显，如控制目标多，控制算法复杂，实现难度大等。

### 1.1.3 级联H桥型多电平变换器

级联H桥（Cascaded H-Bridge , CHB）多电平变换器由Robicon公司在20世纪九十年代提出，以五电平为例，如图1.4所示为五电平CHB变换器拓扑结构，由多个单相H桥功率单元级联（实际上也是串联）而成，每个H桥功率单元可以输出三个电平，级联后输出电平数得到了扩展，电压和功率等级相应提升。

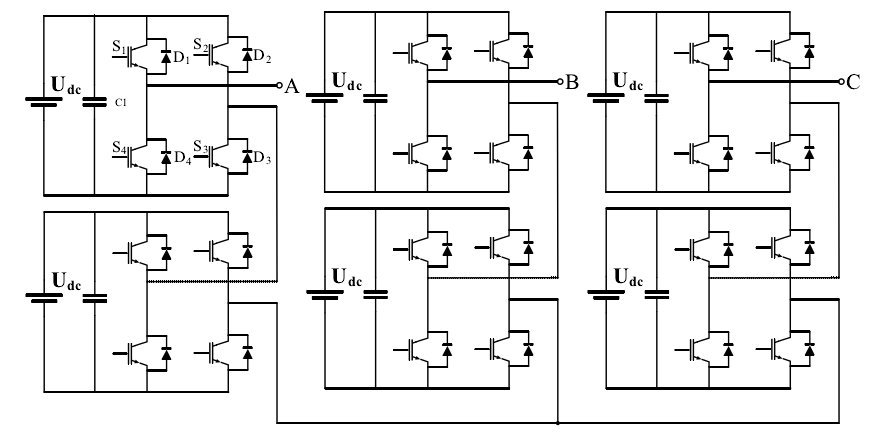


图1.4 五电平级联H桥型变换器拓扑

在中高压大功率应用中，CHB变换器具有显著的优点：直流侧相互独立，无电压均衡的问题；模块化的结构带来了高可靠性和集成性，易于应用和扩展；相比于其他多电平结构，输出相同的电平数所需的功率器件相对较少，可以在一定程度上降低成本；同时CHB变换器的输出电平数易于扩展，便于进一步降低输出的谐波含量。在实际应用中，独立的直流源通常通过移相变压器和不可控整流桥来提供，CHB变换器目前在ABB、西门子等公司的中高压大功率领域中大范围应用。

## 1.2 多电平变换器调制策略研究

根据采用的开关频率不同，多电平变换器PWM调制策略可大致分为两类，即低开关频率调制和高开关频率调制两类。如图1.5所示，低开关频率调制主要包括阶梯波调制和特定谐波消除脉宽调制（Selected Harmonic Elimination PWM , SHEPWM）等。高开关频率调制主要包括多种形式的SPWM以及空间矢量PWM（Space Vector PWM , SVPWM）等。

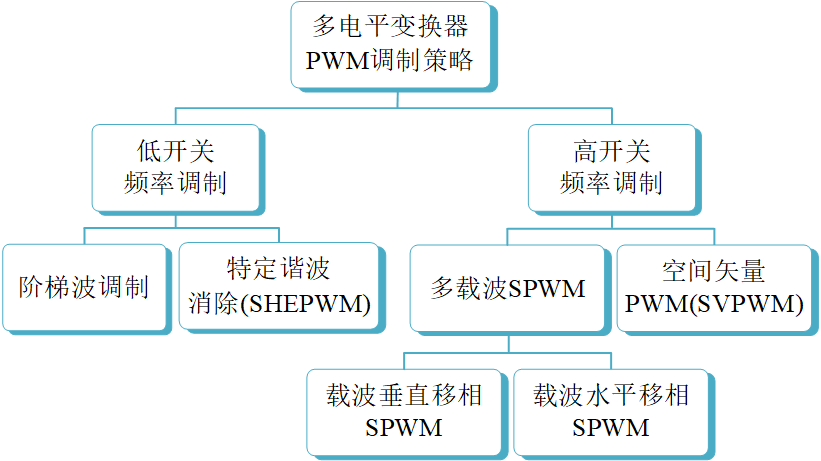


图1.5 多电平变换器PWM调制策略分类

多电平变换器PWM控制的目标多，控制要求较高，各种多电平变换器的PWM控制方式各有异同，且控制方式的研究于拓扑时紧密相连的，总体而言，多电平变换器PWM控制目标可以分为两点：一是对输出电压波形进行控制，减小输出电流总谐波失真（Total Harmonic Distortion , THD），保证电机的正常平稳运行；二是根据变换器拓扑进行特定的控制，对于存在直流电容分压的拓扑，需要对分压电容的电压平衡性进行控制，对于模块级联型拓扑，控制要尽可能保证功率模块的输出功率均衡，对于CHB 多电平变换器来说，各个功率模块由移相变压器提供相互独立的直流源，如何减小移相变压器网侧的输入电流THD、保持级联模块的功率均衡是重要的控制目标。

### 1.2.1 特定谐波消除法

SHEPWM的基本思想是对输出电压波形进行傅里叶分析，求解方程来确定各级联单元的开关角，尽可能消除谐波，随着电平数增加，所需求解的方程组复杂度也会增加，求解计算相对困难，且计算得到的开关角对应各H桥单元的导通时间，导通时间的不同将会导致模块之间的功率不均衡的问题，这是导致网侧谐波增大的主要原因之一，因此不作为研究重点。

### 1.2.2 多载波SPWM

对于N电平变换器，载波垂直移相SPWM（Level-Shifted SPWM , LS-SPWM）采用同一调制波，与N-1个等幅值、等频率、垂直相移的三角载波进行比较，用于决定开关管的开关状态。根据载波之间的相位关系，LS-SPWM又出现三种不同的变体，如图1.6所示，分别为同相层叠（Phase Disposition PWM , PD-PWM），所有的三角载波以相同的相位上下层叠；正负反向层叠（Phase Opposition Disposition PWM , POD-PWM），大于零和小于零的三角波相位相反；交替反向层叠（Alternative Phase Opposition Disposition PWM , APOD-PWM），相邻的载波交替反相。

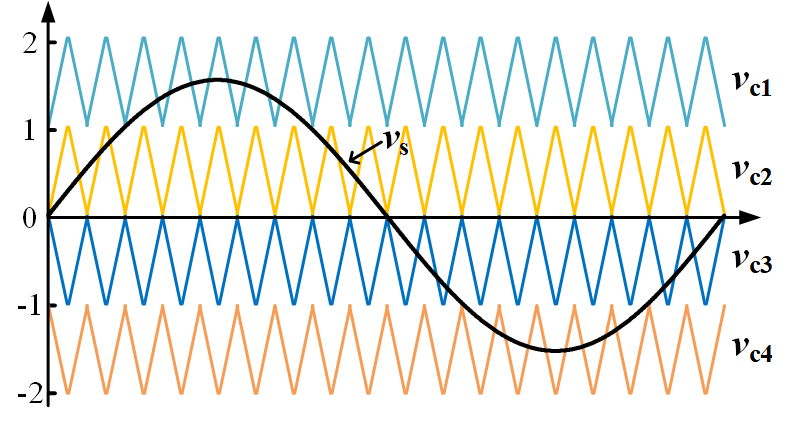
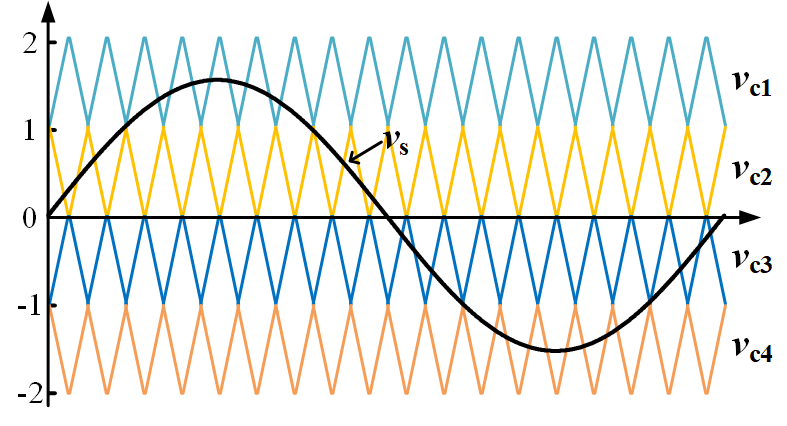
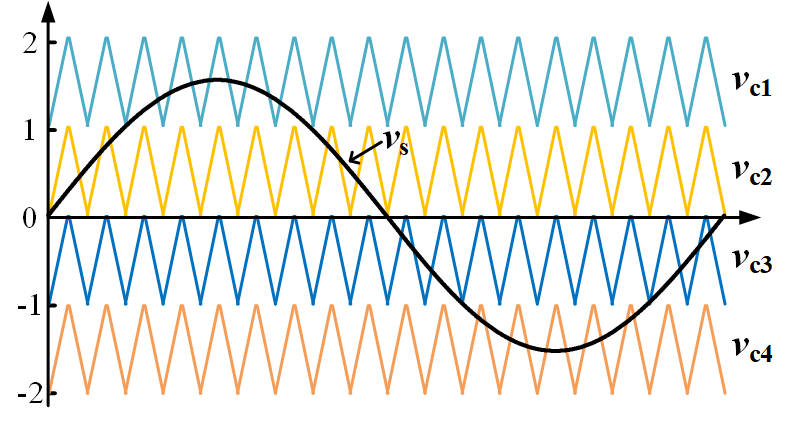


图1.6 载波垂直移相SPWM调制原理

载波水平移相PWM（Phase-Shifted SPWM , PS-PWM），采用N-1（N为电平数）个等幅值、等频率、水平相移的三角载波，与同一调制波进行比较，产生PWM信号用于驱动开关器件，如图1.7所示。

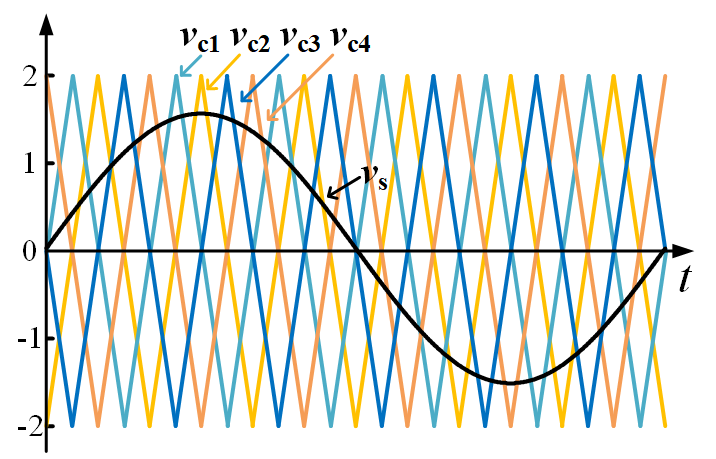


图1.7 载波水平移相SPWM调制原理

对比三种载波垂直移相和载波水平移相SPWM调制策略，对于输出电压波形而言，PD-PWM的谐波性能最好，APOD-PWM次之，在基波周期内器件的开关次数相同的条件下，PS-PWM的谐波性能与APOD-PWM相同；对于变换器本身的运行状态而言，PS-PWM可以提高等效载波频率、功率器件的开关动作分布均匀、桥臂之间输出功率均衡等优点。

对于多载波SPWM调制策略，可利用的载波自由度分为垂直方向和水平方向两个，基于控制自由度的组合又衍生出多种调制策略，如图1.8所示为调整载波位置与幅值的COPWM调制原理，诸如此类的变体还有许多，此处仅作简单介绍。

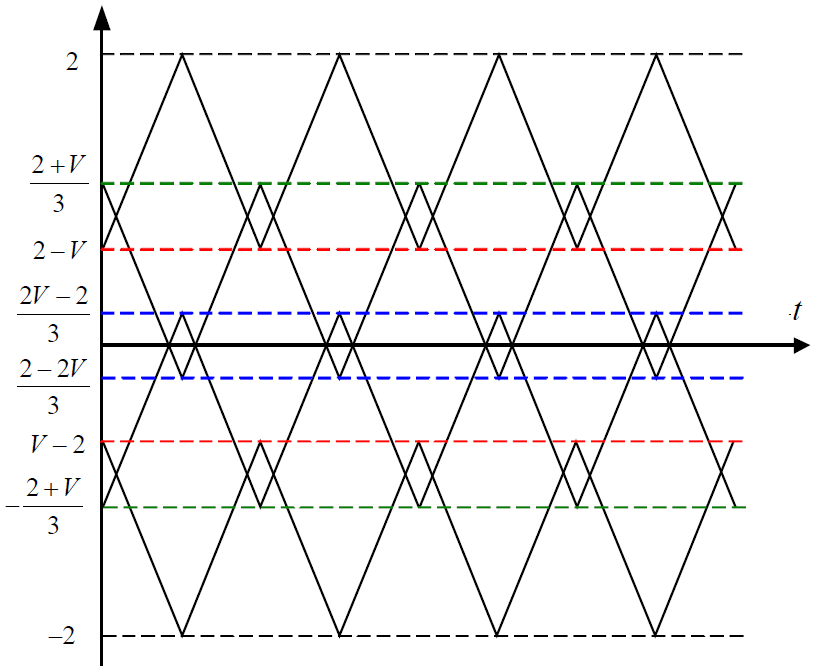
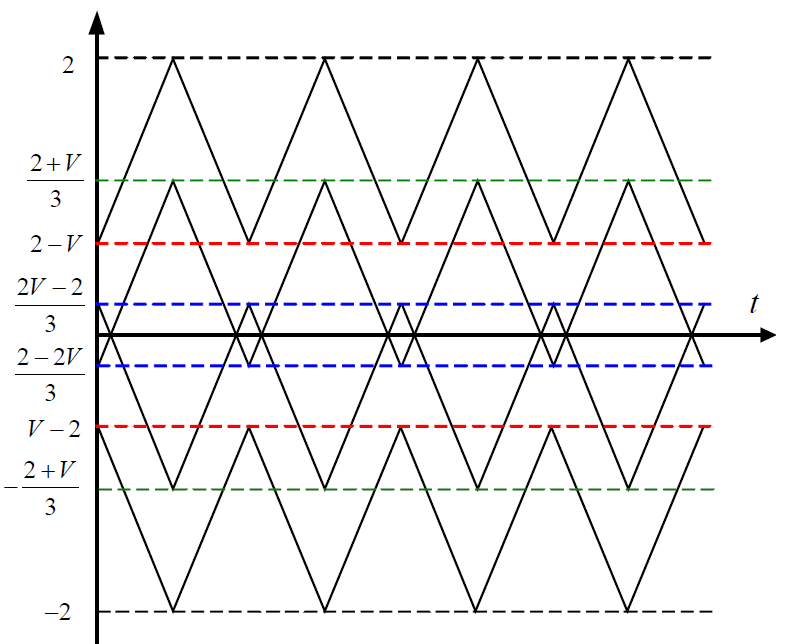
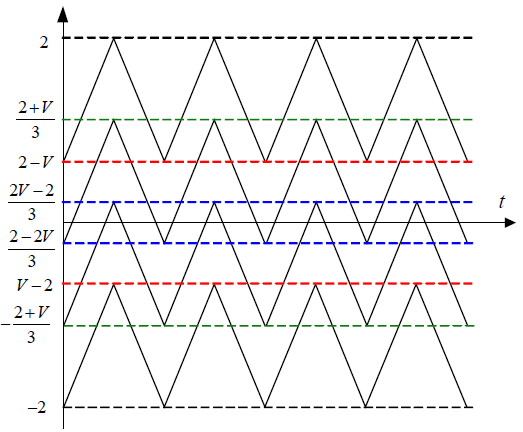


图1.8 COPWM调制原理

## 1.3 功率器件结温估算

逆变器中有电流通过时会产生损耗，其中最主要的时功率器件的损耗。根据产生方式不同，可以把功率器件的损耗分为导通损耗和开关损耗。导通损耗是指功率器件正向导通时电流流过内部电阻产生的损耗；开关损耗是指功率器件在导通和关断两种状态之间切换时产生的损耗。当器件开关频率较高时，以开关损耗为主，开关频率较低时，以导通损耗为主。为了研究功率器件的损耗，首先需建立损耗模型，研究功率器件的损耗及结温估算以*《一种水冷系统建模及IGCT结温计算方法》*为参考，暂时不做深入研究。

# 2 多电平变换器系统拓扑与调制

## 2.1 CHB变换器系统拓扑及其工作原理

图2.1所示为基本功率模块拓扑，由一个三相不可控二极管整流器、直流母线电容和一个H桥逆变电路组成，由此基本模块相互连接得到多电平基本拓扑，如图2.2所示。CHB逆变器具有三相桥臂，N电平逆变器的每项桥臂由个完全相同的功率模块组成，每个功率模块的直流电压均为，模块的输出电压为，等于三种电平，当每相功率单元时，为三电平，为五电平。因此，若有几个直流源经逆变器通过特定的拓扑变换，并控制不同的直流电源串联输出，则在逆变器电路的不同的开关状态下，就可以在输出端得到不同幅值的多电平输出，以此方式实现的逆变器即为多电平逆变器。

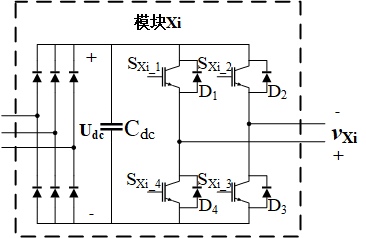


图2.1 基本功率模块拓扑

为了表述模块输出电压与器件开关状态的关系，定义模块的开关函数为

则模块的输出电平可表示为

变换器的相电压为

很显然，某些电平可以由不止一种开关状态组合得到。开关状态的冗余性为CHB变换器的控制提供了多种组合以及排列方式，因此不同的PWM组合方式也会使不同控制策略的性能表现差距较大。

图示, 示意图

描述已自动生成

图2.2 基本拓扑

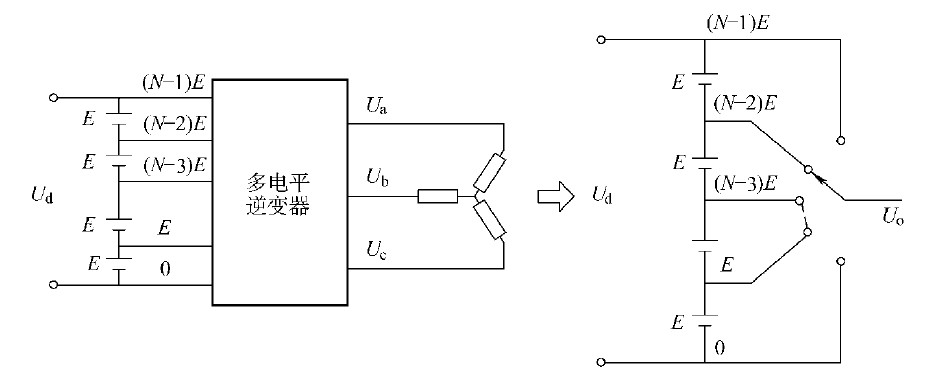


图2.3 多电平输出原理

多电平变换器PWM主要控制目标普遍可分为输出电压波形的控制和变换器本身运行特点的控制。输出电压波形控制是不同多电平变换器拓扑共通的控制目标，运行状态的控制则根据拓扑的不同有直流分压电容电压平衡控制、功率单元的功率平衡问题，对于2.2所示的CHB变换器拓扑而言，功率模块的直流源由移相变压器和不可控整流桥组成的多脉波整流桥提供，相互独立，不存在电容均压问题。若级联模块见功率不均衡，会导致电网侧谐波电流增加，影响电网运行的安全性。因此，如何控制输出电压波形质量，如何实现功率单元的功率平衡，减小网侧电流谐波，是CHB多电平变换器两个主要的目标。

## 2.2 移相变压器

在大容量多电平变换器的系统设计过程中，直流侧电源一般使用不可控整流桥与电容实现，这类系统中一般采用多脉波整流方法，增加整流器的前端输入的相数来抵消电流中某些次数的谐波，如12脉波、18脉波、24脉波等。而这种多脉波的整流电路就可以通过变压器的移相来实现，如18脉波整流电路中利用一个移相变压器输出三相线电压相对且电压相位相差20°的三相电源，经过这三个三相整流桥输出每周期具有18个脉波的直流电压。普通变压器的相位角为30°的整数倍，因此要想实现12脉波以上的整流电路就需要采用移相的方式完成。移相使得整流变压器输出各绕组之间的同名端线电压之间存在相位差，具体可以通过曲折形绕组移相，六边形绕组移相和延边三角形绕组移相来完成。延边三角形绕组移相具有电压畸变率低、设计简单、因移相而增加变压器等效容量小的特点，因此选择延边三角形绕组移相方式。

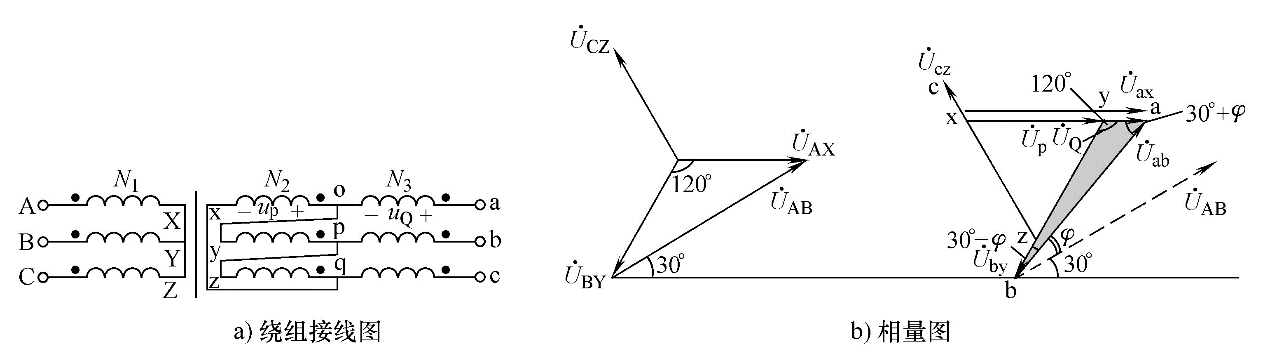


图2.4 正移相角移相变压器绕组接线与电压相量图

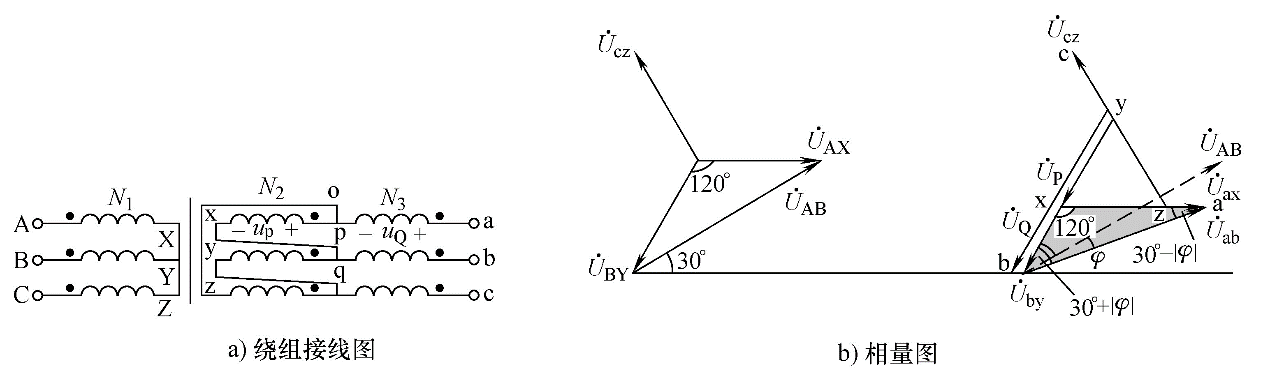


图2.5 负移相角移相变压器绕组接线与电压相量图

以一次绕组为星接二次绕组为延边三角形的移相变压器为例，如图2.4与图2.5所示为延边三角形的接线图与电压矢量图，图2.4为左绕向偏移电角度，图2.5为右绕向偏移电角度。在各分裂绕组偏移的电角度根据所设计的脉波数确定后，即可计算其基本和移相绕组电压。

二次绕组匝数比为

由式（2.4）和式（2.5）可知偏移角的范围是0°到30°，显然，当取时，二次绕组变为星接，此时移相角；当取时，二次绕组变为星接，此时移相角。当时选图2.3所示接法，当时选图2.4所示接法

表2.1给出多脉波整流器在一次绕组为星接二次绕组为延边三角形移相变压器的典型值。

表2.1 移相变压器绕组匝数比典型值

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 移相角 | | 绕组匝数比 | | 应用 |
| 图2.4（a） | 图2.5（a） |  |  |
|  |  | 1.0 |  | 12、18、24脉波整流器 |
|  |  | 0.366 |  | 24脉波整流器 |
|  |  | 0.227 |  | 18脉波整流器 |
|  |  | 0 |  | 12、24脉波整流器 |

以18脉波的整流变压器为例，为了实现18脉波的电压输出，变压器的副边三相输出的相位角应该相差，即经过移相变压器的移相作用在变压器的输出侧输出相移+20°、0°和-20°的三相电源分别接入三组二极管整流桥，整流桥并联连接与后续电路。

随后对18脉波整流电路的电流特性进行分析，由图2.4与图2.5所示，基本绕组xo、yp、zq采用角形连接，延边三角形移相绕组oa、pb、qc叠加在绕组xo、yp、zq上，根据三角形正弦定理，可以得到以及合成电压的关系满足

假设每组三相桥的输入电流，和，对应的变压器一次侧输入电流分别是，和，根据变压器的移相原理可以得到变压器一次侧输入电流和二次侧输出电流之间的关系

因此，可以得到交流测三相合成电流为

其中，三组三相整流桥的输入电流，和可用傅里叶级数表示为

显然式2.6-式2.8可得到三相输入电流的表达式，进而可以计算出交流侧输入电流的，由于移相变压器的移相作用，低次谐波相互抵消，此为18脉波整流电路原理，对于多脉波整流电路，多用于解决大功率整流系统的谐波污染问题，相对于PWM整流电路来说具有实现更为简单、成本低、可靠性高等优点。

## 2.3 直流母线电容

假设输入电源电压无波动，设图2.1所示的各模块电容参数为，直流电压波动，此时应有

其中，为电容的充放电周期；为不可控整流时每个脉波的放电周期；为第个子模块直流母线电流；为第个整流桥输入电流。

要使整流侧的直流电压波动范围限制在之内，则子模块电容满足以下关系，

从整流侧考虑三相不控整流时电容放电周期约为，而逆变侧为单相H桥，其电容放电周期约为。

正常运行时，可以粗略计算得直流母线电容

式中为CHB的输出功率，为级联H桥的级联数，为级联H桥各功率单元直流电压，为移相变压器变比，为网侧直流电压有效值。

## 2.4 PS-SPWM调制策略

为了满足各级联模块间的功率平衡条件，采用载波水平移相SPWM多电平调制策略，调制基本原理如图1.7所示，对于个单元串联变换器，三角载波之间移相角，此时可以获得最大的谐波消除效果，同时可以提高等效开关频率，因此，使用这种调制方式可以减少每个功率单元的开关频率，从而减少开关损耗，但是这种方式存在一定的问题，一般逆变器的直流利用率不高，要提高直流利用率可采用3次谐波法。

注入3次谐波法又称为准正弦波脉冲宽度调制法，当调制波幅值大于载波幅值时，称为过调制，此时，二者在一部分时间内无交点，如图2.6所示，此时无正弦波调制作用，无法按原要求抑制谐波。

当时，直流利用率为

此时直流利用率仅为0.87%，如果想进一步提高直流利用率，只能采用过调制，此时，利用三次谐波注入法，此方法是在正弦调制波上叠加一幅值适当并与正弦波同相位的三次谐波分量，从而得到合成后的马鞍形调制波，可以在到处降低调制波幅值，如图2.7所示，此调制波与三角载波比较后就能得到正常的正弦波调制作用，此时

可提高逆变器的直流利用率。

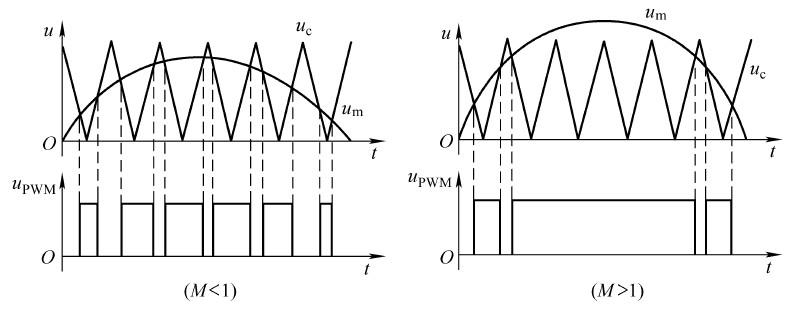


图2.6 载波移相调制方式在不同调制比的表现

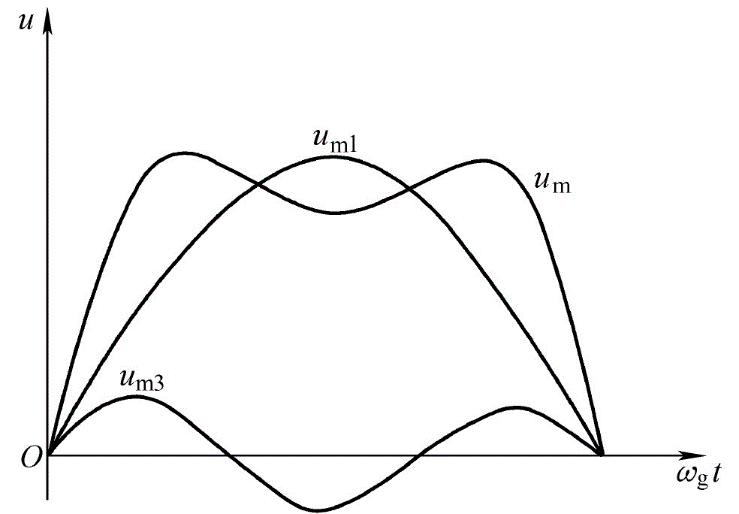
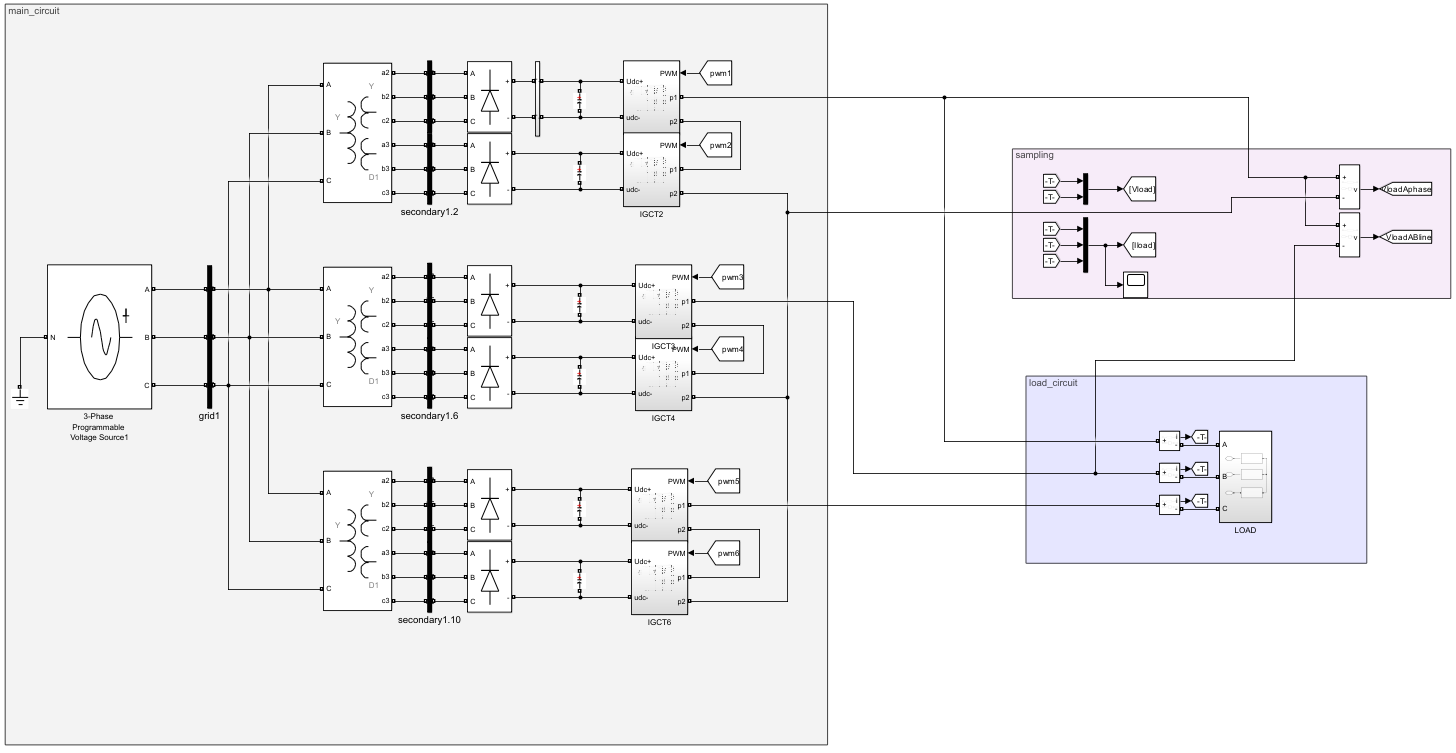


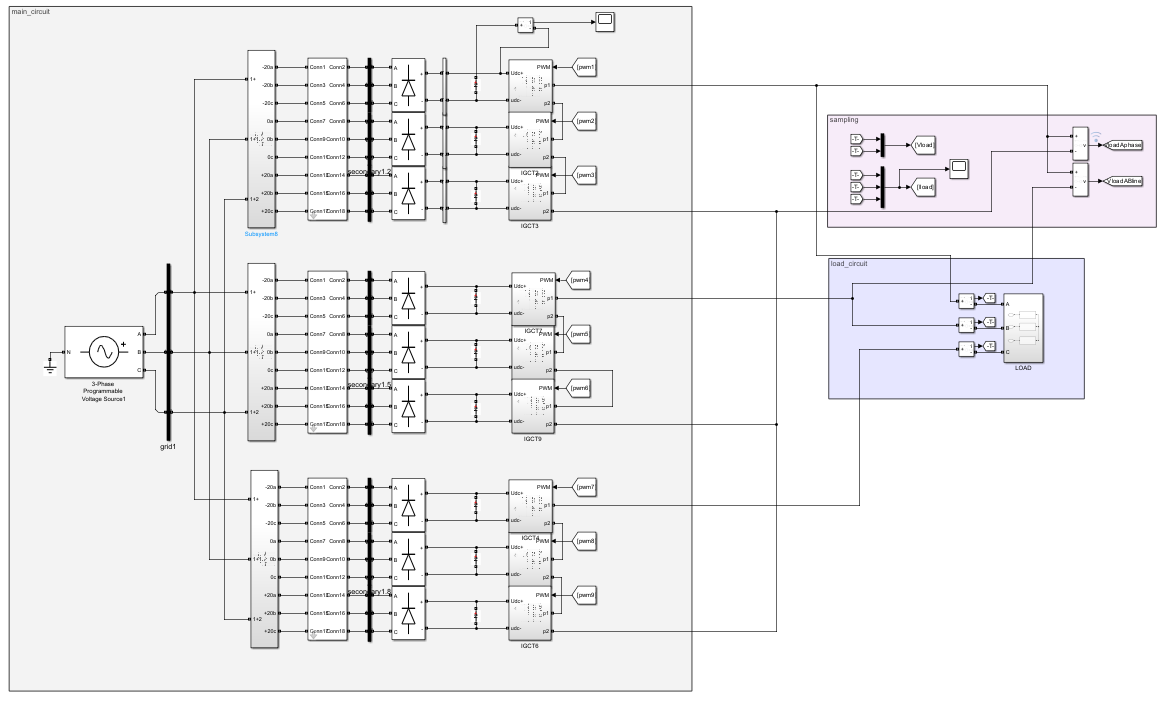
图2.7 三次谐波注入调制波

# 3 仿真实现

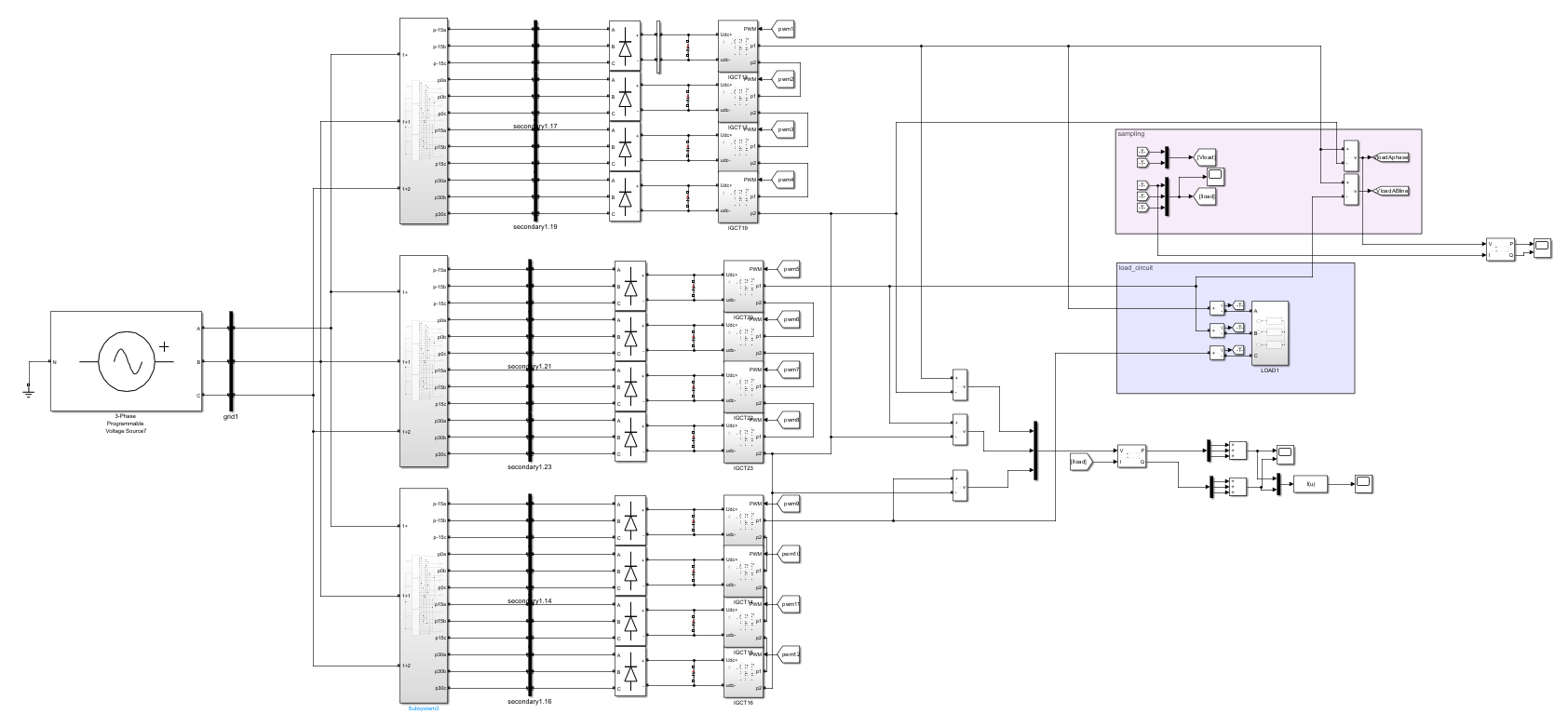
使用Matlab/Simulink对前节进行相关仿真，仿真主要包括五电平，七电平以及九电平电路仿真，如图3.1所示为三相电路模型系统仿真图，从左至右分别为电源，移相变压器，整流电路，直流电容，逆变电路以及负载。



（a） 五电平电路拓扑



（b） 七电平电路拓扑



（c） 九电平电路拓扑

图3.1 多电平仿真电路拓扑

电路中设计的基本参数如表3.1所示。

表3.1 电路基本参数

|  |  |
| --- | --- |
| 类别 | 参数 |
| 网侧电源 | 10KVAC/50Hz |
| 变压器副边输出 | 1900V |
| 变压器容量 | 24MVA |
| 变压器原边漏抗 | 0.02 |
| 变压器副边漏抗 | 0.06 |
| 直流电容 | 23.4mF |
| 负载 | 1.5Ω+2mH |

首先按照第二章所描述内容，搭建移相变压器仿真电路，这里以七电平18脉波移相整流变压器为例，如图3.2所示，其连接方式以图2.4与图2.5为准进行移相。

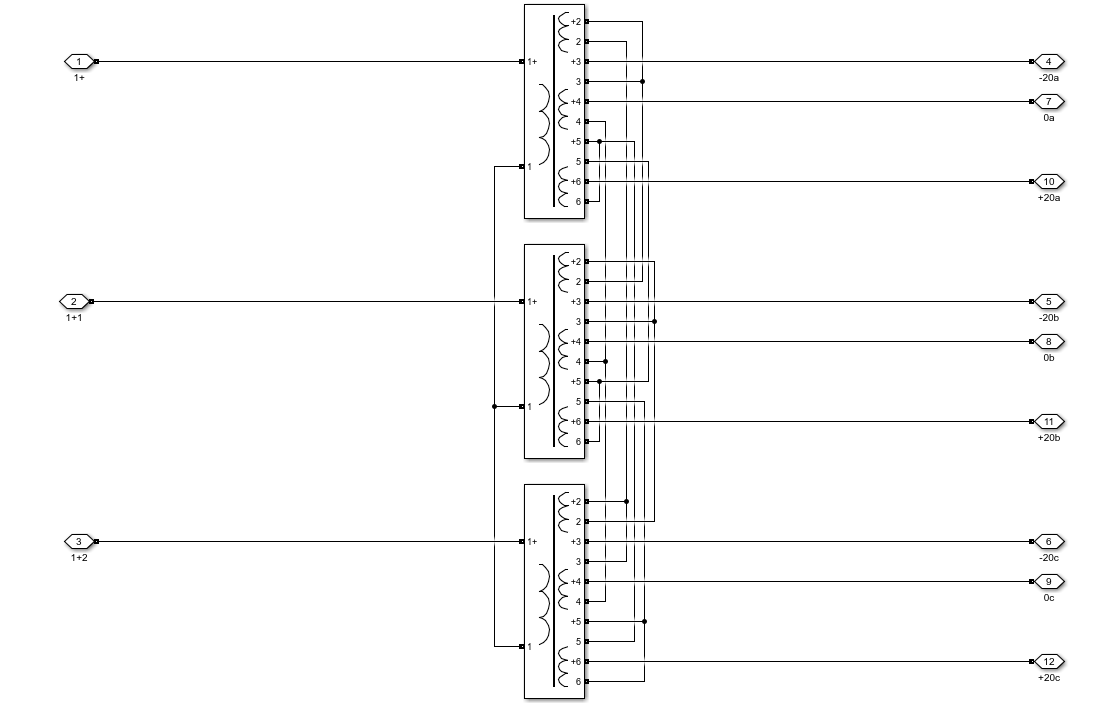
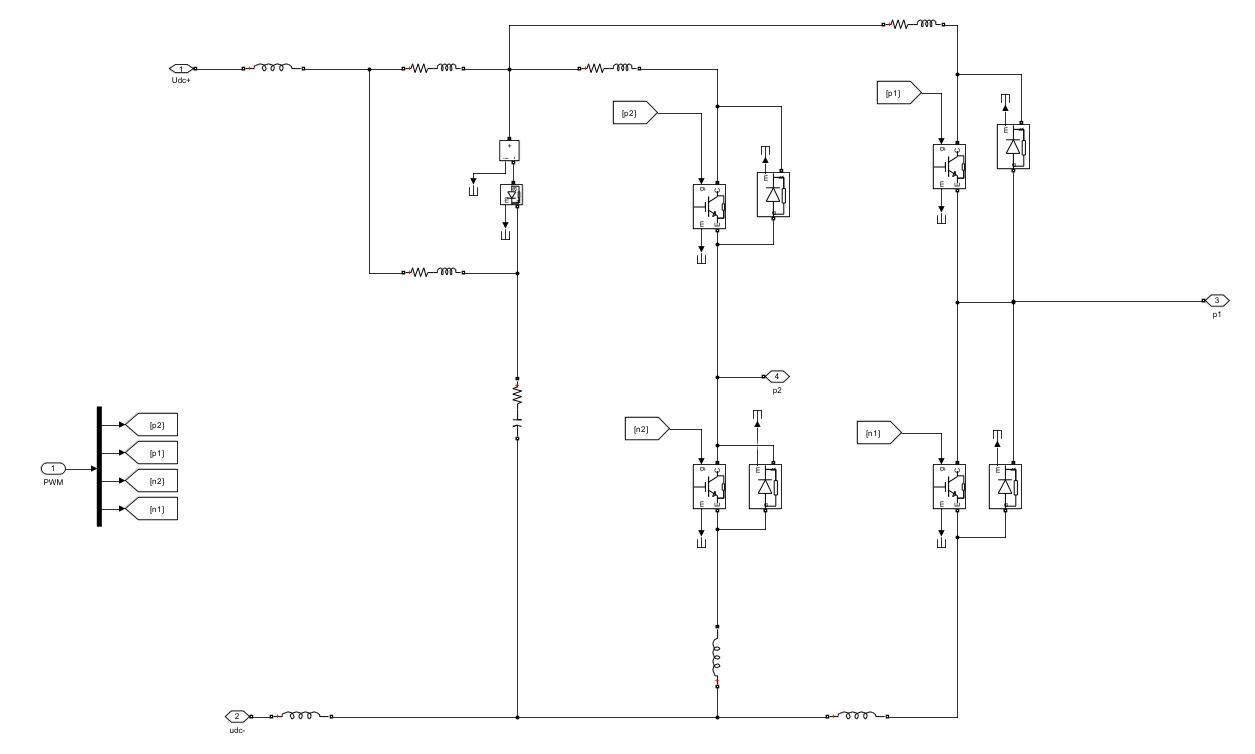
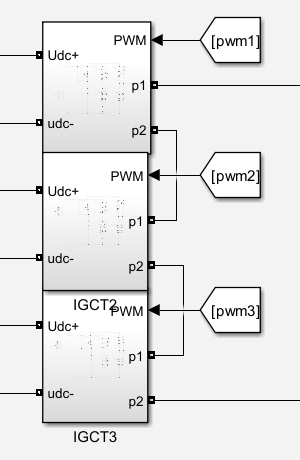


图3.2 18脉波移相变压器电路仿真图

逆变电路如图3.3所示，按2.1节所述将单级H桥进行级联即可。如对于七电平电路而言，单相H桥需要3个H桥进行级联，三相逆变输出由单相逆变电路输出A接负载，B相互连接成中性点。



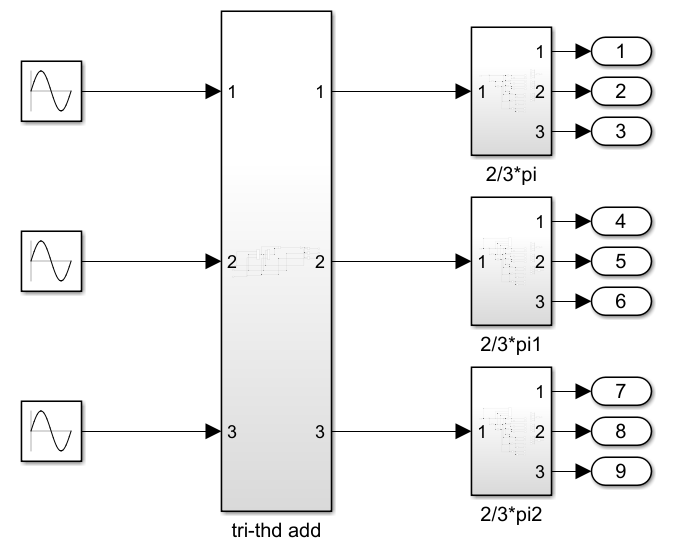
（a） 单级H桥电路



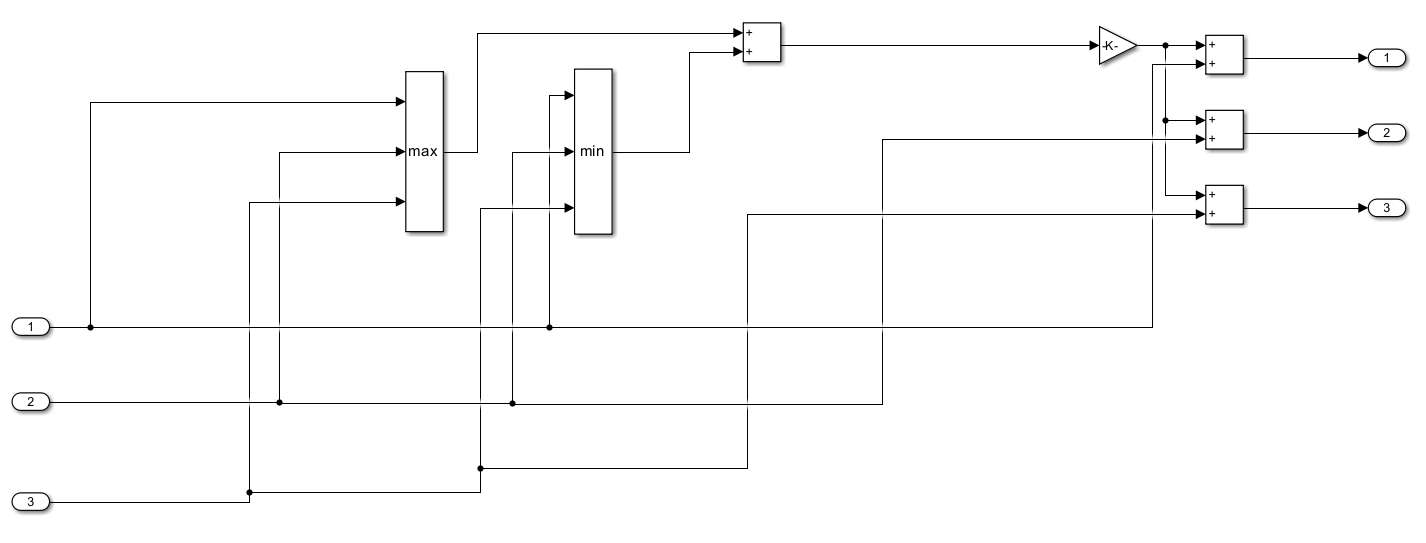
（b） 单相级联H桥电路

图3.3 逆变电路仿真图

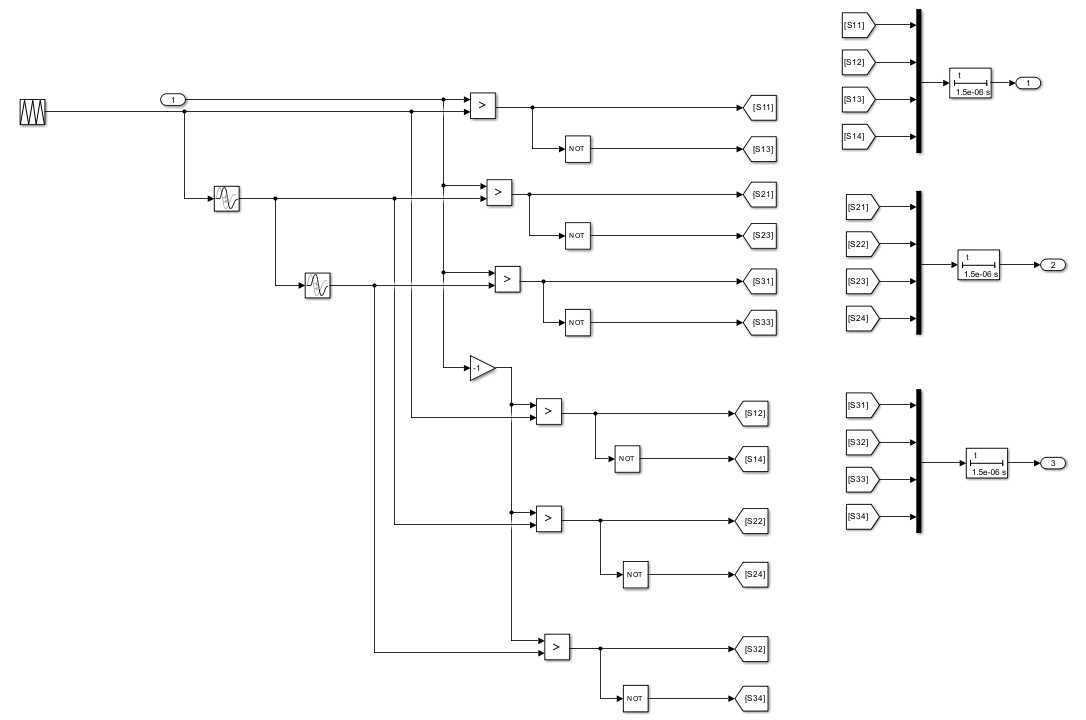
对于逆变系统而言，调制策略为主要研究内容之一，对于本文而言，选择SPWM调制方式，即载波移相调制方式，如图1.7所示，这种调制方式对于功率器件而言开关频率相对均衡，PWM生成模块如图3.4所示。



（a） PWM主要模块



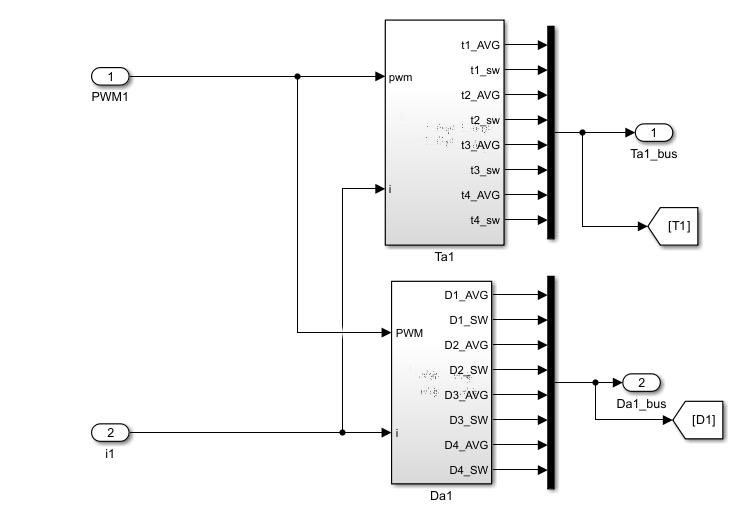
（b） 三次谐波注入



（c） PWM逻辑计算

图3.4 PWM生成模块

IGCT损耗计算以第一个H桥T1管为例，输入为控制第一个H桥的4路PWM与采样电流（即负载电流），如图3.5所示。



（a） 第一个H桥

图示

描述已自动生成

（b） IGCT损耗计算

表格

描述已自动生成图示

描述已自动生成

（c） 导通损耗

手机屏幕截图

描述已自动生成图示, 工程绘图

描述已自动生成

（d） 开关损耗

表格

描述已自动生成图示

描述已自动生成

（e） 温度计算

图3.5 IGCT损耗计算

二极管损耗计算与IGCT唯一不同之处在于电流流动不只是与当前PWM信号相关，以D1（即T1反并联二极管）为例，其损耗与通过T1的PWM1以及通过T2的PWM2共同决定，如图3.6所示。

图示, 示意图

描述已自动生成

图3.6 二极管损耗计算

此时进行基本五电平，七电平与九电平仿真，仿真结果如下。

|  |  |
| --- | --- |
|  |  |
| （a） 五电平输出电压 | （b） 七电平输出电压 |
|  |  |
| （c） 九电平输出电压 | （d） 五电平负载电流 |
|  |  |
| （e） 七电平负载电流 | （f） 九电平负载电流 |
|  |  |
| （g） 五电平网侧电流 | （h） 七电平网侧电流 |
|  |  |
| （i） 九电平网侧电流 | （j） 五电平网侧谐波与输出频率关系 |
|  |  |
| （k）七电平网侧谐波与输出频率关系 | （l）九电平网侧谐波与输出频率关系 |

图3.7 仿真结果

以2H级联五电平电路为例，对功率器件开关频率进行仿真，仿真结果如表3.2。

表3.2 2H级联五电平功率器件开关频率仿真结果

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| 调制策略 | 2H级联五电平（50Hz） | 载波频率250Hz  /% | 3次谐波调制波250Hz  /% | 载波频率500Hz  /% | 3次谐波调制波500Hz  /% | 载波频率750Hz  /% | 3次谐波调制波750Hz  /% |
| 不同调制比 | M=1.2谐波 | 2.12 | 3.25 | 1.12 | 0.67 | 1.17 | 0.89 |
| M=1.15谐波 | 2.13 | 3.16 | 1.05 | 0.65 | 1.12 | 0.88 |
| M=1.1谐波 | 2.18 | 3.38 | 0.95 | 0.76 | 0.97 | 0.99 |
| M=1.0谐波 | 2.71 | 4.07 | 0.81 | 0.99 | 0.92 | 1.28 |
| M=0.9谐波 | 3.91 | 4.96 | 0.87 | 1.10 | 1.33 | 1.63 |
| M=0.8谐波 | 5.09 | 5.92 | 0.82 | 1.05 | 1.72 | 1.98 |
| M=0.7谐波 | 6.13 | 6.78 | 0.61 | 0.81 | 2.07 | 2.28 |
| M=0.6谐波 | 6.9 | 7.38 | 0.36 | 0.62 | 2.33 | 2.49 |
| M=0.5谐波 | 7.26 | 7.60 | 0.73 | 1.00 | 2.45 | 2.57 |
| M=0.4谐波 | 7.12 | 7.34 | 1.26 | 1.46 | 2.41 | 2.48 |
| M=0.3谐波 | 6.43 | 6.56 | 1.59 | 1.71 | 2.17 | 2.22 |
| M=0.2谐波 | 5.21 | 5.29 | 1.59 | 1.65 | 1.76 | 1.78 |
| M=0.1谐波 | 3.23 | 3.25 | 1.13 | 1.14 | 1.09 | 1.09 |
| 器件损耗 | 总损耗/kw | 14.68 | 14.68 | 21.37 | 21.31 | 28.03 | 28.03 |
| 最大损耗器件位置 | T2,T3 | T2,T3 | T2,T3 | T2,T3 | T2,T3 | T2,T3 |
| 允许最大单机功率 | 3.05 | 2.97 | 3.16 | 3.099 | 3.544 | 3.35 |
| 直流功率均衡度 | 均衡周期/s | 0.2 | 0.19 | 0.27 | 0.27 | 0.06 | 0.055 |
| 网侧输入谐波 | 100%负载 | 4.12 | 4.41 | 8.31 | 8.19 | 4.15 | 4.62 |
| 50%负载 | 2.69 | 2.83 | 5.62 | 5.69 | 2.72 | 2.95 |

# 4 未来研究内容

1.输出滤波器相关内容。

2.考虑输入侧电抗器研究。

3.关于输出侧长线反射研究。

4.多电平逆变器下电机控制方式研究。

相关仿真文件及参考书籍与文献请参考

https://github.com/ChenyiyiH/TRIED\_MLC