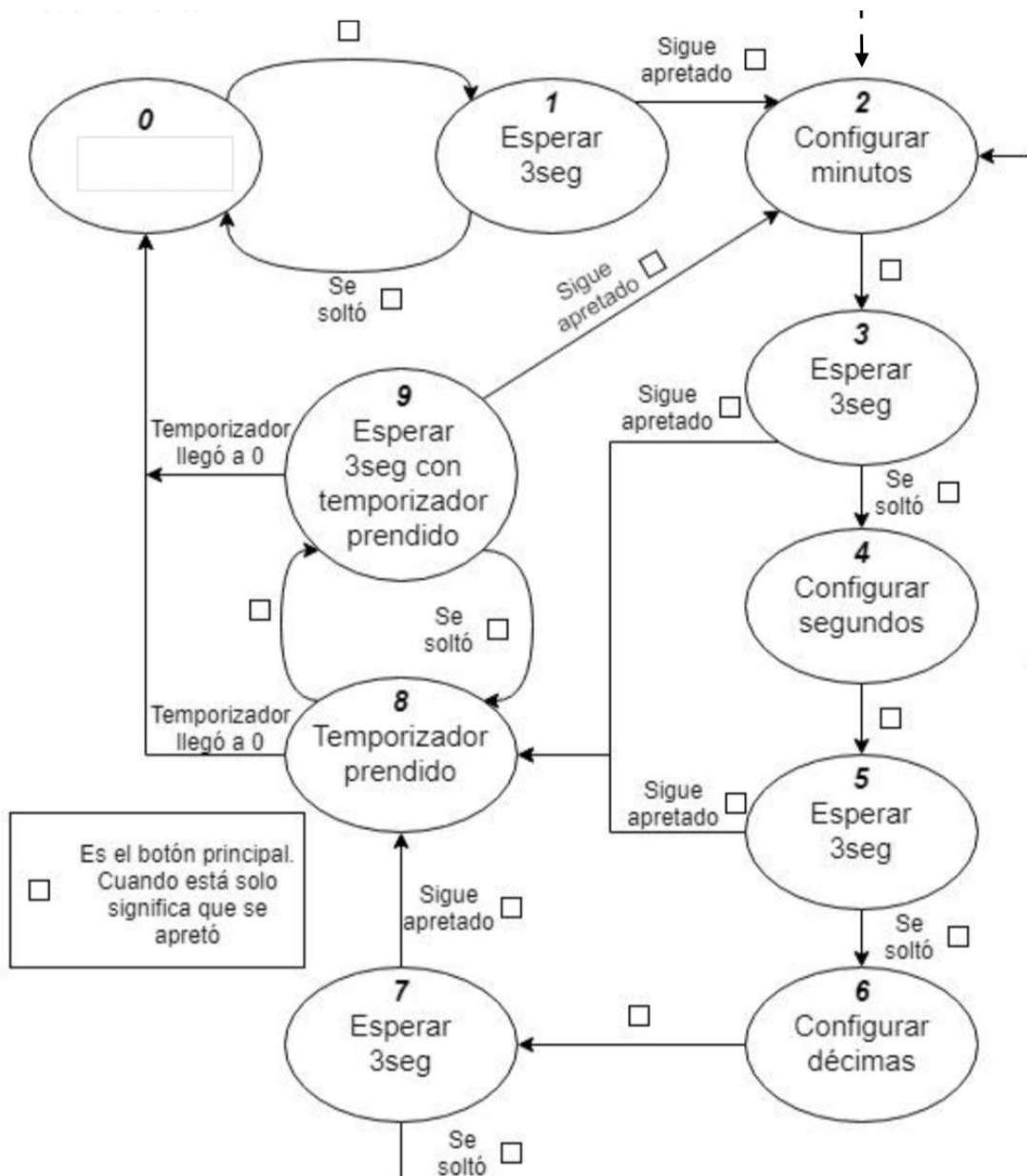
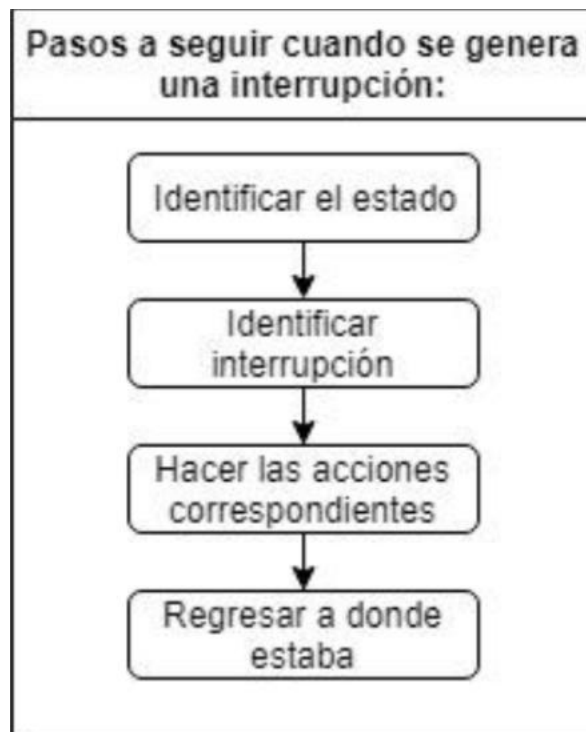


## ALGORITMO DEL PROYECTO FINAL

### ARQUITECTURA Y ORGANIZACIÓN DE COMPUTADORAS

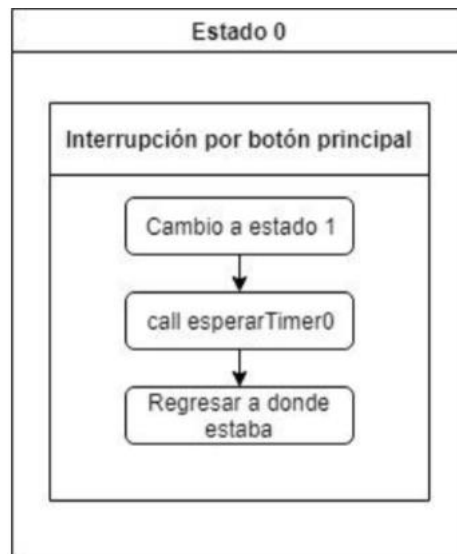
El siguiente diagrama muestra todos los estados y las condiciones que pueden resultar en un cambio de estado.

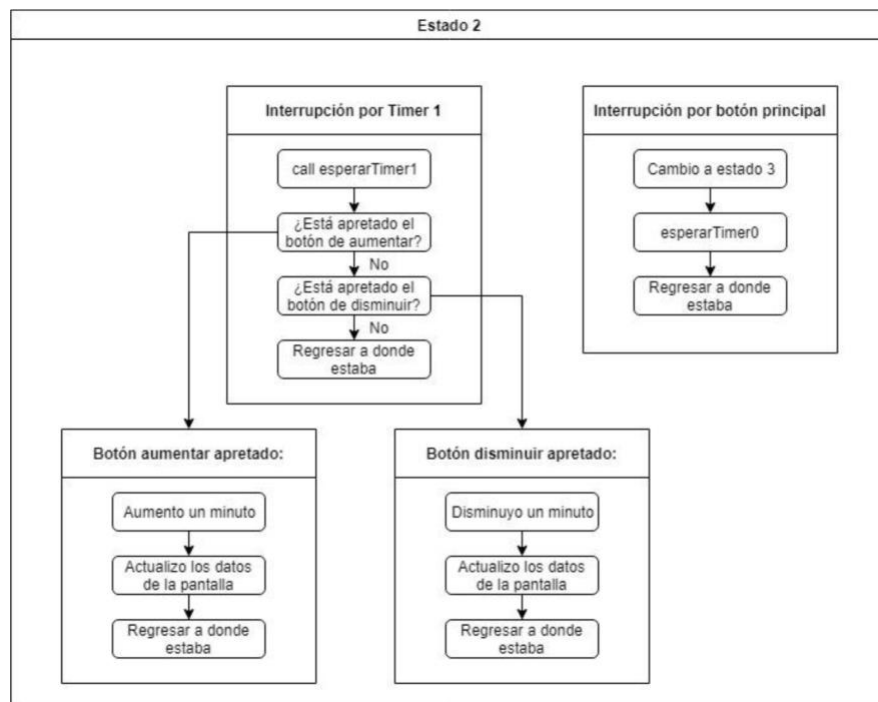
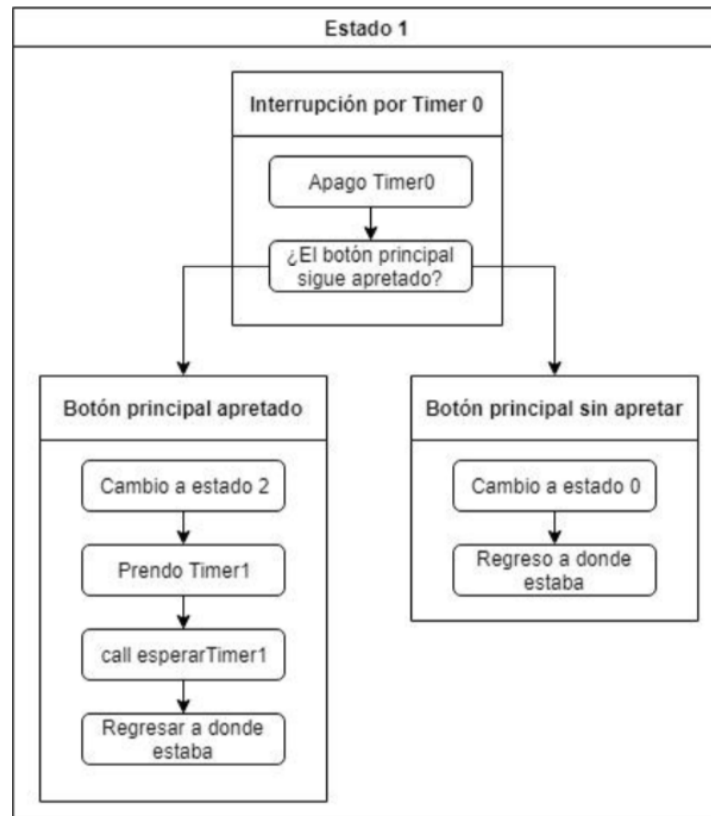


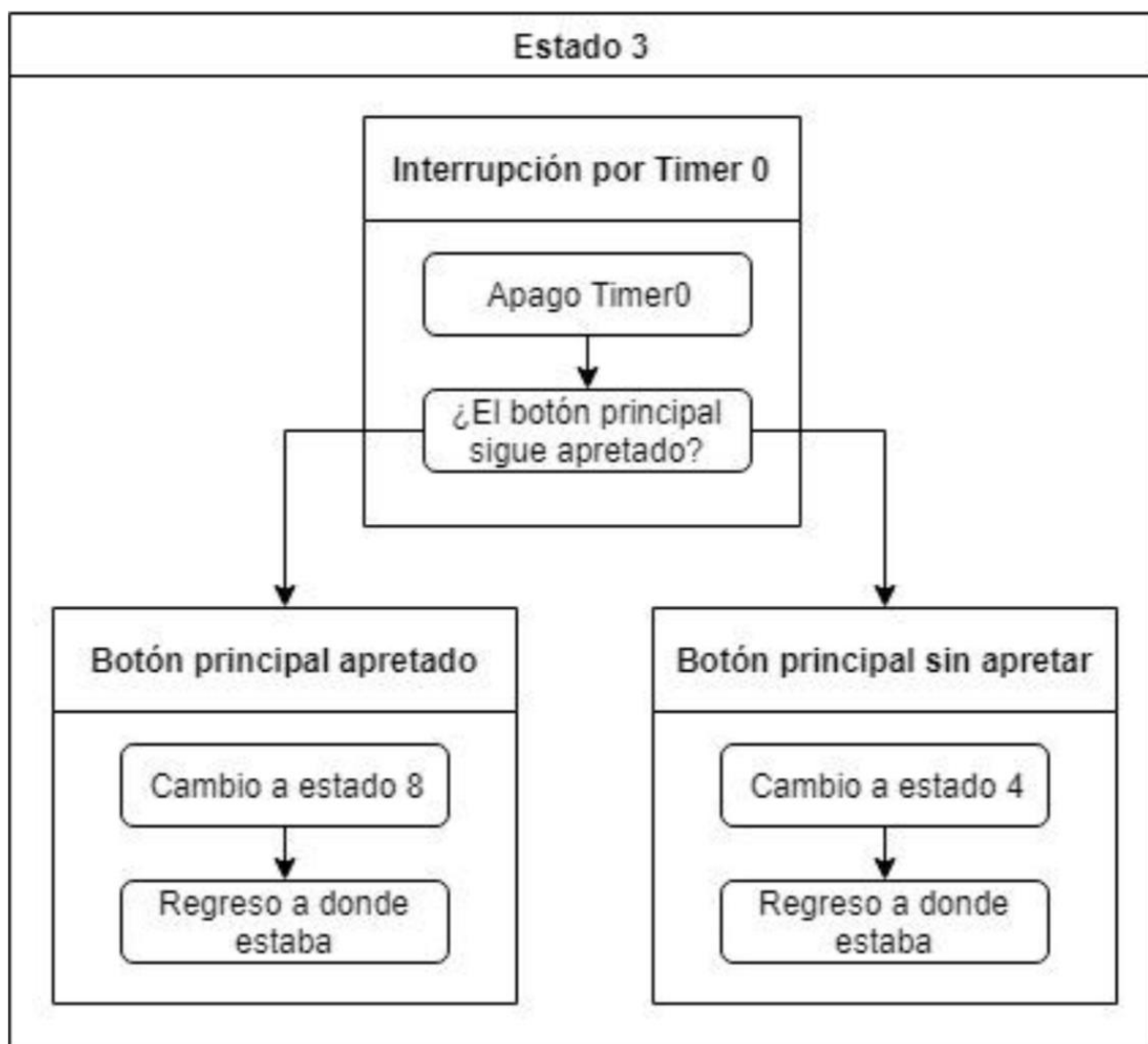


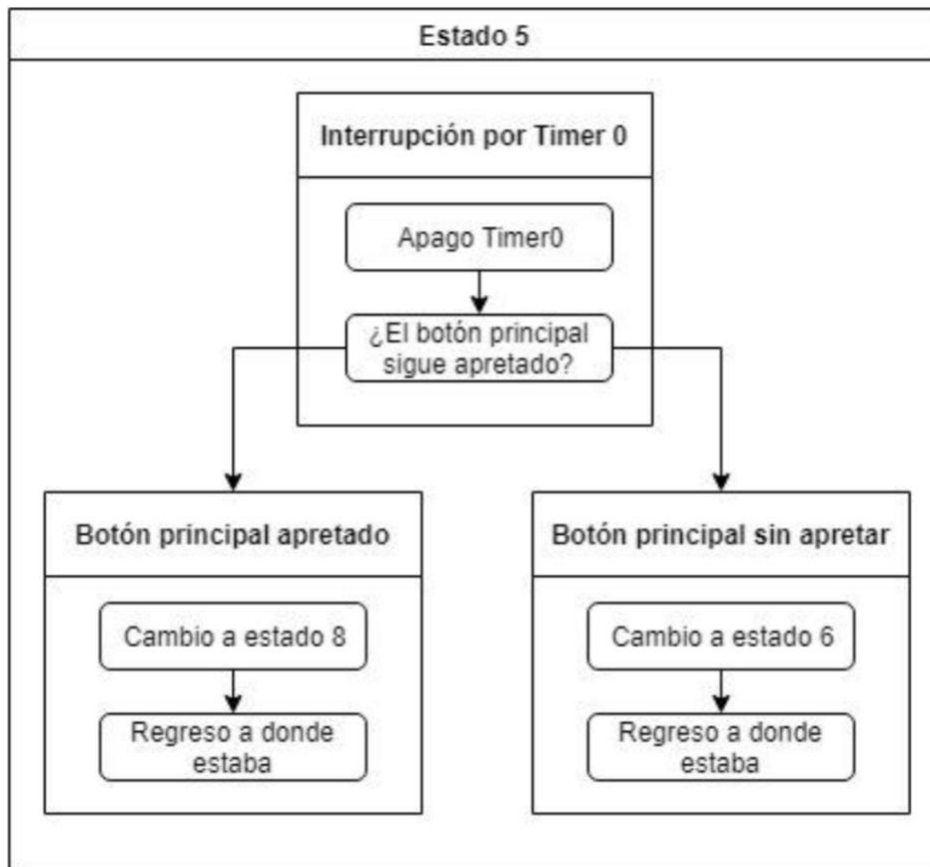
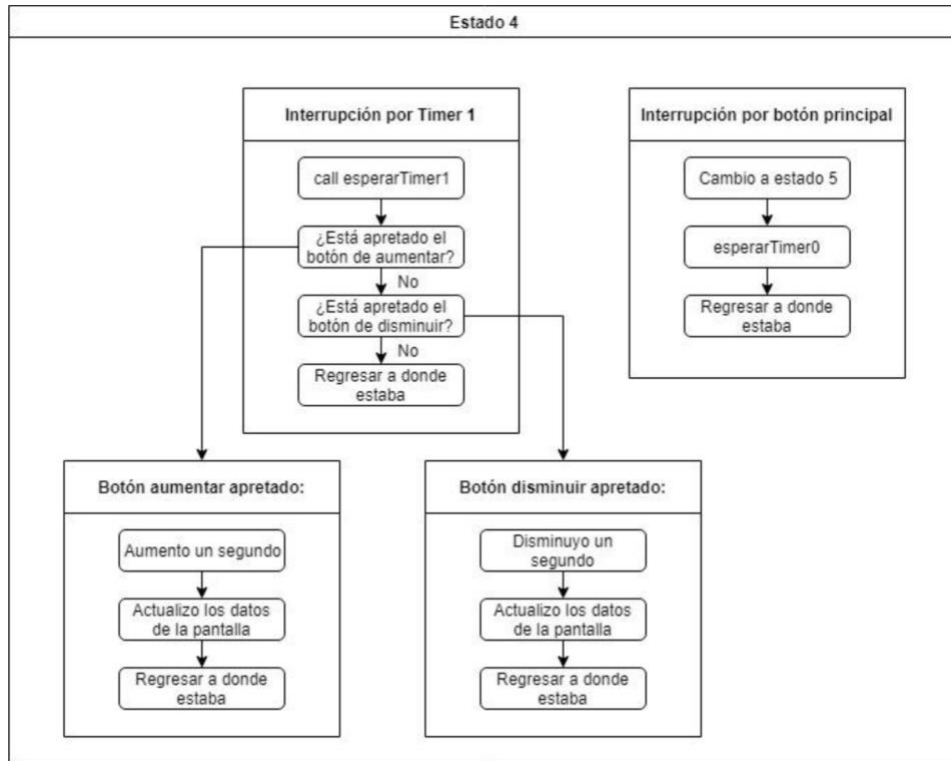
El diagrama anterior muestra los pasos que debemos seguir cuando se genere una interrupción.

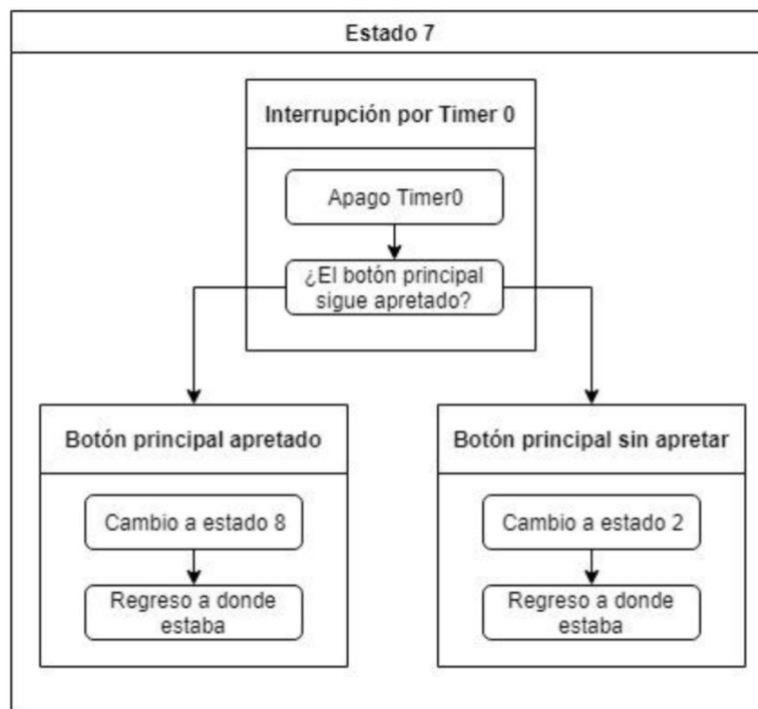
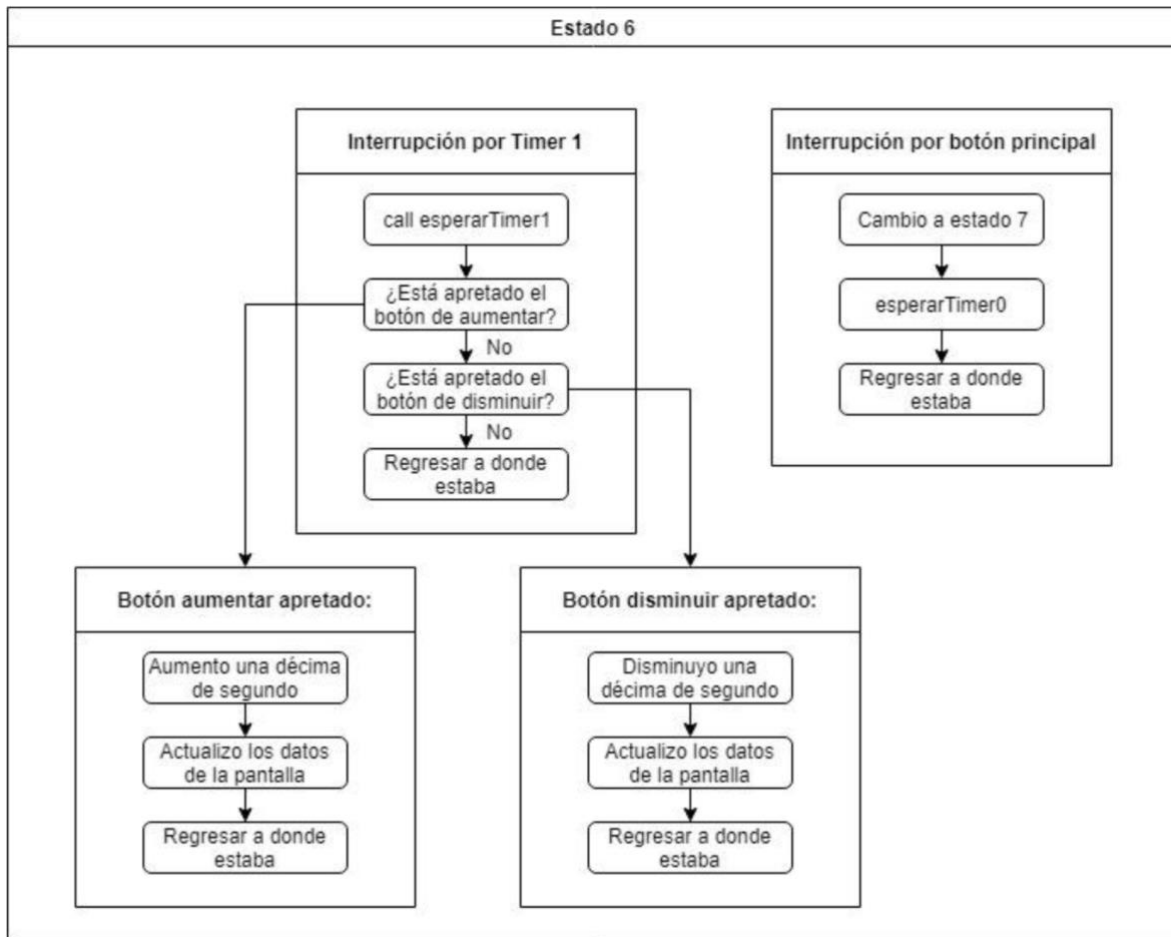
Para todos los demás estados existen subconjuntos de instrucciones que se deben realizar. Las siguiente imágenes corresponden a una representación más detallada de los pasos requeridos en cada **estado**.

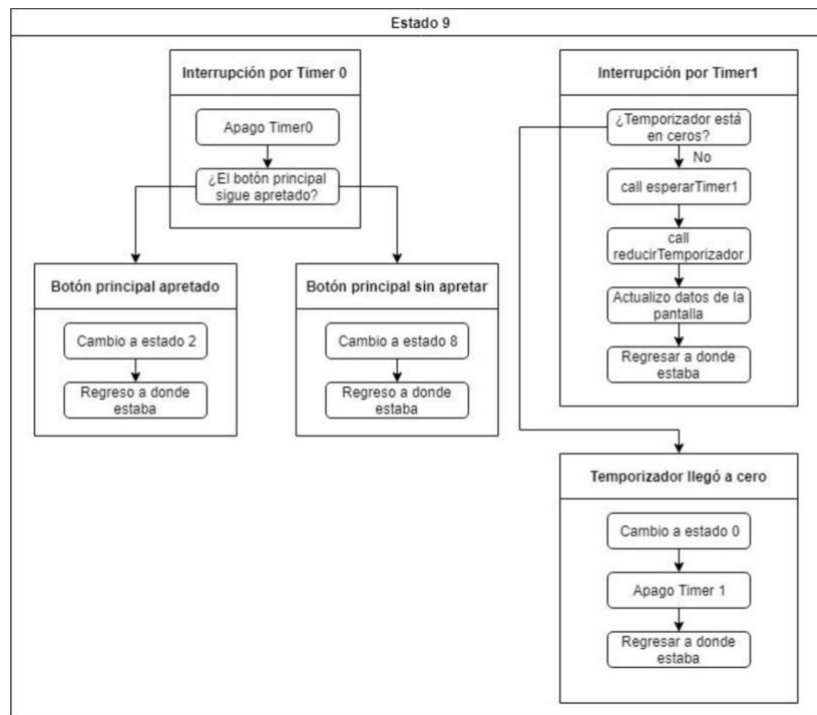
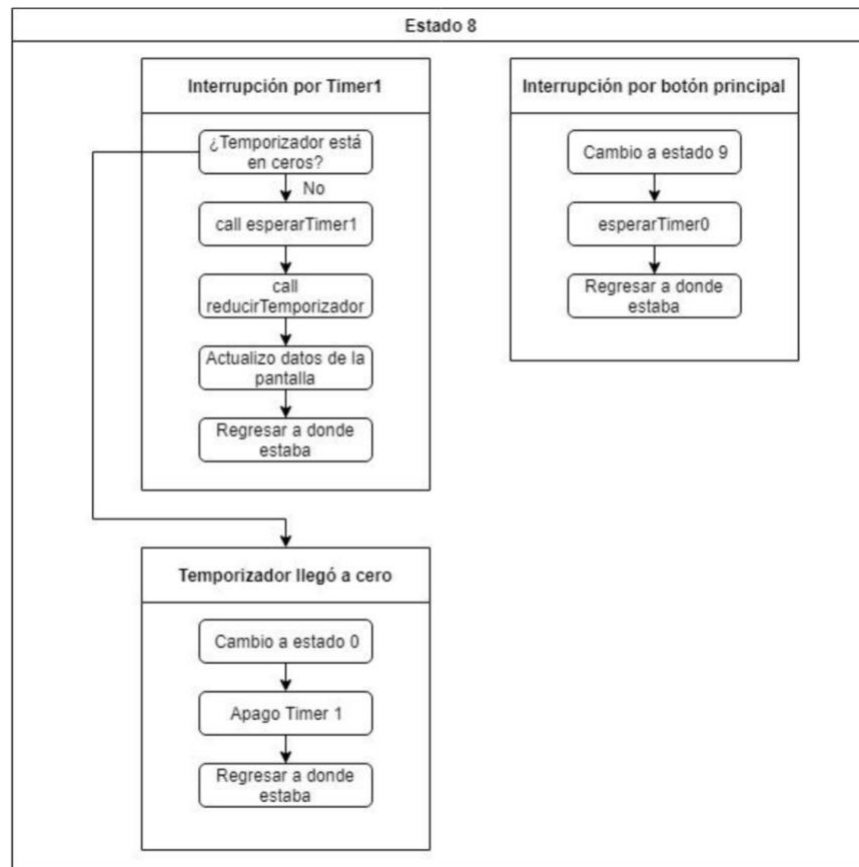






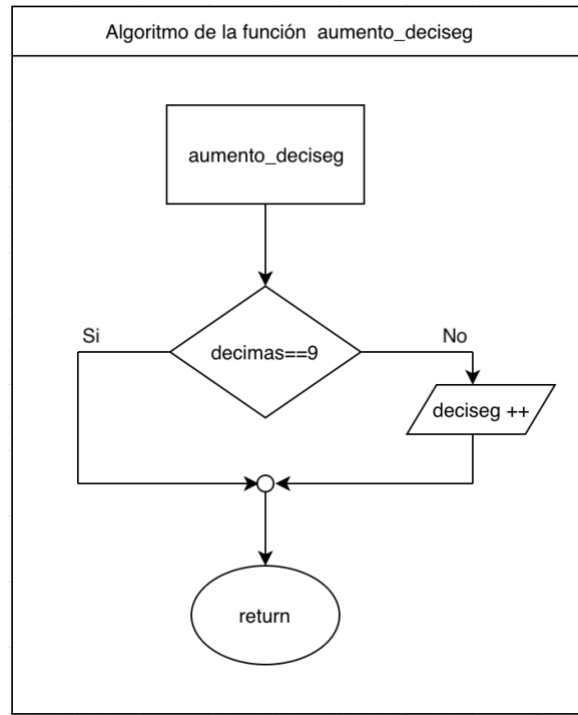


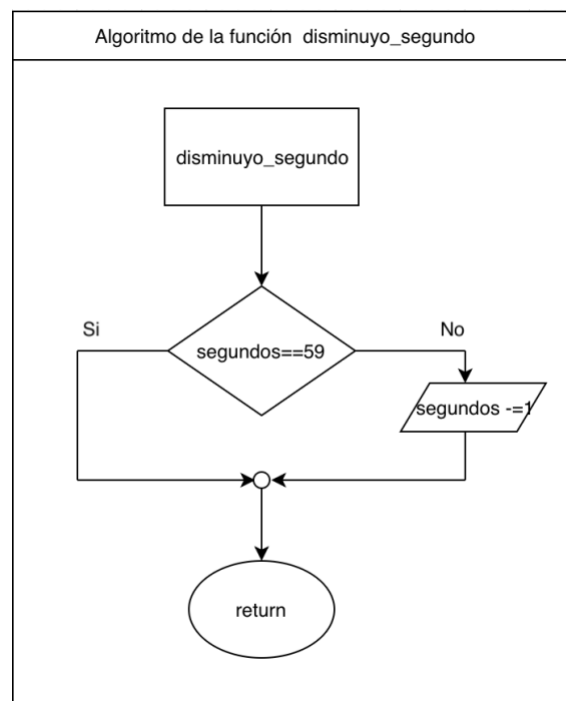
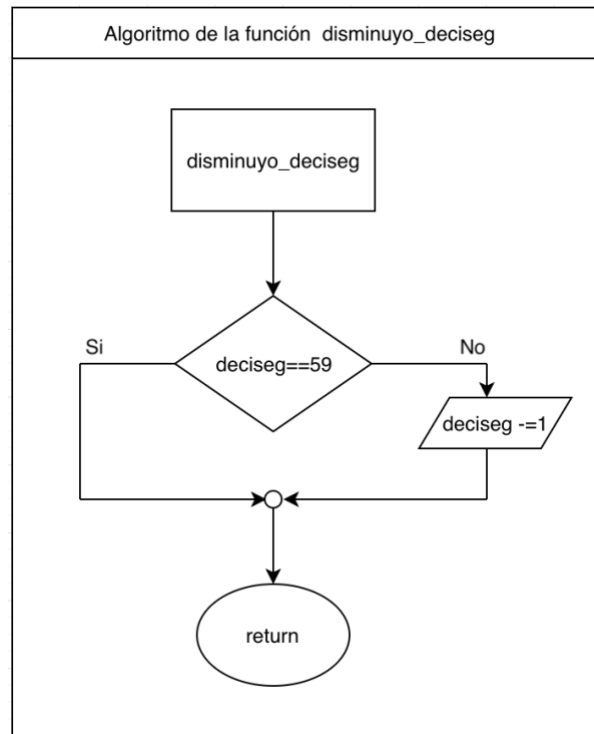


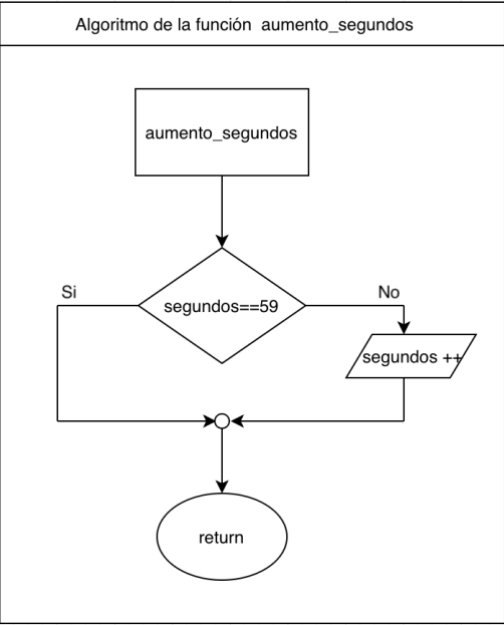
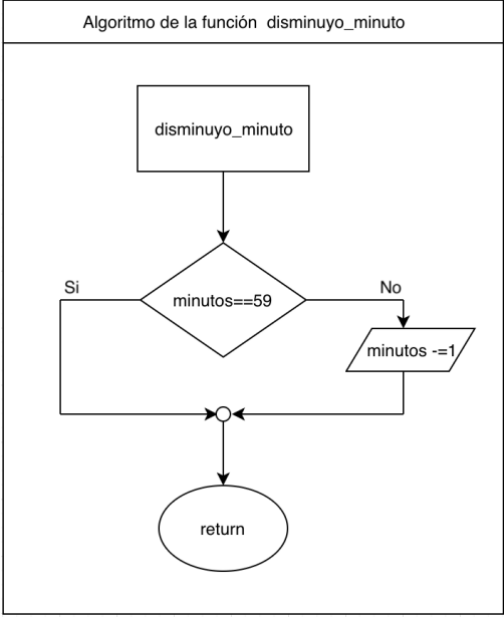




A continuación se mostrarán los algoritmos para los métodos de aumentar y disminuir minutos/segundos/decisegundos.







Algoritmo de la función aumento\_minuto

