人列举采样保持电路的主要性能指标及其含义

心捕捉时间Tac指当采样/保持电路由保持状态转到采样状态时,采样/保持电路的输出由保持值过渡到重新跟踪输入值所需的时间

- (2) 孔径时间 Tap指由发出保持指令的时刻起,直到模拟开关真正断开为止所需的时间
- (3)下垂率指由于存储电容的电荷的泄漏所引起的输出电压的变化率 (4) 候送指在保持阶段,虽然模拟开关处于断开状态,由于开关源、漏极间 电容和其他途径的耦合作用,使输入信号的变化耦合到输出端的现象
- 2、试简要说明滞回比较电路和窗口比较电路的异同

相同点两者的阈值电压大小都可调节

不同点: 当输入电压由大到小和由小到大变化时, 滞回比较电路输出电压变化情况相, 而窗叫比较器变化相同

3、试说明双积分型 AD 转换电路和逐次逼近型 AD 转换电路的原理和各自的优 缺点

双积分型和转换电路:模拟电子开关使输入信号V.加到反相积分器输入端,以V./(K)的速率在固定时间T.内向电容器充电,使积分器输出端电压从由0开始增加,同时启动计数器对时钟脉冲由零开始计数,当到达时间下时



计数器的计数值表示为心,采样阶段结束,此时计数器发出溢出脉冲使计数器复零,根据心的极性,电子开关将与心极性极的基础电压 心或一心,加到反相积分器输入端,积分器对心或一心以固定速率反向积分,其输出端电压由下向零电平方向斜变,与此同时计数器重新开始 计数,进入比较阶段,当心、下降到零、过零比较器输出端发出关门信号,关闭计数门停止计数,此时计数器值为心。对应时间间隔为下,一次转换过程结束

优缺点 双积分式 A-D转换器输出是采样周期内输入信号的平均值, 因此对叠加在输入信号的交流干扰有很强的抑制能力, 但转换速度较慢, 多为毫秒量级

逐次逼近式 4-D转换器·在逻辑控制电路控制下, 时钟电路使逐次逼近寄存器最高位置1, 其它位置6, 这个数字代码 经转换成对应的模拟电压Us, 与另一输入端的模拟电压比较, 并不断调整数字代码, 直至 Vs 与 Vi 相等或两电压差 小于最大量化误差为止

伏缺点 逐次逼近式 A-D转换器 只要用 n次的操作就能进行 Ni 立的 A-D 转换, 有较高的转换速度, 而且精度较高, 电路结构 简单, 因此应用广泛