

计算机组成原理实验报告

时序产生器实验

学号：2220191195

姓名：李毓琪

专业：网络工程 2019-2

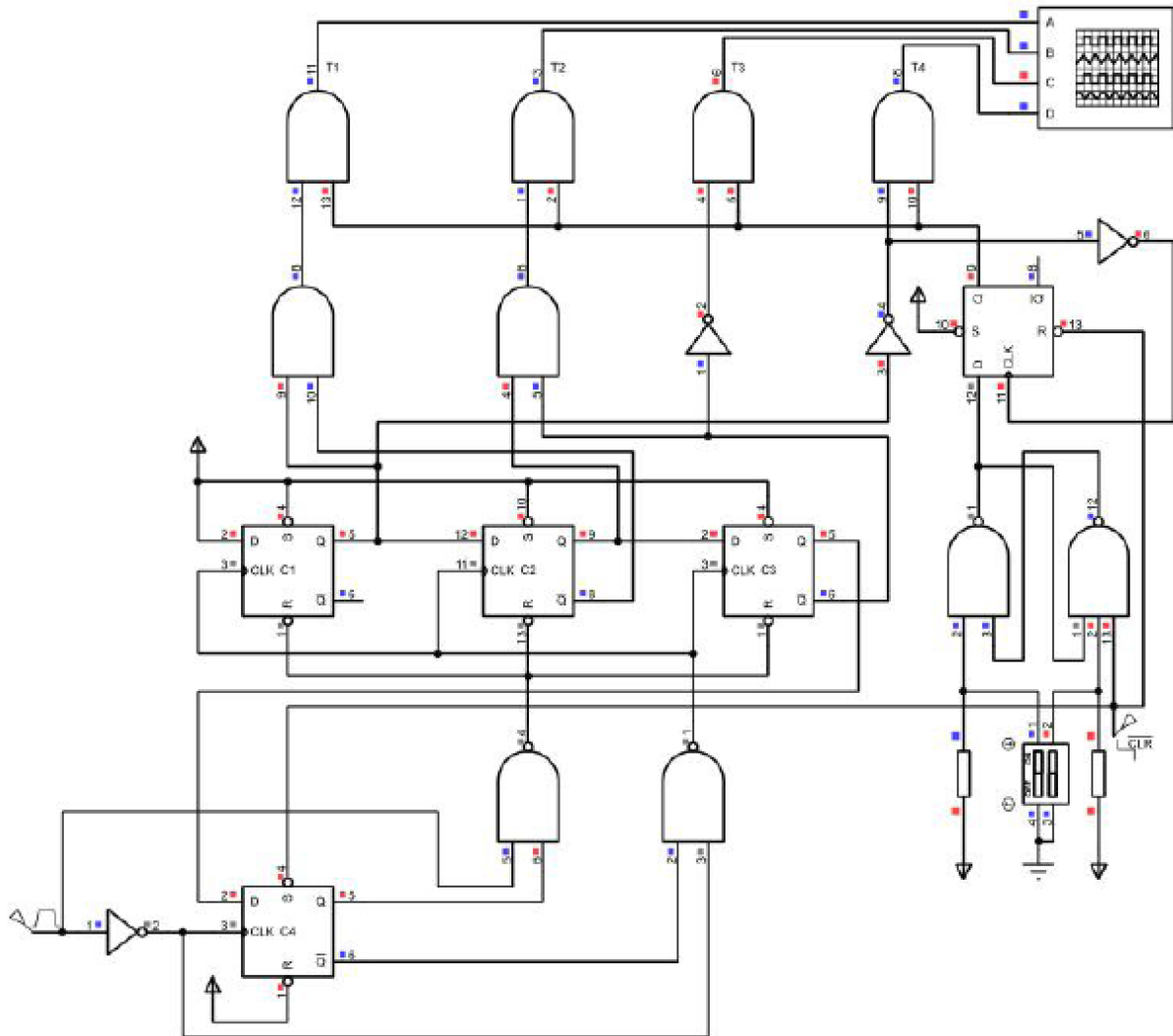
一、 实验目的：

理解时序信号的作用和体制

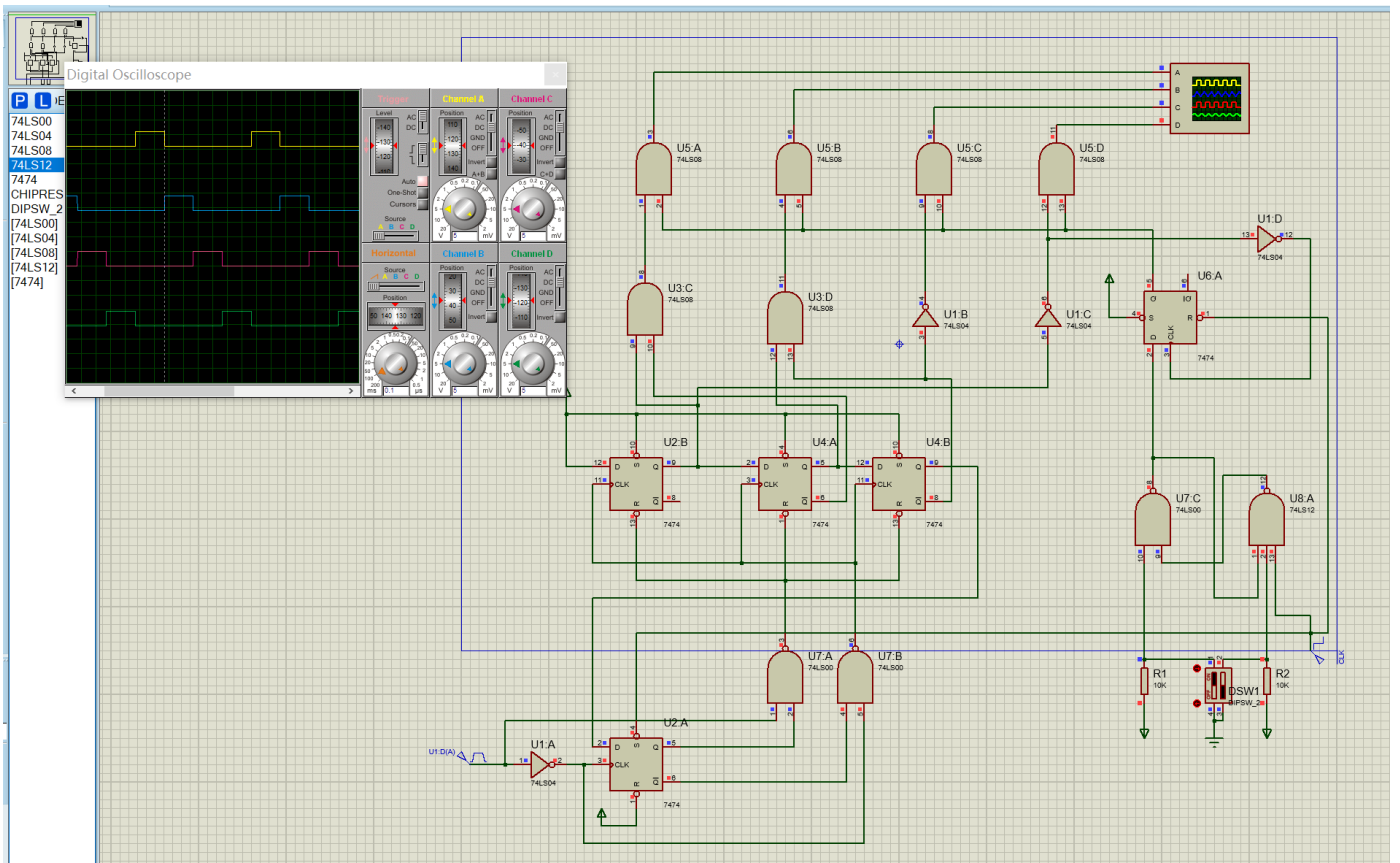
掌握时序信号产生器的结构和基于 Proteus 的设计方法

仿真运行时序信号产生器并观察时序信号波形

二、 实验原理图



三、 实验步骤



四、 实验总结

实验中遇到的问题以及解决方法：

1. 运行时 74LS04 的左端一直为低电平, 且电路的电信号未发生变化。解决方法, 将 U1: D(A)脉冲发生器的高电平电压设置为 5V, 1V 无法对 74LS04 等逻辑电路产生反应。

2. 在示波器中显示的脉冲波形为曲线。解决方法, 将示波器中的各个频道的信号改为直流即可产生平稳的脉冲波形。

心得体会：

通过该实验能够熟练的使用 protues 软件进行仿真实验, 掌握了时序产生的过程, 以及如何调整周期等, 也掌握了示波器的使用方法。同时也回顾了逻辑门的使用, 学会使用 7474 芯片。做实验的时候要细心, 不能盲目的按照原理图进行连线, 而是应当先看懂整个实验的原理, 然后在进行实验, 这样才能保证能够切实的掌握这个实验, 同时也能够更快的做好实验。