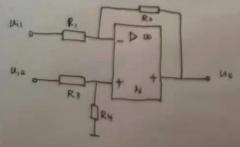
1、设计一个能够实现以下还数运算的电路,并使用 Multisim 进行仿真 验证

其中,shi(t)和 Gos(2t)为电路的输入,要求设计报告满足从下内容

- a. 给出电路的设计思路和原理
- b. 电路中元器件的选择
- c、给出对所选元器件进行 Multisim 仿真验证时所采用的电路
- d、利用 Matlab 展示仿真结果,并对仿真结果进行分析
- a. 利用基本差动放大电路进行设计



$$U_0 = -\frac{R_4}{R_1} u_{i1} + (1 + \frac{R_4}{R_1}) \frac{R_4}{R_1 + R_4} u_{i2}$$
 $\sqrt[R]{\frac{R_4}{R_1 + R_4}} = \frac{Z}{11}$ $\sqrt[R]{2} R_4 = 2k\Omega$, $R_1 = 9k\Omega$

\$ un = state), Un = Cosize)

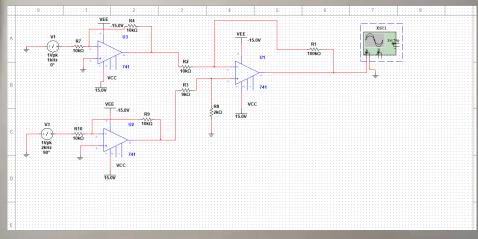
411.41.分别经反相电路反相后 作为输入,

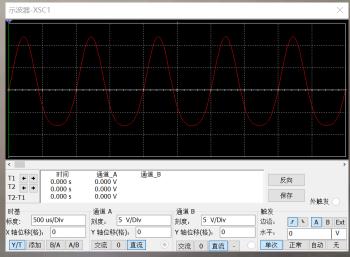
$$\frac{R_1}{R_1} = 10 \quad \text{ig } R_2 = 100 \text{km}.$$

$$R_1 = 10 \text{km}.$$



b、元器件选择如图所示 C、 估真电路如图所示







d、Matlab 彷禛程序和结果如图所示。

