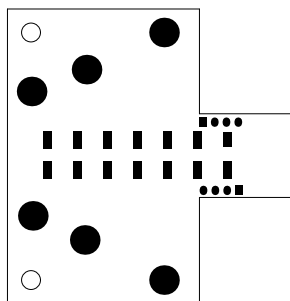
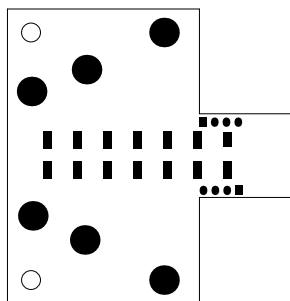


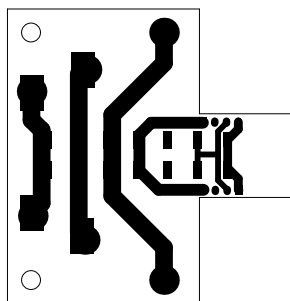
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



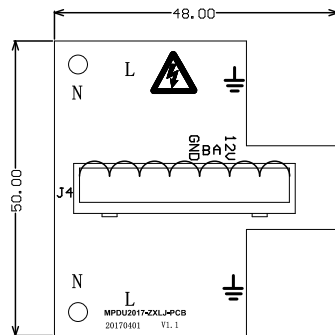
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



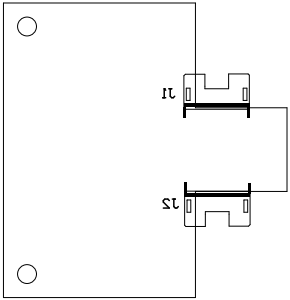
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



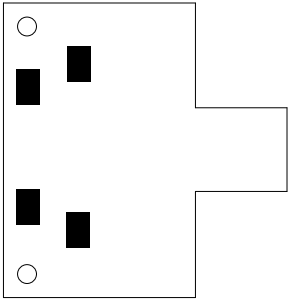
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



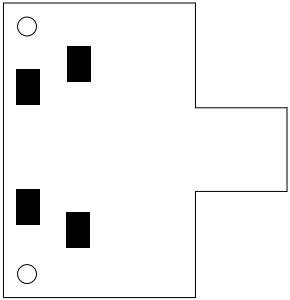
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



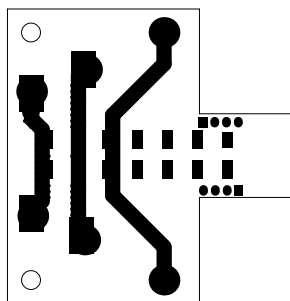
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



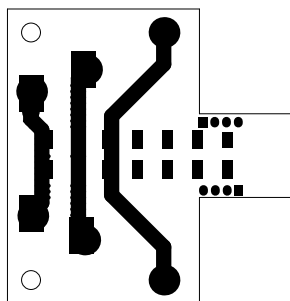
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



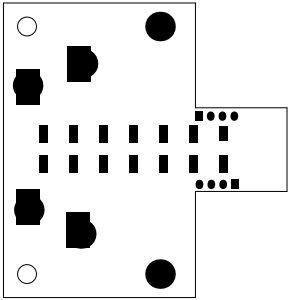
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



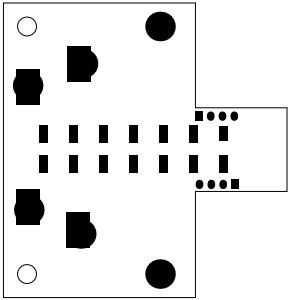
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



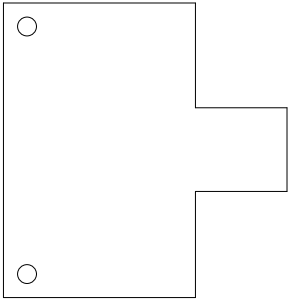
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



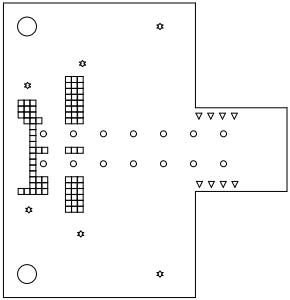
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



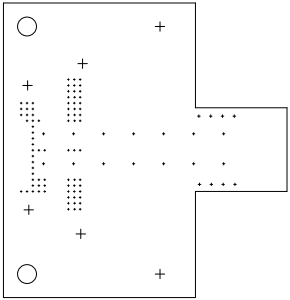
	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061



	签名	日期	项目 MPDU
设计	卢培森	20170516	ZXLJ-PCB
审核	江长胜	20170516	版本 V1.1
			编码 YM040070061