



Inscripción

# CAD & NANO ELECTRONICS LOS

## CAD and Nanoelectronics Seminar

16 de JUNIO

iFecha  
Adicional!

29 y 30 de JUNIO

Edificio T, Casa Central Valparaíso

Organizan:



UNIVERSIDAD TÉCNICA  
FEDERICO SANTA MARÍA



DEPARTAMENTO DE  
ELECTRÓNICA

Auspician:



inria

SYNOPSYS®

PIEA

INICIATIVAS  
ESTUDIANTILES  
LABORATORIOS  
INNOVA-LAB  
FONDOS  
CONCURREBLES

Colaboran:



Universidad Técnica  
Federico Santa María  
IEEE Student Branch

# Charlistas invitados:



**Hanh-Phuc Le**  
Assistant Professor  
UCSD (CA, USA)



**Mirjana Videnovic-Misic**  
Principal Engineer  
Infineon (AUT)



**Raul Camposano**  
CTO Silvaco (CA, USA)



**Filip Maksimovic**  
Faculty INRIA (FRA)



**Gabriel Rincón-Mora**  
Motorola S.F. Prof. Georgia  
Inst. of Tech. (USA)



**Mauricio Briceño**  
Director Of Engineering  
Arm (SWE)



**Rodrigo Iga**  
CEO Timeless-IC (CHL)

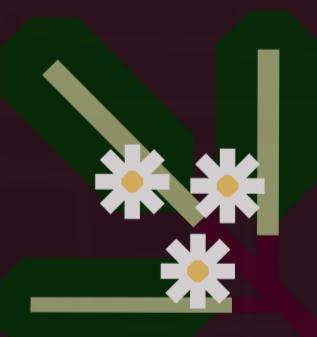


**Ronald Valenzuela**  
Manager of Product Eng.  
Synopsys (CHL)



**Ioannis Vourkas**  
Associate Professor  
UTFSM (CHL)

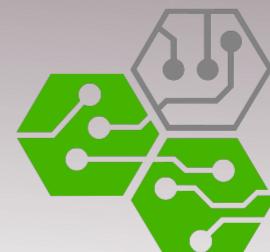
UNIVERSIDAD  
TÉCNICA  
FEDERICO SANTA MARÍA



Organizan:



UNIVERSIDAD TECNICA  
FEDERICO SANTA MARIA



DEPARTAMENTO DE  
ELECTRÓNICA

Auspician:



INICIATIVAS  
ESTUDIANTILES  
LABORATORIO  
INNOVA-LAB  
FONDOS  
CONCURSABLES

Colaboran:



Universidad Técnica  
Federico Santa María  
IEEE Student Branch



# CANELOS

16, 29 y 30 JUNIO

## CAD and Nanoelectronics Seminar

Viernes 16/06

9:30 - 10:45	Low Power Implementation of System on Chip	Ronald Valenzuela
11:00 - 11:45	Capítulo Chileno conjunto SSCS/CAS/EDS	Víctor Grimblatt
11:45 - 13:00	Compact Control Loops for Switched-Inductor Power Supplies	Gabriel Rincón-Mora

Jueves 29/06

9:00 - 9:30	Bienvenida	
9:30 - 10:45	Integrated Power Converter - A Good Design Flow and Useful Techniques	Hanh-Phuc Le 
11:00 - 12:15	Circuit Design for Memristive Devices - Open Research Fields & Applications	Ioannis Vourkas
12:15 - 13:00	Machine Learning for Embedded and Internet of Things	Mauricio Briceño
Pausa para almorcizar		
14:30 - 15:45	Fully On-Chip Transceiver Integration for Low-Power Wireless Communication	Filip Maksimovic 
15:45 - 16:30	Allegro Microsystems	
16:45 - 17:30	Microelectrónica en el AC3E	
17:30 - 18:15	Microelectrónica estudiantil en la UTFSM	

Viernes 30/06

9:00 - 9:45	Rydev: Experiencia de outsourcing de servicios de ASIC desde Latinoamérica	
9:45 - 10:45	Bridging the Analog Gap with Disruptive Methodologies	Mirjana Videnovic-Misic 
11:00 - 12:15	Next-Generation Circuit Architectures for Power-Supply on Chip	Hanh-Phuc Le 
12:15 - 13:00	Timeless Integrated Circuits	
Pausa para almorcizar		
14:30 - 15:45	The EDA Industry in the Context of the Semiconductor Industry	Raúl Camposano 
15:45 - 16:30	Synopsys	
16:45 - 17:30	Foro: Oportunidades en microelectrónica para estudiantes y la industria nacional	
17:30 - 18:00	Clausura	

\*en inglés

Organizan:



UNIVERSIDAD TÉCNICA  
FEDERICO SANTA MARÍA



DEPARTAMENTO DE  
ELECTRÓNICA

Auspician:



INICIATIVAS  
ESTUDIANTILES  
LABORATORIO  
INNOV-LAB  
PROYECTOS  
CONCURSABLES

Colaboran:



Universidad Técnica  
Federico Santa María  
IEEE Student Branch