

Horas	Día 1	Día 2	Día 3	Día 4	Día 5
9:30 - 10:30	Bienvenida e instalación herramientas*	Curvas Carac CMOS	Introducción General DC-DC	NOL**	Trabajo Personal
10:30 - 12:00	Charla Carlos Tokunaga*	Obtención de Curvas caract	Transistores de Potencia	Charla Alvin Loke**	Preparación Design Review
12:00 - 13:30	Cronograma/ Teoría CMOS*	Resistencia en CMOS	Charla Andrés Martínez	TB General DC-DC**	Design Review
13:30 - 14:30	Almuerzo				
14:30 - 16:00	Introducción a Xschem	Efectos parásitos	Gate Drivers	Plantilla de Proyectos	Design Review
16:00 - 17:30	Ejercicio práctico Generar tb tran	Efectos Tran	Phase Detector	Trabajo Personal	Cierre

*La charla de Carlos Tokunaga transcurre de 11:00 a 12:30, los bloques adyacentes serán modificados para adaptarse a esto.

** La charla de Alvin Loke transcurre de 11:00 a 12:30, los bloques adyacentes serán modificados acorde.