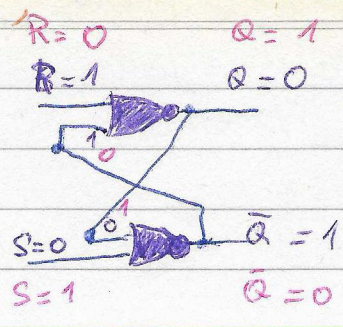


memoria monostable: un solo estado "estable", sale como una alarma.

memoria estable: usado en el clock del CPU.

flip flop
 SET = S → 1 = Q
 RESET = R → 0 = Q



memoria bivalente: 0 o 1
 inestable

No pueden estar

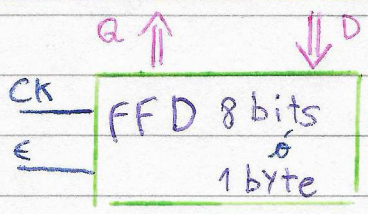
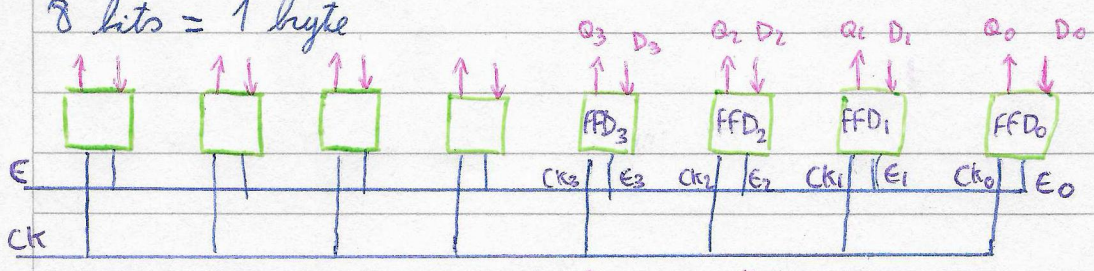
ambos R y S con el mismo valor (no había flip-flop); se pone a "0" la Q. ∴

Para evitar esto podemos implementar el sig. circuito.

Cada vez que se cambia la entrada, se manda la salida al bus (y le pegaría a todos los componentes de la PC); esto se controla con una compuerta "enable" de 3 estados (manda cero, uno o infinito (como si no estuviera la RAM en el slot)).

gráfico en 2da foto del celu. flip-flop se pueden hacer con todos and o todos nor.

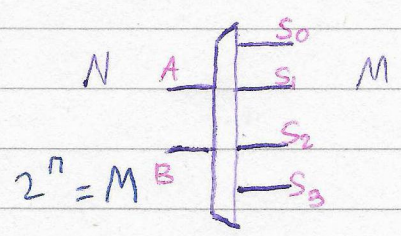
8 bits = 1 byte



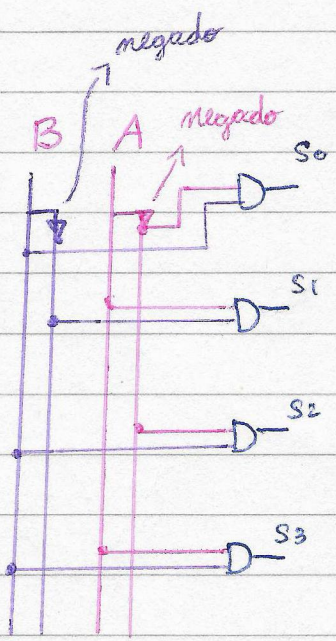
8bits = de 0 a 7 espacios

El Decodificador es Abre

compuertas and



B	A	S ₀	S ₁	S ₂	S ₃
0	0	1	0	0	0
0	1	0	1	0	0
1	0	0	0	1	0
1	1	0	0	0	1



A y B dan dirección a los bits.

transistores "MOS" canal corto?