

软件设计实验预习

实验二 MSP430F5529LP 系统时钟与定时器

专业-班级：_____ 学号：_____ 姓名：_____

1. MSP430F5529 有三种时钟信号，分别是（_____）。
2. MSP430F5529 是_____位 RISC 结构单片机，系统时钟频率最高为_____。XT1 外接晶振频率为_____。
3. MSP430 的中断分为 3 种类型：_____，其中定时器中断属于_____。
4. 子系统时钟 SMCLK 在芯片上连接的管脚是_____，该管脚复用的功能是_____。
5. 可屏蔽中断除了受本身的中断使能控制，还受_____控制。
6. GIE 的含义是_____。
7. 定时器有四种控制模式，分别是（_____），通过设置寄存器的_____位来选择。
8. 定时器 A 是一个_____位的定时计数器，要选择定时器 A 的时钟源，可以设置_____寄存器的_____位。
9. WDT_ADLY_1000 是一个_____，可以在工程头文件 MSP430xx.h 中找到。具体含义是当时钟为_____的时候，_____时间间隔为_____，如果_____毫秒内不喂狗，就会产生_____信号。
10. PWM 信号是一种_____数字信号。
11. TA0CTL 是_____寄存器。