

# 软件设计实验预习

## 实验三 MSP430F5529LP 的 ADC

专业-班级：\_\_\_\_\_ 学号：\_\_\_\_\_ 姓名：\_\_\_\_\_

- 比较器被用于比较两个（ ）电压信号。  
A 模拟  
B 数字
- 中断标志 CBIFG 会在比较器输出的( )置位。  
A 上升沿  
B 下降沿  
C 上升沿和下降沿
- MSP430F5529 单片机的 Comp\_B 具有\_\_\_\_\_通道的通用比较器功能，可以判断输入信号的\_\_\_\_\_和\_\_\_\_\_。
- 对于 Comp\_B，如果  $CB0 > CB1$  则：\_\_\_\_\_，否则 \_\_\_\_\_。
- 观察 Comp\_B 的结构图，可以打开或关闭 Comp\_B 的位是\_\_\_\_\_。
- ADC12CTL1 寄存器中，\_\_\_\_\_的功能是时钟源选择。
- 在进行 A / D 转换时，通常按四个步骤进行，分别为\_\_\_\_\_。
- 采样定理是：  
( )。
- MSP430F5529 的 ADC12\_A 模块采样时序方式有\_\_\_\_\_和\_\_\_\_\_两种。
- ADC12SSEL 的功能是\_\_\_\_\_，它位于\_\_\_\_\_寄存器中。
- ADC12MEM0~ADC12MEM15 是 \_\_\_\_\_寄存器，该组寄存器为\_\_\_\_位寄存器，用来存放 \_\_\_\_\_。
- ADC 的主要性能指标有 4 个，分别是\_\_\_\_\_。
- ADC12 模块有（ ）个转换通道，硬件会自动将转换结果存储到相应的转换存储寄存器（ ）中，每个转换存储寄存器都有对应的控制寄存器（ ）。
- ADC12 的中断向量寄存器是（ ），ADC12 是多源中断，有（ ）个中断标志共用一个中断向量。