**Prova Finale (Progetto di Reti Logiche)**

Professor Palermo Gianluca

|  |  |  |
| --- | --- | --- |
| *Cognome e nome* | *Matricola* | *Codice persona* |
| Rossi Christian | 955333 | 10736464 |
| Rampone Matteo | 935349 | 10702030 |

Sommario

[Introduzione 2](#_Toc128600298)

[Scopo del progetto 2](#_Toc128600299)

[Specifiche 2](#_Toc128600300)

[Interfaccia 2](#_Toc128600301)

[Canali e memoria 2](#_Toc128600302)

[Architettura 3](#_Toc128600303)

[Descrizione della macchina a stati finiti 3](#_Toc128600304)

[Descrizione degli stati della FSM 3](#_Toc128600305)

[IDLE 3](#_Toc128600306)

[READ\_CHANNEL 3](#_Toc128600307)

[READ\_MEM 3](#_Toc128600308)

[ASK\_MEM 3](#_Toc128600309)

[WAIT\_MEM 3](#_Toc128600310)

[ASK\_CHANNEL 3](#_Toc128600311)

[WAIT\_UPDATE 3](#_Toc128600312)

[GET\_OUTPUT 3](#_Toc128600313)

[Risultati ottenuti 4](#_Toc128600314)

[Test bench di esempio 4](#_Toc128600315)

[Conclusioni 5](#_Toc128600316)

# Introduzione

## Scopo del progetto

…

## Specifiche

…

## Interfaccia

…

## Canali e memoria

…

Note: l'obiettivo non è la "copia" della specifica ma una elaborazione, con un esempio e, se è possibile, un disegno e/o una immagine, che spieghi cosa succede;

# Architettura

## Descrizione della macchina a stati finiti

…

## Descrizione degli stati della FSM

…

### IDLE

…

### READ\_CHANNEL

…

### READ\_MEM

…

### ASK\_MEM

…

### WAIT\_MEM

…

### ASK\_CHANNEL

…

### WAIT\_UPDATE

…

### GET\_OUTPUT

…

Note: L’obiettivo è quello di riportare uno schema funzionale (lo schema in moduli... un bel disegno chiaro... i segnali i bus, il/i clock, reset...):

Modulo 1 (la descrizione - sottoparagrafo - di ogni modulo e la scelta implementativa - per esempio, il modulo ... è una collezione di process che implementano la macchina a stati e la parte di registri, .... La macchina a stati, il cui schema in termini di diagramma degli stati, ha 8 stati. Il primo rappresenta .... e svolge le operazioni di ... il secondo... etc.)

Modulo …

# Risultati ottenuti

## Test bench di esempio

…

Note:

Sintesi (Report di sintesi)

Simulazioni: L'obiettivo non è solo riportare i risultati ottenuti attraverso la simulazione test bench forniti dai docenti, ma anche una analisi personale e una identificazione dei casi particolari; il fine è mostrare in modo convincente e più completo possibile, che il problema è stato esaminato a fondo e che, quanto sviluppato, soddisfa completamente i requisiti. T

est bench 1 (cosa fa e perché lo fa e cosa verifica; per esempio, controlla una condizione limite)

test bench 2 ()

# Conclusioni

…

Note: massimo mezza pagina