# TEST: Características y aplicaciones de buses de comunicación 31/03/2023

1. **Indicar todos los recursos de memoria (internos y externos, RAM y ROM, etc) que hay disponibles en una plataforma reconfigurable Xilinx Zynq-7000 SoC.**
2. **Detallar los recursos de memoria chache una plataforma reconfigurable Xilinx Zynq-7000 SoC: Tipo, tamaño, cantidad, latencia, etc.**
3. **Describir las diferencias entre MIO y EMIO una plataforma reconfigurable Xilinx Zynq-7000 SoC.**
4. **Enumerar y describir (numero de bits, características principales, etc.) de todas las interfaces disponibles entre PS y PL EN una plataforma reconfigurable Xilinx Zynq-7000 SoC.**
5. **Enumerar los pasos y describir su funcionalidad para el arranque de la plataforma reconfigurable Xilinx Zynq-7000 SoC en modo seguro y no seguro.**