

# Tarea 6 - Programación de software de sistemas.

CC-3301

Juan Ignacio Valdivia

## 1. Parte b:

- c450, es un acierto en la línea 45.
- 92ac, es un acierto en la línea 2a.
- 5e24, es un desacierto, ya que nos encontramos con la etiqueta 4e2 en la línea e2.
- 5e20, es un acierto en la línea e2.
- 92a8, es un acierto en la línea 2a.
- 2450, es un desacierto, ya que nos encontramos con la etiqueta c45 en la línea 45.
- 4e20, es un desacierto, ya que nos encontramos con la etiqueta 5e2 en la línea e2.
- 92a4, es un acierto en la línea 2a.

El primer cambio que realizamos es cuando accedemos a la dirección 5e24 cambiando la etiqueta 4e2 por 5e2. luego accediendo a la dirección 2450 donde se reemplaza la dirección c45 por 245 y finalmente buscando la dirección 4e20 cambiando la etiqueta 5e2 por 4e2 dejando el siguiente resultado final en la tabla.

Linea cache	Etiqueta	Contenido
e2	4e2	
45	245	
2a	92a	

## 2. Parte c:

- Tabla arquitectura en pipeline:

Ciclo	Fetch	Decode	Execute
1	A		
2	B	A	
3	C	B	A
4	D	C	B
5	E	D	C
6	F	E	D
7	G	F	E
8	H	G	F
9	R		
10	S	R	
11		S	R
12			S

- Tabla arquitectura superescalar con 2 pipelines:

Ciclo	Fetch	Decode	Execute
1	AB		
2	CD	AB	
3	EF	CD	AB
4	GH	EF	CD
5	IJ	GH	EF
6	RS		
7		RS	
8			RS