

Osciladores

Rodrigo Oliveira

São José SC, Brasil, novembro de 2022

“Tu, porém, Daniel, cerra as palavras
e sela o livro, até o fim do tempo;
muitos correrão de uma parte para
outra, e a ciência se multiplicará.”
Daniel 12:4

Versões:

Julho de 2017

Novembro de 2022

Sumário

1 - Introdução.....	5
2 – O Oscilador Básico.....	5
2.1 - Princípio Físico.....	5
2.2 - Circuito RLC e a Oscilação.....	7
2.3 - Exemplos de Simulações da Oscilação Básica.....	12
3 - Osciladores Eletrônicos.....	14
4 - Condição de Oscilação.....	16
5 - Osciladores Harmônicos.....	18
5.1 – Rede RC - Ponte de Wien.....	18
5.1.1 - Introdução à Ponte de Wien.....	18
5.1.2 - Modelagem para Projeto.....	19
5.1.3 - Exemplo de Simulação.....	22
5.2 – Redes LC.....	26
5.2.1 – Redes Básicas.....	26
5.2.2 – Ganho e Frequência de Oscilação.....	30
5.2.3 – Simulações de Redes Ideais.....	33
5.2.2 – Simulações com Componentes Eletrônicos.....	38
5.4 – Redes a Cristal.....	41
6 - Oscilador de Relaxação.....	42
6.1 – Princípio.....	42
6.2 – Exemplo de Simulação.....	48
Apêndice.....	50
Referências.....	52

1 - Introdução

Osciladores estão presentes em equipamentos eletrônicos em geral com o propósito de gerar sinais periódicos para as mais diversas funções, como clock, modulação, phase locked loop, entre muitas outras. Não entrando no contexto de aplicação, o presente material, antes, procura introduzir conceitos básicos de princípios físicos e modelagem matemática, ilustrados com exemplos de simulação, tal que o leitor possa experimentar os conceitos apresentados. Os itens estão organizados na sequência princípio, modelagem, e simulação procurando cobrir todos os passos necessários para, ao final, ser possível o projeto de cada tópico estudado. O assunto em si é muito amplo, e com o natural desenvolvimento tecnológico levando a novas topologias e técnicas, porém, tendo como base a teoria ora descrita. O objetivo, afinal, é que após o conteúdo ser devidamente trabalhado, seja possível não só a execução de pequenos projetos com os osciladores apresentados, como igualmente fácil compreensão de outros circuitos e literatura deste mesmo assunto.

2 – O Oscilador Básico

2.1 - Princípio Físico

Oscilação é o movimento periódico de um corpo, ou seja, se repete em um intervalo regular de tempo. A oscilação de um sistema mecânico sempre começará a partir de uma energia potencial inicial aplicada neste. Tomando como exemplo em pêndulo simples, temos que um sistema sem perdas oscilará infinitamente sempre com a mesma amplitude de movimento, Figura 1 (a), alternando entre energia potencial E_p e cinética E_c , Tabela 1, respectivamente nos momentos em que para e entra em movimento. O mesmo ocorrendo em um sistema com perdas, evidentemente tendendo a parar, Figura 1 (b).



Figura 1 - Pêndulo (a) sem perdas e (b) com perdas.

Em um sistema elétrico ocorre exatamente o mesmo com a geração de tensão e corrente periódicas, no caso um circuito LC ideal, Figura 2, que pode começar a oscilar ou por uma tensão acumulada no capacitor, ou corrente acumulada no indutor, ou ambas. Os componentes L e C, com alguma energia inicial, Tabela 1, ao serem conectados entre si, iniciarão um processo de alternância de tensão e corrente entre ambos de forma senoidal. A Figura 4 (a) demonstra este efeito onde a tensão é máxima quando a corrente é mínima e vice-versa. Em um sistema real as perdas são representadas por um resistor, Figura 3, ou paralelo ou série, neste caso havendo evanescimento da oscilação, similarmente ao pêndulo com perdas, exemplificado na Figura 4 (b).

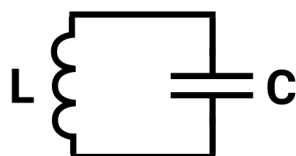


Figura 2 - Circuito LC ideal.

Tabela 1 - Energia nos sistemas mecânico e elétrico.

Pêndulo	Circuito LC
$E_C = \frac{mv^2}{2}$ $E_P = mgh$ Ec: Energia cinética. Ep: Energia potencial. m: massa. v: velocidade. g: força gravitacional. h: altura.	$E_{Cap} = \frac{CV^2}{2}$ $E_I = \frac{LI^2}{2}$ E _{Cap} : Energia do capacitor. E _I : Energia do indutor. C: capacitância. V: tensão. L: indutância. I: corrente.

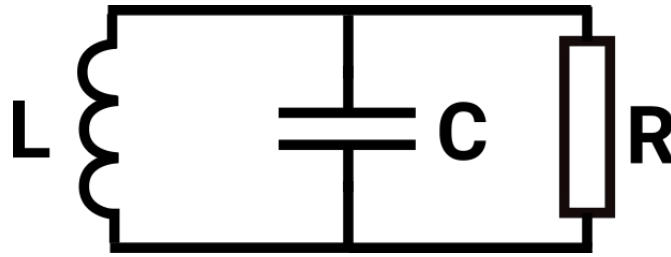


Figura 3 - Circuito RLC paralelo.

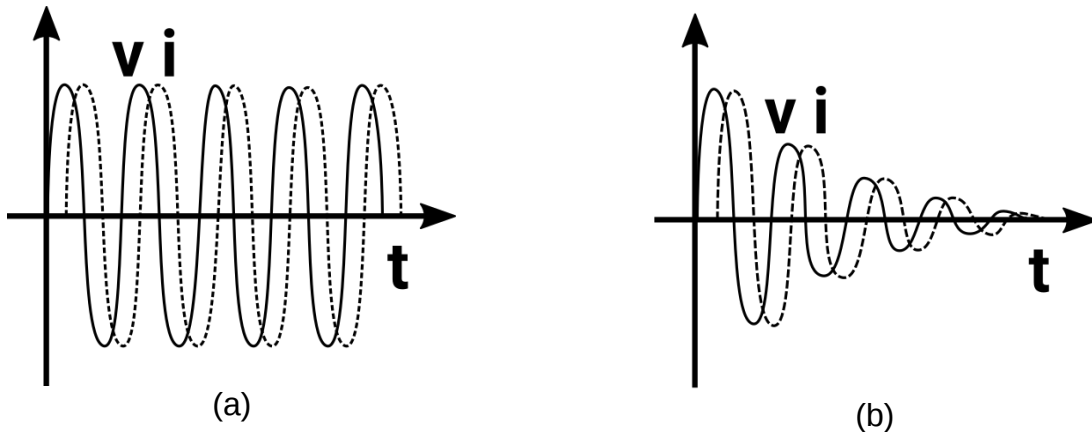


Figura 4 - Tensão nos componentes e corrente no indutor nos circuitos
(a) LC e (b) RLC paralelo.

O circuito RLC gera uma oscilação senoidal, e por esse tipo de onda é chamado de oscilador harmônico, diferentemente dos osciladores não senoidais, ou de relaxação, ambos abordados ao longo do texto.

2.2 - Circuito RLC e a Oscilação

A modelagem do circuito RLC para análise do comportamento oscilatório é baseada na corrente do capacitor e tensão do indutor conforme a Figura 5, respectivamente Eqs.1 e 2. A transformada de Laplace desta corrente e tensão naturalmente torna explícita as condições iniciais de corrente e tensão, Eqs.3 e 4.



Figura 5 - Tensões e correntes no circuito RLC paralelo.

$$i_C = C \frac{dv}{dt} \quad (\text{Eq.1})$$

$$v_L = L \frac{di}{dt} \quad (\text{Eq.2})$$

$$I_C = -I_L - I_R = C[sV_C - V_C(0)] \quad (\text{Eq.3})$$

$$V_L = V_C = L[sI_L - I_L(0)] \quad (\text{Eq.4})$$

Isolando I_L da Eq.4 resulta na Eq.5, sendo a Eq.6 a combinação das Eqs.3 e 5.

$$I_L = \frac{1}{s} \left[\frac{V_C}{L} + I_L(0) \right] \quad (\text{Eq.5})$$

$$\frac{1}{s} \left[\frac{V_C}{L} + I_L(0) \right] + \frac{V_C}{R} = -C[sV_C - V_C(0)] \quad (\text{Eq.6})$$

Obtemos a expressão da tensão do capacitor V_C , Eq.9, pelo desenvolvimento da Eq.6, com passos intermediários nas Eqs.7 e 8. A resposta para o circuito LC da Figura 2 é encontrada com R tendendo a infinito, o que elimina o termo s/RC da Eq.9, tendo por consequência a Eq.10.

$$\frac{V_C}{L} + I_L(0) + s \frac{V_C}{R} = -s^2 C V_C + s C V_C(0) \quad (\text{Eq.7})$$

$$V_C \left[s^2 C + \frac{s}{R} + \frac{1}{L} \right] = -I_L(0) + s C V_C(0) \quad (\text{Eq.8})$$

$$V_C = \frac{-\frac{I_L(0)}{C} + s V_C(0)}{s^2 + \frac{s}{RC} + \frac{1}{LC}} \quad (\text{Eq.9})$$

$$V_C = \frac{-\frac{I_L(0)}{C} + s V_C(0)}{s^2 + \frac{1}{LC}} \quad (\text{Eq.10})$$

A Eq.10 pode ser desenvolvida para caber nos formatos sen e cos da Tabela 2,

resultando na equações no tempo Eq.12. Para o circuito LC uma corrente inicial $I_L(0)$ resulta em um seno, enquanto uma tensão inicial $V_C(0)$ em um cosseno.

$$V_C = - \left[I_L(0) \sqrt{\frac{L}{C}} \right] \frac{\sqrt{\frac{1}{LC}}}{s^2 + \frac{1}{LC}} + [V_C(0)] \frac{s}{s^2 + \frac{1}{LC}} \quad (\text{Eq.11})$$

$$v_C = - \left[I_L(0) \sqrt{\frac{L}{C}} \right] \text{sen} \left(\sqrt{\frac{1}{LC}} t \right) + [V_C(0)] \cos \left(\sqrt{\frac{1}{LC}} t \right) \quad (\text{Eq.12})$$

A partir das Eqs.5 e 11 encontramos a Eq.13, que ao ser desenvolvida para os formatos da Tabela 2 resulta na Eq.14, sendo a Eq. 15 o resultado da transformação para o domínio do tempo.

$$I_L = \frac{1}{s} \left[-\frac{1}{L} \left[I_L(0) \sqrt{\frac{L}{C}} \right] \frac{\sqrt{\frac{1}{LC}}}{s^2 + \frac{1}{LC}} + \frac{1}{L} [V_C(0)] \frac{s}{s^2 + \frac{1}{LC}} + I_L(0) \right] \quad (\text{Eq.13})$$

$$I_L = - \left[I_L(0) \frac{1}{LC} \right] \frac{1}{s \left(s^2 + \frac{1}{LC} \right)} + \frac{1}{L} [V_C(0)] \sqrt{LC} \frac{\sqrt{\frac{1}{LC}}}{s^2 + \frac{1}{LC}} + I_L(0) \frac{1}{s} \quad (\text{Eq.14})$$

$$i_L = - [I_L(0)] \left[1 - \cos \left(\sqrt{\frac{1}{LC}} t \right) \right] + [V_C(0)] \sqrt{\frac{C}{L}} \text{sen} \left(\sqrt{\frac{1}{LC}} t \right) + I_L(0) u(t) \quad (\text{Eq.15})$$

O circuito RLC, por sua vez, apresenta o termo com expoente $-\xi\omega_n$ igual a $1/(2RC)$, ou seja, a resistência faz aparecer o termo que dita o decaimento da oscilação, onde ξ é o fator de amortecimento e ω_n a frequência natural. Em todos os casos com amplitudes dependendo dos valores iniciais.

A Figura 7 relaciona a resposta no tempo com o posicionamento de polos, Figura 6, onde na Figura 7 (a), polos à esquerda, a exponencial é decrescente, enquanto na Figura 7 (b), polos no eixo complexo, o sistema é oscilatório. A Figura 7 (c), polos à direita, o sistema instável, este último possível em circuitos ativos eletrônicos.

Tabela 2 - Transformadas de Laplace.

$\frac{1}{s}$	$u(t)$
$\frac{a \omega}{s^2 + \omega^2}$	$a \operatorname{sen}(\omega t)$
$\frac{as}{s^2 + \omega^2}$	$a \cos(\omega t)$
$\frac{a}{s(s^2 + \omega^2)}$	$\frac{a}{\omega^2} (1 - \cos(\omega t))$
$\frac{a}{s^2 + 2\xi \omega_n s + \omega_n^2}$	$a \frac{1}{\omega_n \sqrt{1 - \xi^2}} e^{-\xi \omega_n t} \operatorname{sen}(\omega_n \sqrt{1 - \xi^2} t)$
$\frac{bs + a}{s^2 + 2\xi \omega_n s + \omega_n^2}$	$e^{-\xi \omega_n t} \left[\frac{1}{\omega_n \sqrt{1 - \xi^2}} (a - b \xi \omega_n) \operatorname{sen}(\omega_n \sqrt{1 - \xi^2} t) + b \cos(\omega_n \sqrt{1 - \xi^2} t) \right]$

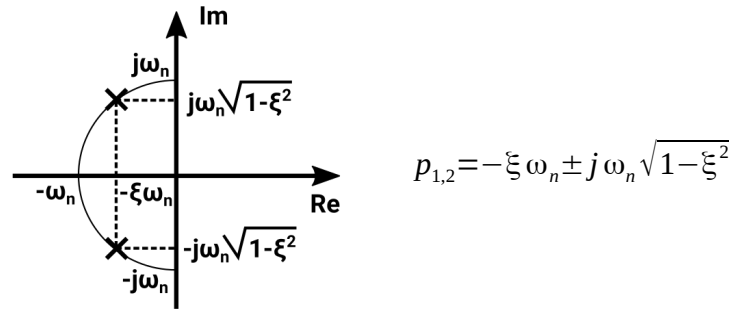


Figura 6 - Polos no plano complexo.

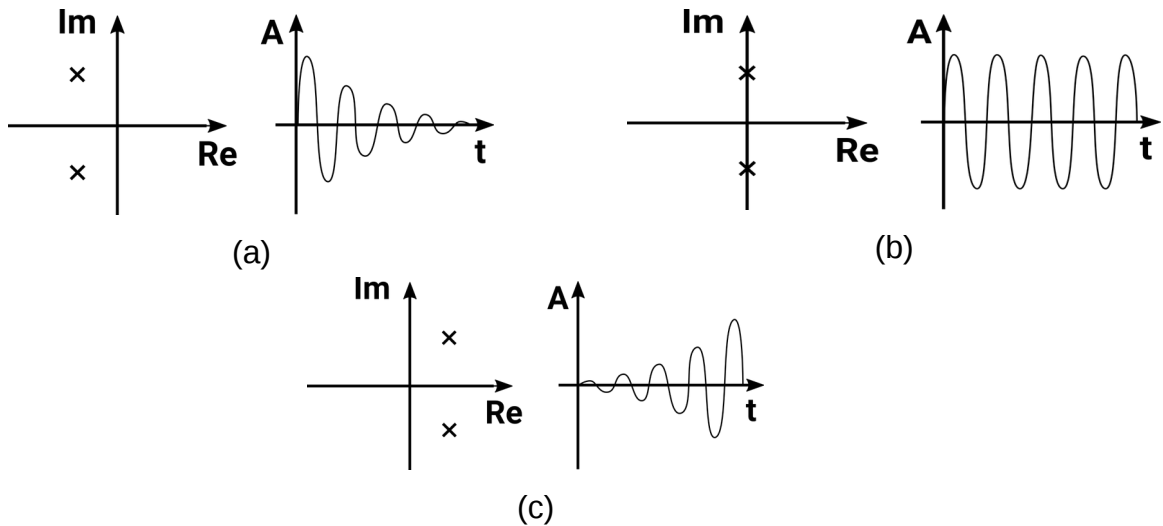


Figura 7 - Polos e resposta no tempo: (a) estável, (b) oscilante e (c) instável.

O modelo com perdas, Eq.9, apresenta o comportamento da Figura 8, agora com

decaimento da oscilação conforme o resistor R. A resposta no tempo é obtida a partir da Eq.16 ao se determinar as constantes para a respectiva equação da Tabela 2.

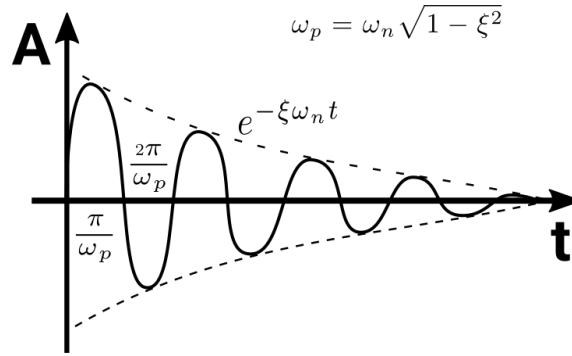


Figura 8 - Oscilação com perdas.

$$V_C = \frac{sV_C(0) - \frac{I_L(0)}{C}}{s^2 + \frac{s}{RC} + \frac{1}{LC}} = \frac{bs+a}{s^2 + 2\xi\omega_n s + \omega_n^2} \quad (\text{Eq.16})$$

As variáveis a e b são respectivamente:

$$a = \frac{-I_L(0)}{C} \quad (\text{Eq.17})$$

$$b = V_C(0) \quad (\text{Eq.18})$$

A frequência ω_n é facilmente encontrada por:

$$\omega_n = \sqrt{\frac{1}{LC}} \quad (\text{Eq.19})$$

O fator de amortecimento ξ vem das Eqs. 19 e 20, resultando na Eq.21.

$$2\xi\omega_n = \frac{1}{RC} \quad (\text{Eq.20})$$

$$\xi = \frac{1}{2R} \sqrt{\frac{L}{C}} \quad (\text{Eq.21})$$

As variáveis a, b, ω_n e ξ em função dos componentes e condições iniciais agora dão a resposta no tempo da Eq.16 da Tabela 2.

2.3 - Exemplos de Simulações da Oscilação Básica

Os conceitos ora apresentados podem ser implementados em simulador, aqui o LTSpice. Na Figura 9 o circuito RLC em que podemos definir condições iniciais de tensão no capacitor e corrente no indutor para iniciar a oscilação em simulação transiente. Na Figura 10 simulações com tensão e corrente inicial com a perda dada pelo resistor, e definindo as respectivas atenuações. Para tensão inicial $V_C(0)$ de 2V leva a amplitude de mesmo nível, conforme previsto pela Eq.10, bem como a frequência de oscilação ω igual a \sqrt{LC} , ou um período de $0.628\mu s$. A Eq.10 é equivalente ao cos da Tabela 2. Para corrente inicial de 1A a frequência de oscilação se mantém, porém com amplitude agora dada por $I_L(0)\sqrt{L/C}$, da Eq.10 e o sen da Tabela 2.

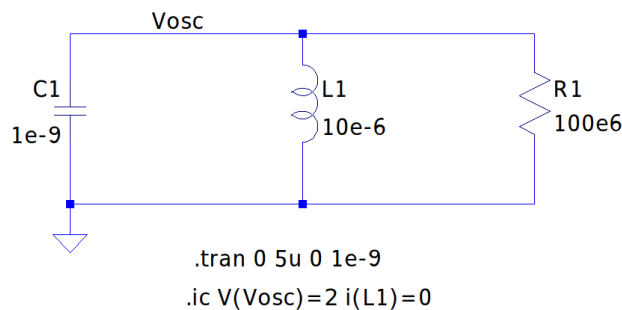


Figura 9 - Circuito LTSpice RLC com tensão e corrente inicial definidas pelas condições iniciais, arquivo LC Oscill.asc.

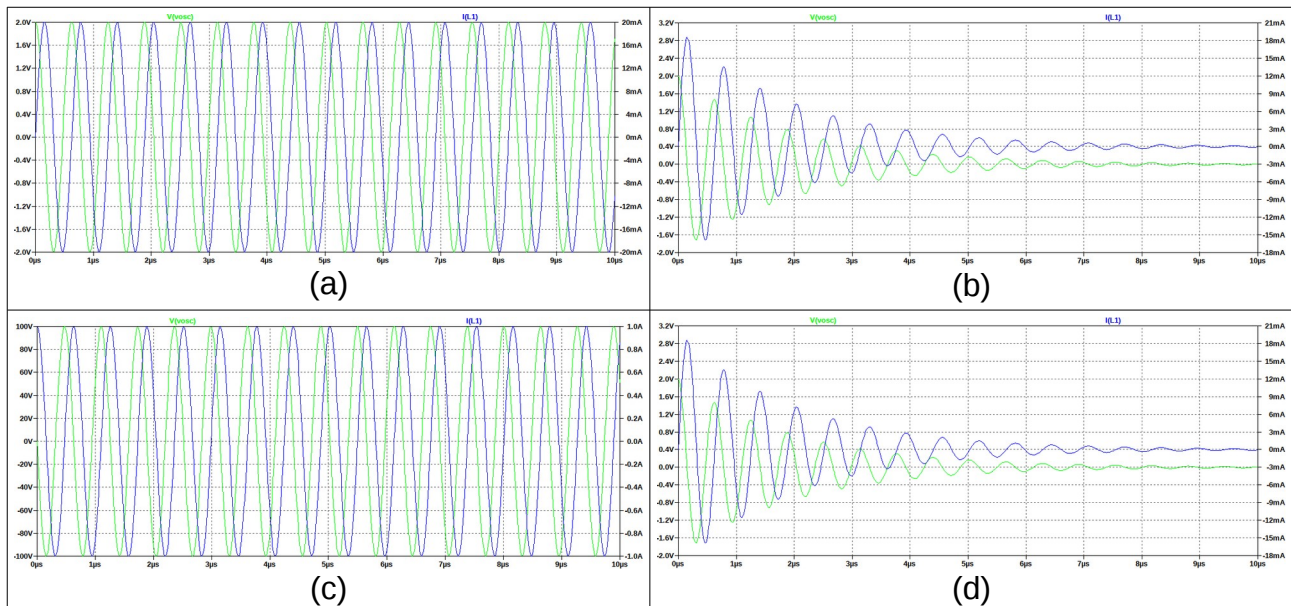


Figura 10 - Tensão no capacitor e corrente no indutor para oscilação por tensão inicial de 2V no capacitor com (a) $R=100M\Omega$ e (b) $R=1k\Omega$, e corrente inicial de 1A no indutor com (a) $R=1M\Omega$ e (b) $R=1k\Omega$.

Na Figura 11 se encontra o circuito com tensão inicial da fonte V1 de 2V que carrega o capacitor C1 através da chave S1, comandada pela fonte V2, um pulso de 500ns que mantém esta chave fechada neste intervalo de tempo. O capacitor carregado é conectado ao conjunto LR a partir de 1 μ s ao se fechar a chave S2, assim formando o circuito RLC. As oscilações resultantes estão nas Figuras 13 (a) e (b), a primeira sem atenuação visível pelo uso de R de 100M Ω , aqui considerado infinito, já a segunda com forte atenuação devido a R de 1k Ω . Note-se que a amplitude de 2V é a mesma da tensão inicial, conforme previsto pela Eq.10, e a frequência de oscilação ω igual a \sqrt{LC} , ou um período de 0.628 μ s. A Eq.10 é equivalente ao cos da Tabela 2 tal qual os resultados para o circuito da Figura 9.

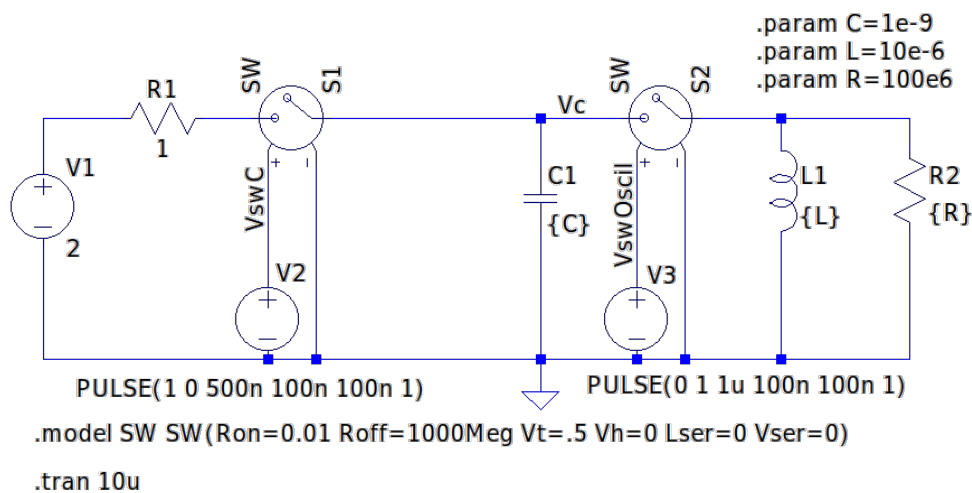


Figura 11 - Circuito LTSpice RLC com tensão inicial, arquivo LCoscillatorVCInitial.asc.

O circuito com corrente inicial de 1A em L1 pela fonte I1 está na Figura 12, aplicada nos primeiros 500ns pela chave S1, fechada neste tempo, sendo acrescentado o capacitor C1 no tempo de 1 μ s ao se abrir a chave S2. As oscilações conforme os resistores, 1M Ω e 1k Ω , estão nas Figuras 13 (a) e (b), respectivamente em simulação transiente. O primeiro resistor muito grande tal que não haja atenuação visível, o circuito desta forma podendo ser considerado somente LC, já o segundo com uma atenuação bem visível no intervalo de simulação. A frequência de oscilação não muda, com amplitude dada por $I_L(0)\sqrt{L/C}$, da Eq.10 e o sen da Tabela 2, o mesmo do circuito com condição inicial da Figura 9.

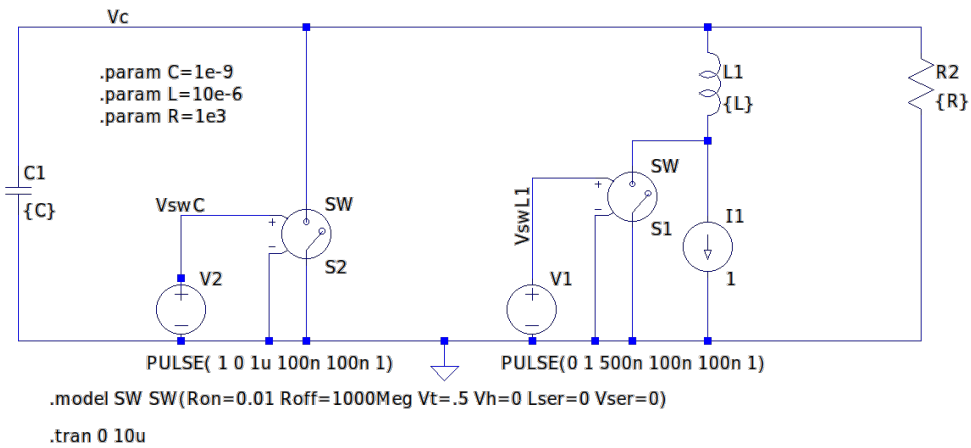


Figura 12 - Circuito LTSpice RLC com corrente inicial, arquivo LCOscillatorInitial.asc.

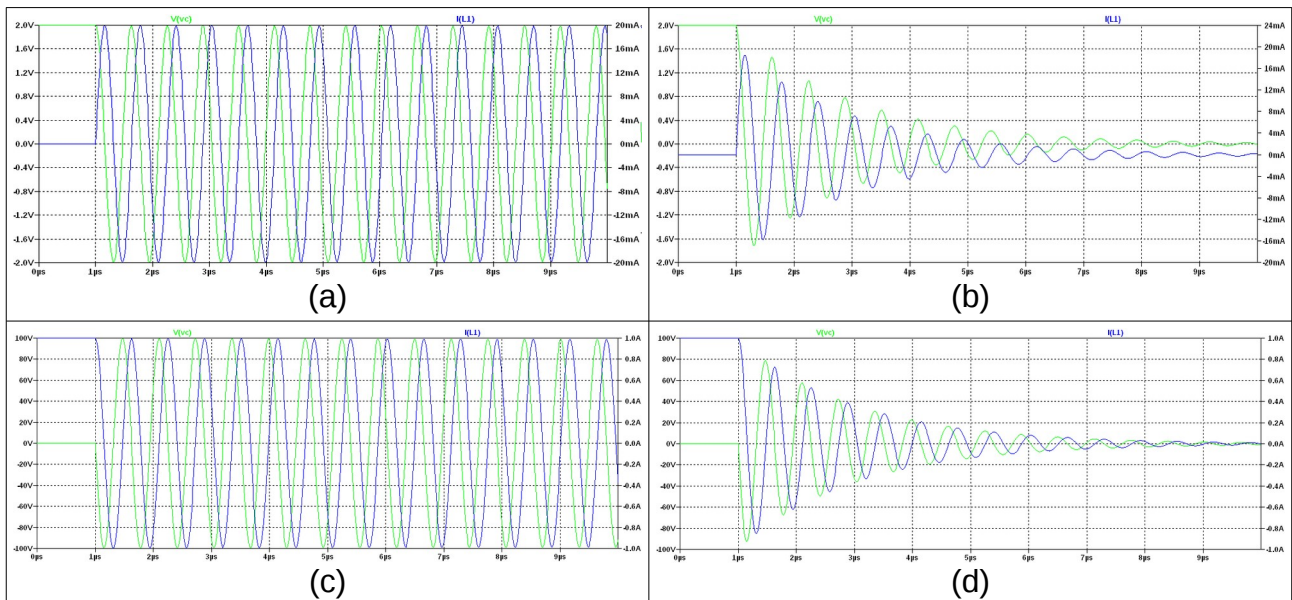


Figura 13 - Tensão no capacitor e corrente no indutor baseadas em chaves para oscilação por tensão inicial de 2V no capacitor com (a) $R=100\text{M}\Omega$ e (b) $R=1\text{k}\Omega$, e corrente inicial de 1A no indutor com (a) $R=1\text{M}\Omega$ e (b) $R=1\text{k}\Omega$.

3 - Osciladores Eletrônicos

Conceito: são circuitos eletrônicos que produzem um sinal de saída sem a necessidade de um sinal de entrada.

Tipos:

a) Osciladores realimentados ou harmônicos – geram sinais senoidais.

Um sistema se mantém em oscilação ou se não tem perdas, o que não ocorre na realidade, ou é injetada energia para compensar as perdas. Em um pêndulo basta um 'empurrão' a cada retorno, nos circuitos eletrônicos o uso de um componente ativo fazendo o papel de um resistor negativo, Figura 14. Ainda fazendo um paralelo mecânico, o novo 'empurrão' do pêndulo a cada ciclo não pode ser muito forte, senão há um aumento da amplitude de oscilação, e nem muito fraco, senão com o tempo tende a parar, enfim, deve ser adequado para se manter constante. Nos circuitos eletrônicos a energia injetada deve ter o mesmo caráter de manter a amplitude máxima constante, ou seja, se muita energia o sistema tende a uma amplitude infinita, ou divergir, e se pouca energia tende a um sinal nulo.

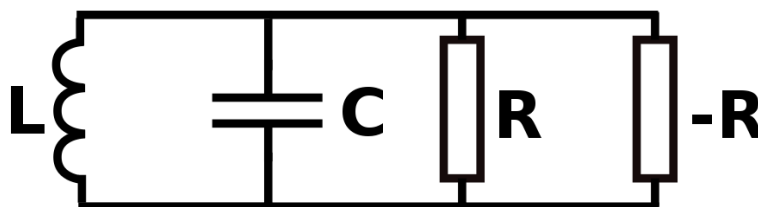


Figura 14 - Circuito RLC e resistor negativo.

A injeção de energia para compensar as perdas é feita por um bloco amplificador, implementado em um sistema conforme a Figura 15, onde temos o amplificador no bloco A, realimentado por uma rede LC, bloco B, ou seja, a rede LC responsável pela oscilação e o amplificador fazendo o papel do resistor negativo. Neste tipo de oscilador a saída é realimentada na entrada tal que o amplificador A, reforça a saída, mantendo a oscilação conforme o bloco de realimentação B. Da Figura 15 vemos que $V_o = V_o AB$. Podemos compreender fisicamente que para manter a saída estável o ganho AB deve ser igual a 1, critério de Barkhausen, ou seja, a saída procura seguir a entrada de modo a não haver nem atenuação, $AB < 1$, nem aumento infinito, $AB > 1$. Portanto uma vez estabelecido ganho unitário e fase 0° no sistema realimentado supracitado, este oscilará com amplitude constante. Observa-se, no entanto, que o critério de Barkhausen se aplica a circuitos lineares com um malha de realimentação, é uma condição necessária, porém, não suficiente para oscilação, alguns circuitos satisfazem a condição, mas não oscilam. Na prática os osciladores eletrônicos apresentam não linearidades que podem afetar sua correta operação, assunto ainda em estudo.

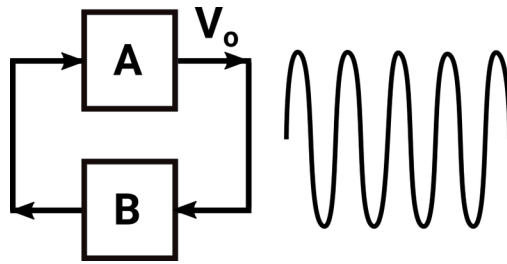


Figura 15 - Sistema realimentado sem entrada.

b) Osciladores de relaxação - geram sinais não-senoidais.

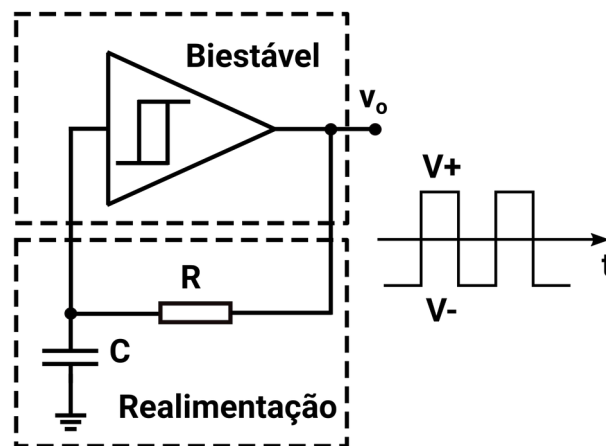


Figura 16 - Oscilador de relaxação.

Aqui a oscilação é gerada através de circuitos RC, como temporizadores, resultando em sinais quadrados ou não senoidais. Usualmente são baseados em Schmitt trigger, ou outros circuitos, que carregam e descarregam capacitores em um resistor.

4 - Condição de Oscilação

Partimos da análise geral de um sistema realimentado para a determinação da condição de oscilação. Do diagrama de blocos geral da Figura 17 levantamos a respectiva função de transferência, Eq. 22. Sendo o oscilador um sistema sem sinal de entrada, logo temos $V_i(s)=0$, Eq. 23, o que implica a Eq. 24, ou seja, o produto $A(s)B(s)$ igual a ± 1 . Este resultado significa o módulo do produto $A(s)B(s)$ igual a 1, Eq. 25, e fase da rede de realimentação de 180° para valor de -1, Eq. 26, e 0° para 1, Eq. 27, portanto condições de

projeto dos circuitos eletrônicos para garantir a oscilação. A Figura 18 ilustra o comportamento dos sinais nos blocos no processo de oscilação onde o sinal na entrada de $A(s)$ é sempre realimentação positiva, com o sinal do bloco de soma positivo se $B(s)$ for positivo e negativo se $B(s)$ for igualmente negativo. A tensão de saída $V_o(s)$ é atenuada e defasada conforme a realimentação, bloco $B(s)$ para posterior ganho, lembrando que para o produto $A(s)B(s) > 1$ o sinal tende a crescer infinitamente, na prática saturar, e se $A(s)B(s) < 1$ a oscilação tende ao valor zero. Um sistema eletrônico prático começa a oscilar ao ser ligado e receber energia da alimentação, em um processo de aumento da amplitude até se estabilizar no produto $|A(s)B(s)| = 1$.

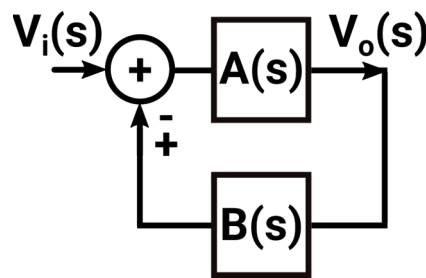


Figura 17 - Sistema realimentado.

$$\frac{V_o(s)}{V_i(s)} = \frac{A(s)}{1 \pm A(s)B(s)} \quad (\text{Eq.22})$$

$$V_i(s) = 0 \quad (\text{Eq.23})$$

$$1 \pm A(s)B(s) = 0 \quad (\text{Eq.24})$$

$$|A(s)B(s)| = 1 \quad (\text{Eq.25})$$

$$\phi[A(s)B(s)] = 180^\circ \quad (\text{Eq.26})$$

$$\phi[A(s)B(s)] = 0^\circ \quad (\text{Eq.27})$$

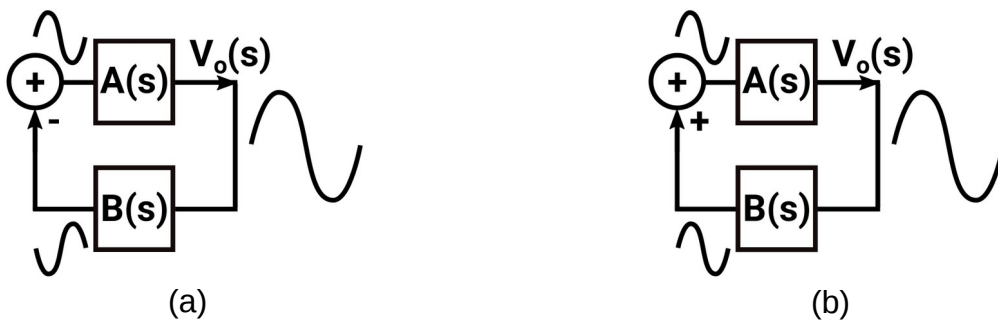


Figura 18 - Sinais do sistema com realimentação sempre positiva em $A(s)$ se o sinal de $B(s)$ for (a) negativo e (b) positivo.

5 - Osciladores Harmônicos

Os osciladores harmônicos podem ser divididos em três grupos principais conforme a rede de realimentação [Gil_UERJ_Oscil]. A Tabela 3 resume esta classificação, onde vemos além da rede, também as características de frequência e alguns dos circuitos das respectivas redes.

Tabela 3 - Tipos de osciladores de acordo com a rede de realimentação.

Rede de Realimentação	Frequência	Circuito
RC	Baixa (5 a 1 MHz)	Ponte de Wien
LC	Alta/Variável	Hartley Colpitts Clapp
Cristal*	Alta/Fixa	Hartley Colpitts Clapp

*O componente cristal pode ser implementado em qualquer um dos circuitos de rede LC.

5.1 – Rede RC - Ponte de Wien

5.1.1 - Introdução à Ponte de Wien

Baseado na ponte de Wheatstone, por isso o nome Wien, trata-se de um circuito de dois estágios, amplificador e rede de realimentação, Figura 19, com boa estabilidade na frequência de ressonância, baixa distorção, e de fácil sintonia, por isso muito utilizado em geradores de áudio comerciais.

A rede de realimentação, Figura 20 (a), consiste de um filtro passa altas, RC série, seguido de um passa baixas, RC paralelo, resultando em um filtro passa banda de alto fator de qualidade Q na frequência de ressonância f_r . Esta realimentação forma uma rede de avanço-atraso, lead-lag, com fase 0° na ressonância, bem como ganho de $1/3$, conforme mostrado na Figura 20 (b). O circuito entra em oscilação ao se fazer o ganho do amplificador igual a 3, ou seja, produto amplificador e realimentação igual a 1.

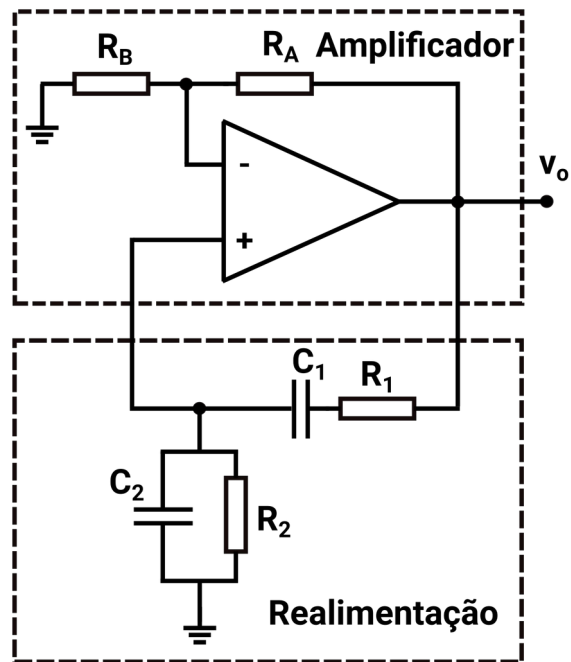


Figura 19 - Circuito da Ponte de Wien.

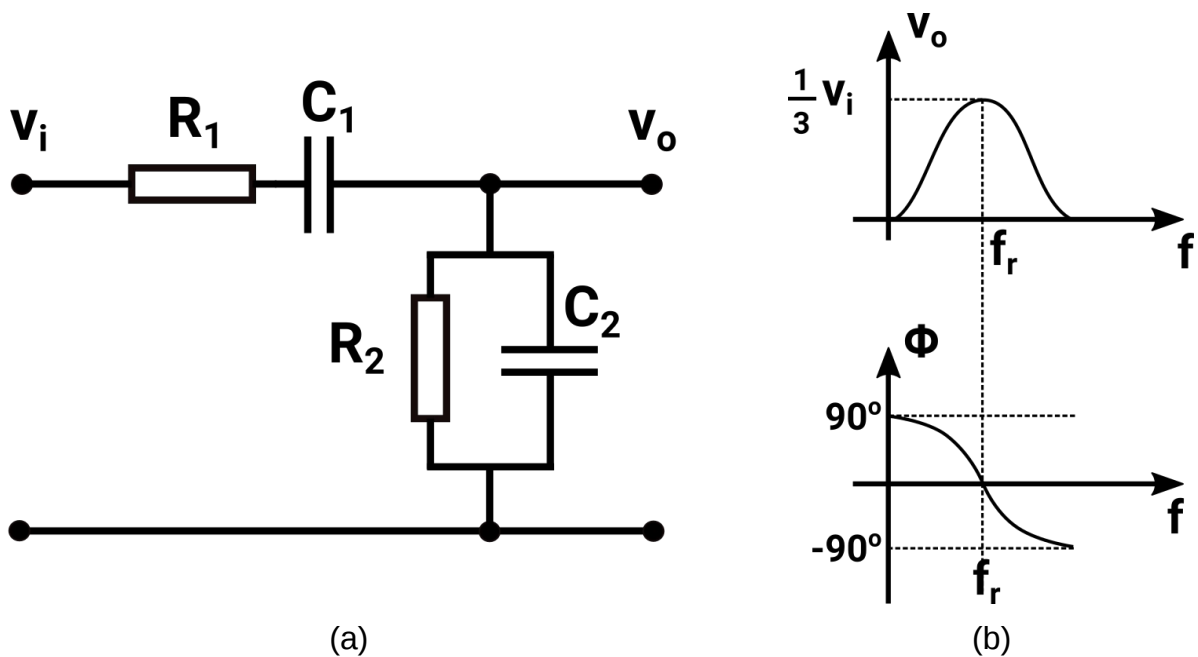


Figura 20 - (a) Rede RC de realimentação e (b) resposta em frequência.

5.1.2 - Modelagem para Projeto

A frequência de ressonância e ganho da rede de realimentação podem facilmente ser encontrados por sua análise de circuito [Wien]. Inicialmente utilizamos um valor comum para os resistores, Eq.28, bem como para os capacitores, Eq.29, com respectivas

impedâncias série e paralela pelas Eqs.30 e 31.

$$R_1 = R_2 = R \quad (\text{Eq.28})$$

$$C_1 = C_2 = C \quad (\text{Eq.29})$$

$$Z_1 = R + \frac{1}{sC} \quad (\text{Eq.30})$$

$$Z_2 = \frac{R}{1+sRC} \quad (\text{Eq.31})$$

O ganho de tensão da rede A_{vrede} é dado pela Eq.32, a qual ao serem substituídos Z_1 e Z_2 pelas respectivas expressões, resulta na Eq.33, cujo desenvolvimento com $j\omega$ no lugar de s , Eq.34, nos leva ao ganho da rede em função da frequência, Eq.35.

$$\frac{V_o}{V_i} = A_{vrede} = \frac{Z_2}{Z_1 + Z_2} \quad (\text{Eq.32})$$

$$A_{vrede} = \frac{\frac{R}{1+sRC}}{R + \frac{1}{sC} + \frac{R}{1+sRC}} \quad (\text{Eq.33})$$

$$s = j\omega \quad (\text{Eq.34})$$

$$A_{vrede} = \frac{j\omega RC}{1 + 3j\omega RC - (\omega CR)^2} \quad (\text{Eq.35})$$

A Eq.36 é a condição para a fase de A_{vrede} ser 0° , basicamente eliminar a parte real do denominador. Desta condição aparecem a frequência de ressonância, Eq.37 e o ganho de 1/3 da rede, Eq.38.

$$1 - (\omega CR)^2 = 0 \quad (\text{Eq.36})$$

$$\boxed{f_r = \frac{1}{2\pi RC}} \quad (\text{Eq.37})$$

$$\boxed{A_{vrede} = \frac{1}{3}} \quad (\text{Eq.38})$$

O ganho do amplificador operacional para a configuração não inversora é dado pela Eq.39, e sendo o ganho amplificador e rede igual 1, facilmente encontramos o ganho de 3 como o necessário para o circuito oscilar.

$$A_{vamp} = 1 + \frac{R_A}{R_B} \quad (\text{Eq.39})$$

$$A_{vamp} A_{vrede} = 1 \quad (\text{Eq.40})$$

$$A_{vamp} = 1 + \frac{R_A}{R_B} = 3 \quad (\text{Eq.41})$$

Portando sendo as Eqs.37, 38 e 41 as utilizadas para o projeto deste oscilador.

A amplitude de oscilação pode ser estabilizada por redes não lineares, como por exemplo diodos, conforme a Figura 21 mostra, neste caso a Ponte de Wien com diodos. Com a amplitude de saída limitada pela tensão de alimentação e os resistores R_C e R_D , conforme as Equações 42 a 48. Nestas o ganho de 1/3, Eq. 42, é combinado com a tensão v_a , Eq. 43, a uma aproximação de superposição das tensões dos divisores resistivos de V_{CC} ($v_o=0V$) e v_o ($V_{CC}=0V$), sabendo que a diferença entre v_i e v_a é 0.7V de queda do diodo. Sendo a condução do diodo para v_o negativo, usamos v_o conforme a Eq. 45. Desenvolvendo este sistema, Eqs. 46 e 47, chegamos a expressão da amplitude conforme a Eq. 48, agora não mais dependente da tensão de alimentação somente, antes ajustável de acordo com R_C e R_D .

$$v_i = \frac{v_o}{3} \quad (\text{Eq.42})$$

$$v_a = \frac{V_{cc} R_D}{R_C + R_D} + \frac{v_o R_C}{R_C + R_D} \quad (\text{Eq.43})$$

$$v_i - v_a = 0.7 \quad (\text{Eq.44})$$

$$v_o = -\hat{v}_o \quad (\text{Eq.45})$$

$$-\frac{\hat{v}_o}{3} - \frac{V_{cc} R_D}{R_C + R_D} + \frac{\hat{v}_o R_C}{R_C + R_D} = 0.7 \quad (\text{Eq.46})$$

$$-\hat{v}_o (R_C + R_D) - 3 V_{cc} R_D + 3 \hat{v}_o R_C = 2.1 (R_C + R_D) \quad (\text{Eq.47})$$

$$\hat{v}_o = \frac{3 V_{cc} R_D + 2.1 (R_C + R_D)}{2 R_C - R_D} \quad (\text{Eq.48})$$

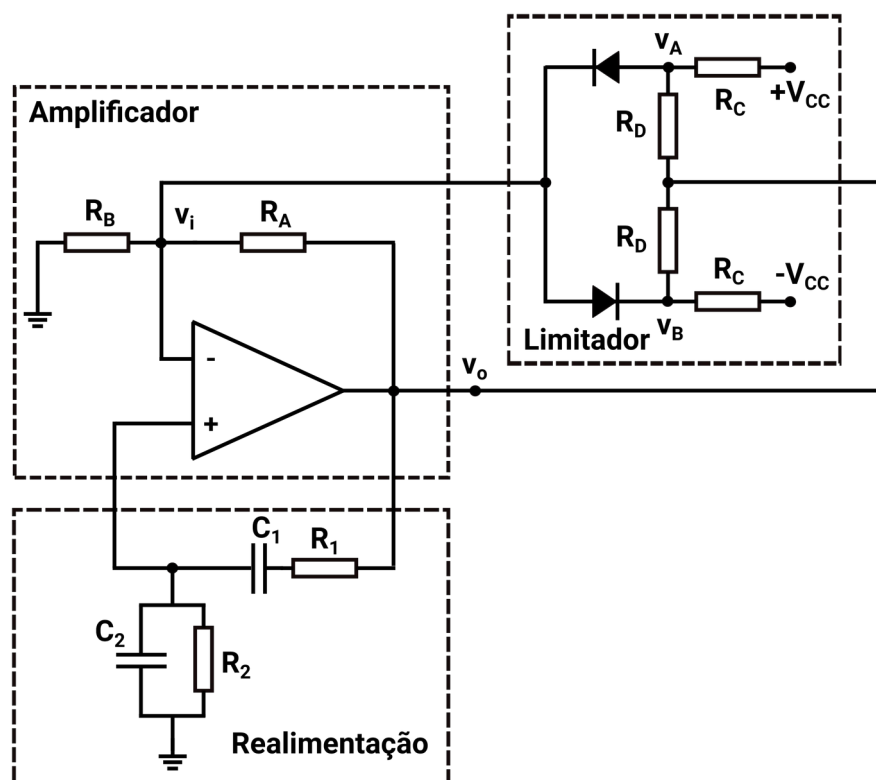


Figura 21 - Circuito da Ponte de Wien com limitador.

5.1.3 - Exemplo de Simulação

Na Figura 22 a rede de realimentação e na Figura 23 a respectiva resposta em frequência em simulação AC. A fonte AC é de 1V resultando em um pico de $1/3V$ e fase 0° em 1kHz, como esperado, na Figura 23.

A Figura 24 mostra o projeto em simulador de um oscilador em Ponte de Wien para uma frequência de 1kHz. Os resistores R_A e R_B tem uma relação de 2 para 1, logo o desejado ganho de 3 do bloco operacional. O resistor R_{tol} (tolerância) é para forçar um ganho pouco acima de 1 e garantir a oscilação. Sendo arbitrado um capacitor C de 10nF, e conseqüentemente o resistor R de 15.9k Ω , de acordo com a Eq.37. É importante observar que as fontes de alimentação são do tipo step, partindo de 0V, pois se trata de simulação transiente, uma fonte DC não funciona neste caso.

Para a mesma ponte de Wien, agora com limitador, usamos $R_C=400k\Omega$ e $R_D=100k\Omega$, com V_{CC} de 15V, o que resulta em $v_o=7.93V$. As simulações transiente se encontram na Figura 26. A tensão simulada apresenta $v_o=6.97V$, cerca de 1V de erro devido ao modelo ser aproximado, no caso a aproximação de superposição.

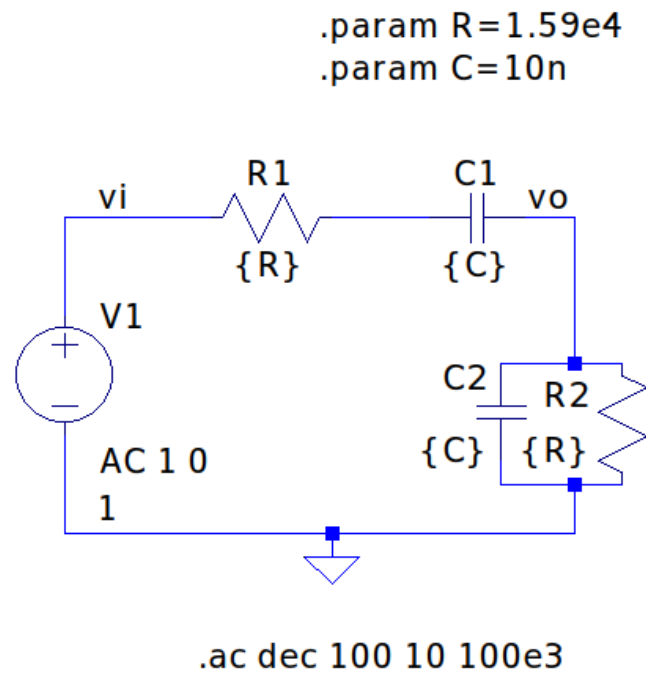


Figura 22 - Rede de realimentação da ponte de Wien LTSpice, arquivo WienBridgeNetwork.asc.

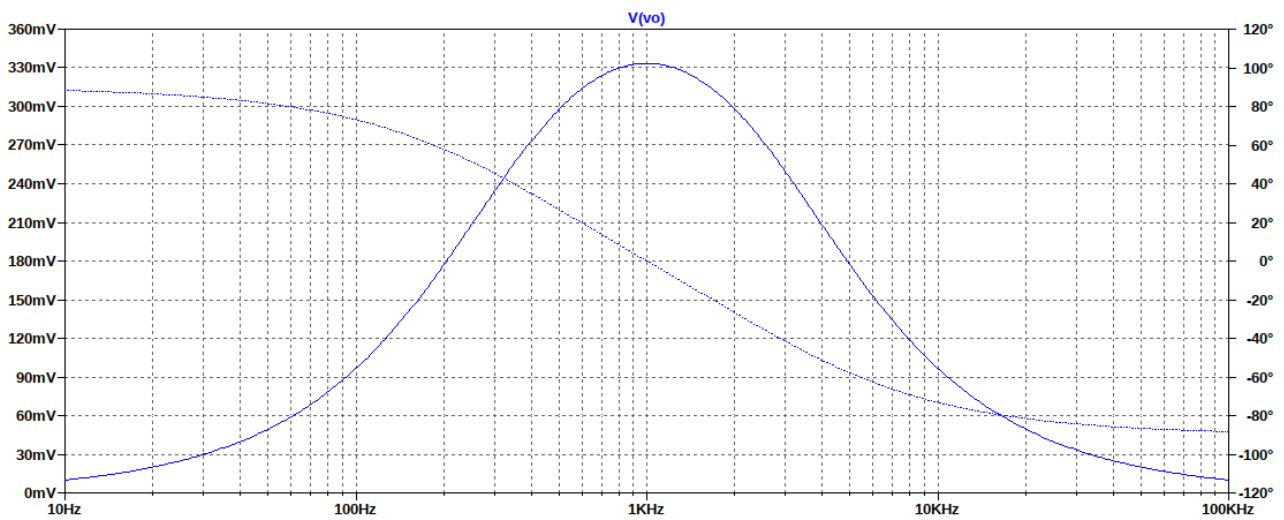


Figura 23 - Resposta em frequência da ponte de Wien LTSpice.

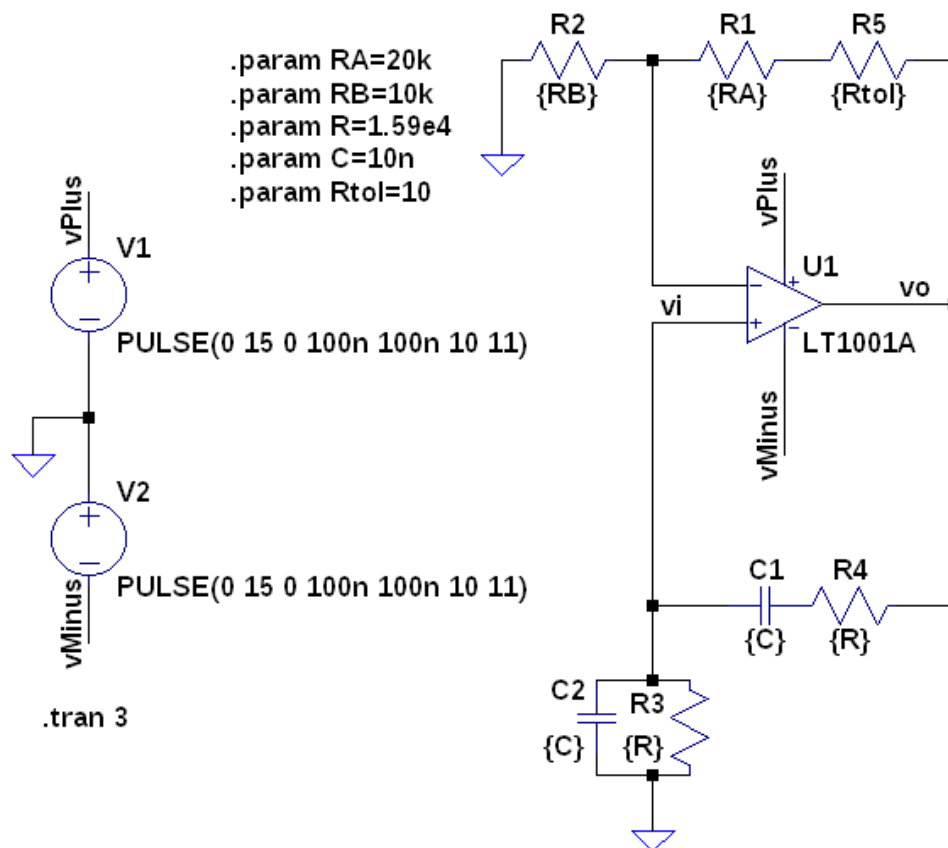


Figura 24 - Ponte de Wien LTSpice, arquivo WienBridge.asc.

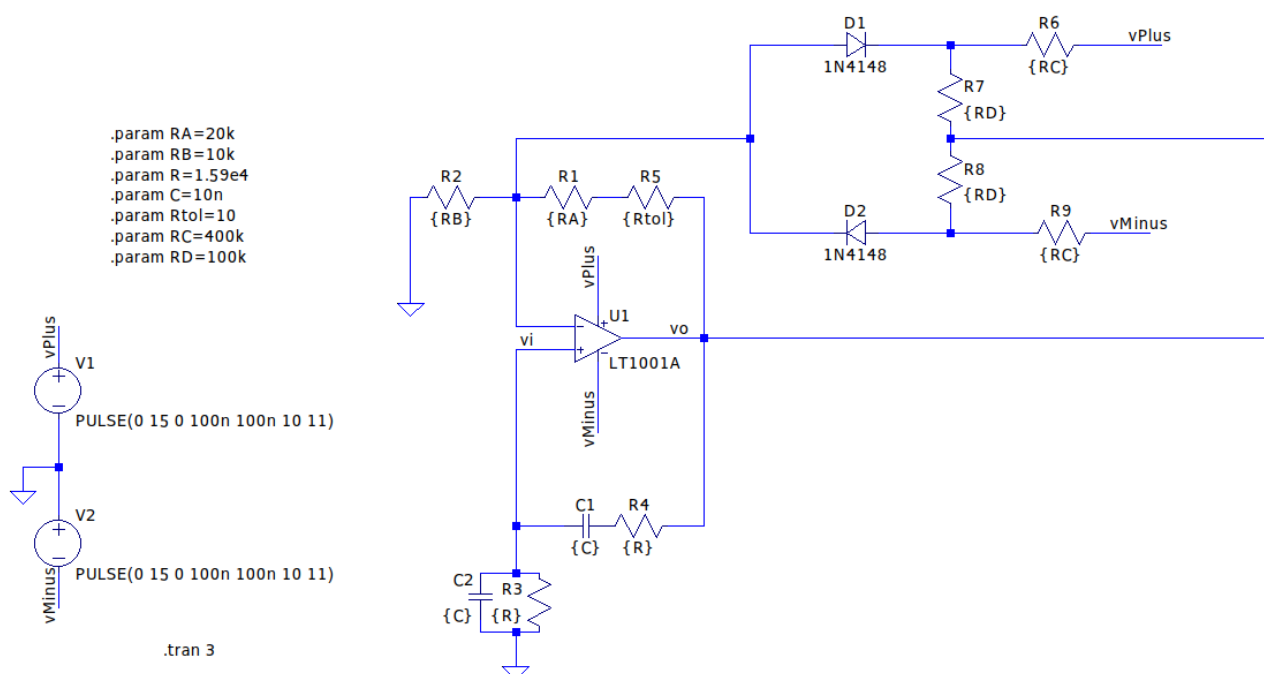


Figura 25 - Ponte de Wien com limitador LTSpice, arquivo WienBridgeLimiter.asc.

A oscilação resultante do circuito da Figura 24, sem limitador, se encontra na Figura 26 (a), tanto para a tensão na saída do amplificador operacional, V_o , quanto na entrada, V_i . Uma visão aproximada se encontra na Figura 26 (b) onde verificamos a frequência de oscilação projetada de 1kHz.

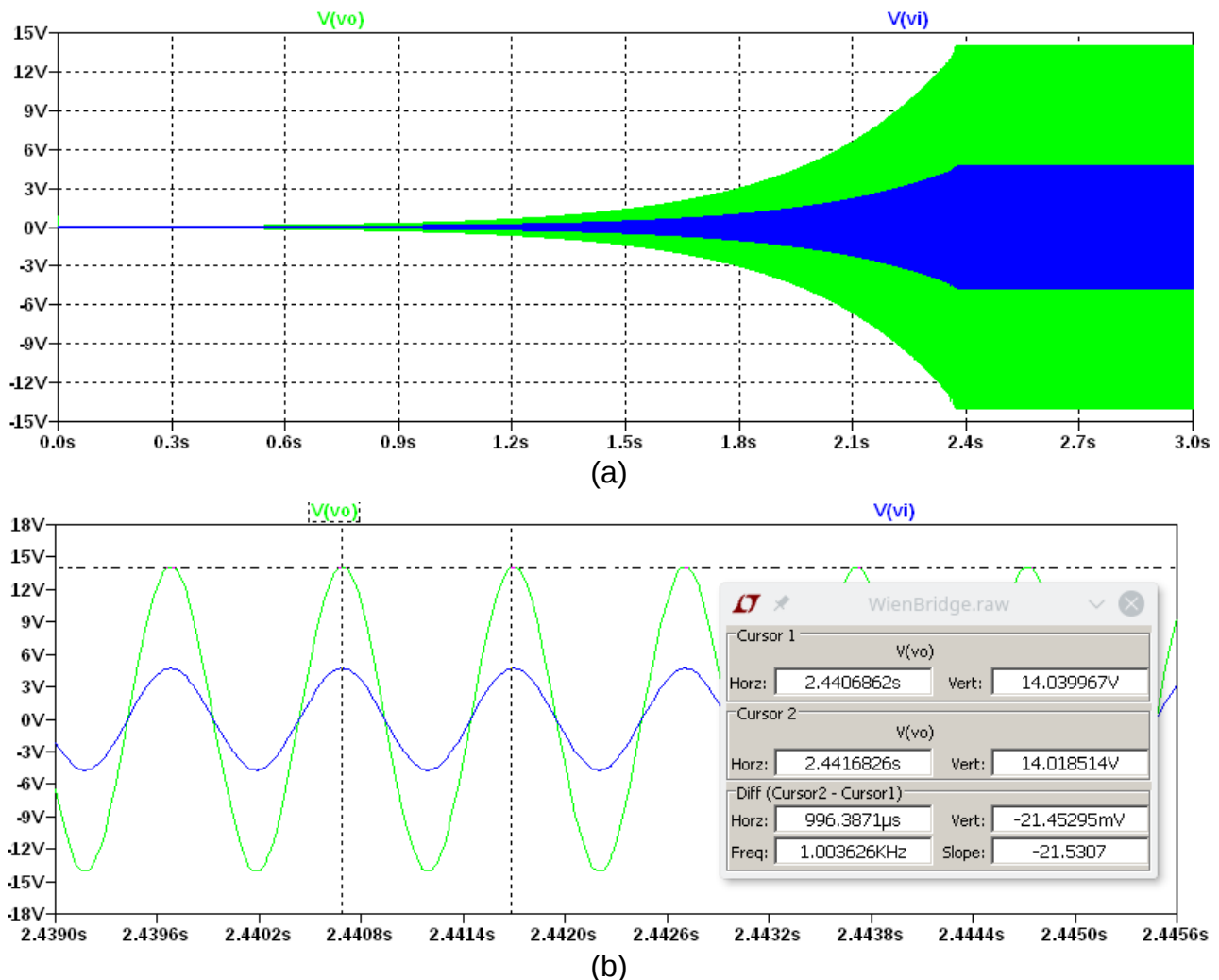


Figura 26 - Tensões de saída v_o e realimentada v_i da ponte de Wien:
(a) simulação completa e (b) zoom da simulação.

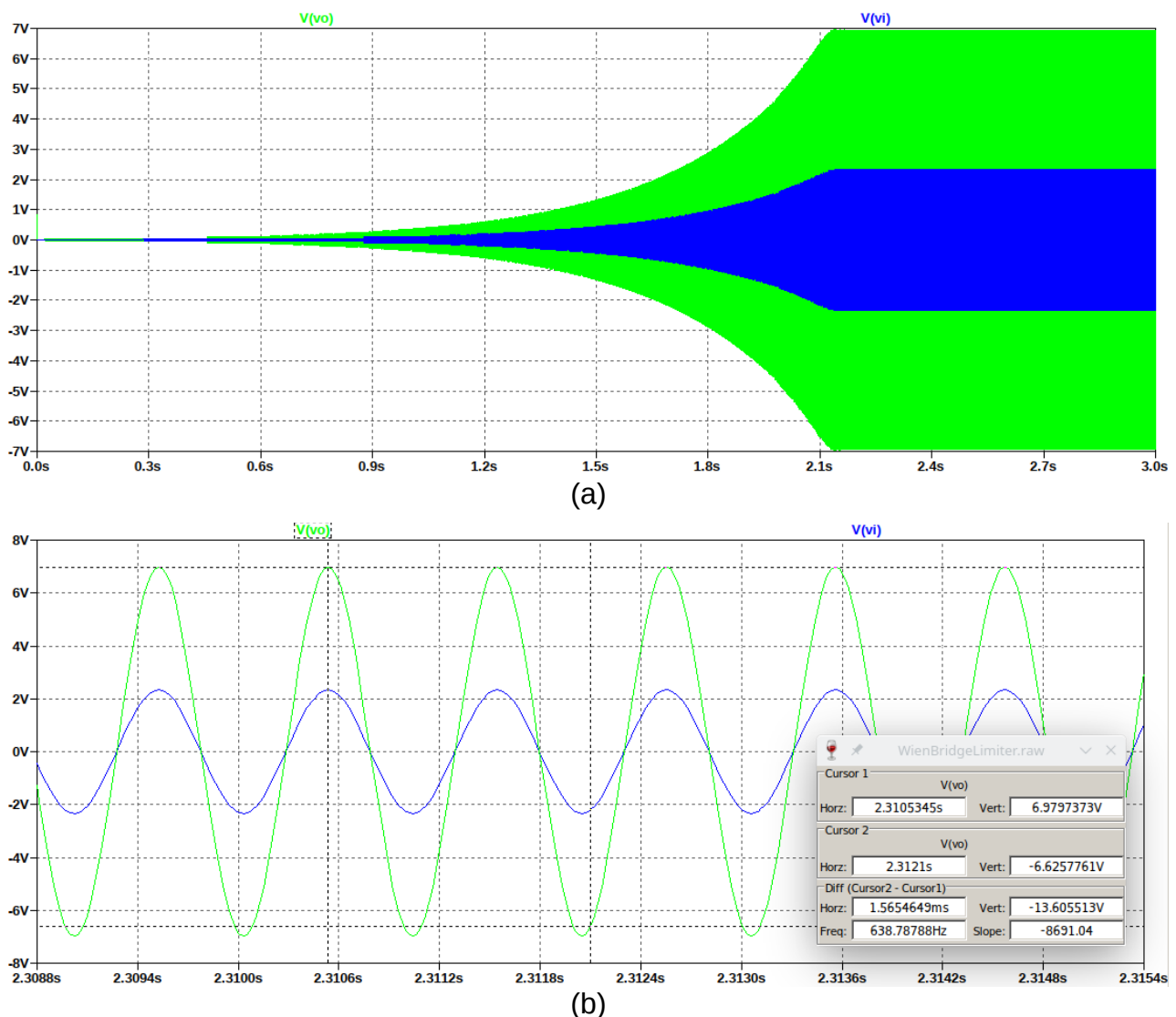


Figura 27 - Tensões de saída v_o e realimentada v_i da ponte de Wien:
(a) simulação completa e (b) zoom da simulação.

5.2 – Redes LC

5.2.1 – Redes Básicas

Aqui trataremos das redes de realimentação de três elementos [Gil_UERJ_Oscil], Figura 28, tendo como base duas configurações: Hartley e Colpitts, Figuras 29 (a) e (b). A configuração Clapp, Figuras 29 (c) é uma derivação do Colpitts para osciladores de frequência variável, variable frequency oscillator VFO, onde o capacitor correspondente a reatância X_{2b} é variável, evitando usar os capacitores relativos a X_1 e X_2 para tanto, uma vez que causariam igualmente variação da tensão de realimentação [WikiClapp].

A configuração Hartley é composta por dois indutores (“Hartlei” com o som “y=l” de indutor), enquanto a Colpitts por dois capacitores (“Colpitts” com C de capacitor). Ambas as redes provêm realimentação para oscilação, porém o Colpitts apresenta vantagens por não ter problema de indutância mútua, bem como melhor sinal senoidal devido a baixa impedância dos capacitores em alta frequência [Colpitts].

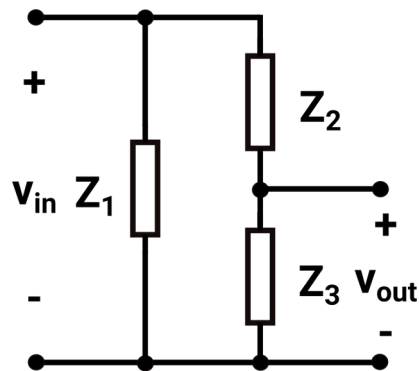


Figura 28 - Rede LC geral.

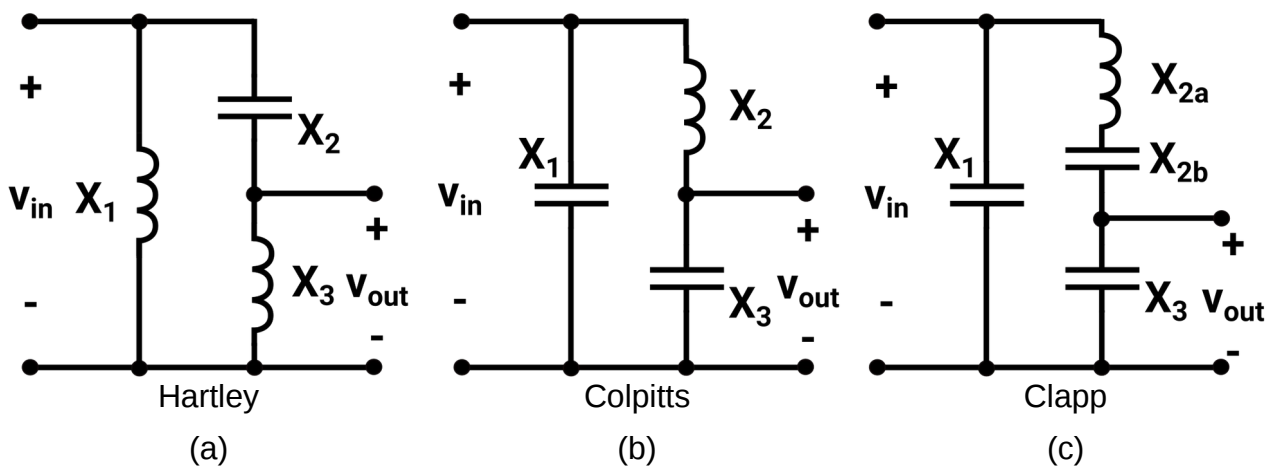


Figura 29 - Redes LC específicas.

A Figura 30 mostra a estrutura geral onde o amplificador pode tanto ser um transistor quanto um amplificador operacional. Na Figura 31 (a) temos o modelo pequeno sinal do transistor bipolar, BJT, e na Figura 31 (b) o transistor de efeito de campo, FET, por exemplo JFET ou MOSFET. Para o BJT, em especial, é usado o modelo de transcondutância baseado na Eq.49. Já para o amplificador operacional pode ser utilizada a configuração inversora, Figura 32 (a), com modelo equivalente na Figura 32 (b), a partir das equações de ganho e impedância de entrada, Eqs.41 e 42.

$$g_m v_{be} = g_m r_{\pi} i_b = \beta_o i_b \quad (\text{Eq.49})$$

$$A_{vampop} = \frac{-R_A}{R_B} \quad (\text{Eq.50})$$

$$Z_{Iampop} = R_B \quad (\text{Eq.51})$$

As implementações dos osciladores Hartley e Colpitts, BJT e amplificador operacional, estão nas Figuras 33 e 34, o Clapp na Figura 35. Aqui são exemplificadas algumas versões destes osciladores, uma vez que existem na literatura um grande número de outras variações destes mesmos osciladores.

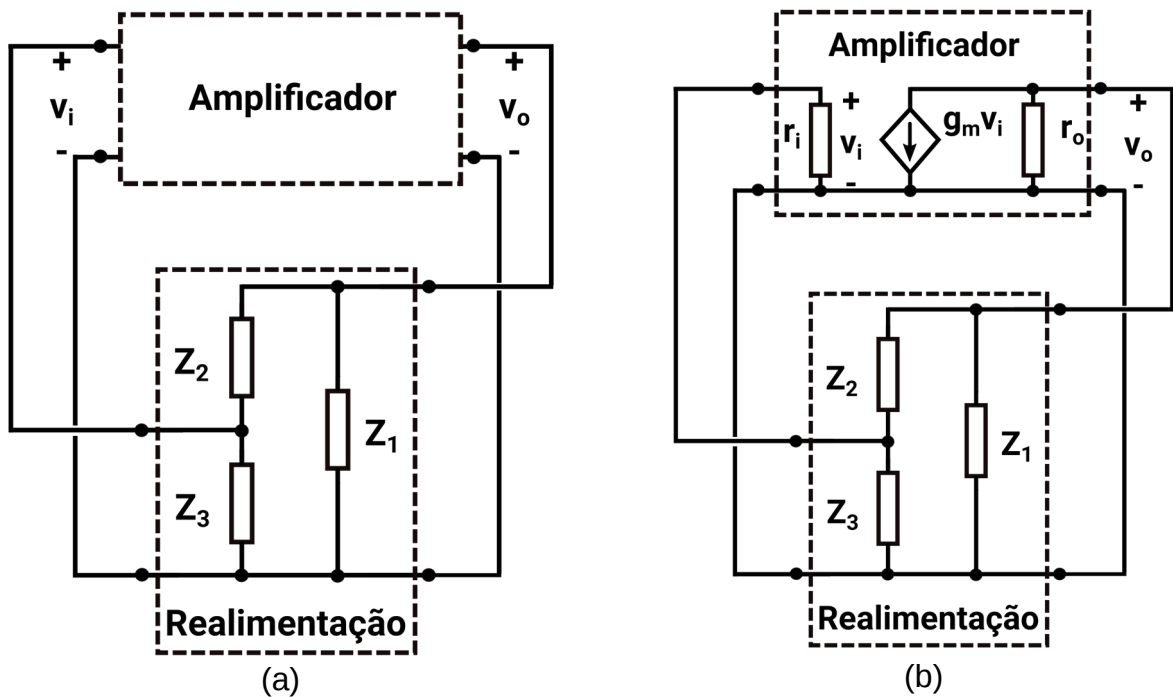


Figura 30 - Sistema realimentado (a) geral e (b) modelo de transcoduntância.

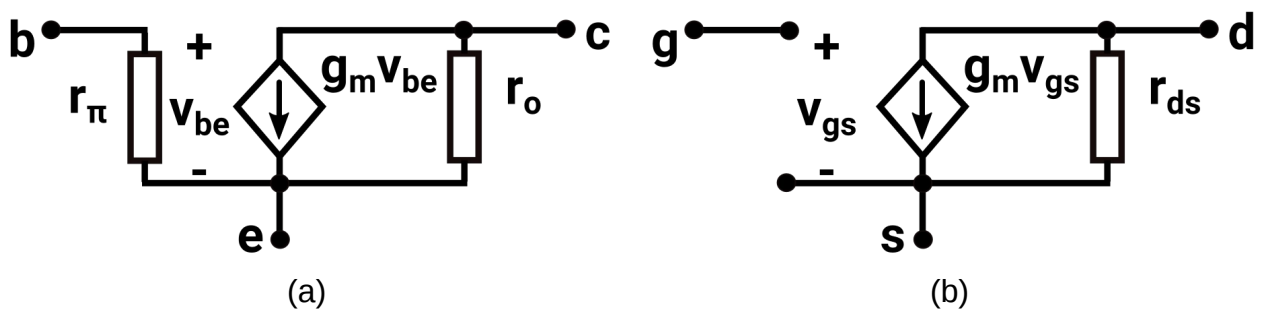
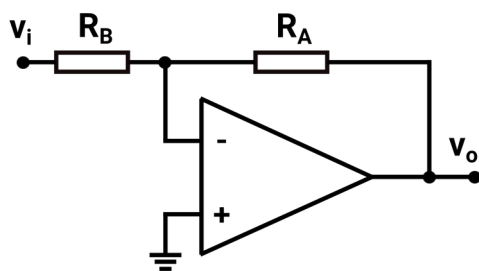
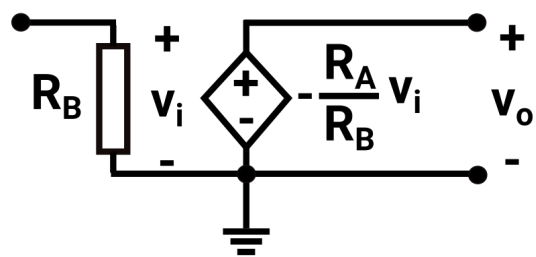


Figura 31 - Modelo pequeno sinal (a)BJT e (b)FET.

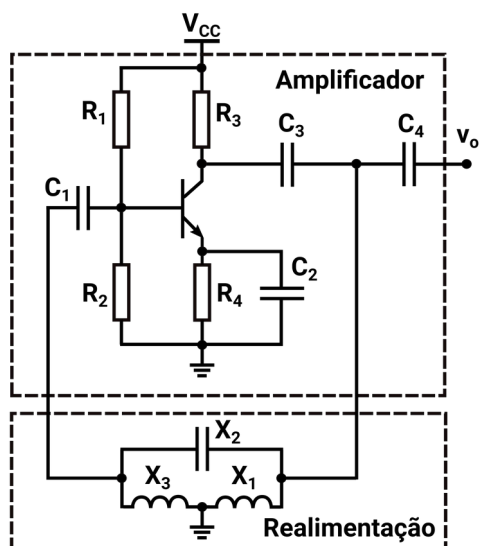


(a)

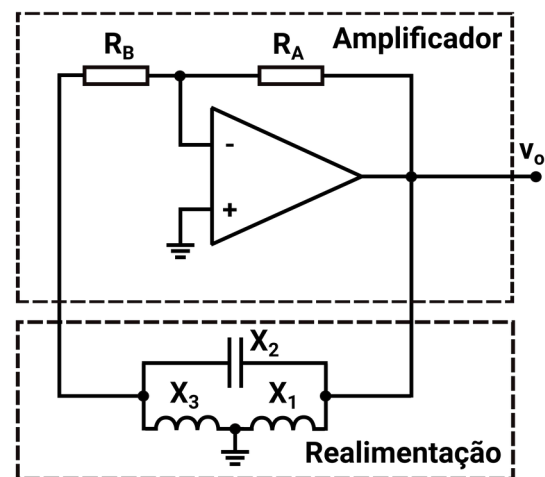


(b)

Figura 32 - (a) Amplificador operacional inversor, e (b) circuito equivalente.

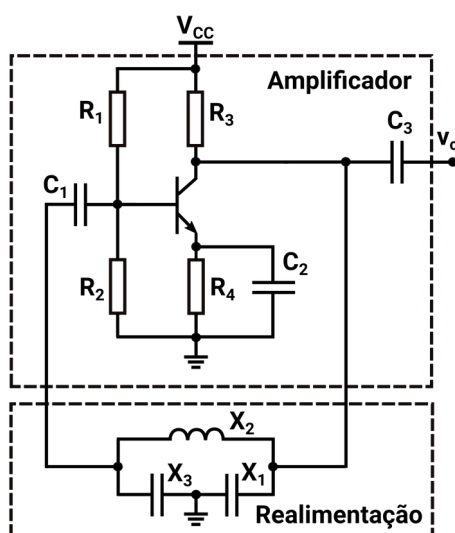


(a)

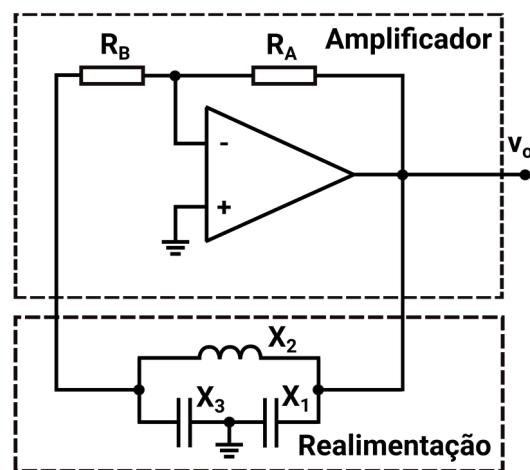


(b)

Figura 33 - Oscilador Hartley (a) BJT e (b) amplificador operacional.



(a)



(b)

Figura 34 - Oscilador Colpitts(a) BJT e (b) amplificador operacional.

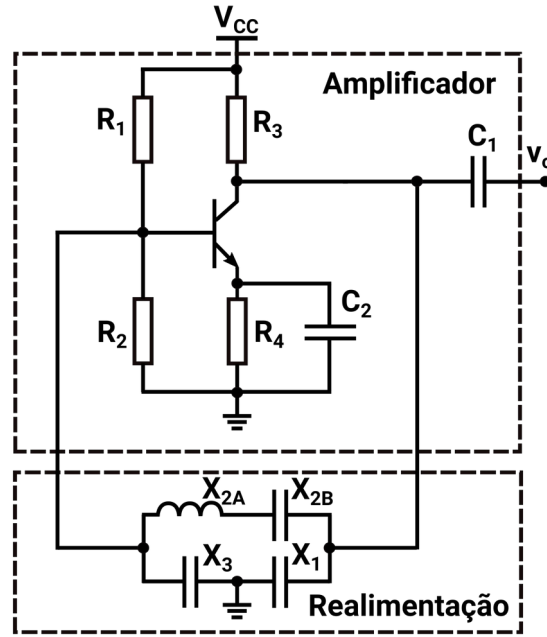


Figura 35 - Oscilador Clapp

5.2.2 – Ganho e Frequência de Oscilação

A partir da análise do circuito da Figura 30 encontramos o ganho e frequência de oscilação. Aqui consideraremos a resistência r_i de valor infinito. O ganho e impedância de entrada da rede de realimentação são dados pelas Eqs.52 e 53. O ganho do amplificador com a impedância da realimentação se encontra na Eq.54. Com a condição de ganho unitário para os ganhos de amplificador e realimentação, Eq.55, chegamos à Eq.56, cujo desenvolvimento, Eqs. 57 e 58, resulta na Eq.59.

$$\frac{V_{out}}{V_{in}} = A_{Vrede} = \frac{Z_3}{Z_2 + Z_3} \quad (\text{Eq.52})$$

$$Z_{EQrede} = \frac{Z_1(Z_2 + Z_3)}{Z_1 + Z_2 + Z_3} \quad (\text{Eq.53})$$

$$\frac{v_o}{v_i} = A_{Vamp} = -g_m \frac{r_o Z_{EQrede}}{r_o + Z_{EQrede}} \quad (\text{Eq.54})$$

$$A_{Vamp} A_{Vrede} = 1 \quad (\text{Eq.55})$$

$$A_{Vamp} A_{Vrede} = -g_m \frac{r_o \frac{Z_1(Z_2+Z_3)}{Z_1+Z_2+Z_3}}{r_o + \frac{Z_1(Z_2+Z_3)}{Z_1+Z_2+Z_3}} \frac{Z_3}{Z_2+Z_3} \quad (\text{Eq.56})$$

$$A_{Vamp} A_{Vrede} = -g_m \frac{r_o Z_1 Z_3}{r_o(Z_1+Z_2+Z_3) + Z_1(Z_2+Z_3)} \quad (\text{Eq.57})$$

$$\begin{aligned} Z_1 &= jX_1 \\ Z_2 &= jX_2 \\ Z_3 &= jX_3 \end{aligned} \quad (\text{Eq.58})$$

$$A_{Vamp} A_{Vrede} = -g_m \frac{-r_o X_1 X_3}{jr_o(X_1+X_2+X_3) - X_1(X_2+X_3)} \quad (\text{Eq.59})$$

A condição de ganho unitário, agora, passa pela eliminação do termo imaginário do denominador da Eq.59, ou seja, a Eq.60, que leva às Eqs.61 e 62, respectivamente para a condição de ganho, Eq.63, e frequências de oscilação, Tabela 4.

$$\boxed{X_1 + X_2 + X_3 = 0} \quad (\text{Eq.60})$$

$$A_{Vamp} A_{Vrede} = -g_m \frac{r_o X_3}{X_2 + X_3} \quad (\text{Eq.61})$$

$$X_2 + X_3 = -X_1 \quad (\text{Eq.62})$$

$$\boxed{A_{Vamp} A_{Vrede} = g_m \frac{r_o X_3}{X_1}} \quad (\text{Eq.63})$$

Desta última derivamos os ganhos do amplificador e da realimentação na oscilação, Eqs.64 e 65.

$$A_{Vamp} = -g_m r_o \quad (\text{Eq.64})$$

$$A_{Vrede} = \frac{-X_3}{X_1} \quad (\text{Eq.65})$$

Para o amplificador operacional, Figura 34 (a), o ganho é dado pela Eq.66, com o produto dos ganhos pela Eq.67.

$$A_{vampop} = \frac{-R_A}{R_B} \quad (\text{Eq.66})$$

$$A_{vampop} A_{vrede} = \frac{R_A X_3}{R_B X_1} \quad (\text{Eq.67})$$

A partir da Eq. 60 é possível se determinar as frequências de oscilação do Hartley, Eqs. 68 e 69, e do Colpitts, Eqs. 70 e 71.

$$j\omega L_1 - j\frac{1}{\omega C_2} + j\omega L_3 = 0 \quad (\text{Eq.68})$$

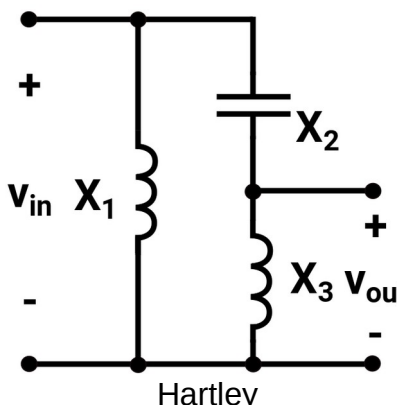
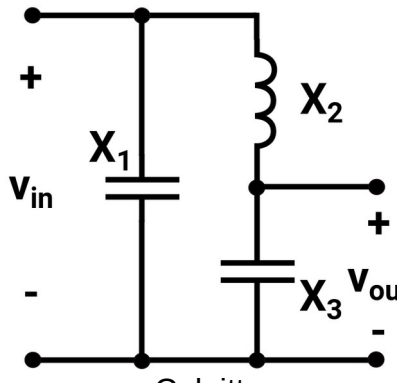
$$f_{osc} = \frac{1}{2\pi\sqrt{(L_1 + L_3)C_2}} \quad (\text{Eq.69})$$

$$-j\frac{1}{\omega C_1} + j\omega L_2 - j\frac{1}{\omega C_3} = 0 \quad (\text{Eq.70})$$

$$f_{osc} = \frac{1}{2\pi\sqrt{\frac{C_1 C_3}{C_1 + C_3} L_2}} \quad (\text{Eq.71})$$

A Tabela 4 resume as características das topologias Hartley e Colpitts, com as reatâncias específicas para cada caso, resultando nas expressões de ganho e frequência de oscilação. Detalhe para o ganho maior que 1, isto ocorre pois, na prática, o ganho deve ser o suficiente para iniciar e manter o processo de oscilação, com o próprio sistema garantindo a saturação no caso dos sistemas reais.

Tabela 4 - Ganho e frequência de oscilação para o Hartley e Colpitts.

Redes de Realimentação	Reatâncias	$g_m \frac{r_o X_3}{X_1} > 1$ ou $\frac{R_A X_3}{R_B X_1} > 1$	$X_1 + X_2 + X_3 = 0$
 <p style="text-align: center;">Hartley</p>	$X_1 = \omega L_1$ $X_2 = \frac{-1}{\omega C_2}$ $X_3 = \omega L_3$	$g_m \frac{r_o L_3}{L_1} > 1$ ou $\frac{R_A L_3}{R_B L_1} > 1$	$f_{osc} = \frac{1}{2\pi \sqrt{(L_1 + L_3) C_2}}$
 <p style="text-align: center;">Colpitts</p>	$X_1 = \frac{-1}{\omega C_1}$ $X_2 = \omega L_2$ $X_3 = \frac{-1}{\omega C_3}$	$g_m \frac{r_o C_1}{C_3} > 1$ ou $\frac{R_A C_1}{R_B C_3} > 1$	$f_{osc} = \frac{1}{2\pi \sqrt{\frac{C_1 C_3}{C_1 + C_3} L_2}}$

5.2.3 – Simulações de Redes Ideais

Aqui é feita a verificação desta base teórica simulando o modelo ideal, Figura 30, para o Hartley, Figura 36, e Colpitts, Figura 37. Os componentes utilizados estão na Tabela 5, bem como o ganho simulado, e frequências de oscilação calculadas e simuladas, com os valores praticamente exatos. O ganho, em particular, se refere ao caso de oscilação estável.

A simulação do oscilador Hartley, Figura 36, começa com a carga do capacitor C2 pela chave S1 nos primeiros 300ns, em seguida sendo aberta e o oscilador sendo iniciado em 1μs pelas chaves S2 e S3. As formas de onda para três valores do resistor R1 em

simulação transiente podem ser vistas nas Figuras 38 (a), (b) e (c), no caso R1 para o ganho menor, igual e maior que 1, oscilação decrescente, constante, e crescente.

A simulação do Coplitts, Figura 37, é semelhante a do Hartley, com a chave S1 carregando os capacitores C1 e C3 até 300ns, com S2 iniciando o processo de oscilação em 1μs. Os gráficos resultantes das simulações transiente também para ganho menor, igual e maior que 1 encontram-se nas Figuras 39 (a), (b) e (c).

Os modelos ideais, portanto, corroboram a teoria a respeito de osciladores baseados em amplificadores realimentados.

Tabela 5 - Osciladores ideais: cálculo e simulação.

Componentes	$g_m \frac{r_o X_3}{X_1} > 1$	f_{osc} cálculo	f_{osc} simulação
<p>Hartley</p> <p>gm=0.05 S (Dado)</p> <p>$g_m \frac{r_o L_3}{L_1} = 1$ e $L_1 = L_3 \Rightarrow r_o = 20 \Omega$</p> <p>$L_1 = L_3 = 2.2 \text{mH}$ (Dado)</p> <p>fosc=20kHz (Dado)</p> <p>$C_2 = \frac{1}{(L_1 + L_3)(2\pi f_{osc})^2} \Rightarrow C_2 = 14.4 \text{nF}$</p> <p>C2=13.8nF (Ajuste)</p>	1	20.425 kHz	20.667 kHz
<p>Colpitts</p> <p>gm=0.5 S (Dado)</p> <p>C1=13.8nF (Dado)</p> <p>L2=2.2mF (Dado)</p> <p>fosc=30kHz (Dado)</p> <p>$C_3 = \frac{1}{L_2(2\pi f_{osc})^2 - \frac{1}{C_1}} \Rightarrow C_3 = 175.3 \text{nF}$</p> <p>C3=120nF (Ajuste)</p> <p>$g_m \frac{r_o C_3}{C_1} = 1 \Rightarrow r_o = 17.4 \Omega$</p>	1.0005	30.5 kHz	31.6 kHz

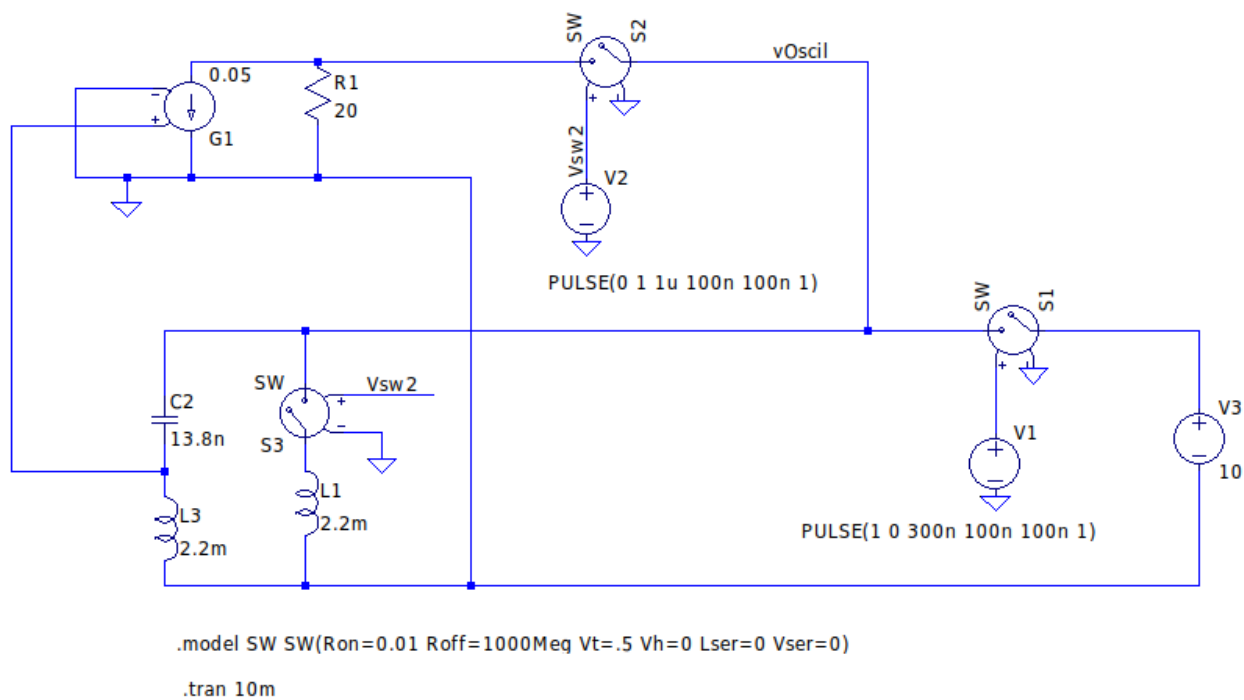


Figura 36 - Hartley ideal LTSpice, arquivo HartleyIdeal.asc.

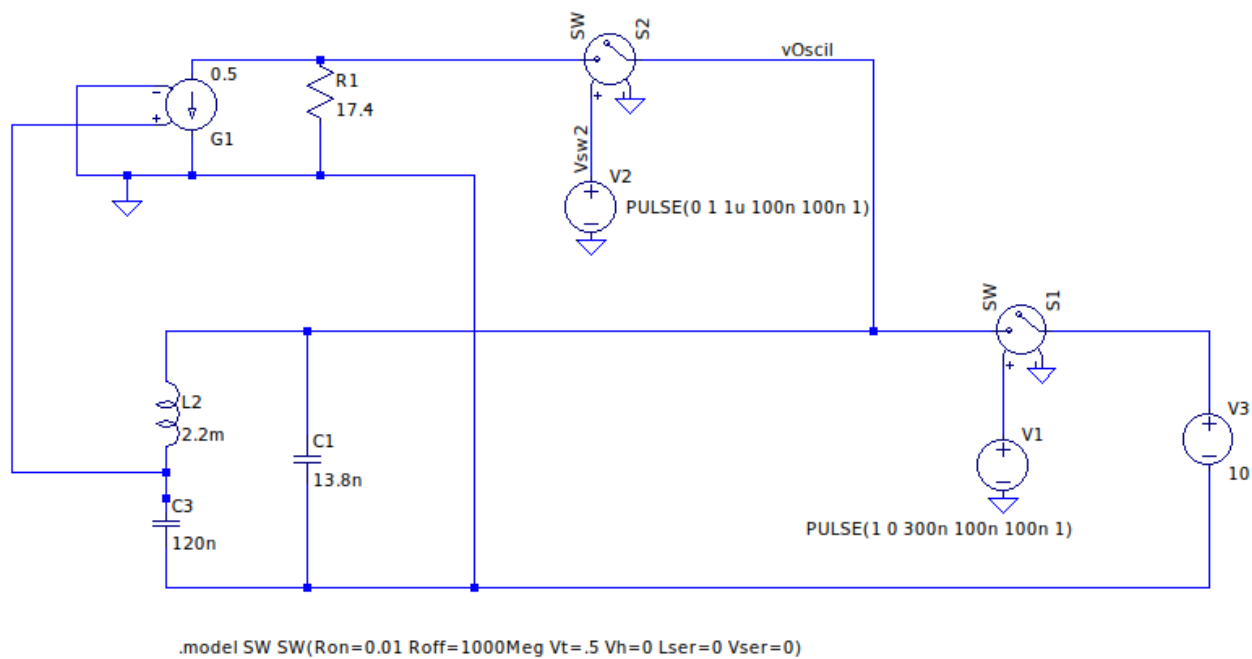
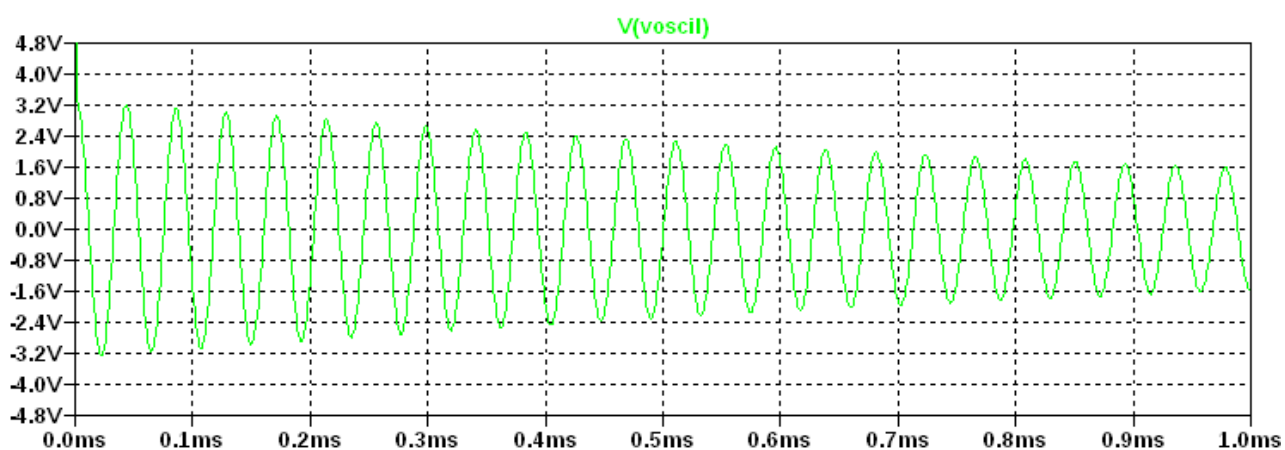
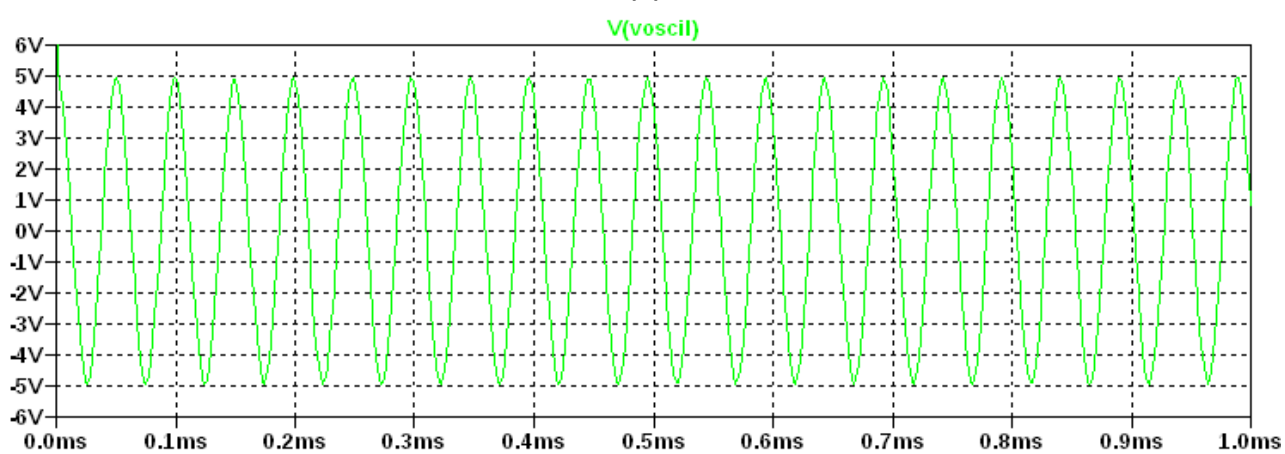


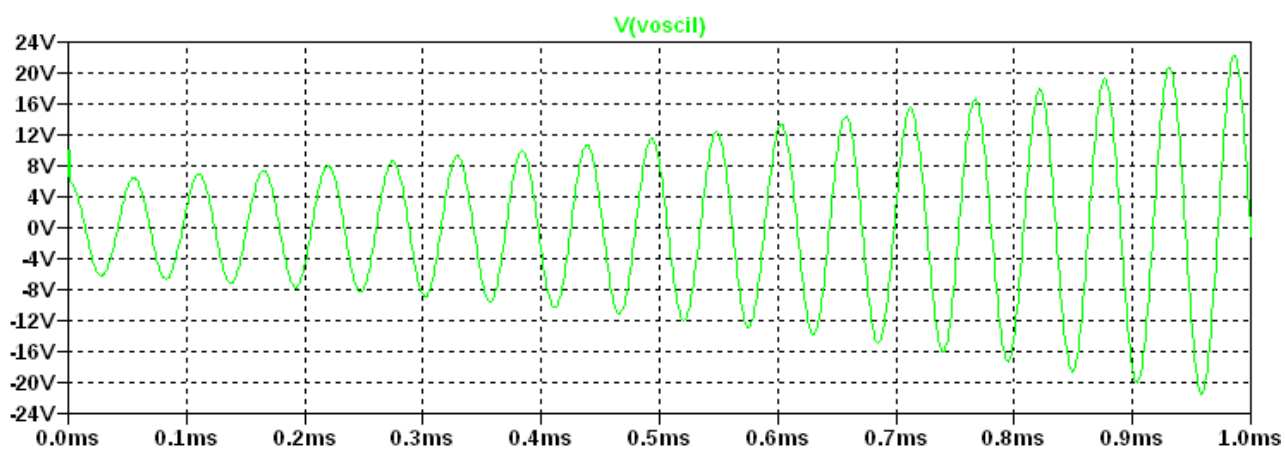
Figura 37 - Colpitts ideal LTSpice, arquivo ColpittsIdeal.asc.



(a)

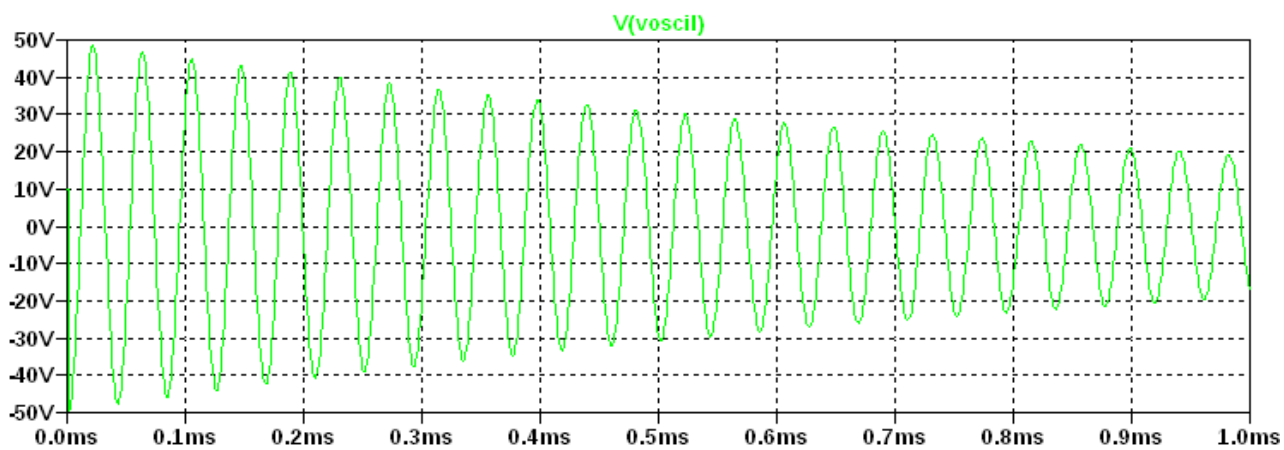


(b)

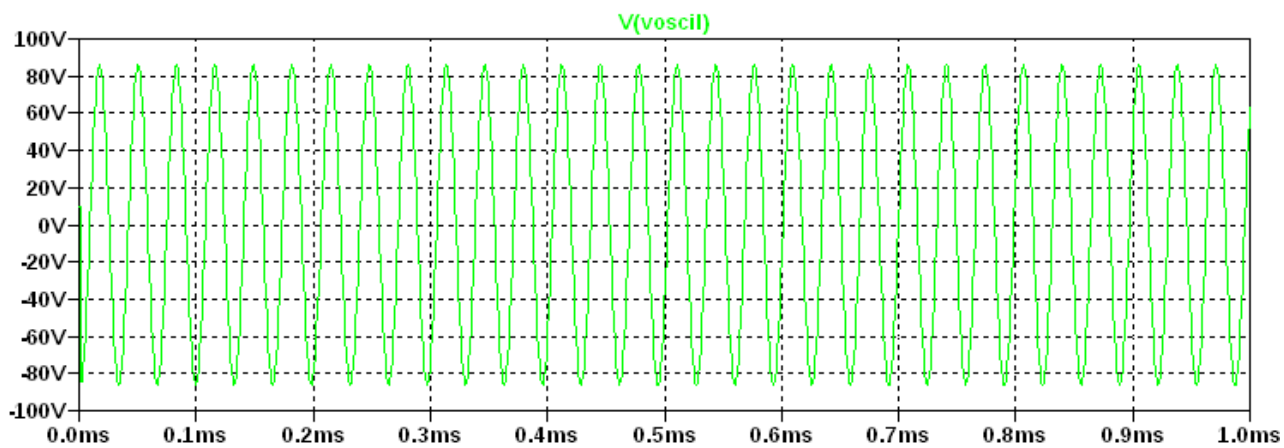


(c)

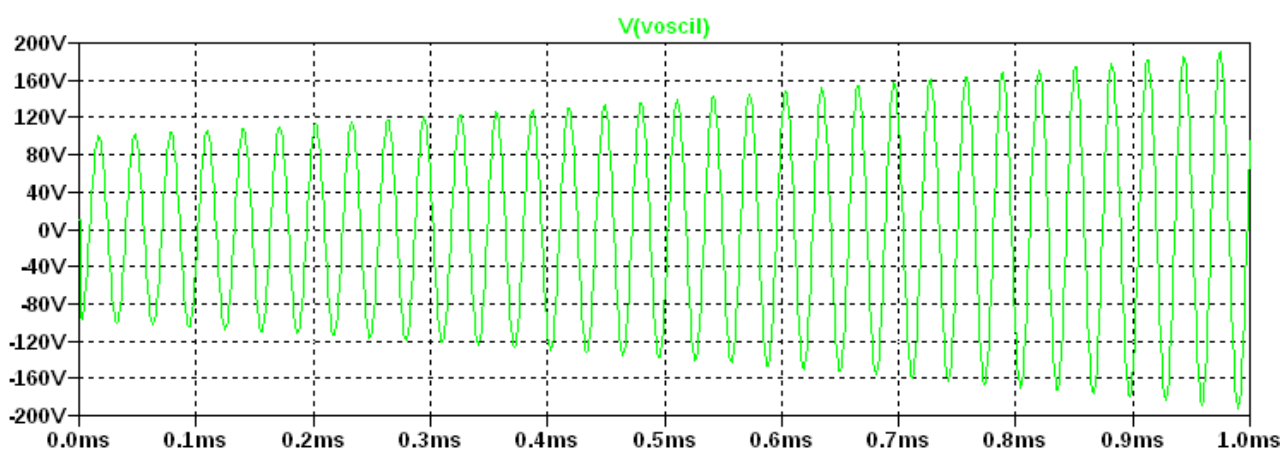
Figura 38 - Hartley ideal (a) $R1=10\Omega$ (b) $R1=20\Omega$ (c) $R1=30\Omega$.



(a)



(b)



(c)

Figura 39 - Colpitts ideal (a) $R1=10\Omega$ (b) $R1=17.4\Omega$ (c) $R1=20\Omega$.

5.2.2 – Simulações com Componentes Eletrônicos

Na Figura 40 podemos ver o oscilador Hartley implementado com um amplificador operacional, aqui adotado esta versão em função de sua simplicidade de projeto se comparado com qualquer topologia a base de transistor, como na Figura 33 (a). Neste circuito as fontes de alimentação são degraus de tensão a fim de iniciar a oscilação, uma fonte DC simples pode não iniciar este processo. O operacional utilizado é o LT1001A aqui apresentando bons resultados, Figuras 41 (a) e (b), simulação transiente. Note-se que este circuito utiliza os mesmos componentes do caso ideal, por isso esperada a mesma frequência de oscilação, aqui um pouco abaixo conforme a Figura 41 (b) demonstra. O resistor Rtol (tolerância) serve para ajustar o nível de distorção da forma de onda, sendo ajustado manualmente.

O oscilador Colpitts, Figura 42, também utiliza os componentes do exemplo ideal, portanto com a mesma frequência de oscilação. O operacional, agora, é o LT1022A para garantir oscilação na frequência projetada, uma vez que o LT1001A não alcança esta frequência nesta topologia. Na Figura 43(a) e (b) temos a simulação completa e aproximação com leitura da frequência resultante, respectivamente. O resumo destas simulações encontra-se na Tabela 6.

Nestas versões eletrônicas vemos a questão prática da velocidade do operacional, que pode estar aquém da frequência desejada, funcionando ou em uma frequência menor, ou gerando uma onda triangular, uma vez que não consegue gerar uma senoide.

Tabela 6 - Osciladores eletrônicos: cálculo e simulação.

Componentes	$\frac{R_A X_3}{R_B X_1} > 1$	f _{osc} - cálculo	f _{osc} - simulação
Hartley L1=2.2mH C2=13.8nF L3=2.2mH	$\frac{R_A L_3}{R_B L_1} = 1.5$ RA=15kΩ RB=10kΩ	20.425 kHz	17.997 kHz
Colpitts C1=13.8nF L2=2.2mF C3=120nF	$\frac{R_A C_3}{R_B C_1} = 1$ RA=87kΩ RB=10kΩ	30.5 kHz	31.667 kHz

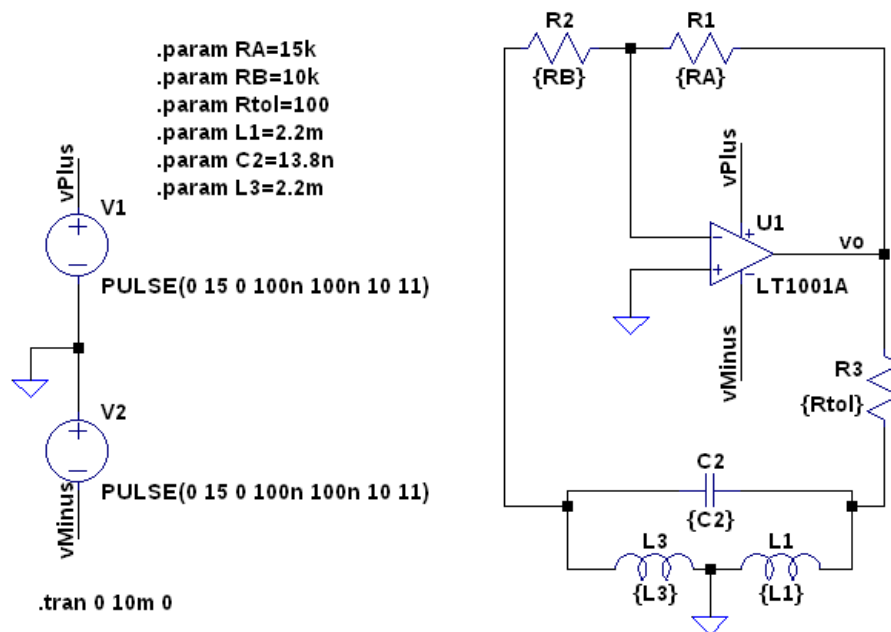
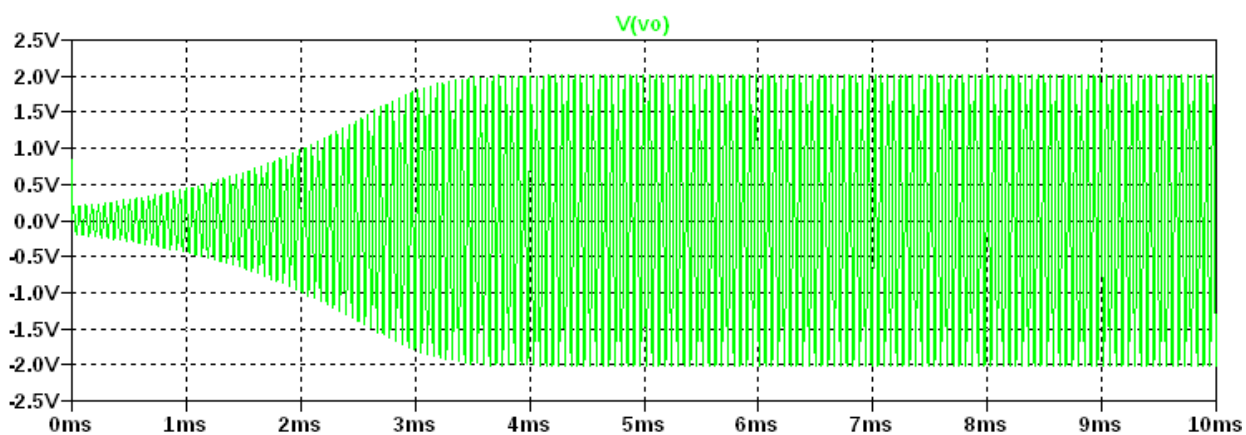
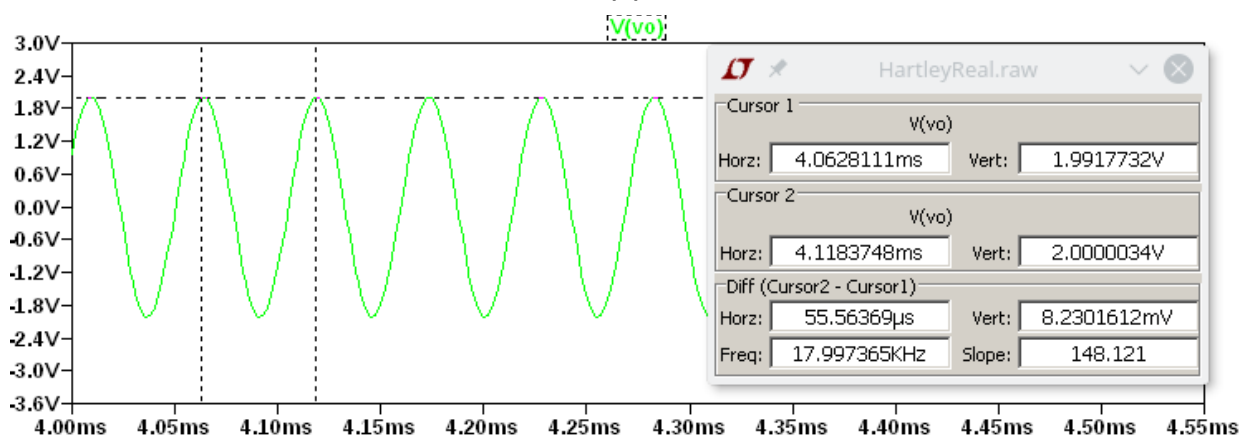


Figura 40 - Hartley eletrônico LTSpice, arquivo HartleyReal.asc.



(a)



(b)

Figura 41 - Hartley eletrônico: (a) simulação completa e (b) zoom da simulação.

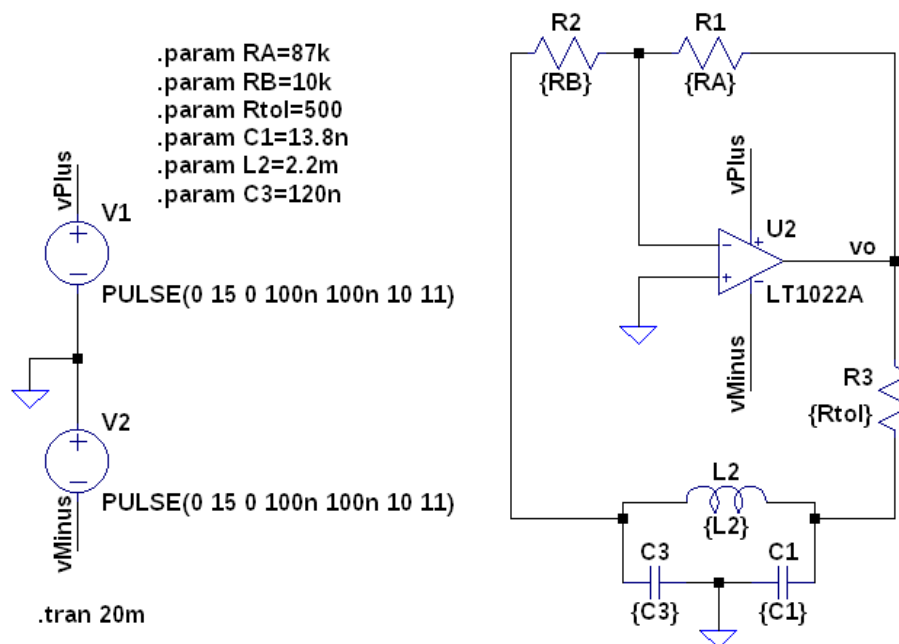


Figura 42 - Colpitts eletrônico LTSpice, arquivo ColpittsReal.asc.

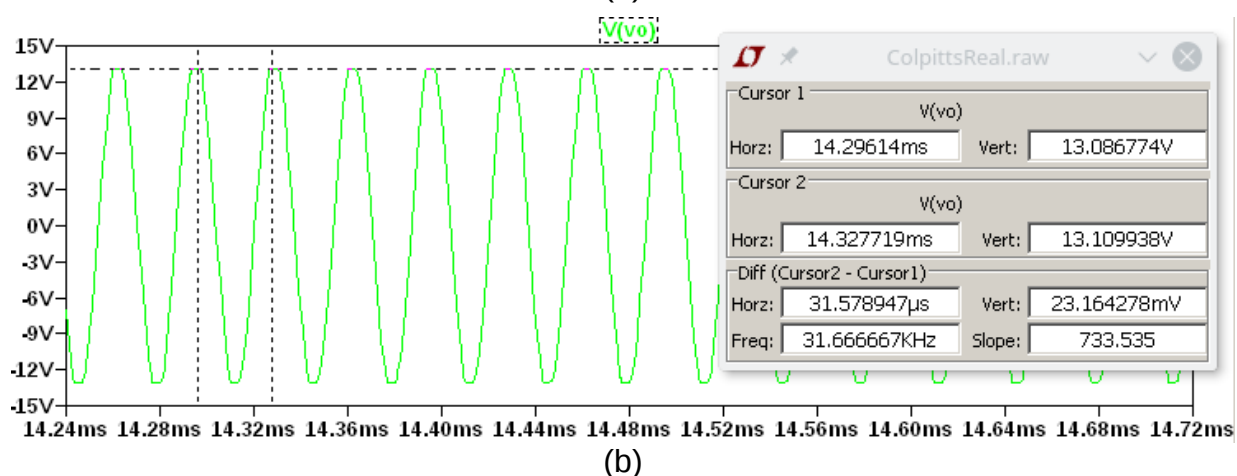
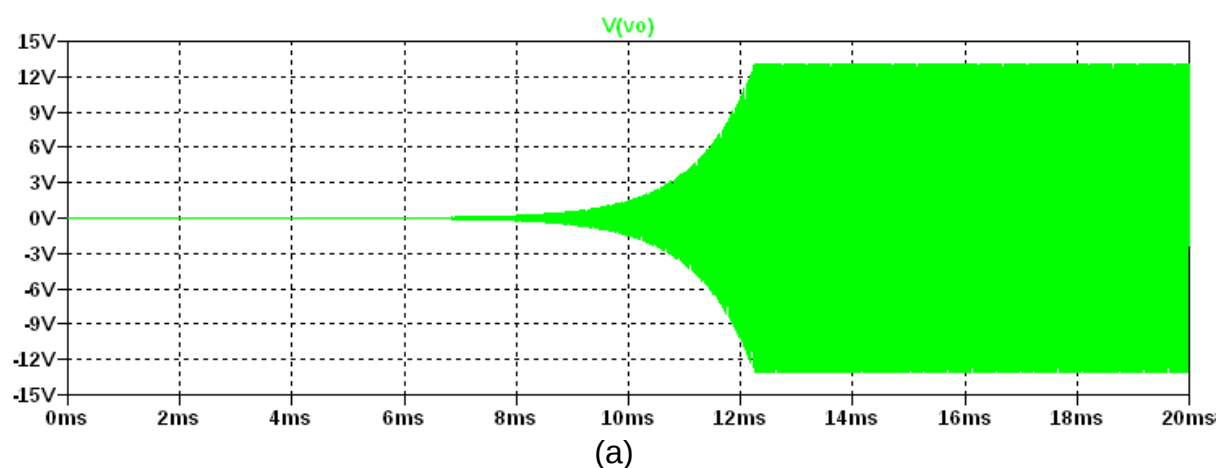


Figura 43 - Colpitts eletrônico: (a) simulação completa e (b) zoom da simulação.

5.4 – Redes a Cristal

Cristais piezoelétricos, como cristal de quartzo, exibem propriedades eletromecânicas muito estáveis com tempo e temperatura, além de alta seletividade, ou fator de qualidade Q muito alto [SEDRA], por isso utilizados quando precisão e estabilidade de frequência de oscilação são necessários. Na Figura 44 vemos sua simbologia, modelos completo e reduzido [Gil_UERJ_Oscil], este último utilizado para projeto e simulação. A Figura 45 mostra um oscilador Colpitts com um cristal no lugar do indutor, a análise para projeto tem a mesma sistemática do Colpitts convencional, mas agora empregando o modelo simplificado, Figura 45 (c). As simulações de um circuito a cristal também utilizam o modelo simplificado com os respectivos parâmetros de componentes, resistência, indutância e capacitâncias, do cristal empregado.

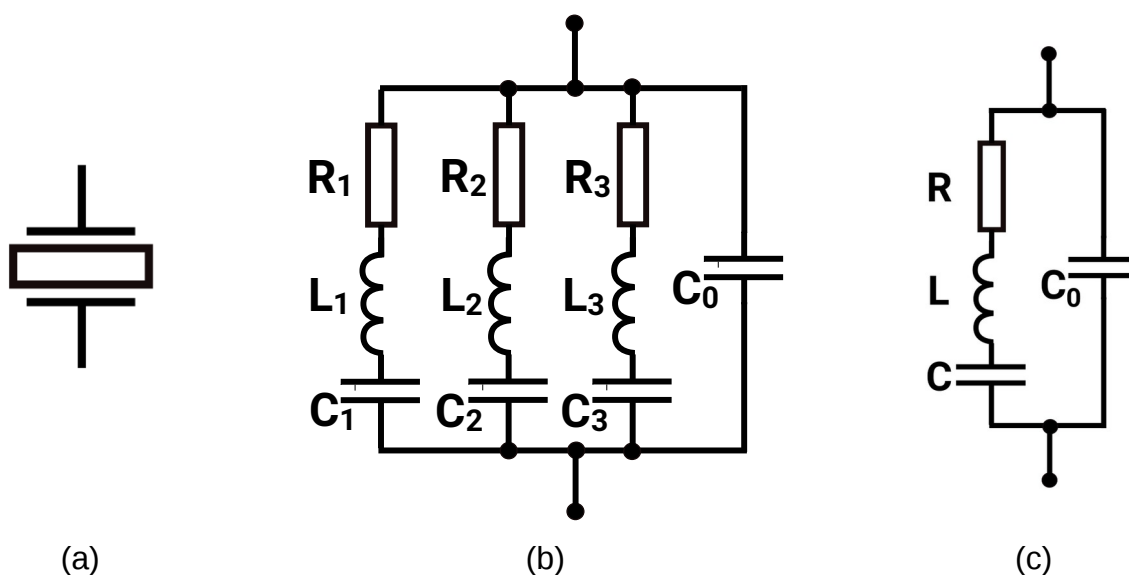


Figura 44 - (a) Simbologia do cristal, (b) modelo completo e (c) modelo reduzido (em torno das frequências de comportamento indutivo) [Gil_UERJ_Oscil].

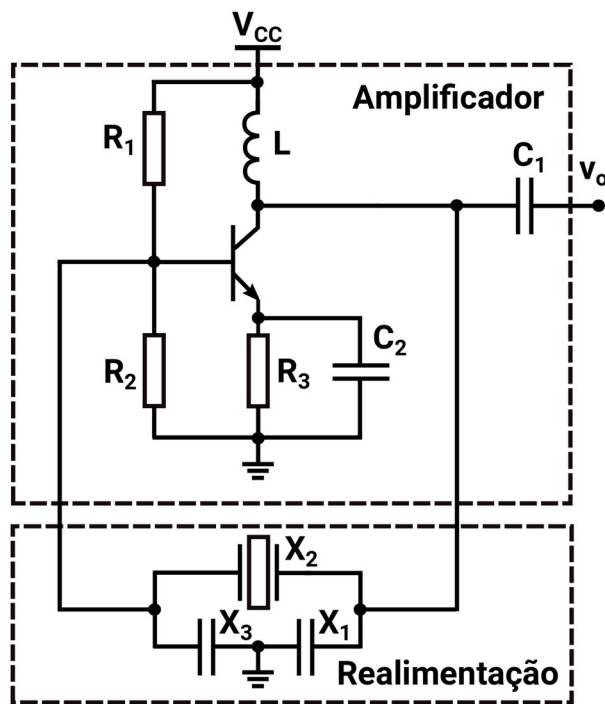


Figura 45 - Oscilador Colpitts a cristal.

6 - Oscilador de Relaxação

6.1 – Princípio

Oscilador de relaxação ou multivibrador astável, é baseado em carga e descarga de capacitor. O assunto multivibradores, no entanto, é um pré-requisito para este tipo de oscilador.

Multivibradores é uma classe de circuitos usados para implementar sinais de dois estados, níveis lógicos baixo e alto. Podem ser:

-Monoestável: É um circuito que ao ser disparado mantém um estado lógico temporário. Por exemplo, circuitos temporizadores. Pode ser comparado ao pêndulo com perdas, que para de oscilar após receber energia.

-Biestável: Só muda de estado lógico ao receber um pulso de gatilho, o flip-flop é um caso. Seria um pêndulo que repousa em dois extremos de sua trajetória.

-Astável: Muda de estado ao longo do tempo sem qualquer pulso de gatilho. Como exemplo: circuitos de clock. É similar ao pêndulo sem perdas.

Podemos ver na Tabela 7 um resumo com a ilustração de cada um destes multivibradores.

A Figura 46 mostra a implementação de um circuito biestável com amplificador operacional, basicamente o uso de realimentação positiva, o que resulta em uma curva de transferência com histerese, Figura 46 ao lado de cada amplificador conforme a entrada. V_{TH} e V_{TL} são as tensões limites, threshold, e $V+$ e $V-$ a máxima amplitude de saída do operacional. Circuito também chamado de Schmitt Trigger. Para o circuito inversor Figura 46 (a), a tensão de threshold V_T é dada pelo divisor resistivo composto por R_A e R_B , Eq.72, tensão que varia conforme V_O muda entre alto e baixo, por isso a histerese no gráfico de transferência. Para o Schmitt Trigger não inversor, a tensão de transição ocorre quando v_t atinge $v_t=0V$ do terra virtual, Eq. 75 resultado das Eqs. 73 e 74, das tensões em R_A e R_B .

O oscilador, o astável, aqui é composto por um biestável com uma rede realimentação, ou seja, ao ser ligado assume um de seus estados máximos carregando o capacitor C , tal que ao atingir a tensão de disparo, muda de estado iniciando a descarga até a nova troca de estado, e assim sucessivamente. Vemos na Figura 47 o circuito completo com os blocos biestável e realimentação do astável devidamente destacados, bem como as formas de onda na entrada e saída do operacional. A frequência de oscilação é determinada pelas Eqs.76 e 88.

Temporizadores integrados também implementam as funções de multivibradores supracitadas, um deles é o circuito integrado 555, capaz de operar como monostável, biestável e astável.

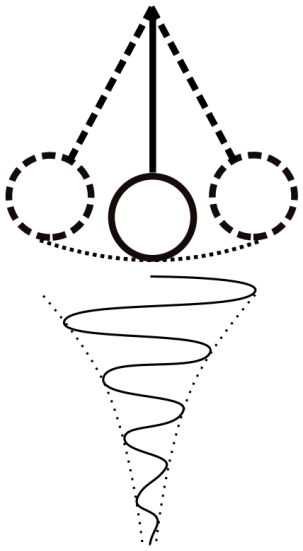
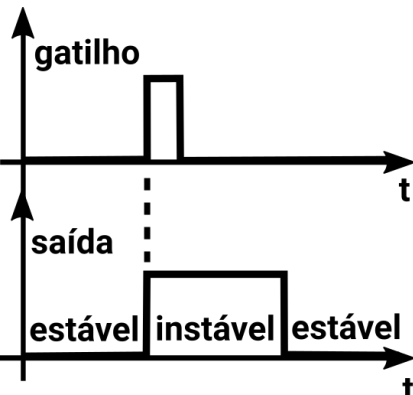
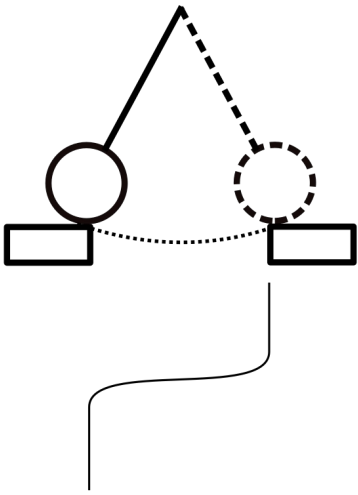
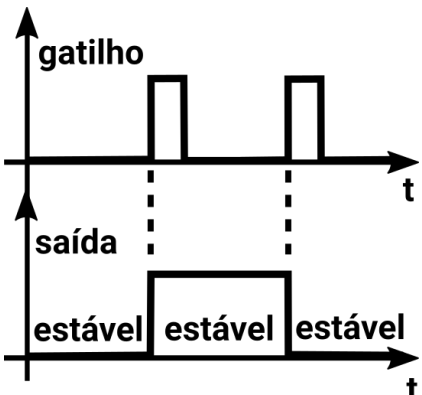
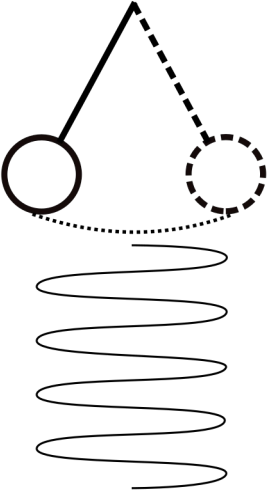
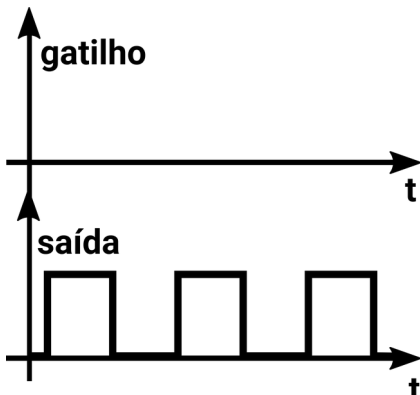
$$V_T = \frac{R_B}{R_A + R_B} \quad (\text{Eq.72})$$

$$I = \frac{v_o}{R_A} \quad (\text{Eq.73})$$

$$v_t = R_B I \quad (\text{Eq.74})$$

$$v_t = v_o \frac{R_B}{R_A} \quad (\text{Eq.75})$$

Tabela 7 - Tipos de multivibradores.

Multivibradores		
Monoestável	Biestável	Astável
 	 	 

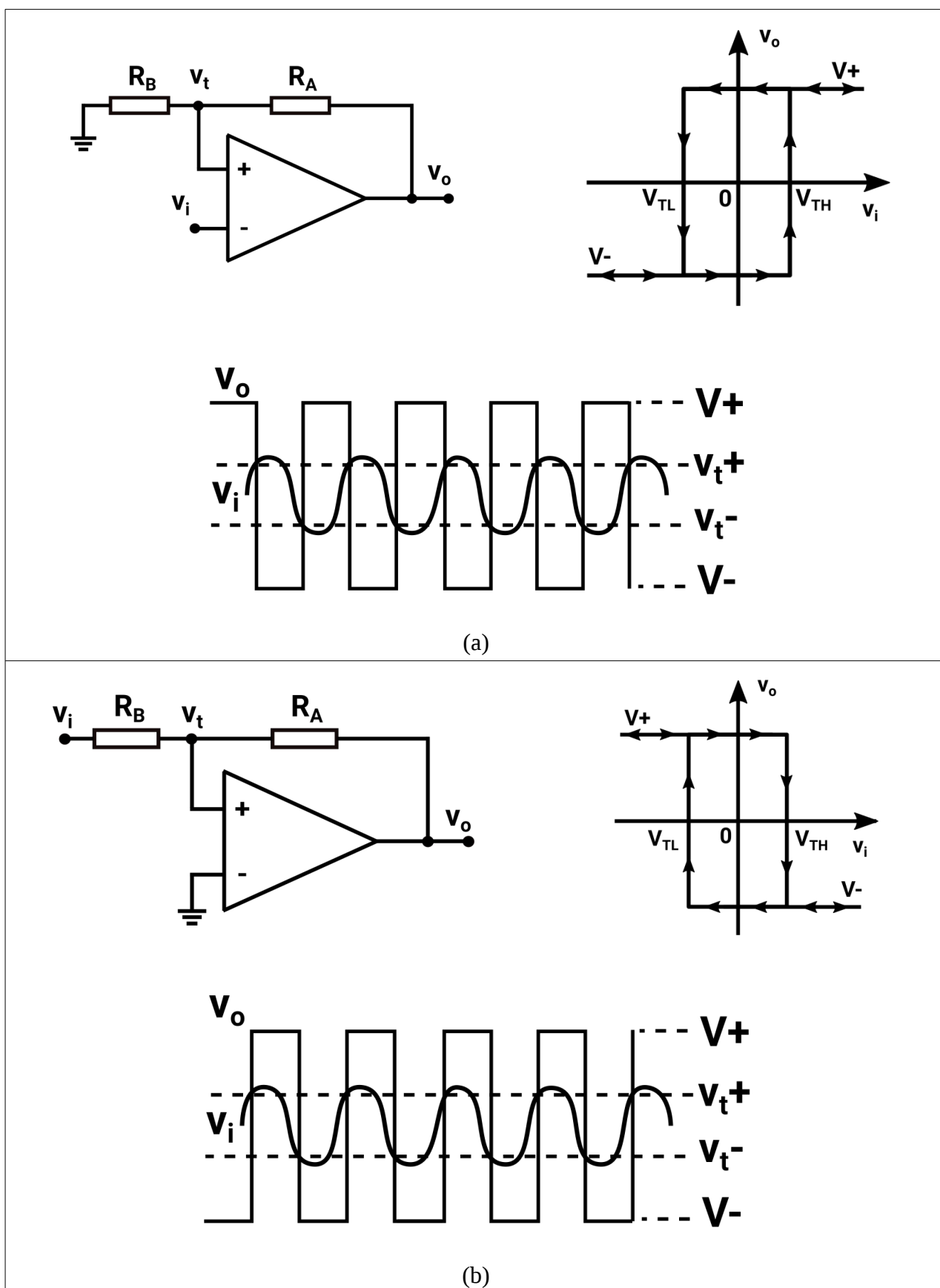


Figura 46 - Amplificador operacional como biestável e sua função de transferência: (a) não inversor e (b) inversor.

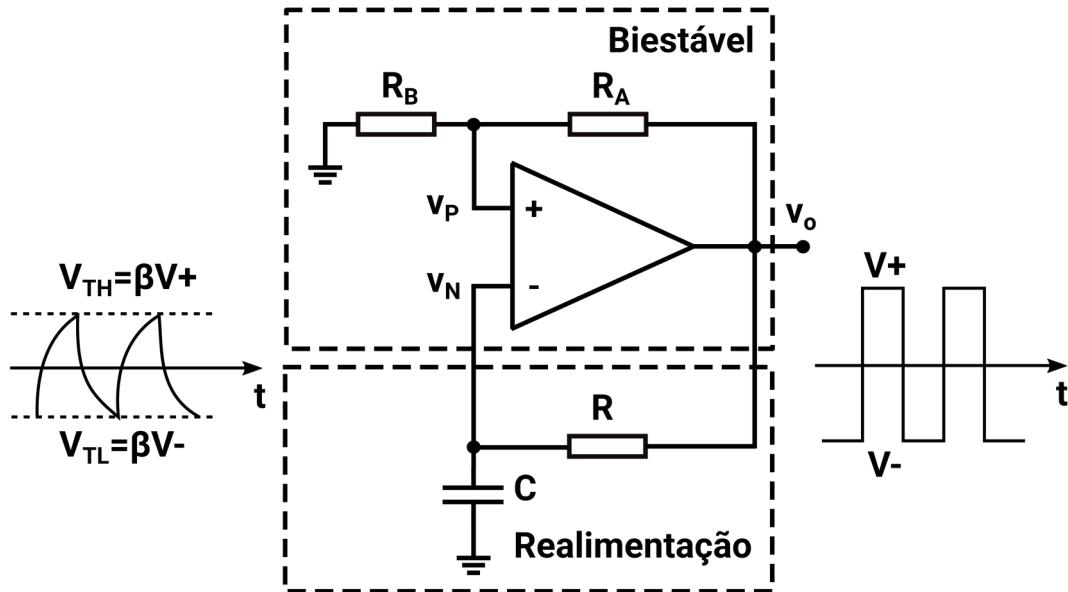


Figura 47 - Oscilador de onda quadrada baseado em multivibrador astável.

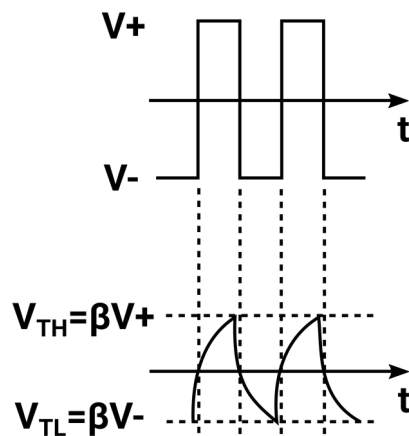


Figura 48 - Formas de onda na saída e na entrada inversora do operacional.

O divisor resistivo formado por R_A e R_B definem a tensão v_P que será comparada com v_N .

$$\beta = \frac{R_B}{R_A + R_B} \quad (\text{Eq.76})$$

Desenvolvemos as expressões de carga, Eq.77, e descarga, Eq.78 que seguem a Figura 48 [SEDRA], a partir da Eq. 111, apêndice.

$$v_n = (V+) - ((V+) - \beta(V-))e^{-t/RC} \quad (\text{Eq.77})$$

$$v_n = (V-) - ((V-) - \beta(V+))e^{-t/RC} \quad (\text{Eq.78})$$

Desenvolvendo com os intervalos de tempo T1 para carga, e T2 para descarga:

$$\frac{(V+) - v_n}{(V+) - \beta(V-)} = e^{-T1/RC} \quad (\text{Eq.79})$$

$$\frac{(V-) - v_n}{(V-) - \beta(V+)} = e^{-T2/RC} \quad (\text{Eq.80})$$

Para a carga $v_n = \beta V+$ e descarga $v_n = \beta V-$:

$$T1 = -RC \ln \frac{(V+) - \beta(V+)}{(V+) - \beta(V-)} \quad (\text{Eq.81})$$

$$T2 = -RC \ln \frac{(V-) - \beta(V-)}{(V-) - \beta(V+)} \quad (\text{Eq.82})$$

Dividindo pelas tensões de alimentação V+ e V-, bem como acertando os sinais dos logaritmos:

$$T1 = RC \ln \frac{1 - \beta(V+/V-)}{1 - \beta} \quad (\text{Eq.83})$$

$$T2 = RC \ln \frac{1 - \beta(V-/V+)}{1 - \beta} \quad (\text{Eq.84})$$

Com alimentação simétrica $V+ = -(V-)$ temos:

$$T1 = RC \ln \frac{1 + \beta}{1 - \beta} \quad (\text{Eq.85})$$

$$T2 = RC \ln \frac{1 + \beta}{1 - \beta} \quad (\text{Eq.86})$$

Para o intervalo completo $T = T1 + T2$:

$$T = 2RC \ln \frac{1 + \beta}{1 - \beta} \quad (\text{Eq.87})$$

A frequência de oscilação simplesmente por:

$$f_{osc} = \frac{1}{2RC \ln \left[\frac{1 + \beta}{1 - \beta} \right]} \quad (\text{Eq.88})$$

6.2 – Exemplo de Simulação

A Figura 49 exibe o oscilador de relaxação em simulador, com as respectivas formas de onda na Figura 50 em simulação transiente. Um resumo do cálculo e simulação se encontra na Tabela 8, com as diferenças devido a limitações do operacional.

Tabela 8 - Oscilador de onda quadrada: cálculo e simulação.

	Cálculo	Simulação
f_{osc}	274.24 Hz	311.67 Hz

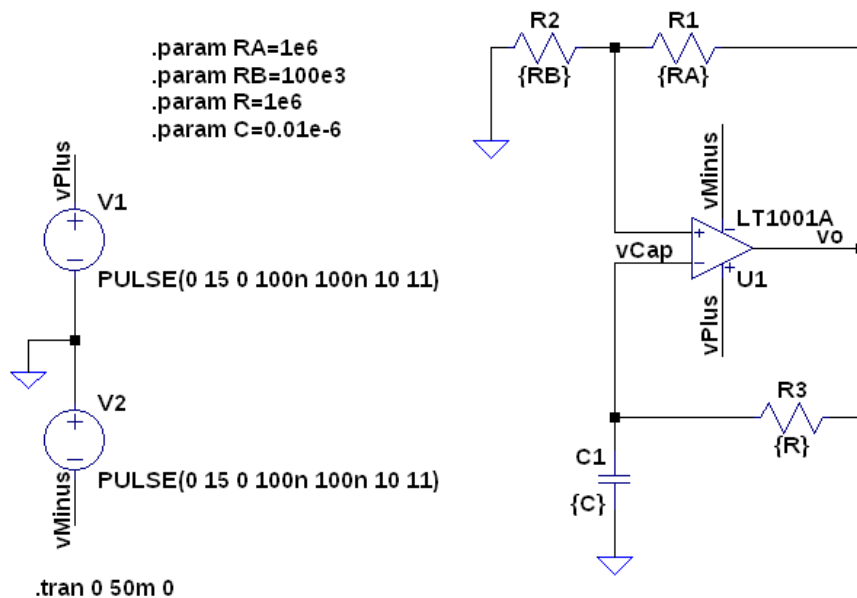


Figura 49 - Oscilador de onda quadrada LTSpice, arquivo SquareWaveOscillator.asc.

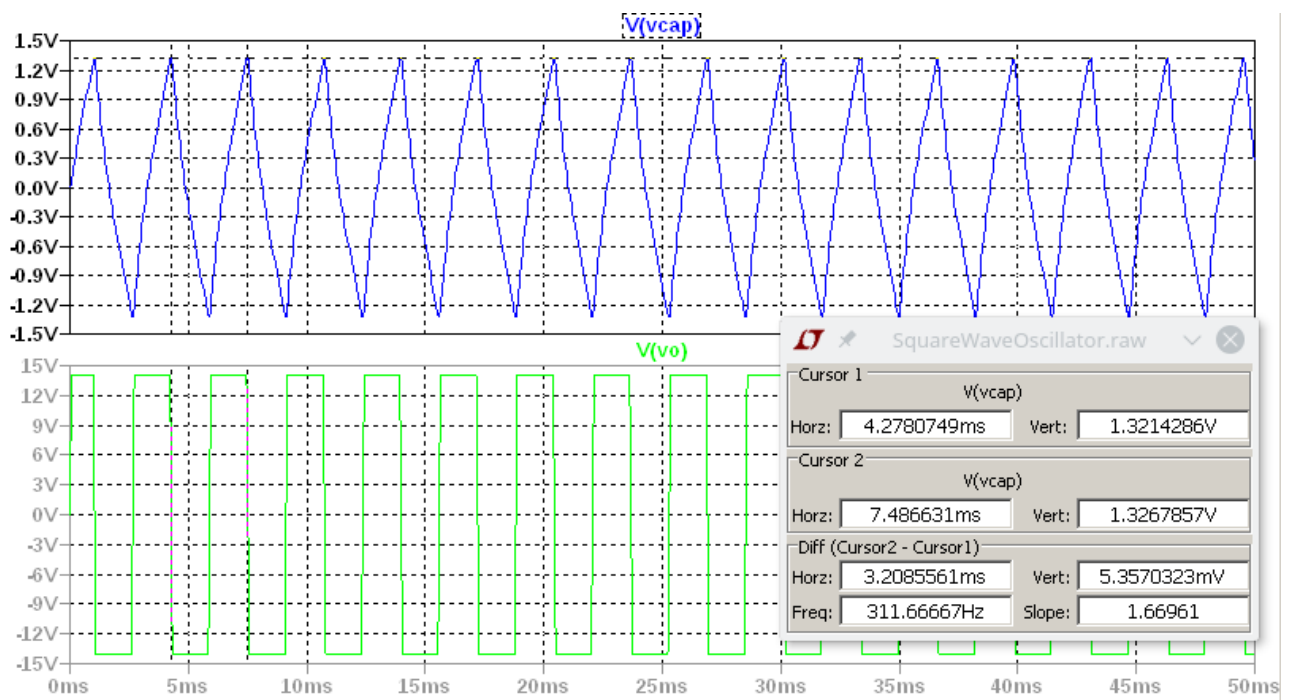


Figura 50 - Oscilador de onda quadrada.

Apêndice

Nesta seção encontramos a forma geral de resposta ao degrau unitário, Figura 51, para sistemas de primeira ordem. Dado um sistema com entrada $x(t)$, saída $y(t)$ e função de transferência $H(s)$ [UnitStep].

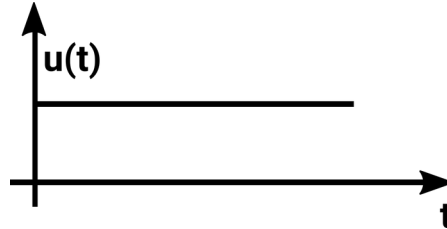


Figura 51 - Degrâu unitário.

$$H(s) = \frac{Y(s)}{X(s)} \quad (\text{Eq.89})$$

A saída com condições iniciais zero (ou seja, a saída do estado zero) é simplesmente dada por:

$$Y(s) = X(s) H(s) \quad (\text{Eq.90})$$

Então a resposta ao degrau unitário, $Y_y(s)$, é:

$$Y_y(s) = \frac{1}{s} H(s) \quad (\text{Eq.91})$$

Determinamos duas características da resposta ao degrau unitário, os valores inicial e final, da resposta ao degrau invocando os teoremas do valor inicial, Eq.92, e final Eq.93.

$$\lim_{t \rightarrow 0} f(t) = \lim_{s \rightarrow \infty} sF(s) \quad (\text{Eq.92})$$

$$\lim_{t \rightarrow \infty} f(t) = \lim_{s \rightarrow 0} sF(s) \quad (\text{Eq.93})$$

Portanto

$$\lim_{t \rightarrow 0} y_y(t) = \lim_{s \rightarrow \infty} sY_y(s) = \lim_{s \rightarrow \infty} s \frac{1}{s} H(s) = \lim_{s \rightarrow \infty} H(s) \quad (\text{Eq.94})$$

$$\lim_{t \rightarrow \infty} y_y(t) = \lim_{s \rightarrow 0} sY_y(s) = \lim_{s \rightarrow 0} s \frac{1}{s} H(s) = \lim_{s \rightarrow 0} H(s) \quad (\text{Eq.95})$$

Simplificando

$$y_y(0)=H(\infty) \quad (\text{Eq.96})$$

$$y_y(\infty)=H(0) \quad (\text{Eq.97})$$

Aplicando estes conceitos em um sistema de primeira ordem:

$$H(s)=\frac{bs+c}{s+a} \quad (\text{Eq.98})$$

Neste as variáveis a, b e c são números reais arbitrários e b ou c (mas não ambos) podem ser zero. Para encontrar a resposta ao degrau unitário, multiplicamos H(s) por 1/s:

$$Y_y(s)=\frac{1}{s}H(s)=\frac{1}{s}\frac{bs+c}{s+a} \quad (\text{Eq.99})$$

Separando em frações parciais e desenvolvendo

$$Y_y(s)=\frac{A}{s}+\frac{B}{s+a} \quad (\text{Eq.100})$$

$$Y_y(s)=\frac{As+As+Bs}{s(s+a)} \quad (\text{Eq.101})$$

$$Aa=c \quad (\text{Eq.102})$$

$$s(A+B)=sb \quad (\text{Eq.103})$$

$$A=\frac{c}{a} \quad (\text{Eq.104})$$

$$B=b-A=b-\frac{c}{a} \quad (\text{Eq.105})$$

$$Y_y(s)=\frac{c}{a}\frac{1}{s}+\left(b-\frac{c}{a}\right)\frac{1}{s+a} \quad (\text{Eq.106})$$

$$y_y(t)=\frac{c}{a}+\left(b-\frac{c}{a}\right)e^{at}, t>0 \quad (\text{Eq.107})$$

Observando algumas características desta equação chegamos a:

$$y_y(0)=H(\infty)=b \quad (\text{Eq.108})$$

$$y_y(\infty)=H(0)=\frac{c}{a} \quad (\text{Eq.109})$$

$$\tau=\frac{1}{a} \quad (\text{Eq.110})$$

Assim, podemos escrever a forma geral da resposta ao degrau unitário como:

$$y_y(t)=y_y(\infty)+(y_y(0)-y_y(\infty))e^{-t/\tau} \quad (\text{Eq.111})$$

$$y_y(t)=H(0)+(H(\infty)-H(0))e^{-t/\tau} \quad (\text{Eq.112})$$

Referências

- [Asad_Oscil] S. M. Asad, Oscillators.
<http://faculty.mu.edu.sa/public/uploads/1400394697.1447Ch16%20-%20Oscillators.pdf>
- [Colpitts] <http://www.electronics-tutorials.ws/oscillator/colpitts.html>
- [Gil_UERJ_Oscil] G. Pinheiro, Osciladores- slides, UERJ, FEN, DETEL.
<http://www.lee.eng.uerj.br/~gil/circom/Osciladores.pdf>
- [Wien] <http://vlabs.iitb.ac.in/vlab/electrical/exp7/Theory.pdf>
- [WikiClapp] https://en.wikipedia.org/wiki/Clapp_oscillator
- [SEDRA] SEDRA, S.; SMITH, K.. Microeletronics. 3ª. Edição, Saunders College Publishing.
- [UnitStep] <https://lpsa.swarthmore.edu/Transient/TransInputs/TransStep.html>