

P8

GND	○	GND	○	GND	○
P8.3	○	GPI01_6	○	P8.4	○
P8.5	○	GPI01_3	○	P8.6	○
P8.7	○	TIMER4	○	P8.8	○
P8.9	○	TIMER5	○	P8.10	○
P8.11	○	GPI01_13	○	P8.12	○
P8.13	○	EHRPWM2B	○	P8.14	○
P8.15	○	GPI01_15	○	P8.16	○
P8.17	○	GPI00_27	○	P8.18	○
P8.19	○	EHRPWM2A	○	P8.20	○
P8.21	○	GPI01_31	○	P8.22	○
P8.23	○	GPI01_5	○	P8.24	○
P8.25	○	GPI01_4	○	P8.26	○
P8.27	○	GPI01_0	○	P8.28	○
P8.29	○	GPI02_22	○	P8.30	○
P8.31	○	GPI02_23	○	P8.32	○
P8.33	○	UART5_RTSN	○	P8.34	○
P8.35	○	UART4_RTSN	○	P8.36	○
P8.37	○	UART3_RTSN	○	P8.38	○
P8.39	○	UART5_TXD	○	P8.40	○
P8.41	○	GPI02_12	○	P8.42	○
P8.43	○	GPI02_10	○	P8.44	○
P8.45	○	GPI02_8	○	P8.46	○
	○	GPI02_6	○		○

P1

GND	○	GND	○	GND	○
P8.3	○	GPI01_6	○	P8.4	○
P8.5	○	GPI01_3	○	P8.6	○
P8.7	○	TIMER4	○	P8.8	○
P8.9	○	TIMER5	○	P8.10	○
P8.11	○	GPI01_13	○	P8.12	○
P8.13	○	EHRPWM2B	○	P8.14	○
P8.15	○	GPI01_15	○	P8.16	○
P8.17	○	GPI00_27	○	P8.18	○
P8.19	○	EHRPWM2A	○	P8.20	○
P8.21	○	GPI01_31	○	P8.22	○
P8.23	○	GPI01_5	○	P8.24	○
P8.25	○	GPI01_4	○	P8.26	○
P8.27	○	GPI01_0	○	P8.28	○
P8.29	○	GPI02_22	○	P8.30	○
P8.31	○	GPI02_23	○	P8.32	○
P8.33	○	UART5_RTSN	○	P8.34	○
P8.35	○	UART4_RTSN	○	P8.36	○
P8.37	○	UART3_RTSN	○	P8.38	○
P8.39	○	UART5_TXD	○	P8.40	○
P8.41	○	GPI02_12	○	P8.42	○
P8.43	○	GPI02_10	○	P8.44	○
P8.45	○	GPI02_8	○	P8.46	○
	○	GPI02_6	○		○

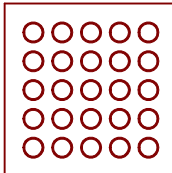
GND	○	GND	○	GND	○
3V3	○	VDD_3V3EXP	○	3V3	○
VDD_5V	○	VDD_5V	○	VDD_5V	○
SYS_5V	○	SYS_5V	○	SYS_5V	○
P9.9	○	PWR_BUT	○	P9.10	○
P9.11	○	UART4_RXD	○	P9.12	○
P9.13	○	UART4_TXD	○	P9.14	○
P9.15	○	GPI01_16	○	P9.16	○
P9.17	○	EHRPWM1A	○	P9.18	○
P9.19	○	I2C1_SCL	○	P9.20	○
P9.21	○	I2C1_SDA	○	P9.22	○
P9.23	○	I2C2_SCL	○	P9.24	○
P9.25	○	I2C2_SDA	○	P9.26	○
P9.27	○	UART2_RXD	○	P9.28	○
P9.29	○	UART1_TXD	○	P9.30	○
P9.31	○	GPI01_17	○	P9.32	○
P9.33	○	UART1_RXD	○	P9.34	○
P9.35	○	SPI1_CS0	○	P9.36	○
P9.37	○	SPI1_D0	○	P9.38	○
P9.39	○	SPI1_D1	○	P9.40	○
P9.41	○	SPI1_SCLK	○	P9.42	○
	○	VDD_ADC	○		○
	○	AIN4	○		○
	○	AIN5	○		○
	○	AIN6	○		○
	○	AIN2	○		○
	○	AIN3	○		○
	○	AIN0	○		○
	○	CLKOUT2	○		○
	○	GPI00_7	○		○
	○	GND	○		○
	○	GND	○		○

P9

GND	○	GND	○	GND	○
3V3	○	VDD_3V3EXP	○	3V3	○
VDD_5V	○	VDD_5V	○	VDD_5V	○
SYS_5V	○	SYS_5V	○	SYS_5V	○
P9.9	○	PWR_BUT	○	P9.10	○
P9.11	○	UART4_RXD	○	P9.12	○
P9.13	○	UART4_TXD	○	P9.14	○
P9.15	○	GPI01_16	○	P9.16	○
P9.17	○	EHRPWM1A	○	P9.18	○
P9.19	○	I2C1_SCL	○	P9.20	○
P9.21	○	I2C1_SDA	○	P9.22	○
P9.23	○	I2C2_SCL	○	P9.24	○
P9.25	○	I2C2_SDA	○	P9.26	○
P9.27	○	UART2_RXD	○	P9.28	○
P9.29	○	UART1_TXD	○	P9.30	○
P9.31	○	GPI01_17	○	P9.32	○
P9.33	○	UART1_RXD	○	P9.34	○
P9.35	○	SPI1_CS0	○	P9.36	○
P9.37	○	SPI1_D0	○	P9.38	○
P9.39	○	SPI1_D1	○	P9.40	○
P9.41	○	SPI1_SCLK	○	P9.42	○
	○	VDD_ADC	○		○
	○	AIN4	○		○
	○	AIN5	○		○
	○	AIN6	○		○
	○	AIN2	○		○
	○	AIN3	○		○
	○	AIN0	○		○
	○	CLKOUT2	○		○
	○	GPI00_7	○		○
	○	GND	○		○
	○	GND	○		○

P2

PROTOTYPE AREA



# WWW.CIRCUITCO.COM

TITLE: EXTENDED PROTO CAPE

Document Number: 999-0004262  
 Author: HIEU DUONG

REV:  
 A1

Date: 11/19/2013 3:27:24 PM

Sheet: 1/1