

13. Une mémoire de type RAM possède :
- ☒ A. Un bus de données.
  - ☐ B. Un bus d'adresse.
  - ☐ C. Une entrée de sélection entre la lecture et l'écriture.
  - ☐ D. Une entrée d'activation.
14. La capacité en bits d'une mémoire est :
- ☒ A. Profondeur  $\times$  Largeur
  - ☐ B. Aucune de ces réponses.
  - ☐ C. Profondeur  $\times$  Largeur / 8
  - ☐ D. Le nombre de bits par mot.
15. La largeur d'une mémoire est :
- ☐ A. Le nombre de mots.
  - ☒ B. Le nombre de fils du bus de donnée.
  - ☐ C. Le nombre de bits par mot.
  - ☐ D. Le nombre d'adresses.
16. Combien de fils d'adresse possède une mémoire d'une profondeur de 32 Ki mots ?
- ☒ A. 15 fils
  - ☐ B.  $2^5$  fils
  - ☐ C.  $2^{15}$  fils
  - ☐ D. Aucune de ces réponses.
17. Un mémoire possède un bus de donnée de 16 fils et un bus d'adresse de 32 fils. Quelle est la largeur de cette mémoire ?
- ☐ A.  $2^{16}$  bits
  - ☐ B. 16 octets
  - ☐ C.  $2^{32}$  bits
  - ☒ D. Aucune de ces réponses.
18. Une mémoire possède un bus de donnée de 8 fils et un bus d'adresse de 16 fils. Quelle est la capacité en bits de cette mémoire ?
- ☐ A. 128 bits
  - ☒ B. 512 Kib
  - ☐ C. 64 Kib
  - ☐ D. 16 Mib

Profondeur  $\Rightarrow 2^{\text{nombre de fils du bus d'adresse}}$