



UNIVERSITÀ DEGLI STUDI DI MESSINA

DIPARTIMENTO DI INGEGNERIA

CORSO DI LAUREA TRIENNALE IN

INGEGNERIA ELETTRONICA ED INFORMATICA

TITOLO

Implementazione di meccanismi per la Full e Partial
Reconfiguration di FPGA in architetture IoT-Cloud

Tesi di laurea di:
Claudio Di Salvo

Relatore:
Chiar.mo Prof. Francesco Longo
Chiar.mo Prof. Giovanni Merlino

Anno Accademico 2021/2022