

# FCEfyN - UNC - ELECTRÓNICA INDUSTRIAL

DOCENTE: Prof. Esp. Ing. Adrián Claudio Agüero

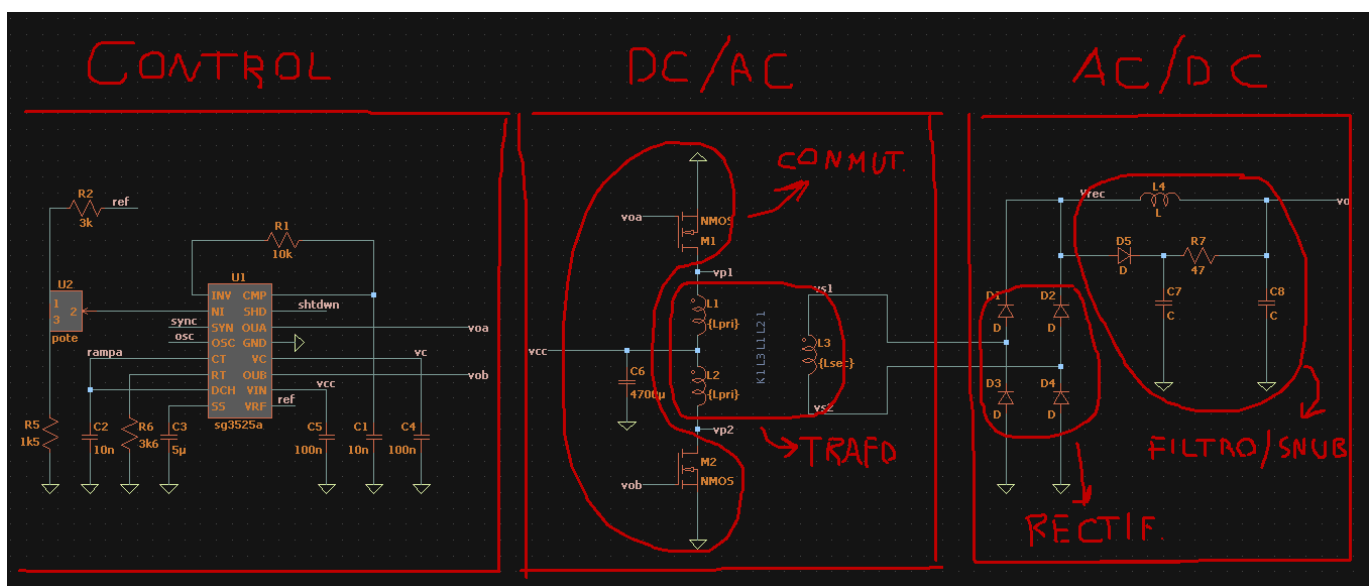
ALUMNO: Ferraris Domingo Jesus

## Trabajo practico teorico 4:

Mosfet de potencia.

### Analisis del conversor.

El sistema analizado es un conversor DC/DC elevador en topología push-pull con aislacion a transformador, que consta de las siguientes etapas:



El bloque de control se encarga de generar señales de PWM con duty cycle variable para manejar los MOSFET de potencia que realizan la conmutacion en el bloque inversor DC/AC. Estos MOSFET fuerzan corriente e inducen la tension en el primario del transformador elevador que se vera aumentada en el bobinado secundario.

Finalmente en el bloque AC/DC tenemos un puente recificador monofasico de onda completa seguido de un filtro pasa bajos LC que se encarga de filtrar los armonicos proporcionando corriente continua a la carga.

Tambien para disipar la energia de las oscilaciones en la conmutacion debidas a las inductancias y capacidades distribuidas del circuito, se agrega una red snubber para proteger los diodos de corrientes y sobretensiones.

Ademas se puede sensar la tension en la carga y realimentar este valor al bloque de control, por ejemplo por medio de un opto acoplador, para que varie el duty cycle elevando o disminuyendo la tension media sobre la carga segun la demanda de corriente.

## Control del PWM.

Para la generacion y control del PWM se usa el IC SG3525A:

# SG3525A

## Pulse Width Modulator Control Circuit

The SG3525A pulse width modulator control circuit offers improved performance and lower external parts count when implemented for controlling all types of switching power supplies. The on-chip +5.1 V reference is trimmed to  $\pm 1\%$  and the error amplifier has an input common-mode voltage range that includes the reference voltage, thus eliminating the need for external divider resistors. A sync input to the oscillator enables multiple units to be slaved or a single unit to be synchronized to an external system clock. A wide range of deadtime can be programmed by a single resistor connected between the  $C_T$  and Discharge pins. This device also features built-in soft-start circuitry, requiring only an external timing capacitor. A shutdown pin controls both the soft-start circuitry and the output stages, providing instantaneous turn off through the PWM latch with pulsed shutdown, as well as soft-start recycle with longer shutdown commands. The under voltage lockout inhibits the outputs and the changing of the soft-start capacitor when  $V_{CC}$  is below nominal. The output stages are totem-pole design capable of sinking and sourcing in excess of 200 mA. The output stage of the SG3525A features NOR logic resulting in a low output for an off-state.

### Features

- 8.0 V to 35 V Operation
- 5.1 V  $\pm$  1.0% Trimmed Reference
- 100 Hz to 400 kHz Oscillator Range
- Separate Oscillator Sync Pin
- Adjustable Deadtime Control
- Input Undervoltage Lockout
- Latching PWM to Prevent Multiple Pulses
- Pulse-by-Pulse Shutdown
- Dual Source/Sink Outputs:  $\pm$  400 mA Peak
- Pb-Free Packages are Available\*

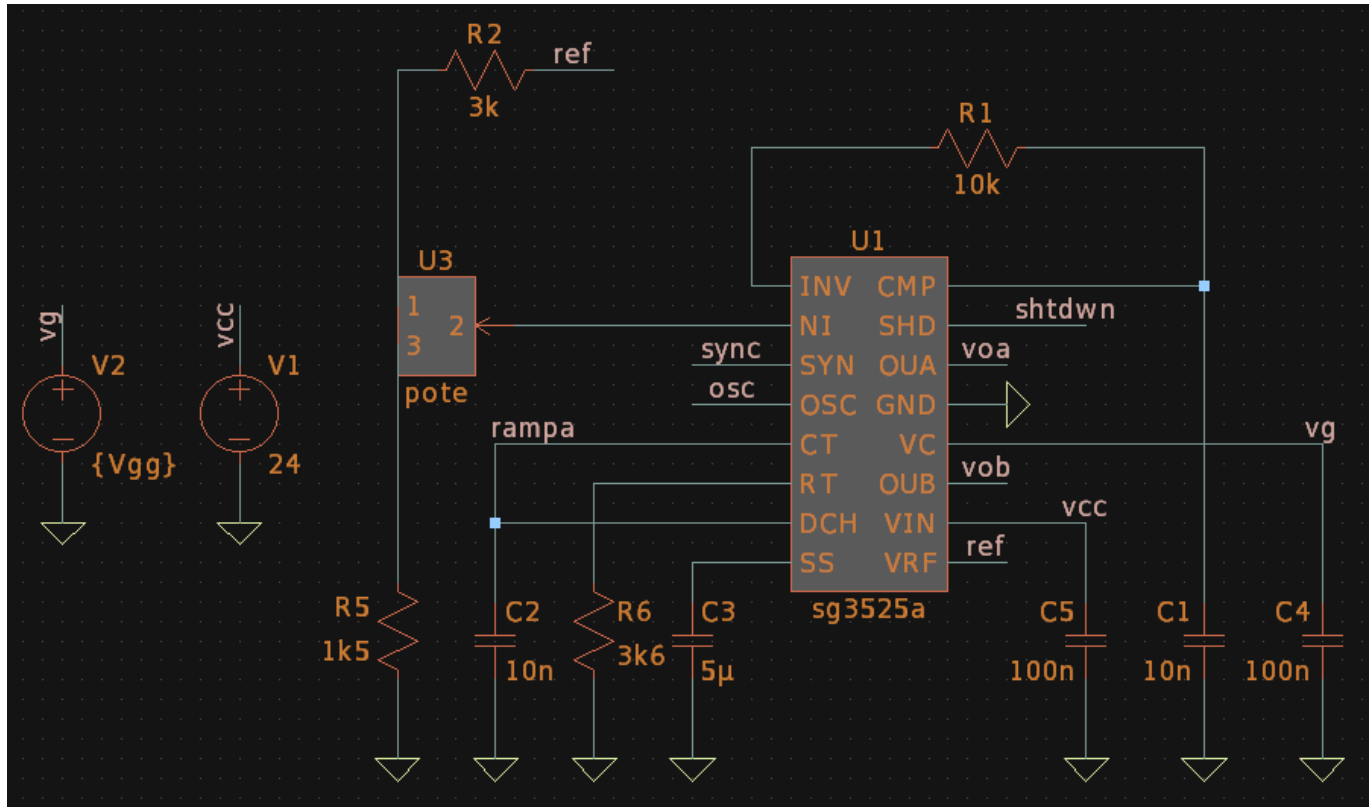
Que consta de salidas totem-pole, amplio rango de frecuencias, tiempo muerto entre conmutacion ajustable, un regulador para la tension de referencia y un duty cycle ajustable de 0 a 50% por medio de un amplificador de error integrado.

La configuracion va a ser la usada por el fabricante para las pruebas:

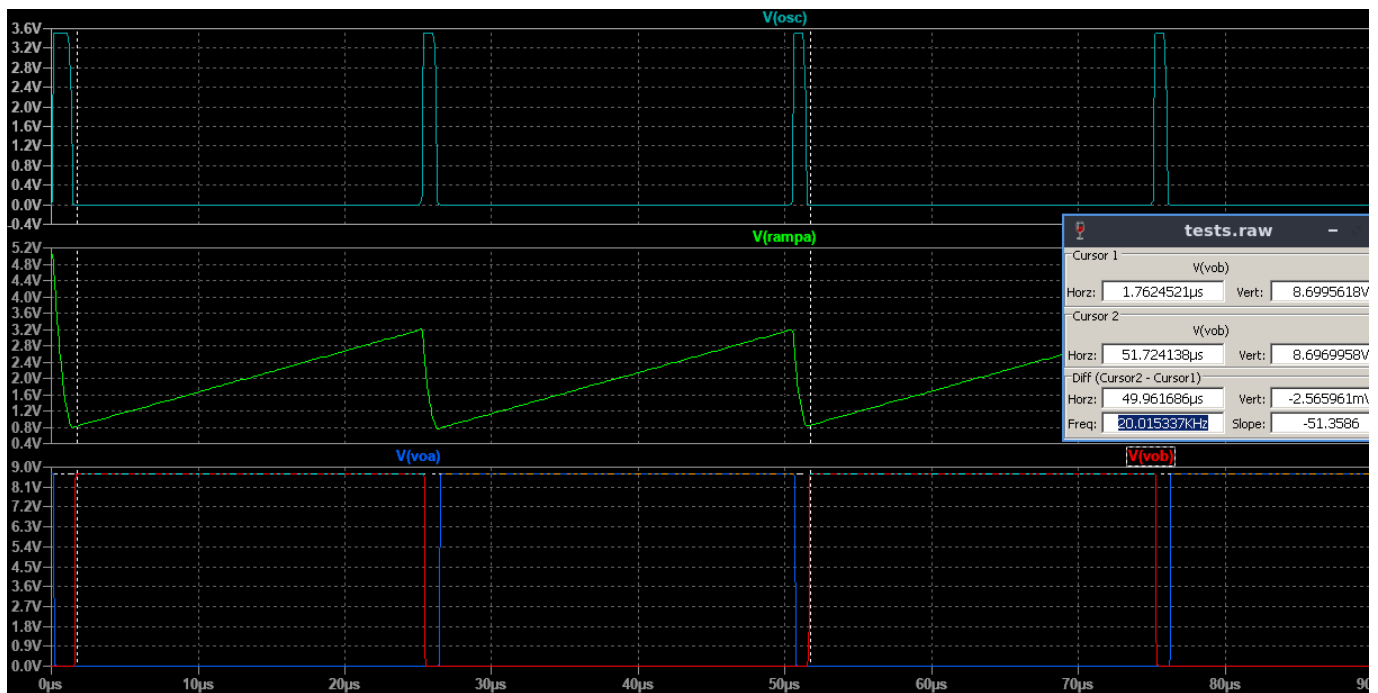
5. Tested at  $f_{osc} = 40 \text{ kHz}$  ( $R_T = 3.6 \text{ k}\Omega$ ,  $C_T = 0.01 \text{ }\mu\text{F}$ ,  $R_D = 0 \text{ }\Omega$ ).

Donde el oscilador trabaja a 40KHz obteniendo en sus salidas un PWM de 20KHz aproximadamente.

No se utiliza la función shutdown ni arranque suave, se alimenta en integrado con los 24V y pone una tensión  $V_{gg}$  para el gate de los MOS a determinar.



Vemos como si ponemos al 100% el potenciómetro tenemos señales de PWM a 20KHz aproximadamente de duty cycle 50% y un tiempo muerto entre conmutaciones de 1us para esta configuración:

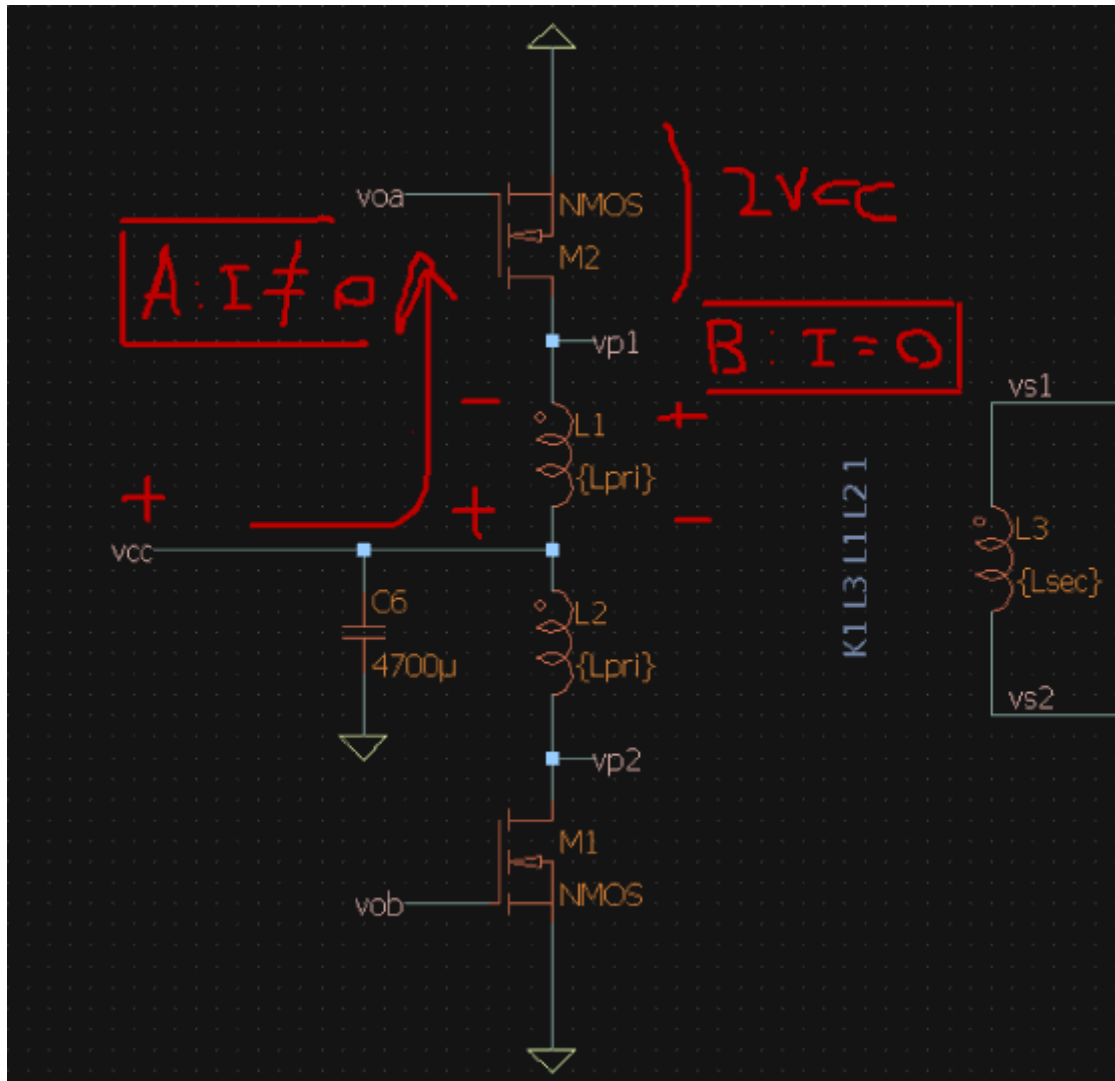


## Analisis de formas de onda.

Ya con la etapa de control funcionando se trata de analizar las formas de onda (FO) mas importantes para entender el funcionamiento y poder seleccionar los componentes de potencia.

## Primario push-pull

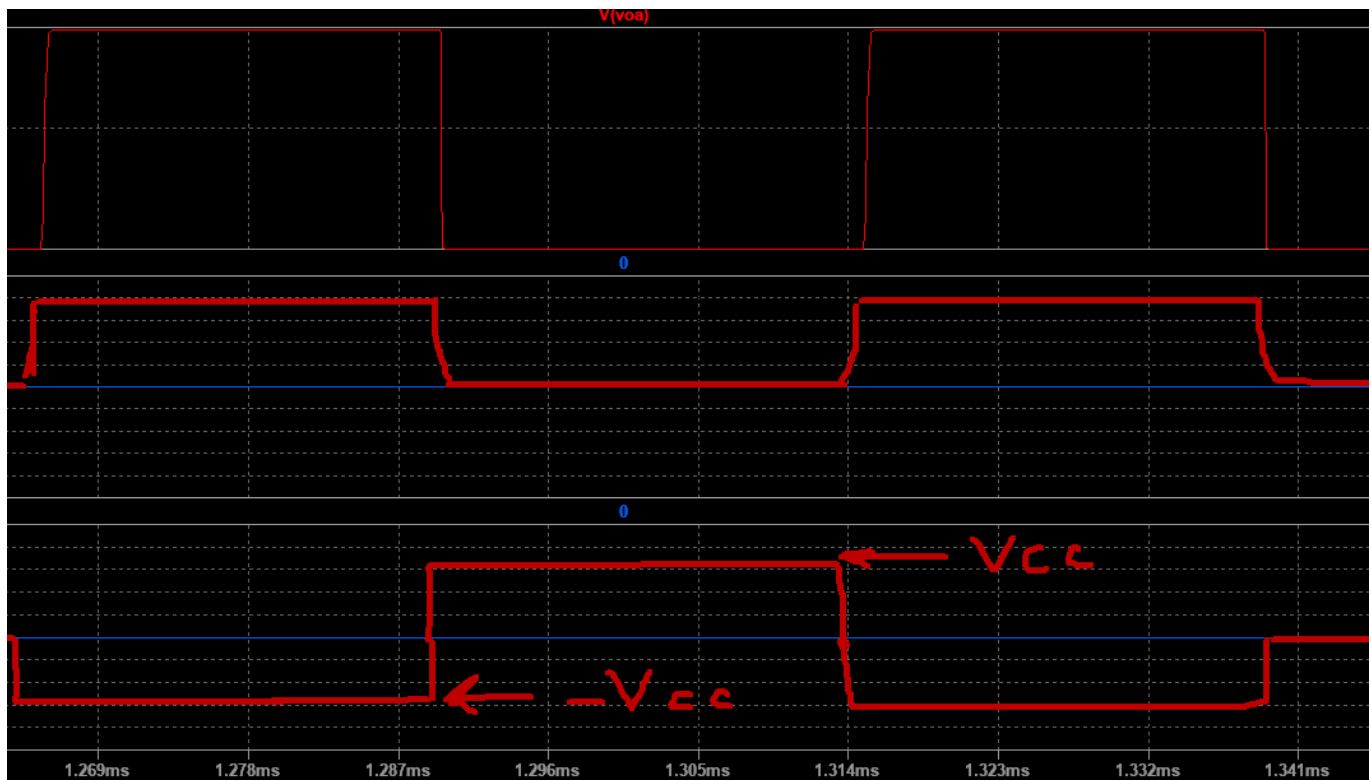
Comenzamos analizando las FO de un bobinado primario en corte y conduccion.



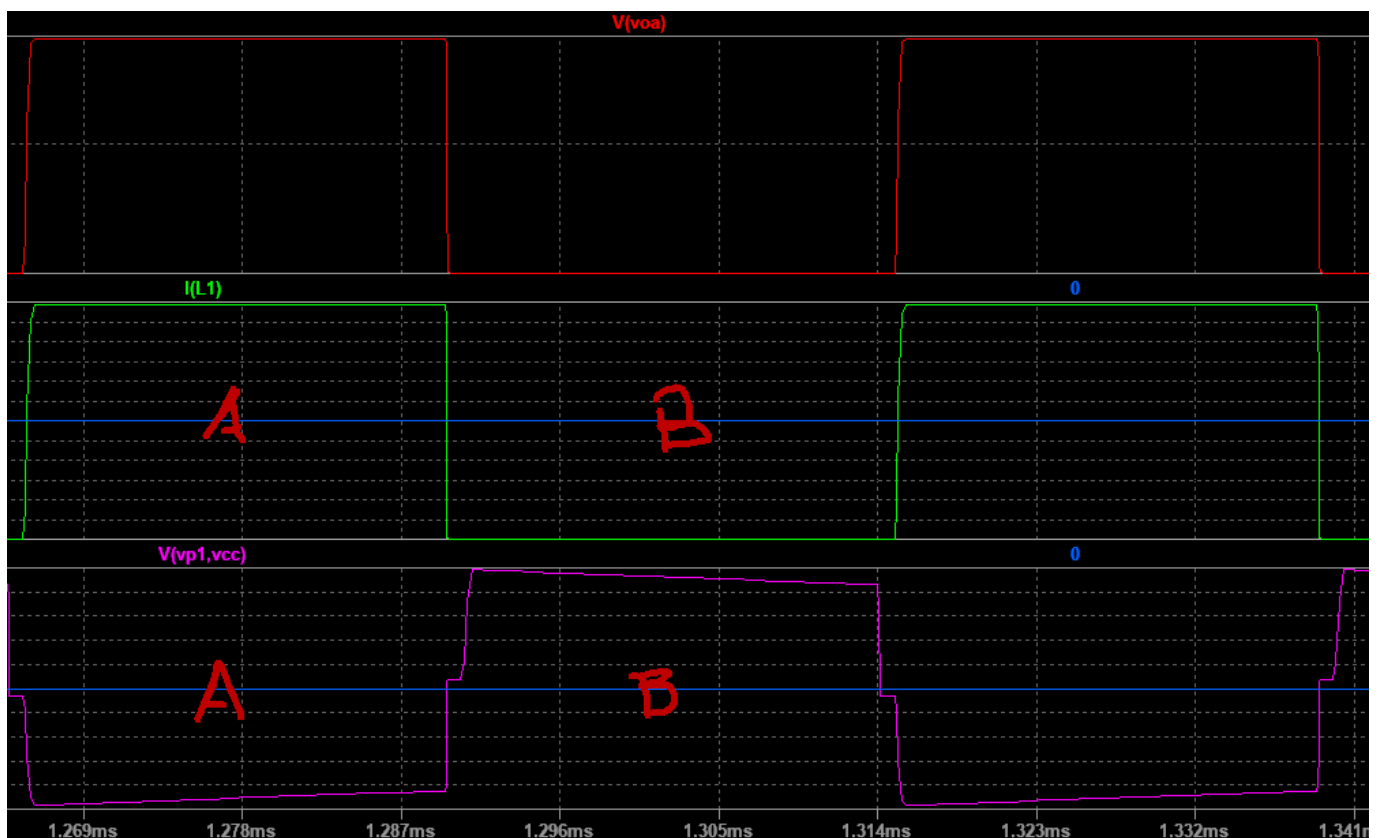
Al aplicar tension al gate (condicion A) de uno de los MOSFET, se aplica Vcc a uno de los devanados primarios siendo Vp1 negativa respecto a Vcc. En esta condicion Vds es muy baja.

Al cortar la corriente (condicion B) el inductor por ley de faraday induce una tension de polaridad opuesta que genera un Vp1 positivo respecto a Vcc y sobre el transistor cae el doble de la tension de alimentacion.

Segun el analisis dibujamos las formas de onda tentativas:

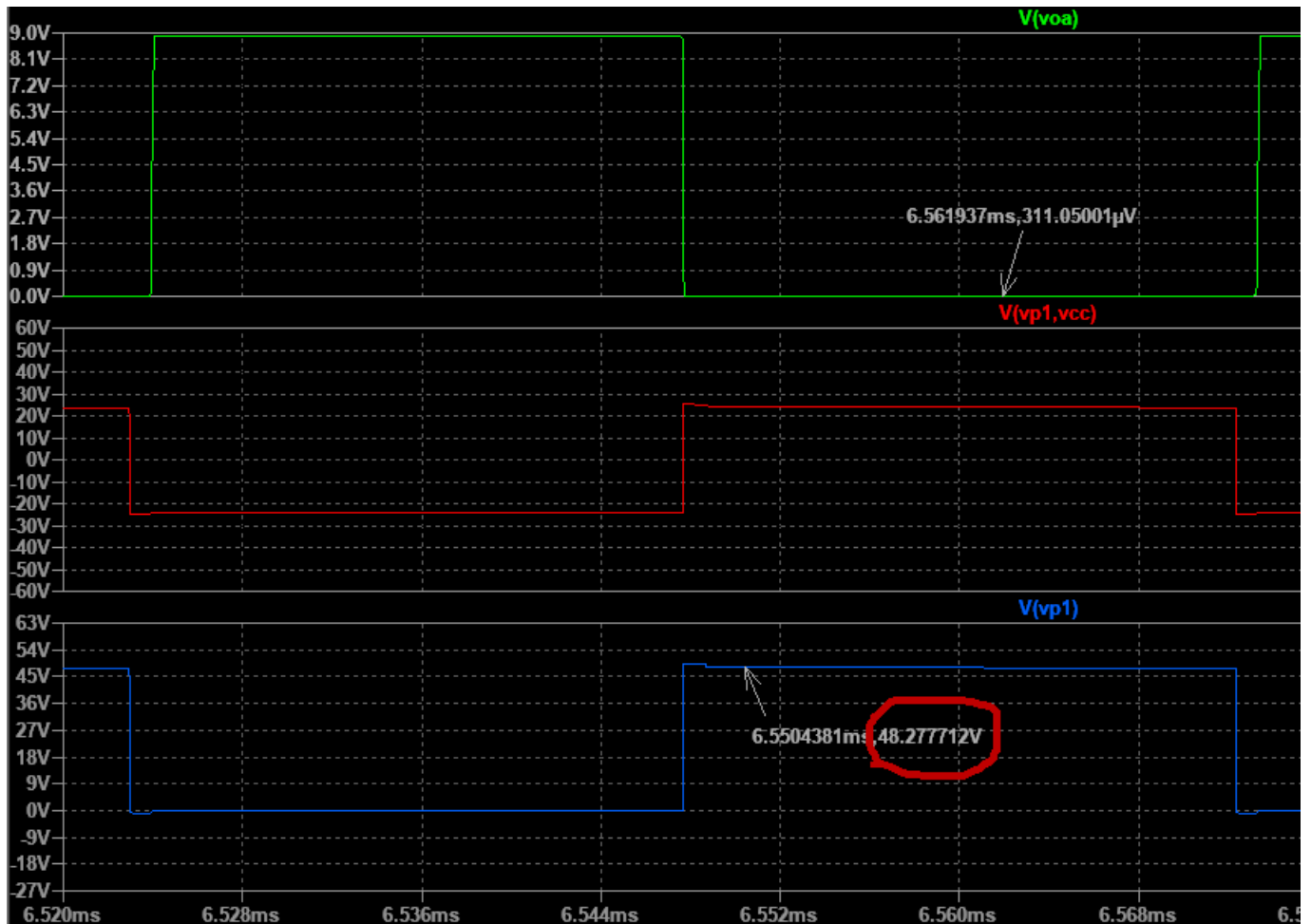


Y comparamos con las simuladas:



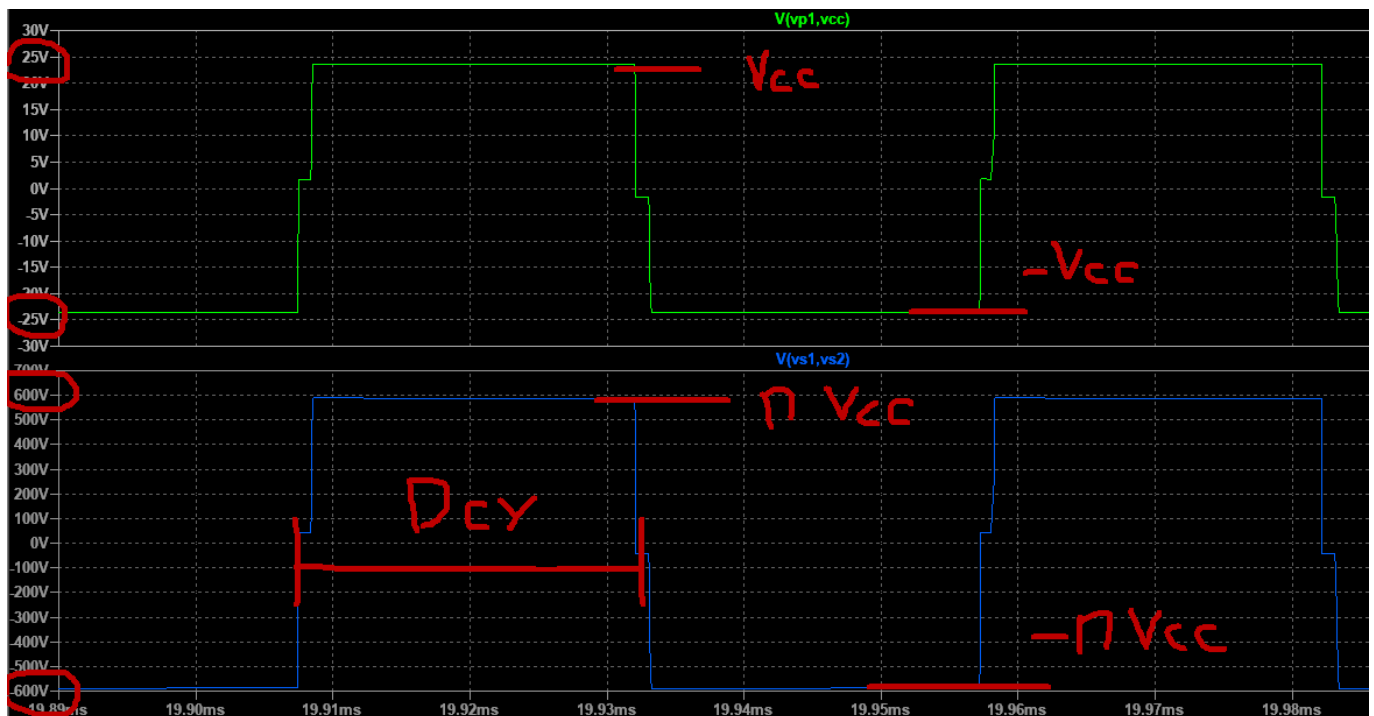
Lo mismo se repite alternadamente en el otro bobinado primario generando una tension igual pero en contra fase. Siendo la tension aplicada al primario la diferencia entre  $V_{p1}$  y  $V_{p2}$  se tiene en total una tension alterna cuadrada de 20KHz y valor pico  $2V_{CC}$ .

Ademas en la simulacion se nota como el transistor de la rama que no conduce tiene una  $V_{ds}$  de casi el doble de la tension de fuente.



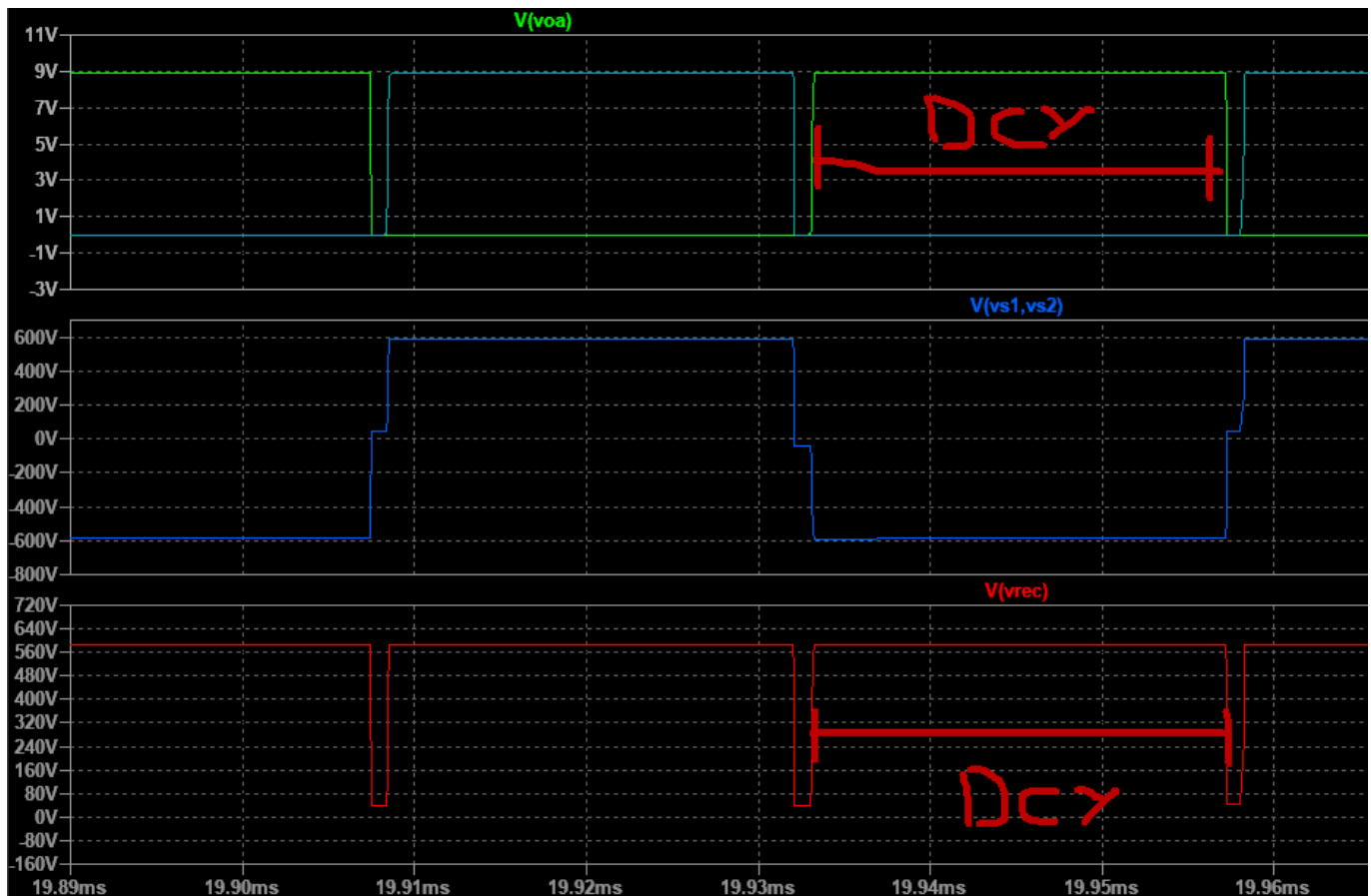
### Secundario/rectificacion.

Las tensiones de los bobinados primarios se suman y aparecen en el secundario afectadas por la relacion de transformacion ( $n$ ).



Luego la tension del secundario es rectificadada por el puente de diodos lo que equivale a sacar el valor absoluto de la FO. Esto genera una tension continua pulsante del doble de frecuencia, cuyo valor medio

depende del duty cycle (Dcy) y es el que se transmitira a la carga.

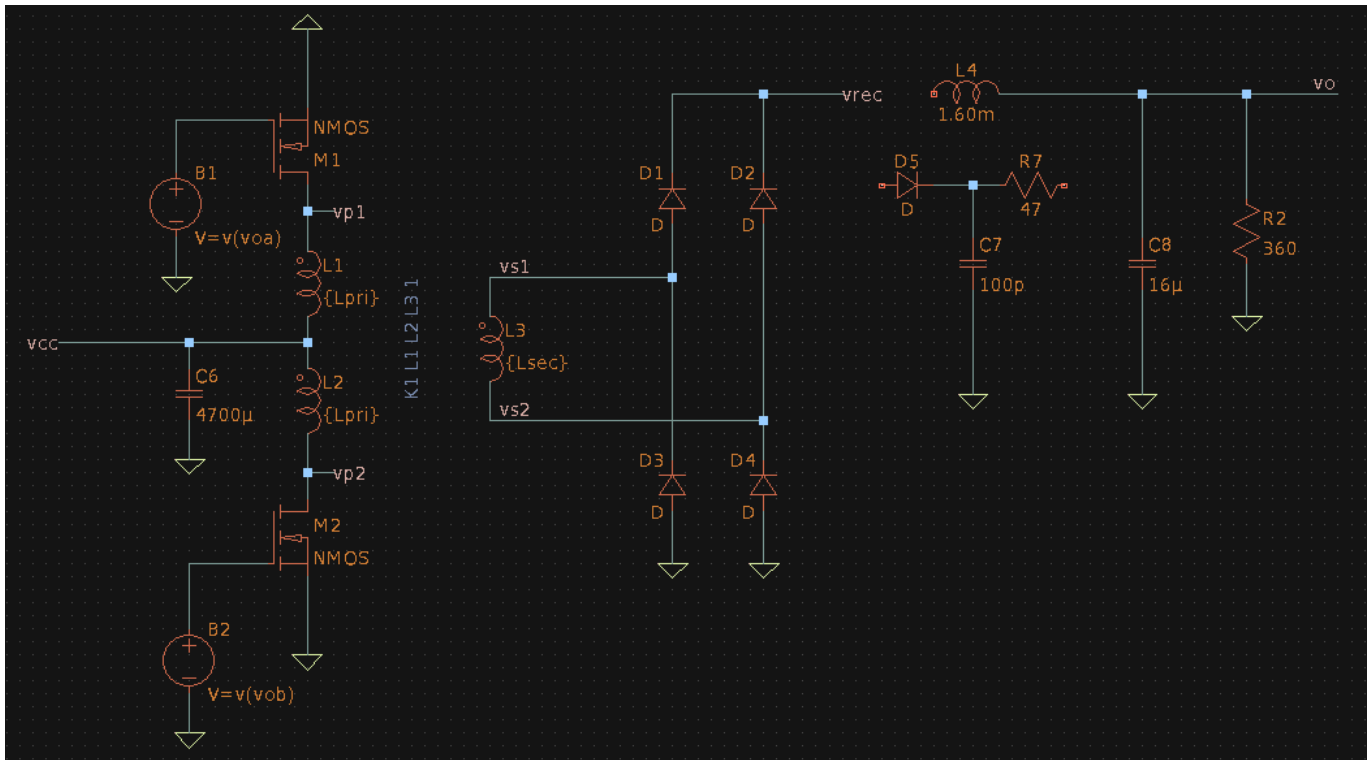


Para esta etapa surgieron muchos problemas en la simulacion del transformador que complicaron muchisimo el analisis de las FO.

- En las conmutaciones se inducen ruidos en el PWM lo que deforma mucho la corriente IDS, y por consiguiente la tension en el primario.
- La red snubber a la salida alarga mucho el tiempo de simulacion por razones desconocidas.
- Aun sin la red snubber, al acoplar las etapas existen muchas constantes de tiempo en juego lo que complejiza la simulacion y extiende en exceso el tiempo para llegar al estado estable de sistema (y empezar a analizar).

Luego de dias probando distintos modelos, configuraciones, intentando desacoplar etapas por medio de buffers, aprendiendo sobre spice y tratando de optimizar la simulacion y mucha paciencia (sin exagerar, estuve dias) se realizaron los siguientes cambios:

- El SG3525A no puede conectarse directamente al gate de los MOSFETS, por lo que se copia la tension de PWM con fuentes de tension controladas por tension y se conectan estas señales a los gates.
- Se desconecta la red snubber, siendo un elemento de proteccion no deberia interferir en el funcionamiento del circuito.
- Se usan MOSFET ideales con Kp aumentado para que tengan mas capacidad de corriente, al menos hasta cerrar el diseño.



Recien con estos cambios se pudo cerrar la simulacion completamente en tiempos razonables y continuar con el analisis (al menos con LTSpice y los modelos encontrados)

### Filtrado/Snubber.

Luego de la rectificacion se filtra la onda con un filtro LC donde por un lado la inductancia se encarga de mantener una corriente continua por la carga mientras que el capacitor estabiliza la tension en la carga.

Por ultimo la red Snubber tiene la funcion de disipar la energia en la conmutacion debida a las inductancias y capacidades distribuidas de los diodos y semiconductores. En la realidad al conmutar se generan oscilaciones amortiguadas de alta frecuencia que presentan picos de tension importantes y pueden dañar los semiconductores. Por ello la red se encarga de filtrar las altas frecuencias a masa por medio del capacitor y disipar la energia de las oscilaciones por medio de la resistencia.

### Seleccion de componentes/diseño

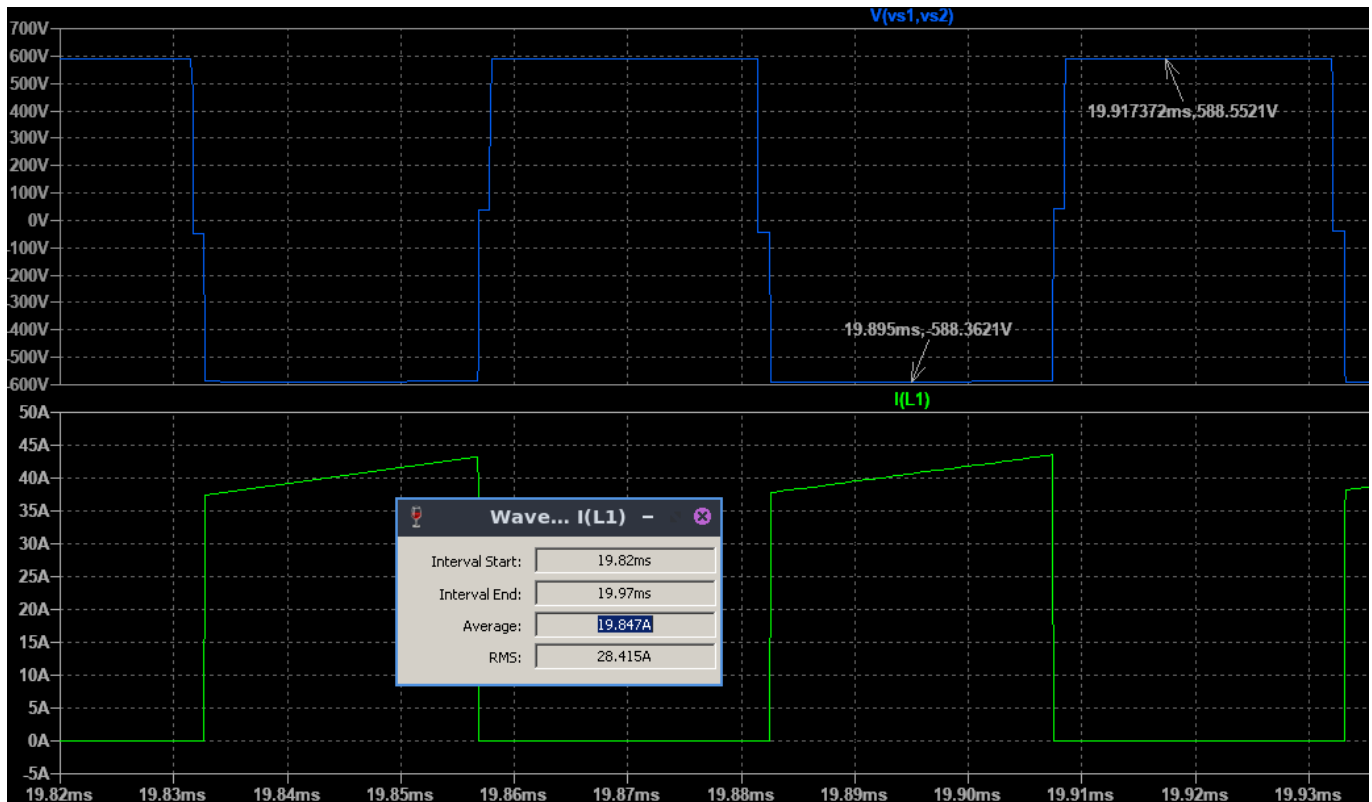
Seleccionamos los componentes teniendo en cuenta que se quiere llegar a la potencia nominal con un Dcy del 50% (en la tension rectificada es del 100%).

con las características de la carga sabemos que:

$$V_o = 600V \quad y \quad P_o = 1KW, \quad \text{Entonces :} \quad I_o = \frac{P_o}{V_o} = 1.67A \quad RL \quad = \frac{V_o}{I_o} = 360\Omega$$

Luego por medio de barridos en vgg se determina que para llegar a la tension de trabajo del secundario con carga tiene que circular una corriente media por los mos de 19.8A y una no repetitiva de 236A aprox.





Y como sabemos la  $V_{dsp}$  que tienen que aguantar es de 48V (50V aprox.).

aplicamos los coeficientes de seguridad:

$$I_{Dav} = 19.8A \rightarrow I_{DRM} \geq I_{Dav} + 30I_{DSM} \geq 236A$$

$$V_{dsp} = 50V \rightarrow V_{DSbr} = 2.5 \cdot V_{dsp} = 125V$$

PUEDE SER EL MOSFET TATATATA

Ahora estudiamos el valor medio de la tensión rectificada en función del  $D_{cy}$ .

considerándola cuadrada y teniendo en cuenta que tiene el doble de frecuencia que la del secundario:

$$V_o = \frac{1}{T_{rect}} \int_{T_{rect} \cdot D_{cy}} v_{rect}(t) dt = \frac{2}{T} \int_{\frac{T}{2} \cdot D_{cy}} V_{sp} dt = D_{cy} \cdot V_{sp}$$

si se quiere llegar a la potencia nominal con un  $D_{cy} = 100\%$  en la salida (pero 50% en el SG):

$$V_o = D_{cy} \cdot V_{sp} = 1 \cdot V_{sp} = 600V$$

entonces sacamos la relación de transformación del transformador elevador:

$$n = \frac{V_{sp}}{V_{pp}} = \frac{600V}{24V} = 25$$

además analizando el circuito con los diodos en inversa, tenemos como tensión pico inversa:

$$V_{rp} = V_{sp} = 600V$$

y como las ramas en paralelo son 2:

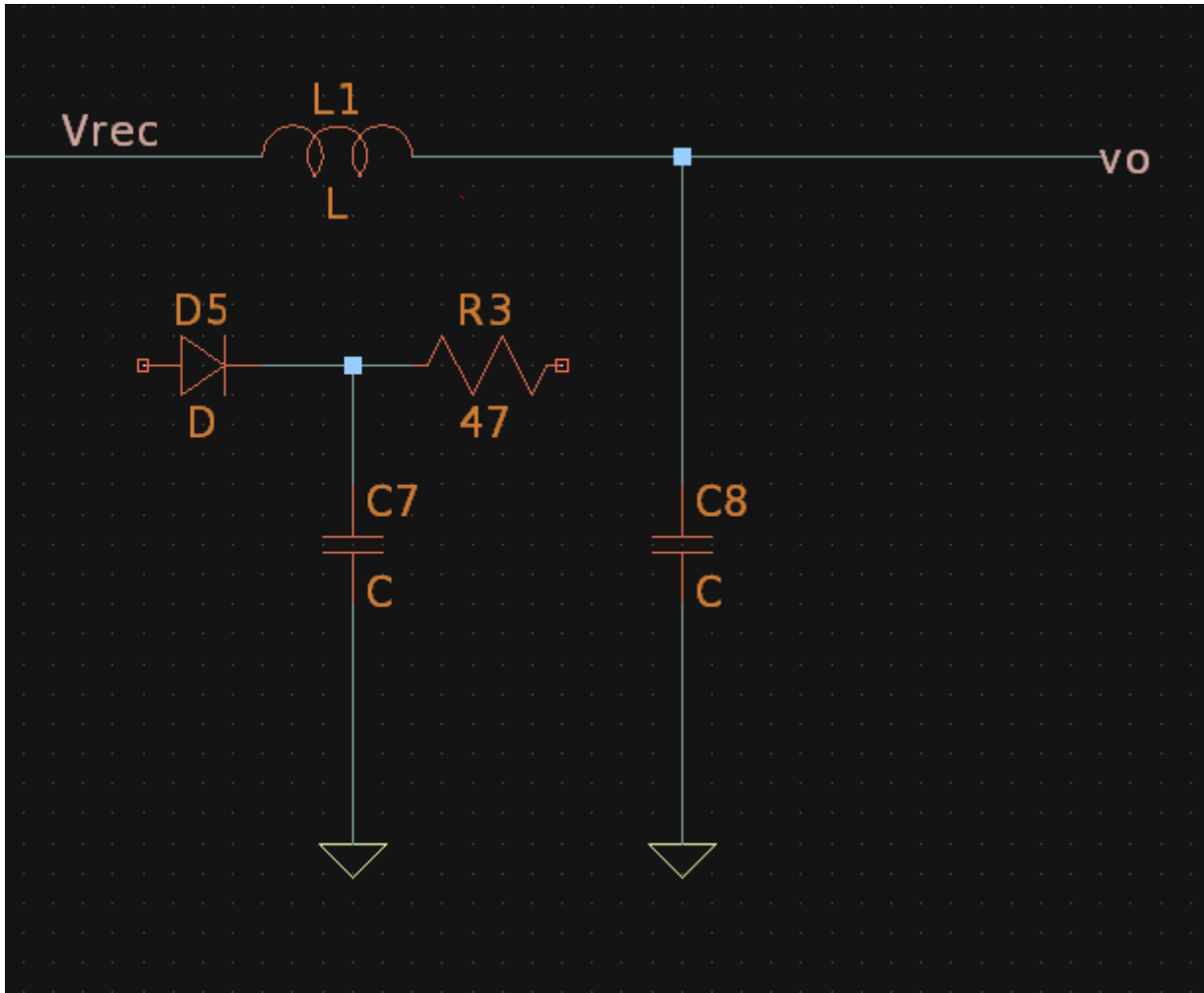
$$IF_{av} = \frac{I_o}{2} = 0.835A$$

aplicamos los coeficientes de seguridad:

$$IF_{av} = 0.835A \rightarrow IFRM = IF_{av} + 30V_{rp} = 600V \rightarrow VRRM = V_{rp} \cdot 2.5 = 1667V$$

PUEDE SER EL DIODO TATATATA

Para el filtro de salida usamos Laplace para estudiar su comportamiento en frecuencia:

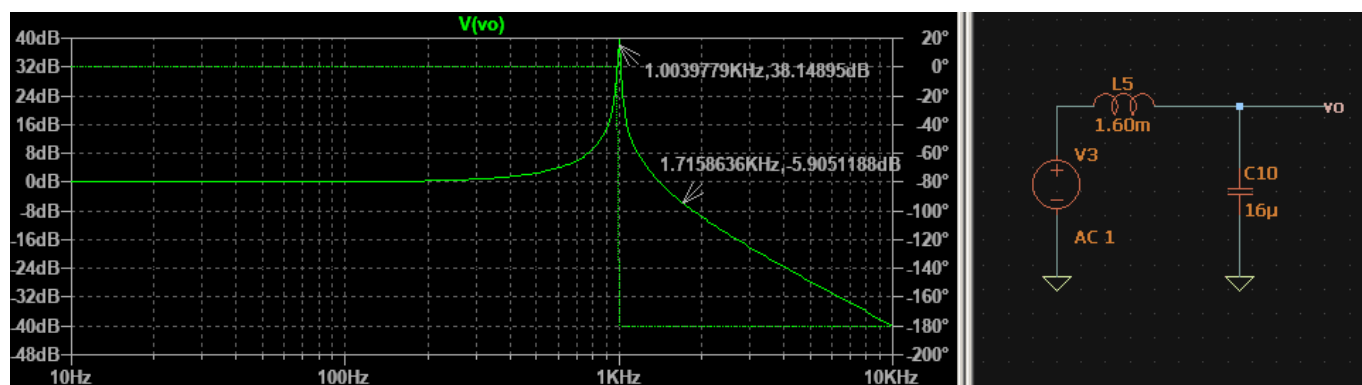


$$\begin{aligned} V_o &= V_{rec} \cdot \frac{X_C}{X_C + X_L} = V_{rec} \cdot \frac{1}{1 + \frac{X_L}{X_C}} \quad G = \frac{1}{1 + \frac{X_L}{X_C}} = \frac{1}{1 + sLsC} = \frac{1}{1 + LCs^2} \equiv \frac{1}{1 + (\frac{s}{\omega_p})^2} \\ \text{Entonces: } \omega_p &= \frac{1}{\sqrt{LC}} \end{aligned}$$

Donde tiene un pico de resonancia en  $\omega_p$  y luego decae a 40dB/dec.

si proponemos que L sea 100 veces C y calculamos para una frecuencia de 1KHz:

$$\omega_p = \frac{1}{\sqrt{LC}} = \frac{1}{C\sqrt{100}} \rightarrow C = \frac{1}{2\pi \cdot 1KHz \cdot 10} = 16\mu F \quad L = 100C = 1.6mH$$



Con lo que las frecuencias superiores a 1Khz seran atenuadas considerablemente.

## Red snubber

Por ultimo la red Snubber tiene la funcion de disipar la energia en la conmutacion debida a oscilaciones de alta frecuencia se eligio un capacitor chico de 100pF.