

## 7049145078

09/05/2025 10:25



Nome:	Matrícula:
Disciplina: ARA0039 / ARQUITETURA DE COMPUTADORES	Data://
Período: <b>2025.1/SM1</b>	Turma: <b>3005</b> NSQ: <b>13364538</b>
Leia com atenção as questões antes de responder.	
É proibido o uso de equipamentos eletrônicos portáteis e consulta a materiais de qualq	uer natureza durante a realização da prova.
Boa prova.	,
Dod provid.	
1.	de <b>0,10</b>
A arquitetura RISC possui como característica geral o uso de instruções que	
Entretanto ainda se faz necessário buscar e escrever informações na memó	
tarefa são:	
AX LOAD e STORE	
B□ WRITE e READ	
<sup>c</sup> □ WRITE e LOAD	
□ LOAD e READ	
E  WRITE e STORE	
<b>2.</b>	de <b>0,10</b>
Qual é a memoria responsavel por armazenar temporariamente o dado de uma va	
	inaverae am programa .
ALI DVD	
B  Pendrive C  Fita	
□ HD	
EX Memoria Principal	
<b>3.</b>	de <b>0,10</b>
Considerando o valor 959 na base 10, qual é o valor correspondente na base 2?	
A 001100111111	
BX 001110111111	
c□ 011010111111	
D 000010111111	
E 001010111111	
	J- 0.40
<b>4.</b>	de <b>0,10</b>

Os componentes da categoria Hardware são os elementos mecânicos e eletromecânicos dos sistemas computacionais e, de acordo com a arquitetura básica proposta em 1944 por John von Neumann, engenheiro e matemático húngaro, possuem quatro componentes, a saber:

A X	Todas estão corretas. Unidade de Controle (UC)
C	Unidade de Lógica e Aritmética (ULA); Memória;
E	Unidade de Entrada e Saída de Dados;
5.	de <b>0,10</b>
Proces	samento paralelo é:
Α	a forma de um um superprocessador capaz de realizar uma tarefa em tempo superior aos padrões atuais.
В	o processo de otmização do processamento com objetivo de aumentar a vida útil do processador.
С	Todas as alternativas estão corretas.
DΧ	a possibilidade de execução de uma ou mais instruções no mesmo tempo, resultando em volume maior, em um intervalo de tempo menor, de dados processados.
E	a sequência controlada pelos diferentes registradores de uma unidade de processamento.
6.	de <b>0,10</b>
	omputadores, os valores são representados como sinais elétricos em conjuntos de fios; cada fio senta um dígito binário (ou seja, um bit). Quantos diferentes valores é possível especificar com <b>10 bits</b> ?
AX	1024
В	200
С	256
D	20
Е	2
7.	de <b>0,10</b>
Qual da	as opções a seguir representa corretamente o número decimal 25 em formato binário?
Α	11001
В	10101
С	11111
DX	10011
E	11100
8.	de <b>0,10</b>
Para qu	ue serve a segmentação de um processador (pipelining)?
Α	Simplificar a implementação do processador
В	Simplificar o conjunto de instruções
С	Reduzir o número de instruções estáticas nos programas
D	Aumentar a velocidade do relógio
ΕX	Permitir a execução de mais de uma instrução por ciclo de relógio
9.	de <b>0,10</b>
Utilizar	ndo 5 bits, sendo um de sinal, qual seria a representação em complemento a 2 do número negativo -5?
Α	11010
В	10101
С	00100

DX 11011 E 00101	
E  □ 00101	
10.	de <b>0,10</b>
Sobre alguns dos principais componentes de harware: é correto afirmar:	
A□ Barramento	
B□ Disco rígido	
C ☐ BIOS ou EFI	
□X Todas estão corretas.	
E ☐ Microprocessador	
Campus: SALVADOR - IMBUÍ - PARALELA	Prova Impressa em 09/05/2025 por HELENO CARDOSO DA SILVA FILHO
Ref.: 7049145078	Prova Montada em 25/04/2025