## โค้ดภาษาแอสเซมบลี

```
.INCLUDE "m328pdef.inc"
.DEF
              = r16
       tmp
.DEF
       one
               = r17
.CSEG
       0x0000
.ORG
       jmp
                      start
.ORG
       0VF0addr
       jmp
                      TIMERO_OVF_HANDLER
start:
       ldi
                      one, 0x01
                      DDRC, one TIMSK0, one
       out
       sts
       ldi
                      tmp, 0x03
                      TCCR0B, tmp
       out
       ldi
                      tmp, 0x00
                      TCCR0A, tmp
       out
       ldi
                      tmp, 189
                      TCNT0, tmp
       out
       sei
MAIN:
       rjmp MAIN
TIMERO_OVF_HANDLER:
       ldi
                      tmp, 189
                      TCNT0, tmp
       out
                      tmp, PORTC tmp, one
       in
       eor
                      PORTC, tmp
       out
       reti
```

DATE

## การ คำนวณ

- 1. ความถึ CPU 3MHz
- 2. ความถี่ ที่ต้องการ 350 Hz
- → ความถึง 350 Hz → คาบ 1 350
- D เวลาในการ TOGGLE เพื่อให้ เกิด สัญญาณ ความที่ 350 Hz คิดได้จาก  $\frac{1}{350} \div 2 = \frac{1}{700} \text{ s}$
- ► กรามถึ CPU 3 MHz → คาบ 1 3M
- ค่าเวลา TOGGLE เขารด้วย ตาม CPU าะได้ค่า าำนวนที่ ใช้ ในการบารคามที่ CPU ลิฮ
   ชเรือ ค่าที่นำมานั้น คิดตัวนี้

▶ ต้องขาร ความถี่ cpu ลง เพิ่มอีก.

→ ค่าที่จะตั้งให้ TIMERO ซับจี๊น. เพื่อใช้เกิด Overflow Interrupt. สคาหากับ 256 - 67 = 189.

ด้วนั้น ก่าที่ตั้วใน TCNTO เท่ากับ 189 \*

## ภาพวงจรบน Proteus





