7. Obtain the Z and Y parameters of the network shown in fig. 1

चित्र-10 में दर्शाय गये नेटवर्क में Z और Y पेरामीटर निकालें।

Roll No

EC-305 (GS)

B.Tech., III Semester

Examination, June 2023

Grading System (GS) Network Analysis

Time: Three Hours

Maximum Marks: 70

- Figure-10 / चित्र-10

 Note

 8. Write short notes on any two of the following.
 - a) Tellegen's theorem
 - b) ABCD parameters
 - c) Initial and final value theorem निम्नलिखित में से किन्हीं दो पर संक्षिप्त टिप्पणी लिखें।
 - अ) टेलेजेन्स थ्योरम
 - ब) ABCD पेरामीटर्स
 - स) इनिशियल और फायनल वेल्यू थ्योरम

- Note: i) Attempt any five questions. किन्हीं पाँच प्रश्नों को हल कीजिए।
 - ii) All questions carry equal marks. सभी प्रश्नों के समान अंक हैं।
 - iii) In case of any doubt or dispute the English version question should be treated as final. किसी भी प्रकार के संदेह अथवा विवाद की स्थिति में अंग्रेजी भाषा के प्रश्न को अंतिम माना जायेगा।
- 1. a) In the circuit of fig-1 at time t_0 , after the switch S was closed, it is found that $v_2 = +5v$. Determine the value of $i_2(t_0)$ and $\frac{di_2(t_0)}{dt}$.

चित्र-1 के सर्किट में समय t_0 पर स्विच S के बंद होने के बाद पाया जाता है कि v_2 = + 5v के बराबर है $i_2(t_0)$ और $\frac{di_2(t_0)}{dt}$ का मान पता करें।

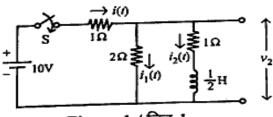


Figure-1 / चित्र-1

b) In the circuit of fig-2, the switch S is open and the circuit reaches a steady state. At t = 0 the S is closed. Find the current in the inductor for t > 0.

चित्र-2 में दर्शाय गये सर्किट में स्विच S खुला रखते हुए सर्कः steady state में पहुंचता है। समय 1=0 पर स्विच S बंद करने प करंट जो इन्डक्टर में बह रहा है। 1>0 पर पता करें

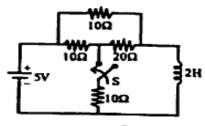


Figure-2 / चित्र-2

2. a) In the circuit of fig-3, switch S is in position 1 for a long time and moved to position 2 at t = 0. Find the voltage across the capacitor $v_{c}(t)$ for t > 0.

> चित्र-3 में दर्शाय गये सर्किट में स्विच स्थिति 1 पर बहुत देर रहने के^{4. a)} बाद समय t=0 पर स्थिति 2 पर आता है, केपेसिटर वोल्टेज $v_c(t)$ for t > 0 पर क्या होगा पता करें

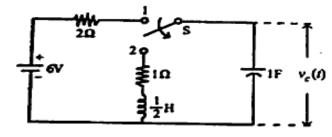
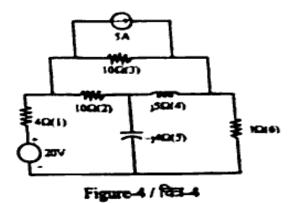


Figure-3 / चित्र-3

State and prove RLC parallel resonance. RLC पेरेलल रेसोनेन्स को परिमाषित और सत्यापित करें। For the network shown in fig-4 write the tie set matrix for the twigs (2, 4, 5) and determine the loop currents and branch currents for the same.

चित्र-4 में दर्शाय गये नेटतर्क में ट्विंग (2, 4, 5) को लेकर टाई मेट मैट्रिक्स लिखें और सभी लूप करेंट और ब्रॉंच करेंट निकार्ल



By super position theorem calculate current 1 in the curcuit shown in fig-5

सुपर पोजिशन ध्योरम का उपयोग करके करेंट 1 पता करें चित्र-5 में दर्शाये गये सर्किट का

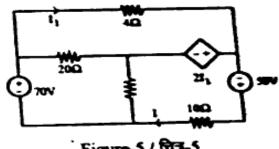
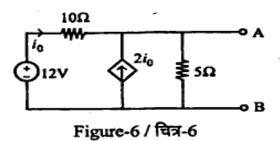


Figure-5 / चित्र-5

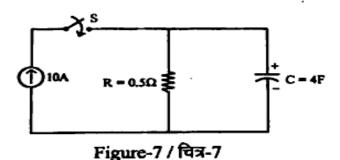
 Find the norton equivalent circuit across terminal AB, the circuit shown in fig-6.

चित्र-6 में दर्शाए गये सर्किट में टर्मिनल AB के आरपार नोरट इक्विवेलेन्ट सर्किट बनाइए।



5. a) In the circuit of fig-7 at t = 0 the switch is closed 6. Determine the voltage across the capacitor buy applying Laplace transform. Assume the initial voltage across the capacitor as 2V. Also draw the S-domain representation of the circuit.

चित्र-7 में दर्शाय गये सक्रिट में t=0 पर स्विच बंद किया जाता है आप को लाप्लास ट्रांसफार्म का उपयोग करते हुए केपेसिटर पर कितना वोल्टेज है पता करना है। इनिशियल वोल्टेज केपेसिटर पर 2V मानें। साथ ही S डोमेन में सर्किट भी दर्शाए।



In circuit of fig-8 the pulse shown is applied as v(t) determine i(t).

चित्र-8 में दर्शाय गये सर्किट में दर्शायी गयी पत्स को $\nu(t)$ जैसा लगाते है तो आप i(t) क्या होगा बताइए।

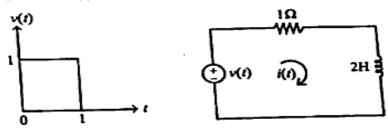


Figure-8 / चित्र-8

- a) State and prove maximum power transfer theorem.
 मेम्जिमम पावर ट्रांसफर थ्योरम को परिमाषित और सत्यापित करें।
- For the circuit shown in fig-9, find the current in the load impedance, Z_L = (2 + j4)Ω using Millman's theorem.
 मिल्पेन थ्योरम का इस्तेमाल करके चित्र-9 में दर्शाय गये सर्किट में लोड इम्पीडेन्स Z_L = (2 + j4)Ω पर करेंट पता करें।

