2016\_05\_04

为了缩短仿真时间修改了PROJ\_NICSYS\_SIM\_v6\CTRL\_STATION\NP811\_BOARD\NP811\_PFPGA\initial\init\_load\_ram.v

将fram读取取消且存afpga的数据校验取消（fram\_load\_afpga.v），读flash存afpga取消存cons取消，