3. Semesterprojekt - Goofy Candy Gun Dokumentation - Gruppe 3

Rieder, Kasper 201310514 Jensen, Daniel V. 201500152 Nielsen, Mikkel 201402530

 $\begin{array}{c} {\rm Kjeldgaard,\ Pernille\ L.} \\ {\rm PK94398} \end{array}$

Konstmann, Mia 201500157 Kloock, Michael 201370537

Rasmussen, Tenna 201406382

3. maj 2016

${\bf Indhold}$

| In | dhol | d | ii |
|----------|------|----------------------------|-----|
| Fi | gure | r | iii |
| 1 | Kra | vspecifikation | 1 |
| | 1.1 | Aktør kontekst diagram | 1 |
| | 1.2 | Use Case Diagram | 1 |
| | 1.3 | Aktør beskrivelse | 2 |
| | 1.4 | Fully Dressed Use Cases | 2 |
| | 1.5 | Ikke funktionelle krav | 6 |
| 2 | Acc | epttestspecifikation | 8 |
| | 2.1 | Use case 1 - Hovedscenarie | 8 |
| | 2.2 | Use case 2 - Hovedscenarie | 10 |
| | 2.3 | Ikke-funktionelle krav | 12 |
| 3 | Sys | temarkitektur | 13 |
| | 3.1 | Hardware Arkitektur | 13 |
| | 3.2 | Software Arkitektur | 18 |
| 4 | Des | sign og implementering | 28 |
| | 4.1 | Software Design | 28 |
| | 4.2 | Hardwaredesign | 31 |
| 5 | Tes | t | 36 |
| | 5.1 | Modultest | 36 |
| | 5.2 | Integration | 42 |
| | 5.3 | Accepttest | 42 |
| 6 | Ref | erencer | 43 |

Figurer

| 1 | Kontekst diagram for slikkanonen |
|----|--|
| 2 | Use case diagram for slikkanonen |
| 3 | Skitse af brugergrænsefladen |
| 4 | Domæne model for Candygun 3000 |
| 5 | BDD for Candygun 3000 |
| 6 | IBD for Candygun 3000 |
| 7 | Software allokations diagram |
| 8 | Sekvensdiagram for Devkit 8000 |
| 9 | Klassediagram for Devkit 8000 |
| 10 | Sekvensdiagram for PSoC0 SPI test |
| 11 | Sekvensdiagram for PSoC0 I2C test |
| 12 | Sekvensdiagram for PSoC0 Nunchuck test |
| 13 | Klassediagram for PSoC0 |
| 14 | Sekvensdiagram for PSoC1 |
| 15 | Klassediagram for PSoC1 |
| 16 | Forbindelser mellem systemets komponenter |
| 17 | Timing Diagram af 1-byte I2C aflæsning |
| 18 | Eksempel af I2C Protokol Forløb |
| 19 | Klassediagram for Interface driveren på Devkit8000 29 |
| 20 | Klassediagram for CPU'en PSoC0 |
| 21 | Kredsløb for H-bro |
| 22 | Gate-to-Source Voltage REFERENCE TIL DATABLAD HER!!!! . 33 |
| 23 | Gate-to-Source Voltage REFERENCE TIL DATABLAD HER!!!! . 34 |
| 24 | 36 |
| 25 | Tidslinje af aflæste I2C beskeder af PSoC0 fra Wii-Nunchuck 37 |
| 26 | Måling af kommandotype for start SPI test |
| 27 | Måling af returbesked for start SPI test |
| 28 | Måling af returbesked for start SPI test |
| 29 | Tidslinje af målt I2C kommandotype |
| 30 | Afmåling af modtager-buffer på PSoC1 efter at have modtaget "Nun- |
| | chuckData"kommando typen. Intet input på Nunchuck'en 40 |
| 31 | Afmåling af modtager-buffer på PSoC1 efter at have modtaget "Nun- |
| | chuckData"kommando typen. Den analoge stick er presset til venstre |
| | på Nunchuck'en |
| 32 | Afmåling af modtager-buffer på PSoC1 efter at have modtaget "Nun- |
| | chuckData"kommando typen. Den analoge stick er presset frem på |
| | Nunchuck'en |
| 33 | modultest for H-bro |

1 Kravspecifikation

Det følgende afsnit udpensler projektet ved specifikation af aktører, use cases, samt ikke-funktionelle krav.

1.1 Aktør kontekst diagram

Figur 1 viser et kontekst diagram for Goofy Candygun 3000.



Figur 1: Kontekst diagram for slikkanonen

1.2 Use Case Diagram

Figur 2 viser et use case diagram for Goofy Candygun 3000.



Figur 2: Use case diagram for slikkanonen

1.3 Aktør beskrivelse

Det følgende afsnit beskriver de identificerede aktører for Goofy Candygun 3000.

1.3.1 Aktør - Bruger

| Aktørens | Bruger |
|--------------|--|
| Navn: | |
| Alternativ | Spiller |
| Navn: | |
| Type: | Primær |
| Beskrivelse: | Brugeren initierer Goofy Candy Gun, ved at vælge spiltype |
| | på brugergrænsefladen. Derudover har brugeren mulighed |
| | for at stoppe spillet igennem brugergrænsefladen. Brugeren |
| | vil under spillet interagere med Goofy Candy Gun gennem |
| | Wii-Nunchucken. |
| | Brugeren starter også Goofy Candy Gun system-testen for |
| | at verificere om det er operationelt. |

1.4 Fully Dressed Use Cases

Det følgende afsnit indeholder de $fully\ dressed\ use\ cases$ for Goofy Candy Gun, som kan findes under afsnittet Use Case Diagram.

$1.4.1 \quad \text{Use Case 1 - Spil Goofy Candy Gun } 3000$

| Mål Initiering Aktører | Spil Goofy Candygun 3000 At spille spillet Bruger |
|------------------------------|---|
| Aktører | ~ |
| | D |
| | Bruger |
| | Ingen |
| forekomster | |
| | Spillet og kanonen er operationel. UC2 Test kommunikationsprotokoller er udført |
| Postkondition | Brugeren har færdiggjort spillet |
| Hovedscenarie | |
| | 1. Bruger vælger spiltype på brugergrænseflade |
| | 2. Bruger vælger antal skud til runde |
| | 3. Bruger fylder magasin med slik tilsvarende antal skud |
| | 4. Bruger indstiller kanon med analogstick på Wiinunchuck |
| | 5. Bruger udløser kanonen med Wii-nunchucks trigger |
| | 6. System lader et nyt skud |
| | 7. Brugergrænseflade opdateres med spillets statistikker |
| | 8. Punkt 4 til 7 gentages indtil skud er opbrugt [Extension 1: Bruger vælger 2 player mode] [Extension 2: Bruger afslutter det igangværende spil] |
| | 9. Brugergrænseflade viser afslutningsinfo for runden |
| | 10. Bruger afslutter runde |
| | 11. Brugergrænseflade vender tilbage til starttilstand |
| Udvidelser/ und- tagelser | [Extension 1: Brugeren vælger 2 player mode] |
| | 1. Bruger overdrager Wii-nunchuck til den anden bruger |
| | 2. Punkt 4 til 7 gentages indtil skud er opbrugt |
| | 3. Use case genoptages fra punkt 8 |
| | [Extension 2: Bruger afslutter det igangværende spil] |
| | Brugergrænseflade vender tilbage til starttilstand Use case afsluttes |

${\bf 1.4.2}\quad {\bf Use~Case~2~-~Test~Kommunikations protokoller}$

| Navn | Test kommunikationsprotokoller | | |
|-----------------|---|--|--|
| Mål | At teste kommunikations protokoller | | |
| Initiering | Bruger | | |
| Aktører | Bruger | | |
| Antal samtidige | Ingen | | |
| forekomster | | | |
| Prækondition | Systemet er tændt | | |
| Postkondition | Systemet er gennemgået testen og resultaterne er vist | | |
| Hovedscenarie | | | |
| | 1. Bruger vælger test system på brugergrænseflade | | |
| | 2. Devkit sender start SPI test til PSoC0 via SPI | | |
| | 3. PSoC0 sender acknowledge til Devkit via SPI | | |
| | [Exception 1: PSoC0 sender ikke acknowledge] | | |
| | 4. Brugergrænseflade meddeler om gennemført SPI test | | |
| | 5. Devkit sender start I2C test til PSoC0 via SPI | | |
| | 6. PSoC0 sender start I2C test til PSoC slaver via I2C | | |
| | 7. PSoC slaver sender acknowledge til PSoC0 via I2C | | |
| | [Exception 2: PSoC slaver sender ikke acknowledge] | | |
| | 8. PSoC0 meddeler om gennemført I2C test til Devkit via SPI | | |
| | 9. Brugergrænseflade meddeler om gennemført I2C test | | |
| | 10. Brugergrænseflade anmoder bruger om at trykke på knap 'Z' på Wii-nunchuck | | |
| | 11. Wii-nunchuck sender besked "Knap Z trykket"til PSoC0 via I2C | | |
| | [Exception 3: Wii-nunchuck sender ikke "Knap Z trykket"] | | |
| | 12. PSoC0 videresender besked om "Knap Z trykket"til Devkit via SPI | | |
| | 13. Brugergrænseflade meddeler om gennemført Wiinunchuck test | | |
| | 14. Brugergrænseflade meddeler at test af kommunikationsprotokoller er gennemført | | |

Udvidelser/ undtagelser

[Exception 1: PSoC0 sender ikke acknowledge]

- 1. Brugergrænseflade meddeler fejl i SPI kommunikation
- 2. UC2 afsluttes

[Exception 2: PSoC slaver sender ikke acknowledge]

- 1. PSoC0 sender fejlmeddelse til Devkit
- 2. Brugergrænseflade meddeler fejl i I2C kommunikation
- 3. UC2 afsluttes

[Exception 3: Wii-nunchuck sender ikke "Knap Z trykket"]

- 1. PSoC0 sender fejlmeddelse til Devkit
- 2. Brugergrænseflade meddeler fejl i I2C kommunikation med Wii-nunchuck
- 3. UC2 afsluttes

1.5 Ikke funktionelle krav

- 1. Kanonen skal kunne drejes med en nøjagtighed på \pm 5 $^{\circ}$
 - 1.1. Vertikalt gælder dette for intervallet fra 0 til 70°
 - 1.2. Horizontalt gælder dette for intervallet fra -45 til 45°
- 2. Kanonen skal kunne affyre projektiler med en diameter på 1,25 cm \pm 2 mm
- 3. Kanonen skal kunne affyre sit projektil minimum 1 meter
- 4. Kanonens størrelse må maksimalt være 40cm høj, bred og dyb
- 5. Fra aftryk på trigger til affyring må der maksimalt gå ti sekunder
- 6. Affyring af kanonen skal kunne afvikles minimum tre gange pr. minut
- 7. Figur 3 viser en skitse af hvordan den grafiskbrugergrænseflade kommer til at se ud



Figur 3: Skitse af brugergrænsefladen

${\bf 2}\quad {\bf Accept test specifikation}$

2.1 Use case 1 - Hovedscenarie

| | Handling | Forventet obser- | Faktisk observa- | Vurdering |
|------|--------------------------|-------------------|------------------|-----------|
| Step | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1 | Vælg one-player mode. | Brugergræn- | | |
| | | sefladen viser | | |
| | | spilside for one- | | |
| | | player mode og | | |
| | | anmoder om | | |
| | | valg af antal | | |
| | | skud. | | |
| 2 | Vælg ti skud. | Brugergrænse- | | |
| | | flade anmoder | | |
| | | om, at der fyl- | | |
| | | des ti stykker | | |
| | | slik i magasin. | | |
| 3 | Fyld ti stykker slik i | Brugergræn- | | |
| | magasinet og tryk på | seflade går til | | |
| | knap for at starte spil. | spilside og an- | | |
| | | moder om, at | | |
| | | kanon indstilles. | | |
| 4 | Indstil kanon til | Kanon indstiller | | |
| | affyring med Wii- | sig svarende til | | |
| | nunchuck. | Wii-nunchucks | | |
| | | placering. | | |
| 5 | Udløs kanon med trig- | Kanon udløses. | | |
| | ger på wii-nunchuck. | | | |
| 6 | Gentag punkt 4 og 5 ti | Punkt 4 og 5 | | |
| | gange. | gentages. | | |
| 7 | Kig på brugergrænse- | Brugergrænse- | | |
| | fladen. | fladen viser info | | |
| | | om spillet. | | |
| 8 | Tryk på knap for at | Brugergræn- | | |
| | vende tilbage til start- | seflade vender | | |
| | tilstand. | tilbage til | | |
| | | startside. | | |

2.1.1 Use case 1 - Extension 1

| | Handling | Forventet obser- | Faktisk observa- | Vurdering |
|------|--|--|------------------|-----------|
| Step | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1 | Vælg two-player mode. | Brugergræn- sefladen viser spilside for two- player mode og anmoder om valg af antal skud. | , | |
| 2 | Vælg ti skud på bru- gergrænseflade. | Brugergrænse- flade anmoder om, at der fyl- des ti stykker slik i magasin. | | |
| 3 | Fyld ti stykker slik i magasinet og tryk på knap for at starte spil. | Brugergræn- seflade går til spilside og an- moder om, at kanon indstilles. | | |
| 4 | Indstil kanon til affyring med Wii- nunchuck. | Kanon indstiller sig svarende til Wii-nunchucks placering. | | |
| 5 | Udløs kanon med trig- ger på wii-nunchuck. | Kanon udløses. | | |
| 6 | Giv Wii-nunchuck til den anden spiller. | Den anden spiller modtager Wii-nunchuck. | | |
| 7 | Gentag punkt 4 til 6 indtil skud er opbrugt. | Punkt 4 til 6 gentages. | | |
| 8 | Kig på brugergrænse- flade. | Brugergrænse- flade viser info om spil. | | |
| 9 | Tryk på knap for at vende tilbage til start-tilstand. | Brugergræn- seflade vender tilbage til startside. | | |

2.1.2 Use case 1 - Extension 2

| | Handling | Forventet obser- | Faktisk observa- | Vurdering |
|------|--------------------------|-------------------|------------------|-----------|
| Step | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1 | Vælg one-player mode. | Brugergræn- | | |
| | | sefladen viser | | |
| | | spilside for one- | | |
| | | player mode og | | |
| | | anmoder om | | |
| | | valg af antal | | |
| | | skud. | | |
| 2 | Vælg ti skud på bru- | Brugergrænse- | | |
| | gergrænseflade. | flade anmoder | | |
| | | om, at der fyl- | | |
| | | des ti stykker | | |
| | | slik i magasin. | | |
| 3 | Fyld ti stykker slik i | Brugergræn- | | |
| | magasinet og tryk på | seflade går til | | |
| | knap for at starte spil. | spilside og an- | | |
| | | moder om, at | | |
| | | kanon indstilles. | | |
| 4 | Tryk på knap for af- | Brugergræn- | | |
| | slutning af spil. | seflade vender | | |
| | | tilbage til | | |
| | | startside. | | |

2.2 Use case 2 - Hovedscenarie

| | Handling | Forventet obser- | Faktisk observa- | Vurdering |
|------|-------------------------|------------------|------------------|-----------|
| Step | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1 | Tryk start test på bru- | Brugergrænse- | | |
| | gergrænseflade | fladen udskriver | | |
| | | at SPI og | | |
| | | I2C testen er | | |
| | | godkendt. Bru- | | |
| | | gergrænsefladen | | |
| | | anmoder bruger | | |
| | | om tryk på Z på | | |
| | | Wii-nunchuck | | |
| 2 | Tryk Z på Wii- nun- | Brugergrænse- | | |
| | chuck | fladen udskriver | | |
| | | at Wii-testen er | | |
| | | godkendt | | |

2.2.1 Use case 2 - Exception 1

| | Handling | Forventet obser- | Faktisk observa- | Vurdering |
|------|-----------------------|------------------|------------------|-----------|
| Step | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1 | Fjern SPI-kablet fra | | | |
| | DevKittet. | | | |
| 2 | Tryk på start test på | Brugergrænse- | | |
| | brugergrænseflade | fladen udskriver | | |
| | | SPI forbindelses | | |
| | | fejlmeddelelse. | | |

2.2.2 Use case 2 - Exception 2

| | Handling | Forventet obser- | Faktisk observa- | Vurdering |
|------|-----------------------|------------------|------------------|-----------|
| Step | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1 | Fjern I2C-kabler fra | | | |
| | alle I2C slaver. | | | |
| 2 | Tryk på start test på | Brugergrænse- | | |
| | brugergrænseflade | fladen udskriver | | |
| | | I2C forbindelses | | |
| | | fejlmeddelelse. | | |

2.2.3 Use case 2 - Exception 3

| | Handling | Forventet obser- | Faktisk observa- | Vurdering |
|------|-----------------------|------------------|------------------|-----------|
| Step | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1 | Disconnect Wii nun- | | | |
| | chucken fra systemet. | | | |
| 2 | Tryk på start test på | | | |
| | brugergrænseflade | | | |
| 3 | Vent på timeout. | Brugergrænse- | | |
| | | fladen udskriver | | |
| | | Wii Nunchuck | | |
| | | forbindelses | | |
| | | fejlmeddelelse | | |

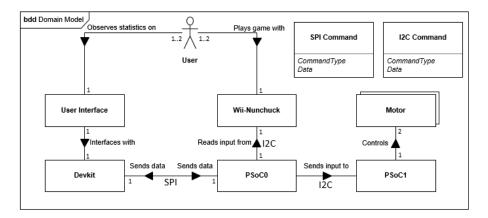
2.3 Ikke-funktionelle krav

| | Test | Forventet obser- | Faktisk observa- | Vurdering |
|------|----------------------------|---|------------------|-----------|
| Krav | | vation/resultat | tion/resultat | (OK/FAIL) |
| 1.1 | Bruger styrer kanon | Den afmålte | | |
| | fra "top"position til | vinkelforskel må | | |
| | "bund"position, og | være 70 ° \pm 5 ° | | |
| | måler vinkelforskellen. | | | |
| 1.2 | Bruger drejer kanonen | Den afmålte | | |
| | fra længst til højre til | vinkelforskel | | |
| | længst til venstre og | ligger indenfor | | |
| | måler vinkelforskellen. | $70~^{\circ}\pm~5~^{\circ}$ | | |
| 2 | Et projektil på 1.25 cm | Projektilet bli- | | |
| | i diameter \pm 5mm affy- | ver affyret | | |
| | res fra kanonen. | | | |
| 3 | Et projektil affyres, og | Distancen er | | |
| | distancen mellem ka- | blevet målt til | | |
| | nonen og stedet hvor | at være større | | |
| | projektilet lander må- | end 1 meter. | | |
| | les. | | | |
| 4 | Mål kanonens dimen- | Dimensionerne | | |
| | sioner med en lineal. | overstiger ikke | | |
| | | $40 \text{cm} \times 40 \text{cm} \times$ | | |
| | | 40cm. | | |
| 5 | Tryk på "triggeren"på | Den målte tid er | | |
| | Wii Nunchuck, og mål | mindre end 10 | | |
| | med et stopur hvor | sekunder. | | |
| | lang tid der går fra | | | |
| | tryk, til kanonen bliver | | | |
| | affyret. | | | |
| 6 | Kanonen affyres 3 | Den målte tid er | | |
| | gange, og et stopur | mindre end 60 | | |
| | startes ved første | sekunder. | | |
| | skud, og stoppes ved | | | |
| | det tredje skud. | | | |

3 Systemarkitektur

3.0.1 Domæne model

På figur 4 ses domæne modellen for systemet. Denne er lavet for at danne et overblik over systemet, og hvordan de forskellige dele overfladisk interagerer med hinanden.



Figur 4: Domæne model for Candygun 3000

I domæne modellen ses, at brugeren interagerer med både Wii-nunchucken og med brugergrænsefladen. Brugergrænsefladen er en grænseflade til softwaren devkittet. Devkittet kommunikerer med PSoC0, som læser den analoge data der kommer fra Wii-nunchucken. Denne data bliver derefter afkodet og videresendt til PSoC1, som styrer motorene ud fra dataene.

I "I2C Command"ses en grov estimering af interfacet mellem de forskellige I2C enheder i systemet. Commandtype bruges til at identificere hvilken data der bliver sendt. Data er en mængde tal-værdier der bliver tolket ud fra hvilken commandtype der er blevet sendt.

I "SPI Command"ses en estimering af interfacet mellem SPI enhederne i systemet. "Commandtype"bruges til at identificere hvilken opgave systemet skal udføre (f.eks. 'I2C-test'). Data kan indeholde tal-værdier, som repræsenterer nunchuck værdier (buttonpress osv.). En mere detaljeret gennemgang af disse kommunikations protokoller kan findes i afsnit 3.2.4 - Kommunikationsprotokoller.

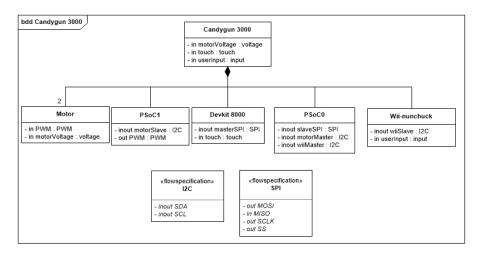
3.1 Hardware Arkitektur

I hardwarearkitekturen beskrives systemet ved at nedbryde det i blokke. I BDD'et er blokkenes porte og associationer til andre blokke angivet. Disse porte anvendes senere i afsnittet, hvor de benyttes i IBD'et.

3.1.1 BDD for Candygun 3000

På figur 5 ses et *Block Definition Diagram (BDD)* hvor Candygun 3000 brudt ned i blokkene PSoC0, PSoC1 og Devkit 8000. Devkit 8000 er brugergrænsefla-

den, som brugeren kan interagere med via touchskærmen. Denne kommunikerer via SPI til PSoC0, som er SPI-slave. PSoC0 er forbundet til PSoC1, hvor kommunikeres via I2C og den fungerer som I2C-master. Udover bindeled mellem SPI og I2C kommunikationen har PSoC0 ansvaret for Wii-nunchucken. PSoC1 står for ar aflæse og afkode input fra nunchucken, som også kommunikerer via I2C, og videresender dataene til PSoC1. PSoC1, som står for motorstyringen, tager dataene og konverterer dem til et PWM-signal. Dette signal sendes derefter til de to motorer. På figur 5 ses blokkenes associationer og deres porte.



Figur 5: BDD for Candygun 3000

Blokbeskrivelse

Følgende afsnit indeholder en blokbeskrivelse samt en flowspecifikation for I2C og SPI. I flowspecifikationen beskrives I2C og SPI forbindelserne mere detaljeret fra en masters synsvinkel.

DevKit 8000

DevKit 8000 er en embedded Linux platform med touch-skærm, der bruges til brugergrænsefladen for produktet. Brugeren interagerer med systemet og ser status for spillet via Devkit 8000.

Wii-Nunchuck

Wii-Nunchuck er controlleren som brugeren styrer kanonens retning med.

PSoC0

PSoC0 er PSoC hardware der indeholder software til I2C og SPI kommunikationen og afkodning af Wii-Nunchuck data. PSoC0 fungerer som I2C master og SPI slave. Denne PSoC er bindeleddet mellem brugergrænsefladen og resten af systemets hardware.

Motor

Motor blokken er Candy Gun 3000's motorerer, der anvendes til at bevæge kanonen i forskellige retninger.

PSoC1

PSoC1 er PSoC hardware der indeholder software til I2C kommunikatioon og styring af Candy Gun 3000's motorer. PSoC1 fungerer som I2C slave.

SPI (FlowSpecification)

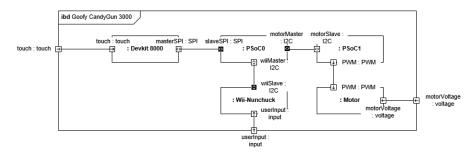
 $SPI\ (FlowSpecification)$ beskriver signalerne der indgår i SPIkommunikation.

I2C (FlowSpecification)

I2C (FlowSpecification) beskriver signalerne der indgår i *I2C* kommunikation.

3.1.2 IBD for Candygun 3000

På baggrund af BDD'et er der lavet et *Internal Block Diagram (IBD)*. I IBD'et på figur 6 ses forbindelserne og portene mellem systemets blokke. Diagrammet viser grænsefladerne mellem blokkene og flowet i mellem disse.



Figur 6: IBD for Candygun 3000

Signalbeskrivelse

I signalbeskrivelsen gælder det, at når et signal beskrives som 'højt' opereres der i et spændingsområde på $3.5\mathrm{V}$ til $5\mathrm{V}$. På samme måde er signaler beskrevet som 'lav' defineret som spændinger indenfor et område fra $0\mathrm{V}$ til $1,5\mathrm{V}$. Disse spændingsniveauer er defineret ud fra standarden for CMOS kredse [?].

| Blok-navn | Funktionsbeskri- | Signaler | Signalbeskrivelse |
|-------------|--------------------|-----------|--------------------|
| | velse | | |
| Devkit 8000 | Fungerer som | masterSPI | Type: SPI |
| | grænseflade mellem | | Spændingsniveau: |
| | bruger og systemet | | 0-5V |
| | samt SPI master. | | Hastighed: ?? |
| | | | Beskrivelse: SPI |
| | | | bussen hvori der |
| | | | sendes og modtages |
| | | | data. |
| | | touch | Type: touch |
| | | | Beskrivelse: Bru- |
| | | | gertryk på Devkit |
| | | | 8000 touchdisplay. |

| PSoC0 | Fungerer som I2C | slaveSPI | Type: SPI |
|-------|--------------------|-----------------|---------------------|
| | master for PSoC1 | | Spændingsniveau: |
| | og Wii-Nunchuck | | 0-5V |
| | samt SPI slave til | | Hastighed: ?? |
| | Devkit 8000. | | Beskrivelse: SPI |
| | Devkit 8000. | | |
| | | | bussen hvori der |
| | | | sendes og modtages |
| | | | data. |
| | | wiiMaster | Type: I2C |
| | | | Spændingsniveau: ?? |
| | | | Hastighed: ?? |
| | | | Beskrivelse: I2C |
| | | | bussen hvor der |
| | | | modtages data fra |
| | | | Nunchuck. |
| | | motorMaster | Type: I2C |
| | | 111000111100001 | Spændingsniveau: |
| | | | 0-5V |
| | | | Hastighed: |
| | | | 100kbit/sekund |
| | | | Beskrivelse: I2C |
| | | | bussen hvor der |
| | | | sendes afkodet |
| | | | Nunchuck data til |
| | | | PSoC1. |
| PSoC1 | Modtager nun- | motorSlave | Type: I2C |
| 15001 | chuckinput fra | motorplave | Spændingsniveau: |
| | PSoC0 og om- | | 0-5V |
| | sætter dataene til | | Hastighed: |
| | PWM signaler. | | 100kbit/sekund |
| | 1 WW Signaici. | | Beskrivelse: Inde- |
| | | | holder formatteret |
| | | | Wii-Nunchuck data |
| | | | som omsættes til |
| | | | PWM-signal. |
| | | PWM | Type: PWM |
| | | T AA TAT | Frekvens: 22kHz |
| | | | PWM %: 0-100% |
| | | | Spændingsniveau: |
| | | | 0-5V |
| | | | Beskrivelse: PWM |
| | | | signal til sty- |
| | | | ring af motorens |
| | | | hastighed. |
| | | | nasugnea. |

| Motor | Den enhed der skal | PWM | Type: PWM |
|--------------|--------------------|--------------|---------------------|
| | bevæge kanonen | | Frekvens: 22kHz |
| | | | PWM%: 0-100% |
| | | | Spædingsniveau: 0- |
| | | | 5V |
| | | | Beskrivelse: PWM |
| | | | signal til styring |
| | | | af motorens hastig- |
| | | | hed. |
| | | motorVoltage | Type: voltage |
| | | | Spændingsniveau: |
| | | | 12V |
| | | | Beskrivelse: Strøm- |
| | | | forsyning til moto- |
| | | | ren |
| Wii-nunchuck | Den fysiske con- | wiiSlave | Type: I2C |
| | troller som bruge- | | Spændingsniveau: |
| | ren styrer kanonen | | 0-5V |
| | med. | | Hastighed: |
| | | | 100kbit/sekund |
| | | | Beskrivelse: Kom- |
| | | | munikationslinje |
| | | | mellem PSoC1 og |
| | | | Wii-Nunchuck. |
| | | userInput | Type: input |
| | | | Beskrivelse: Bru- |
| | | | gerinput fra Wii- |
| | | | Nunchuck. |
| SPI | Denne blok be- | MOSI | Type: CMOS |
| | skriver den ikke- | | Spændingsniveau: |
| | atomiske SPI | | 0-5V |
| | forbindelse. | | Hastighed: ?? |
| | | | Beskrivelse: Binært |
| | | | data der sendes fra |
| | | | master til slave. |
| | | MISO | Type: CMOS |
| | | | Spændingsniveau: |
| | | | 0-5V |
| | | | Hastighed: ?? |
| | | | Beskrivelse: Binært |
| | | | data der sendes fra |
| | | | slave til master. |

| | | SCLK | Type: CMOS Spændingsniveau: 0-5V Hastighed: ?? Beskrivelse: Clock signalet fra master til slave, som bruges til at synkronisere den serielle kommunikation. |
|-----|---|------|---|
| | | SS | Type: CMOS Spændingsniveau: 0-5V Hastighed: ?? Beskrivelse: Slave- Select, som bruges til at bestemme hvilken slave der skal kommunikeres med. |
| I2C | Denne blok be- skriver den ikke- atomiske I2C forbindelse. | SDA | Type: CMOS Spændingsniveau: 0-5V Hastighed: ?? Beskrivelse: Databussen mellem I2C masteren og I2C slaver. |
| | | SCL | Type: CMOS Spændingsniveau: 0-5V Hastighed: ?? Beskrivelse: Clock signalet fra master til lyttende I2C slaver, som bruges til at synkroni- sere den serielle kommunikation. |

Tabel 2: Tabel med signalbeskrivelse

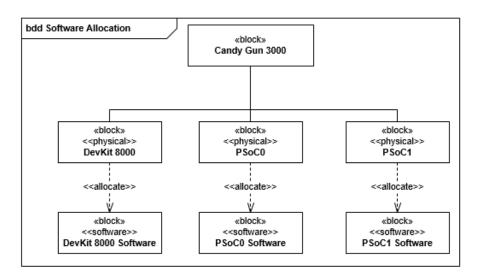
3.2 Software Arkitektur

I softwarearkitekturen udarbejdes der applikationsmodeller bestående af sekvensdiagrammer og klassediagrammer for hver use case, opdelt for hver CPU i systemet. Applikationsmodellerne har til formål at danne et overblik af de krav der stilles til softwaren for produktets uses cases. På denne måde kan de bruges som inspirerende grundlæg for software design og implementering. Applikationsmodellerne giver en overfladisk beskrivelse af CPU'ernes interak-

tioner.

De følgende delafsnit præsenterer systemets applikationsmodeller for hver CPU. For hver applikationsmodel vil der først præsenteres et eller flere sekvensdiagrammer med forklarende tekst, efterfulgt af et klassediagram udledt fra sekvensdiagrammerne.

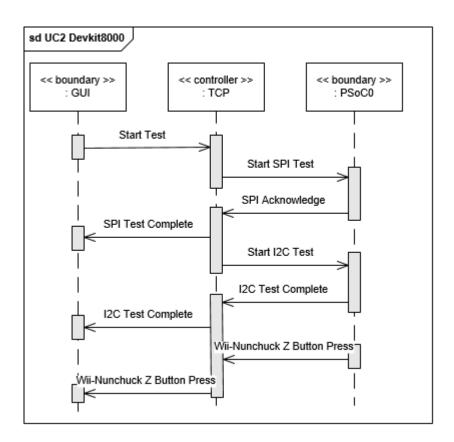
På figur 7 ses et software allokations diagram. Dette diagram danner et overblik over hvilke CPU'er der findes i systemet, og hvilken software der skal allokeres på disse. Følgende applikationsmodeller tager udgangspunkt i softwaren der allokeres i figuren.



Figur 7: Software allokations diagram

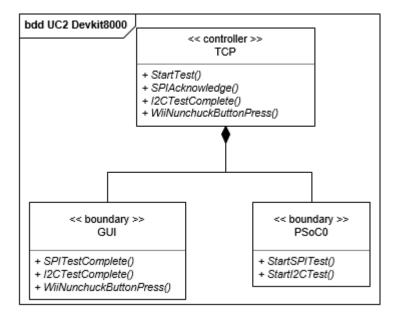
3.2.1 Applikationsmodel for Devkit 8000 Software

Sekvensdiagrammet for Devkit 8000 ses på figur 8. Kontrolklassen er Test Communication Protocol, er på figurerne er forkortet til TCP. Der er to boundaryklasser, da DevKit 8000 skal håndtere kommunikationen mellem brugeren og PSoC0. Brugeren interagerer via en grafisk brugergrænseflade (GUI). Som det ses af diagrammet initieres testen af brugeren via brugergrænsefladen og derefter er det kontrolklassen, der sørger for, at de forskellige tests bliver sat i gang ved at kommunikere med PSoC0. Når en test er færdiggjort meldes resultatet ud til brugeren via GUI'en.



Figur 8: Sekvensdiagram for Devkit 8000

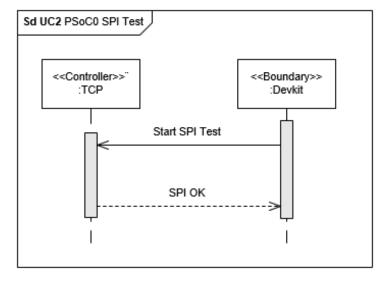
Ud fra sekvensdiagrammet for Devkit 8000 er der udledt metoder til klasserne. De udledte metoder ses i klassediagrammet på figur 9.



Figur 9: Klassediagram for Devkit 8000

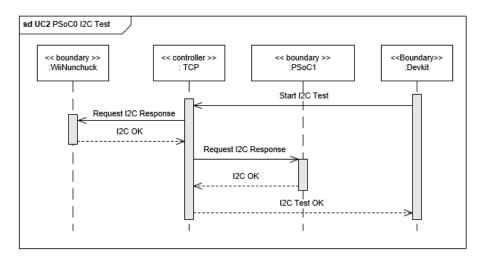
3.2.2 Applikations model for PSoC0

På figur 10, 11 og 12 ses sekvensdiagrammer for PSoC0. Sekvensdiagrammerne er blevet opdelt i de 3 tests der gennemføres i use casen; SPI, I2C og Nunchuck kommunikations tests. Kontrolklassen er Test Communication Protocol, hvilket på figurerne er forkortet til TCP. Derudover er der tre boundaryklasser, da PSoC0 skal kommunikere både med Devkit 8000, Nunchucken og PSoC1.



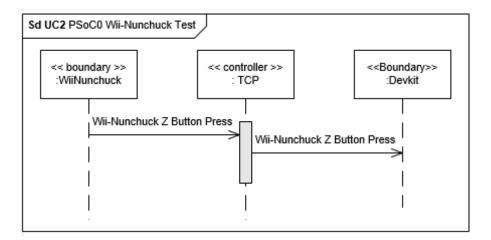
Figur 10: Sekvensdiagram for PSoC0 SPI test

På figur 10 ses, at Devkittet sender en besked til kontrolklassen for at påbegynde SPI testen. Når testen er udført, svarer denne med en SPI OK og derved er SPI testen gennemført.



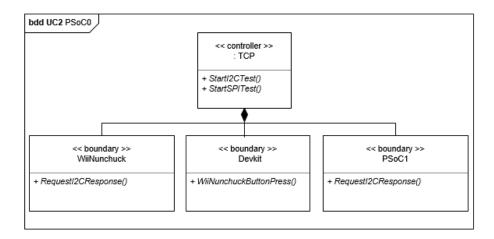
Figur 11: Sekvensdiagram for PSoC0 I2C test

På figur 11 ses, at Devkittet starter I2C testen, ved at sende en besked til kontrolklassen. Kontrolklassen anmoder herefter om svar via I2C nettet fra Nuchucken og PSoC1. Når disse enheder har svaret med et I2C OK er testen gennemført og der sendes besked til Devkittet med en I2C Test OK.



Figur 12: Sekvensdiagram for PSoC0 Nunchuck test

På figur 12 ses sekvensdiagrammet for Wii-Nunchuck testen. Når der sker et tryk sender Nunchucken 'Z' knappens status til kontrolklassen. Herefter videresender kontrolklassen knappens status til Devkittet og derved er testen færdig.

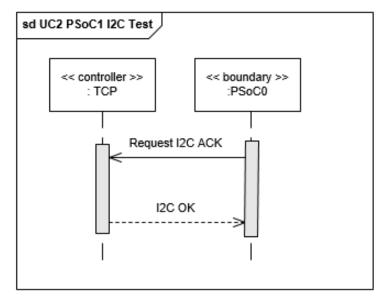


Figur 13: Klassediagram for PSoC0

I klassediagrammet på figur 13 ses kontrolklassen og de tre boundaryklasser, som hører til PSoC0. I klasserne er der tilføjet metoder, som er udledt ud fra sekvensdiagrammerne.

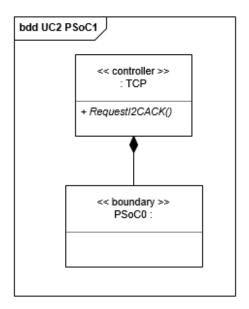
3.2.3 Applikations model for PSoC1

Sekvensdiagrammet for PSoC1 ses på figur 14. Som forrig afsnit er kontrolklassen Test Communication Protocols, hvilket i diagrammet er forkortet til TCP. I dette tilfælde er der kun én boundaryklasse, da PSoC1, i denne use case, kun anvendes til I2C testen og derfor kun skal kommunikere med PSoC0.



Figur 14: Sekvensdiagram for PSoC1

På figur 14 ses, at boundaryklassen, PSoC0, anmoder om respons fra kontrolklassen til at bekræfte om at I2C slaven kan kommunikeres med. Hvis dette er tilfældet sendes der I2C OK tilbage til boundaryklassen.

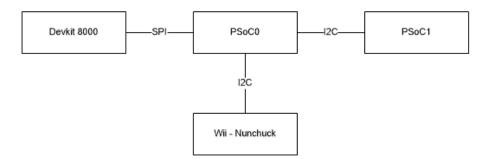


Figur 15: Klassediagram for PSoC1

Fra sekvensdiagrammet på figur 14 udledes et klassediagram som ses foroven i figur 15.

3.2.4 Kommunikationsprotokoller

I dette afsnit beskrives de kommunikationsprotokoller der anvendes til at sende data mellem systemets komponenter på de anvendte bustyper - I2C og SPI. På figur 16 ses hvilke bustyper der anvendes mellem systemets komponenter.



Figur 16: Forbindelser mellem systemets komponenter

SPI Protokol

Til kommunikation mellem Devkittet og PSoC0 anvendes der Serial Parallel Interface (SPI). SPI-forbindelsen består af fire signaler. Et af signalerne er slave select (SS). Det muliggør kommunikation med flere slaver. Selve dataen sendes via signalerne Master Out Slave In (MOSI) og Master In Slave Out (MISO). Det foregår ved Full Duplex, hvor der altid sendes i begge retninger på én gang. Hvis der kun ønskes at sende i én retning, kan der sendes 0'er i den anden retning. Derudover er der en Clock (SCLK), som sørger for at kommunikationen er synkron. I forhold til timing er det vigtigt, at både master og slave anvender samme Timing Mode, som styres af to bit, SPI Clock Polarity Bit (CPOL), som bestemmer om clock'en starter højt eller lavt, og SPI Clock Phase Bit (CPHA), som afgør om data samples på clock'ens rising- eller falling edge. I dette projekt anvendes Timing Mode 3, hvor clock'en starter høj og sampler på rising edge.

De kommandoer, der i projektet sendes via SPI, består af 8 bit.

På tabel 3 ses SPI-protokollen. Til venstre på tabellen ses navnet på de kommandoer, der sendes. Alle kommandoer med "TEST"i navnet sendes fra Devkit8000 til PSoC0 via MOSI. De resterende kommandoer er svar på de forskellige tests, som sendes via MISO fra PSoC0 til Devkit8000. Det er værd at lægge mærke til, at det er bevidst, at der ikke er en kommando for SPI_FAIL. Da SPI-forbindelsen ikke testes på PSoC0, men ved at PSoC0 sender SPI_OK tilbage til Devkit8000 via SPI-forbindelsen. Dermed kan det først afgøres om SPI-forbindelsen fungerer korrekt, når Devkit8000, modtager (eller ikke modtager) succes-beskeden fra PSoC0.

| Kommandotype | Beskrivelse | Binær Værdi | Hex Værdi |
|--------------------------|---|-------------|-----------|
| START_SPI_TEST | Sætter PSoC0 i 'SPI-TEST' mode | 1111 0001 | 0xF1 |
| START_I2C_TEST | Sætter PSoC0 i 'I2C-TEST' mode | 1111 0010 | 0xF2 |
| START_NUN- CHUCK TEST | Sætter PSoC0 i 'NUNCHUCK-TEST' mode | 1111 0011 | 0xF3 |
| SPI_OK | Signalerer at SPI-testen blev gennemført uden fejl | 1101 0001 | 0xD1 |
| I2C_OK | Signalerer at I2C-testen blev gennemført uden fejl | 1101 0010 | 0xD2 |
| I2C_FAIL | Signalerer at der skete fejl under I2C-testen | 1100 0010 | 0xC2 |
| NUNCHUCK_OK | Signalerer at NUNCHUCK-testen blev gennemført uden fejl | 1101 0011 | 0xD3 |
| NUNCHUCK FAIL | Signalerer at der skete fejl under NUNCHUCK-testen | 1100 0011 | 0xC3 |

Tabel 3: Kommandotyper der anvendes ved SPI kommunikation

I2C Protokol

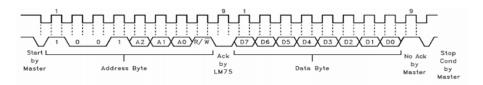
I2C[?] er en bus bestående af to ledninger. Den ene ledning bruges som databus og navngives Serial Data Line (SDA). Den anden ledning bruges til clock signalet, der synkroniserer kommunikationen, og navngives Serial Clock Line (SCL). Enheder på I2C bussen gør brug af et master-slave forhold til at sende og læse data. En fordel ved I2C bussen er at netværket kan bestå af multiple masters og slaver, hvilket udnyttes i dette system da tre I2C komponenter skal sende data mellem hinanden.

I2C gør brug af en integreret protokol der anvender adressering af hardware-enheder for at identificere hvilken enhed der kommunikeres med. På tabel 4 ses addresserne tildelt systemets PSoCs.

| I2C Adresse bits | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 (R/W) |
|------------------|---|---|---|---|---|---|---|---------|
| PSoC0 | 0 | 0 | 0 | 1 | 0 | 0 | 0 | 0/1 |
| PSoC1 | 0 | 0 | 0 | 1 | 0 | 0 | 1 | 0/1 |

Tabel 4: Adresser der anvendes på I2C bussen

Den integrerede I2C protokol sender data serielt i pakker af 8-bit (1 byte). På figur 17 ses et timing diagram for aflæsning af 1 byte. Figuren er et udsnit fra databladet for en LM75, der anvender fire faste addressebits, tre vilkårlige bit og en read/write bit. Her ses at transmissionen af data begynder med en addresse-byte til slaven efterfulgt en acknowledge til masteren og herefter sendes en data-byte.

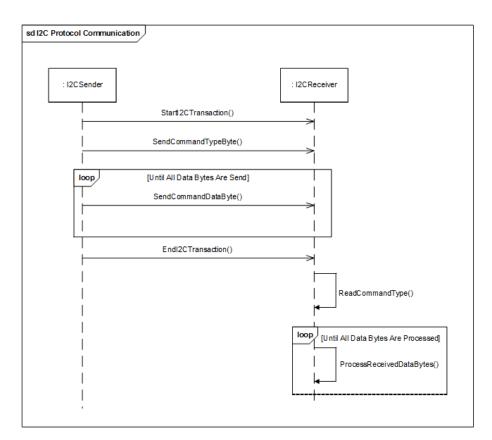


Figur 17: Timing Diagram af 1-byte I2C aflæsning

Goofy candygun gør brug af I2C protokollen via PSoC's I2C Application Programming Interface (API). Ved brug af denne API er der blevet udviklet en kommunikationsprotokol mellem systemets PSoCs, som gør det muligt at sende kommandoer og data.

Da I2C dataudveksling sker bytevist, er kommunikations protokollen opbygget ved, at kommandoens type indikeres af den første modtagne byte. Herefter følger N-antal bytes som er kommandoens tilhørende data. N er et vilkårligt heltal og bruges i dette afsnit når der refereres til en mængde data-bytes der sendes med en kommandotype.

Kommandoens type definerer antallet af databytes modtageren skal forvente og hvordan disse skal fortolkes. På figur 18 ses et sekvensdiagram der, med pseudo-kommandoer, demonstrerer forløbet mellem en I2C afsender og modtager ved brug af kommunikations protokollen.



Figur 18: Eksempel af I2C Protokol Forløb

På figur 18 ses at afsenderen først starter en I2C transaktion, hvorefter typen af kommando sendes som den første byte. Efterfølgende sendes N antal bytes, afhængig af hvor meget data den givne kommandotype har brug for at sende. Efter afsluttet I2C transaktion læser I2C modtageren typen af kommando, hvor den herefter kan fortolke N antal modtagne bytes afhængig af den modtagne kommandotype.

På tabel 5 ses de definerede kommandotyper og det tilsvarende antal af bytes der sendes ved dataveksling.

| Kommandotype | Beskrivelse | Binær Værdi | Hex Værdi | Data Bytes |
|----------------|--|-------------|-----------|----------------------------|
| | | | | Byte #1 Analog X-værdi |
| NunchchuckData | Indeholder aflæst data fra Wii Nunchuck controlleren | 0010 1010 | 0xA2 | Byte #2 Analog Y-værdi |
| | | | | Byte #3 Analog Buttonstate |
| I2CTestRequest | Anmoder PSoC0 om at starte I2C-kommunikations test | 0010 1001 | 0x29 | Ingen databyte |
| I2CTest Ack | Anmodning om at få en I2C OK besked fra I2C enhed | 0010 1000 | 0x28 | Ingen databyte |

Tabel 5: Kommandotyper der anvendes ved I2C kommunikation

Kolonnerne "Binær Værdi"
og "Hex Værdi" i tabel 5 viser kommandotypens unikke tal-ID i både binær- og hexa
decimalform. Denne værdi sendes som den første byte, for at identificere kommando
typen.

4 Design og implementering

4.1 Software Design

4.1.1 Devkit8000

Candydriver

Candydriveren sørger for SPI-kommunikationen fra Devkit8000 til PSoC0. SPI-kommunikationen er implementeret med SPI bus nummer 1, SPI chip-select 0 og en hastighed på 1 MHz (et godt stykke under max på 20 MHz for en sikkerhedsskyld). Desuden starter clocken højt og data ændres på falling edge og aflæses på rising edge. Dermed bliver SPI Clock Mode 3. Derudover sendes der 8 bit pr transmission, hvilket passer med SPI-protokollen for projektet.

For at kunne anvende driveren, når SPI er tilsluttet, er der oprettet et hotplugmodul, som fortæller kernen, at der er et SPI device, som matcher driveren. Det kan SPI-forbindelsen ikke selv gøre, som usb fx kan. Selve driveren er i candygun.c opbygget som en char driver. For at holde forskellige funktionaliteter adskilt er alle funktioner, der har med SPI at gøre, implementeret i filen candygun-spi-c. Så når der fx skal requestes en SPI ressource i init-funktionen i candygun.c, så anvender driveren en funktion fra candygun-spi.c til det. I probe-funktionen sættes bits_per_word til 8, da vi sender otte bit som nævnt tidligere. I exit-funktionen anvender candygun.c igen en funktion fra candygunspi.c - denne gang til at frigive SPI ressourcen. I write-metoden gives der data med fra brugeren. I dette tilfælde udgøres brugeren af Interface driveren og dataet er en 8 bit kommando fra SPI-protokollen. Dog er dataet fra brugeren i første omgang læst ind som en charstreng. I write-metoden bliver det så lavet om til en int. For at overføre dataet på en sikker måde anvendes funktionen copy from user() til at overføre data fra brugeren. Write-funktionen fra candygun.c anvender derefter en write-funktion fra candygun-spi.c, hvor den sender brugerinputtet med. I den spi-relaterede write-funktion bliver bruger inputtet lagt i transfer bufferen og der NULL bliver lagt i receive bufferen, og med spi sync-funktionen bliver det sendt.

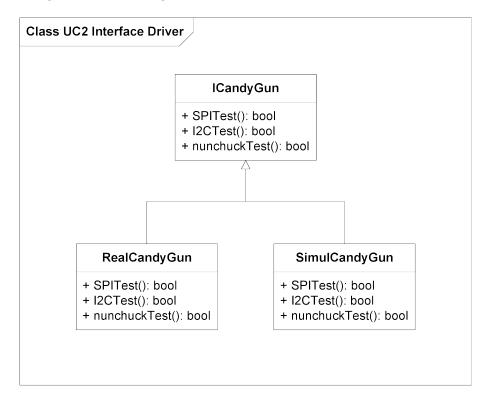
Ofte ville der en spi read-funktion først indeholde en write-del, som fortalte SPI-slaven, hvad der skulle læses over i bufferen. Det ville typisk efterfølges af et delay og så en read-del. Men i dette projekt skal der ofte afventes et brugerinput, som ikke kan styres af et fast delay, og der skal generelt sendes en aktiv kommando før der læses. Derfor er det besluttet at read-funktionen kun indeholder en read-del i transmissionen. Dermed skal write-funktionen altid aktivt anvendes inden der læses, da PSoC0 ellers ikke ved, hvad der skal gøres/lægges i bufferen.

Når funktionen har modtaget resultatet fra transmissionen returneres det til brugeren med funktionen copy_to_user(), som igen sørger for at overførslen af data foregår på en sikker måde.

Interfacedriver

Interface driveren er bindeled mellem brugergrænsefladen og candydriveren. Interface driveren er implementeret i c++ og opbygget med klasserelationen arv. Den indeholder tre funktioner til use case 2. De håndterer test af de forskellige kommunikationsforbindelser i systemet. Der er en basisklasse, ICandyGun, som

er abstrakt, da alle metoder er virtuelle. Derudover er der to afledte klasser, SimulCandyGun og RealCandyGun. SimulCandyGun simulerer svaret på funktionerne ved brug af rand()-funktionen. Den sikrer at brugergrænsefladen kan testes uden at være forbundet til det resterende system. RealCandyGun klassen implementerer de rigtig funktioner med forbindelse til det restende system, og anvender de nødvendige funktioner til at skrive til og læse fra et kernemodul. På figur 19 ses klassediagrammet for arvehierarkiet i Interface Driveren.



Figur 19: Klassediagram for Interface driveren på Devkit8000

I det følgende ses tabeller for funktionsbeskrivelser. Funktioner for ICandyGunklassen er ikke beskrevet, da klassen er abstrakt og ingen af funktionerne dermed er implementeret i klassen. Til gengæld er både funktionerne for SimulCandygun og RealCandyGun beskrevet i hver sin tabel. Bemærk at funktionerne hedder det samme for begge klasser, da de begge er afledte funktioner i et arvehierarki, som det sås på figur 19. I tabel 4.1.1 ses funktionsbeskrivelser for SimulCandyGun.

| Metode | Beskrivelse |
|--|--------------------------------------|
| SPITest(): bool | Simulerer resultatet af SPI-testen i |
| Der anvendes rand() til at returnerer et tilfældigt tal mellem 0 og 1. | |
| I2CTest(): bool | Simulerer resultatet af I2C-testen i |
| Der anvendes rand() til at returnerer et tilfældigt tal mellem 0 og 1. | |
| nunchuckTest(): bool | Simulerer resultatet af nuchucktest |
| Der anvendes rand() til at returnerer et tilfældigt tal mellem 0 og 1. | |

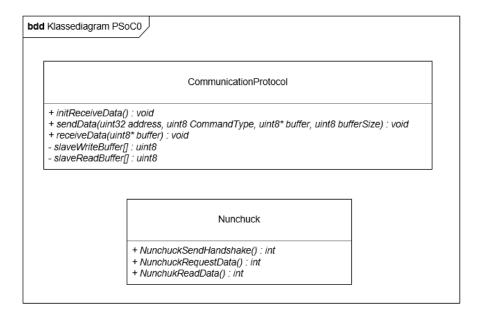
I tabel 4.1.1 ses funktionsbeskrivelser for RealCandyGun.

| Metode | Beskrivelse |
|----------------------|--|
| SPITest(): bool | Initierer SPI-test ved at skrive SPI-kommandoen "241"til "dev/candygun", som er |
| I2CTest(): bool | Initierer I2C-test ved at skrive I2C-kommandoen "242" til "dev/candygun", som er |
| nunchuckTest(): bool | Initierer nunchuck-test ved at skrive nunchuck-kommandoen "251"til "dev/candygu |

4.1.2 Klassediagrammer

PSoC0

På figur 20 ses klassediagrammet indeholdende klasserne som bruges af softwaren allokeret på CPU'en PSoC0.



Figur 20: Klassediagram for CPU'en PSoC0

På figur 20 kan det ses at softwaren på PSoC0 CPU'en gør brug af klasserne CommunicationProtocol samt Nunchuck.

Klassebeskrivelser kan findes i !INDSÆT BILAG TIL DOXYGEN!

4.1.3 Afkodning af Wii-Nunchuck Data Bytes

Aflæste bytes fra Wii-Nunchuck - indeholdende tilstanden af knapperne og det analoge stick - er kodet når de oprindeligt modtages via I2C bussen. Disse bytes skal altså afkodes før deres værdier er brugbare. Afkodningen af hver byte sker ved brug af følgende formel:

 $AfkodetByte = (AflæstByte\ XOR\ 0x17) + 0x17$

Fra formlen kan det ses at den aflæste byte skal XOR's (Exclusive Or) med værdien 0x17, hvorefter dette resultat skal adderes med værdien 0x17.

4.1.4 Kalibrering af Wii-Nunchuck Analog Stick

De afkodede bytes for Wii-Nunchuck's analoge stick har definerede standardværdier for dets forskellige fysiske positioner. Disse værdier findes i tabel 6

| X-akse helt til venstre | 0x1E |
|-------------------------|------|
| X-akse helt til højre | 0xE1 |
| X-akse centreret | 0x7E |
| Y-akse centreret | 0x7B |
| Y-akse helt frem | 0x1D |
| Y-akse helt tilbage | 0xDF |

Tabel 6: Standardværdier for fysiske positioner af Wii-Nunchuck's analoge stick

I praksis skal de afkodede værdier for det analoge stick kalibreres, da slør pga. brug gør at de ideale værdier ikke rammes.

I projektet er de afkodede værdier for det analoge stick kalibreret med værdien -15 (0x0F i hexadecimal), altså ser den endelige formel for afkodning samt kalibrering således ud:

 $AfkodetByte = (AflæstByte\ XOR\ 0x17) + 0x17 - 0x0F$

4.2 Hardwaredesign

På baggrund af BDD'et er der fundet følgende hardwareblokke, der skal udarbejdes:

- Motorstyring
- Tre motorer
- Affyringsmekanisme

Motor

Der er truffet et valg om at bruge en DC-motor i alle tre tilfælde. De to motorer skal bruges til at styre kanonen i to retninger, og den sidste skal bruges i affyringsmekanismen.

4.2.1 Motorstyring

Til at styre de tre motorer er der bygget en H-bro, der skal bruges i tre eksemplarer. To af disse motorer skal kunne styre kanonen, så den ene gør at den kan køre op og ned, og den anden gør, at den kan køre fra side til side. Den tredje skal bruges til at styre affyringsmekanismen.

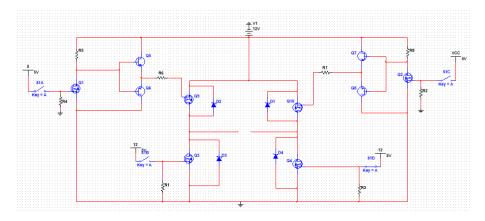
H-bro

Der blev først designet en H-bro, som bestod af to N-MOSFET's af typen IRLZ44 og to P-MOSFET's af typen ZVP3306. Denne kan ses i bilaget. Det viste sig dog, at den P-MOSFET, der var brugt, var for svag til at kunne trække den strøm, som motoren skulle bruge, hvilket betød, at den blev brændt af.

Betegnelse Komponent VCC 5VQ1 IRLZ44(mosfet N-Channel) $\overline{\mathbf{Q}2}$ IRLZ44(mosfet N-Channel) IRLZ44(mosfet N-Channel) Q3 Q4IRLZ44(mosfet N-Channel) Q_5 BC547 Q6 BC557 BC547 $\overline{Q7}$ Q8 BC557 Q9 IRF9Z34N(mosfet P-Channel) IRF9Z34N(mosfet P-Channel) Q10 R1 $10k\Omega$ R2 $10k\Omega$ R3 $10k\Omega$ R4 $10k\Omega$ R5 $10k\Omega$ R6 100Ω R7 100Ω R8 $10k\Omega$ D1 IN5819 D2IN5819 D3IN5819 $\overline{\mathrm{D4}}$ IN5819

Tabel 7: Komponentbetegnelser på H-bro

Derfor blev denne H-bro modificeret, så de to P-MOSFET's blev udskiftet med to MOSFET's af typen IRF9Z34N, der kan trække en større strøm.



Figur 21: Kredsløb for H-bro

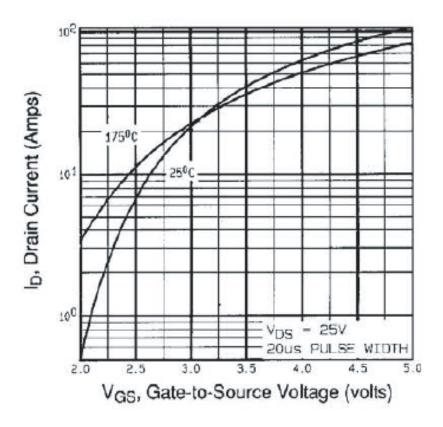
MOSFET'er

Til at styre motoren er der bygget en H-bro, som består af fire mosfet, hvor to af dem er af typen IRF9Z34N (mosfet P-channel, som er Q9 og Q10 på kredsløbstegningen) og de to andre mosfet er af typen IRLZ44 (mosfet N-Channel, som er Q3 og Q4 kredsløbstegningen). Det er valgt at bruge mosfet for at kunne styre H-broen, da det ved denne er muligt at lukke og åbne for spændingen, og de bliver styret af spænding, i forhold til transistorer, som bliver styret af strøm.

• MOSFET N-kanal

Der er i denne H-bro brugt en N-kanals-MOSFET af typen IRLZ44. Denne MOSFET skal bruges til at trække strømmen fra den tilsvarende P-MOSFET til stel, så motoren kan begynde at køre. Det sker, når der kommer 5V ind på gate-benet.

MOSFET'en fungerer på den måde, at når der kommer positiv spænding ind på gate-benet åbner den, så der kommer forbindelse til stel og når der kommmer 0V ind på dette lukker den igen.



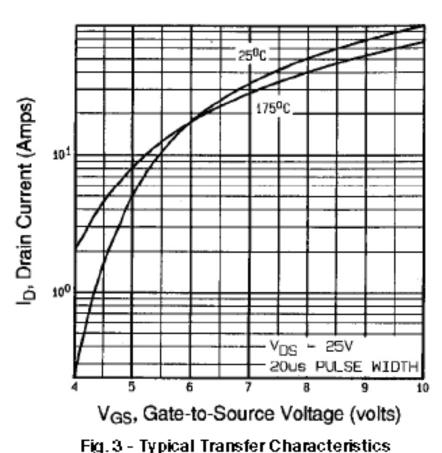
Figur 22: Gate-to-Source Voltage REFERENCE TIL DATABLAD HER!!!!

På figur (reference her!) ses det, at når der er en gate-to-source-spænding på 5V, vil der MOSFET'en kunne klare, at der løber en strøm på op til 100A/30A (TJEK DETTE!!). Det vil altså ikke komme til at påvirke motoren, da denne kun kan trække en strøm på cirka 0,35A.

• MOSFET P-kanal

Der er valgt at bruge en P-MOSFET af typen IRF9Z34N. Denne MOSFET skal bruges til at trække de 12V ned til motoren, så denne kan køre. Samtidig sørger den for, at de 12V ikke løber ned til motoren så længe, der ikke er negativ spænding på gate-benet. Denne type MOSFET kan trække en strøm på 6,7A ifølge databladet. Det vil altså ikke komme til at påvirke motoren, da den kun kan trække en strøm på cirka 0,35A.

For at der kan løbe spænding igennem IRF9Z34N, skal den have en negativ spænding for at åbne og en spænding på over 0V for at lukke.



Figur 23: Gate-to-Source Voltage REFERENCE TIL DATABLAD HER!!!!

På figuren (REFERENCE HER!) ses det, at når der er en gate-to-source-

spænding på 5V, vil derr kunne løbe en strøm på omkring 5A igennem MOSFET'en, hvilket er mere end nok til at få motoren til at køre.

Dioder

Over fire af mosfetene (Q9, Q10, Q3 og Q4) er der sat en diode af typen IN5819. Den skal fungere som beskyttelse af de fire mosfet (Q9, Q10, Q3 og Q4). Det, de gør, er, at de sikrer, at den spænding, som er tilbage i motoren, når man lukker for mosfetene, ikke løber tilbage ind i mosfetene og brænder dem af.

Modstande

• Pull down modstande:

Der er blevet brugt fire pull-down-modstande (R1, R2, R3 og R4). Disse sørger for, at signalet vil blive holdt lavt, når der ikke er trykket, så dette ben ikke står og flyver, så det kan komme til at åbne en mosfet ved en fejl og derved kommer til at brænde en mosfet eller motoren af. Der er valgt en modstand på 10 kOhm, hvilket betyder, at den er lille nok til at trække de små spændinger ned, når der ikke er trykket, og den stor nok til at spændingen ikke løber derned, når der er trykket.

- Andre modstande
 - R6 og R7

Grunden til, at R6 og R7 er der, er for at sikre, at transistorernes Absolute Maximum Ratings omkring strømmen, som ikke må overstige 100mA ifølge databladet. (tjek lige om det er rigtig)

R5 og R8
Grunden til at R5 og R8 er sat ind i kredsløbet er, at der ifølge databladet kun kan løbe en strøm på omkring 30A igennem den N-MOSFET, der er brugt, Vgs er 10V. Da Vgs kun er sat til 5V, vil MOSFET'en altså ikke kunne klare en alt for stor strøm. Derfor er R5 og R8 sat ind for at forhindre, at MOSFET'en ikke brænder af.

Transistorer

- Q5 og Q7 Disse transistorer sidder i kredsløbet, fordi det tager tid for P-MOSFET'en at blive opladt helt, på grund af kondensator effekt imellem benene på mosfet'en, for ellers ville den tag for lang tid om at åbne helt. Det hjælper den disse transistorer til med.
- Q6 og Q8 Disse to transistorer sidder der for at hjælpe med at lukke P-MOSFET'en igen. Inden Q5 og Q7 blev sat ind tog det tid for at lukke P-MOSFET'en, men da de to blev sat ind, kunne de hjælpe til med at aflade mosfet'ene hurtigere. Derfor sidder de der, for at IRF9Z34N kan lukke hurtigt.

5 Test

5.1 Modultest

5.1.1 Software

Modultest af Wii-Nunchuck

På PSoC0 er der software til aflæsning af Wii-Nunchuck input data. Følgende afsnit beskriver test af dette software.

Aflæsning af Wii-Nunchuck sker i to skridt, som begge verificeres ved modul test. Først skal der sendes et *Handshake* fra PSoC0 til Wii-Nunchuck for at initialisere data udveksling, og herefter sker data udveksling hver gang PSoC0 sender en anmodning om det. Disse to skridt modultestes her.

Test af Wii-Nunchuck Handshake

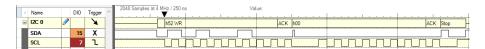
Test af data udveksling mellem PSoC0 og Wii-Nunchuck

PSoC0 blev programmeret til kontinuert aflæsning af Wii-Nunchuck. For at verificere data udveksling mellem PSoC0 og Wii-Nunchuck blev I2C bussen målt ved brug af Logic Analyzer fra Analog Discovery.

Data udveksling sker i to skridt. Først sender PSoC0 en byte med værdien 0 (0x00 i hexadecimal). Herefter sker den faktiske aflæsning, PSoC0 aflæser Wii-Nunchuck. Begge skridt testes her.

Afsendelse af 0x00 byte

Den første forventede I2C besked er en 0x00 byte fra PSoC0 for at starte en ny aflæsning. På figur 24 ses aflæsningen af I2C bussen på tidspunktet hvor anmodningen til Wii-Nunchuck bliver udført. Dette er en tidslinje læst fra ventre til højre.



Figur 24:

Det kan på figur 24 ses at den første besked der måles er af typen "WR" (Write) til addressen 0x52 (Wii-Nunchuck I2C Slave Addressen). Hertil kommer et tilhørende ACK (Acknowledge) fra Wii-Nunchuck. Til sidst sendes dataen 0x00 efterfulgt af at ACK fra Wii-Nunchuck. Til sidst afsluttes I2C transaktionen ved "Stop".

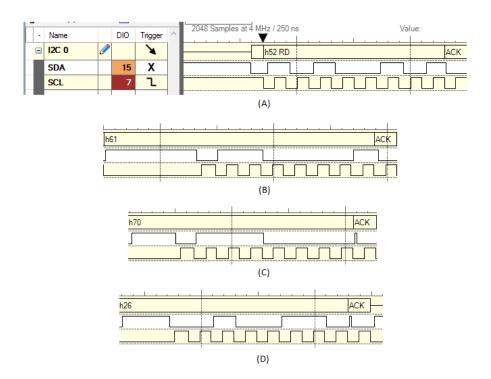
Det kan altså konkluderes at målingen er i overensstemmelse med forventningen om at en 0x00 byte skal sendes til Wii-Nunchuck for opstart af dataudveksling.

Aflæsning af Wii-Nunchuck

Efter vellykket afsendelse af 0x00 byten sker den egentlige aflæsning af Wii-Nunchuk input dataen.

Her forventes en række beskeder indeholdende

 $\rm På$ figur 25 ses I2C beskederne der bliver udvekslet mellem PSoC0 og Wii-Nunchuck efter vellykket Wii-Nunchuck Handshake.



Figur 25: Tidslinje af aflæste I2C beskeder af PSoC0 fra Wii-Nunchuck

SPI Protokol

Devkittet kommunikerer over en SPI bus via SPI protokollen via SPI protokollen i afsnit reference to SPIprotokol. Dette afsnit beskriver test af denne protokol.

SPI Bus Test

Test af SPI bussen udføres i to dele. Første del af testen udføres ved at sende kommandotypen for start af SPI test i terminalen. Derefter måles retur beskeden på bussen med Analog Discovery. Anden del af testen udføres ved at afkoble en fysisk forbindelse på SPI bussen, derefter sendes kommandotypen for start SPI test via terminalen. På terminalen aflæses returbeskeden.

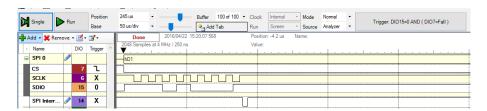


Figur 26: Måling af kommandotype for start SPI test

I testen afsendes SPI test kommandotypen, som har værdien 0xF1. Målingen af dette ses i figur $26\,$

SPI Bus Test: Del 1

Når kommandotypen er afsendt er det forventede resultat af næste måling på SPI bussen, 0xD1. Måling af returbeskeden ses på figur 27



Figur 27: Måling af returbesked for start SPI test

På figur 27 ses at returbeskeden har den forventede værdi 0xD1, som indikerer at SPI bus testens første del er gennemført uden fejl.

SPI Bus Test: Del 2

Når kommandotypen er afsendt er det forventede resultat at SPI testen fejler ved at der aflæses en værdi forskellig fra den forventede værdi, 0xD1. På figur 28 ses målingen af returbeskeden.

```
[ 6303.857513] Reading from candygun [Minor] 0
[ 6303.876647] requesting data from addr 0x0
[ 6303.877288] Canygun: Read Reg16 Addr 0x00 Data: 0xff
[ 6303.878082] Closing Candy Gun Device [major], [minor]: 247, 0
```

Figur 28: Måling af returbesked for start SPI test

På figur 28 ses returbeskeden i terminalen ikke har den forventede værdi, 0xD1. Derimod har denne værdien 0xFF, som indikerer at SPI bus testens anden del er gennemført uden fejl.

Ud fra testenes resultater kan det konkluderes at implementeringen af SPI protokollen fungerer efter hensigten.

I2C Protokol

PSoC0 og PSoC1 kommunikerer over en I2C bus via I2C protokollen beskrevet i afsnit 3.2.4. Dette afsnit beskriver test af denne protokol. Følgende test tager udgangspunkt i kommandotypen *NunchuckData* beskrevet i tabel 5).

Test af NunchuckData kommandotype

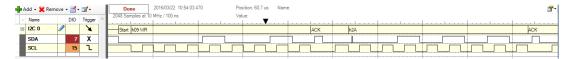
Testen blev udført i to dele. I første del måles I2C bussen ved brug af Analog Discovery's Logic Analyzer; for at verificere at den forventede kommandotype bliver overført via bussen. Anden del verificerer at den overførte data er modtaget korrekt via PSoC Creator's debugger.

NunchuckData kommandotype test del 1

I testen afsendes, som nævnt i afsnittets indledning, kommandotypen NunchuckData. Som vist i tabel 5 har denne kommandotype ID'et 0xA2, hvor de efterfølgende 3 data bytes indeholder input dataen fra Wii-Nunchuck.

Det forventede resultat af målingen er at første byte er kommandoentypens ID, som har værdien 0x2A. Kommandoens data - de efterfølgende bytes - verificeres først i anden del, disse indgår altså ikke i følgende måling.

Målingen ses på figur 29.



Figur 29: Tidslinje af målt I2C kommandotype

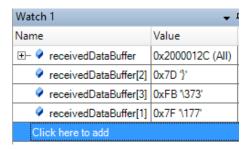
Det kan ses på figur 29 at I2C overførslen starter med en I2C *write*, som får et successfuldt acknowledge fra slaven PSoC1. Herefter kan det ses at den næste byte der sendes har værdien 0x2A. Denne byte er kommandoentypens ID, og er altså som forventet 0x2A.

Det kan altså verificeres at kommandoen overføres via I2C bussen. Dataens integritet er dog ikke inkluderet i denne del, og testes i del 2.

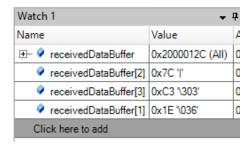
NunchuckData kommandotype test del 2

For at verificere integriteten af den data der sendes mellem PSoC0 og PSoC1, bruges PSoC Creators indbyggede debugger. Igen er det kommandotypen NunchuckData der sendes mellem de to enheder, hvor de medfølgende data bytes fortolkes.

Testen gennemføres ved at fortolke den modtagne data tre gange, hvor nunchucken er i forskellige tilstande (hvilken retning det analoge stik er trykket) i hver test. Værdierne sammenlignes de forventede standardværdier som ses i tabellen på side 3 i [?, I2C Interface with Wii Nunchuck]. Da testene kun er fokuserede på, hvilken retning den analoge stick er presset, er det altså kun receivedDataBuffer[1] (den analoge stick x-akse) og receivedDataBuffer[2] (den analoge pinds y-akse) der er relevante for testen. Når den analoge stick er presset til venstre, forventes det ifølge tabel 6 at receivedDataBuffer[1] er lig 0x1E og receivedDataBuffer[2] er 0x7B. Når den analoge stick er presset op, forventes det at receivedDataBuffer[1] er 0x7E og receivedDataBuffer[2] er 0xDF. Når der ikke er noget input på Nunchucken forventes det at receivedDataBuffer[1] er 0x7E og receivedDataBuffer[2] er 0x7B. Målingerne for testene kan ses på figur 30, 31 og 32.



Figur 30: Afmåling af modtager-buffer på PSoC1 efter at have modtaget "NunchuckData"kommando typen. Intet input på Nunchuck'en



Figur 31: Afmåling af modtager-buffer på PSoC1 efter at have modtaget "NunchuckData"kommando typen. Den analoge stick er presset til venstre på Nunchuck'en

| Watch 1 | • | |
|-----------------------|------------------|---------|
| Name | Value | Δ |
| ⊕ | 0x2000012C (AII) | 0 |
| receivedDataBuffer[2] | 0xDF \337' | 0 |
| receivedDataBuffer[3] | 0xB3 '\263' | 0 |
| receivedDataBuffer[1] | 0x82 '\202' | 0 |
| Click here to add | | |

Figur 32: Afmåling af modtager-buffer på PSoC1 efter at have modtaget "NunchuckData"kommando typen. Den analoge stick er presset frem på Nunchuck'en

På figur 31 ses afmålingen af modtager-bufferen når Nunchuckens analoge stick er presset helt til venstre. ReceivedDataBuffer[1] blev aflæst til 0x1E og receivedDataBuffer[2] blev aflæst til 0x7C. ReceivedDataBuffer[1] stemmer overens med forventningerne. ReceivedDataBuffer[2] har en lille afvigelse (oversat til decimaltal blev der målt 124, hvor der forventes 123). Denne afvigelse kan skyldes, at det analoge stick ikke blev presset direkte til venstre, men at den også er blevet presset en smule frem under målingen.

På figur 32 ses afmålingen af modtager-bufferen når Nunchuckens analoge stick er presset frem. ReceivedDataBuffer[1] blev aflæst til 0x82, hvor det var

forventet 0x7E. Dette er en afvigelse fra de forventede resultater med 4, og kan skyldes at det analoge stick ikke var helt centreret idét den blev presset frem under målingen. ReceivedDataBuffer[2] blev aflæst til 0xDF, hvilket stemmer overens med de forventede målinger.

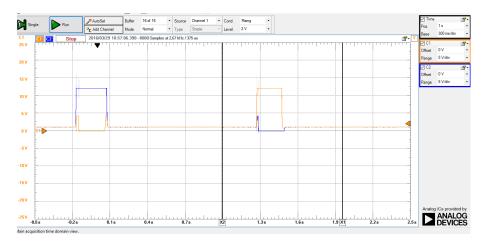
På figur 30 ses afmålingen af modtager-bufferen når der ikke er noget brugerinput på nunchuckens analoge stick. ReceivedDataBuffer[1] blev aflæst til 0x7F, hvor det forventede resultat var 0x7E. Denne afvigelse kan skyldes at det analoge stick ikke stod helt i midten under målingen (Det analoge stick er lidt "løs" og kan defor godt finde hvile i en position der ikke er fuldt centreret). ReceivedDataBuffer[2] blev aflæst til 0x7D, hvor det forventede resultat var 0x7B. Igen kan denne afvigelse skyldes at det analoge stick ikke var i centrum under målingen.

Ud fra testen kan det konkluderes at implementeringen af I2C-protokollen fungerer efter hensigten.

5.1.2 Hardware

H-bro

Der er blevet en modul test af selv H-broen, der blevet test om den kunne køre, som det fremgår på figuren, kan man se at, i det der bliver åbenet for at motor kan køre i den ene retning, så stiger den blå op til 12V fordi nu har den fået forbindelse til ground og fået forbindelse til de 12V. Hvor samtidigt at blå går højt, så går den orange lavere, for nu trækker den blå alt spændingen. Det samme sker når man åbner op for at den kan løbe spændingen kan løbe den anden vej, i stedet for at det er den blå som går høj, er det den orange som går høj. Med det kan man se at motor kan køre i begge retninger uden problemer. Der er blevet valgt at der ikke tages billede af at motoren køre, for man ikke se på et billede hvilken vej den køre og overhovedet den køre. Der ses også på figuren at der noget støj, når orange/blå går højt, men det er ikke noget som kommer til at påvirker vores styring af motoren



Figur 33: modultest for H-bro

Man kan også på figuren se at når den orange/blå går høj, så stiger den

meget hurtig, grunden til den gør det var på grund af at, der er blevet sat de to transistor ind, får p mosfet, som gør at den bliver opladt hurtigere, end den ellers ville på grund af der sidder en form for kondensatorer inde i den mosfet, som skal have hjælp med at bliv opladt. Det hjælp kommer fra de transistor som er blevet sat ind før Mosfeten.

5.2 Integration

5.3 Accepttest

6. REFERENCER

43

6 Referencer