## به نام خداوند جان و خرد



دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

# گزارش کار

# بخش امتيازي

پروژه درس معماری کامپیوتر

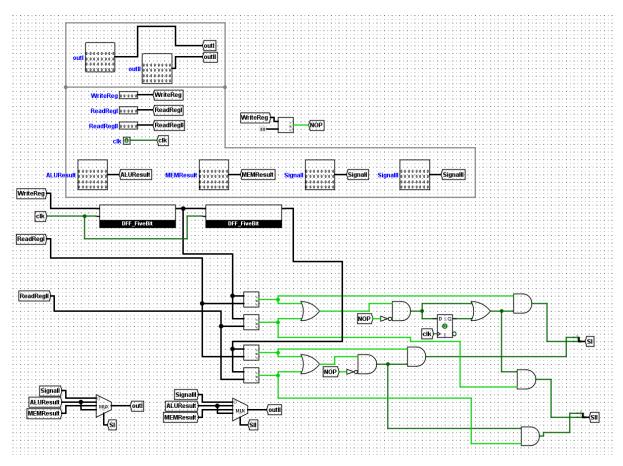
سپهر ميزانيان – ۴۰۰۱۰۹۶۸۴ اميرحسين عزيزی – ۴۰۰۱۰۵۱۲۲ اميد دليران – ۴۰۰۱۰۴۹۳۱

### توضيحات بخش

در فاز سوم، ما پردازنده را به صورت یک پردازنده خط لوله دارای ۵ مرحله در آوردیم و در فاز چهارم نیز با افزودن یک Forward در CPU، بسیاری از برخی از موارد control dependency را حل کردیم. در قسمت امتیازی، با افزودن ماژولی به نام RAW dependency در RAW موارد RAW dependency

## ۱ ماژول Forward

ساختار کلی ماژول Forward بسیار به ماژول PipelineFlush شبیه است. در این ماژول، ما به بررسی RAW Dependencyهایی که می توانند روی ALU اثر بگذارند خواهیم پرداخت و آنها را هندل خواهیم کرد. ساختار کلی این ماژول به صورت زیر است:

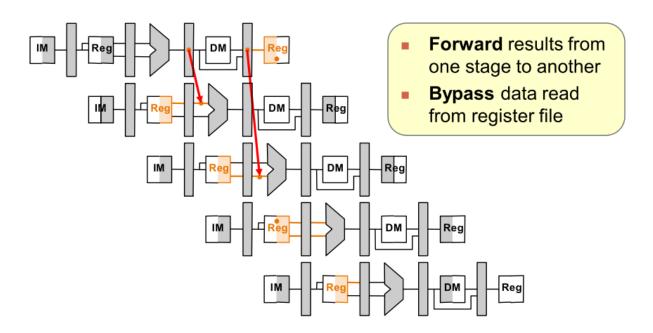


ا – ماڑول Forward

در این ماژول، تمام ورودی های ممکن برای ALU در این استیت (یعنی دو سیگنال حالت عادی، خروجی ALU مربوط به دستور قبلی و خروجی خواندن داده از حافظه در دو دستور قبلی) به ماژول داده شده و همانند ماژول PipelineFlush با نگهداشتن RAW برای دو دستور قبلی، درصورت ایجاد شدن دیپندنسی RAW، ورودی های دیگر یعنی خروجی ALU دستور قبلی یا خروجی خواندن داده از دو دستور قبلی را به ALU میدهد. این کار با استفاده از دو عدد MUX پیاده سازی شده که درصورت نیاز، سیگنال های کنترلی اش برای هرکدام از دو ورودی ALU در استیت کنونی، ورودی های عادی یا غیرعادی مرتبط را خروجی میدهند.

فورواردینگ در قسمت امتیازی، بر اساس الگوی زیر است:

#### پروژه درس معماری کامپیوتر - بخش امتیازی



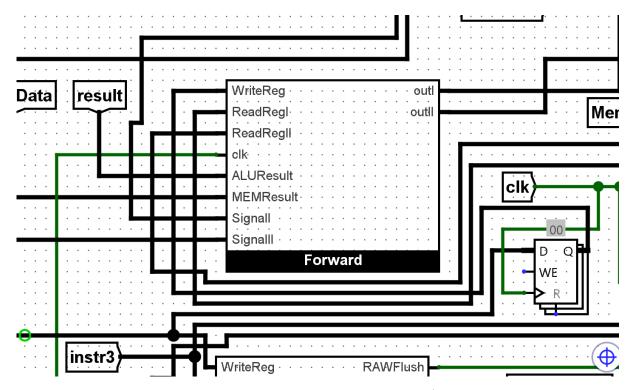
۲ – یک Pipeline با Forwarding

## ۲ تغییر در ماژول PipelineFlush

پس از افزودن Forwarding، ماژول PipelineFlush تنها باید درصورت وجود مخاطرات Control Dependency باید روی پایپلاین اثر بگذارد، پس تنها از خروجی BranchFlush آن استفاده خواهد شد.

## Forward پس از قرارگیری CPU ۳

ماژول Forward در پردازنده قرار می گیرد و ورودی ها و خروجی های آن وصل می شوند:



۳- قرارگیری ماژول Forward در پردازنده. خروجی ها به ALU میروند.

## پروژه درس معماری کامپیوتر – بخش امتیازی

# ۴ نتیجهگیری

در این بخش، اموختیم تا چگونه Forwarding و Bypass در یک پردازنده میتواند RAW Dependencyها را تا حد زیادی کنترل کرده و نیاز به Flush کردن پایپلاین را کاهش دهد. همچنین آموختیم تا چالشهای پیاده سازی Forwarding چیست و درصورت قرارگیری چنین المانی در مدار، مابقی واحدها باید چگونه تغییر کرده و کار کنند.