



تحویل در روز چهار شنبه مورخ ۱۳۹۷/۱/۲۹ تمرینات خود را با فرمت studentID_studentName_HW3 در مودل آپلود کنید. لطفا پاسخ ها خوانا و تمیز نوشته شوند.

سوالات و مشكلات خود را به ايميل <u>computerarchitecture2018@gmail.com</u> بفرستيد.

سوال اول

یک cache با ساختار 2-way associative و با گنجایش ۴ بلوک ۴ کلمه ای موجود است . اگر اعداد زیر آدرس کلمه هایی باشند که به ترتیب از چپ و راست توسط CPU تولید میشوند، کدام آدرس ها منجر به MISS در حافظه نهان میشوند؟ اطلاعات نهایی حافظه نهان را بنویسید.

Cache در ابتدا خالیست و انتخاب بلوک برای جایگزینی به روش های

- FIFO •
- LRU •
- LFU •

انجام می شود.

4, 7, 8, 12, 15, 16, 14, 18, 16, 8, 21, 17, 18, 3, 24, 7





تحویل در روز چهار شنبه مورخ ۱۳۹۷/۱/۲۹ تمرینات خود را با فرمت studentID_studentName_HW3 در مودل آپلود کنید. لطفا پاسخ ها خوانا و تمیز نوشته شوند.

سوالات و مشكلات خود را به ايميل <u>computerarchitecture2018@gmail.com</u> بفرستيد.

ساختار cache به صورت زیر است:

0	Add	Add
1	Add+1	Add+1
2	Add+2	Add+2
3	Add+3	Add+3
4	Add	Add
45	Add+1	Add Add+1
	7 (5/5/	7 (5/5/
5	Add+1	Add+1

بنابر این در هر قسمت باقیمانده ی آدرس را به ۸ به دست می آوریم و تا ۳ آدرس بعد را در کش قرار می دهیم:

FIFO: در این قسمت آدرس های 7, 24, 3, 12, 16, 21, 3, 24, شده و اطلاعات نهایی:

0	0	24
1	1	25
2	2	26
3	3	27
4	4	20
5	5	21
6	6	22
7	7	23





تحویل در روز چهار شنبه مورخ ۱۳۹۷/۱/۲۹ تمرینات خود را با فرمت studentID_studentName_HW3 در مودل آپلود کنید. لطفا پاسخ ها خوانا و تمیز نوشته شوند.

سوالات و مشكلات خود را به ايميل <u>computerarchitecture2018@gmail.com</u> بفرستيد.

LRU: در این قسمت آدرس های 7 ,21 ,16 ,21 ,16 ,4 منجر به MISS شده و اطلاعات نهایی:

LFU: در این قسمت آدرس های 7, 14, 21, 3, 24, 7 منجر به MISS شده و اطلاعات نهایی:

0	24	16
1	25	17
2	26	18
3	27	19
4	4	12
5	4 5	12 13
5	5	13





تحویل در روز چهار شنبه مورخ ۱۳۹۷/۱/۲۹ تمرینات خود را با فرمت studentID_studentName_HW3 در مودل آپلود کنید. لطفا یاسخ ها خوانا و تمیز نوشته شوند.

سوالات و مشكلات خود را به ايميل <u>computerarchitecture2018@gmail.com</u> بفرستيد.

سوال دوم

برای نگهداری اطلاعات از دو حافظه اصلی و نهان استفاده میکنیم. هر کلمهی حافظهی اصلی ۸ بیت است و کل این حافظه اصلی ۱۲۸ بلاک است. هر بلاک نیز حجمی برابر با ۸ کلمه را دارد. حجم حافظه است و کل این حافظه اصلی ۱۲۸ بلاک است. تعداد بیت نهان نیز ۸ بلاک است و ساختار آن به صورت two-way set-assosiative cache است. تعداد بیت های مورد نیاز برای موارد زیر را بدست آورید:

الف) tag

et(ب

پord(

کش ۸ بلاک دارد و از سیاست دو راهه نیز استفاده میکنیم. پس هر دو بلاک یک مجموعه را تشکیل داده و در مجوعه ۴ مجوعه داریم.

برای به دست آوردن کلمات به تعداد کلمات در هر بلاک نیاز داریم:

word = $\log_{\Upsilon}(\Lambda) = \Upsilon$

set = $\log_{\mathsf{Y}}(\frac{\wedge}{\mathsf{Y}})$ = $\log_{\mathsf{Y}}(\frac{\wedge}{\mathsf{Y}})$ = Y

$$\log_{\Upsilon}(\frac{170}{6}, \frac{170}{1}) = \% \qquad (I)$$





تحویل در روز چهار شنبه مورخ ۱۳۹۷/۱/۲۹ تمرینات خود را با فرمت studentID_studentName_HW3 در مودل آپلود کنید. لطفا پاسخ ها خوانا و تمیز نوشته شوند.

سوالات و مشكلات خود را به ايميل <u>computerarchitecture2018@gmail.com</u> بفرستيد.

 log_{Υ} (ا عداد راه های سیاست جایگزینی حافظه نهان) = $log_{\Upsilon}(\Upsilon) = 1$

$$I + II \rightarrow tag = + + = \Delta$$

سوال سوم

در یک حافظه نهان با نگاشت set associative اگر تعداد بلوکهای هر مجموعه برابر 2^B باشد، حجم حافظه مورد نیاز برای نگهداری absetag ها در حافظه مورد نیاز برای نگهداری absetag ها در حافظه نهان هم اندازه با نگاشت مستقیم (با طول absetag بیت) چند درصد افزایش پیدا میکند؟

در حالت set associative فرض میکنیم که این نگاشت دارای 2^S تا set associative فرض میکنیم که این نگاشت دارای 2^{S+B} بلوک میباشد. بنابراین تعداد کل بلوک ها برابر است با

در حالت نگاشت مستقیم که دارای فیلد tag برابر 10 است و سایز برابر با set associative دارد داریم:

B + S: بلوک

Tag: 10 بیت

نسبت tag به نسبت set associative به نسبت tag نگاشت مستقیم:

$$\frac{10+B}{10} \to 1 + \frac{B}{10}$$

بنابراین به اندازه $100 * rac{B}{10} * 100$ که برابر 10B % است افزایش یافته است.