

بسمه تعالی تمرین اول درس معماری کامپیوتر نیمسال اول ۹۹-۰۰ مهلت تحویل ساعت ۲۳:۵۵ روز ۱۳۹۹/۰۷/۱۱



۱. یک رمزگشای ۲:۲۱ را با رمزگشاهای ۳:۸ و ۲:۴ بسازید.

۲. میخواهیم مداری را با کمک گذرگاه مشترک طراحی کنیم. هدف این مدار محاسبه ی حاصل دو عبارت زیر $R_A + R_B$ است $R_B + R_B$ دو ثبات دو بیتی هستند. مدار ثبات دیگری ندارد).

 $R_A - R_B$

الف: در طراحی، مدار جمع و تفریق کننده را به صورت نمودار بلوکی ٔ استفاده نمایید.

دقت کنید که هر دو خروجی نمی تواند هم زمان روی گذرگاه مشترک قرار بگیرد پس باید به وسیله ی یک بیت کنترلی خروجی دو مدار جمع کننده و تفریق کننده را کنترل کنید.

ب(امتیازی): در قسمت الف مدارهای جمع و تفریق کننده را در سطح گیتهای منطقی طراحی کنید.

۳. R0 به عنوان کنترل در سیستم وجود دارند. در P(x) R0 و P(x) R1 به عنوان کنترل در سیستم وجود دارند. در ابتدای برنامه با فعال شدن P(x) دستورات زیر شروع به کار می کنند، چه عملیاتی توسط دستورات زیر انجام می شود؟ (هدف این زیر عملیاتها را بگویید. نیازی به طراحی مدار نیست).

 $S: S \leftarrow 0, F \leftarrow 1, D \leftarrow 0$

F: if (R0 >= R1) then (R0 \leftarrow R0 – R1, R2 \leftarrow R2 + 1)

else (F \leftarrow 0, D \leftarrow 1)

D: halt

(دستور halt به معنای توقف است).

۴. میدانیم برای کاربردهای متفاوت، پردازندههای متفاوتی ساخته و در سیستمها استفاده میشود. در جدولی مشخصات پردازندههای زیر را به صورت کلی مقایسه کنید.

- پردازندههای موبایل
- پردازندههای نهفته
- پردازندههای لپ تاپ و کامپیوترهای شخصی
 - پردازندههای اَبر کامپیوتر

³ Register

¹ Decoder

² Bus

⁴ Block Diagram

لطفا نکات زیر را در نظر بگیرید.

۱- تمرینات را به صورت انفرادی انجام دهید. با هم حل کردن نیز مشکل دارد.

۲- پاسخهای خود را با کیفیت مناسب و خوانا اسکن کنید. برای نامگذاری فایل تکلیف ابتدا شماره دانشجویی و سپس نام و نام خانوادگی و این دو را با یک «_» از هم جدا کنید.

9731051_BaharKaviani.pdf

به عنوان مثال:

۳- تمیزی و خوانایی پاسخ تمرینات از اهمیت بالایی برخوردار است.

۴- اشكالات خود را مىتوانيد از طريق ايميل <u>cafall2020@gmail.com</u> بپرسيد.

۵- مهلت تحویل تمرین ساعت ۲۳:۵۵ جمعه ۱۱ مهر ۹۹ میباشد.

موفق باشيد