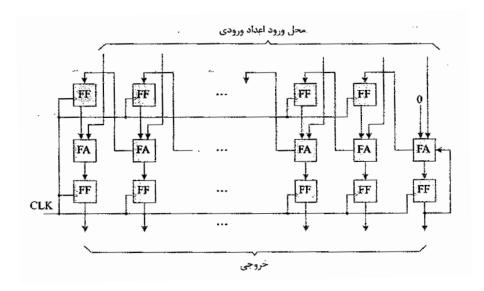


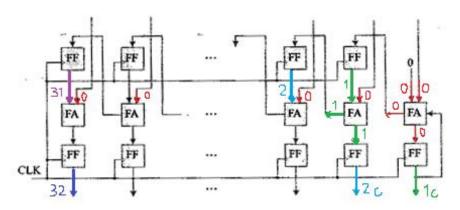
## بسمه تعالی پاسخ تمرین هفتم درس معماری کامپیوتر نیمسال اول ۰۰-۰۰



۱. فرض کنید برای محاسبه ی حاصل جمع چندین ورودی به روش ذخیره ی رقم نقلی از مدار زیر استفاده می کنیم.
حال اگر با کمک این مدار بخواهیم ۱۰ عدد ۳۲ بیتی مکمل دو را با هم جمع کنیم، چند کلاک طول می کشد؟



ابتدا سوال را به ازای جمع زدن ۱ عدد ۳۲ بیتی محاسبه می کنیم. در صورتی که قرار باشد یک عدد ۳۲ بیتی مانند A وارد مدار شکل بالا شود، ابتدا تمامی A<sub>31</sub>A<sub>30</sub>...A<sub>0</sub>ها آماده هستند. پس یکی از ورودیهای FAها بدون گذشت هیچ کلاکی آماده هستند (ورودیهای قرمز مشخص شده در شکل). خروجی اولین FA بعد از گذشت ۱ کلاک در خروجی فلیپفلاپ پایینش و فلیپفلاپ جلویی ظاهر خواهد شد. هر چه به سمت چپ حرکت کنیم یک کلاک بیشتر زمان نیاز خواهیم داشت تا بیتهای خروجی مشخص شوند. درنهایت ۳۲ کلاک زمان میبرد تا کار محاسبه به اتمام برسد.



<sup>&</sup>lt;sup>1</sup> Carry-Save

حال اگر ۲ عدد مثل A و B را بخواهیم جمع بزنیم، تنها به ۳۳ کلاک زمان نیاز خواهیم داشت. چرا؟

عدد A که ۳۲ کلاک طول می کشد تا به خروجی برسد، عدد دوم لازم نیست تا اتمام کار عدد اول صبر کند. پس از آنکه رقم کمارزش A یعنی  $A_0$  وارد A شد و خروجی آن رفت که وارد A ها شود، می توان  $A_0$  وارد مدار کرد. چون زمانی که خروجی  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده هم باشد، تا کلاک بعدی نرسد این مقدار در  $A_0$  آماده نرست بازد نرسد این مقدار در  $A_0$  آماده نرست بازد نرست ب

بنابراین با صرفجویی در زمان، با اضافه شدن هر عدد، تنها به یک کلاک بیشتر نیاز خواهیم داشت. برای جمع ۴۱ = ۹+۳۲ عدد ۳۲ بیتی، تعداد کلاک برابر خواهد بود با: <math>۹+۳۲ = ۹+۳۲

۲. دستورات جمع، تفریق، مکمل دو، ضرب، شیفت به راست و شیفت به چپ جزء دستورات محاسباتی یک کامپیوتر کوچک منظور شده است. تعدادی از این دستورات را میخواهیم با دستورات مفید دیگری جایگزین نماییم کدام دستورها را حذف نماییم که کارشان توسط دستورات باقی مانده قابل اجرا باشد؟ (به طور کامل توضیح دهید و دلیل حذف یا عدم حذف هر دستور را بنویسید)

دستورات جمع، تفریق و مکمل دو را نمی توان با دستورات دیگر جایگزین کرد. اما دستور ضرب به راحتی به کمک دستورات باقی مانده قابل اجرا هستند. عملیات ضرب به کمک جمع و شیفت پیاده سازی می شود. همچنین با داشتن یکی از شیفت ها و عملیات های جمع و تفریق می توانیم کار شیفت دیگر را نیز انجام دهیم.

بنابراین دو دستور ضرب و شیفت به راست (یا راست یا چپ) را میتوان به سایر دستورات باقیمانده جایگزین کرد.

 $^{\circ}$ . در پردازنده که کند. سپس پرچمهای وضعیت ( $^{\circ}$  دستور  $^{\circ}$  دستور  $^{\circ}$  دستور  $^{\circ}$  دستور  $^{\circ}$  دستور  $^{\circ}$  دستور  $^{\circ}$  را به روز می کند اما هیچ یک از عملوندها را تغییر نمی دهد. دستور  $^{\circ}$  می تواند برای تعیین اینکه آیا عملوند مقصد بزرگ تر، مساوی یا کوچک تر از عملوند مبدا است، استفاده شود.

ابتدا معنای پرچمهای خواسته شده را بررسی می کنیم. پرچمها و توضیحات تکمیلی این پردازنده را میتوان در لینک زیر یافت:

## https://riptutorial.com/x86/example/6976/flags-register

پرچم وضعیت C یا Overflow = V یا C پرچم وضعیت Overflow = V پرچم وضعیت Sign = N پرچم وضعیت Sign = N پرچم وضعیت Sign = N

Above. Not Below or Equal = A پرچم وضعیت Zero = Z

Carry = C پرچم وضعیت Parity = P

-

<sup>&</sup>lt;sup>2</sup> Compare instruction (CMP)

الف) فرض کنید دو عملوند به عنوان اعداد صحیح بدون علامت در نظر گرفته می شوند. نشان دهید که چه مقادیری از پرچمهای وضعیت با حالتهای بزرگتر یا کوچکتر بودن عملوند دوم یا برابر بودن دو عملوند مطابقت دارند.

پرچم P یا بیت P به مقدار دو عملوند و خروجی محاسبه ی انجام شده وابسته و در هر حالت ممکن است صفر یا یک باشد. (برای پاسخ اگر مثالی زده شده باشد هم صحیح است.)

	0	S	Z	Α	Р	С
عملوند دوم بزرگتر	1	1	0	0	?	0
عملوند دوم کوچکتر	0	0	0	1	?	1
دو عملوند برابر	0	0	1	0	?	1

- درصورتی که عملوند دوم بزرگتر باشد  $\rightarrow$  حاصل تفاضل عملوند اول از دوم منفی خواهد شد. اور فلو رخ داده است زیرا در اعداد صحیح بدون علامت، مقدار منفی را نمی توان نمایش داد و حاصل، خارج از محدوده ی اعداد مدنظر ماست و داریم C=1 علامت منفی است پس C=1 علامت منفی است پس C=1 عاصل صفر نیست پس C=1 عاصل مثبت نشده که نشان دهنده ی بیش تر بودن باشد پس C=1 چون تفاضل منفی شده یعنی رقم قرضی خواهیم داشت، در این صورت رقم نقلی صفر خواهد بود و C=1 .
- درصورتی که عملوند دوم کوچکتر باشد  $\rightarrow$  حاصل تفاضل عملوند اول از دوم مثبت خواهد شد. چون تفاضل دو مقدار در محدوده ی اعداد صحیح بدون علامت را داریم که حاصل آن مثبت شده، بنابراین خروجی حتما در همان محدوده است و اورفلو رخ نمی دهد، درنتیجه S=0. علامت حاصل مثبت است پس S=0. حاصل صفر نیست پس S=0. حاصل مثبت است پس S=0. حاصل مثبت شده یعنی رقم قرضی نداشته ایم، در این صورت رقم نقلی یک خواهد بود و S=0.
- درصورتی که عملوند دوم با عملوند اول برابر باشد  $\rightarrow$  حاصل تفاضل عملوند اول از دوم صفز خواهد شد. C=0 اورفلو رخ نداده C=0 علامت منفی نیست پس C=0 حاصل صفر است پس C=0 علامت منفی نیست پس C=0 ماشده که نشان دهنده می بیش تر بودن باشد پس C=0 رقم قرضی هم نداریم بنابراین رقم نقلی یک خواهد بود C=0 .

ب) در صورتی که دو عملوند اعداد صحیح مکمل دو باشند، آیا تفاوتی در وضعیت پرچمها اتفاق میافتد؟ با فرض جدید خواستههای بخش الف را پاسخ دهید.

پرچم P یا بیت Parity به مقدار دو عملوند و خروجی محاسبه ی انجام شده وابستهاست و در هر حالت ممکن است صفر یا یک باشد. (در این بخش هم اگر با مثال حل شده باشد پاسخ قابل قبول است.)

	0	S	Z	А	Р	С
عملوند دوم <u>بزرگتر</u>	مشروط		0	0	?	0
عملوند دوم کوچکتر			0	1	?	1
دو عملوند <u>برابر</u>	0	0	1	0	?	1

تفاوت در اینجاست که اگر عملوند دوم بزرگ تر باشد، اورفلو به مقدارهای مبدا و مقصد بستگی خواهد داشت. چون در این حالت ما اعداد منفی را هم داریم، اما اگر حاصل تفاضل از محدوده ی قابل نمایش اعداد مکمل دوی ما خارج شود اورفلو رخ می دهد.

فرض کنیم دو عملوند اول و دوم به ترتیب A و B هستند. اگر A بزرگتر از B باشد و هر دوی آنها مثبت یا هر دو منفی باشند، آنگاه حاصل تفاضل A-B مثبت خواهد شد و اورفلو هم نداریم (S=0, O=0). اگر A بزرگتر باشد درحالی که A مثبت است و B منفی، خروجی ممکن است یا یک مقدار منفی بدون اورفلو (S=1, O=0) یا یک مقدار مثبت با اورفلو باشد (S=0, O=1).

برای حالتی که A کوچکتر از B است هم میتوان چنین استدلالهایی داشت که درنهایت میتوان گفت مقدار پرچمهای S و S در مقایسه یا S اعداد مکمل دو به مقدار آنها بستگی خواهد داشت.

## امتيازي

- ۴. از میان جمع کنندههای زیر کدام یک توان مصرفی کمتری دارد؟ توضیح دهید.
  - الف) Carry Select Adder
    - وب Carry Skip Adder
  - ري Carry Look Ahead Adder
    - ت) Carry Ripple Adder

جمع کننده با انتشار بیت نقلی از نظر سرعت، کندترین و از نظر توان مصرفی کمتوان ترین جمع کننده است.

## لطفاً نكات زير را در نظر بگيريد.

اشكالات خود را مىتوانيد از طريق ايميل <u>autcafall2021@gmail.com</u> بپرسيد.

لينك كانال تلگرام درس https://t.me/cafall2021 است. براى اطلاع از اخبار درس دنبال كنيد.

موفق باشيد