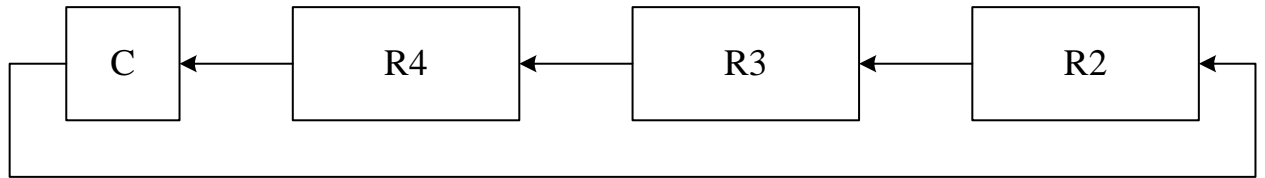


43(1)

Зсув на 2 розряди вліво(операційна схема)



;Установка банку регістрів

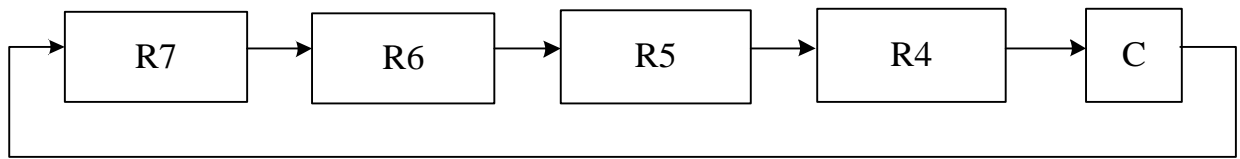
```
ANL PSW, #11100111 b
SET PSW[3]
MOV R7, #2h
III: CLR C
MOV A, R1
RLC A
MOV R1, A
MOV A, R2
RLC A
MOV R2, A
MOV A, R3
RLC A
MOV R3, A
MOV A, R4
RLC A
MOV R4, A
```

; перенос записати в R5

```
MOV A, R5
RLC A
MOV R5, A
DJNZ R7, III
END
```

50(2)

Зсув 32 розрядного слова на 6 розрядів вправо(операційна схема).

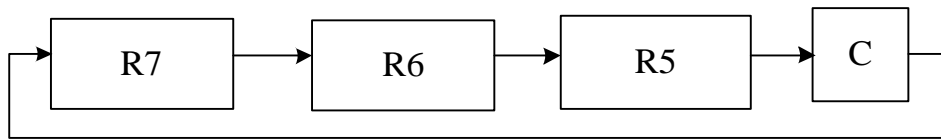


;Установка банку регістрів (BR3)

```
    SET  PSW[4]
    SET  PSW[3]
    MOV  R2, #5h
ddd: MOV  A, R7
      RRC  A
      MOV  R7, A
      MOV  A, R6
      RRC  A
      MOV  R6, A
      MOV  A, R5
      RRC  A
      MOV  R5, A
      MOV  A, R4
      RRC  A
      MOV  R4, A
      DJNZ R2, ddd
      END
```

51(2)

Зсув 24 розрядного слова на 5 розрядів вправо(операційна схема)

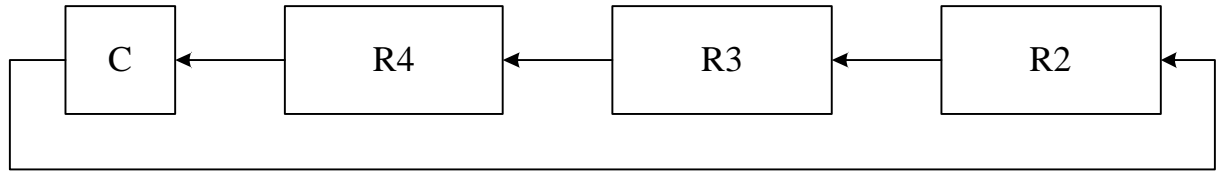


;Установка банку регістрів (BR3)

```
    SET PSW[4]
    SET PSW[3]
    MOV R2, #5h
ddd: MOV A, R7
    RRC A
    MOV R7, A
    MOV A, R6
    RRC A
    MOV R6, A
    MOV A, R5
    RRC A
    MOV R5, A
    DJNZ R2, ddd
    END
```

66(2)

Зсув 24-розрядного слова на 3 розряди вліво



```
ANL PSW, #11100111 b
SET PSW[3] ; установка BR1
MOV R7, #3h
III: CLR C
MOV A, R2
RLC A
MOV R2, A
MOV A, R3
RLC A
MOV R3, A
MOV A, R4
RLC A
MOV R4, A
; перенос записуємо в R6
MOV A, R6
RLC A
MOV R6, A
DJNZ R7, III
END
```