Привести мнемонічній схеми, які ілюструють формування адреси в регістрі адреси та виконання команд прямої та не прямої адресації.

ADDC A, @ R1; ADDC A, R5;

Узел синхронизации. Какие сигнали он выдает и какой длительности. МК51.

Для МК (1816ВЕ48) розробити програму обчислення функції R4 := (R5+R2) / 4 & (R7 + R6) · 2.

Что означает - « общее адресное пространство для для ПД, ВУ, ППА».

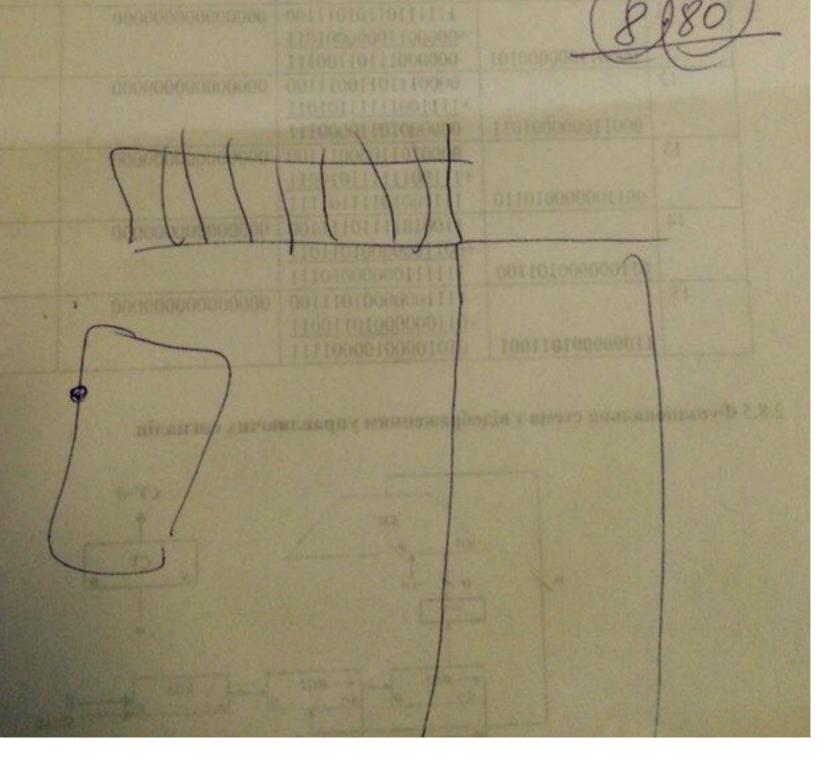
Объяснить на примере.

Таймер МК. Как работает, Программа формирования задержки 640 мкс.

Построить микрироцессорную систему с такими параметрами: 5 стр. ПД, ППА с адресами В0h,В1h,В2h,В3h, 24 внеши. устройств. (построить СА).

Охарактеризуйте 1-й способ множения чисел.

Арифметика логический блок. Его назначение. Назначение его составляющих. Где и какие признаки хранятся.



Які способи адресації використовуються в мікроконтролері 1816BE51.? Привести приклади,

Для каких целей используют КПП в МПС. Какие используются контроллеры приоритетных прерываний? Приведите структурную схему КПП, которая обслуживает 32 внешних устройств. Каким образом определяется вектор приоритетного прерывания? Что он собой представляет.

Накреслити структурнну схему підключення до мікроконтролера 1816ВЕ48 зовнішньої пам'яті програм. Привести команди обміну між контролером та пам'ятью.

Таймер МК. Как работает. Программа формирования задержки 620 мкс.

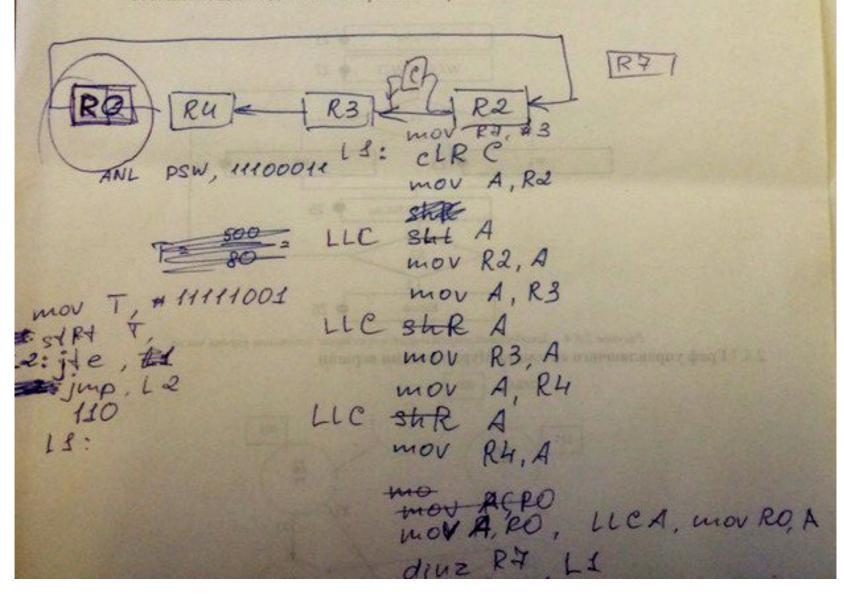
Таймер МК. Как работает. Программа формирования задержки 500 мкс.

Подключить к МК 10 страниц внеш.ПД. Переслать массив данных из 3 страницы ПД в банк регистров 0.

Розробити для 1816ВЕ51 операційну схему та програму виконання зсувів 24розрядних слів записаних в другому банку регістрів, :

а) на три розряди вліво;

Арифметика логический блок. Его назначение. Назначение его составляющих. Где и какие признаки хранятся.



• Построить микропроцессорную систему с такими параметрами: 5 стр. ПД, + ППА с адресами 50h,51h,52h,53h, + 10 внеши, устройств. (построить СА).

Розробіть програму формування управляючого сигналу заданої тривалості.

а). 24 мкс:

Принедіть приклади використання в програмі ознак користувача F0 і F1 (ВЕ48).

Контроллер прямого доступа к ОП. Его функциональное назначение.? Как осуществляется захват системной магистрали. Как осуществляется пересылка массива данных?. 60 8 you 5 5 52 51 50

Намалювати структурну схему МК 1816ВЕ48. Які способи адресації використовуються в мікроконтролері 1816ВЕ48? Привести приклади .

Для МПС (1816ВЕ48) розробити програму обчислення функції $F = 2(R1\&R3) \pm (R5-R6)/4$.

Розробити модуль пам'яті
Вихідні дані: ОЗП. Е(on) = 4М, модуль = 512Кб,

системи з ШАД, Let(max) = 4 байти, зчитування інформації В1, Wcт, 2W.

Зачем используется в МПС программируемый периферийный адаптер (ППА). На примере стенда объяснить.

Построить микрпроцессорную систему с такими параметрами:

5 стр. ПД, + ППА с адресами 90h,91h,92h,93h, + 40 внеши. устройств. (построить СА) + КПП.

Назначение блока управления микроконтроллера. Какие блоки и регистры входят в его состав.

Узел синхронизации. Какие сигналы он выдает и какой ллительности.

Приведите команды обращения к внутренней и внешней ПД МК BE51. Нарисовать 8-разрядный регистр с такими функциями- сдвиг влево на два разряда и занесение первоначальной информации.

Сложить два 24 разрядных числа и записать во внешю память данных начиная с ячейки FFh.. Программа.

Привести мнемонічній схеми, які ілюструють формування адреси в регістрі адреси та виконання команд прямої та не прямої адресації.

МОVX A, @R1

Узел синхронизации. Какие сигналы он выдает и какой длительности - MK48.

1) Curnemor, 10.06.16

minto mouse 17

Розробити для МК AT89C51 [1816BE51] операційну схему та програму виконання зсувів 24-розрядних слів, записаних в першому банку регістрів: а) на чотири розряди вліво;

Як реалізовати условні та безусловні переходи, цикли та звернення до підпрограм в мікроконтролері?

Для каких целей используют КПП в МПС. Какие используются контроллеры приоритетных прерываний? Приведите структурную схему КПП, которая обслуживает 18 внешних устройств. Каким образом определяется вектор приоритетного прерывания? Что он собой представляет?

Привести мнемовічній схеми, які ілюструють формування адреси в регістрі адреси та виконання команд прямої та не прямої адресації.

ADDC A, @ R1;

Розробити структурну схему підключення до МК 1816ВЕ48 2 сторінок ПД, програмованого первферійного адаптера (ППА [К580ВВ55], допоміжні порти – А, В, С). Адреси портів ППА належать загальному адресному простору зовнішньої нам'яті даних. Обудувати СА. Адреси портів: РА – ВСh, РВ – ВDh, РС – ВЕh, регістр УСРР – ВFh.

Розробити програму обчислення виразу для МК . F= 4(R0.R4 - R2.R6) - 18h... Враховуючи переноси.

Виконати додавання вмісту регістра R5 нульового банку регістрів і вмісту комірки РПД з адресою 56:

Зачем нужны в МК счетчик команд и регистр команд.?