## Билет 6

#### ОБРАТНАЯ СВЯЗЬ В УСИЛИТЕЛЯХ

Обратная связь – это структурный прием, который заключается в передаче сигнала с выхода некоторого электронного узла на вход. Передача сигнала осуществляется конкретной электрической связью.

Все виды обратной связи сильно изменяют свойства усилительного устройства, поэтому они широко используются для направленного изменения его параметров.

В общем случае сигнал обратной связи может либо суммироваться с входным, либо вычитаться из входного сигнала усилителя. В зависимости от этого соответственно различают положительную и отрицательную обратные связи.

Получим значение коэффициента усиления для обоих этих случаев. Обратная связь называется положительной, если фаза входного сигнала усилителя и сигнала обратной связи совпадают. В этом случае для обобщенной структурной схемы усилителя с обратной связью, приведенной на рис. 5.21, можно записать:

$$u_{\text{BMX}} = K_{U0}u_{\text{BX CYM}};$$
  
$$u_{\text{BX CYM}} = u_{\text{BXO}} + b_{\text{OC}}u_{\text{BMX}},$$

где  $b_{\rm OC}$  — коэффициент передачи цепи обратной связи.

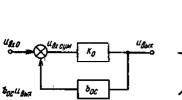


Рис. 5.21. Обобщенная структур-цая схема усилительного устрой-ства с цепью обратной связи

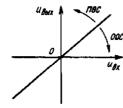


Рис. 5.22. Изменение передаточной редаточной характери-стики усилительного уст-ройства при введении различных цепей обратной связи

Отсюда

$$K_{U \text{ floc}} = u_{\text{max}}/u_{\text{ex0}} = K_{U0}/(1 - b_{\text{ OC}} K_{U0}).$$
 (5.19)

Полученное выражение показывает, что введение в усилитель положительной обратной связи увеличивает коэффициент усиления, Физически это означает увеличение наклона передаточной хариж теристики усилителя (рис. 5.22).

Обратная связь называется отрицательной, если фазы входного сигнала усилителя и сигнала обратной связи отличаются на угол п. В этом случае для обобщенной структурной схемы усилителя с обратной связью (см. рис. 5.21), можно записать:

$$u_{\rm BX\,CYM} = u_{\rm BXO} - b_{\rm OC} u_{\rm BMX}.$$

Тогда

$$K_{U \text{ OOC}} = u_{\text{BMx}}/u_{\text{BXO}} = K_{U0}/(1 + b_{\text{OC}} K_{U0}).$$
 (5.20)

Введение отрицательной обратной связи уменьшает коэффициент усиления усилителя. Это проявляется в уменьшении наклона его передаточной характеристики. Следовательно, введение любой обратной связи приводит к вращению его передаточной характеристики относительно начала координат (см. рис. 5.22).

Следует отметить, что если цепь обратной связи охватывает весь усилитель, ее принято называть общей обратной связью. В противном случае, т. е. если обратная связь охватывает только часть усилителя, ее называют местной.

По способу получения сигнала обратной связи принято различать обратную связь по напряжению и току. Для получения обратной связи по напряжению сигнал обратной связи должен быть пропорционален выходному напряжению усилителя (рис. 5.23, а).

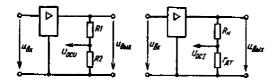
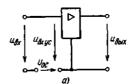
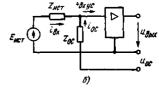


Рис 5 23 Способы получения сигнала ОС a — по напряжению; b — по току





Рисъ 5.24. Способы оведения сигнала обратной связи во входную цепь усили-тельного устройства:

и — последовательная, б — параддельная

Для получения обратной связи по току, сигнал обратной связи снимают с дополнительного измерительного элемента (датчика тока  $r_{AT}$ ), включенного последовательно с нагрузкой (рис. 5.23, 6).

По способу введения сигнала можно выделить последовательную и параллельную обранные связи.

Для получения последовательной обратной связи сигнал с выхода усилителя вводится последовательно с источником входного напряжения (рис. 5.24, а). В этом случае на входе усилителя выполняется алгебраическое суммирование напряжений

$$u_{\rm ax\ yc} = u_{\rm ax} + u_{\rm OC}$$
.

Для получения нараллельной обратной связи сигнал с выхода усилителя вводится параллельно источнику входного напряжения (рис. 5.24, 6). В этом случае на входе усилителя происходит алгебраическое суммирование токов

$$i_{\text{ex yc}} = i_{\text{ex}} + i_{\text{OC}}.$$

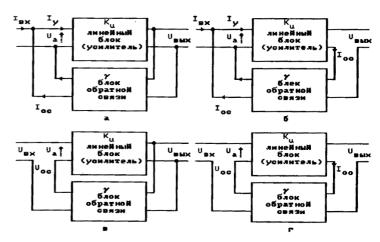
Конкретный знак входных сигналов усилителя зависит от того, какая (положительная или отрицательная) обратная связь вводится в устройство. Возможны комбинированные способы как снятия, так и введения сигнала обратной связи. Однако из-за противоположного действия на свойства усилительного устройства такие способы на практике используются весьма редко,

В соответствии со сказанным, можно выделить четыре основные типа цепей обратной связи:

последовательная обратная связь по выходному напряжению; последовательная обратная связь по выходному току;

параллельная обратная связь по выходному напряжению; параллельная обратная связь по выходному току.

Каждый из указанных типов может осуществлять как положительную, так и отрицательную обратные связи.



рас. 2.8. Различные виды обратных связей.

- а) параллельная ОС по напряжению,
- б) последовательная ОС по напряже
- в) парамельная ОС по току, г) последовательная ОС по току.

### Влиянне обратной связи на амплитудно-частотную характернстнку усилителя

При введении ОС в линейном блоке изменяются ие только входные, выходиые импедансы и модуль коэффициента передачи, но и полоса рабочих частот (как, впрочем, и величина искажений и шумов). На рис. 2.14 приведены АЧХ разомкнутого (без ОС) усилителя К( $\omega$ )<sub>і</sub> и АЧХ того же усилителя с обратной связью  $K(\omega)_2$ . Видио, что полоса частот, используемая в работе усилителя и определяемая на уровне А дб от максимального значения коэффициента передачи, увеличивается пропорционально глубине ОС  $\omega_2^B - \omega_2^H > \omega_1^B - \omega_1^H$ .

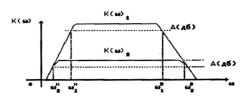


рис. 2.14. Изменение АЧХ усилителя при введении отрицательной ОС.

## Б6 2. Усилительный каскад по схеме с общим эмиттером. Методы стабилизации рабочей точки.

Усилительный каскад с общим эмиттером.

Самым распространенным включением есть схема с ОЭ. Все разновидности этой схемы можно свести к виду рис 6.1 а) для n-p-n и б) для p-n-p. Вых напряжение также может сниматься с дополнительного резистора R<sub>н</sub>. рис 6.2

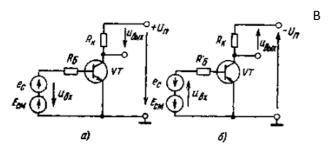


Рис. 6.1. Обобщенная схема усилительного каскада на билолярном транзисторе типов п-р-п (а) и р-п-р (б)

подключении рис 6.1 а) выходное напр имеет такую же фазу и равно

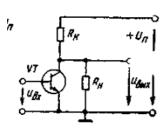


Рис. 6.2. Усилительный внешней накаскад

$$u_{\text{BMX}} = i_{\text{K}} R_{\text{K}}.$$

В подключении

Рис 6.2 фазы отличаются на π Коэффициент усиления

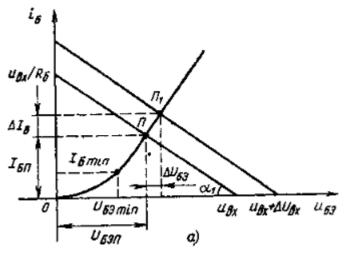
$$u_{\scriptscriptstyle \mathrm{BMX}} = \frac{U_{\scriptscriptstyle \mathrm{D}} - i_{\scriptscriptstyle \mathrm{K}} R_{\scriptscriptstyle \mathrm{K}}}{1 + R_{\scriptscriptstyle \mathrm{K}} / R_{\scriptscriptstyle \mathrm{H}}}$$
 .

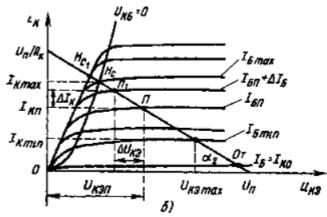
Rб – балластный резистор. служит для линеаризации входной хар-ки. Причем Rб>>Rвх. Тогда

$$i_{\rm K} = i_{\rm b}h_{213} = h_{213}u_{\rm ex}/(R_6 + 1)$$

На вход подают  $u_{\text{вх}} = u_{\text{с}} + U_{\text{см}}$ , то есть сигнал и смещение, которое обеспечивает требуемый режим работы каскада.

Для построения схем используют ВАХ входную и выходную. Использую метод пересечения на входной хар-ке а) находят точку покоя П.





На выходной ей будет соответствовать точка П. Эти точки соответствуют напряжениям и токам покоя базы. Если изменить входное напряжение это вызовет  $\Delta U$ бэ относительно напряжения покоя, а это в свою очередь ΔUкэ (на графиках). То есть существует пропорциональность.

$$K_{U_{\rm K}} = \Delta U_{\rm obs}/\Delta U_{\rm ox}$$

Для данной схемы  $h_{123} = h_{223} = 0$  (нет ОС)

$$\Delta U_{\text{BMX}} = \Delta U_{\text{K3}} = h_{213} \Delta I_{\text{B}} R_{\text{K}};$$
  
$$\Delta U_{\text{BA}} = \Delta U_{\text{B3}} = \Delta I_{\text{B}} R_{\text{BX}}.$$

$$K_{U_{K}}=h_{219}R_{\kappa}/R_{\rm ax}.$$

С учетом балластного сопротивления

$$K_{U0} = K_{U_{K}} K_{AeA} = h_{213} R_{K} / (R_{6} + R_{BX}),$$

Входное и выходное сопротивление:

$$R_{\rm ex} = R_6 + R_{\rm ex} \approx R_6;$$

$$i_{\rm K}=i_{\rm b}h_{219}=h_{219}\,u_{\rm ex}/(R_6+R_{\rm L}R_{\rm BMX}=R_{\rm BMX}=1/h_{229},$$
Для схемы на рис 6.2

$$R_{\mathrm{Bux}} = R_{\mathrm{Bux} \, \mathrm{T}} R_{\mathrm{k}} / (R_{\mathrm{Bux} \, \mathrm{T}} + R_{\mathrm{k}}) \approx R_{\mathrm{k}}.$$

Методы стабилизации рабочей точки.

Дрейф нуля – изменение положения рабочей точки из-за изменения внутренних хар-к элементов (нагревания в основном)

- Метод термокомпенсации (уменьшают внешние воздействия, напр. радиатор на процессоре)
- Метод параметрической стабилизации базируется на использовании в транзисторных каскадах специальных элементов, характеристики которых зависят от внешних возмущающих воздействий, причем изменения параметров этих элементов должны компенсировать изменения параметров транзисторного каскада.
- Основным является метод введения ОС. Метод введения цепей обратной связи является универсальным методом стабилизации параметров не только одиночного транзисторного каскада, но и всего усилителя в целом.

# 3. Ключи на полевых транзисторах

Ключ – полупроводниковый прибор, действие которого основано на его включении , переключении и выключении.

Существует несколько схем ключей на полевых транзисторах для:

-аналоговых переключателей

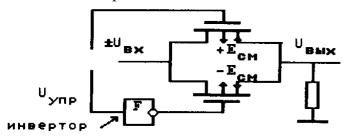


рис. 6.13. Конмплементарпый аналоговый переключатель.

# Принцип работы

Если  $U_{\text{управляющее}}$  находится в состоянии логической еденицы, то транзисторы открыты и следовательно на выходе будет  $U_{\text{ВХОДА}}$  – ключ в открытом состоянии.

Если  $U_{\text{управляющее}}$  находится в состоянии логического нуля, то транзисторы закрыты и следовательно на выходе будет 0 – ключ в закрытом состоянии.

Следует отметить что ключ неинверирующий. -цифровые переключателей

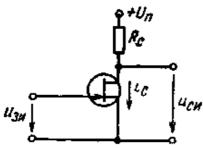


Схема цифрового ключа на полевом транзисторе с р-л-переходом

## Принцип работы

Если  $U_{\rm BXOД}$  в состоянии логической еденицы, то транзистор открыт следовательно  $U_{\rm BЫX}$  равно 0.

Если на входе напряжения нет, то транзистор в закрытом состоянии — напряжение питания пойдет на выход. То есть установится уровень логической единицы. Это инвертирующий ключ.

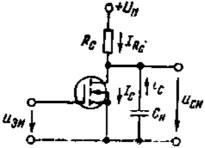
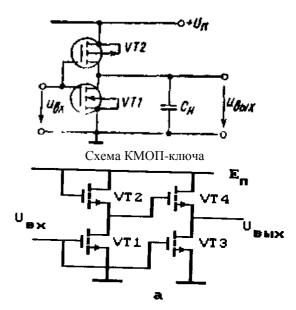


Схема ключа на МДП-трлшисторе с интуиированным каналом В этой цепи конденсатор ограничивает ток стока.



МДП ключ с динамической нагрузкой В отличие от линейных или не линейных элементов динамическая нагрузка принимает два состояния: включено или выключено, то есть  $R_{MAX}$  или  $R_{MIN}$ .

## Особенности ключей на полевых транзисторах:

- полевые транзисторы обладают исключительно малыми входными токами, а, значит, составляющая помехи, обусловленная входными токами (см. выше) будет минимальна;
- ◆ температурный коэффициент кругизны полевого транзистора меньше температурного коэффициента р билолярного транзистора;
- полевые транзисторы имеют принципиальную возможность управления со стороны подложки, что позволяет расширить их функциональные возможности.
- ◆ Возможность смены полярности (статические характеристики расположены в двух квадрантах)
- lacktriangle Недостаток: изменение сопротивления транзистора при изменении  $U_{BX}$
- ◆ Статическое напряжение постоянно, влияет только динамическая составляющая.

