

НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ  
«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ»  
ФАКУЛЬТЕТ ІНФОРМАТИКИ ТА ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ  
КАФЕДРА ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ

**Лабораторна робота №2**  
з дисципліни «Архітектура комп'ютерів»  
на тему: «Синтез блоків мікропрограмного управління»

Виконав:  
студент 2 курсу  
ФІОТ гр. ІО-32  
Попенко Р.Л.

Київ - 2015 р.

Завдання:

аба5а4=010

а4а2=01

а4а2=01

аба5а4=010

Варіант 3223<sub>10</sub>=110010010111<sub>2</sub>

Функція:  $D = A(B+1) + 2C$

Ємність ПМК 32 слова

Примусовий спосіб адресації

Тривалість мікрооперації додавання 3 такти

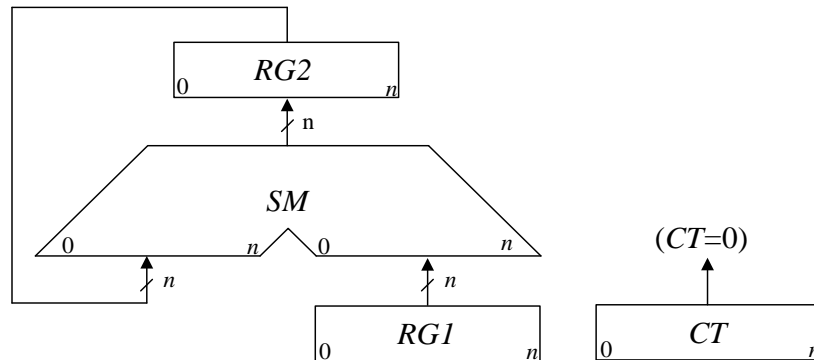


Рис. 1: Операційна схема

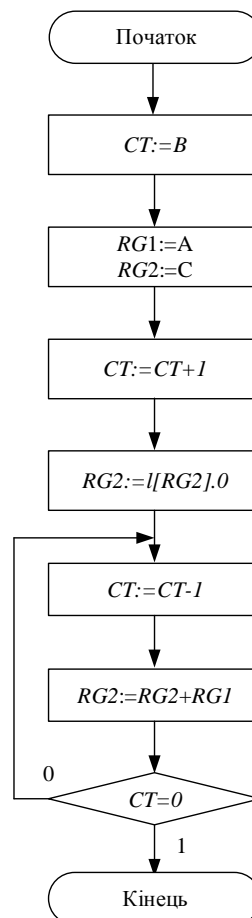
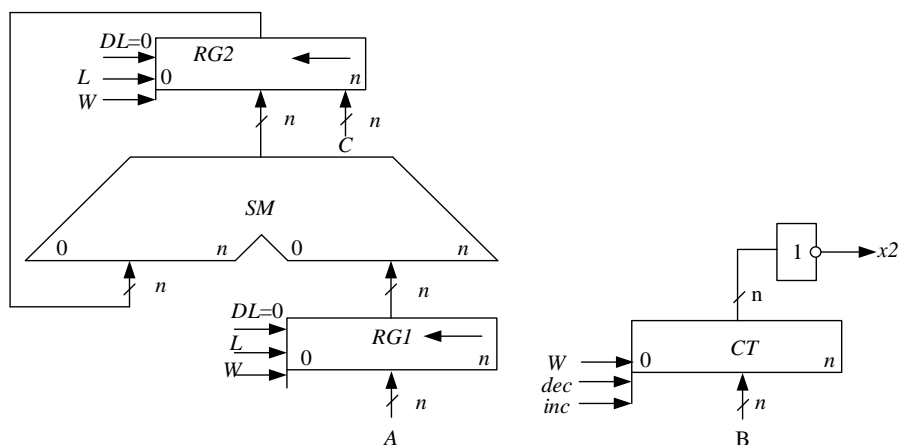


Рис. 2: Функціональний мікроалгоритм



*Таблиця 1. Таблиця управляючих сигналів*

[illegible][illegible]

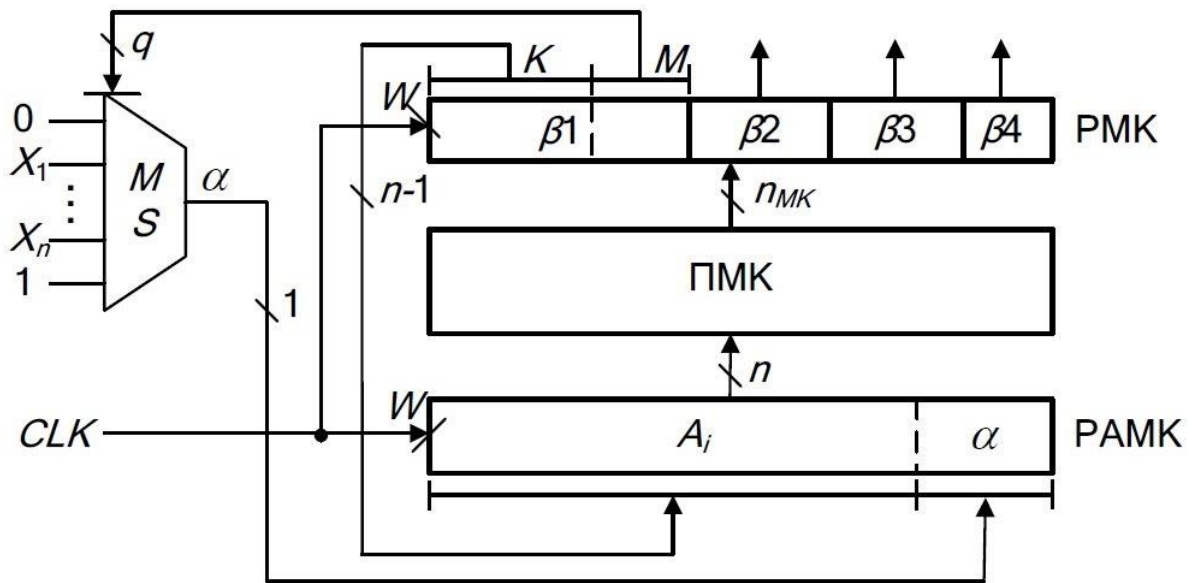


Рис. 4: Структурна схема БМУ з примусовою адресацією

Висновок: У даній лабораторній роботі мною був побудований блок мікропрограмного управління для керування пристроєм, що реалізує функцію згідно з варіантом. В результаті були отримані навички проектування та налагодження подібних пристроїв, а також навички синтезу БМУ.

