

Вероятностные тестирования

Вероятностное тестирование характеризуется тем, что на входы проверяемого устройства подаются случайные или псевдослучайные последовательности.

Одна из возможных схем вероятностного некомпактного тестирования приведена на рис.3.8. Случайные последовательности подаются на входы проверяемого и эталонного устройств, а выходы обоих устройств сравниваются между собой.

При вероятностном компактном тестировании на входы проверяемого устройства подаются случайные тестовые наборы, а результаты тестирования сжимаются одним из способов, приведенных в предыдущем параграфе, и сравниваются с эталонным сжатым результатом (рис.3.9).

Вероятностное компактное тестирование (ВКТ) выполняется за два или три шага в зависимости от проверяемой схемы - комбинационной или с памятью. На первом шаге для схем с памятью, носящем название *инициализации*, на них подается длинная последовательность случайных наборов, цель которой – установка схем в исходное состояние.