Міністерство освіти і науки, молоді та спорту України Національний технічний університет України «Київський політехнічний інститут» Факультет інформатики та обчислювальної техніки Кафедра обчислювальної техніки

Лабораторна робота № 3

Схема з загальною базою та з загальним колектором Бригада №3

Виконав: студент групи IO-32 Попенко Р.Л.

Перевірив: Виноградов Ю. М.

Виконання роботи

$$N = N_{\delta p} = 3$$

$$R_{\kappa} = 100 * (N_{\delta p} + 1) = 100 * (3 + 1) = 400 (O_{M})$$

$$R_{9} = 50 * (INT(N_{6p} / N_{rp} + 2) + 4) = 50 * (INT(2/3 + 2) + 4) = 300 (O_{M})$$

$$R_6 = 1 \text{ (OM)}$$

А=1 В Амплітуда джерела

υ=10 КГц Частота джерела

Схема с общей базой:

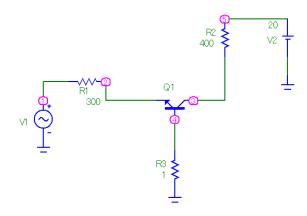
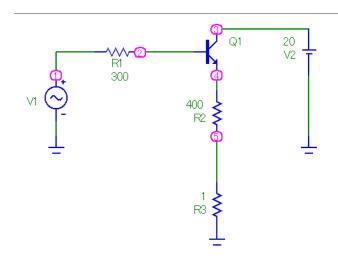


Схема с общим коллектором:



Графики для схеми с общей базой:

$$1)\tilde{\mathbf{I}}_{\mathrm{BX}}(\tilde{\mathbf{U}}_{\mathrm{BX}}) = \mathbf{I}_{\mathrm{9}}(\mathbf{U}_{\mathrm{96}});$$

2)
$$U_{\text{bmx}}(U_{\text{bx}}) = U_{\text{ko}}(U_{\text{oo}});$$

3)
$$I_{BLIX}(I_{BX}) = I_{K}(I_{9});$$

4)
$$I_{BMX}(U_{BMX}) = I_{K}(U_{K\bar{0}});$$

Графики для схеми с общим коллектором:

$$1)I_{\scriptscriptstyle BX}(U_{\scriptscriptstyle BX})=I_{\scriptscriptstyle \vec{0}}(U_{\scriptscriptstyle \vec{0}\vec{9}});$$

2)
$$U_{BMX}(U_{BX}) = U_{9K}(U_{69});$$

3)
$$I_{\text{BMX}}(I_{\text{BX}}) = I_{9}(I_{6});$$

4)
$$I_{\text{вых}}(U_{\text{вых}}) = I_{9}(U_{9K});$$

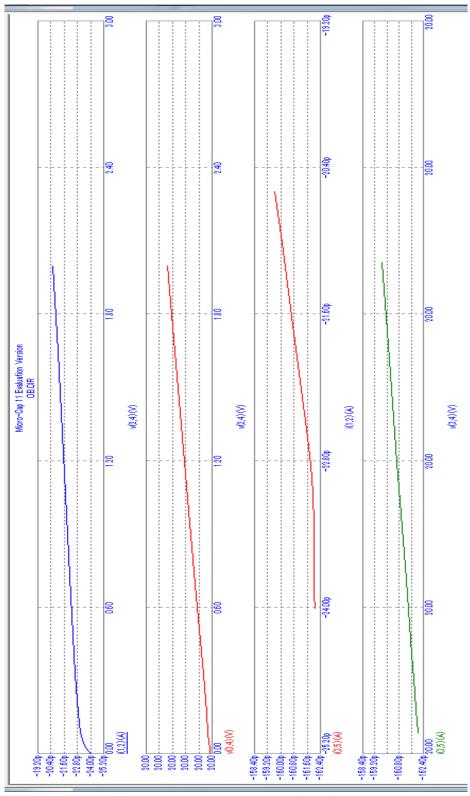


Рис.3.1(ОБ)

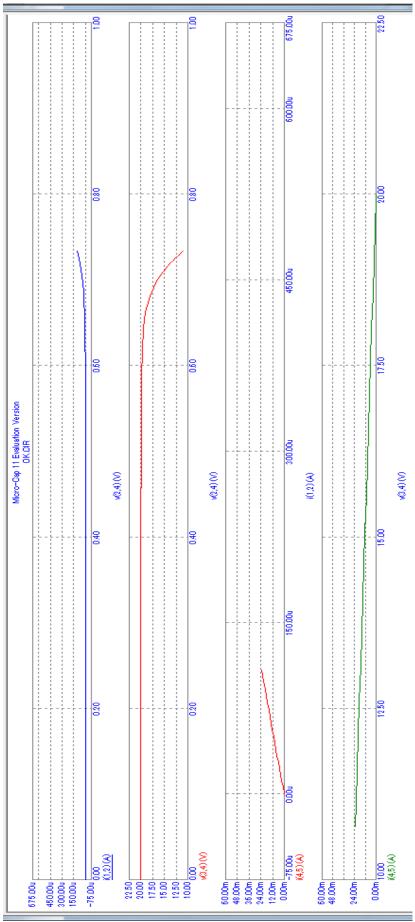


Рис.3.1(ОК)

Висновок:

	Схема з ОБ	Схема з ОК
Коефіцієнт підсилення по напрузі	Великий	Малий
Коефіцієнт підсилення по струму	Малий (менше 1)	Великий
Вихідний опір	Приблизно рівний опору колектора	Малий
Вхідний опір	Пропорційний опору бази	Великий

В схемі з ОБ насичення транзистора в цій схемі можливе тільки при $U_k < U_{\bar{b}}$. В схемі з ОК неможливий режим насичення, оскільки потенціал колектора ніколи не може бути нижчим потенціалу бази; схема має підсилювальні властивості.