

Метод таблиц истинности синтеза тестов.

Для выявления неисправности надо промоделировать схему и сравнить ее с эталоном. $V = \{V_0, V_x\}$. V_0 – модель исправного объекта, $V_x = \{b_1, \dots, b_n\}$ – модели неисправностей. Необходимо промоделировать все b модели и выделить те проверки, которые обнаруживают данную неисправность. Для получения минимального теста используют импликантную матрицу. При тесте комбинационной схемы последовательность подания входных наборов не имеет значения. При тесте последовательностных схем, последовательность должна выстраиваться по последовательности изменений внутренних состояний схемы. Перед поданием тестовой последовательности необходимо установить схему в нужное состояние с помощью установочной последовательности. Установочная посл.+ тестовая = сегмент теста.