Зміст

	<i>IIIYI I</i>	•••••			
2. [1	интез авп	помата			2
	2.1 Not	будова г	графічі	ної схеми алгоритму і розмітка ст	анів
	автомата				
	2.5. Син	ітез коі	м <i>бінаці</i>	ійних схем для функцій збудження	
	тригер	ів та ви	ихідних	с сигналів	
2.6. Побудова схеми автомата в заданому базисі					
3. Синтез комбінаційних схем					
	3.1. Пре	дставли	ення ф	рункції f4 в канонічних формах алге	г <i>б</i> р
	Буля, Ш	<i>Јефферс</i>	, Пірсо	т та Жегалкіна	
	3.2. Bus	эначення	я нале.	жності функції f4 до п'яти передпо	пвних — — — — — — — — — — — — — — — — — — —
	класів				<i>Е</i>
3.3. Мінімізація функції f4					9
3.4. Спільна мінімізація функцій f1, f2, f3					
5. Cr.	исок літв	ератури	<i>l</i>		
		1	1 1		
L		7/2	Дата	IAЛЦ.463626.	.004 /13
	№дпким	ludeic			
	№докум. Омеранцев Серба О.А.	Підпис	дата	Курсова робота	Літ Аркуш Арк 1 1