

## **Системы логического моделирования**

Схемы- это элементы и связи между ними.

Модели структур схем: в зависимости от способа хранения информации на схеме различают

- 1)компилятивные
- 2)интерпретативные

При этом различают 2 способа построения компилятивной модели:

- 1.описание модели выполняется на одном из специализированных языков(например VHDL)
- 2.использование языков высокого уровня, при этом модель строится с учетом синтаксиса и семантики языка.

Первый способ удобнее, но второй – не требует знаний спец. Языков

Интерпретативный- табличное представление структуры схемы; при этом программа использует адреса связей перехода от одного эл-та к другому.Вычисление значение лог. Сигнала на выходе лог элемента сводится к извлечению из списков и их обработки. Преимущество компететивной – больше быстодействие. Недостаток – малая гибкость т.к. при вводе изменений в структуру схемы необ повторная компеляция модели, тогда как для интерпретативной - просто вносим в списке указатели.