НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРА**Ї**НИ

"КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ"
ФАКУЛЬТЕТ ІНФОРМАТИКИ ТА ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ
Кафедра обчислювальної техніки

КУРСОВА РОБОТА

з дисципліні "Комп'ютерна логіка"

Мазан Ян Владиславович Факультет IOT, Група IB-71 Залікова книжка № IB-7109 Допущений до захисту _____

(підпис керівника)

Виконав

Опис альбому

№ рядка	Формат		Позна	ченн	Я	Найменува	<i>ання</i>	Кількість	Прим ітка
1						Документація	загальна		
2									
3						розроблена	заново		
4									
5	A4	IA/	7Ц.007	109.00	01 DA	Курсова ра	οδοπα	1	
6						Опис аль	бому		
7							_		
8	A4	IA/	7Ц.007	109.00	02 T3	Курсова ра	οδοπα	5	
9						Технічне за	вдання		
10									
11	A2	IA	ЛЦ.007	109.0	03 E2	Керуючий ав	Втомат	1	
12						Схема елекі	прична		
13						функціона	льна		
14									
15	A4	IA/	7Ц.007	109.00	04 ПЗ	Курсова ра	οδοπα	20	
16						Пояснювальна	записка		
17									
18									
19									
20									
21									
22									
23									
24									
25									
26									
						IAЛЦ.00710	9 ∩∩1		•
Зм. Арк	_	докум.	Підпис	Дата		171714.00710			
Розроб. Перевір.		ний О.О ний О.С			V	208a 525a==	Лит. Арі 1	Κ	Аркушів 1
Реценз.	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	.,30 0.0				осова робота пис альбому		<u> </u>	·
Н. Контр. Затв.	Жабі	н В.І			UI	ide anboorig	НТУУ «Н	\111» (<i>Ι</i> ΟΙ

Технічне завдання

3міст

1.	Bcmyn	2
	Призначення розроблюваного об'Єкта	
	Вхідні дані для розробки	
	Склад пристроїв	
5.	Етапи і терміни проектування	4
6.	Перелік текстової і графічної докиментації	5

					IAЛЦ. 007109.002 T3			
Зм.	Арк	№ докум.	Підпис	Дата				
Розра	об.	Мазан Я. В.			ν	Лит.	Арк	Аркушів
Перев	зір.				Κυρсова роδοта		1	20
Рецен	<i>1</i> 3.				Технічне завдання	,,,,	W 1701	- AIOT
Н. Ко	нтр.							» ФІОТ
Затв.		Жабін В.І				l '	Група II	5-/1

1. Bcmyn

У даній курсовій роботі необхідно виконати синтез автомата і комбінаційних схем. Розробка виконується на підставі Технічного завдання ІАЛЦ.001709.004 ТЗ.

2. Призначення розроблювального об'Єкта

У курсовій роботі необхідно виконати синтез автомата Мілі. Керуючий автомат – електрична схема, що виконує відображення вхідного сигналу у вихідний по заданому алгоритму. Практичне застосування даного автомата можливе в області обчислювальної техніки, для керування сигналами в пристроях.

3. Вихідні дані для розробки

Номер залікової книжки – 7109 = 11011110001012. h_9 = 1; h_8 = 1; h_7 = 1; h_6 = 0; h_5 = 0; h_4 = 0; h_3 = 1; h_2 = 0; h_1 = 1;

Табляця істинності:

X 4	X 3	X 2	X 1	f ₁	f ₂	f ₃	f4
0	0	0	0	1	1	1	0
0	0	0	1	1	1	0	1
0	0	1	0	1	1	1	1
0	0	1	1	0	0	0	0
0	1	0	0	1	0	1	0
0	1	0	1	0	0	0	0
0	1	1	0	1	ı	-	0
0	1	1	1	ı	ı	1	0
1	0	0	0	1	0	1	1
1	0	0	1	0	0	1	1
1	0	1	0	0	0	1	1
1	0	1	1	1	0	0	0

Зм.	Арк.	№ документа	Підпис	Дата

	1	1	0	0	1	-	1	1
	1	1	0	1	0	0	0	1
Γ	1	1	1	0	1	0	0	1
	1	1	1	1	1	1	1	1

Синтез цифрового автомата з пам'яттю:

h ₈	h ₄	h ₂	Порядок з'Єднання фрагментів		
1	0	0	3, 1, 4		
h ₈	h ₇	h₃	Послідовність логічних умов		
1	1	1	$\overline{x_1}, \overline{x_2}, \overline{x_1}$		
h ₉	h4	h₁	Послідовність вихідних сигналів		
1	0 1		0 1		$y_1, y_3, y_2, y_4, y_2, y_1$
h ₆	h ₂		h2 Сигнал, тривалістю 2t		Сигнал, тривалістю 2†
0	C	y_1			
h ₉	h	4	Tun mpuzepiß		
1	C)	JK		
	h ₁		Tun автомата		
	1		Мура		
hз	h ₂ h ₁		Логічні елементи		
1	0	1	2I-HE, 4A60		

Необхідно виконати сумісну мінімізацію функцій f_1 , f_2 , f_3 . Отримати операторні представлення для реалізації системи функцій на програмувальних логічних матрицях.

Функцію f_4 необхідно представити в канонічних формах алгебри Буля, Жегалкіна, Пірса та Шефера. Визначити належність даної функції до п'яти передповних класів. Виконати мінімізацію функції методами:

- невизначених коефіціЄнтів;
- Квайна (Квайна-Мак-Класкі);

					IA ALL 007400 002 T2	Арк.
					IAЛЦ.007109.002 T3	_
Зм.	Арк.	№ документа	Підпис	Дата		3

- діаграм Вейча.

склад пристроїв, в якому приводиться перелік основних складових частин проектованого пристрою;

4. Склад пристроїв

Керуючий автомат

Керуючий автомат складається з комбінаційної схеми і пам'яті на тригерах. Тип тригерів і елементний базис задані в технічному завданні

Програмувальна логічна матриця

ПЛМ складається із двох (кон'юктивної і диз'юнктивної) матриць, де виходи першої приєднуються на входи другої і дозволяють реалізувати комбінаційні схеми в базисі {I/ABO, I/ABO-HE}.

5. Етапи і терміни проектування

- 1 Синтез автомата
 - 1) Побудова графічної схеми алгоритму;
 - 2) Розмітка станів автомата;
 - 3) Побудова графу автомата;
 - 4) Побудова таблиці переходів;
 - 5) Побудова структурної таблиці автомата;
- 6) Синтез комбінаційних схем для функцій збудження тригерів та вихідних сигналів;
 - 7) Побудова схеми автомата в заданому базисі;
 - 2. Синтез комбінаційних схем
- 1) Представлення функції f4 в канонічних формах алгебр Буля, Шефера, Пірса та Жегалкіна;

						Арк.
		 			IAЛЦ.007109.002 ТЗ	
					ΙΑ/ΙЦ.00/109.002 13	
-				_		1
Зм.	Арк.	№ документа	Підпис	Дата		4

- 2) Визначення належності функції f4 до п'яти передповних класів;
 - 3) Мінімізація функції f4;
 - 4) Спільна мінімізація функцій f1, f2, f3;
 - 5) Одержання операторних форм для реалізації на ПЛМ.
- 6. Перелік текстової і графічної документації
 - 1. Титульний лист
 - 2. Аркуш з написом «Опис альбому»
 - 3. Опис альбому
 - 4. Аркуш з написом «Технічне завдання»
 - 5. Технічне завдання
 - 6. Аркуш з написом «Схема електрична функціональна»
 - 7. Керуючий автомат. Схема електрична функціональна
 - 8.Аркуш з написом «Пояснювальна записка»
 - 9.Пояснювальна записка

Зм.	Арк.	№ документа	Підпис	Дата

Керуючий автомат. Схема електрична функціональна

Пояснювальна записка

Зміст

1. Bci	nyn			······································	2
2. Cu	нтез автома	ma		······································	2
2.	2 Побудова г	рафа ав	томап	na	2
2.	3 Складання	структу	рної п	паблиці автомата	3
2.4	4 Мінімізація	функцій	жбудж	кення тригерів та вихідних сиг	налів4
3. Cu	нтез комбіна	ційних с	хем		8
3.1	I Bcmyn				8
3.2	2 Представле	ння f ₄ в	канон	нічних формах різних алгебр	8
	3.2.1 Предста	влення ф	рункцi	ії $f_{\scriptscriptstyle 4}$ в канонічній формі алге δ ри	Буля8
	3.2.2 Предста	влення (функц	ії $f_{\scriptscriptstyle 4}$ в канонічній формі алгебри	ı Шефера8
	3.2.3 Предста	влення о	функц	ії $f_{\scriptscriptstyle 4}$ в канонічній формі алгебри	ı Пірса8
	3.2.4 Предсто	ıвлення ·	функц	.iÏ ƒ₄ в канонічній формі алгебрю	J Жегалкіна9
	3.2.5 Визначе	ння нале	эжносг	пі функці ї ƒ ₄ до п'яти чудових	класів10
3.3	3. Мінімізація	функції	f 4		10
	3.3.1. Memod (Зіаграм Е	Зейча.		10
	3.3.2. Memod (невизнач	іених	коефіціЄнтів	10
	3.3.3. Memod	Квайна -	- Мак-	-Класкі	11
3.4	4 Спільна міні	імізація (Финкц	iū ƒ₁, ƒ₂, ƒ₃	12
				ункцій методом Квайна-Мак-Клю	
				ункцій у операторних представ	
реалі	зації на П/ІМ				16
3.5	5 Реалізація 1	f ₁ , f ₂ , f ₃ 1	на ПЛІ	M	16
4.Buc	новок				20
5. Cn	исок викорис	таної ліг	nepam	ури	20
				IAЛЦ. 00710	9.002 T3
Зм. Арк	№ докум.	Підпис	Дата	1	<u>п</u> Г. Г.
Розроб. Перевір.	Мазан Я. В.	1		Κурсова робота	Лит. Арк Аркушів 1 20
Реценз.				Пояснювальна записка	НТУУ «КПІ» ФІОТ
Н. Контр. Ватв.	Жабін В.І				Група ІВ-71

1. Bcmyn

Курсова робота виконана за номером технічного завдання 7109 (101111000101 $_2$) і складається з двох частин: синтез автомата та синтез комбінаційних схем.

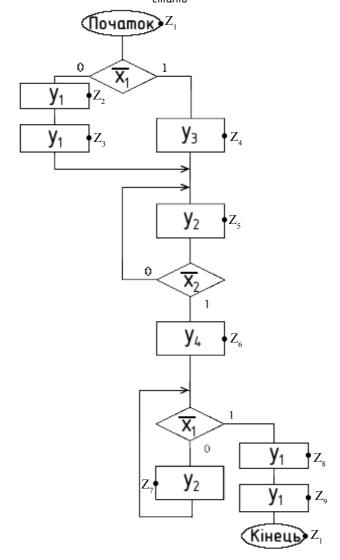
Вихідними даними при синтезі автомата € заданий алгоритм, тип тригера та елементна база. Вихідними даними при синтезі комбінаційних схем € таблиця істиності та елементна база.

2. Синтез автомата

2.1. Побудова графа автомата

За графічною схемою алгоритму виконаємо розмітку станів циклічного автомата, врахувавши сигнал, тривалістю 2t.

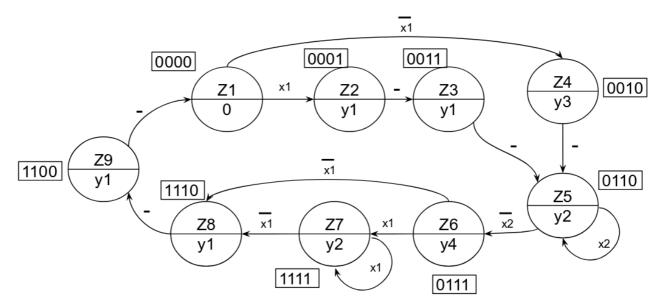
Рисунок 2.1. ГСА циклічного автомата із розміткою станів



Зм.	Арк.	№ документа	Підпис	Дата

Згідно з графічною схемою автомата побуду€мо його граф та викона€мо розмітку станів

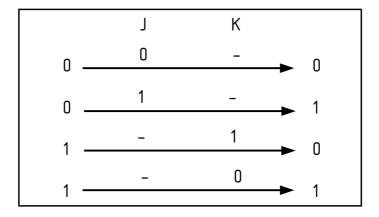
Рисунок 2.2. Граф автомата



2.2. Складання структурної таблиці автомата

Для синтезу логічної схеми автомата необхідно виконати синтез функцій збудження тригерів та вихідних функцій автомата. Кількість станів автомата дорівню \in 9, тоді кількість тригерів знайдемо за формулою $K>= \lceil \log_2 N \rceil \rceil \log_2 9 \rceil >= 4$, звідки K=4. Так як для побудови даного автомата необхідно використовувати JK-тригери, запишемо таблицю переходів цього типу тригерів

Рисунок 2.3. Таблиця переходів ЈК тригера



Побуду∈мо структурну таблицю на основі графі автомата

				·
Зм.	Арк.	№ документа	Підпис	Дата

Таблиця 2.1. Структурна таблиця автомата Мура

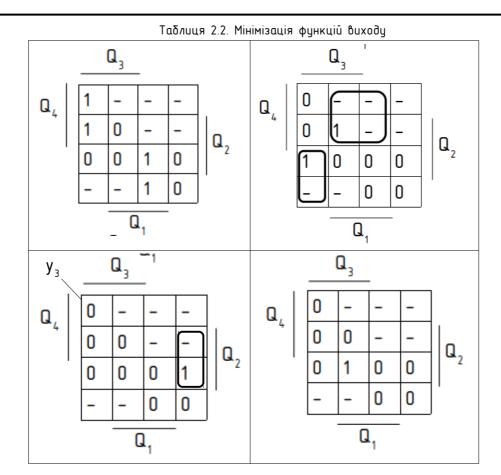
Перехід	Ko∂ ∏C Z [†]				Koð C	Π Z [†] +	1		Логічні Керуючі Функції збу умови сигнали тригер			_	⊇ння					
	Q ₄ [†]	Q ₃ ^t	Q_2^{\dagger}	Q ₁ [†]	Q 4 ^{†+1}	Q4 ^{†+1}	Q 4 ^{†+1}	Q4 ^{†+1}	X ₁	X ₂	y ₁	y ₂	y ₃	y 4	J ₄ K ₄	J ₃ K ₃	J_2K_2	J ₁ K ₁
$Z_1 - Z_2$	0	0	0	0	0	0	0	1	1	_	0	0	0	0	0-	0-	0-	1–
$Z_2 - Z_3$	0	0	0	1	0	0	1	1	-	-	1	0	0	0	0-	0-	1–	-0
$Z_3 - Z_5$	0	0	1	1	0	1	1	0	-	-	1	0	0	0	0-	1–	-0	-1
$Z_1 - Z_4$	0	0	0	0	0	0	1	0	0	_	0	0	0	0	0-	0-	1-	0-
$Z_4 - Z_5$	0	0	1	0	0	1	1	0	-	-	0	0	1	0	0-	1–	-0	0-
$Z_5 - Z_5$	0	1	1	0	0	1	1	0	-	1	0	1	0	0	0-	-0	-0	0-
$Z_5 - Z_6$	0	1	1	0	0	1	1	1	-	0	0	1	0	0	0-	-0	-0	1–
Z ₆ - Z ₇	0	1	1	1	1	1	1	1	1	_	0	0	0	1	1–	-0	-0	-0
$Z_7 - Z_7$	1	1	1	1	1	1	1	1	1	_	0	1	0	0	-0	-0	0-	-0
$Z_7 - Z_8$	1	1	1	1	1	1	1	0	0	_	0	1	0	0	-0	-0	-0	-1
Z ₆ - Z ₈	0	1	1	1	1	1	1	0	0	-	0	0	0	1	1–	-0	-0	-0
Z ₈ - Z ₉	1	1	1	0	1	1	0	0	-	-	1	0	0	0	-0	-0	-1	0-
$Z_9 - Z_1$	1	1	0	0	0	0	0	0	-	_	1	0	0	0	-1	-1	0-	0-

2.3. Мінімізація функцій збудження тригерів та вихідних сигналів

На основі структурної таблиці автомата виконаємо синтез комбінаційних схем для вихідних сигналів і функцій збудження тригерів. Так як ми маємо синтезувати автомат Мура, то аргументами функцій збудження тригерів будуть коди станів автомата та вхідні сигнали, а аргементами функцій вихідних сигналів будуть лише коди станів автомата. Виконаємо мінімізацію вищевказаних функцій методом діаграм Вейча.

Виконаємо мінімізацію функцій виходу.

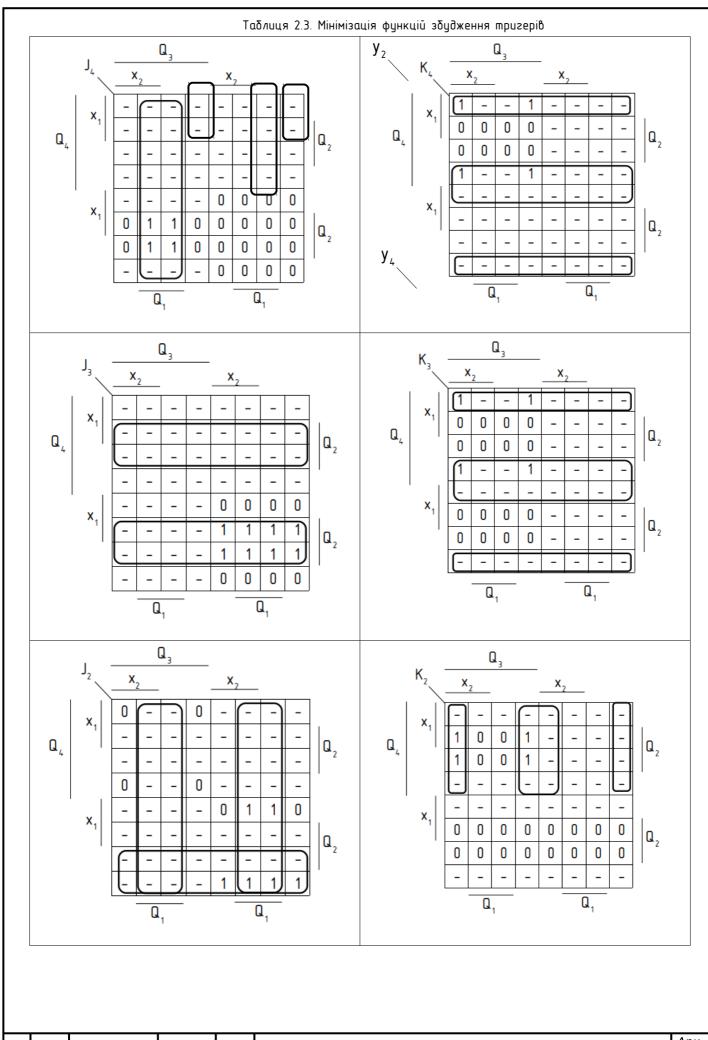
				·
Зм.	Арк.	№ документа	Підпис	Дата



$$\begin{split} y_1 &= Q_4 \overline{Q_1} \vee \overline{Q_3} Q_1 = \overline{\overline{Q_4}} \overline{\overline{Q_1}} \vee \overline{\overline{\overline{Q_3}}} \overline{Q_1} \,; \\ y_2 &= Q_4 Q_1 \vee \overline{Q_4} Q_3 \overline{Q_1} = \overline{\overline{Q_4}} \overline{Q_1} \vee \overline{\overline{Q_4}} \overline{Q_3} \overline{Q_1} \,; \\ y_3 &= \overline{Q_3} Q_2 \overline{Q_1} = \overline{\overline{Q_3}} \overline{Q_2} \overline{Q_1} \,; \\ y_4 &= \overline{Q_4} Q_3 Q_1 = \overline{Q_4} \overline{Q_3} Q_1 \,. \end{split}$$

Виконаємо мінімізацію функцій збудження тригерів

Зм.	Арк.	№ документа	Підпис	Дата



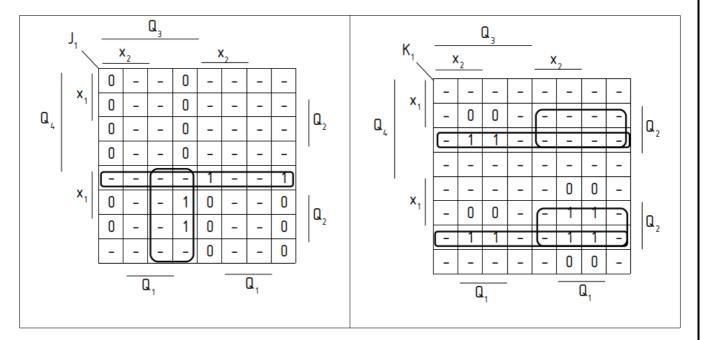
Арк. № документа

Підпис

Дата

ІАЛЦ.007109.004 ПЗ

Арк.



$$\begin{split} J_4 &= Q_3 Q_1 = \overline{\overline{Q_3}Q_1}\,;\\ K_4 &= \overline{Q_2}\,;\\ J_3 &= Q_2\,;\\ K_3 &= \overline{Q_2}\,;\\ J_2 &= \overline{Q_4}\,\overline{x_1} \vee Q_1 = \overline{\overline{Q_4}}\,\overline{x_1} \vee Q_1\,;\\ K_2 &= Q_4 Q_1 = Q_4 Q_1\,;\\ J_1 &= \overline{Q_4}\,\overline{Q_2}x_1 \vee \overline{Q_4}Q_3\overline{x_2} = \overline{\overline{Q_4}}\,\overline{\overline{Q_2}x_1} \vee \overline{\overline{Q_4}Q_3\overline{x_2}}\,;\\ K_1 &= Q_2\overline{x_1} \vee \overline{Q_3}Q_2 = \overline{\overline{Q_2}\overline{x_1}} \vee \overline{\overline{Q_3}Q_2}\,. \end{split}$$

Після мінімізації функція була подана в заданому базисі.

Даних достатьо для побудови комбінаційних схем функцій збудження тригерів та функцій вихідних сигналів, таким чином, і загальної схеми керуючого автомата. Автомат будуємо на ЈК-тригерах. ВІн є синхронним, так як його роботу синхронізує генератор, а ЈК-тригер є керований перепадом сигналу.

Схема даного автомату виконана згідно з Єдиною системою конструкторської документації (ЄСКД) і наведена у документі «Керуючий автомат. Схема електрична функціональна ІАЛЦ.007109.003 Е2».

Зм.	Арк.	№ документа	Підпис	Дата

3.Синтез комбінаційних схем

3.1 Bcmyn

На основі Технічного завдання «ІАЛЦ.007109.004 ТЗ» викону€мо синтез комбінаційних схем.

Умова курсової роботи вимага ϵ представлення функції f_4 в канонічних формах алгебри Буля, Жегалкіна, Пірса і Шефера.

- 3.2. Представлення f_4 в канонічних формах різних алгебр
- 3.2.1. Представлення функції f_4 в канонічній формі алгебри Буля

Алгебра Буля

$$\begin{split} f_4 &= \overline{x_4} \ \overline{x_3} \ \overline{x_2} \ x_1 \vee \overline{x_4} \ \overline{x_3} x_2 \overline{x_1} \vee x_4 \overline{x_3} \ \overline{x_2} \ \overline{x_1} \vee x_4 \overline{x_3} \ \overline{x_2} x_1 \vee x_4 \overline{x_3} x_2 \overline{x_1} \vee x_4 x_3 \overline{x_2} \ \overline{x_1} \vee x_4 x_3 \overline{x_2} x_1 \vee x_4 \overline{x_3} x_2 \vee x_1 \vee x_4 \vee x_3 \vee x_2 \vee x_1 \vee x_4 \vee x_4$$

3.2.2. Представлення функції f_4 в канонічній формі алгебри Шефера

Алгебра Шефера

$$f_{4} = (\overline{x_{4}}/\overline{x_{3}}/\overline{x_{2}}/x_{1})/(\overline{x_{4}}/\overline{x_{3}}/x_{2}/\overline{x_{1}})/(x_{4}/\overline{x_{3}}/\overline{x_{2}}/\overline{x_{1}})/(x_{4}/\overline{x_{3}}/\overline{x_{2}}/\overline{x_{1}})/(x_{4}/\overline{x_{3}}/\overline{x_{2}}/\overline{x_{1}})/(x_{4}\overline{x_{3}}\overline{x_{2}}\overline{x_{1}})/(x_{4}x_{3}\overline{x_{2}}\overline{x_{1}})/(x_{4}x_{3}/\overline{x_{2}}/\overline{x_{1}})/(x$$

Перетворення в канонічну форму алгебри Шефера:

$$f_{4} = \overline{x_{4}} \, \overline{x_{3}} \, \overline{x_{2}} \, x_{1} \vee \overline{x_{4}} \, \overline{x_{3}} x_{2} \overline{x_{1}} \vee x_{4} \overline{x_{3}} \, \overline{x_{2}} \, \overline{x_{1}} \vee x_{4} \overline{x_{3}} \, \overline{x_{2}} x_{1} \vee x_{4} \overline{x_{3}} \, \overline{x_{2}} \, \overline{x_{1}} \vee x_{4} \, \overline{x_{3}$$

3.2.3. Представлення функці \ddot{i} f_4 в канонічній формі алгебри Пірса:

Алгебра Пірса

					IA ALL 007400 00 / E2	Арк.
					<i>IAЛЦ.007109.004 ПЗ</i>	
Зм	. Арк.	№ документа	Підпис	Дата		ğ

$$\begin{split} f_4 &= \left(x_4 \downarrow x_3 \downarrow x_2 \downarrow x_1 \right) \downarrow \left(x_4 \downarrow x_3 \downarrow \overline{x_2} \downarrow \overline{x_1} \right) \downarrow \left(x_4 \downarrow \overline{x_3} \downarrow x_2 \downarrow x_1 \right) \downarrow \left(x_4 \downarrow \overline{x_3} \downarrow x_2 \downarrow \overline{x_1} \right) \downarrow \\ \downarrow \left(x_4 \downarrow \overline{x_3} \downarrow \overline{x_2} \downarrow x_1 \right) \downarrow \left(x_4 \downarrow \overline{x_3} \downarrow \overline{x_2} \downarrow \overline{x_1} \right) \downarrow \left(\overline{x_4} \downarrow x_3 \downarrow \overline{x_2} \downarrow \overline{x_1} \right) \end{split}$$

Перетворення в канонічну форму алгебри Пірса:

$$f_{4} = (x_{4} \lor x_{3} \lor x_{2} \lor x_{1}) (x_{4} \lor x_{3} \lor \overline{x_{2}} \lor \overline{x_{1}}) (x_{4} \lor \overline{x_{3}} \lor x_{2} \lor x_{1}) (x_{4} \lor \overline{x_{3}} \lor x_{2} \lor \overline{x_{1}}) (x_{4} \lor \overline{x_{3}} \lor \overline{x_{2}} \lor x_{1}) \cdot \underbrace{(x_{4} \lor \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}) (\overline{x_{4}} \lor x_{3} \lor \overline{x_{2}} \lor \overline{x_{1}}) = \overline{(x_{4} \lor x_{3} \lor x_{2} \lor x_{1}) \lor \overline{(x_{4} \lor x_{3} \lor \overline{x_{2}} \lor \overline{x_{1}})} \lor \overline{(x_{4} \lor \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}})} \lor \overline{(x_{4} \lor \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}) \lor \overline{(x_{4} \lor \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}})} \lor \overline{(x_{4} \lor \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}})} = \left(x_{4} \downarrow x_{3} \downarrow x_{2} \downarrow x_{1}\right) \downarrow \underbrace{\left(x_{4} \downarrow x_{3} \downarrow \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \underbrace{\left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \underbrace{\left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \underbrace{\left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) \downarrow \underbrace{\left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}\right) }\underbrace{\left(x_{4} \downarrow \overline{x_{3}} \lor \overline{x_{2}}$$

3.2.4. Представлення функції f_4 в канонічній формі алгебри Жегалкіна:

Алгебра Жегалкіна

$$f_4 = x_2 x_1 \oplus x_3 x_1 \oplus x_3 x_2 \oplus x_2 \oplus x_4 x_3 x_1 \oplus x_4 x_1 \oplus x_4 x_2 x_1 \oplus x_4 x_2$$

Перетворення в канонічну форму алгебри Жегалкіна:

$$\begin{split} f_4 &= \overline{x_4} \, \overline{x_3} \, \overline{x_2} \, x_1 \vee \overline{x_4} \, \overline{x_3} x_2 \overline{x_1} \vee x_4 \overline{x_3} \, \overline{x_2} \, \overline{x_1} \vee x_4 \overline{x_3} \, \overline{x_2} x_1 \vee x_4 \overline{x_3} x_2 \overline{x_1} \vee x_4 x_3 \overline{x_2} \, \overline{x_1} \vee x_4 x_3 \overline{x_2} x_1 \vee x_4 x_3 x_2 x_1 = (x_4 \oplus 1) \, (x_3 \oplus 1) \, (x_2 \oplus 1) \, x_1 \vee (x_4 \oplus 1) \, (x_3 \oplus 1) \, x_2 \, (x_1 \oplus 1) \vee x_4 \times (x_3 \oplus 1) \, (x_2 \oplus 1) \, x_1 \vee x_4 \, x_3 x_2 \, (x_1 \oplus 1) \vee x_4 x_3 x_2 x_1 = (x_4 \oplus 1) \, (x_3 \oplus 1) \, (x_2 \oplus 1) \, (x_2 \oplus 1) \vee x_4 \times (x_3 \oplus 1) \, (x_2 \oplus 1) \, (x_3 \oplus 1) \, (x$$

Перетворення конституент у формі до конституент першого рангу:

$$(x_{4} \oplus 1)(x_{3} \oplus 1)(x_{2} \oplus 1)x_{1} = (x_{4}x_{3} \oplus x_{4} \cdot 1 \oplus x_{3} \cdot 1 \oplus 1)(x_{2}x_{1} \oplus x_{1} \cdot 1) = (x_{4}x_{3} \oplus x_{4} \oplus x_{3} \oplus 1) \cdot (x_{2}x_{1} \oplus x_{1}) = (x_{4}x_{3} \oplus x_{4} \oplus x_{3} \oplus x_{4} \oplus x_{3} \oplus 1) \cdot (x_{2}x_{1} \oplus x_{1}) = (x_{4}x_{3} \oplus x_{4} \oplus x_{4} \oplus x_{3} \oplus x_{4} \oplus x_{4}$$

$$(x_4 \oplus 1)(x_3 \oplus 1)x_2(x_1 \oplus 1) = ((x_4 \oplus 1)(x_3 \oplus 1))(x_2(x_1 \oplus 1)) = (x_4x_3 \oplus x_4 \oplus x_3 \oplus 1)(x_2x_1 \oplus x_2) = x_4x_3x_2x_1 \oplus x_4x_3x_2 \oplus x_4x_2x_1 \oplus x_4x_2 \oplus x_3x_2x_1 \oplus x_3x_2 \oplus x_2$$

$$\begin{array}{l} x_{4}\left(x_{3}\oplus1\right)\left(x_{2}\oplus1\right)\left(x_{1}\oplus1\right)=\left(x_{4}x_{3}\oplus x_{4}\right)\left(x_{2}x_{1}\oplus x_{2}\oplus x_{1}\oplus1\right)=x_{4}x_{3}x_{2}x_{1}\oplus x_{4}x_{3}x_{2}\oplus x_{4}x_{3}x_{1}\oplus1 \\ \oplus\ x_{4}x_{3}\oplus\ x_{4}x_{2}x_{1}\oplus\ x_{4}x_{2}\oplus\ x_{4}x_{1}\oplus\ x_{1}\end{array}$$

$$x_4 \, (x_3 \oplus 1) \, (x_2 \oplus 1) \, x_1 = (x_4 x_3 \oplus x_4) \, (x_2 x_1 \oplus x_1) = x_4 x_3 x_2 x_1 \oplus x_4 x_3 x_1 \oplus x_4 x_2 x_1 \oplus x_4 x_1$$

$$x_4 \, (x_3 \oplus 1) \, x_2 \, (x_1 \oplus 1) = (x_4 x_3 \oplus x_4) \, (x_2 x_1 \oplus x_2) = x_4 x_3 x_2 x_1 \oplus x_4 x_3 x_2 \oplus x_4 x_2 x_1 \oplus x_4 x_2$$

$$\begin{array}{l} x_{4}x_{3}\left(x_{2}\oplus1\right)\left(x_{1}\oplus1\right)=\left(x_{4}\left(x_{2}\oplus1\right)\right)\left(x_{3}\left(x_{1}\oplus1\right)\right)=\left(x_{4}x_{2}\oplus x_{4}\right)\left(x_{3}x_{1}\oplus x_{3}\right)=x_{4}x_{3}x_{2}x_{1}\oplus2x_{2}+x_{3}x_{2}\otimes2x_{3}\otimes2x_{4}\otimes2x_{5}\otimes$$

$$x_4 x_3 (x_2 \oplus 1) x_1 = x_4 x_3 (x_2 x_1 \oplus x_1) = x_4 x_3 x_2 x_1 \oplus x_4 x_3 x_1$$

					IA ALL 007400 00 / E2	Арк.
					<i>IA/IЦ.007109.004 ПЗ</i>	
Зм.	Арк.	№ документа	Підпис	Дата		9

Підстановка отриманих конституент у форму:

 $f_4 = \underbrace{x_4 x_3 x_2 x_1} \oplus \underbrace{x_4 x_2 x_1} \oplus \underbrace{x_3 x_2 x_1} \oplus \underbrace{x_2 x_1} \oplus \underbrace{x_4 x_3 x_1} \oplus \underbrace{x_4 x_1} \oplus \underbrace{x_3 x_1} \oplus \underbrace{x_4 x_3 x_2} \oplus \underbrace{x_4 x_3 x_2 x_1} \oplus$

Після скорочення:

$$f_4 = x_2 x_1 \oplus x_3 x_1 \oplus x_3 x_2 \oplus x_2 \oplus x_4 x_3 x_1 \oplus x_4 x_1 \oplus x_4 x_2 x_1 \oplus x_4 x_2$$

- 3.2.5 Належність f_4 до n'яти чудових класів:
 - 1. f₄(0000)=0 f₄ зберіга€ нцль;
 - 2. f₄(1111)=1 f₄ зберіга€ одиницю;
 - 3. f₄(0001)=f4(1110) f₄ не € самодвоїстою:
 - 4. $f_4(0010)=1$, $f_4(0011)=0$ f_4 не ϵ монотонною:
- 3.3. Мінімізація функції f4

Виконаємо мінімізацію функції методом Вейча. Графічні методи призначені для ручної мінімізації. Наочність даного методу зберігається за невеликої кількості аргументів. Кожна клітинка відповідає конституенті. Прямокутник, що містить клітинок, відповідає імпліканті. Прямокутник максимального розміру відповідає простій імпліканті.

3.3.1. Метод діаграм Вейча:

$$f_{4\mathrm{MJIH}\Phi} = x_4 x_3 \vee \overline{x_3} \ \overline{x_2} x_1 \vee x_4 \overline{x_1} \vee \overline{x_3} x_2 \overline{x_1}$$

3.3.2. Метод невизначених коефіцієнтів

					IA AII 007100 007 - E2	Арк.
					IA/IЦ.007109.004 ПЗ	10
Зм.	Арк.	№ документа	Підпис	Дата		ΊŪ

					•	Ταδлυυ	ιя 3.2.	Ταδηι	іця не	визначен	них коеф	іці€нтів			
X,	X ₃	X ₂	X ₁	X ₄ X ₃	X ₄ X ₂	X ₄ X ₁	X ₃ X ₂	X ₃ X ₁	X ₂ X ₁	X ₄ X ₃ X ₂	X ₄ X ₃ X ₁	X ₄ X ₂ X ₁	X ₃ X ₂ X ₁	X ₄ X ₃ X ₂ X ₁	Y
0	0	0	0	00	00	00	00	00	00	000	000	000	000	0000	0
0	0	0	+	-00-	-00	-01-	-00-	-01	-01-	000	001	001			1
0	0	4	-0 -	-00-	-01-	-00-	-01 -	-00-	-10	001	000	010	(C)	11	1
0	0	1	1	00	01	01	01	01	11	001	001	011	011	0011	0
0	1	0	0	01	00	00	10	10	00	010	010	000	100	0100	0
0	1	0	1	01	00	01	10	11	01	010	011	001	101	0101	0
0	1	1	0	-01	-01	00	-11	10	10	011	010	010	110	0110	0
0	1	-1	1	01	01	01	11	11	11	011	011	011	111	0111_	0
1	+	0	0	10	1	1	-00 -	-00-	-00-	1	1	(H)	000		1
4	0	0	4	-10-	1	-11-	-00-	-01 -	-01	100	101	\oplus		(10)	1
1	+	1	0	-10-	-11-	110	-01-	-00-	-10	101	100	⊕	(E)	11	1
1	0	1	1	10	11	11	01	01	11	101	101	111	011	1011	0
4	4	0	0		\oplus	110	-10 -	-10	-00-	4	110	⊕	100	1100	1
4	4	0	4		\oplus	11	-10 -	-11-	-01 -	411	411	(E)	101	1100	1
4	4	4	0	(11)	-11	110	-11	-10-	10	411	(110)	110	110	1110	1
4	+	4	1	(11)	-11-	-11-	-11	-11-	-11	(111)	(111)	-111	111	(111)	1

Ядро: $\{x_4x_3; \overline{x_3}\ \overline{x_2}x_1; \overline{x_3}x_2\overline{x_1}\}$

Вибираємо імпліканту $x_4\overline{x_1}$ у якості способу покриття набору 1000 $f_{4{\rm MДH\Phi}}=x_4x_3\vee\overline{x_3}\ \overline{x_2}x_1\vee x_4\overline{x_1}\vee\overline{x_3}x_2\overline{x_1}$

3.3.3. Метод Квайна – Мак-Класкі

Виконаємо мінімізацію f4 методом Квайна-МакКласкі:

Таблиця З.З. Склеювання і поглинання термів

K_0	K ₁	K ₂	Z
0001	X001	1X0X	X001
0010	X010	1XX0	X010
1000	1X00	11XX	1X0X
1001	1X01	11XX	1XX0
1010	1X10		11XX
1100	11X0		
1101	11X1		
1110	111X		
1111	110X		

Зм.	Арк.	№ документа	Підпис	Дата

Буду€мо таблицю покриття функції f₄

Таблиця 3.4. Таблиця покриття

Конституенти→ Імпліканти↓	0001	0010	1000	1001	1010	1100	1101	1110	1111
1X0X			+	+		+	+		
1XX0			+		+	+		+	
11XX				Ф		Ф	Ф	Ф	Ф
X001	Ф				Ф				
X010		0							

Ядро:
$$\{x_4x_3; \overline{x_3}\ \overline{x_2}x_1; \overline{x_3}x_2\overline{x_1}\}$$

У якості покриття конституенти 1000 вибираємо імпліканту 1XX0 МДНФ: $f_{4{\rm MДH\Phi}}=x_4x_3\vee\overline{x_3}\,\overline{x_2}x_1\vee x_4\overline{x_1}\vee\overline{x_3}x_2\overline{x_1}$

В результаті використання усіх трьох методів мінімізації функції f₄ ми отримали ідентичні МДНФ, що підтверджує правильність мінімізацій

3.3. Спільна мінімізація функцій f_1 , f_2 , f_3

Щоб одержати схеми з мінімальними параметрами необхідно виконати сумісну мінімізацію системи функцій та їх заперечень. Виконаємо мінімізацію системи функцій f_1 , f_2 , f_3 , заданих таблицею істинності (технічного завдання ІАЛЦ.007109.002 ТЗ) методом Квайна-Макласкі.

3.3.1. Мінімізація ситеми функцій методом Квайна-Мак-Класкі.

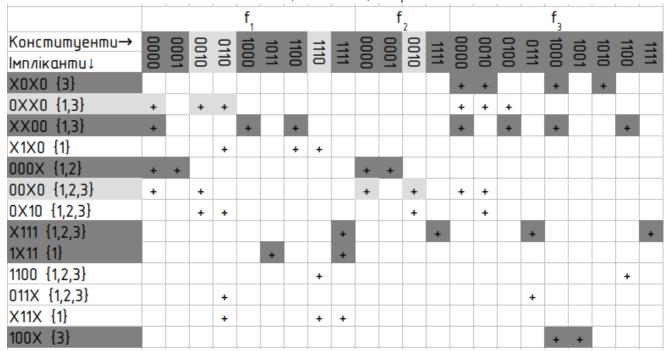
Спочатку виконаємо неповне склеювання і поглинання всіх конституент системи функцій, перед кожною з них позначивши, якій із функцій вона відповідає. Далі будуємо таблию покриття, знаходимо в ній ядро та можливі способи покриття залишкових конституент.

Зм.	Арк.	№ документа	Підпис	Дата

Таблиця 3.5. Склеювання і поглинання термів										
K_0	<i>K</i> ₁	K_2	Z							
0000 {1,2,3}	000X {1,2}	0XX0 {1,3}	0XX0 {1,3}							
0001 {1,2}	$011X\{1,2,3\}$	X0X0 {3}	X0X0 {3}							
0010 {1,2,3}	100X {3}	$0XX0\{1,3\}$	$XX00\{1,3\}$							
0100 {1,3}	111X {1}	XX00 {1}	X1X0 {1}							
1000 {1,3}	01X0 {1,3}	X0X0 {3}	X11X {1}							
1001 {3}	$00X0\{1,2,3\}$	$XX00\{1,3\}$	000X {1,2}							
0110 {1,2,3}	10X0 {3}	X1X0 {1}	$00X0\{1,2,3\}$							
1010 {3}	11X0 {1}	X11X {1}	$0X10\{1,2,3\}$							
1100 {1,2,3}	1X00 {1,3}	X11X {1}	$011X\{1,2,3\}$							
0111 {1,2,3}	1		X111 {1, 2, 3}							
1011 {1}	$0X10\{1,2,3\}$		100X {3}							
1110 {1}	$0X00\{1,3\}$		1X11 {1}							
1111 {1,2,3}	X_{000} {1,3}		1100 {1, 2, 3}							
	X010 {3}									
	X100 {1}									
	X110 {1}									
	$X111\{1,2,3\}$									

Таблиця покриття

Таблиця З.б. Таблиця покриття



- ядро

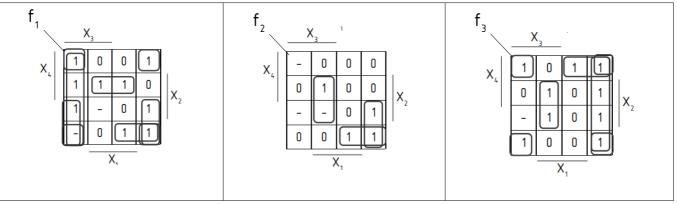
– можливе покриття залишкових конституент

3	Вм.	Арк.	№ документа	Підпис	Дата

$$\begin{array}{l} f_1 = \overline{x_4}\,\overline{x_3}\,\overline{x_2} \vee x_4 x_2 x_1 \vee \overline{x_4}\,\overline{x_1} \vee \overline{x_2}\,\overline{x_1} \vee x_3 \overline{x_1}\,;\\ f_2 = \overline{x_4}\,\overline{x_3}\,\overline{x_2} \vee \overline{x_4}\,\overline{x_3}\,\overline{x_1} \vee x_3 x_2 x_1\,;\\ f_3 = x_3 x_2 x_1 \vee \overline{x_3}\,\overline{x_1} \vee \overline{x_4}\,\overline{x_1} \vee \overline{x_2}\,\overline{x_1} \vee x_4 \overline{x_3}\,\overline{x_2}\,. \end{array}$$

Перевірка мінімізації методом діаграм Вейча:

Таблиця З.7. Діаграми Вейча для результатів мінімізації ситеми



Із результатів покриття іробимо висновок, що мінімізація системи перемикальних функцій виконана правильно, так як імпліканти покривають усі конституенти одиниці та не покривають жодної конституенти нуля. Мінімізація заперечення системи функцій методом Квайна-Мак-Класкі:

Таблиця 3.8. Склеювання і поглинання термів заперечення ситеми

K_0	K_1	K_2	Z
0001 {3} 0011 {1,2,3} 0100 {1,2} 0101 {1,2,3} 0110 {2,3} 0111 {1,2} 1000 {2} 1001 {1,2} 1011 {2,3} 1100 {2} 1101 {1,2,3} 1100 {2} 1101 {1,2,3}	00X1 {3} 0X01 {3} 0X11 {1,2} X011 {2,3} 010X {1,2} 01X0 {2} 01X1 {1,2} X101 {1,2,3} 011X {2} X110 {2,3} 100X {2}	01XX {2} X10X {2} 01XX {2} X1X0 {2} 1X0X {2} 10XX {2} 1XX0 {2} 1XX0 {2} 1XX0 {2}	01XX {2} X1X0 {2} 1X0X {2} 10XX {2} 10XX {2} 1XX0 {2} 00X1 {3} 0X01 {3} 0X11 {1,2} X011 {2,3} 010X {1,2} 01X1 {1,2,3} X101 {1,2,3} X110 {2,3} 1X01 {1,2} 101X {2} 0011 {1,2,3}

					14.711.007400.007
Зм.	Арк.	№ документа	Підпис	Дата	

Буду€мо таблицю покриття:

Таблиця 3.9. Таблиця покриття заперечення системи

			f ₁							f ₂							f	3		
Конституенти→	8	9	10	10	⇉	8	2	9	10		10	10	⇉	⇉	00	90	01	10	1101	⇉
Імпліканти↓	=======================================	2	9	0	2	=======================================	00	2	8	9	0	=	2	a	9	3	01	=======================================	2	10
01XX {2}							+	+												
X1X0 {2}							+							+						
1X0X {2}									+	+			+							
10XX {2}									+	+	+	+								
1XX0 {2}									+		+			+						
00X1 {3}															+	+				
0X01 {3}															+		+			
0X11 {1,2}	+					+														
X011 {2,3}						+						+				+		+		
010X {1,2}		+					+	+												
01X1 {1,2}		+						+												
X101 {1,2,3}		+			+			+					+				+		+	
X110 {2,3}														+						+
1X01 {1,2}			+		+					+			+							
101X {2}											+	+								
0011 {1,2,3}	+					+										+				
1010 {1,2}				+							+									

– можливе покриття залишкових конституент

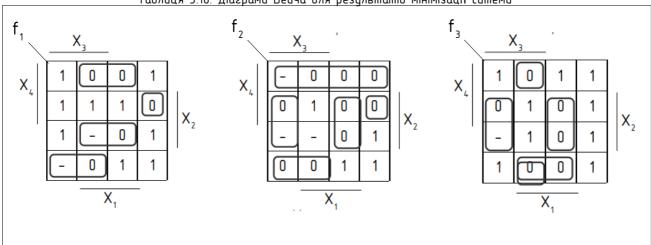
– ядро

Запис результату спільної мінімізації заперечення системи функцій:

$$\begin{array}{l} f_1 = (\overline{x_4} \vee x_2 \vee x_1)(x_4 \vee \overline{x_2} \vee x_1)(\overline{x_4} \vee x_3 \vee \overline{x_2})(x_4 \vee \overline{x_3} \vee x_2 \vee \overline{x_1}) \\ f_2 = (x_4 \vee \overline{x_2})(\overline{x_3} \vee x_2 \vee x_1)(\overline{x_4} \vee x_3 \vee \overline{x_2})(x_3 \vee x_2 \vee \overline{x_1})(x_4 \vee \overline{x_3} \vee x_2 \vee \overline{x_1}) \\ f_3 = (\overline{x_4} \vee \overline{x_2} \vee x_1)(\overline{x_3} \vee x_2 \vee x_1)(x_3 \vee \overline{x_2} \vee x_1)(x_3 \vee x_2 \vee \overline{x_1}) \end{array}$$

Перевірка отриманого результату мінімізації методом діаграм Вейча:

Таблиця 3.10. Діаграми Вейча для результатів мінімізації ситеми



Зм.	Арк.	№ документа	Підпис	Дата

Із результатів покриття імплікантами діаграм Вейча робимо висновок, що мінімізація системи перемикальних функцій виконана правильно, так як імпліканти покривають усі конституенти нуля та не покривають жодної конституенти одиниці.

3.3.2 Запис мінімізованих функцій у операторних представленнях для реалізації на ПЛМ.

$$\begin{array}{l} f_1 = \overline{x_4} \ \overline{x_3} \ \overline{x_2} \vee x_4 x_2 x_1 \vee \overline{x_4} \ \overline{x_1} \vee \overline{x_2} \ \overline{x_1} \vee x_3 \overline{x_1} \, ; \\ f_2 = \overline{x_4} \ \overline{x_3} \ \overline{x_2} \vee \overline{x_4} \ \overline{x_3} \ \overline{x_1} \vee x_3 x_2 x_1 \, ; \\ f_3 = x_3 x_2 x_1 \vee \overline{x_3} \ \overline{x_1} \vee \overline{x_4} \ \overline{x_1} \vee \overline{x_2} \ \overline{x_1} \vee x_4 \overline{x_3} \ \overline{x_2} \, . \end{array}$$

Застосовуючи правила де Моргана на мінімізовоних запереченнях функцій, отриму€мо їхн€ представленні у формах I/AБO-HE:

$$\begin{split} f_1 &= \overline{x_4 \overline{x_2} \ \overline{x_1} \vee \overline{x_4} \ x_2 \overline{x_1} \vee x_4 \overline{x_3} x_2 \vee \overline{x_4} x_3 \overline{x_2} x_1} \ ; \\ f_2 &= \overline{\overline{x_4} x_2 \vee x_3 \overline{x_2} \ \overline{x_1} \vee x_4 \overline{x_3} x_2 \vee \overline{x_3} \ \overline{x_2} \ x_1 \vee \overline{x_4} x_3 \overline{x_2} x_1} \ ; \\ f_3 &= \overline{x_4 x_2 \overline{x_1} \vee x_3 \overline{x_2} \ \overline{x_1} \vee \overline{x_3} x_2 \overline{x_1} \vee \overline{x_3} \ \overline{x_2} x_1} \ . \end{split}$$

3.4. Реалізація f_1 , f_2 , f_3 на ПЛМ

Викона€мо синтез ПЛМ у елементному базисі І/АБО. Визначимо проміжні внутрішні шини ПЛМ та позначимо їх:

$$\begin{split} P_1 &= \overline{x_4} \ \overline{x_3} \ \overline{x_2} \,; \\ P_2 &= x_4 x_2 x_1 \,; \\ P_3 &= \overline{x_4} \ \overline{x_1} \,; \\ P_4 &= \overline{x_2} \ \overline{x_1} \,; \\ P_5 &= x_3 \overline{x_1} \,; \\ P_6 &= \overline{x_4} \ \overline{x_3} \ \overline{x_1} \,; \\ P_7 &= x_3 x_2 x_1 \,; \\ P_8 &= \overline{x_3} \ \overline{x_1} \,; \\ P_9 &= \overline{x_2} \ \overline{x_1} \,; \\ P_{10} &= x_4 \overline{x_3} \ \overline{x_2} \,. \end{split}$$

Визначимо мінімальні параметри ПЛМ:

- n = 4 число інформаційних входів, що дорівню€ кількості аргументів системи перемикальних функцій.
- **p** = 10 число проміжних внутрішніх шин, яке дорівню€ кількості різних термів системи.

Зм Арн	. № документа	Пілпис	Пата

IA/IЦ.007109.004 П3

m = 3 - число інформаційних виходів, котре дорівню€ кількості функцій виходів.

Тоді функції виходу описуються такою системою:

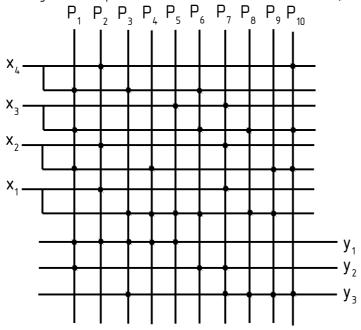
$$f_1 = P_1 \ V \ P_2 \ V \ P_3 \ V \ P_4 \ V \ P_5;$$

$$f_2 = P_1 \ V \ P_6 \ V \ P_7;$$

$$f_3 = P_7 \ V \ P_8 \ V \ P_3 \ V \ P_9 \ V \ P_{10}.$$

Побуду∈мо спрощену мнемонічну схему ПЛМ (4,10,3):

Рисунок 4.1. Спрощена мнемонічна схема П/ІМ в базисі І/АБО

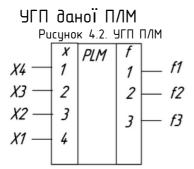


Карта програмування ПЛМ:

Таблиця 4.1. Карта програмування ПЛМ в базисі I/A60

Шина		Вхс	ДИ		Виходи		
	X_1	X ₂	X 3	X 4	y ₁	y ₂	y ₃
P_1	-	0	0	0	1	1	0
P ₂	1	1	-	1	1	0	0
P ₃	0	-	-	0	1	0	1
P ₄	0	0	-	-	1	0	0
P ₅	0	-	1	-	1	0	0
P_6	0	-	0	0	0	1	0
P_7	1	1	1	-	0	1	1
P ₈	0	-	0	-	0	0	1
P ₉	0	0	-	-	0	0	1
P ₁₀	-	0	0	1	0	0	1

Зм.	Арк.	№ документа	Підпис	Дата



Викона€мо синтез ПЛМ у елементному базисі І/АБО-НЕ.

Запишемо функції для реалізації в операторному представленні І/АБО-НЕ:

$$\begin{split} f_1 &= \overline{x_4 \overline{x_2} \ \overline{x_1} \vee \overline{x_4} \ x_2 \overline{x_1} \vee x_4 \overline{x_3} x_2 \vee \overline{x_4} x_3 \overline{x_2} x_1} \ ; \\ f_2 &= \overline{\overline{x_4} x_2 \vee x_3 \overline{x_2} \ \overline{x_1} \vee x_4 \overline{x_3} x_2 \vee \overline{x_3} \ \overline{x_2} \ x_1 \vee \overline{x_4} x_3 \overline{x_2} x_1} \ ; \\ f_3 &= \overline{x_4 x_2 \overline{x_1} \vee x_3 \overline{x_2} \ \overline{x_1} \vee \overline{x_3} x_2 \overline{x_1} \vee \overline{x_3} \ \overline{x_2} x_1} \ . \end{split}$$

Визначимо внутрішні шини ПЛМ та позначимо їх:

$$\begin{split} P_1 &= x_4 \overline{x_2} \, \overline{x_1}\,; \\ P_2 &= \overline{x_4} \, x_2 \overline{x_1}\,; \\ P_3 &= x_4 \overline{x_3} x_2\,; \\ P_4 &= \overline{x_4} x_3 \overline{x_2} x_1\,; \\ P_5 &= \overline{x_4} x_2\,; \\ P_6 &= x_3 \overline{x_2} \, \overline{x_1}\,; \\ P_7 &= \overline{x_3} \, \overline{x_2} \, x_1\,; \\ P_8 &= x_4 x_2 \overline{x_1}\,; \\ P_9 &= \overline{x_3} x_2 \overline{x_1}\,. \end{split}$$

Визначимо мінімальні параметри ПЛМ:

- n = 4 число інформаційних входів, що дорівню€ кількості аргументів системи перемикальних функцій.
- ${\bf p}={\bf 9}$ число проміжних внутрішніх шин, яке дорівнює кількості різних термів системи.
- $\mathbf{m} = \mathbf{3}$ число інформаційних виходів, котре дорівню $\mathbf{\varepsilon}$ кількості функцій виходів.

Тоді функції виходу описуються такою системою:

$$f_1 = \overline{P_1 \ V \ P_2 \ V \ P_3 \ V \ P_4}$$

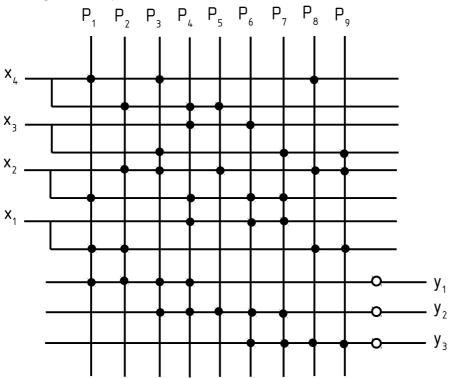
					IA ALL 007100 007 - ED	Арк.
					<i>IAЛЦ.007109.004 ПЗ</i>	10
Зм.	Арк.	№ документа	Підпис	Дата		18

$$f_2 = P_5 \ V \ P_6 \ V \ P_3 \ V \ P_7 \ V \ P_4;$$

$$f_3 = P_8 \ V \ P_6 \ V \ P_9 \ V \ P_7.$$

Побуду∈мо спрощену мнемонічну схему П/ІМ (4,9,3):

Рисунок 4.3. Спрощена мнемонічна схема П/ІМ в базисі І/АБО-НЕ

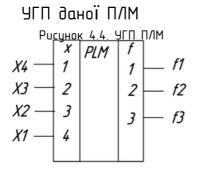


Карта програмування ПЛМ:

Таблиця 4.2. Карта програмування ПЛМ в базисі I/AБО-НЕ

Шина		Bxc	оди		Виходи			
	X_1	X ₂	X ₃	X ₄	y ₁	y ₂	y ₃	
P ₁	0	0	-	1	1	0	0	
P ₂	-	1	-	0	1	0	0	
P ₃	-	1	0	1	1	1	0	
P ₄	1	0	1	0	1	1	0	
P ₅	-	1	-	0	0	1	0	
P ₆	1	0	1	-	0	1	1	
P ₇	1	0	1	-	0	1	1	
P ₈	0	1	-	1	0	0	1	
P ₉	0	1	0	-	0	0	1	

Зм.	Арк.	№ документа	Підпис	Дата



Як бачимо, ПЛМ у елементному базисі І/АБО-НЕ містить менше шин, тому $\ddot{\text{II}}$ доцільніше використовувати при реалізаці $\ddot{\text{II}}$ ситеми функці $\ddot{\text{II}}$ $\{f_1, f_2, f_3\}$.

4. Висновок

У даній курсовій роботі був виконаний синтез комбінаційної схеми, а також автомата типу «автомат Мура».

У розділі «Синтез автомата» була виконана розробка автомата Мура, а сам він представлений у розділі «Керуючий автомат. Схема електрична функціональна». Етапи його побудови, а саме розмітку станів, побудова графа, структурної таблиці, мінімізацію функцій виходів та збудження тригерів розписано в пояснювальній записці. Автомат було синтезовано на ЈК тригерах у елементному базисі 2І-НЕ/4АБО.

У розділі «Синтез комбінаційних схем» виконана мінімізація функції різними методами (методом діаграм Вейча, невизначених коефіціентів і Квайна — Мак-Класкі). Також виконана спільна мінімізація трьох функцій. Було отримано їхні операторні представлення, які дають можливість реалізувати систему перемикальних функцій на програмувальних логічних матрицях (ПЛМ). ПЛМ представлено у розділі «Синтез комбінаційних схем».

Мною були закріплені знання теоретичного курсу, отримані навички їх практичного застосування, а також засвоєні навички оформлення проектно-конструкторської документації згідно з ЄСКД.

- 5. Список використаної літератури
- 1. Прикладна теорія цифрових автоматів : навч. посіб. / В.І. Жабін, В.В. Ткаченко К.: Вид-во Нац. авіа. ун-ту «НАУ-друк», 2009. 360 с.
- 2. Конспект лекцій з курсу «Комп'ютерна логіка».-2017.

L						<i>IAЛЦ.007109.004 ПЗ</i>	Арк.
L							20
ſ	Зм.	Арк.	№ документа	Підпис	Дата		ZU