

Адр	Конст.		Б О Д																
	Б О Д		В С 1							В Р 2									
	БМУ	OED	MI <sup>2</sup>			A	B	OEU	MI <sup>2</sup>			E		OECT	CEN	CEM	SE		
												C	Z	N	U				

1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20

Адр	БМУ и БПП													ОП, ВУ, РА								
	РАА, РАВ				ВУ4					M	ВН1		ПАВ	ВУ				ОП			РА	
	MSA	MSB	EWa	EWB	MI²	CCE	COM	CI	RLD	S	MI²	EINS	EV	I	O	LCK	IA	R	W	EWn	EWL	
01F	0	0	1	1	1110	1	1	1	1	1	0	0000	1	1	1	1	1	1	1	1	0	

21 22 23 24 25 26 27 28 29 30 31 32 33 34 35 36 37 38 39 40 41 42

- Адреса мікроінструкції в ПМК
- Шина даних(ШД)
- 
- Управління прийманням результату (табл.2.2 стор. 26)
- Управління мікроопераціями (табл.2.3 стор. 27)
- Управління джерелами операндів (табл.2.4. стор. 27)
- 
- 
- Вхід дозволу видачі даних.  $\overline{OE}=1 \rightarrow$  видача заборонена (табл.2.1 стор.24)(табл.2.7. стор. 34,35)
- Управління вхідним переносом CI ( ) (табл.2.19 стор.50)
- Управління зсувами (табл.2.20 стор.51-54)
- Формування сигналу СТ ( $\overline{OECT} = 0$ ) (табл.2.17, 2.18 стор.48, 49), управління операціями в RN, RM ( $\overline{OECT} = 1$ ) (табл.2.9-2.13 стор. 39-42 + табл.2.16 стор.46)
- 
- 
- 
- 
- Вхід управляючого сигналу дозволу формування коду умови
- Вхід дозволу запису ознак в PгN (табл)
- Вхід дозволу запису ознак в PгM
- Вхід дозволу зсуву (табл.2.7. стор. 34,35)
- 
- 
- 
- 
- 
- Мікроінструкція переходу(табл.2.27 стор. 80-88)
- Дозвіл аналізу умови (стор.75)
- Інвертування сигналу логічної умови(стор.75)
- Дозвіл формування наступної адреси МК(стор.75)
- Дозвіл запису константи з поля Р МК в РА/ЛЦ ФАМ(стор.75)
- Поле управління вибором входу МУ(стор.75)