Зміст

	2.1 Побудова граф	ічної схеми алгоритму і розмітка ст	анів	
	автомата		2	
	2.2. Побудова графу автомата			
	2.4. Побудова стру	4		
	2.5. Синтез комбіна	ційних схем для функцій збудження		
	тригерів та вихідн	их сигналів	4	
	2.6. Побудова схем	и автомата в заданому базисі	7	
3. Ci	3. Синтез комбінаційних схем			
	3.1. Представлення	функції f4 в канонічних формах алге	<i>ебр</i>	
	Буля, Шеффера, Пірса та Жегалкіна			
	3.2. Визначення нал	пежності функції f4 до п'яти передпо	вних	
	класів			
	3.3. Мінімізація функції f4			
3.4. Спільна мінімізація функцій f1, f2, f3			12	
	35 Nanwayya ono	паторних форм для реалізації на ПЛМ	117	
	э.э. ооержиння опер	, , , , , , , , , , , , , , , , , , , ,		
4. B	,	, , , , , .		
	Рисновок			
	Рисновок			
	Рисновок			
	Рисновок	IA/ILI.463626	20	