Національний технічний університет України «Київський політехнічний інститут імені Ігоря Сікорського» Факультет інформатики та обчислювальної техніки Кафедра обчислювальної техніки

ЗВІТ ДО ЛАБОРАТОРНОЇ РОБОТИ №1 СИНТЕЗ ПЕРЕМИКАЛЬНИХ ФУНКЦІЙ В РІЗНИХ АЛГЕБРАХ

Виконав:

студент групи IB-71

Мазан Я. В.

Залікова книжка № ІВ-7109

Перевірив:

Верба О. А.

Київ 2017

1. ЛАБОРАТОРНА РОБОТА №1 СИНТЕЗ ПЕРЕМИКАЛЬНИХ ФУНКЦІЙ В РІЗНИХ АЛГЕБРАХ

Ціль роботи – вивчити методи синтезу комбінаційних схем в заданому елементному базисі, визначення складності і дослідження швидкодії комбінаційних схем.

Теоретичні відомості

Логічний елемент – це електронна схема, що реалізує певну перемикальну функцію.

Сукупність логічних елементів, призначена для перетворення двійкових змінних, називається *погічною схемою*.

Логічні схеми поділяються на послідовні і комбінаційні.

Комбінаційною називається логічна схема, в якої значення вихідних сигналів цілком визначаються значеннями вхідних сигналів, що діють в даний момент часу і не залежать від значень вхідних сигналів, що діяли в попередні моменти часу.

Вважають, що така схема має один стан. Поведінка комбінаційної схеми може бути описана системою перемикальних функцій.

Розрізняють задачі аналізу і синтезу комбінаційних схем.

Задача аналізу комбінаційної схеми зводиться до знаходження системи функцій, що відбивають логіку роботи цієї схеми.

Задача синтезу зворотна задачі аналізу, тобто припускає побудову схеми, використовуючи заданий базис логічних елементів.

Синтез комбінаційної схеми з одним виходом можна розбити на три етапи.

На першому етапі виконують мінімізацію перемикальної функції.

На другому етапі функцію записують у так званій операторній формі, тобто у вигляді суперпозиції операторів заданих логічних елементів.

Оператором логічного елемента називають функцію, що реалізує цей елемент. Якщо число входів у елементів досить, то одержання операторного запису функції зводиться до її представлення в одній з нормальних форм.

В базисі елементів І, АБО, НЕ, І-НЕ, АБО-НЕ таких форм вісім.

На прикладі функції $F(X,Y,Z)=\overline{X}\cdot Y\vee X\cdot \overline{Y}\vee \overline{Y}\cdot Z$ і її заперечення $\overline{F(X,Y,Z)}=X\cdot Y\vee \overline{X}\cdot \overline{Y}\cdot \overline{Z}$, покажемо одержання всіх нормальних форм.

Позначати нормальні форми будемо з використанням внутрішньої і зовнішньої функцій. Наприклад, у диз'юнктивної нормальної форми (ДНФ) внутрішньою ϵ функція I, а зовнішньою – АБО, тобто ДНФ – форма типу І/АБО.

Взявши подвійне заперечення заданої функції і застосувавши кілька разів правило де Моргана, послідовно одержимо такі нормальні форми:

$$F(X,Y,Z)=\overline{X}\cdot Y\vee X\cdot \overline{Y}\vee \overline{Y}\cdot Z=$$
 (форма I/AБО);
$$=\overline{\overline{X}\cdot Y}\cdot \overline{X}\cdot \overline{Y}\cdot \overline{Y}\cdot \overline{Z}=$$
 (форма I-HE/I-HE);
$$=\overline{(X\vee \overline{Y})\cdot (\overline{X}\vee Y)\cdot (Y\vee \overline{Z})}=$$
 (форма AБО/I-HE);
$$=\overline{(X\vee \overline{Y})}\vee \overline{(\overline{X}\vee Y)}\vee \overline{(Y\vee \overline{Z})}=$$
 (форма AБО-HE/AБО).

Виходячи з заперечення заданої функції, запишемо ще чотири нормальні форми:

$$F(X,Y,Z) = \overline{X \cdot Y \vee \overline{X} \cdot \overline{Y} \cdot \overline{Z}} =$$
 (форма I/AБО-HE);
$$= \overline{X \cdot Y} \cdot \overline{\overline{X} \cdot \overline{Y} \cdot \overline{Z}} =$$
 (форма I-HE/I);
$$= (\overline{X} \vee \overline{Y}) \cdot (X \vee Y \vee Z) =$$
 (форма AБО/I);
$$= \overline{(\overline{X} \vee \overline{Y}) \cdot (X \vee Y \vee Z)} =$$

$$= \overline{(\overline{X} \vee \overline{Y}) \vee (\overline{X} \vee \overline{Y} \vee Z)} =$$
 (форма AБО-HE/AБО-HE).

Нормальні форми дозволяють одержати комбінаційну схему з двома рівнями (каскадами) логічних елементів, якщо елементи мають необхідне число входів, а аргументи представлені прямими та інверсними значеннями.

Якщо число входів p елементів менше, ніж потрібно для реалізації нормальної форми, то для одержання операторної форми змінні поєднують у групи, що містять не більше p елементів, і використовують співвідношення виду:

$$\begin{split} X_{1} \cdot X_{2} \cdot \square \cdot X_{m} &= \left(X_{1} \cdot \square \cdot X_{g}\right) \cdot \square \cdot \left(X_{s} \cdot \square \cdot X_{m}\right); \\ X_{1} \vee X_{2} \vee \square \vee X_{m} &= \left(X_{1} \vee \square \vee X_{g}\right) \vee \square \vee \left(X_{s} \vee \square \vee X_{m}\right); \\ \overline{X_{1} \cdot X_{2} \cdot \square \cdot X_{m}} &= \overline{\left(\overline{X_{1} \cdot \square \cdot X_{g}}\right) \cdot \square \cdot \overline{\left(\overline{X_{s} \cdot \square \cdot X_{m}}\right)}; \\ \overline{X_{1} \vee X_{2} \vee \square \vee X_{m}} &= \overline{\left(\overline{X_{1} \vee \square \vee X_{g}}\right) \vee \square \vee \overline{\left(X_{s} \vee \square \vee X_{m}\right)}}, \end{split}$$

де $g \le p$ і $m-s+1 \le p$.

Число груп змінних також не повинне перевищувати *р*. В протилежному випадку зазначені перетворення виконують стосовно груп змінних. Такі перетворення дозволяють представити задану функцію в операторній формі з урахуванням числа входів елементів. Схема, отримана по операторній формі, може містити більше двох рівнів.

На третьому етапі по операторних представленнях функцій складають комбінаційну схему. Задана система елементів може дозволити реалізувати кілька операторних представлень функції. Наприклад, при наявності елементів І, АБО та І-НЕ можна використовувати в якості вихідної одну з п'яти нормальних форм (І/АБО, І-НЕ/І-НЕ, АБО/І-НЕ, І-НЕ/І, АБО/І) для одержання відповідних операторних представлень з урахуванням числа входів елементів. Щоб вибрати одну схему з декількох можливих, необхідно порівнювати їх по заданих параметрах (найбільш часто — по складності і швидкодії).

Існує кілька способів оцінки складності схем. Часто використовують оцінку по Квайну (K), яка визначається як сумарне число входів усіх логічних елементів. Складність можна також оцінити в числі логічних елементів (M) чи в числі умовних корпусів мікросхем, що визначається по формулі

$$N = \sum_{i=1}^{r} \frac{m_i \cdot n_i}{g}$$

де r — число типів мікросхем; m_i , n_i — кількість відповідно мікросхем i-го типу і виводів такої мікросхеми, g — число виводів умовного корпуса. Як умовний корпус в даній роботі використовується корпус мікросхеми на 14 виводів.

Параметри K і M доцільно використовувати при проектуванні інтегральних схем, тому що їх складність залежить від площі кристала, яка пропорційна числу логічних елементів і числу їхніх входів.

Оцінка N зручна при порівнянні складності пристроїв, побудованих на мікросхемах.

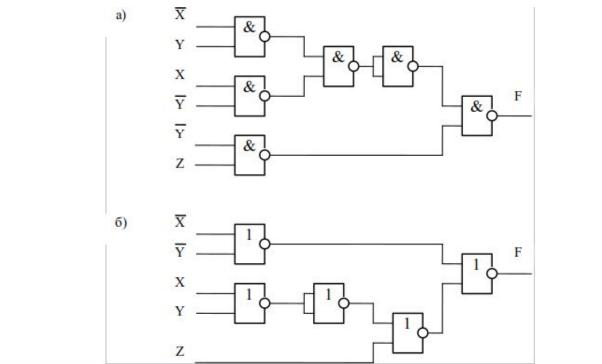


Рис. 1.1. Функціональні схеми реалізації функції: а— на елементах І-НЕ, б— на елементах АБО-НЕ

Швидкодія комбінаційних схем залежить від часових параметрів логічних елементів t_{01} і t_{10} , що характеризують затримку сигналів (час переходу вихідного сигналу від одного логічного рівня до іншого). На практиці використовують звичайно усереднене значення часу затримки $t = (t_{01} + t_{10})/2$ чи максимальне — $t^* = \max(t_{01}, t_{10})$.

Для комбінаційних схем на однотипних елементах (приклад на рис.1.1) середній час затримки сигналів T=Lt, де L — рівень схеми, дорівнює числу елементів, що входять в максимальний по довжині ланцюжок елементів. Якщо використовуються елементи з різною затримкою, то в схемі визначається шлях, який вимагає максимального часу поширення сигналів.

З декількох можливих вибирають комбінаційну схему, що краще інших задовольняє заданим параметрам. Наприклад, при наявності

елементів 2І-НЕ та 2АБО-НЕ розглянуту функцію можна представити в операторних формах І-НЕ/І-НЕ та АБО-НЕ/АБО-НЕ таким чином:

$$F(X,Y,Z) = \overline{\overline{X} \cdot Y} \cdot \overline{X} \cdot \overline{Y} \cdot \overline{Y} \cdot \overline{Z} = \overline{\overline{\overline{X}} \cdot Y} \cdot \overline{\overline{Y}} \cdot \overline{\overline{Y}} \cdot \overline{Z};$$

$$F(X,Y,Z) = \overline{(\overline{X} \vee \overline{Y}) \vee (\overline{X} \vee Y \vee Z)} = \overline{(\overline{X} \vee \overline{Y}) \vee (\overline{\overline{X} \vee \overline{Y}} \vee Z)}.$$

Отриманим формам відповідають схеми на рис. 1.1.

Якщо елементи I-НЕ мають менший час затримки сигналів, ніж елементи АБО-НЕ, то схема на рис. 1.1,а більш швидкодіюча, але вона програє другій схемі (рис. 1.1,б) по складності (для першої схеми К=12, а для другої К=10).

Хід роботи

1. Номер залікової книжки: 7109 = 101111000101₂ . $h_6 = 0$; $h_5 = 0$; $h_4 = 0$; $h_3 = 1$; $h_2 = 0$; $h_1 = 1$;

Табл. 1.1 Таблиця істинності

Табл. 1.2 Варіанти систем елементів

			Характ	Сарактеристики		
1	0	1	елементів			
			Тип	n	t	
0	0	0	3I-HE	3	10	
			3I	3	14	
0	0	1	4I-HE	2	10	
			2АБО	4	12	
0	1	0	4I	2	14	
			2АБО	4	12	
0	1	1	3I	3	14	
			2АБО	4	12	
1	0	0	2АБО-НЕ	4	12	
			4I	2	14	
1	0	1	2I-HE	4	10	
			2АБО	4	12	

1	1	0	2АБО-НЕ	4	10
			3I	3	14
1	1	1	2I-HE	4	10
			2АБО-НЕ	4	12

2. ДДНФ функції: $y = x_3 x_2 x_1 \lor x_3 x_2 x_1$ - І/АБО

Заперечення ДДНФ:
$$y = x_3 x_2 x_1 \lor x_3 x_2 x_1$$

$$\frac{x_{3} x_{2} x_{1} \vee x_{3} x_{2} x_{1}}{x_{3} x_{2} x_{1}} = x_{3} x_{2} x_{1} \vee x_{3} x_{2} x_{1} = x_{3} x_{2} x_{1} \cdot x_{3} x_{2} x_{1} - \text{I-HE/I-HE}$$

$$\frac{x_{3} x_{2} x_{1} \vee x_{3} x_{2} x_{1}}{x_{3} x_{2} x_{1}} = (x_{3} \vee x_{2} \vee x_{1}) \cdot (x_{3} \vee x_{2} \vee x_{1}) - \text{Abo/I-HE}$$

$$(x_3 \vee \overline{x_2} \vee \overline{x_1}) \cdot (\overline{x_3} \vee \overline{x_2} \vee \overline{x_1}) = (x_3 \vee \overline{x_2} \vee \overline{x_1}) \vee (\overline{x_3} \vee \overline{x_2} \vee \overline{x_1}) -$$

АБО-НЕ/АБО

ДКНФ функції:

$$(x_{3} \lor x_{2} \lor x_{1}) \cdot (x_{3} \lor x_{2} \lor \overline{x_{1}}) \cdot (x_{3} \lor \overline{x_{2}} \lor x_{1}) \cdot (\overline{x_{3}} \lor x_{2} \lor x_{1}) \cdot (\overline{x_{3}} \lor \overline{x_{2}} \lor x_{1}) \cdot (\overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}}) = -ABO/I$$

$$= (\overline{x_{3}} \cdot \overline{x_{2}} \cdot \overline{x_{1}}) \cdot (\overline{x_{3}} \cdot \overline{x_{2}} \cdot \overline{x_{1}}) \lor (\overline{x_{3}} \cdot \overline{x_{2}} \cdot \overline{x_{1}}) \cdot (\overline{x_{3}} \lor \overline{x_{2}} \lor \overline{x_{1}})$$

$$= \overline{(x_3 \lor x_2 \lor x_1)} \lor \overline{(x_3 \lor x_2 \lor \overline{x_1})} \lor \overline{(x_3 \lor \overline{x_2} \lor x_1)} \lor \overline{(\overline{x_3} \lor \overline{x_2} \lor x_1)} \lor \overline{(\overline{x_3} \lor \overline{x_2} \lor \overline{x_1})} \lor \overline{(\overline{x_3} \lor \overline{x_2}$$

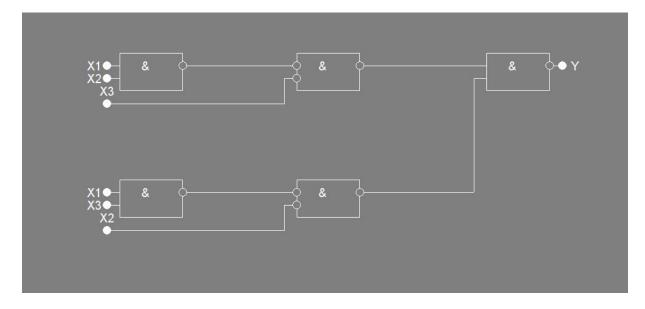
3. Завдання для мого варіанту.

			Характеристики				
h_3	h_2	h_1	елементів				
			Тип	n	t		
1	0	1	2I-HE	4	10		
			2АБО	4	12		

Для виконання мого варіанту завдання можна використовувати елементи 2I-НЕ та 2AБО. Для реалізації функції на цих елементах можна використовуватися лише операторні представлення I-HE/I-НЕ та AБО/I-НЕ

$$\overline{x}_{3}x_{2}x_{1} \cdot x_{3}x_{2}x_{1} = x_{3} \cdot x_{2}x_{1} \cdot x_{1}x_{3} \cdot x_{2}$$
 - операторне представлення функції І-НЕ/І-НЕ.

Модель комбінаційної схеми функції:



На жаль, вона потребує 5 логічних елементів для реалізації, тому її не можна виконати в моєму завданні.

$$\overline{(x_3 \lor x_2 \lor x_1) \cdot (x_3 \lor x_2 \lor x_1)} = \overline{(x_3 \lor (x_2 \lor x_1)) \cdot ((x_3 \lor x_1) \lor x_2)}$$
 - операторне представлення функції АБО/І-НЕ

Модель комбінаційної схеми функції:

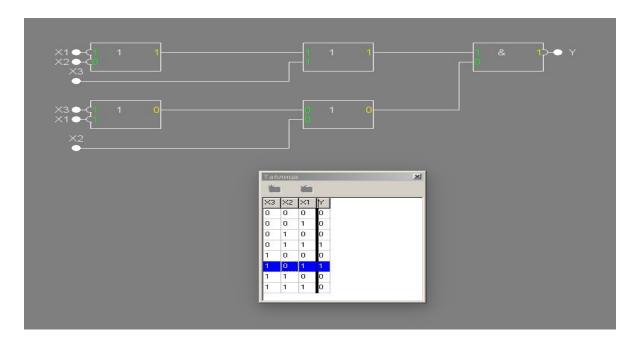


Для реалізації функції використано 4 елементи 2I та 1 елемент I-HE, що входить у дозволені в завданні рамки.

Схема має 12 входів у всіх логічних елементах. ТОму її складність за Квайном K=12.

Затримка схеми T = 12+12+10 = 34

Перевірка правильності схеми:



Отримані значення функцій при різних наборах даних співпадають із тими, які задано отримати в моєму завданні - схема побудована і працює коректно.

Висновки

Під час виконання даної лабораторної роботи я вивчив правила побудови комбінаційних схем за заданими умовами і логічними схемами, навчився оцінювати складність і затримку побудованих мною схем.

Література

1. Жабін В.І. Прикладана теорія цифрових автоматів: Навчальний посібник / В.І.Жабін, І.А.Жуков, І.А.Клименко, В.В.Ткаченко. – К.: Книжкове видавництво НАУ, 2009. – 364 с.

- 2. Майоров С.А. Принципы организации цифровых машин / С.А.Майоров., Г.И.Новиков. Л.: Машиностроение, 1977. 432 с.
- 3. Поспелов Д.А. Логические методы анализа и синтеза схем / Д.А. Поспелов. М.: Энергия, 1974. 367 с.
- 4. Савельев А.Я. Арифметические и логические основи цифрових автоматов: Учебник. / А.Я.Савельев. М.: Высшая школа, 1980. 255 с.
- 5. Самофалов К.Г. Прикладная теория цифровых автоматов / К.Г.Самофалов, А.М.Романкевич, В.Н.Валуйский и др. К.: Вища школа, 1987. 375 с.