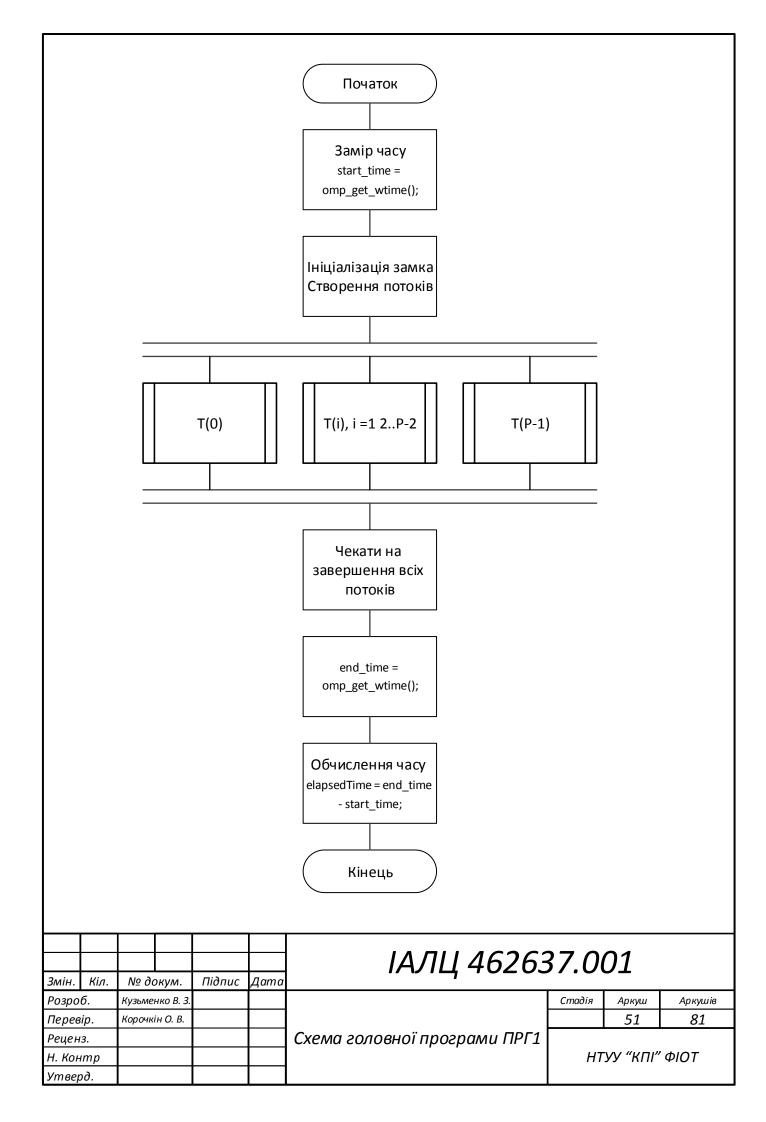
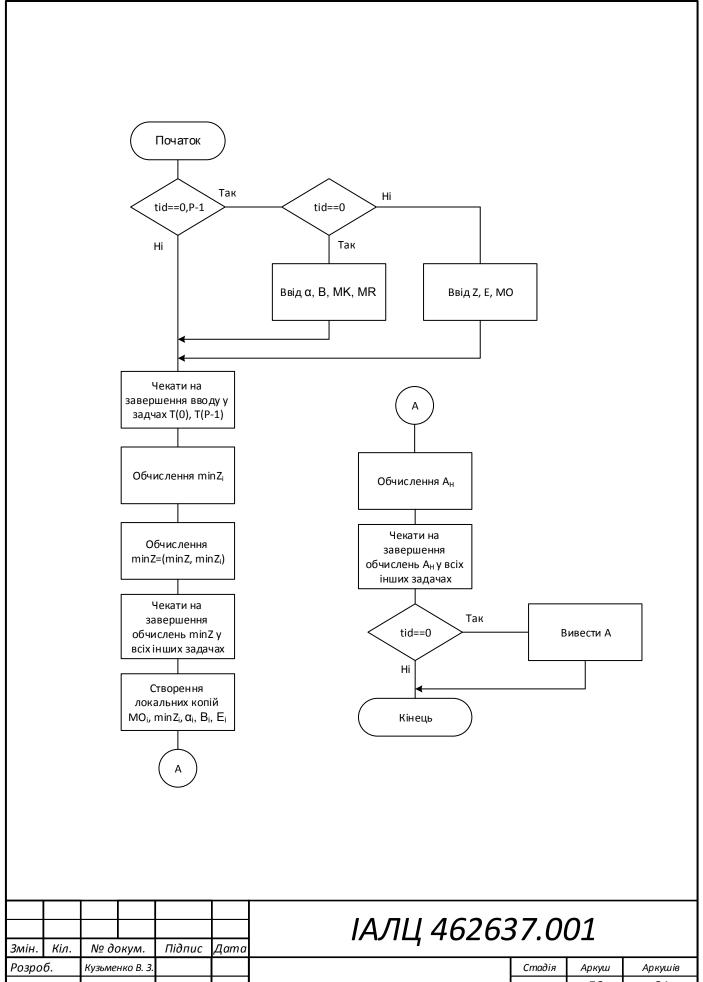


П — Процессор ОП — Оперативна пам'ять ПВВ - Пристрій вводу-виводу

						ІАЛЦ 462637.001					
Змін.	Кіл.	Кіл. № докум. Підпис Дата									
Розроб.		Кузьменко В. 3.					Стадія	Аркуш	Аркушів		
Перевір.		Корочкін О. В.						49	81		
Рецен	Реценз.					Структурна схема ПКС СП					
Н. Контр							НТУУ "КПІ" ФІОТ				
Утверд.											

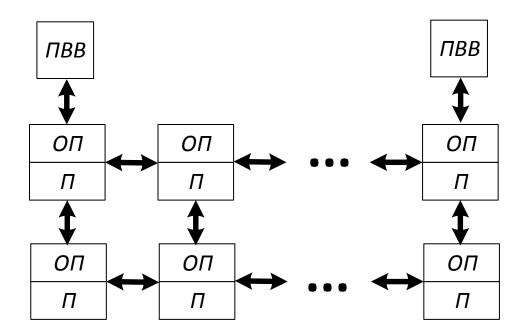




Змін.	Кіл.	№ докум.		Підпис	Дата
Розро	б.	Кузьме	нко В. 3.		
Перев	sip.	Корочк	ін О. В.		
Рецен	13.				
Н. Кон	нтр				
Утвер	од.	·	·		

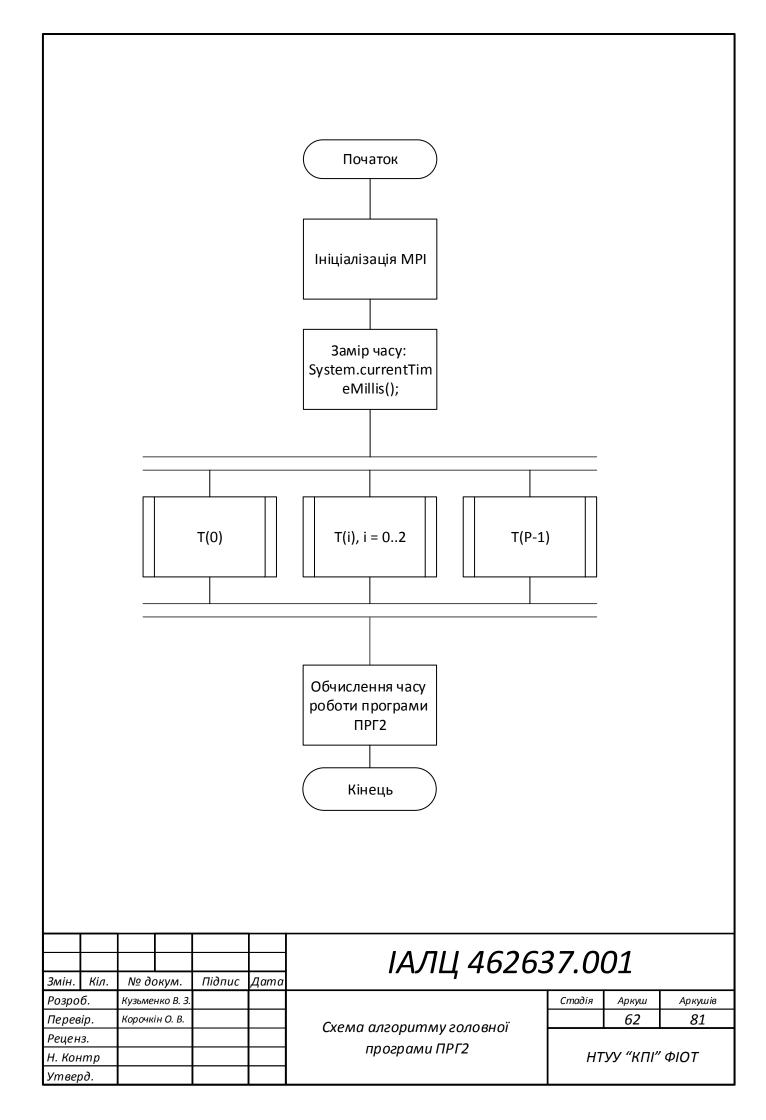
Схема алгоритму процесів для програми ПРГ1

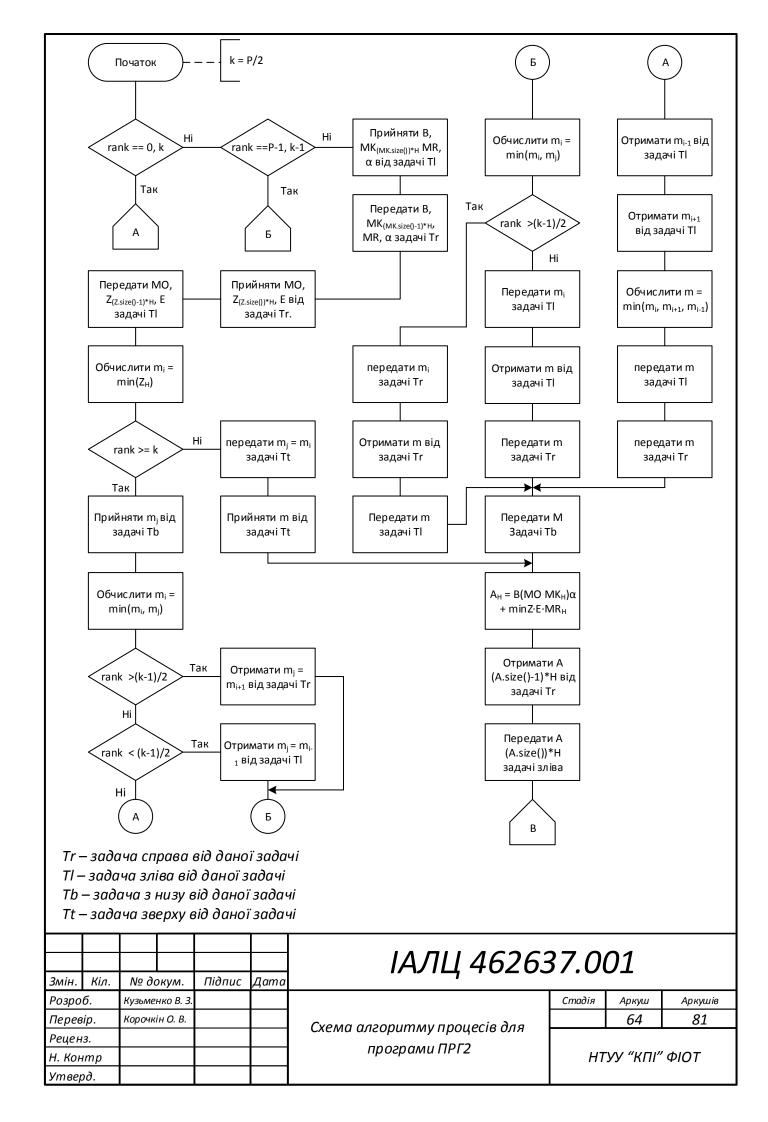
Стадія	Аркуш	Аркушів						
	53	81						
НТУУ "КПІ" ФІОТ								

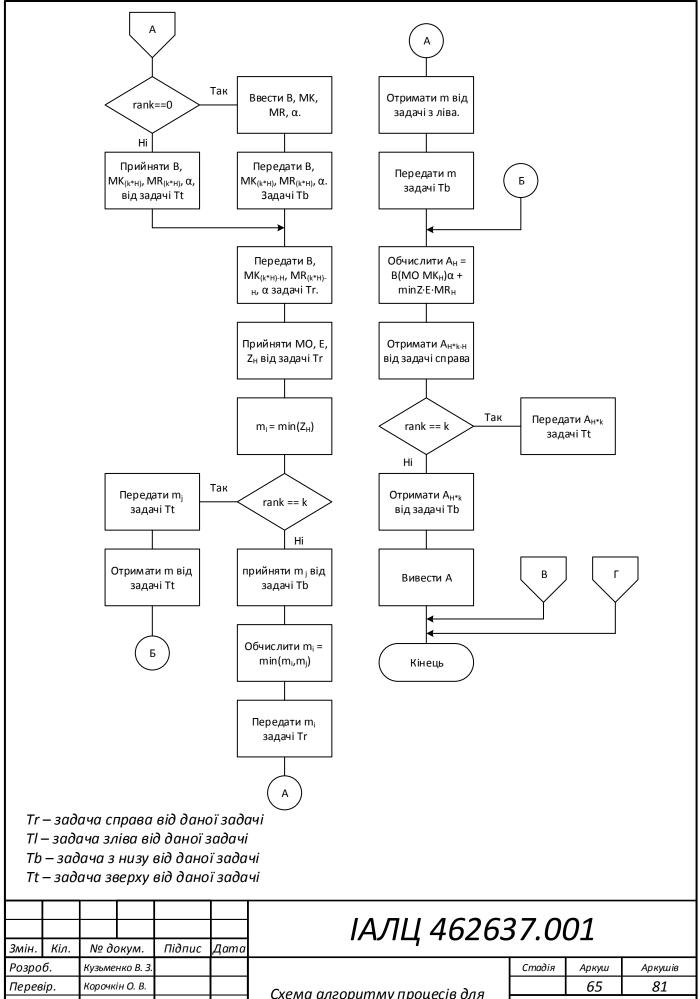


П — Процессор ОП — Оперативна пам'ять ПВВ - Пристрій вводу-виводу

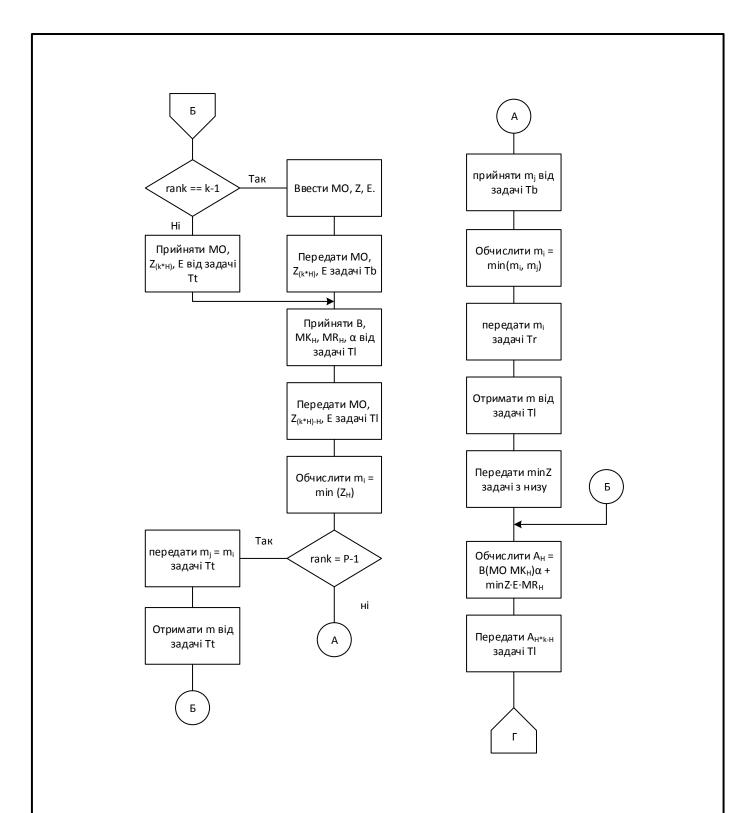
					ІАЛЦ 462637.001					
Змін.	Кіл.	№ докум. Підпис Дата								
Розроб.		Кузьменко В. 3.				Стадія	Аркуш	Аркушів		
Перевір.		Корочкін О. В.					60	81		
Рецен	Реценз.				Структурна схема ПКС ЛП					
Н. Контр						НТУУ "КПІ" ФІОТ				
Утверд.		·								







					17714 4020) / . UI	, , , OOT				
Змін.	Кіл.	№ докум.	Підпис	Дата							
Розроб.		Кузьменко В. 3.	,			Стадія	Аркуш	Аркушів			
Перев	ip.	Корочкін О. В.	,		Схема алгоритму процесів для		65	81			
Реценз.					, , , ,						
Н. Кон	ımp				програми ПРГ2	НТУУ "КПІ" ФІОТ					
Утвер	эд.				<u></u>						



Tr – задача справа від даної задачі

TI — задача зліва від даної задачі

Tb – задача з низу від даної задачі

Tt – задача зверху від даної задачі

						ІАЛЦ 462637.001					
Змін.	Кіл.	№ да	докум. Підпис Дата								
Розроб.		Кузьменко В. 3.					Стадія	Аркуш	Аркушів		
Перевір.		Корочкін О. В.				Схема алгоритму процесів для		66	81		
Реценз.						, , ,					
Н. Контр						програми ПРГ2	НТУУ "КПІ" ФІОТ				
Утверд.											