



1. Указати які виводи для яких мікросхем підключити до ланцюга А (+5В).
2. Указати які виводи для яких мікросхем підключити до ланцюга В (загальний вивід).
3. Указати які виводи для яких мікросхем підключити до ланцюга С (лог. "1").
4. Незадіяні виводи мікросхем лишити вільними.

					ІАПЛ.467317.010 ЕЗ					
					Суматор логічний (для додавання або віднімання) Схема електрична принципова			Літ.	Маса	Машт.
Зм.	Літ.	№ докум	Підпис	Дата						
Розроб.		Бриг. №8		12.05						
Перевіряє		Саверченко		13.05						
Н. конт.								Аркуш	Аркуші	
Т. конт.										