### 1. Вступ

У даній курсовій роботі необхідно виконати синтез автомата і синтез комбінаційних схем. Розробка виконується на підставі «Технічного завдання ІА/ІЦ.463626.002 ТЗ».

#### 2. Синтез автомата

### 2.1. Побудова графічної схеми алгоритму і розмітка станів автомата

Відповідно до «Технічного завдання ІАЛЦ.463626.002 ТЗ» складаємо графічну схему алгоритму з урахуванням тривалості сигналів і виконцємо розмітку станів автомата (рисунок 4.1).

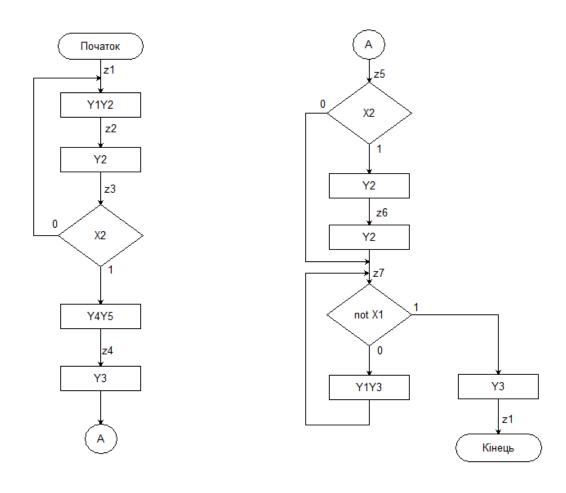


Рисунок 4.1 Графічна схема алгоритму з розміченими станами

Зм.	Арк.	№ докум.	Підп.	Дата

#### 2.2. Побудова графу автомата

Згідно з графічною схемою алгоритму побудуємо граф автомата і виконаємо кодування станів автомата (рисунок 4.2).

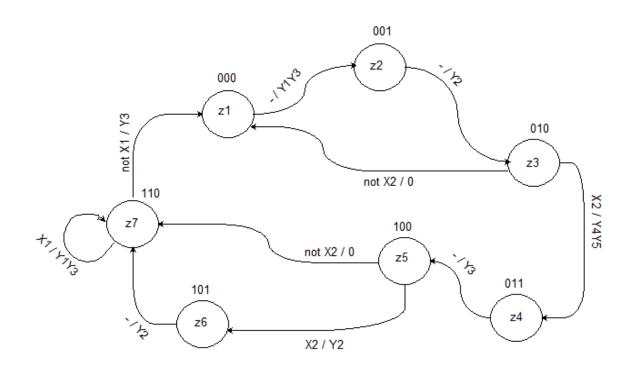


Рисунок 4.2 Граф автомата з закодованими вершинами

#### 2.3. Побудова таблиці переходів

Для синтезу логічної схеми автомату необхідно виконати синтез функцій збудження тригерів та вихідних функцій автомата. Кількість станів автомата дорівнює 7 кількість тригерів знайдемо за формулою K>= ]log<sub>2</sub> N[ = ]log<sub>2</sub> 7[ = 3. Так як для побудови даного автомата необхідно використовувати Т-тригери, запишемо таблицю переходів цього типу тригерів (рисунок 4.3).

RS	
R = *	S = 0
R = 0	S = 1
R = 1	S = 0
R = 0	S = *

Зм.	Арк.	№ докум.	Підп.	Дата

#### Рисунок 4.3 Таблиця переходів RS-тригера

## 2.4. Синтез комбінаційних схем для функцій збудження тригерів та вихідних сигналів

Використовуючи дані з рисунку 4.2, заповнимо структурну таблицю автомата (таблиця 4.1).

Таблиця 4.1 Структурна таблиця автомата

Перехо ди		тари стан		Hoß	שט כו	ΠΩΗ		идні нали			Вихідні сигнали				Функції збудження тригерів					
	Q3	Q2	Q1	Q3	Q2	Q1	<i>X1</i>	<i>X2</i>	Y1	<i>Y2</i>	<i>Y3</i>	<i>Y</i> 4	<i>Y5</i>	<i>R3</i>	<i>S3</i>	<i>R2</i>	<i>S2</i>	R1	<i>S1</i>	
z1-z2	0	0	0	0	0	1	ı	-	1	1	0	0	0	_	0	-	0	0	1	
z2-z3	0	0	1	0	1	0	ı	1	0	1	0	0	0	_	0	0	1	1	0	
z3-z1	0	1	0	0	0	0	ı	0	0	0	0	0	0	-	0	1	0	-	0	
z3-z4	0	1	0	0	1	1	ı	1	0	0	0	1	1	_	0	0	-	0	1	
z4-z5	0	1	1	1	0	0	ı	-	0	0	1	0	0	0	1	1	0	1	0	
<i>z5–z6</i>	1	0	0	1	0	1	ı	1	0	1	0	0	0	0	-	-	0	0	1	
<i>z5–z7</i>	1	0	0	1	1	0	ı	0	0	0	0	0	0	0	-	0	1	-	0	
z6-z7	1	0	1	1	1	0	ı	-	0	1	0	0	0	0	-	0	1	1	0	
<i>z7–z7</i>	1	1	0	1	1	0	1	-	1	0	1	0	0	0	-	0	-	-	0	
z7-z1	1	1	0	0	0	0	0	-	0	0	1	0	0	1	0	1	0	-	0	

# 2.5. Синтез комбінаційних схем для функцій збудження тригерів та вихідних сигналів

На основі структурної таблиці автомата (таблиці 4.1) виконаємо синтез комбінаційних схем для вихідних сигналів і функцій збудження тригерів. Аргументами функцій збудження тригерів є коди станів та вхідні сигнали, для вихідних сигналів — тільки коди станів. Виконаємо мінімізацію функцій методом діаграм Вейча. Враховуючи заданий елементний базис (31, 2АБО, НЕ) мінімізувати функцію будемо за ДДНФ

Зм.	Арк.	№ докум.	Підп.	Дата

IA/ILI.463626.004
-------------------