БИЛЕТ 5

1. ОБРАТНАЯ СВЯЗЬ В УСИЛИТЕЛЯХ

Обратная связь — это структурный прием, который заключается в передаче сигнала с выхода некоторого электронного узла на вход. Передача сигнала осуществляется конкретной электрической связью.

Все виды обратной связи сильно изменяют свойства усилительного устройства, поэтому они широко используются для направленного изменения его параметров.

В общем случае сигнал обратной связи может либо суммироваться с входным, либо вычитаться из входного сигнала усилителя. В зависимости от этого соответственно различают положительную и отрицательную обратные связи.

Получим значение коэффициента усиления для обоих этих случаев. Обратная связь называется положительной, если фаза входного сигнала усилителя и сигнала обратной связи совпадают. В этом случае для обобщенной структурной схемы усилителя с обратной связью, приведенной на рис. 5.21, можно записать:

$$u_{\text{BMX}} = K_{U0}u_{\text{BX cym}};$$

$$u_{\text{BX cym}} = u_{\text{BX}0} + b_{\text{OC}}u_{\text{BMX}},$$

где b_{OC} — коэффициент передачи цепи обратной связи.

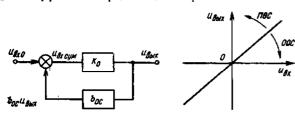


Рис. 5.21. Обобщенная структурная схема усилительного устройства с цепью обратной связи

Рис. 5.22. Изменение передаточной характеристики усилительного устройства при введении различных целей обратной связи

Отсюла

$$K_{U \text{ (IOC)}} = u_{\text{BMX}}/u_{\text{BXO}} = K_{U0}/(1 - b_{\text{OC}} K_{U0}).$$
 (5.19)

Полученное выражение показывает, что введение в усилитель инложительной обратной связи увеличивает коэффициент усилении, Физически это означает увеличение наклона передаточной харим теристики усилителя (рис. 5.22).

Обратная связь называется отрицательной, если фазы входного сигнала усилителя и сигнала обратной связи отличаются на угол п. В этом случае для обобщенной структурной схемы усилителя с обратной связью (см. рис. 5.21), можно записать:

$$u_{\text{BX CYM}} = u_{\text{BXO}} - b_{\text{OC}} u_{\text{BMX}}.$$

Тогда

$$K_{U \text{ OOC}} = u_{\text{pax}}/u_{\text{ax}0} = K_{U0}/(1 + b_{\text{ OC}} K_{U0}).$$
 (5.20)

Введение отрицательной обратной связи уменьшает коэффициент усиления усилителя. Это проявляется в уменьшении наклона его передаточной характеристики. Следовательно, введение любой обратной связи приводит к вращению его передаточной характеристики относительно начала королинат (см. рис. 5.22).

стики относительно начала координат (см. рис. 5.22). Следует отметить, что если цепь обратной связи охватывает весь усилитель, ее принято называть общей обратной связью. В противном случае, т. е. если обратная связь охватывает только часть усилителя, ее называют местной.

По способу получения сигнала обратной связи принято различать обратную связь по напряжению и току. Для получения обратной связи по напряжению сигнал обратной связи должен быть пропорционален выходному напряжению усилителя (рис. 5.23, a).

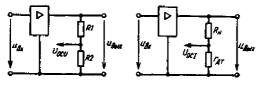
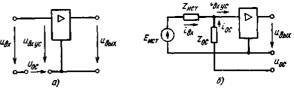


Рис 5 23 Способы получения сигнала ОС α — по напряжению; δ — во току



Рисъ 5.24. Способы оведения сигнали обратиой связи во входную цепь усилительного устройства:

4— последовательная 6— подведеньная

Для получения обратной связи по току, сигнал обратной связи снимают с дополнительного измерительного элемента (датчика тока $r_{\rm ar}$), включенного последовательно с нагрузкой (рис. 5.23, б). По способу введения сигнала можно выделить последователь-

ную и параллельную обранные связи.

Для получения последовательной обратной связи сигнал с выхода усилителя вводится последовательно с источником входного напряжения (рис. 5.24, a). В этом случае на входе усилителя выполняется алгебраическое суммирование напряжений

$$u_{\rm ax\ yc} = u_{\rm ax} + u_{\rm OC}$$
.

Для получения нараллельной обратной связи сигнал с выхода усилителя вводится нараллельно источнику входного напряжения (рис. 5.24, б). В этом случае на входе усилителя происходит алгебранческое суммирование токов

$$i_{\text{BX yc}} = i_{\text{BX}} + i_{\text{OC}}$$
.

Конкретный знак входных сигналов усилителя зависит от того, какая (положительная или отрицательная) обратная связь вводится в устройство. Возможны комбинированные способы как сиятия, так и введения сигнала обратной связи. Однако из-за противоположного действия на свойства усилительного устройства такие способы на практике используются весьма редко.

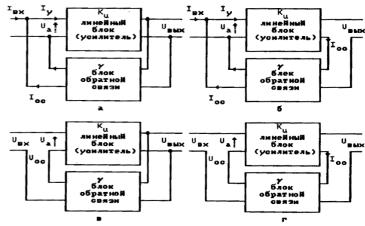
В соответствии со сказанным, можно выделить четыре основ-

ные типа цепей обратной связи:

последовательная обратная связь по выходному напряжению; последовательная обратная связь по выходному току;

параллельная обратная связь по выходному напряжению; параллельная обратная связь по выходному току.

Каждый из указанных типов может осуществлять как положительную, так и отрицательную обратные связи.



рас. 2.8. Различные виды обратных связей.
а) параллельная ОС по напряжению,

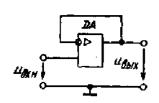
- б) последовательная ОС по напряжению в) параллельная ОС по току,
- г) последовательная ОС по току.
- **2.** Операционный усилитель (ОУ) унифицированный многокаскадный усилитель постоянного тока, удовлетворяющий следующим требованиям к электрическим параметрам:
 - коэффициент усиления по напряжению стремится к бесконечности ($Ku \rightarrow \infty$);
 - входное сопротивление стремится к бесконечности (Rвх $\rightarrow \infty$);
 - выходное сопротивление стремится к нулю (*R*вых→0);
 - если входное напряжение равно нулю, то выходное напряжение также равно нулю (Uвх= $0 \rightarrow U$ вых=0);
 - бесконечная полоса усиливаемых частот $(f \rightarrow \infty)$. Рассмотрим типовые устройства, которые могут быть построены с использованием ОУ Далее будем пользоваться следующими обозначениями:

*U*вхн — входное напряжение на неинвертирующем входе ОУ;

*U*вхи — входное напряжение на инвертирующем входе ОУ;

*U*вых — выходное напряжение ОУ;

Кио — коэффициент усиления ОУ на постоянном токе.



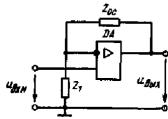
Повторитель напряжения

Это усилитель, охваченный цепью последовательной ООС по выходному напряжению с коэффициентом передачи boc=1, т. е. 100%-ной ООС. Свойства такого усилителя

подобны свойствам эмиттерного или истокового повторителя и для него выполняются условия:

Uвхн = Uвых Rвх $_{OOC} = R$ вх0(1 + Kuo)Rвых $_{OOC} = R$ вых0/(1 + Kuo)

Неинвертирующий усилитель



Для получения коэффициент к передачи, превышающего единицу в схеме на рис.1, необходимо обеспечить bос<1. Для этого в цепь ООС необходимо ввести делитель напряжения.

$$boc = Z_1/(Zoc + Z_1)$$

$$Ku_{OOC} = Kuo/(1 + Kuo)$$

$$boc) = Kuo/[1 + Z_1Kuo/(Zoc + Z_1)]$$

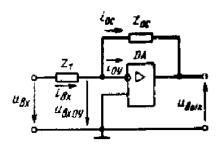
C yyërom $Kuo \rightarrow \infty$ =>

$$Ku_{OOC} = (Z_1 + Zoc)/Z_1 =$$

 $1 + \text{Zoc}/z_1 = 1/b\text{oc} \approx \text{Zoc}/z_1$

коэффициент передачи неинвертирующего усилителя обратно пропорционален коэффициенту передачи цепи ООС;

при любых сопротивлениях резисторов в цепи ООС коэффициент передачи неинвертирующего усилителя не может быть меньше единицы.



Инвертирующий усилитель

получения инвертирующего усилителя входной сигнал и сигнал обратной связи должны подаваться на один и тот же инвертирующий вход, т. е. цепь ООС превращается из последовательной парарельную

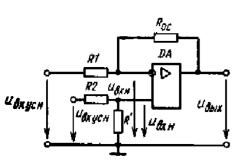
 $boc = Z_1/(Zoc + Z_1)$

 $Ku_{OOC} = K_{дел} Kuo/(1 + Kuo boc) = [Zoc/(Z_1 + Zoc)][Kuo/(1 + Z_1)]$ $Kuo(Zoc + Z_1)$]

 $Kuo \rightarrow \infty$ $Ku_{OOC} = Zoc/Z_1$

Выбором резисторов цепи ООС коэффициент передачи неинвертирующего усилителя может быть уменьшен до сколь угодно малой величины.

 $RBX_{OOC} = RBX_{O} Roc/[RBX_{O}(1 + Kuo) + Roc] \approx Roc/(1 + Kuo)$

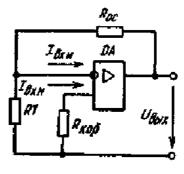


Усилитель с дифференциальным ВХОДОМ

По существу, данная является схема комбинацией рассмотренных ранее схем инвертирующего и ненпвертирующего усилителей.

Uвых(Uвх $_{\rm YC}$ и) = Uвхуси Roc/R_1

 $U_{\text{BMX}}(U_{\text{BXyCH}}) = -U_{\text{BXyCH}}[R'/(R_2 + R')][(R_1 + R_{\text{OC}})/R_1]$ Uвых = Uвых(Uвх $_{\rm YC}$ н) + Uвых(Uвх $_{\rm YC}$ и) = = $[R'/R_1][R_1 + Roc)/(R_2 + R)]UBX_{VC}H - [Roc/R_1]UBX_{VC}H$ Uвых = (Uвх $_{\rm YC}$ н $R_1 = R_2$ и Roc = R'Uвхуси) Roc/R_1



Параметры реального ОУ, строго говоря, не полностью соответствуют требуемым параметрам идеального ОУ. Входное сопротивление реального ОУ не равно бесконечности.

Поэтому протекает ток Івх. Этот ток для разных входов может быть неодинаков, что, в свою очередь, приводит к появлению ΔI вх.

$$K$$
u_{OOC} = $(R_1 + Roc)/R_1$ U вых $(U$ см $)$ = K u_{OOC} U см – U см $(R_1 + Roc)/R_1$

$$U_{\text{CM}=0} = V_{\text{BX}}(I_{\text{BX}}) = U_{\text{BX}_{\text{H}}} - U_{\text{BX}_{\text{H}}} = I_{\text{BX}_{\text{H}}}R_{\text{KOP}} - I_{\text{BX}_{\text{H}}}[R_{1}R_{\text{OC}}/(R_{1} + R_{\text{OC}})]$$

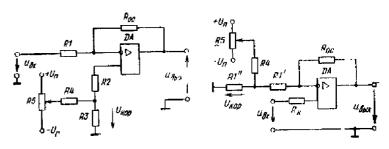
$$U_{\text{BMX}}(I_{\text{BX}}) = K_{\text{UOOC}} U_{\text{BX}}(I_{\text{BX}}) = [(R_1 + R_{\text{OC}})/R_1]$$

 $I_{\text{BX}}[R_{\text{KOP}} - R_1 R_{\text{OC}}/(R_1 + R_{\text{OC}})]$

Чтобы определить величину и знак погрешности, допустим, чтоIвх_и > Iвх_н

 $\Delta U_{\text{BMX}_{\text{MAX}}} = [(R_1 + Roc)/R_1] [U_{\text{CM}} + I_{\text{BX}}[R_{\text{KOP}} R_1 Roc/(R_1 + Roc)$] + $\Delta I BX R Kop$]

$$R \text{kop} = R_1 R \text{oc}/(R_1 + R \text{oc}) => \Delta U \text{Bbix}_{\text{MAX}} = K u_{\text{OOC}}[U \text{cm} + \Delta I \text{Bx} R_1 R \text{oc}/(R_1 + R \text{oc})]$$



$$U_{\text{CM}_{\text{MAX}}} \leq \Delta U_{\text{KOP}} =$$

= $U_{\text{n}}R_3/(R_3 + R_4) \approx U_{\text{n}}R_3/R_4$

$$R \kappa op = R2 + R3$$

 $R_4 >> R_3$

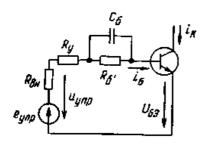
$$R_4 >> R_3$$
 $R_5 << R_4$

Схема инвертирующего (слева) и неинвертирующего (справа) усилителя с внешними цепями компенсации напряжения Uсм

з. Повышение быстродействия ключей на биполярных транзисторах.

Метод форсированного переключения транзистора широко применяют на практике для повышения быстродействия ЭК. Суть данного метода состоит в том, что на интервалах включения и выключения формируют такие значения управляющего сигнала, которые существенно превосходят аналогичные, необходимые с точки зрения обеспечения стационарно включенного и выключенного состояний биполярного транзистора.

Оптимальным с точки зрения уменьшения времен переключения транзистора является управляющий сигнал, приведенный на рис. 10.16. Параметры этого сигнала должны выбираться из следующих условий: $I_{\rm B\,H\varphi}$ и $I_{\rm B\,3\varphi}$ должны обеспечивать заданные времена включения и выключения транзистора; $I_{\rm B\,H\varphi}$ и $I_{\rm B\,3m}$ должны гарантировать работу транзистора соответственно в режимах насыщения и отсечки; интервалы t_1 и t_2 должны равияться $t_1 = t_{\rm 33d} + t_{\rm 4} + t_{\rm 14ak}$, $t_2 = t_{\rm pac} + t_{\rm cn} + t_{\rm ycr}$.



Наиболее просто эта идея реализуется в схеме с форсирующим конденсатором в управляющей цепи $\{\text{рис.}\}$. В момент включения управляющего сигнала $e_{y\pi p} = U_y$ у нас. в соответствии со вторым законом коммутации, входной базовый ток скачкообразно изменяется от 0 до Ібиф—начального импульса базового тока. По мере заряда конденсатора ток базы постепенно уменьшается до стационарного значения Ібнас (рис. 10.17,6). Базовый ток в момент включения еупр определяется выражением

$$I_{\text{B H}} \approx (U_{\text{Y Hac}} + U_{C_{\text{A BHKJ}}} - U_{\text{B9}})/R_{\text{Y}}$$

Расчеты показывают, что существенную долю времени выключения биполярного транзистора, особенно при пассивном запирании, составляет время его рассасывания. Поэтому исключение этого интервала приводит к существенному повышению быстродействия СК