

Valores MIPS

Instrucciones:

1. LWU R1,8{R2}
2. J 8
3. HALT

Valores MIPS / Instrucciones	LWU R1, 8{R2}	J 8	NOP (AND R1, R1, R1)	HALT 0	HALT 1	HALT 2	HALT3
PC	1	2	8	9	10	11	12
CC	1	2	3	4	5	6	7
PC + 1	2	3	9	10	11	12	13
Instrucción fetch	9C410008	08000008	00210824	FFFFFFF	FFFFFFF	FFFFFFF	FFFFFFF
Branch	-	000A	0408	002D	0000	0000	0000
Data A	-	00000000	00000000	0000000	0000000	0000000	0000000
Data B	-	00000000	00000000	0000000	0000000	0000000	0000000
Valor inmediato con extensión de signo	-	00000008	00000008	0824	FFFFFFF	FFFFFFF	FFFFFFF
Registros	-	0820	0000	0421	7FFF	7FFF	7FFF
Señales de control	-	0742	0016	0C20	0002	0002	0002
reg_rd	-	0	0	1	1	1	1

reg_rt	-	1	0	1	1f	1f	1f
reg_rs	-	2	0	1	1f	1f	1f
reg_ALU Ctrl	-	2	e	0	2	2	2
reg_ALU Op	-	0	1	2	0	0	0
reg_Mem toReg_ID _to_EX	-	1	0	0	0	0	0
reg_Mem Write_ID _to_EX	-	0	0	0	0	0	0
reg_Mem Read_ID _to_EX	-	1	0	0	0	0	0
reg_ALU Src	-	1	0	0	0	0	0
reg_Reg Write_ID _to_EX	-	1	0	1	0	0	0
reg_Reg Dst	-	0	0	1	0	0	0
reg_halt_ detected _ID_to_E X	-	0	0	0	1	1	1
reg_sele ct_bytes _mem_d ata_ID_t o_EX	-	3	0	0	0	0	0
Flag HALT	0	0	0	0	1	1	1
Select bytes	-	Word unsigned	Ninguno	Ningun o	Ninguno	Ninguno	Ninguno
Resultad o ALU	-	-	8	3	0	-	

Dato a escribir en memoria	-	-	0	0	0	-	
Registro destino	-	-	R1	R0	R1	-	
Flag HALT	0	0	0	0	0	1	
Señales de control	-	-	1AC1	0	1001	0	
reg_registro_destino_EX_to_MEM	0	1	1	0			
reg_halt_detected_EX_to_MEM	0	0	0	0			
reg_select_bytes_mem_datos_EX_to_MEM	0	0	3	0			
reg_MemtoReg_EX_to_MEM	0	0	1	0			
reg_MemWrite_EX_to_MEM	0	0	0	0			
reg_MemRead_EX_to_MEM	0	0	1	0			
reg_RegWrite_EX_to_MEM	0	1	1	0			

M							
DATA ALU	-	-	-	8	3	0	0
DATA MEM	-	-	-	0	0	0	0
Reg Write	-	-	-	Si	No	Si	No
Mem to Reg	-	-	-	Si	No	Noi	No
Flag Halt	-	-	-	0	0	0	1
Registro Destino	-	-	-	R1	R0	R1	R31