**任务（v20231229）**

①依靠同步信号开发一套作用于所有ADC，DAC和传输路径的同步机制

②选好数字信号的协议，这和ADC和DAC高度相关（比如USB或者PCIe）

③选好实时操作系统或者改造一个分时操作系统为类实时的（比如RTLinux）

④升级电脑主机，主要是选好GPU（暂定4060，因为有矩阵核心）

⑤CUDA编程（Python上可能存在可以调用CUDA的模块，那用Python也行）

⑥装配FPGA系统，调试好开发板上的数据I/O接口（FPGA主流Xilinx，看看有无便宜国产）

⑦HDL编程，考虑用CHISEL（基于Scala）

⑧搞GUI，考虑用WPF