

数字系统综合设计测试记录与评分表

课程号：04061201-3（2 学分） 任课教师：班恬 学期：2021-2022（秋）

学生学号：_____ 学生班级：_____ 学生姓名：_____

类型	序号	测试内容	评分标准	满分	测试记录	评分
基本要求	(1)	显示学号	采用动态显示的方法，通过 8 个数码管显示学号后八位	10	是否能显示学号（ ）	
	(2)	显示输出频率理论值	(1) 能设置不同的频率控制字 (2) 在左四位数码管（且使用左边第一个小数点）显示	15	(1) 能显示设置频率（ ） (2) 频率控制字可变（ ）	
	(3)	正弦信号产生	(1) 示波器测量的正弦信号频率与设置频率值一致 (2) 产生的正弦信号频率可变	20	(1) 能产生正弦信号（ ） (2) 频率变化范围（ ）	
	(4)	测量(3)中产生的正弦信号频率	在(2)和(3)的基础上，在右边四个数码管显示测得的正弦信号频率	15	频率测量是否正确显示（ ）	
提高要求	(5)	扫频信号产生	产生 1kHz 到 10kHz 的相位连续的正弦线性扫频信号，用左右四个数码管分别显示低频和高频界限	10	(1) 能产生扫频信号（ ） (2) 相位是否连续（ ）	
	(6)	频率步进	(1) ROM 容量和 Clock 不变 (2) 同基本要求(3)和(4)	5	步进为()Hz	
其它功能	(7)	测试内建 XADC	采集模拟电压输入并使用中间四个数码管显示转换后的电压值	5	能正确转换并显示（ ）	
	(8)	其它功能		酌情		
设计报告	(9)		(1) 清晰、完整的设计思路 (2) 带有注释的 Verilog 代码 (3) Testbench file (4) 实验结果及数据分析 (5) 遇到的问题和解决方案 (6) 报告的结构及规范性	20		
学术诚信	(10)		(1) 部分或全部抄袭他人的算法、源码或设计报告 (2) 其它违反学术诚信的行为	N/A	认定为剽窃是（ ）否（ ）	最高成绩为 60