

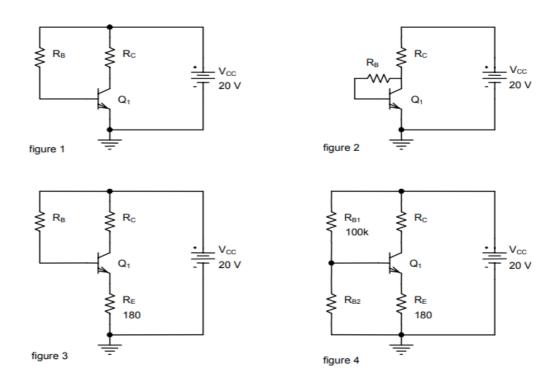
## TD ELECTRONIQUE ANALOGIQUE

(Année Académique 2024-2025/ CS-EE-ME)

## Exercice 1: Polarisation d'un transistor bipolaire

L'étude porte sur diverses topologies permettant de polariser un transistor bipolaire avec un courant de collecteur donné et se placer sensiblement au milieu de la droite de charge statique dans les caractéristiques de sortie.

Le transistor est de type 2N1711 (  $\beta_{typique} = 150$  ).



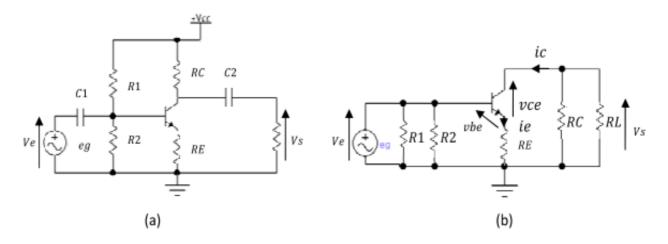
Déterminez les résistances au sein des topologies suivantes, pour un courant  $I_{Co}=10$  Ma et en prenant  $V_{BEo}\cong 0.6$  .

- 1. Polarisation simple (figure 1).
- 2. Polarisation par résistance entre collecteur et base (figure 2).
- 3. Polarisation avec résistance d'émetteur (figure 3).
- 4. Polarisation avec résistance d'émetteur et pont de base (figure 4).

BIT TD Page 1

## Exercice 2

Soit la figure ci-dessous, on donne Vcc =30", R1=2.4K $\Omega$  , Q2=1.2K $\Omega$ , Rc=680 $\Omega$  , Re = 1K $\Omega$  et RL = 470 $\Omega$ .



1) Tracer les droites de charges statique et dynamique.

2) Calculer 
$$AV = \frac{V_s}{V_e}$$