

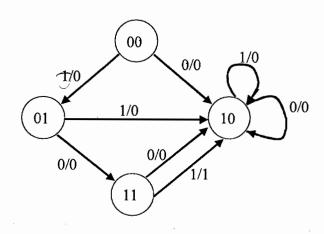
UNIVERSIDADE ESTADUAL DE CAMPINAS - UNICAMP FACULDADE DE ENGENHARIA ELÉTRICA E DE COMPUTAÇÃO EA - 772 CIRCUITOS LÓGICOS

TESTE 3

14/05/2004

Nome: DANILO DO NASCIMENTO LEITE RA: 032109

Projetar a seguinte máquina síncrona:



Não se esqueça de justificar cada coisa feita. Siga o método apresentado em aula! Use FF-JK. Organize sua resposta assim:

- a) Tabela verdade do FF-JK
- b) Tabela verdade das transições Q >> Qn e condições para J e K.
- c) Tabela geral com as entradas, estados, mudanças de estado e saídas.
- d) Mapas de Karnaugh se necessário
- e) Circuito.

a) Tabela Terdode do FF- JK

J	X	а	<u>lā</u>
_0	0	magn	teño estado anterior
0	1.		
4	0/		
1	1		

J	K	8	9
0	0	mantin	o estado anterior
0	1	0	1
1	0	1	0
1	1	muda	de estado

b) Tabela Terdade das transites a - an pl FF TK

	8	Qn	J	K
	0	0	0	×
	0	1	1	×
-	1	0	×	1
	1	1	X	0

