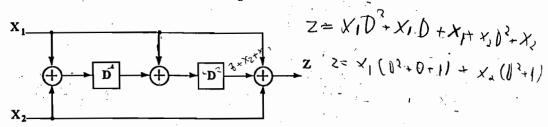
EA-772 CIRCUITOS LÓGICOS

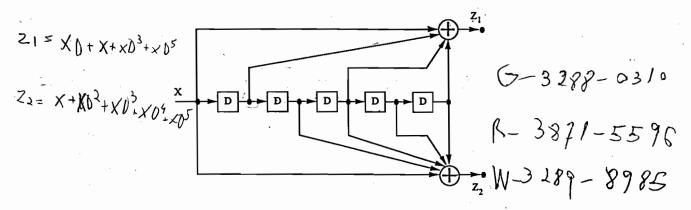
6ª PROVA

06/11/2003

1) Escreva a expressão de Z em função das entradas X1 e X2 para o circuito abaixo:



2) Escreva as expressões de Z₁ e Z₂ em função da entrada X para o circuito abaixo:



3) Desenhe o diagrama de estado reduzido para a seguinte máquina:

').	()	
C	1	,
O		\times
· 0		

		•			+
V	Entrada	Estado (t)	Estado (t+1)	Saída	000 0-1
	0	A	F	0	(ADE BOR
	Ò	В	E	1	
	0	i, C	Α	1	
	0	' D	В	0 ·	
٠.	.0	E	В	0	(FA)16-8
	0	F	D	Í	14)16 -> 8
	1	Α	E	1	
	1 /	В	С	0-	•
	1	С	. C	0.	11111010
١.	1	\mathbf{D}	Е	1. ~	1111010
	1	E	E	. 1	
	11	F	C	Ó	

- 4) Simplifique a seguinte função logica f(A, B, C, D) = S(0, 5, 10, 15) + D(2, 7, 8, 13).
 - 5) Multiplique (-15)₁₀ por (28)₁₀ em binário. Escolha um módulo adequado e realize a operação em complemento de 2 e em complemento de 1.
 - 6) Converter os seguintes números para as bases explicitadas:

a) (1 1 0 0 1, 0 1)₂ para a base 10

b) (1 1 0 0 1, 0 1)₁₀ para a base 2