EA773 LABORATÓRIO DE CIRCUITOS LÓGICOS

8,5

Avaliação Individual da Experiência 2: Circuitos Sequenciais.

R.A <u>ОБА</u> \44 Grupo <u>S</u>	Nome Ricardo Dia Turma V D	pao Righetto Patri 22/8/2006	
diagrama de um co	rama de estados de um contadontador de Johnson de k bits? Shart $\phi \phi \phi$ $\phi \phi 1$ $\phi \phi 1$	8 estados	100 estados terá o 3 bits: 000 K 100 110 111 001 E estados 4 estados
NE = JK	de Estados		. 1212005

(5,0)

2. Monte um gerador pseudo-aleatório usando o polinômio abaixo e desenhe os diagramas de estado do gerador (note que ele $N\tilde{A}O$ é auto-inicializável).

