EA772 Circuitos Lógicos Prof. José Mario De Martino — Prova 02 — 1°. Semestre 2013

Nome:	RA:

1. (2,0 pts) Faça a minimização de estados do sistema sequencial descrito na Tabela 1. Apresente a tabela de estados mínima.

	Entrada		
EA	$\mathbf{x} = \mathbf{A}$	$\mathbf{x} = \mathbf{B}$	
S 0	S5, a	S12, b	
S 1	S6, a	S11, b	
S2	S11, b	S4, a	
S 3	S9, a	S8, b	
S4	S9, a	S11, b	
S5	S0, b	S8, b	
S 6	S12, b	S11, b	
S7	S8, b	S3, a	
S 8	S2, b	S0, a	
S 9	S10, b	S2, b	
S10	S5, a	S8, b	
S11	S7, b	S12, a	
S12	S6, a	S0, b	
	P	E, z	

Tabela 1: Tabela de Estados

- 2. (2,0 pts) Utilizando um único flip-flop D sensível a borda da subida e portas lógicas, projete um flip-flop SR sensível a borda de descida. Desenhe o circuito. Utilizando um único flip-flop D sensível a borda de subida e portas lógicas, projete um flip-flop JK sensível a borda de descida. Desenhe o circuito.
- 3. (2,0 pts) Projete um contador binário módulo 4 cíclico decrescente/crescente. O contador possui duas entradas binárias x e d. Quando x = 0, o contador permanece no estado em que se encontra, contando quando x = 1. Quando d = 1 a contagem é decrescente e quando d = 0 a contagem é crescente. Utilize flip-flops T sensíveis a borda de subida. Projete uma máquina de Moore. Faça a minimização dos circuitos combinacionais utilizando mapas de Karnaugh.
- 4. (2,0 pts) Projete uma máquina de Mealy que possua uma entrada binária x e uma saída binária z. A saída z(t) será igual a 1 sempre que x(t-3, t) = 0101 ou x(t-4, t) = 01101. Utilize flip-flops D sensíveis a borda de subida. Faça a minimização dos circuitos combinacionais utilizando mapas de Karnaugh.
- 5. (2,0 pts) Calcule a frequência máxima de operação do circuito sequencial apresentado na Figura 1. Considere t_{in} = 2,8 ns, t_{out} = 4,0 e atraso de propagação de 0,5 ns para cada porta lógica (t_{in} é o atraso de propagação, em relação borda de acionamento do relógio, do circuito sequencial conectado à entrada x e t_{out} é o tempo de *setup* do circuito sequencial

conectado à saída z). Para os flip-flops, considere tempo de *setup* de 0,7 ns, tempo de *hold* de 0,5 ns e atraso de propagação de 3,0 ns. Apresente os cálculos e o resultado em MHz.

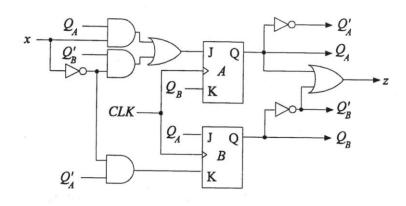


Figura 1: Circuito sequencial.

50	S5, a	512,5
SI	56, a	S11, b
S2	511, b	54,0
53	99,a	58, 5
54	59, a	511, 5
55	50, b	58,6
56	512, 5	S11, b
57	58,5	53, a
58	52,5	50,0
59	510,5	S2, b
510	35, a	28,5
SII	St, b	512,0
512	56, a	50,5

.0,4

	50	3 1	
	51	3 2	
1	53	3 2	
\	54	32	
	510	32	
	512	3 1	
	52	2 1	Common Total Section States
	57	2	
2	58	21	
	511		
	311	-	
	55	12	
3	56	12	
	59	1 2	
)	

PARTIÇÃS 2 4 50, 512 } 1 .0,4 4 51, 53, 54, 510 } 2 4 52, 57, 58, 511 } 3 4 55, 56, 59 } 4

P100

. 0,4

,	1		
	50	4	\
1	512	4	1
			-
	SI	4	3
	53	4	3
2	54	4	3
~	510	4	3
	SZ	3	2
	57	3	2
3	82	3	1
	511	3	1
	ST	11	3
4	5,6	1	3
1	59	2	3
		1	

,	50	5	1	
l	S12	5	1	
	SI	5		
2	53	6	4	
2	54	6	4	
	510	5	4	
	52	4	2	
3	5}	4	2	
	58	3		
4	SII	3	1	
5	ST	1	4	
ر	56		4	
6	59			

00,4

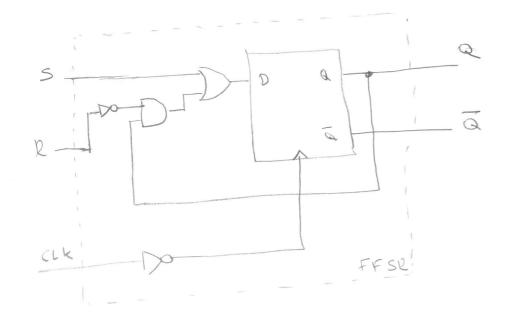
1 SO 6 1 S12 6 1 S1 6 5 2 S10 6 5	
S12 6 1 S1 65	
2	
2 510 65	
S3 7 5	
3 54 7 5	
52 5 3	
7 57 53	
58 4 1	
5 511 41	
55 15	
6 S6 15	
+ 59	

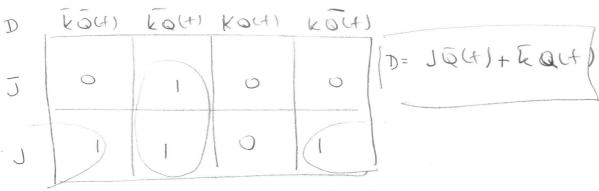
TABELA DE ESTADOS MINIMA

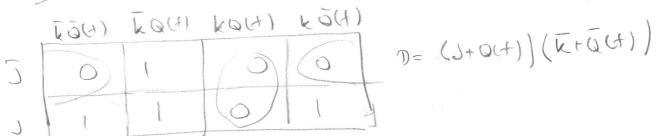
21= A	x=B
S5, a	50, b
55, a	58, b
59, a	58, b
58, b	53, a
S2, b	50, a
50, 5	58,5
51, 6	S2, b
P	E, +
	55, a 55, a 59, a 58, b 52, b 50, b

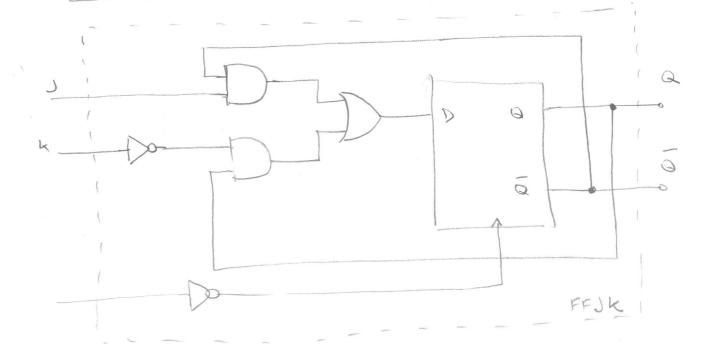
		EA 1	D
5	R	6(4)	04+1)
0	0	0	O STATE OF THE PROPERTY OF T
0	0	(1
0	(0	0
0	(*	0
9	0	0	
(0	1	1
(1	0	X
was.	1	Alexandra	X

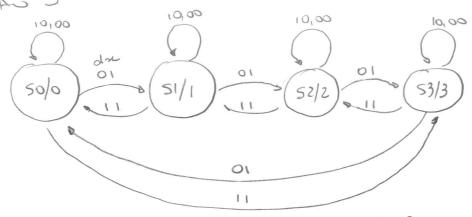
D	RQ(+) R	0(1)	ROLL)	20(4)	
S			O Valency servicias en metrico portunato por sucus	The second of th	D= S+ EQ (+)
S		A CONTRACTOR OF THE CONTRACTOR	X	X A STATE OF THE S	
	204) 2	04)	(4)09	(4) 29	- (
5	0		0	0	D= R (S+Q(4))
5		\	X	X	











CODIFICÃO DOS ESTADOS

COPIFICAÇÃO SAIDA

MAQUINA DE MOORE

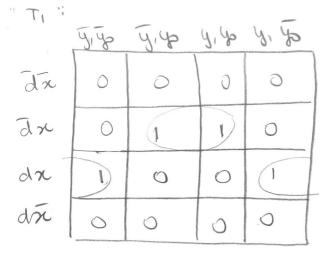
COM SAIDA = ESTADO ANDL

E A	0.5	0.5	
d 2 y, yo	14, Yo	T, T2	
0 0 0 0	00	0 0	
0 0 0 1	0 1	0 0	
0 0 0	1 0	0 0	
0 0 1 1	1 1		
0 1 0 0	0 1	0	
0 101	1 0	1 1	
0 1 1 0	1 1	0	
0 1 1 1	00		
1 0 0 0	0 0	0 0	
1 0 0 1	0 1	0 0	
1 0 1 0	1 0		
1 0 1 1	1 1	0 0	
1 1 0 0	\ \		
1 1 0 1	0 0	1. 1	
1 1 0	0 1	0 1	
())]			
T Q(+1)	1	Τ	
7 (QC+1))	
1 ((4)	001	1	
30.7	100	\	

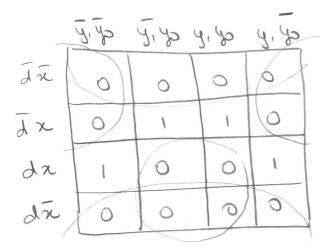
1-01 0



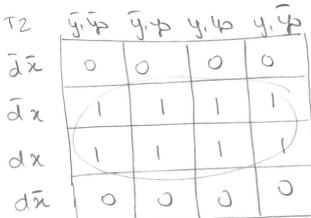
0.5



T,= anyo +dxyo	
	0.5
3 POPETAS	



T,=	2 (d+yp) (d+yp)
A second	

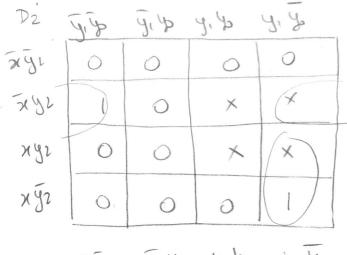


8 ENTRADAS

	1	-	MATERIAL PROPERTY AND PROPERTY	Management of the Control of the Con
	9.5	9,4	y. 6	9.8
dã	0	0	0	0
dx		1	()
dx		\	\	1)
dr	0	0	0	10

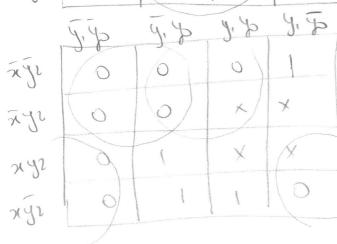
Tz = X

 \bigcirc

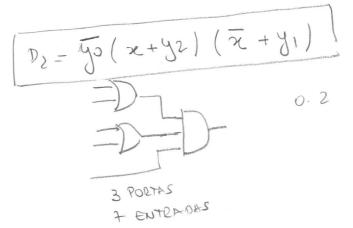


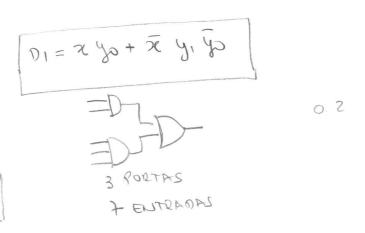
	q, \$p	9,7	4. 42	4.4
zy2	O	6	0	O
えな	いのとまうからかって かかんかからして 竹門をまる (日本)の本語の	/ 0	×	× International Control of the Contr
ждг	6	0	×	*
×92	0	1	0/	
9	- Janes	1	The state of the s	ees our mellengeungstell christististististististististististististi

D_1	4.4	9.8	4.12	y, \$
$\overline{\chi}$	0	0	0	
x y2	0	0	×	X
x 42	0		X	×
મર્પુટ	0			0



D2=	えりとなりもたりする
	ED-17 0.2
	=D-M
	3 PORTAS 8 ENTRADAS

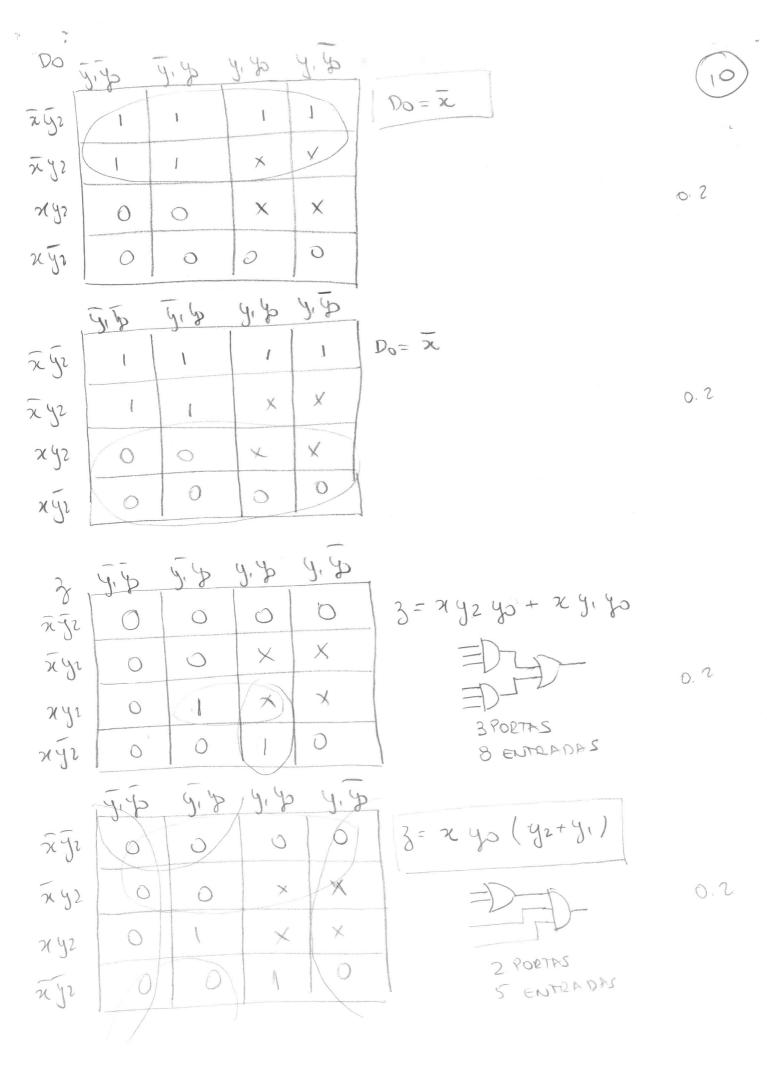




$$D_{1} = (x+y_{1})(x+y_{2})(x+y_{2})$$

$$= D$$

$$=$$

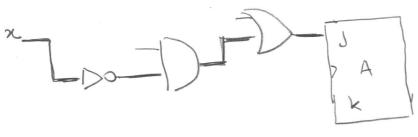


QUESTIFU 5

DA nos:

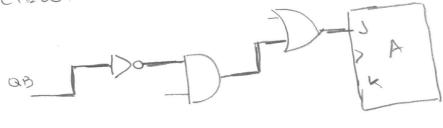
Ein = 2,8 ms; tsu(FF) = 0, fns; bp (FF) = 3,0 ms; tout=4,0 ms

· CALWID DE di: ATRASO DE X NO CIRWITO 1



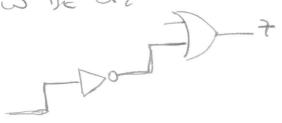
di= tp(NOT) + tp(NDZ) + tp(OZZ) = 3.0,5=1,5 ns 0.4

· CALCUS DE d, J: ATRASS DE y (QB NO PIÓR CASO) NO CIRWITO 1



d, 8 = tp (NOT) + tp (AND2) + tp (OR2) = 3.0,5 = 1,5 ns

CALWW DE d2: ATTRASO DE QB NO CIRWITO 2



dz= tp (NOT)+ tp (082)= 2,0,5=1,0 ns .or

PORTAND

 $tin + d_1^2 + t_{SO}(FF) = 2.8 + 1.5 + 0.7 = 5.000 \cdot 2$ $tp(FF) + d_1^8 + t_{SO}(FF) = 3.0 + 1.5 + 0.7 = 5.200 \cdot 2$ $tp(FF) + d_2 + tout = 3.0 + 1.0 + 4.0 = 8.000 \cdot 2$ $tp(FF) + d_2 + tout = 3.0 + 1.0 + 4.0 = 8.000 \cdot 2$

fmán= 1 = 125 MHZ. .2