ПРАВИТЕЛЬСТВО РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ «НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ УНИВЕРСИТЕТ «ВЫСШАЯ ШКОЛА ЭКОНОМИК»

Московский институт электроники и математики им. А.Н. Тихонова

Степушин Кирилл Алексеевич

РАЗРАБОТКА ОТЛАДЧИКА С МОНИТОРИНГОМ ЭНЕРГОПОТРЕБЛЕНИЯ

Выпускная квалификационная работа — магистерская диссертация по направлению 11.04.02 «Инфокоммуникационные технологии и системы связи» студента образовательной программы магистратуры «Интернет вещей и киберфизические системы»

Студент	Научный руководитель приглашенный преподаватель
	—————————————————————————————————————
Рецензент к.т.н., доцент	Консультант приглашенный преподаватель
<u> </u>	—————————————————————————————————————

Оглавление

Опі	исание структуры устройства
2.1	Подсистема управления
2.2	Подсистема питания
2.3	Подсистема измерения энергопотребления

Глава 1

Введение

Неазвисимо от стараний разработчика или сложности проекта, большая часть времени разработки будет потрачена на то, чтобы убедиться, что устройство работает правильно, или – что наиболее вероятно – разобраться, почему устройство работает не так, как ожидалось. Отладчик – самый мощный инструмент в наборе инструментов разработчика, позволяющий напрямую взаимодействовать с процессором, задавать точки останова, пошагово управлять потоком выполнения инструкций и проверять значения регистров. [1]

Для устройств «интернета вещей» очень важно знать и отслеживать энергопотребление, ведь обычно такие устройства питаются от батарейки и каждое ненужное действие уменьшит срок службы. Мониторинг энергопотребления позволяет понять энргоэффективность каждого сенса связи, что позволит выбрать наиболее подходящий интерфейс и протокол передачи данных.

Об актуальности возможности мониторинга энерегопотребления для отладчика говорит количество измерительных устройств на рынке. Характеристики основных из них приведены в таблице 1.1.

Устройство Joulescope Otii Arc NanoRanger Current Ranger от -1 А до 3 А от -1,65 А до 3 А Диапазон тока от 0 до 2,5 А от 1 нА до 800 мА Разрешение 1 нА десятки нА до 10 пА до 1 пА Погрешность до 0,3% до 0,1% до 0,3% до 0,1% 800 \$ 700 \$ 220 \$ 120 \$ Цена

Таблица 1.1: Сравнение характеристик измерительных устройств

Перед проектированием отладчика с возможностью мониторинга энергопотребления ІоТ-устройств следует определиться с требованиями, предъявлемыми к отладчику. Для этого в качестве примера рассмотрим «усредненный» паттерн поведения устройства с ВLE, одной из самых популярных технологий беспроводной передачи данных интернета вещей, у которого с периодичностью в несколько десятков мс повторяется такой цикл: спящий режим с токопотреблением единицы мкА, далее устройство просыпается, в этот момент энерго потребление составляет единицы мА, время просыпания — десятки мкс, далее происходит сеанс связи, который начинается с передачи, с токопотреблением примерно десятки мА и длительностю передачи «пустого» пакета величиной 27 байт около 200 мкс, и продолжается ожиданием ответа длительностью в среднем 150 мкс, после сеанс связи завершается приемом, при котором токопотребление составляет единицы-десятки мА длительностью 200 мкс. Данный паттерн поведения, при известной максимальной скорости передачи и приема в 2 Мбит/с для Вluetooth версии 5, позволяет оценить необходимую полосу пропускания подсистемы измерения, её разрешение по измеряемому току и скорость переключения диапазона измеряемых токов.

Для обеспечения конкурентноспособности отладчика, остальные характиристики можно определить из таблицы 1.1, а так же из анализа типичной используемой элементной базы.

Резюмируя вышесказанное, можно ориентироваться на следующие требования к разрабатываемому устройству:

- полоса пропускания 200 кГц
- напряжение питания отлаживаемых устройств от 1,8 В до 12 В
- погрешность измерения до 0,5%
- диапазон тока от 3,2 мА до 2 А
- разрешение 0,16 мкА
- время переключения диапазонов десятки мкс
- себестоимость устройства 5000 руб.

Данные требования, предъявляемые на этапе началального анализа, в ходе более детальной проработки, изучения и тестирования в дальнейшем будут уточнены в соответствии с полученными результатами.

Глава 2

Описание структуры устройства

2.1 Подсистема управления

Проектирование любого устройства начинается с определения структуры, которая в дальнейшем поможет составить его структурную схему. А главным компонентом любого устройства является его подсистема управления.

Самые популярные подсистемы управления отладчиками базируются на микроконтроллерах, которые поддерживает основные отладочные интерфейсы — JTAG и SWD. В качестве типичного «отладочного» микроконтроллера было решено использовать STM32F107VCT6 из-за его следующих преимуществ [2]:

- Хорошо проработанная документация компания STMicroelectronics является одним из лидеров на рынке микроконтроллеров, во многом благодаря замечательной документации, которая позволяет создавать на базе их решений проработанные и, по большей части, предсказуемо работающие проекты. Важно быть увереным, что при разработке устройства микроконтроллер не начнет показывать «недокументированные» возможности и различные баги, и репутация компании STMicroelectronics позволяет быть в этом уверенным. Антипримером может служить компания Espressif, чьи многочисленные ошибки, выявленные после выпуска очередного микроконтроллера, иногда выливаются в довольно объемные errata документы.
- *Библиотеки* наличие удобных и, самое главное, пригодных в использовании библиотек позолит значительно ускорить время разработки. STM32F107VCT6 построена на базе ядра Cortex-M3, для которого написано большое количество популярных библиотек, таких как HAL, LL, CMSIS, libopencm3 и другие.
- Большое количество готовых решений некоторые из функций разрабатываемой системы могли быть реализованы ранее индивидуальным разработчиком, сообществом или предприятием. Разработку всегда стоит начинать с поиска готовых или похожих решений, которые, возможно, уже были разработаны и ждут интеграции в проект. Используемое в STM32F107VCT6 ядро сильно повышает шансы найти что-то готовое или то, что сильно ускорит и упростит разработку устройства, позволяя не писать отдельные модули с «нуля». [1]
- Доступность в «санкционную» эпоху доступность компонента может стать решающим фактором при выборе. Благодаро своей массовости микроконтроллеры серии STM32 можно легко найти как у дистрибьюторов ориентированных на крупные компание, так и на тех, кто работает с физическими лицами, что важно в рамках студентческой дипломной работы.

2.2 Подсистема питания

Невозможно представить устройство без подсистемы питания, которая является его «сердцем», обеспечивая электроэнергией все остальные подсистемы. Плохо спроектированная система питания может стать большой проблемой, вплоть до вывода из строя отдельной подсистемы или устройства вцелом.

B качестве питания для отладчика была выбрана связка из PoE + DC-DC преобразователь, выполненный по технологии изолированный fly-back, с возможностью подключения внешнего питания.

PoE (Power over Ethernet) — это технология передачи удаленным Ethernet-устройствам по витой паре электропитания вместе с данными. Данная технология позволяет питать подключенные устройства, к которым невозможно или нежелательно проводить кабели для питания.

Технология РоЕ была выбрана по причине удобства её использования в устройствах с передачей данных по Ethernet. Это избавляет от необходимости подключения дополнительных проводов, что делает отладчик более мобильным. С другой стороны необходимо сохранить возможность подключения питания более традиционными способами, например через внешний блок питания.

Характеристики различных стандартов РоЕ представлены в таблице 2.1.

802.3 btХарактеристика/Стандарт 802.3af802.3at802.3 btВыходная мощность, Вт 15.4 30 A 90 60 Мощность на устройстве, Вт 12,95 25,551 71,3 50 - 5750 - 5752 - 57Выходное напряжение на источнике, В 44 - 57Напряжение на приемнике, В 37-57 42,5-5741,1-5742,5-57Максимальный ток в витой паре, мА 350 600 600 960

Таблица 2.1: Основные характеристики стандартов РоЕ

Для понимания какой стандарт PoE будет необходимо реализовать в отладчике нужно проаннализировать энергопотребление всего устройства.

Максимальная потребляемая мощность микроконтроллера STM32F107VCT6 в корпусе LQFP64 составляет 444 мВт [2], ток потребления выбранного контроллера PoE до 50 мА [3], усредненный ток потребления измерительного операционного усилителя – до 5 мА, потребляемая мощность выбранной PHY микросхемы до 270 мВт [4]. С учетом усредненного КПД импульсного DC-DC преобразователя, который составляет 70 %, можно рассчитывать на то, что мощности 12,95 Вт, которую обеспечивает стандарт 802.3аf, должно хватить.

Для маломощных источников питания часто используют fly-back-конверторы, они же обратноходовые преобразователи. Преимуществами данного решения являются [6]:

- Сравнительная простота
- Малое количество используемых элементов
- Дешевизна
- Мало чувствителен к короткому замыканию на выходе

Использование же изолированного fly-back преобразователя дает гальваническую развязку по питанию, что защищает пользователя в случаях случайного касания разъемов, к которым в отладчике планируются свободный доступ.

2.3 Подсистема измерения энергопотребления

Для измерения тока используется метод снятия напряжения с шунта, который представляет собой резистор известного сопротивления с малым отклонением номинала, который обычно составляет менее 1%, с помощью операционного усилителя, включенного по схеме дифференциального усилителя. Существует два основных способа подключения измерительной цепи – со стороны никого или высокого уровня. В ходе производственной практики были рассмотрены и изучены схемы подключения измерительной цепи по смехе верхнего плеча, которая представлена на рисунке 2.1 и по схеме нижнего плеча, которая представлена на рисунке 2.2.

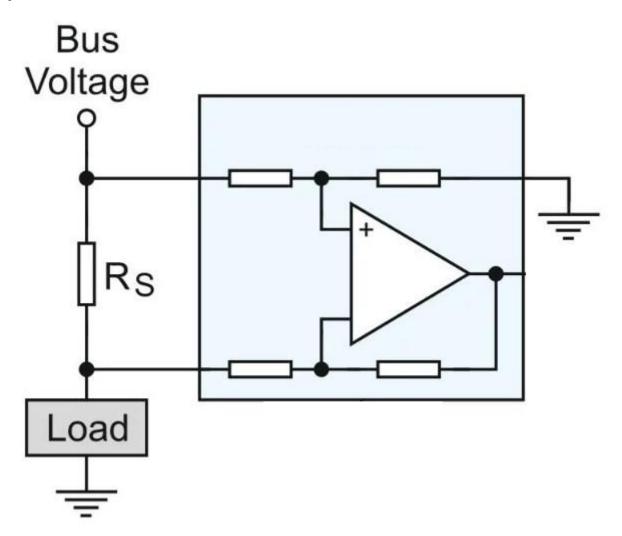


Рис. 2.1: Схема верхнего плеча

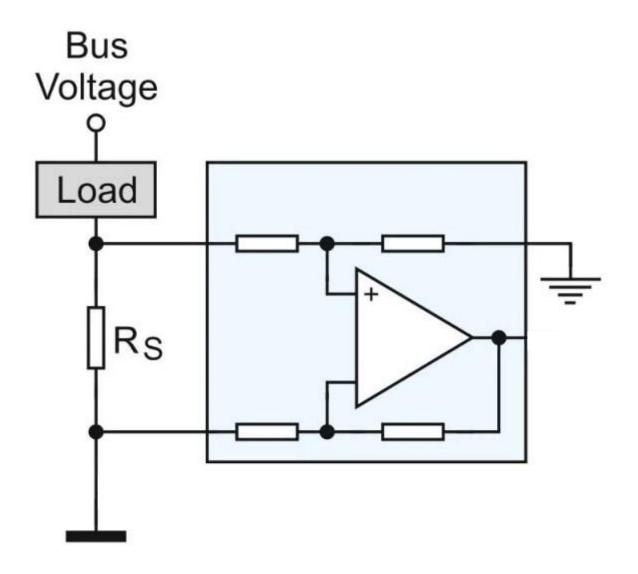


Рис. 2.2: Схема нижнего плеча

Измерение тока в конфигурации нижнего плеча заключается в размещении измерительного элемента между нагрузкой и землей. Этот тип решения довольно легко реализовать, поскольку напряжение на измерительном элементе измеряется по отношению к массе цепи. Усилитель работает с низкими значениями напряжения (порядка милливольт по отношению к массе схемы), что значительно упрощает подбор компонентов и снижает его стоимость.

Основным недостатком этого метода является то, что нагрузка больше не связана напрямую с массой. Минусовой вывод нагрузки имеет потенциал на несколько сотен милливольт выше земли, а лучше держать это значение меньше 100 мВ — эта разница примерно равна падению напряжения на шунтирующем резисторе и канале полевого транзистора. Отсутствие прямого соединения с землей может стать проблемой если в другом месте цепи произойдет короткое замыкание, например, если проводящий компонент в устройстве коснется металлического корпуса. Однако для нашего устройства это не будет являться проблемой, так как такой вариант развития событий не предусмотрен.

В случае работы с малыми сигналами довольно большую роль играет входное напряжение смещения усилителя. Чем меньше значение этого параметра, тем выше точность измерения.

Несмотря на эти недостатки, измерение тока на стороне низкого напряжения является хорошим выбором, когда нагрузку не нужно подключать напрямую к земле и где нет необходимости обнаруживать короткие замыкания на массу. Но в случае устройств, которые должны соответствовать более строгим требованиям безопасности, измерение тока на стороне высокого напряжения является лучшим выбором. После усиления напряжение на выходе ОУ оцифровывается 12-битным АЦП с опорным напряжением 3,3 В, соответственно,

каждый значащий разряд АЦП — это 3.3/4096=0.805 мВ. При коэффициенте усиления Ку = 50 нашего ОУ, шаг измеряемого напряжения на шунте — около 16 мкВ. Соответственно, при шунтах 100, 1 и 0,01 Ом младшему разряду АЦП соответствует потребляемый ток в 0,16 мкА, 16 мкА и 1,6 мА соответственно [7].

Литература

- 1. Лакамера, Д. Архитектура встраиваемых систем /Д. Лакамера // ДМК Пресс Москва 2023. 332 с.
- ARM(R)-based 2. Connectivity line, 32-bit MCU with 64/256KΒ Flash, USB CANs, 2 14 communication OTG, Ethernet, timers, ADCs, [Электронный /STMicroelectronics// pecypc URL:https://www.st.com/resource/en/datasheet/stm32f107vc.pdf – (Дата 15.05.2024)
- 3. IEEE 802.3af PoE POWERED DEVICE CONTROLLERS datasheet/ Электронный pecypc /Texas Instrument// Апрель, 2008 URL:https://www.ti.com/lit/ds/symlink/tps2376.pdf?ts=1715733862395 – (Дата обращения: 15.05.2024)
- 4. DP83848-EP PHYTER™ Military Temperature Single Port 10/100 Mbps Ethernet Physical Layer Transceiver datasheet/ [Электронный ресурс] /Texas Instrument// Июнь, 2019 URL:https://www.ti.com/lit/ds/symlink/dp83848-ep.pdf (Дата обращения: 15.05.2024)
- 5. Хоровиц, П. Искусство схемотехники издание седъмое /П. Хоровиц, У. Хилл // «Бином» Москва 2003. 704 с.
- 6. Обратноходовой преобразователь / [Электронный ресурс] /Алфавит силовой электрони- $\kappa u//$ URL:https://www.power-electronics.info/flyback.html (Дата обращения: 15.05.2024)
- 7. M. G. Liberty, "Auto ranging ammeter with accurate measurement during range changes. URL: https://patents.google.com/patent/US11774469B2 (Дата обращения: 31.03.2024).