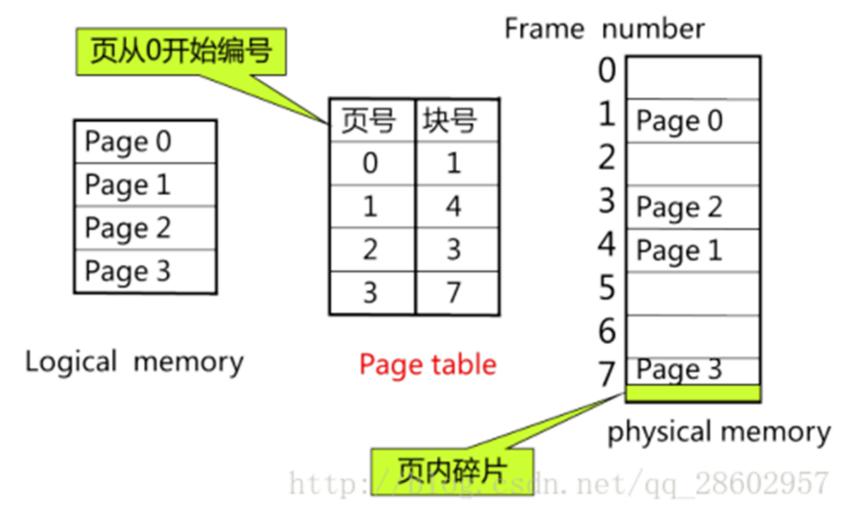
操作系统 Operating System

第三章 向存管理-页目录自映射

沃天宇 woty@buaa.edu.cn 2021年4月1日

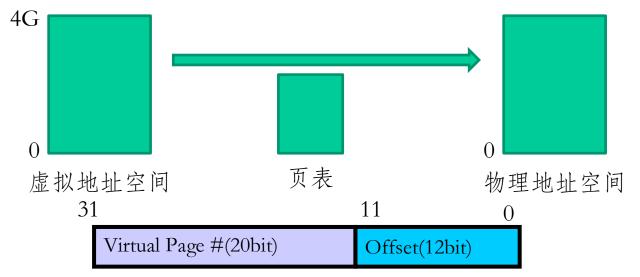
回顾: 页式内存管理

■ 页式内存管理思想:破除内存分配"连续性假设"



回顾: 页式内存管理

■ 页表的作用是将虚拟地址空间映射到物理地址空间



- 对于32位地址长度,可寻址空间为4GB
- 采用12位页内偏移,表明内存页大小为4KB
- 每个页表项负责记录1页(4KB)的地址映射关系
- 整个4GB地址空间被划分为4GB/4KB=1M页,所以需要1M个页表项来记录逻辑-物理映射关系

北京航空航天大学 计算机学院 OS教学组

一级页表的问题

- 页表的大小与逻辑地址空间大小成正比
 - 如果逻辑地址空间很大,则划分的页比较多,页表就很大,占用的物理存储空间大,实现较困难(分配困难)。
 - 例如: 对于 32 位逻辑地址空间的分页系统,如果规定页面大小为 4 KB 即 2¹² B,则在每个进程页表就由高达2²⁰ 页组成。设每个页表项占用4个字节,每个进程仅仅页表就要占用 4 MB 的连续物理内存空间。
 - 64位逻辑地址空间呢?
 - $-2^{64}/2^{12}=2^{52}$ 页, $2^{54}B=16PB$ 的连续物理内存

4MB

4G

北京航空航天大学 计算机学院 OS教学组

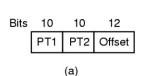
多级页表

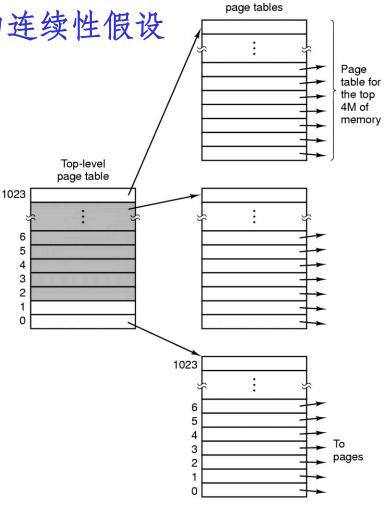
■ 解决问题的方法

• 多级页表: 继续破除页表存储的连续性假设

动态调入页表: 只将当前需用的 部分页表项调入内存, 其余的需用时再调入。

- 例:
 - 32位地址空间
 - 4K页面大小
 - 1M+1K页表项
 - 地址结构-101012





Second-level

基本功练习1

• 1 KB =
$$1024$$
 B = 2^{10} B

•
$$4 \text{ KB} = 4096 \text{ B} = 2^{12} \text{B}$$

•
$$1MB = 2^{20} B$$

•
$$4MB = 2^{22} B$$

以下用最大字节单位

$$^{\bullet}$$
 2¹⁶ B = 64KB

$$^{232}B = ^{4GB}$$

$$^{\bullet}$$
 2⁶⁴ B = 16EB

$$-2^{10} B = 1 KB$$

$$-2^{20} B = 1 MB$$

$$-2^{30} B = 1 GB$$

$$-2^{40} B = 1 TB$$

$$-2^{50} B = 1PB$$

$$-2^{60} B = 1EB$$

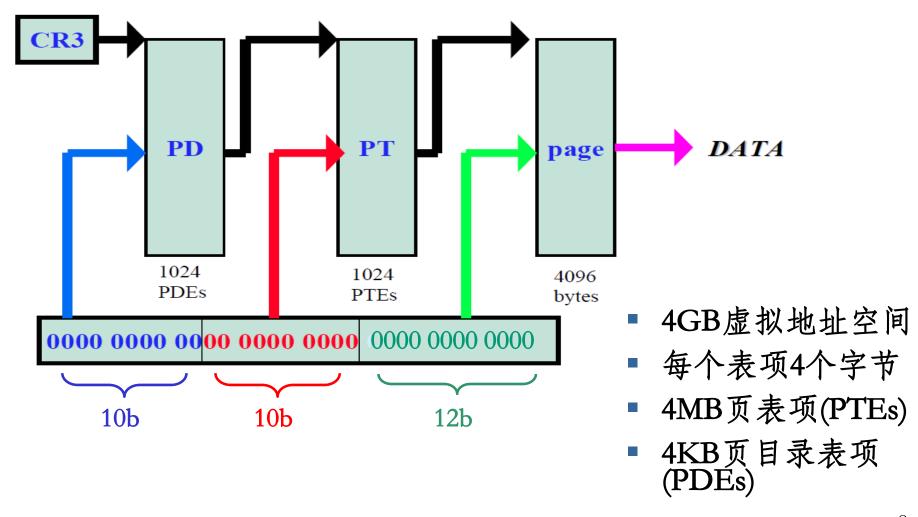
$$-2^{70} B = 1ZB$$

基本功练习2

- 十六进制数0x12345678转成二进制有_32_位
- 0x12345678 >> 12 = 0x12345
- 0x800000000 >> 22 = 0x200
- $0x1000 = \underline{4096}_{(10)} = \underline{4}_{K}$
- 16K = 0x 4000; 64K = 0x 10000
- 1M = 0x 100000 ; 4M = 0x 400000
- 1G = 0x 40000000 ; 2G = 0x 80000000
- 3G = 0x C0000000 ; 4G = 0x 100000000

多级页表

Virtual Address Translation



北京航空航天大学

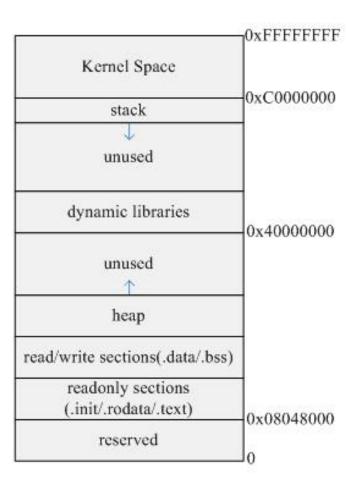
计算机学院

OS教学组

页表管理

- 谁来管理(填写)页表?
 - ·当然是OS
- ■填写页表目的?
 - 反映内存布局

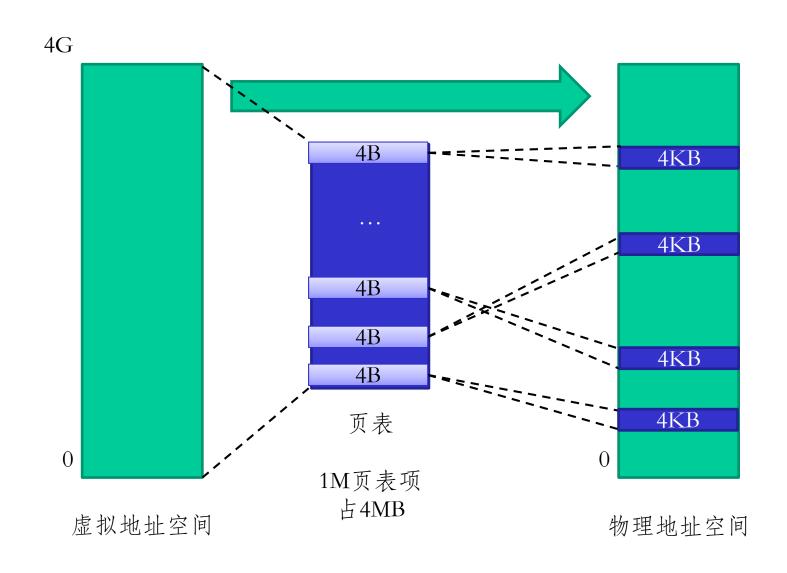
- ■如何填写、修改页表?
 - 写页表所在内存
 - 用虚拟地址还是物理地址?



9

北京航空航天大学 计算机学院 OS教学组

9	0	I	Invalid memory	1 /				
10	0	+		-+	l 	-Physics	Memo	ry Max
11	0	内核态页表的映象	寸地址	/ kse	eg0			
12	0	VPT,KSTACKTOP> +		-+	l	-0x8040	0000-	end
13	0	I	Kernel Stack	1 1	KSTKS	IZE		//\
14	0	+		-+	l			1
15	0	I	Kernel Text	1 1	1			PDMAP
16	0	KERNBASE> +						
17	0		Interrupts & Exception	/ \/				
18	0	ULIM> +		-+		-0x8000		
19	0	用户态页表的	映射地址					//\
20	0	UVPT> +				-0x7fc0	0000	1
21	0	I	PAGES		PDMAP			1
22	0	UPAGES> +				-0x7f80	0000	1
23	0	<i>I</i>	ENVS		PDMAP			/
24	0	UTOP, UENVS> +				-0x7f40	0000	1
25	0	UXSTACKTOP -/	user exception stack		BY2PG			1
26	0	+				-0x7f3f	f000	/
27	0	/	Invalid memory	1	BY2PG			1
28	0	USTACKTOP> +		-+		-0x7f3f	e000	/
29	0		normal user stack	1	BY2PG			1
30	0	<i>†</i>		-+		-0x7f3f	d 000	/
31	a	I		1				1
32	a	•						1
33 34	a			1				hugaa
35	a							kuseg
36	a			-1				
37	a	I		1				,
38	а 0	UTEXT> +						,
39	0	UIBAI> T		,	2 * DD)MAP		\//
40	a	0			2 + PD	THE		
41	0	V		,				
42	*/							
42	*/							

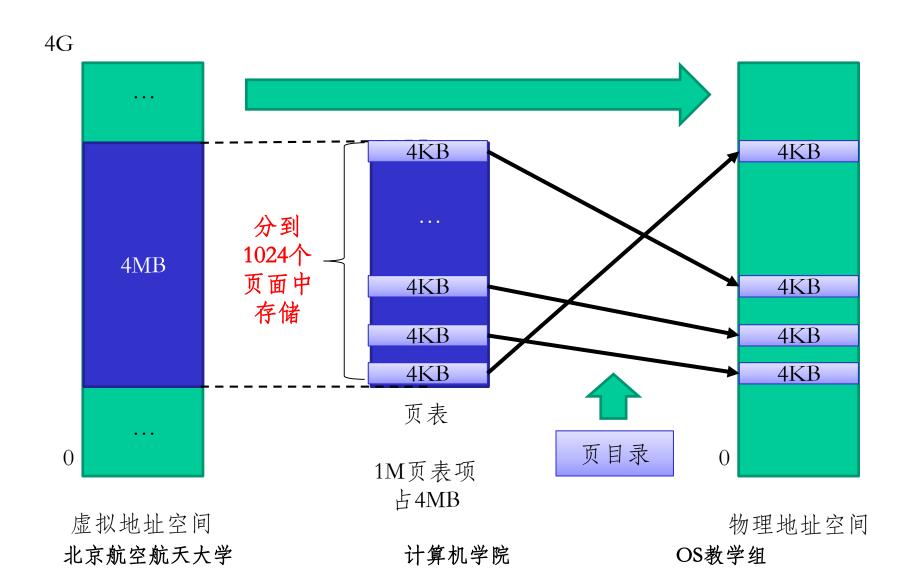


北京航空航天大学 计算机学院 OS教学组

11

- 页表在虚拟地址空间中映射
 - 每个页表项需要4字节,所以1M个页表项需要4MB,所以整个页表占用的地址空间大小就是4MB
 - 4MB页表也要分页存储,共需要4MB/4KB=1024个页面存储(页表页)
 - 每一页中存储4KB/4B=1024项页表项
 - 由于1个页表项对应4KB内存,所以每1个页表页对应 1024*4KB=4MB内存

北京航空航天大学 计算机学院 OS教学组 12

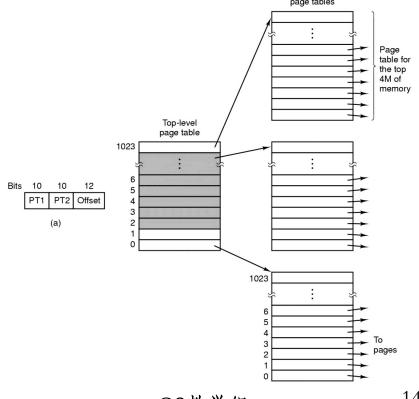


- 页目录定义: 页表页的地址映射
 - 1024个页表页逻辑上连续,物理上可以分散,其对应逻辑 物理映射关系记录在页目录中

• 页目录占1页 (4KB) 空间,有1024项 (页目录项),每

一项指向一个页表页

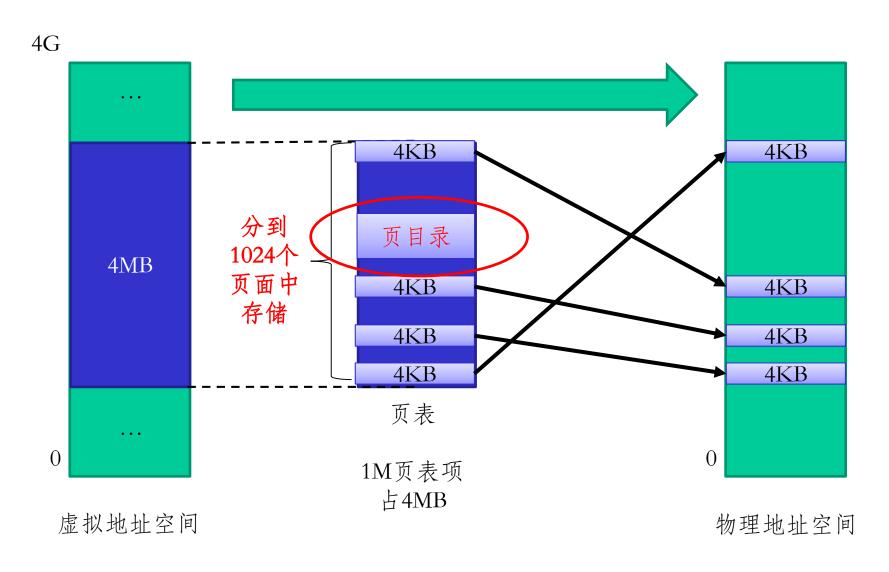
每一页目录项对应4MB内存, 1024个页目录项正好对应 4GB内存(整个地址空间)



- 关键点
 - 存储页表的4MB地址空间中是整个4GB虚拟地址空间中的一部分,OS设计者可规定其所在位置(4MB对齐)
 - 一方面根据页目录的定义:记录这4MB(连续)地址空间到物理地址空间映射关系的,是一个4KB的页目录
 - 另一方面根据页表页的定义:记录这4MB(连续)地址空间到物理地址空间映射关系的,是一个4KB的页表页(当然,它属于整个4MB页表的一部分)
 - 所以,页目录和上述页表页内容相同,页目录无需额外分配单独的存储空间
 - 页目录就是上述4MB页表中的一页

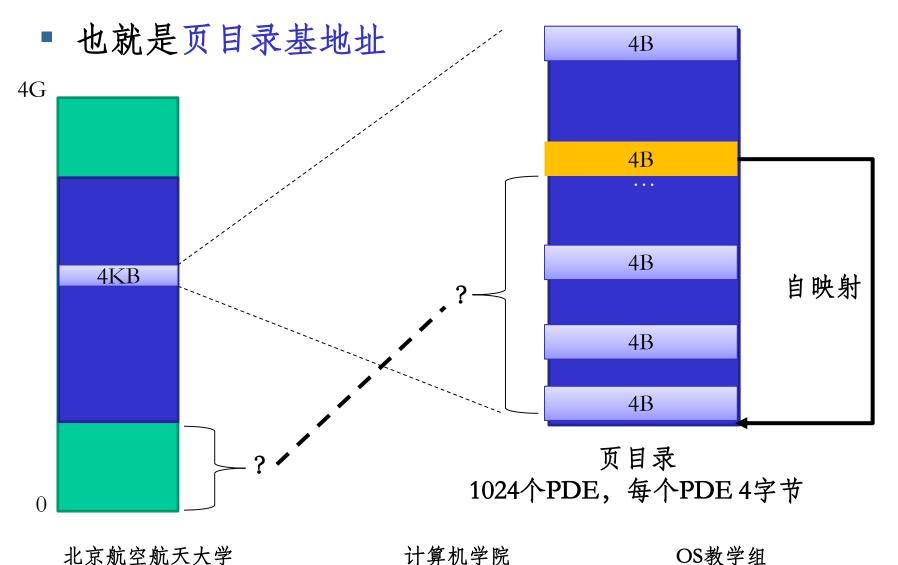
北京航空航天大学 计算机学院 OS教学组

15



北京航空航天大学 计算机学院 OS教学组

■ 自映射:页目录中有一条PDE指向自身物理地址



构建方法

 给定一个页表基址PT_{base},该基址需4M对齐,即: PT_{base} = ((PT_{base}) >> 22) << 22; 不难看出,PT_{base}的低22位全为0。

2. 页目录表基址PD_{base}在哪里?

$$PD_{base} = PT_{base} \mid (PT_{base}) >> 10$$

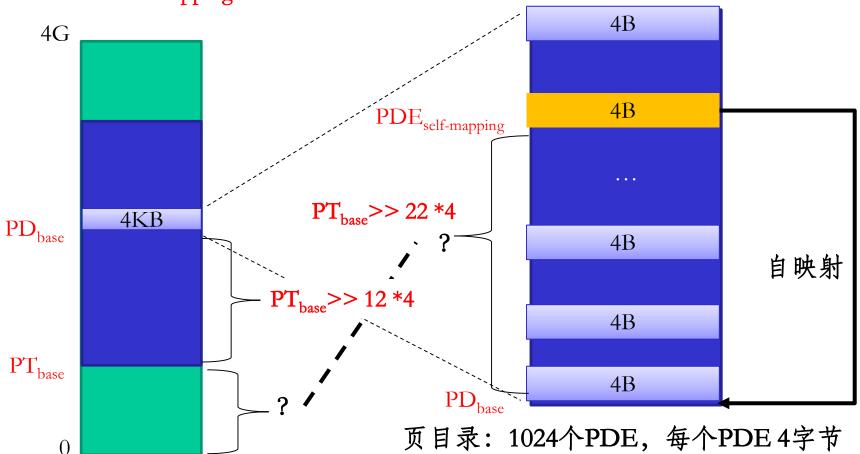
3. 自映射目录表项PDE_{self-mapping}在哪里?

$$PDE_{self-mapping} = PT_{base} | (PT_{base}) >> 10 | (PT_{base}) >> 20$$

北京航空航天大学 计算机学院 OS教学组

18

- $PD_{\text{base}} = PT_{\text{base}} \mid (PT_{\text{base}}) >> 10$
- PDE_{self-mapping} = PT_{base} | (PT_{base}) >> 10 | (PT_{base}) >> 20



思考

- 是不是一定要4M对齐?
- 如果仅考虑映射关系,不是必须的。

PT_{base}

0

4G

- 采用4M对齐,可使页目录表单独地存在于一个页面 (页表)中,从使用方便性的角度,是必须的。
- 采用4M对齐,还可以简化计算,各部分地址可以采取"拼接"的方式。
- 思考: 4MB对齐的地址有什么特点? 以下哪个地址 是4MB对齐的
 - $0x7fc0\ 0000$, $0x7fd0\ 0000$, $0x8020\ 0000$, $0x1000\ 0000$

北京航空航天大学 计算机学院 OS教学组 20

特别强调

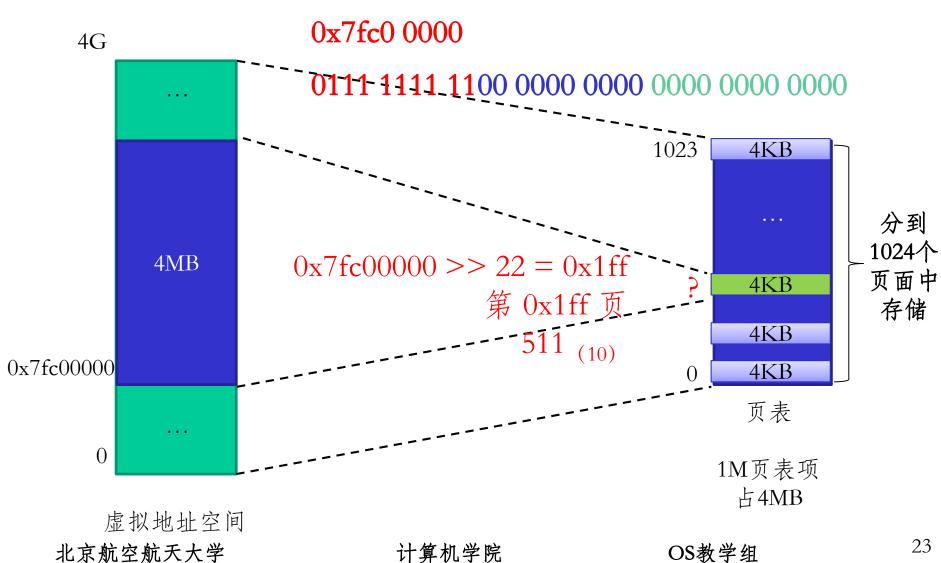
- 只要给定4M对齐的页表基址(虚拟地址),就可以得到所有页表项对应的地址,也就包括页目录表基址和自映射页目录项在页目录表中的位置。因此页目录表基址和自映射页目录项在虚空间中是计算出来的。
- 页表主要供OS使用的,因此页表和页目录表通常放置在OS空间中(如Win的高2G空间);
- "页目录自映射"的含义是页目录包含在页表当中, 是我们采用的映射(或组织)方法的一个特征,是 虚拟地址空间内的映射,与虚拟地址到物理地址的映 射无关!
- 支持"页目录自映射"可节省4K(虚拟地址)空间

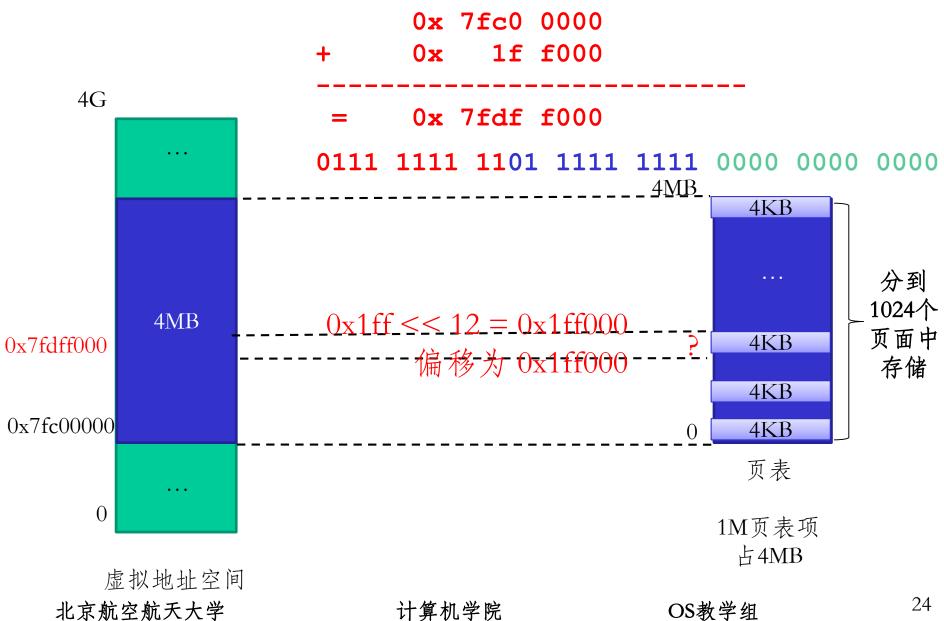
北京航空航天大学 计算机学院 OS教学组

21

- 举例:页目录在哪?
 - · 给定页表虚拟地址起始位置,例如0x7fc00000
 - 可知,从这个地址开始的4MB是存储页表的空间
 - 这4MB地址空间是整个4GB地址空间中第(0x7fc00000>>22) 个4MB地址空间,因此其逻辑-物理映射关系应该记录在第(0x7fc00000>>22) 个页表页中

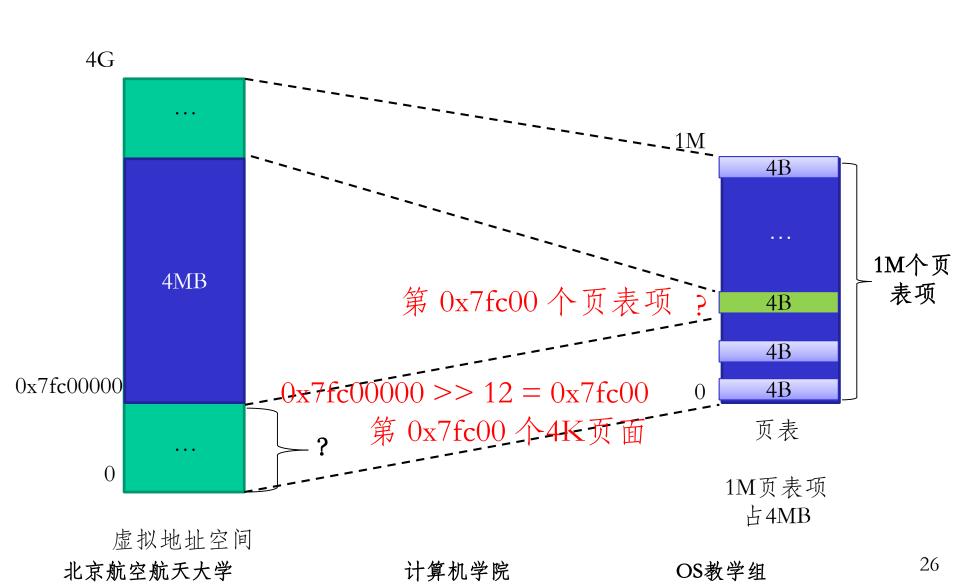
北京航空航天大学 计算机学院 OS教学组 22



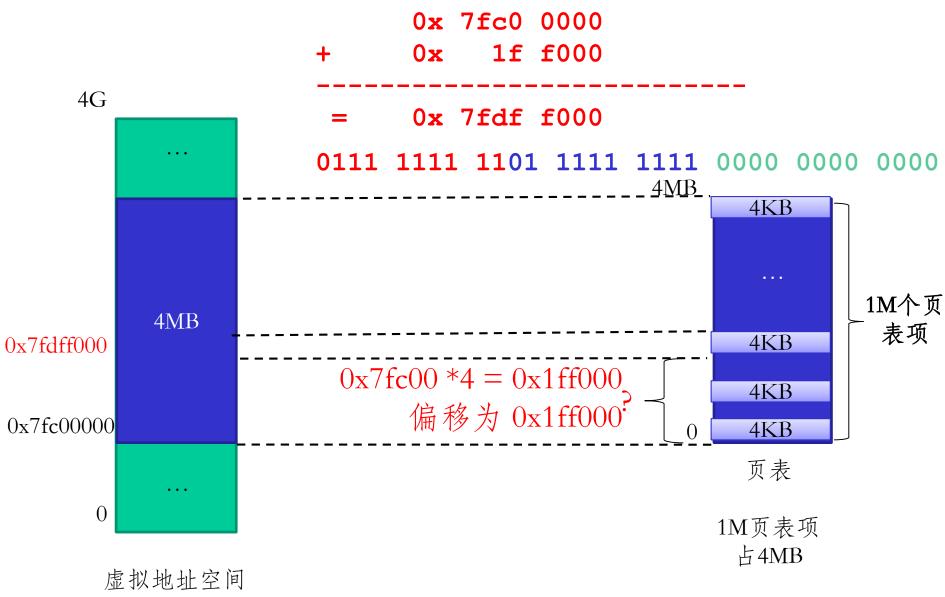


- 页目录在哪? (第二种理解、计算方式)
 - · 给定页表虚拟地址起始位置,例如0x7fc00000
 - · 将整个4GB地址空间划分为1M个4KB页
 - 上述地址对应于第(0x7fc00000>>12) 个4KB 页,因此其逻辑-物理映射关系应该记录在第 (0x7fc00000>>12) 个页表项中
 - 每个页表项4个字节, 所以该页表项对于的地址偏移为(0x7fc00000>>12)*4=0x1ff000

北京航空航天大学 计算机学院 OS教学组 25



北京航空航天大学



计算机学院

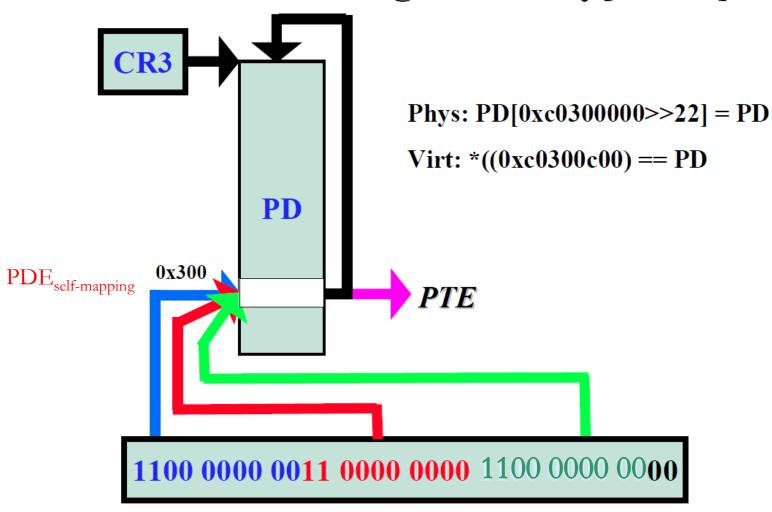
OS教学组

- 简化计算
 - 对于32位地址字长,2级页表,4KB页面大小
 - 给定页表起始地址(虚拟地址,4MB对齐)b
 - 页目录起始地址 = b+(b>>10) = b+b/1024
- 练习:
 - 页表起始地址0x80000000, 页目录起始地址=?
 - 0x80000000 + 0x200000 = 0x80200000
- 反过来:如果给定页目录起始地址,求页表起始地址?
 - E.g. 页目录起始地址0xC0300000, 页表起始?

北京航空航天大学 计算机学院 OS教学组 28

Win中的页目录自映射

Virtual Access to PageDirectory[0x300]

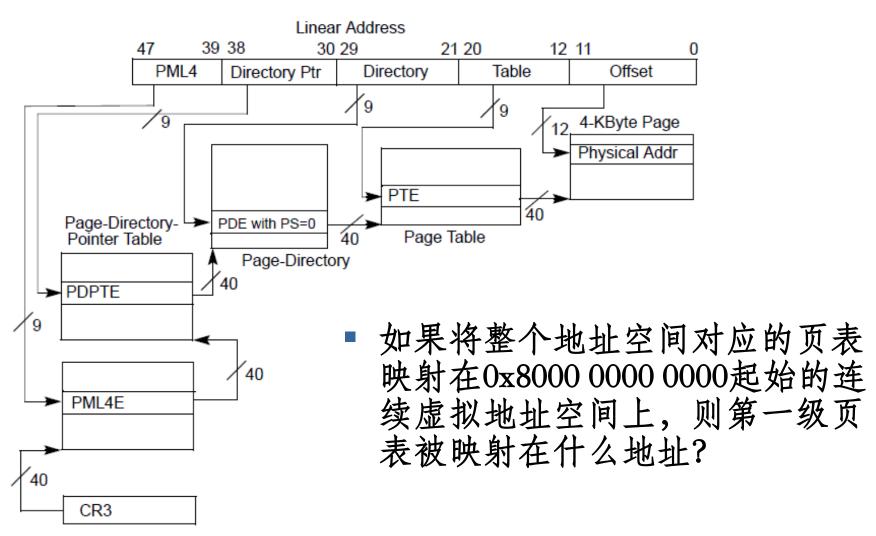


北京航空航天大学 计算机学院 OS教学组

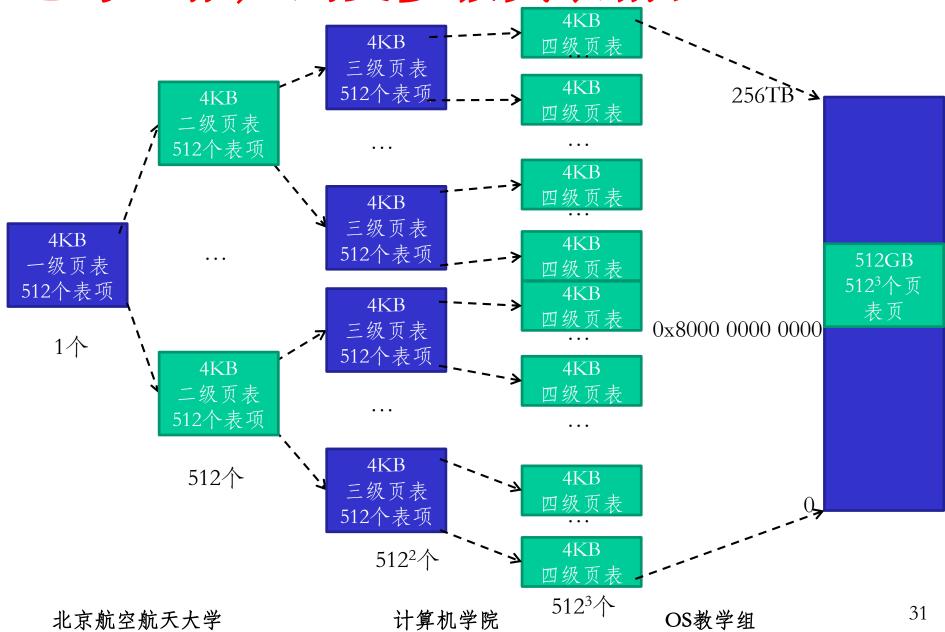
29

思考:推广到更多级页表情况

■ 一个48位页式存储系统,采用4级页表:



思考: 推广到更多级页表情况



思考: 推广到更多级页表情况

- 整个地址空间大小: <u>256 TB = 248 B</u>
- 页大小4KB,每个页表项占8字节
- 页表数量: 共有1个一级页表, 512个二级页表, 512²个 三级页表, 512³个四级页表
- 512³个四级页表映射在整个地址空间中一段连续的 512GB地址空间上, 起始地址是0x8000 0000 0000
- 实际上,5122个三级页表也是连续的,是四级页表的一个子集;512个二级页表也是连续的,是三级页表的一个子集(当然也是整个四级页表的子集);1个一级页表是上述二级页表的子集(当然最终也是整个四级页表的子集)。也就是说,那个一级页表是整个5123个四级页表中的一个。问题是:是哪个?

思考: 推广到更多级页表情况

因为: 页表映射起始地址是0x8000 0000 0000

 $0 \times 8000 0000 0000$ X 40 0000 0000 $x \gg 9$ 0x2000 0000 0xx >> 1810 0000 $x \gg 27$ 0x

512GB 5123个页 表页

 $0 \times 8040 \ 2010 \ 0000$

页目录基址

256TB

X86初始系统页表建立

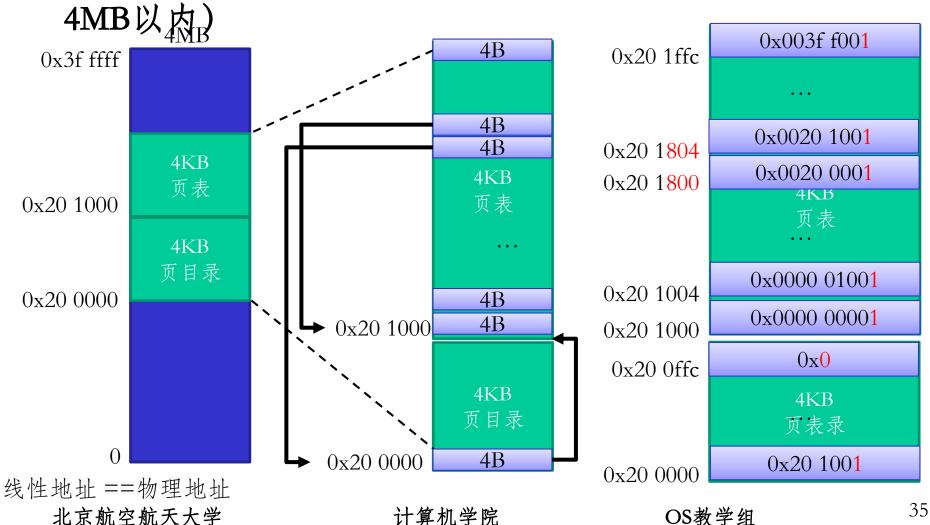
- X86 CPU引导时处于<u>实</u>模式。
- 开启分页 (Enable Paging) 前,CPU使用物理地址寻址
- 进入保护模式后,可以开启分页,此时CPU将开始使用 线性地址寻址。线性地址需要由MMU根据页表翻译成物 理地址。
- 问题: 怎么实现切换?
- 一个思路:事先构造页表,初始化一部分线性地址空间,使得该空间内的虚拟地址等于物理地址。
 - 例如虚拟地址0x0000 0000~ 0x0040 0000 (4MB) 直接映射 到物理地址0x0000 0000~ 0x0040 0000 (4MB)
 - 页表怎么构造?

北京航空航天大学 计算机学院 OS教学组

34

X86初始系统页表建立

■ 在0x20 0000地址处分配2个4K页面,存储页目录和页表。 启用分页后,如下页表保证线性地址 == 物理地址 (



自映射的数学意义

- 地图的比喻
 - 手持北京地图在北京
 - 必有地图上一点与 其表示的地理位置 与该点的 实际地理位置 重合



- 不动点: f(x) = x
 - 压缩映像

北京航空航天大学 计算机学院 OS教学组 36



谢谢!

沃天宇 woty@buaa.edu.cn