**四川大学期末考试试题（闭卷）**

**（2015——2016学年第 1 学期） B卷**

**304060030** 课序号： 课程名称：**微机系统与接口技术** 任课教师： 成绩：

适用专业年级： 学生人数： 印题份数： 学号： 姓名：

|  |
| --- |
| **考 生 承 诺**  我已认真阅读并知晓《四川大学考场规则》和《四川大学本科学生考试违纪作弊处分规定（修订）》，郑重承诺：  1、已按要求将考试禁止携带的文具用品或与考试有关的物品放置在指定地点；  2、不带手机进入考场；  3、考试期间遵守以上两项规定，若有违规行为，同意按照有关条款接受处理。  **考生签名：** |
| **注意：答题一律答在答题纸上，答在试卷纸上无效！** 一、填空题（每空2分，共30分）（不需要抄题，答题纸上标明题号）  1. **8255的端口A有\_\_ \_\_\_种工作方式，分别为方式 。** 2. **8086/8的一个基本的总线周期由\_\_\_\_\_\_\_\_\_个时钟周期构成，如果外设未准备好，需要增加1个或多个 周期。** 3. **微机系统三组总线是\_\_\_\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_\_\_\_和\_\_\_\_\_\_\_\_\_\_\_\_。** 4. **存储器片选控制信号的译码方式有线选方式、 和\_\_\_ \_\_译码方式。** 5. **EEPROM 是\_\_\_\_\_\_\_\_的存储器。** 6. **CPU对外设编址主要有\_\_\_\_\_\_\_\_\_\_\_和\_\_\_\_\_\_\_\_\_两种方式，8086/8 CPU采用\_\_\_\_\_\_\_\_\_\_\_编址方式。** 7. **DRAM是\_\_\_\_\_\_\_\_\_\_\_\_\_存储器,它需要定时\_\_\_\_\_\_\_\_,否则其存储内容将丢失。**  二、判断改错题（每小题3分，共15分）如果错误将其改正。(先判断，再改正) 1．**总线控制器的作用是控制使用总线进行数据传输。**  2．**8253的门控信号为高电平时，只要写入计数初值，计数器开始减一计数。**  3．**SRAM存储器芯片不需要刷新，所以断电后原信息不会丢失。** 三、名词解释题（每小题5分，共15分）。 1．**总线周期**（共5分）  2．**OBF\*（**共5分）  3**．GATE（**共5分） 四、简答题（每小题10分，共10分）。 1．**简述8088工作在最小组态下，其存储器读总线操作T1周期的总线时序。**（共10分） 分析题（每小题10分，共10分）。 根据下图，请给出括号部分连接芯片的地址范围。并简单说明理由。   六．编程及分析题（共20分）。 **如图某应用系统中，当某一外部事件发生后（给出一高电平信号，并作为门控信号），经8253延迟1S后向主机申请中断。该中断触发8255A向打印机传送打印数据（由中断服务程序完成）。其8253和8255的端口地址见图3~8译码器，8253时钟输入频率为2MHz。8253控制字格式如下：**      **要求：（1）给出8253的端口地址和8255的端口地址。 （5分）**  **（2）分别给出8253（采用BCD码计数）和8255控制字内容。 （4分）**  **（3）填写如下8253初始化程序中括号空缺部分（均采用BCD码计数）：（8分）**  **MOV DX, （1）**  **MOV AL, （2） ;写计数器0控制字**  **OUT DX, AL**  **MOV DX, （3）**  **MOV AL, （4） ;写计数器0计数初值（10000）**  **OUT DX, AL**  **MOV DX , （5）**  **MOV AL, （6） ;写计数器1控制字**  **OUT DX, AL**  **MOV DX, （7）**  **MOV AL, （8） ;写计数器1计数初值低8位**  **OUT DX, AL**  **MOV AL, 02 ;写计数器1计数初值高8位**  **OUT DX, AL**  **（4）给出8255的初始化程序（3分）** |