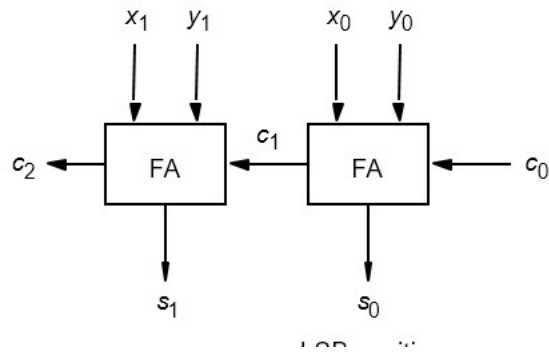


## LAB 05

### SOMADOR DE 2 NÚMEROS INTEIROS DE 2 BITS

Projete um circuito que some dois números de 2 bits. Faça o projeto no papel e depois descreva-o em VHDL e use o Quartus para simulá-lo.



ENTREGA – ARQUIVO COM O PROJETO, ARQUIVO ,VHD E SCREENSHOT DA SIMULAÇÃO.