

PROVA DE LABORATÓRIO DE PROJETO DE SISTEMAS DIGITAIS – T01

1 – PROJETAR (EM NÍVEL DE PORTAS LÓGICAS) E VALIDAR (VIA QUARTUS) UM MULTIPLEXADOR 4 PARA 1.

2 – USANDO O ITEM 1 COMO COMPONENTE, PROJETAR UM MULTIPLEXADOR 16 PARA 1 E VALIDAR (VIA QUARTUS).

ENTREGA

ARQUIVOS VHDL – Q1.VHD E Q2.VHD

SCREEN SHOT DAS SIMULAÇÕES DAS QUESTÕES 1 E 2