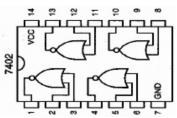
UNIVERSIDADE CATÓLICA DE ANGOLA

SISTEMAS DIGITAIS E COMPUTADORES II

REFERÊNCIA DOS CIRCUITOS INTEGRADOS (TTL)

Porta Lógica	Referên cia	Nº de Portas	Nº de Entrad as	ζ ε ε ε ε ε σ C'I
NOT	7404	6	1	
	7408	4	2	
AND	7411	3	3	**************************************
OR	7432	4	2	
NAND	7400	4	2	
	7410	3	3	



NOR	7402	4	2	
NOR	7427	3	3	14 13 12 11 10 9 8 VCC VCC SND SND 1 2 3 4 5 6 7
XOR	7486	4	2	V _{CC} 14 13 12 11 10 9 8 1 2 3 4 5 6 7 GND
XNOR	74266	4	2	Vcc 4B 4A 2Y 3Y 3B 3A 14 13 12 11 10 9 8 1 2 3 4 5 6 7 1A 1B 1Y 2Y 2A 2B GND

OUTROS CIRCUITOS INTEGRADOS

AND:

7421 - dupla, 4 entradas;

NAND:

7420 - dupla, 4 entradas;

7430 - simples, 8 entradas;

74133- simples, 13 entradas.

NOR:

7425 - simples, 4 entradas.

MUX:

```
74150 - simples, MUX 16 \rightarrow 1;
74151 - simples, MUX 8 \rightarrow 1;
74153 - duplo, MUX 4 \rightarrow 1;
```

DMUX:

```
74138 - duplo, DMUX 1 \rightarrow 8;
74154 - simples DMUX 1 \rightarrow 16;
```

CONTADORES:

7490 - Contador decádico;

72168 - Contador decádico, ascendente/ descendente,

DESCODIFICADOR:

7447 - Descodificador DCB - 7 segmentos.