

## Registros

Nombre	Uso
R0-R8	GPR
R9	PC

## Cond

Condición	Significado
0	Siempre
1	EQ = Equal (Set Flag Z)

## Op

Tipo	Número
Datos (D)	00
Control (C)	01
Memoria (M)	10

## I

Modo	Significado
0	No inmediato
1	Inmediato

## S

S	Significado
0	Don't set condition codes
1	Set condition codes

## L (instrucciones de memoria)

L	Significado
0	PUT
1	GET

## L (instrucciones de control)

L	Significado
0	Branch sin link

## Instrucciones de Procesamiento de Datos

Cond	Op	I	Tipo	S	Rd	Rn	Src2
[25]	[24:23]	[22]	[21:19]	[18]	[17:14]	[13:10]	[9:0]

## Instrucciones de Control

Cond	Op	L	Dir. etiqueta
[25]	[24:23]	[22] = 0	[21:0]

## Instrucciones de Memoria

Cond	Op	Tipo	L	Rd	Rn	Src2
[25]	[24:23]	[22:19]	[18]	[17:14]	[13:10]	[9:0]

## Set de Instrucciones

Nombre	Mnemónico	Modo [I]	Sintaxis	Ejemplo	Transferencia entre registros	Op	Tipo
Suma	SUM	0	SUM Rd Rn Rm	SUM R0 R1 R2	$Rd \leftarrow Rn + Rm$	D	0
		1	SUM Rd Rn Imm	SUM R0 R1 5	$Rd \leftarrow Rn + \text{Ext. Imm}$		
Multiplicación	MUL	0	MUL Rd Rn Rm	MUL R0 R1 R2	$Rd \leftarrow Rn * Rm$	D	1
		1	MUL Rd Rn Imm	MUL R0 R1 1	$Rd \leftarrow Rn * \text{Ext. Imm}$		
División	DIV	0	DIV Rd Rn Rm	DIV R0 R1 R2	$Rd \leftarrow Rn / Rm$	D	2
		1	DIV Rd Rn Imm	DIV R0 R1 8	$Rd \leftarrow Rn / \text{Ext. Imm}$		
Módulo	MOD	0	MOD Rd Rn Rm	MOD Rd Rn Rm	$Rd \leftarrow Rn \% Rm$	D	3
		1	MOD Rd Rn Imm	MOD Rd Rn 1	$Rd \leftarrow Rn \% \text{Ext. Imm}$		
Mover	MOV	0	MOV Rd Rm	MOV R0 R2	$Rd \leftarrow Rm$	D	4
		1	MOV Rd Imm	MOV R0 2	$Rd \leftarrow \text{Ext. Imm}$		
Equivalentes	EQV	1	EQV Rn Imm	EQV Rd 10	$Rd \leftarrow \text{Ext. Imm, estado} \rightarrow \text{NZCV}$	D	5
Salto	S	0	<i>S etiqueta</i>	<i>S end</i>	$PC \leftarrow \text{Dir}$	C	0
Almacenar en Memoria	PUT	-	PUT Rd Rn	PUT R2 R1	$Rd \rightarrow \text{MEM}[Rn]$	M	0
Traer de Memoria	GET	-	GET Rd Rn	GET R2 R1	$Rd \leftarrow \text{MEM}[Rn]$	M	1