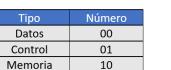
Registros

Nombre	Uso		
RO-R8	GPR		
R9	PC		

Tipo



Opcode

Instrucciones de Control

Instrucciones de Memoria

Tipo [23:22]	 [21]	Instr [20]	Dii	r. etiqueta [19:0]	Relativa al PC	
	0		-	Salto incondicional		

Salto condicional

	lacksquare		•				
Tipo	- 1	Instr	Rd	Rn	Src2		
[23:22]	[21]	[20:18]	[17:14]	[13:10]	[9:0]		
0							
1			Src2 = Rm				
1			Src2 = Imm	Src2 - Imm			

Instrucciones de Procesamiento de Datos

Tipo Instr Rd Rn Imm [23:22] [21] [20:17] [16:13] [12:0]

Set de Instrucciones

Nombre	Mnemónico	Modo [I]	Sintaxis	Ejemplo	Transferencia entre registros	Tipo	Instrucción
Suma	SUM	0	SUM Rd, Rn, Rm	SUM R0, R1, R2	Rd ← Rn + Rm	D	0
	30101	1	SUM Rd, Rn, Imm	SUM R0, R1, #5	Rd ← Rn + Ext. Imm	U	
Multiplicación	MUL	0	MUL Rd, Rn, Rm	MUL R0, R1, R2	Rd ← Rn * Rm	D	1
División	DIV	0	DIV Rd, Rn, Rm	DIV R0, R1, R2	Rd ← Rn / Rm	D	2
Mover MOV	NAOV	0	MOV Rd, Rm	MOV RO, R2	Rd ← Rm	- D	3
	IVIOV	1	MOV Rd, Imm	MOV R0, #2	Rd ← Ext. Imm		
Equivalentes EQV	FOV	1	EQV Rd, Imm	EQV Rd, #10	Rd – Ext. Imm,	D	4
	LQV	1 1			estado → NZCV		
Salto	SAL	0	SAL etiqueta	SAL end	PC ← Dir	С	0
Salto si	SEQ	1	SEQ etiqueta SEQ end	SEQ end	$PC \leftarrow Dir if Z == 1,$	С	1
Equivalentes	SEQ	1	3EQ etiqueta	etiqueta SEQ ena	else PC + 4		
Almacenar en	STR	-	STR Rd, Imm(Rn) STR R2, 4(R1)	CTD D2 4/D1)	Rd → MEM[Rn +	М	0
Memoria	SIK	-		31K KZ, 4(KI)	Ext. Imm]		
Traer de	GET		GET Rd, Imm(Rn) GET	GET R2, 4(R1)	Rd ← MEM[Rn +	М	1
Memoria	Memoria	- GET Rd, IIIIII(RII)	GET NZ, 4(N1)	Ext. lmm]	IVI	1	