## Registros

Nombre	Uso		
R0-R8	GPR		
R9	PC		

## Cond

Condición	Significado		
0	Siempre		
1	EQ = Equal (Set Flag Z)		

# Ор

Tipo	Número			
Datos (D)	00			
Control (C)	01			
Memoria (M)	10			

Modo	Significado		
0	No inmediato		
1	Inmediato		

S

S	Significado
0	Don't set condition codes
1	Set condition codes

#### **Instrucciones de Procesamiento de Datos**

ĺ	Cond	Op	ı	Tipo	S	Rd	Rn	Src2
	[25]	[24:23]	[22]	[21:19]	[18]	[17:14]	[13:10]	[9:0]

#### **Instrucciones de Control**

Cond	Op	L	Dir. etiqueta			
[25]	[24:23]	[22] = 0	[21:0]			

### Instrucciones de Memoria

Cond	Ор	Tipo	L	Rd	Rn	Src2
[25]	[24:23]	[22:19]	[18]	[17:14]	[13:10]	[9:0]

#### **Set de Instrucciones**

Nombre	Mnemónico	Modo [I]	Sintaxis	Ejemplo	Transferencia entre registros	Ор	Tipo
Suma	SUM	0	SUM Rd Rn Rm	SUM R0 R1 R2	Rd ← Rn + Rm	D	0
Sullia		1	SUM Rd Rn Imm	SUM R0 R1 5	Rd ← Rn + Ext. Imm	D	
Multiplicación	MUL	0	MUL Rd Rn Rm	MUL R0 R1 R2	Rd ← Rn * Rm	D	1
Multiplicación		1	MUL Rd Rn Imm	MUL RO R1 1	Rd ← Rn * Ext. Imm	U	
División	DIV	0	DIV Rd Rn Rm	DIV RO R1 R2	Rd ← Rn / Rm	2	2
DIVISION	DIV	1	DIV Rd Rn Imm	DIV R0 R1 8	Rd ← Rn / Ext. Imm	D	
Módulo	MOD	0	MOD Rd Rn Rm	MOD Rd Rn Rm	Rd ← Rn % Rm	D	3
iviodulo		1	MOD Rd Rn Imm	MOD Rd Rn 1	Rd ← Rn % Ext. Imm		
N.4	MOV	0	MOV Rd Rm	MOV R0 R2	Rd ← Rm	D	4
Mover		1	MOV Rd Imm	MOV R0 2	Rd ← Ext. Imm		
Equivalentes	EQV	1	EQV Rd Imm	EQV Rd 10	Rd – Ext. Imm, estado → NZCV	D	5
Salto	S	0	S etiqueta	S end	PC ← Dir	С	0
Almacenar en Memoria	STR	-	STR Rd Imm(Rn)	STR R2 R1	Rd → MEM[Rn]	М	0
Traer de Memoria	GET	-	GET Rd Imm(Rn)	GET R2 R1	Rd ← MEM[Rn]	М	1