

## 2014 年全国硕士研究生入学统一考试

### 计算机学科专业基础综合试题

一、单项选择题：1~40 小题，每小题 2 分，共 80 分。下列每题给出的四个选项中，只有一个选项是符合题目要求的。

1. 下列程序段的时间复杂度是

```
count=0;
```

```
for(k=1;k<=n;k*=2)
```

```
for(j=1;j<=n;j+1)
```

```
count++;
```

A.  $O(\log_2 n)$       B.  $O(n)$       C.  $O(n \log_2 n)$       D.  $O(n^2)$

2. 假设栈初始为空，将中缀表达式  $a/b + (c * d - e * f) / g$  转换为等价后缀表

达式的过程中，当扫描到  $f$  时，栈中的元素依次是

A.  $\cdot + (* -$       B.  $+ (- *$       C.  $/ + (* - *$       D.  $/ + - *$

3. 循环两列放在一维数组  $A[0 \dots M-1]$  中， $end1$  指向队头元素， $end2$  指向队尾元素的后一个位置。假设队列两端均可进行入队和出队操作，队列中最多能容纳  $M-1$  个元素。初始时空，下列判断队空和队满的条件中，正确的是

A. 队空： $end1 == end2$ ； 队满： $end1 == (end2 + 1) \bmod M$

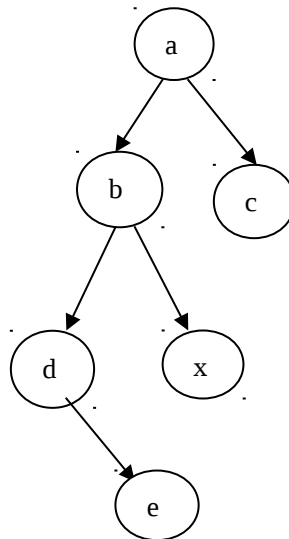
B. 队空： $end1 == end2$ ； 队满： $end2 == (end1 + 1) \bmod (M-1)$

C. 队空： $end2 == (end1 + 1) \bmod M$ ； 队满： $end1 == (end2 + 1) \bmod M$

D. 队空： $end1 == (end2 + 1) \bmod M$ ； 队满： $end2 == (end1 + 1) \bmod (M-1)$

4. 若对如下的二叉树进行中序线索化，则结点  $x$  的左、右线索指向的结点分别是

A. e, c      B. e, a      C. d, c      D. b, a



5. 将森林F转换为对应的二叉树T，F中叶结点的个数等于

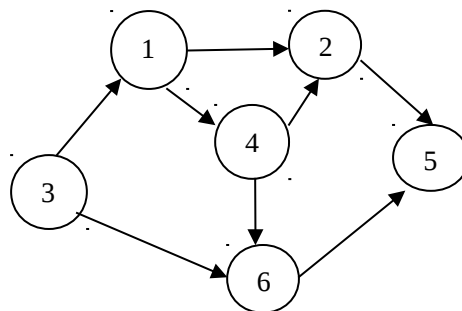
- A.T 中叶结点的个数      B.T 中度为1的结点个数  
C.T 中左孩子指针为空的结点个数      D.T 中右孩子指针为空的结点个数

6. 5个字符有如下4种编码方案，不是前缀编码的是

- A.01,0000,0001,001,1      B.011,000,001,010,1  
C.000,001,010,011,100      D.000,001,010,011,100

7. 对如下所示的有向图进行拓扑排序，得到的拓扑序列可能是

- A.3,1,2,4,5,6      B.3,1,2,4,6,5  
C.3,1,4,2,5,6      D.3,1,4,2,6,5



8. 用哈希（散列）方法处理冲突（碰撞）时可能出现堆积（聚集）现象，下列选项中，会受堆积现象直接影响的是

- A.存储效率      B.数列函数  
C.装填（装载）因子      D.平均查找长度

9. 在一棵具有15个关键字的4阶B树中，含关键字的结点数最多是

- A.5      B.6      C.10      D.15

10. 用希尔排序方法对一个数据序列进行排序时，若第1趟排序结果为

---

9,1,4,13,7,8,20,23,15，则该趟排序采用的增量（间隔）可能是

- A.2      B.3      C.4      D.5

11. 下列选项中，不可能是快速排序第2趟排序结果的是

- A.2,3,5,4,6,7,9      B.2,7,5,6,4,3,9  
C.3,2,5,4,7,6,9      D.4,2,3,5,7,6,9

12. 程序P在机器M上的执行时间是20秒，编译优化后，P执行的指令数减少到原来的70%，而CPI增加到原来的1.2倍，则P在M上的执行时间是

- A 8.4秒   B 11.7秒   C 14秒   D 16.8秒

13. 若 $x=103, y=-25$ ，则下列表达式采用8位定点补码运算实现时，会发生溢出的是

- A  $x+y$    B  $-x+y$    C  $x-y$    D  $-x-y$

14. float型整数据常用IEEE754单精度浮点格式表示，假设两个float型变量x和y分别在32为寄存器 $f_1$ 和 $f_2$ 中，若 $(f_1)=CC900000H$ ， $(f_2)=B0C00000H$ ，则x和y之间的关系为：

- A  $x < y$  且符号相同   B  $x < y$  且符号不同   C  $x > y$  且符号相同   D  $x > y$  且符号不同

15. 某容量为256M的存储器，由若干4M\*8位的DRAM芯片构成，该DRAM芯片的地址引脚和数据引脚总数是：

- A 19      B 22      C 30      D 36

16. 采用指令Cache与数据Cache分离的主要目的是

- A 减低Cache的缺失损失      B 提高Cache的命中率  
C 减低CPU平均访问时间      D 减少指令流水线资源冲突

17. 某计算机有16个通用寄存器，采用32位定长指令字操作码字段（含寻址方式位）为8位，Store指令的源操作数和目的操作数分别采用寄存器直接寻址和基址寻址方式，若基址寄存器可使用任一通用寄存器，且偏移量用补码表示，则Store指令中偏移量的取值范围是

- A -32768~+32768   B -32767~+32768   C -65536~+65535   D -65535~+65536

18. 某计算机采用微程序控制器，共有32条指令，公共的取指令微程序包含2条微程序，各指令对应的微程序平均由4条微指令组成，采用断定法（下址字段法）确定下条微指令的地址，则微指令中下址字段的位数至少是：

- A 5      B 6      C 8      D 9

19. 某同步总线采用数据线和地址线复用方式。其中之地数据线有红根，总线时钟频率为66MHZ，每个时钟同期传送两次数据。（上升沿和下降沿各传送一次数据）该总线的最

---

大数据传输率是（总线带宽）：（）

A. 132MB/S B. 264 C. 528 D. 1056

20. 一次总线事务中，主设备只需给出一个首地址，从设备就能从首地址开始的若干连续单元格读出或写入的个数，这种总线事务方式称为（）

A. 并行传输 B. 串行传输 C. 突发 D. 同步

21. 下列有关 I/O 借口的叙述中错误的是：

A. 状态端口和控制端口可以合用同一寄存器

B. I/O 接口中 CPU 可访问寄存器，称为 I/O 端口

C. 采用独立编址方式时，I/O 端口地址和主存地址可能相同

D. 采用统一编址方式时，CPU 不能用访存指令访问 I/O 端口

22. 某设备中断请求的相应和处理时间为 100ns，每 400ns 发出一次中断请求，中断相应所容许的最长延迟时间为 50ns，则在该设备持续工作过程中 CPU 用于该设备的 I/O 时间占整个 CPU 时间百分比至少是

A. 12.5% B. 25% C. 37.5% D. 50%

23. 下列调整中，不可能导致饥饿现象的是

A. 时间片转移 B. 静态优先及调度

C. 非抢占式作业优先 D. 抢占式短作业优先

24. 某系统有  $n$  台互斥使用的同类设备，3 个并发进程需要 3, 4, 5 台设备，可确保系统发生死锁的设备数  $n$  最小为

A. 9 B. 10 C. 11 D. 12

25. 下列指令中，不能在用户态执行的是

A. trap 指令 B. 跳转指令

C. 后栈指令 D. 关断指令

26. 一个进程的读磁区操作完成后，操作系统针对该进程必做的是

A. 修改进程状态为就绪态 B. 降低进程优先级

C. 进程分配用户内存空间 D. 增加进程的时间片大小

27. 现有容量为 10GB 的磁盘分区，磁盘空间以簇（cluster）为单位进行分配，簇的大小为 4KB，若采用位图法管理该分区的空闲空间，即用一位（bit）标识一个簇是否被分配，则存放该位图所需簇的个数为

A. 80 B. 320 C. 80K D. 320K

---

28. 下列措施中，能加快虚实地址转换的是 1 增大快表 (TLB) 2 让页表常驻内存 3 增大交换区

A. 仅 1      B. 仅 2      C. 仅 1,2      D. 仅 2,3

29. 在一个文件被用户进程首次打开的过程中，操作系统需做的是

- A. 将文件内容读到内存中
- B. 将文件控制块读到内存中
- C. 修改文件控制块中的读写权限
- D. 将文件的数据缓冲区首指针返回给用户进程

30. 在页式存储管理系统中，采用某些页面置换算法，会出现 Belady 异常现象，即进程的缺页次数会随着分配给该进程的页框个数的增加而增加。下列算法中，可能出现 Belady 异常现象的是

I. LRU 算法      II. FIFO 算法      III. OPT 算法

- A. 仅 II
- B. 仅 I II
- C. 仅 I III
- D. 仅 II III

31. 下列关于管道 (Pipe) 通信的叙述中，正确的是

- A. 一个管道可实现双向数据传输
- B. 管道的容量仅受磁盘容量大小限制
- C. 进程对管道进行读操作和写操作都可以被阻塞
- D. 一个管道只能有一个读写进程或一个写进程对其操作

32. 下列选项中，属于多级页表优点的是

- A. 加快地址变换速度      B. 减少缺页中断次数
- C. 减少页表项所占字节数      D. 减少页表所占的连续内存空间

33. 在 OSI 参考模型中，直接为会话层提供服务的是

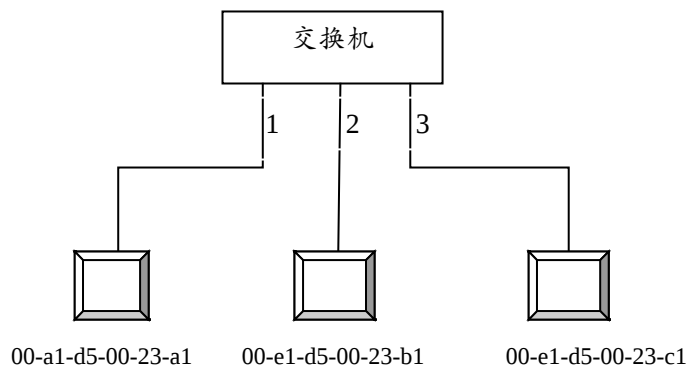
- A. 应用层      B. 表示层      C. 传输层      D. 网络层

34. 某以太网拓扑及交换机当前转发表如下图所示，主机 00-e1-d5-00-23-a1 向主机 00-e1-d5-00-23-c1 发送 1 个数据帧，主机 00-e1-d5-00-23-c1 收到该帧后，向主机 00-e1-d5-00-23-a1 发送一个确认帧，交换机对这两个帧的转发端口分别是

- A. {3} 和 {1}
- B. {2, 3} 和 {1}

- C. {2,3} 和 {1,2}      D. {1,2,3} 和 {1}

目的地址	端口
00-e1-d5-00-23-b1	2



35.下列因素中，不会影响信道数据传输速率的是

- A. 信噪比   B. 频率带宽   C. 调制速率   D. 信号传播速度

36.主机甲与主机乙之间使用后退N帧协议（GBN）传输数据，甲的发送窗口尺寸为1000，数据帧长为1000字节，信道带宽为100Mbps，乙每收到一个数据帧立即利用一个短帧（忽略其传输延迟）进行确认，若甲乙之间的单向传播延迟是50ms，则甲可以达到的最大平均数据传输速率约为

- A. 10 Mbps   B. 20 Mbps   C. 80 Mbps   D. 100 Mbps

37.站点A、B、C通过CDMA共享链路，A、B、C的码片序列（chipping sequence）分别是(1,1,1,1)、(1,-1,1,-1)和(1,1,-1,-1)，若C从链路上收到的序列是(2,0,2,0,0,-2,0,-2,0,2,0,2)，则C收到A发送的数据是

- A. 000   B. 101   C. 110   D. 111

38.主机甲和乙已建立了 TCP 连接，甲始终以 MSS=1KB 大小的段发送数据，并一直有数据发送；乙每收到一个数据段都会发出一个接收窗口为 10KB 的确认段。若甲在 t 时刻发生超时时拥塞窗口为 8KB，则从 t 时刻起，不再发生超时的情况下，经过 10 个 RTT 后，甲的发送窗口是

A · 10KB B. 12KB C. 14KB D. 15KB

39.下列关于 UDP 协议的叙述中，正确的是

I 提供无连接服务

II 提供复用/分用服务

III 通过差错校验，保障可靠数据传输

A · 仅 I B. 仅 I 、 II C. 仅 II 、 III D. I 、 II 、 III

40、使用浏览器访问某大学 Web 网站主页时，不可能使用的协议是

A · PPP B. ARP C. UDP D. SMTP

**二、综合应用题：41~47 小题，共 70 分。**

41. (13 分) 二叉树的带权路径长度 (WPL) 是二叉树中所有叶结点的带权路径长度之和，给定一棵二叉树 T，采用二叉链表存储，节点结构为：

left	weight	right
------	--------	-------

其中叶节点的 weight 域保存该结点的非负权值。设 root 为指向 T 的根节点的指针，设计求 T 的 WPL 的算法。要求：

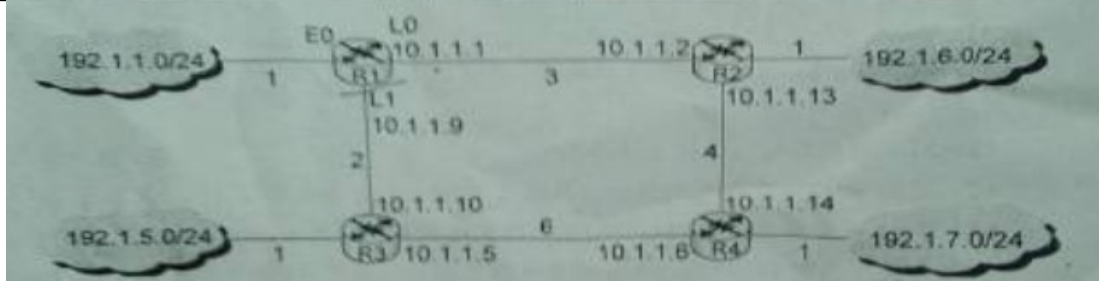
- (1) 给出算法的基本设计思想；
- (2) 使用 C 或 C++ 语言，给出二叉树结点的数据类型定义；
- (3) 根据设计思想，采用 C 或 C++ 语言描述算法，关键之处给出注释。

42. (10 分) 某网络中的路由器运行 OSPF 路由协议，题 42 表是路由器 R1 维护的主要链路状态信息 (LSI)，题 42 图是根据题 42 表及 R1 的接口名构造出来的网络拓扑。

题 42 表 R1 所维护的 LSI

		R1 的 LSI	R2 的 LSI	R3 的 LSI	R4 的 LSI	备注
Router ID		10.1.1.1	10.1.1.2	10.1.1.5	10.1.1.6	标识路由器的 IP 地址
Link1	ID	10.1.1.2	10.1.1.1	10.1.1.6	10.1.1.5	所连路由器的 RounterID

	IP	10.1.1.1	10.1.1.2	10.1.1.5	10.1.1.6	Link1 的基本 IP 地址
	Metric	3	3	6	6	Link1 的费用
Link2	ID	10.1.1.5	10.1.1.6	10.1.1.1	10.1.1.12	所连路由器的 RounterID
	IP	10.1.1.9	10.1.1.13	10.1.1.10	10.1.1.14	Link2 基本 IP 地址
	Metic	2	4	2	4	Link2 费用
Net1	Prefix	192.1.1.0/24	192.1.6.0/24	192.1.7.0/24	192.1.7.0/24	直接网络 Net1 的网络前缀
	Metric	1	1	1	1	到达直连网络 Net1 的费用



题 42 图 R1 构造的网络拓扑

请回答下列问题。

- 本题中的网络可抽象为数据结构中的哪种逻辑结构？
- 针对题 42 表中的内容，设计合理的链式存储结构，以保存题 42 表中的链路状态信息 (LSI)。要求给出链式存储结构的数据类型定义，并画出对应题 42 表的链式存储结构示意图 (示意图中可仅以 ID 标识节点)。
- 按照迪杰斯特拉 (Dijkstra) 算法的策略，依次给出 R1 到达题 42 图中子网 192.1.x.x 的最短路径及费用。

43. (9 分) 请根据题 42 描述的网络，继续回答下列问题。

- 假设路由表结构如下表所示，请给出题 42 图中 R1 的路由表，要求包括到达题 42 图中子网 192.1.x.x 的路由，且路由表中的路由项尽可能少。

目的网络	下一跳	接口
------	-----	----

- 当主机 192.1.1.130 向主机 192.1.7.211 发送一个 TTL=64 的 IP 分组时，R1 通过哪个接口转发该 IP 分组？主机 192.1.7.211 收到的 IP 分组的 TTL 是多少？
- 若 R1 增加一条 Metric 为 10 的链路链接 Internet，则题 42 表中 R1 的 LSI 需要增

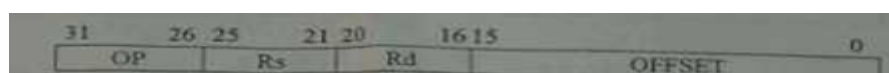


加哪些信息？

44.某程序中有如下循环代码段  $P$ ：“for( $i=0;i<N;i++$ ) $sum+=A[i];$ ”。假设编译时变量  $sum$  和  $i$  分别分配在寄存器  $R1$  和  $R2$  中。常量  $N$  在寄存器  $R6$  中，数组  $A$  的首地址在寄存器  $R3$  中，程序段  $P$  起始地址为  $0804\ 8100H$ ，对应的汇编代码和机器代码如题 44 表所示

编号	地址	机器代码	汇编代码	注释
1	08048100H	00022080H	Loop: all $R4;R2,2$	$(R2)<<2\ R4$
2	08048104H	00083020H	Add $R4;R4,R3$	$(R4)+(R3)\ R4$
3	08048108H	8C850000H	Load $R4;0\ (R4)$	$((R4)+0)(R3)\ R5$
4	0804810CH	00250820H	Add $R1;R1,R5$	$(R1)+(R5)\ R1$
5	08048110CH	2042000H	Addi $R2;R2,1$	$(R2)+2\ R4$
6	08048114CH	1446FFFAH	Bne $R2;R2,loop$	if( $R2$ )!= ( $R6$ )go to loop

执行上述代码的计算机  $M$  采用 32 位定长指令字，其中分支指令 Bne 采用如下格式，



Op 为操作码：Rs 和 Rd 为寄存器编号：OFFSET 为偏移量，用补码表示。请回答下列问题，并说明理由。

- (1)  $M$  的存储器编址单位是什么？
- (2) 已知  $sll$  指令实现左移功能，数组  $A$  中每个元素占多少位？
- (3) 题 44 表中  $bne$  指令的 OFFSET 字段的值是多少？已知  $bne$  指令采用相对寻址方式，当前 PC 内容为  $bne$  指令地址，通过分析题 44 表中指令地址和  $bne$  指令内容，推断出  $bne$  指令的转移目标地址计算公式。
- (4) 若  $M$  采用如下“按序发射、按序完成”的 5 级指令流水线：IF(取指)、ID(译码及取数)、EXE(执行)、MEM(访存)、WB(写回寄存器)，且硬件不采取任何转发措施，分支指令的执行均引起 3 个时钟周期阻塞，则  $P$  中那些指令的执行会由于数据相关而发生流水线阻塞？哪条指令的执行会发生控制冒险？为什么指令 1 的执行不会因为与指令 5 的数据相关而发生阻塞？

45. 假设对于 44 题中的计算机  $M$  和程序  $P$  的机器代码， $M$  采用页式虚拟存储管理。 $P$  开始执行时， $(R1)=(R2)=0$ ， $(R2)=1000$ ，其机器代码已调入主最后存但不在 Cache 中；数组  $A$  未调入主存，其所有数组元素在同一页，并存储在磁盘同一个地区，请回答下列问题，并说明理由。

- (1)  $P$  执行结束时， $R2$  的内容是多少？
- (2)  $M$  的指令 Cache 和数据 Cache 分离，若指令 Cache 共有 16 行，Cache 和主存交换

---

的块大小为 32 字节，则其数据区的容量是多少？若仅考虑程序段 P 的执行，则指令 Cache 的命中率为多少？

(3) P 在执行过程中，哪条指令的执行可能发生溢出异常？哪条指令的执行可能产生缺页异常？对于数组 A 的访问，需要读磁和 TLB 至少各多少次？

46..文件 F 由 200 条记录组成，记录从 1 开始编号，用户打开文件后，欲将内存中的一条记录插入文件 F 中，作为其第 30 条记录，请回答下列问题，并说明理由。

1) 若文件系统为顺序分配方式，每个存储块存放一条记录，文件 F 的存储区域前后均有足够空闲的存储空间，则要完成上述操作最少

要访问多少存储块？F 的文件控制区内容会有哪些改变？

2) 若文件系统为链接分配方式，每个存储块存放的一条记录和一个链接指针，则要完成上述操作最少要访问多少存储块？若每个存储块大小为 1KB，其中 4 个字节存放指针，则该系统支撑文件的最大长度是多少？

47.系统中有多个生产者进程和消费者进程，共享用一个可以存 1000 个产品的缓冲区（初始为空），当缓冲区为未满时，生产者进程可以放入一件其生产的产品，否则等待；当缓冲区为未空时，消费者进程可以取走一件产品，否则等待。要求一个消费者进程从缓冲区连续取出 10 件产品后，其他消费者进程才可以取产品，请用信号量

P, V (wait, signed) 操作实现进程间的互斥和同步，要求写出完整的过程；并指出所用信号量的含义和初值