

# Informe Practica de Laboratorio 2

Cesar Rojas, #31406902

Julio 2025

## ¿Qué diferencias existen entre registros temporales y registros guardados, cómo se aplicó esta distinción en la práctica?

Los registros temporales ( $\$t0-\$t7$ ) no se preservan luego de una llamada a un procedimiento, mientras que los registros guardados ( $\$s0-\$s7$ ) se guardan en la pila (*Stack*) al inicio de cada procedimiento que haga uso de ellos, y luego se restauran al finalizarse dicho procedimiento, preservándolos.

## ¿Qué diferencias existen entre los registros $\$a0-\$a3$ , $\$v0-\$v1$ , $\$ra$ y cómo se aplicó esta distinción en la práctica?

Los registros de argumento ( $\$a0-\$a3$ ) se usan para pasar parametros por argumento a un procedimiento antes de llamarlo, o para servir como argumentos de una llamada de sistema (*syscall*).

Los registros de retorno ( $\$v0-\$v1$ ) se usan para retornar valores de procedimientos, y en el caso de  $\$v0$  para determinar que tipo de llamada de sistema se va a realizar.

$\$ra$  se utiliza para guardar la dirección desde la cual se realizo la llamada de un procedimiento, para poder volver a esta una vez el procedimiento termine de ejecutarse.

## ¿Cómo afecta el uso de registros frente a memoria en el rendimiento de los algoritmos de ordenamiento implementados?

Ya que los registros se encuentran directamente en el procesador en lugar de la RAM, estos son mucho mas rápido que cualquier memoria. Por lo tanto, usar registros en un algoritmo de ordenamiento resulta en una ejecución *mucho* mas veloz, al poder acceder a los datos de forma inmediata en lugar de tener que extraerlos de la memoria.

## ¿Qué impacto tiene el uso de estructuras de control (*bucles anidados*, *saltos*) en la eficiencia de los algoritmos en MIPS32?

En el caso de los bucles anidado, cada uno introduce una nueva capa de iteraciones a ejecutar, aumentando secuencialmente el tiempo de ejecución según la

complejidad de este, posiblemente en gran medida. Dependiendo de la complejidad del bucle base (asumamos  $O(N)$ ), el primer bucle anidado la aumenta a  $O(N^2)$ , el segundo a  $O(N^3)$ , el tercero  $O(N^4)$ , y demás...

Los saltos son parte de las llamadas a procedimientos y lo que permiten que los bucles se repitan. Según su uso pueden o pueden no reducir la eficiencia del algoritmo, pero por si mismo no aumentan el orden de complejidad de un algoritmo.

### **¿Cuáles son las diferencias de complejidad computacional entre el algoritmo Bubble Sort y el algoritmo Selection Sort? ¿Qué implicaciones tiene esto para la implementación en un entorno MIPS32?**

El algoritmo Bubble Sort tiene una complejidad de  $O(n)$  en el mejor caso, y de  $O(n^2)$  en el peor, mientras que el algoritmo Selection Sort siempre es de complejidad  $O(n^2)$ .

En un entorno de MIPS32, esto resulta en que la implementación del algoritmo Selection Sort haga uso de mayor cantidad de registros, y esta recorre el vector una mayor cantidad de veces.

### **¿Cuáles son las fases del ciclo de ejecución de instrucciones en la arquitectura MIPS32 (camino de datos)? ¿En qué consisten?**

Las instrucciones en la arquitectura MIPS32 consisten, en general, de 5 fases:

1. **IF**: Consiste en obtener la instrucción de dentro de la memoria.
2. **ID**: Decodifica dicha instrucción, y procede a leer los registros.
3. **EX**: Utiliza el ALU para realizar la operación de la instrucción.
4. **MEM**: Accede a la memoria de datos.
5. **WB**: Y escribe dentro de esta el resultado.

### **¿Qué tipo de instrucciones se usaron predominantemente en la práctica (R, I, J) y por qué?**

La mayoría de las funciones en la practica fueron de tipo **I**. Esto es debido a que estas forman la mayor parte de las instrucciones dentro de los bucles anidados, y estos son la parte del algoritmo que se ejecuta la mayor cantidad de veces.

Estas también se usan para transferir información entre registros (*addi* y para realizar comparaciones (*beq* y sus pseudo-instrucciones), ambas importantes para los algoritmos de ordenamiento.

### ¿Cómo se ve afectado el rendimiento si se abusa del uso de instrucciones de salto (*j*, *beq*, *bne*) en lugar de usar estructuras lineales?

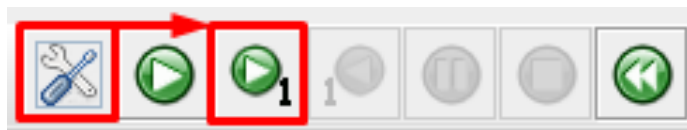
Si no se usa una estructura lineal (arreglos, listas, pilas o colas) el número de las instrucciones de salto aumenta exponencialmente, ya que cada cambio de posición haría falta de su propia iteración dentro de bucles anidados adicionales necesarios para recorrer la memoria.

### ¿Qué ventajas ofrece el modelo RISC de MIPS en la implementación de algoritmos básicos como los de ordenamiento?

Aunque el uso de un modelo RISC (*Reduced Instruction Set Computer*) resulta en una mayor cantidad de código e instrucciones individuales, cada instrucción se ejecuta de forma mucho más rápida ya que cada una es simple y específica, lo que sirve para no solo compensar el aumento en instrucciones, si no para aumentar la eficiencia en general.

Esto es especialmente útil en algoritmos más simples como los de ordenamiento, ya que estos no requieren de demasiado código MIPS para implementarse en comparación a algoritmos más complejos.

### ¿Cómo se usó el modo de ejecución paso a paso (*Step*, *Step Into*) en MARS para verificar la correcta ejecución del algoritmo?



Primero, se compiló el archivo, y luego se recorrió paso a paso usando el botón '*Run one step at a time*', remarcado en rojo. Cada paso ejecuta una instrucción, y con las siguientes ventanas se pudo observar los cambios que ocurrieron en cada uno.

Text Segment				
Bitpt	Address	Code	Basic	Source
<input type="checkbox"/>	0x00400000	0x3e011001	lui \$1,0x00001001	10: la \$a0, message1
<input type="checkbox"/>	0x00400004	0x34240190	ori \$4,\$1,0x00000190	
<input type="checkbox"/>	0x00400008	0x24020004	addiu \$2,\$0,0x00000004	11: li \$v0, 4
<input type="checkbox"/>	0x0040000c	0x0000000c	syscall	12: syscall
<input type="checkbox"/>	0x00400010	0x24020008	addiu \$2,\$0,0x00000008	13: li \$v0, 5
<input type="checkbox"/>	0x00400014	0x0000000c	syscall	14: syscall
<input type="checkbox"/>	0x00400018	0x20500000	addi \$16,\$2,0x00000000	17: addi \$a0, \$v0, 0
<input type="checkbox"/>	0x0040001c	0x3e011001	lui \$1,0x00001001	20: la \$a0, message2
<input type="checkbox"/>	0x00400020	0x34240190	ori \$4,\$1,0x00000190	
<input type="checkbox"/>	0x00400024	0x24020004	addiu \$2,\$0,0x00000004	21: li \$v0, 4

La ventana 'Text Segment' (segmento de texto) se utilizo para visualizar el recorrido, con el siguiente paso a ejecutar remarcado en amarillo.

Data Segment									
Address	Value (+0)	Value (+4)	Value (+8)	Value (+c)	Value (+10)	Value (+14)	Value (+18)	Value (+1c)	
0x00100000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	
0x00100020	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	
0x00100040	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	
0x00100060	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	
0x00100080	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	
0x001000a0	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	
0x001000c0	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	
0x001000e0	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	0x00000000	

La ventana 'Data Segment' (segmento de datos) sirvió principalmente para visualizar el contenido de las estructuras lineales, como la pila y el vector que los algoritmos ordenaron.

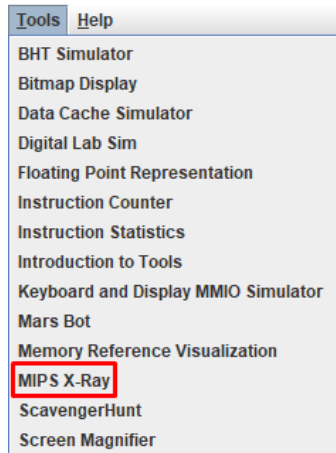
Registers			Coproc 1	Coproc 0
Name	Number	Value		
\$zero	0	0x00000000		
\$at	1	0x00000000		
\$v0	2	0x00000000		
\$v1	3	0x00000000		
\$a0	4	0x00000000		
\$a1	5	0x00000000		
\$a2	6	0x00000000		
\$a3	7	0x00000000		
\$t0	8	0x00000000		
\$t1	9	0x00000000		
\$t2	10	0x00000000		
\$t3	11	0x00000000		
\$t4	12	0x00000000		

Finalmente, la ventana de registros fue la mas útil, sirviendo para poder observar el contenido de los registros mientras el algoritmo se ejecuto y observar cuando se cargaba información de manera incorrecta.

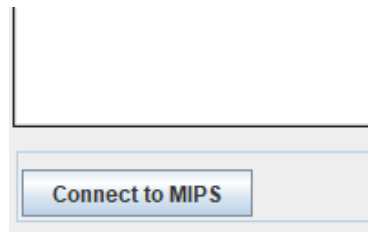
## ¿Como se puede visualizar en MARS el camino de datos de una instruccion de tipo R e I?

Para visualizar el camino de datos de una instruccion, se debe usar la herramienta *MIPS X-Ray* de MARS. Para usarla se debe abrir el menu *Tools* en

la parte superior del programa:

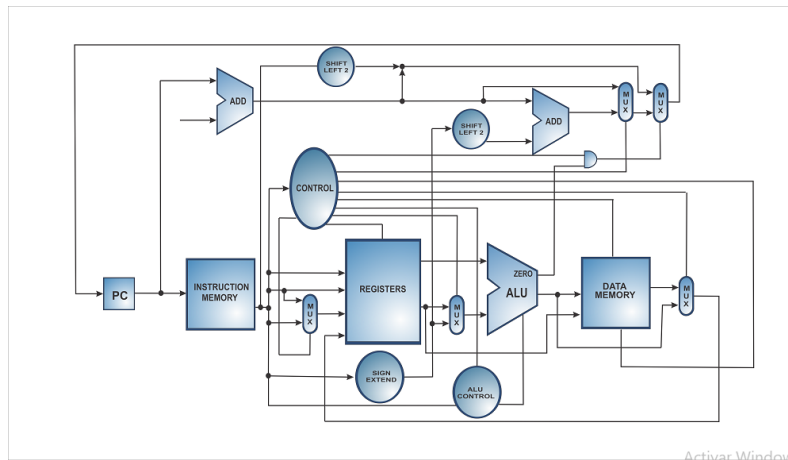


Una vez hecho esto, es posible seguir el camino de datos de cada instrucción a ejecutar, aunque primero es necesario conectar la herramienta a nuestro programa MIPS usando el siguiente botón:



Una vez hecho, el programa nos mostrara como se recorre el camino de datos de la siguiente instrucción que ejecutemos usando el siguiente gráfico.

El recorrido sera animado con líneas coloreadas para la facilidad de lectura.



### Recorrido de una instrucción tipo R (Ejemplo, *add*)

1. Se computa un nuevo valor de PC
2. Se lee la instrucción de memoria
3. Se seleccionan los registros (2 de lectura, 1 de escritura)
4. Se determinan las señales de control para la ALU
5. Se leen los valores de los dos registros de entrada y se insertan en la ALU.  
La ALU realiza una operación según que instrucción se esta recorriendo.
6. Se escribe el resultado en el registro de escritura al final del ciclo.

### Recorrido de una instrucción tipo I (Ejemplo, *lw*)

1. Se computa un nuevo valor de PC
2. Se lee la instrucción de memoria
3. Se seleccionan los registros (1 de lectura, 1 de escritura)
4. La dirección de memoria a cargar se lee de un registro y se carga en la ALU.
5. El numero inmediato (El numero al lado de la dirección cuando se usa *lw*) se extiende por signo y también se carga en la ALU
6. Se preparan las señales de control.
7. ALU computa la dirección de donde cargar la palabra.
8. Esta se lee de la memoria y se carga en un registro.

## Justificar la elección del algoritmo alternativo

Elegí el algoritmo Select Sort porque tiene una implementación similar a la del Bubble Sort, con dos bucles anidados que recorren el vector múltiples veces. A diferencia del Bubble Sort, Select Sort es menos eficiente ya que siempre tiene una complejidad de  $O(N^2)$ , a pesar de ser relativamente mas complicado.

En el Selection Sort también es necesario cambiar la posición de inicio del recorrido, en lugar de recorrer solo hasta  $N-i$  como Bubble Sort. La implementación de este tipo de recorrido opuesto parecía interesante, requiriendo el uso de un "apuntador" adicional que aumenta en cada recorrido.

## 1 Análisis y Discusión de los Resultados

Ambos algoritmos toman la misma entrada y retornan la misma salida final, e utilizan las mismas funciones para leer e imprimir vectores. Sin embargo, el método de ordenamiento difiere significativamente. Esto es observable al ejecutarlo paso a paso, en el segmento de datos, o al leer el resto de las salidas.

Address	Value (+0)	Value (+4)	Value (+8)
0x10010000	0x00000001	0x00000002	0x00000003
0x10010020	[1,	2,	3]

El elemento recién cambiado se marca en azul, y cada valor (+0, +4, +8...) corresponde a una posición del vector. Con esto es posible ver como este cambia durante la ejecución, y como el Selection Sort recorre el vector de forma distinta al Bubble Sort y como su ordenamiento es diferente.

La diferencia entre estos también es observable al simplemente ejecutar el programa. Se puede ver el estado del arreglo cada vez que se realiza un cambio, ya que este se imprime por pantalla.

- El Bubble Sort recorre el algoritmo  $N$  veces, mientras que el Selection Sort lo recorre  $N^2$ .
- El Selection Sort utiliza mas 'apuntadores' que Bubble Sort, en particular haciendo uso de un apuntador al inicio del vector que aumenta en 4 cada vez que se recorre (4, debido a la linealidad).
- Sus maneras de ordenar la lista son distintas. Selection Sort 'recuerda' cual es el elemento mas pequeño que encuentra en su recorrido y al final lo mueve a su posición correspondiente. Bubble Sort simplemente intercambia posiciones según las encuentra.