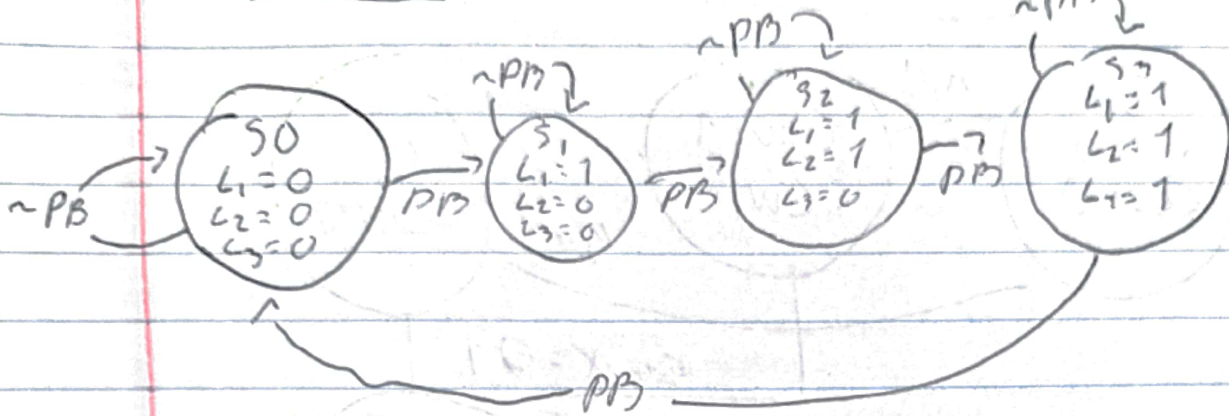
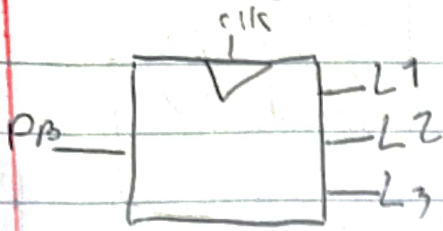


Lab 7 dig 1

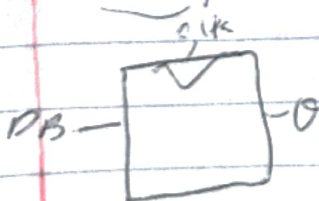
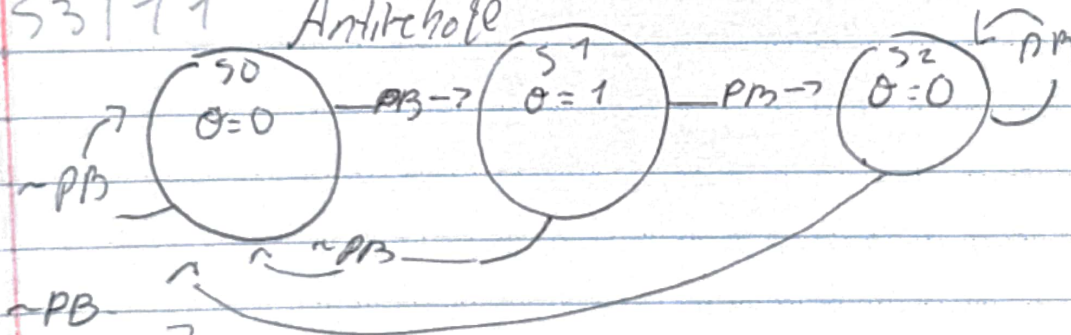
Inciso 1

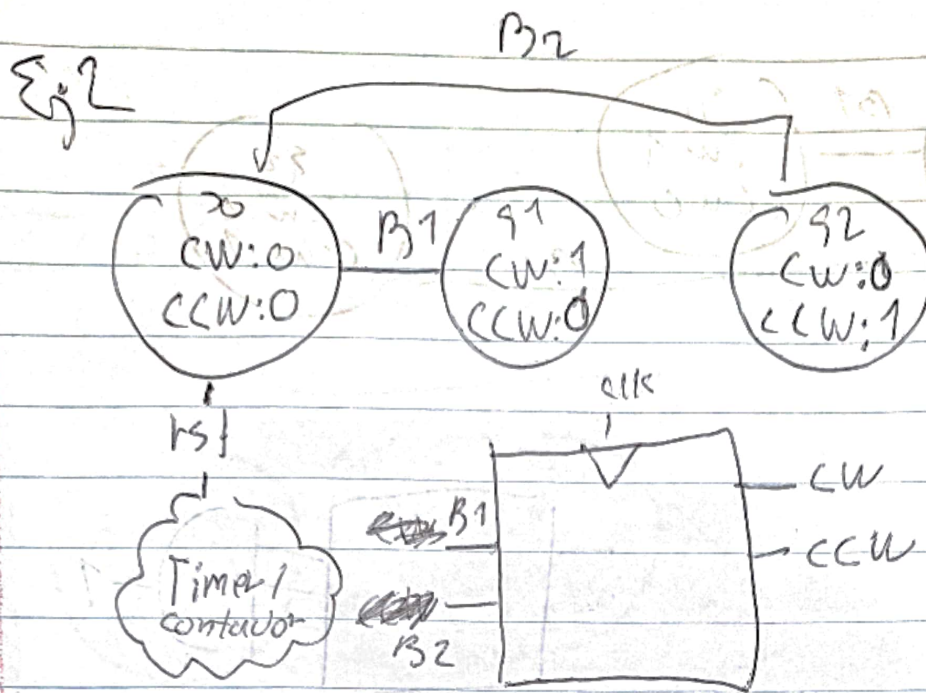


S3 S2 S1 S0

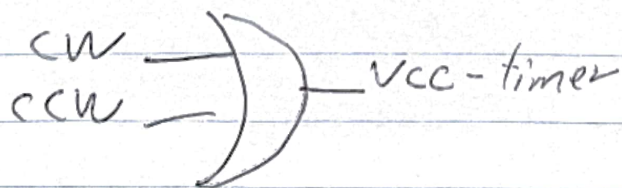
S0	0 0
S1	0 1
S2	1 0
S3	1 1

Antitchele

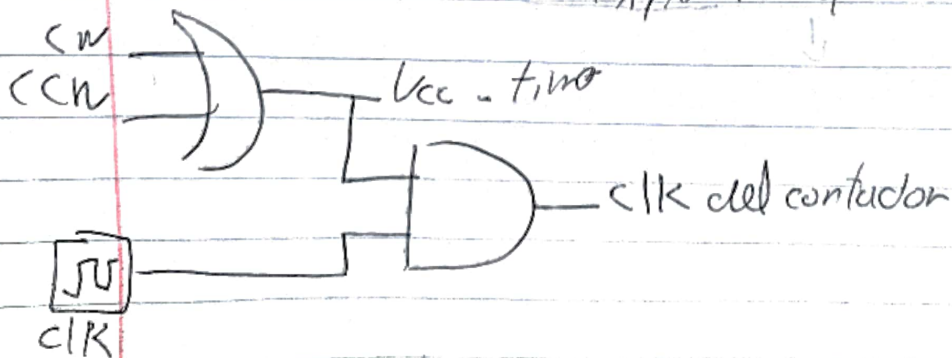




- El timer resetea ~~el contador~~ la fsm después de cierto tiempo, haciendo que el motor gire solo ese tiempo
- El timer solo cuenta cuando se enciende una salida de la fsm, por medio de la conexión de un or hacia el Vcc del contador



- El clock está conectado así para no quemar el ^{contador} timer:



- B1 y B2 con antirrebote para controlar pulsos

333

