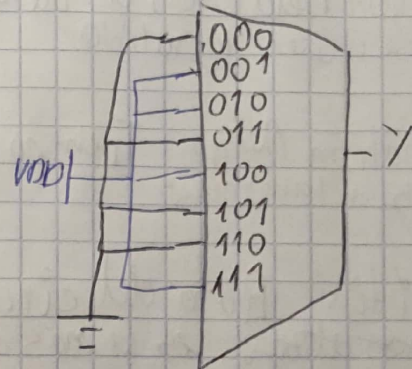
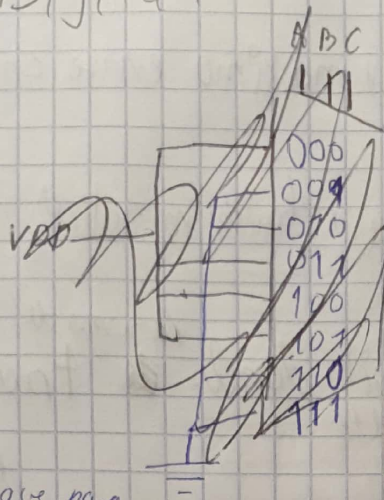


# Lab #5 Digital

Carlos Cuellar

Tabla 1

A	B	C	Y
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1



La Y indica el output, por lo que para cada config. a raíz de que quiero poder conectarla a GND o VDD

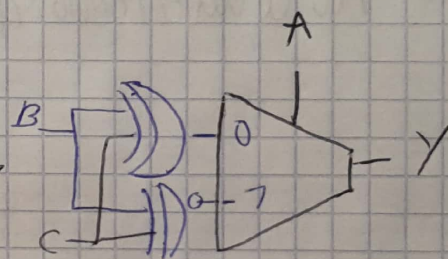
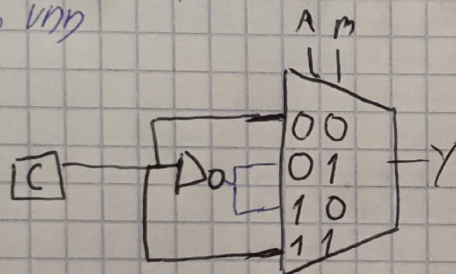
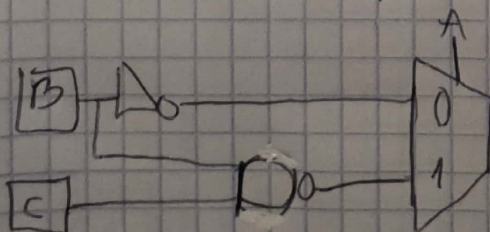
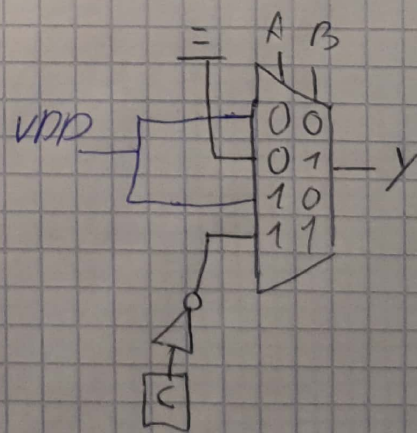
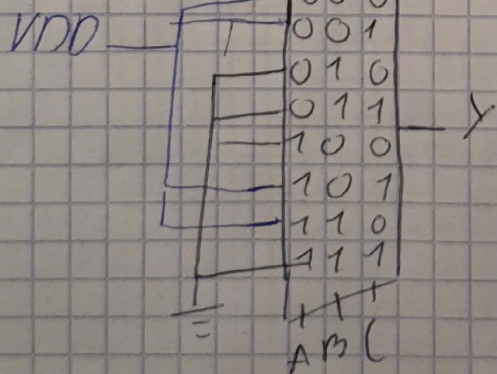


Tabla 2

A	B	C	Y
0	0	0	1
0	0	1	X
0	1	0	0
0	1	1	0
1	0	0	X
1	0	1	1
1	1	0	1
1	1	1	0





Ej 5:

Propagation Delay Es el delay máximo entre un cambio en la  $\downarrow$  y su efecto en la salida

Contamination Delay Tiempo que tarda mi salida en empezar a cambiar lógicamente

Ruta Crítica: Ruta del circuito donde <sup>la suma de</sup>  $t_{pd}$  (propagation delay) es la más alta.

Ruta corta: Ruta del circuito donde <sup>la suma de</sup>  $t_{cd}$  es la más baja.

